

R7F0C019

R01AN2494CC0100

Rev.1.00

串行阵列单元（UART 通信）

2015.03.31

要点

本篇应用说明介绍了串行阵列单元（SAU）的 UART 通信功能的使用方法。通过 UART，接收对象设备发送过来的 ASCII 字符，并进行解析和应答处理。

对象 MCU

R7F0C019

本篇应用说明也适用于其他与上面所述的 MCU 具有相同 SFR（特殊功能寄存器）定义的产品。关于产品功能的改进，请参看手册中的相关信息。在使用本篇应用说明的程序前，需进行详细的评价。

目录

1. 规格	3
2. 动作确认条件	5
3. 硬件说明	6
3.1 硬件配置示例	6
3.2 使用引脚一览	6
4. 软件说明	7
4.1 操作概要	7
4.2 选项字节设置一览	8
4.3 常量一览	8
4.4 变量一览	8
4.5 函数一览	9
4.6 函数说明	9
4.7 流程图	13
4.7.1 初始化函数	13
4.7.2 系统函数	14
4.7.3 初始化端口	15
4.7.4 CPU 时钟设置	16
4.7.5 SAU0 初始化设置	17
4.7.6 UART0 初始化设置	20
4.7.7 主函数处理	34
4.7.8 UART0 接收状态初始化	36
4.7.9 UART0 动作开始处理	37
4.7.10 UART0 接收结束中断处理	41
4.7.11 UART0 接收数据回调函数	42
4.7.12 UART0 数据发送处理	43
4.7.13 UART0 接收错误中断处理	44
4.7.14 UART0 接收错误回调函数	45
4.7.15 UART0 发送结束中断处理	46
4.7.16 UART0 发送结束回调函数	47
5. 参考例程	48
6. 参考文献	48
公司主页和咨询窗口	48

1. 规格

本篇应用说明介绍了使用串行阵列单元 0（SAU0）进行 UART 通信的方法。通过 UART0，接收对象设备发送过来的 ASCII 字符，并进行解析和应答处理。

本篇应用说明中使用到的外围功能和用途，请参见“表 1.1”。UART0 的通信操作，请参见“图 1.1”和“图 1.2”。

表 1.1 相关外围功能及用途

外围功能	用途
SAU0 的 UART0	使用 TxD0 引脚（发送）和 RxD0 引脚（接收）进行 UART 通信

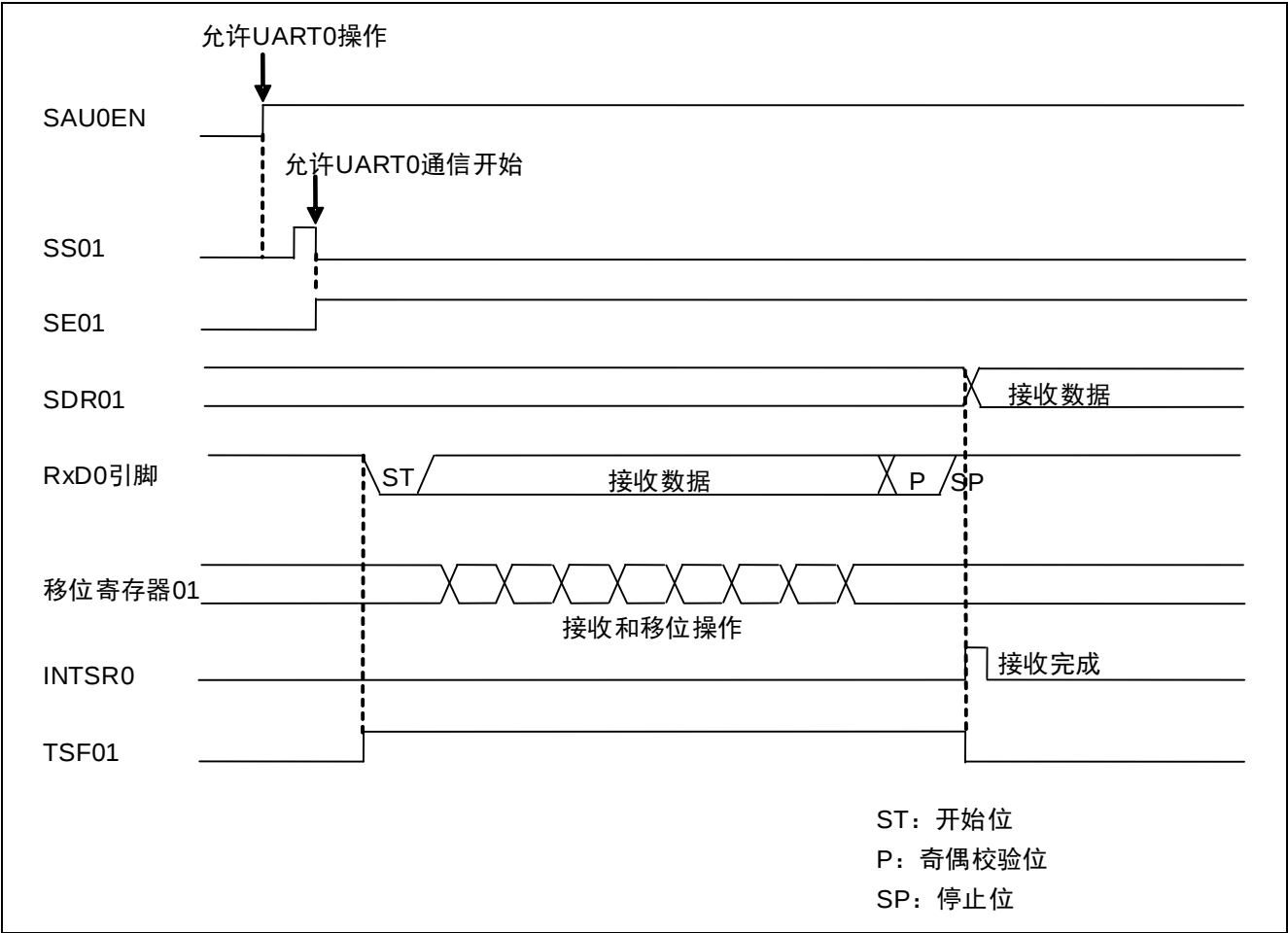


图 1.1 UART0 接收时序图

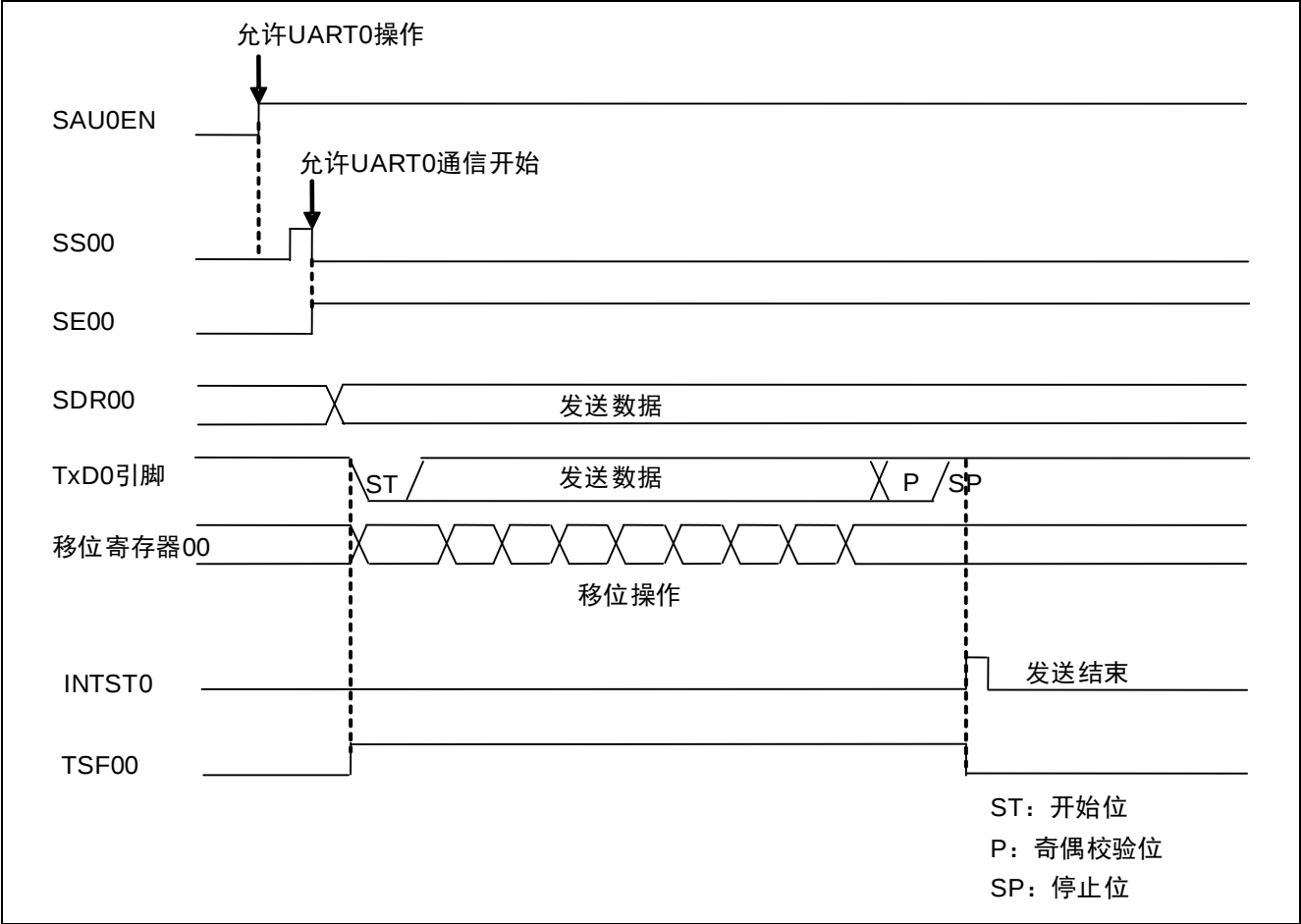


图 1.2 UART0 发送时序图

2. 动作确认条件

本应用说明中的参考例程，是在下面的条件下进行动作确认的。

表 2.1 动作确认条件

项目	内容
所用微控制器	R7F0C019L
工作频率	高速内部振荡器 (HOCO) 时钟: 24MHz CPU/外围功能时钟: 24MHz
工作电压	5.0V (工作电压范围: 2.9V~5.5V) LVD 工作模式 (V _{LVD}): 复位模式 上升沿: 2.81V (2.76V~2.87V) 下降沿: 2.75V (2.70V~2.81V)
集成开发环境	CS+ for CA,CX V3.00.00 (瑞萨电子开发)
C 编译器	CA78K0R V1.70 (瑞萨电子开发)

3. 硬件说明

3.1 硬件配置示例

本篇应用说明中使用的硬件配置示例，请参见“图 3.1”。

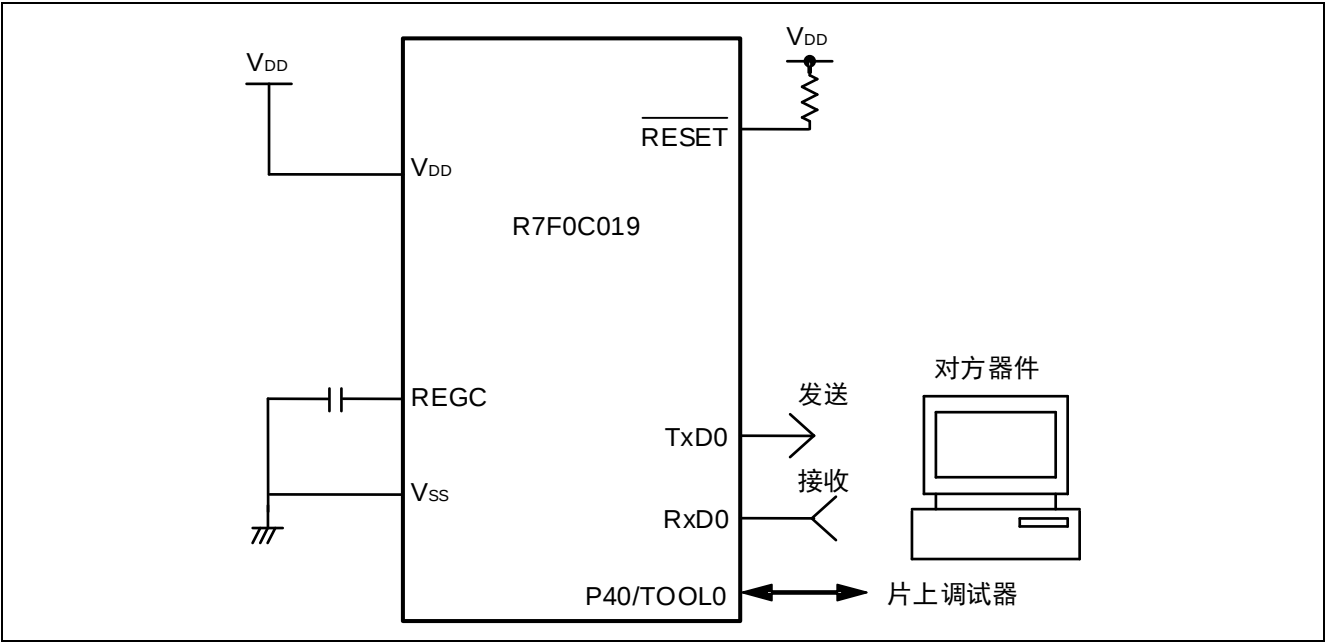


图 3.1 硬件配置

- 注意：1. 上述硬件配置图是为了表示硬件连接情况的简化图。在实际电路设计时，请注意根据系统具体要求进行适当的引脚处理，并满足电气特性的要求（输入专用引脚请注意分别通过电阻上拉到 V_{DD} 或是下拉到 V_{SS} ）。
2. 请将 V_{DD} 电压值保持在 LVD 设定的复位解除电压（ V_{LVD} ）以上。

3.2 使用引脚一览

使用的引脚及其功能，请参见“表 3.1”。

表 3.1 使用的引脚及其功能

引脚名	输入/输出	内容
P00/SEG43/SO00/TxD0/TOOLTxD	输出	发送数据引脚
P17/SEG42/SI00/RxD0/TOOLRxD/SDA00	输入	接收数据引脚

4. 软件说明

4.1 操作概要

本应用说明中，单片机根据从对方器件接收到的数据，并向对方发送响应数据。如果发生通信错误，则向对方发送与各类错误相对应的数据。接收和发送数据的对应表，请参见“表 4.1”和“表 4.2”。

表 4.1 接收与发送数据对应表

接收数据	响应（发送）数据
T (54H)	O (4FH), K (4BH), “CR” (0DH), “LF” (0AH)
t (74H)	o (6FH), k (6BH), “CR” (0DH), “LF” (0AH)
其他	U (55H), C (43H), “CR” (0DH), “LF” (0AH)

表 4.2 通信错误与发送数据对应表

通信错误	响应（发送）数据
奇偶校验错误	P (50H), E (45H), “CR” (0DH), “LF” (0AH)
帧错误	F (46H), E (45H), “CR” (0DH), “LF” (0AH)
溢出错误	O (4FH), E (45H), “CR” (0DH), “LF” (0AH)

（1）初始化 UART

<UART 设定条件>

- SAU0 通道 0 和通道 1 工作在 UART 模式。
- 使用 P00/TxD0 引脚作为数据输出引脚，使用 P17/RxD0 引脚作为数据输入引脚。
- 数据长度设置为 8 位。
- 数据传送顺序选择为 LSB 优先。
- 奇偶校验设定为偶校验。
- 接收数据电平设定为使用标准电平。
- 通信速率设定为 9600bps。
- 使用接收结束中断（INTSR0）、发送结束中断（INTST0）、以及通信错误中断（INTSRE0）。
- INTSR0、INTST0、INTSRE0 的中断优先级设定为低优先级。

（2）通过设置串行通道开始寄存器使单片机进入 UART 通信待机状态后，执行 HALT 指令。之后根据具体情况，进入接收结束中断（INTSR0）或者通信错误中断（INTSRE0）的处理。

- INTSR0 发生时，读取接收数据，并发送与该数据相对应的响应数据。INTSRE0 发生时，进行通信错误处理，并发送与该错误相对应的响应数据。
- 数据发送后，再次执行 HALT 指令，进入 HALT 模式，等待接收结束中断（INTSR0）或者通信错误中断（INTSRE0）的产生。

4.2 选项字节设置一览

选项字节的设置，请参见“表 4.3”。

表 4.3 选项字节设置

地址	设定值	内容
000C0H/010C0H	01101110B	看门狗定时器动作停止 (复位后，停止计数)
000C1H/010C1H	01111111B	LVD 复位模式 检测电压：上升沿 2.81V (2.76V~2.87V)，下降沿 2.75V (2.70V~2.81V)
000C2H/010C2H	11100000B	HS 模式、HOCO: 24MHz
000C3H/010C3H	10000100B	允许片上调试

4.3 常量一览

参考例程中使用的常量，请参见“表 4.4”。

表 4.4 参考例程使用的常量

常量	设置	内容
MessageOK[4]	"OK\r\n"	接收数据为“T”时的响应信息。
Messageok[4]	"ok\r\n"	接收数据为“t”时的响应信息。
MessageUC[4]	"UC\r\n"	接收数据为“T”或“t”以外的值时的响应信息。
MessageFE[4]	"FE\r\n"	发生帧错误时的响应数据。
MessagePE[4]	"PE\r\n"	发生奇偶校验错误时的响应数据。
MessageOE[4]	"OE\r\n"	发生溢出错误时的响应数据。

4.4 变量一览

参考例程中使用的全局变量，请参见“表 4.5”。

表 4.5 参考例程使用的全局变量

类型	变量名	内容	使用的函数
uint8_t	g_Uart0RxBuf	接收数据缓存	main()
uint8_t	gp_Uart0TxAddress	发送数据指针	R_UART0_Send(), R_UART0_Interrupt_Send()
uint16_t	g_Uart0TxCnt	发送数据计数	R_UART0_Send(), R_UART0_Interrupt_Send()
uint8_t	gp_Uart0RxAddress	接收数据指针	R_UART0_Receive(), R_UART0_Interrupt_Receive(), R_UART0_Interrupt_Error()
uint16_t	g_Uart0RxCnt	接收数据计数	R_UART0_Receive(), R_UART0_Interrupt_Receive()
uint16_t	g_Uart0RxCnt	接收数据个数	R_UART0_Receive(), R_UART0_Interrupt_Receive()
uint8_t	g_Uart0RxErr	接收错误标志	main(), R_UART0_Callback_ReceiveEnd(), R_UART0_Callback_Error()
MD_STATUS	g_Uart0TxEnd	发送结束标志	main(), R_UART0_Callback_SendEnd()

4.5 函数一览

参考例程中使用的函数，请参见“表 4.6”。

表 4.6 函数

函数名	概要
hdwinit	初始化函数
R_Systeminit	系统函数
R_PORT_Create	初始化端口
R_CGC_Create	CPU 时钟设置
R_SAU0_Create	SAU0 初始化设置
R_UART0_Create	UART0 初始化设置
R_UART0_Start	UART0 动作开始处理
main	主函数处理
R_UART0_Receive	UART0 接收状态初始化
R_UART0_Send	UART0 数据发送处理
R_UART0_Interrupt_Receive	UART0 接收结束中断处理
R_UART0_Callback_ReceiveEnd	UART0 接收数据回调函数
R_UART0_Interrupt_Error	UART0 接收错误中断处理
R_UART0_Callback_Error	UART0 接收错误回调函数
R_UART0_Interrupt_Send	UART0 发送结束中断处理
R_UART0_Callback_SendEnd	UART0 发送结束回调函数

4.6 函数说明

本节对参考例程中使用的函数进行说明。

[函数名] hdwinit

概要	初始化函数
头文件	r_cg_macrodriver.h, r_cg_userdefine.h
声明	void hdwinit(void)
说明	执行系统函数。
参数	无
返回值	无
参考	无

[函数名] R_Systeminit

概要	系统函数
头文件	r_cg_macrodriver.h, r_cg_cgc.h, r_cg_port.h, r_cg_serial.h
声明	void R_Systeminit(void)
说明	对本应用说明中使用的外围功能进行初始化设置。
参数	无
返回值	无
参考	无

[函数名] R_PORT_Create

概要	初始化端口
头文件	r_cg_macrodriver.h, r_cg_port.h
声明	void R_PORT_Create(void)
说明	对本应用说明中使用的端口进行初始化设置。
参数	无
返回值	无
参考	无

[函数名] R_CGC_Create

概要	CPU 时钟设置
头文件	r_cg_macrodriver.h, r_cg_cgc.h,
声明	void R_CGC_Create(void)
说明	执行 CPU 时钟的初始化设置。
参数	无
返回值	无
参考	无

[函数名] R_SAU0_Create

概要	SAU0 初始化设置
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_SAU0_Create(void)
说明	执行 SAU0 的初始化设置。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Create

概要	UART0 初始化设置
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_UART0_Create(void)
说明	执行 UART0 的初始化设置。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Start

概要	UART0 动作开始处理
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_UART0_Start(void)
说明	SAU0 的通道 0 和通道 1 作为 UART0 开始工作，并进入通信等待状态。
参数	无
返回值	无
参考	无

[函数名] main

概要	主函数处理
头文件	r_cg_macrodriver.h, r_cg_cgc.h, r_cg_port.h, r_cg_serial.h, r_cg_userdefine.h
声明	void main(void)
说明	执行主函数处理。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Receive

概要	UART0 接收状态初始化
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	MD_STATUS R_UART0_Receive(uint8_t *rxbuf, uint16_t rxnum)
说明	进行 UART0 接收初始化设置。
参数	uint8_t *rxbuf : [接收数据缓存地址] uint16_t rxnum : [接收数据缓存大小]
返回值	[MD_OK]: 接收设置完成。 [MD_ARGERROR]: 接收设置失败。
参考	无

[函数名] R_UART0_Send

概要	UART0 数据发送处理
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	MD_STATUS R_UART0_Send(uint8_t *txbuf, uint16_t txnum)
说明	进行 UART0 发送初始化设置，并开始发送数据。
参数	uint8_t *txbuf : [发送数据缓存地址] uint16_t txnum : [发送数据缓存大小]
返回值	[MD_OK]: 发送设置完成。 [MD_ARGERROR]: 发送设置失败。
参考	无

[函数名] R_UART0_Interrupt_Receive

概要	UART0 接收结束中断处理
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	__interrupt void R_UART0_Interrupt_Receive(void)
说明	根据接收到的数据进行应答（发送响应数据）。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Interrupt_Error

概要	UART0 接收错误中断处理
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	__interrupt void R_UART0_Interrupt_Error(void)
说明	根据检出错误发送响应数据。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Callback_ReceiveEnd

概要	UART0 接收数据回调函数
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_UART0_Callback_ReceiveEnd(void)
说明	清除接收错误标志。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Callback_Error

概要	UART0 接收错误回调函数
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_UART0_Callback_Error(uint8_t err_type)
说明	设置与通信错误相对应的接收错误标志。
参数	err_type : 错误类型
返回值	无
参考	无

[函数名] R_UART0_Interrupt_Send

概要	UART0 发送结束中断处理
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	__interrupt void R_UART0_Interrupt_Send(void)
说明	发送指定个数的数据。
参数	无
返回值	无
参考	无

[函数名] R_UART0_Callback_SendEnd

概要	UART0 发送结束回调函数
头文件	r_cg_macrodriver.h, r_cg_serial.h, r_cg_userdefine.h
声明	void R_UART0_Callback_SendEnd(void)
说明	设置发送结束标志。
参数	无
返回值	无
参考	无

4.7 流程图

本篇应用说明中参考例程的整体流程，请参见“图 4.1”。

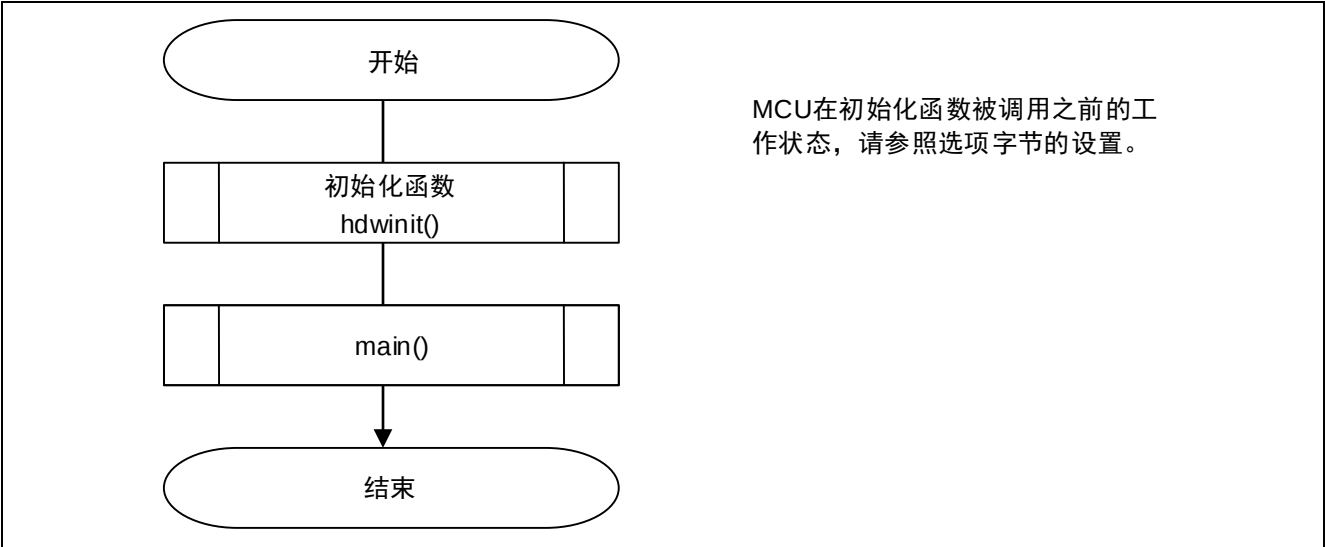


图 4.1 整体流程图

4.7.1 初始化函数

初始化函数的流程，请参见“图 4.2”。

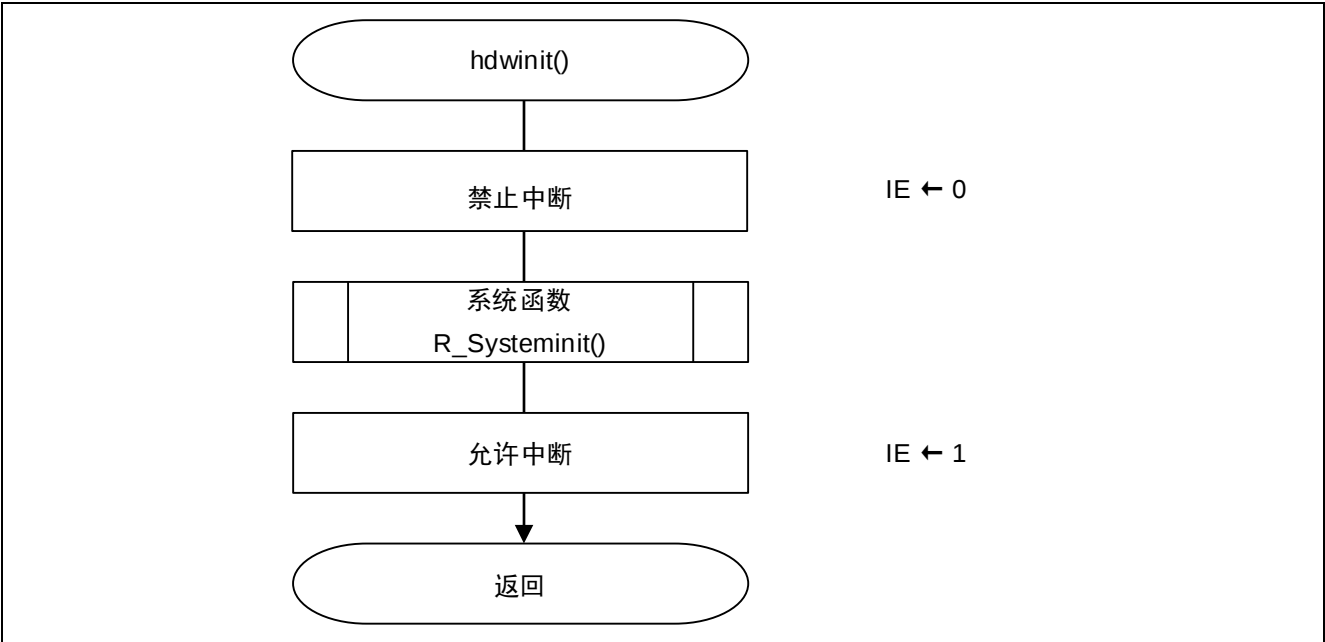


图 4.2 初始化函数

4.7.2 系统函数

系统函数的流程，请参见“图 4.3”。

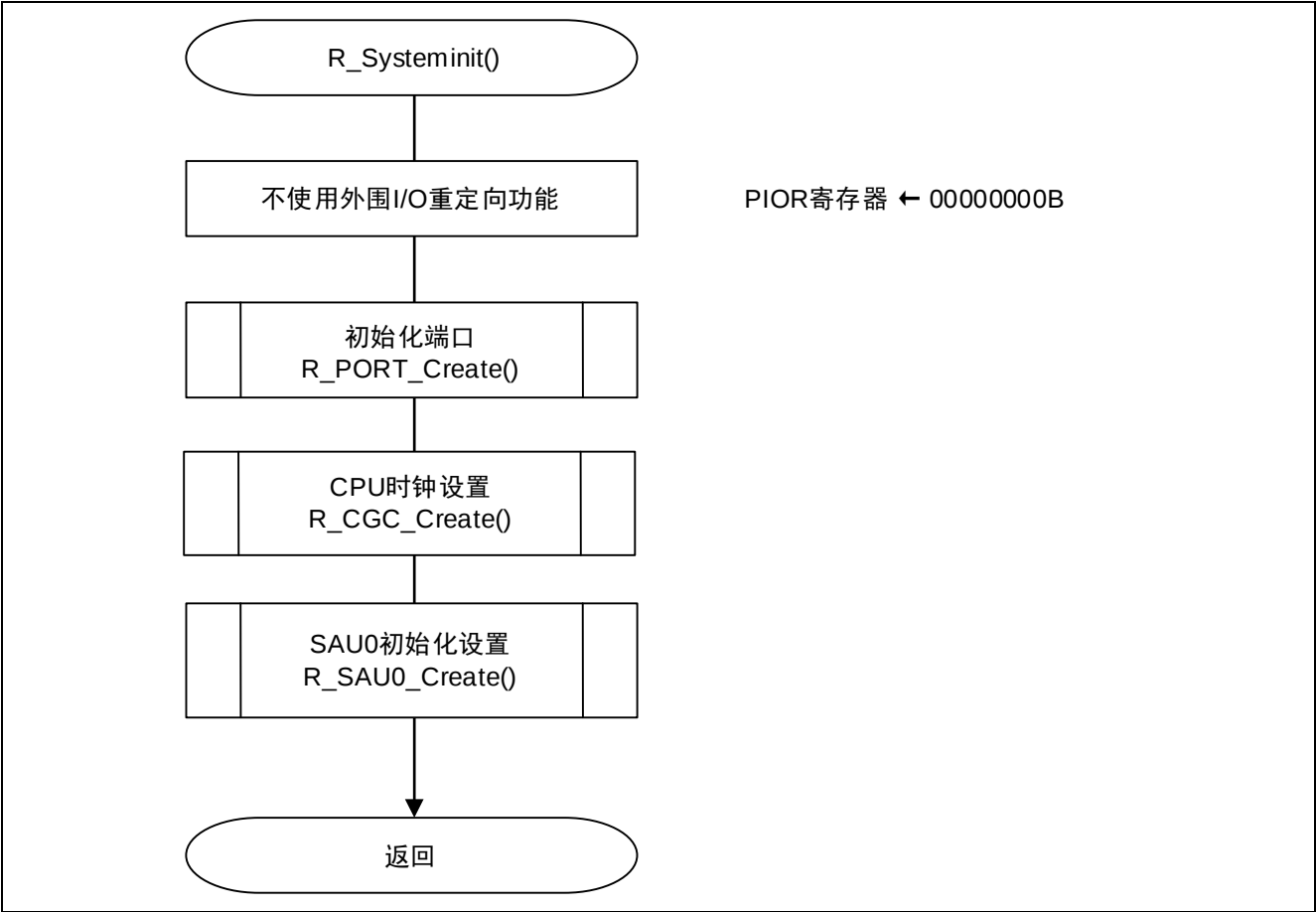


图 4.3 系统函数

4.7.3 初始化端口

初始化端口的流程，请参见“图 4.4”。

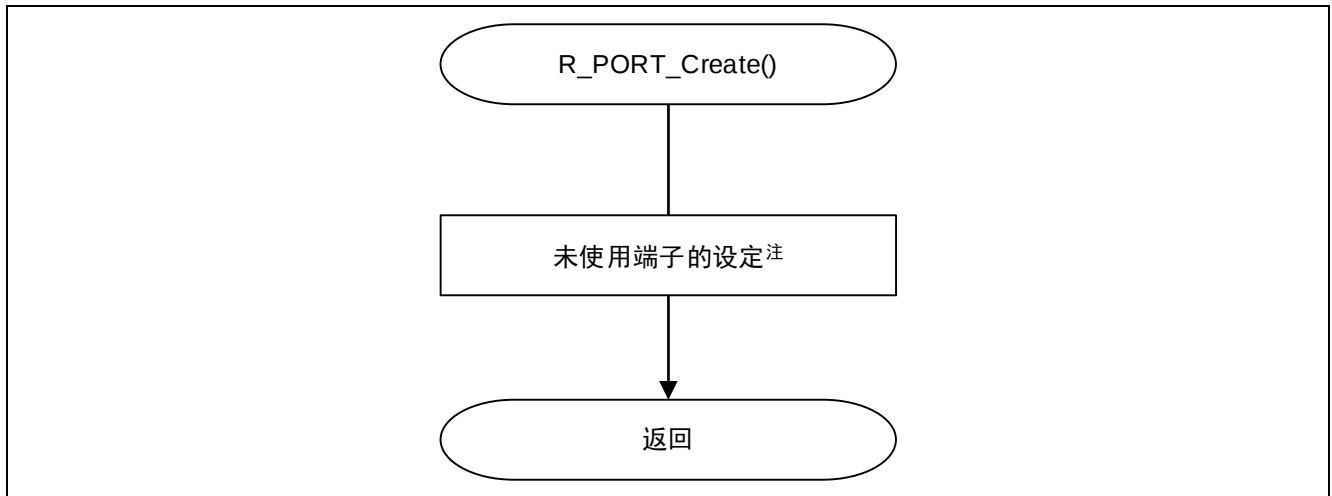


图 4.4 初始化端口

注意：关于未使用端口的设置，请注意根据系统具体要求进行适当的端口处理，并满足电气特性的要求。未使用的输入专用端口，请分别通过电阻上拉到 V_{DD} 或是下拉到 V_{SS} 。

4.7.4 CPU 时钟设置

CPU 时钟设置的流程，请参见“图 4.5”。

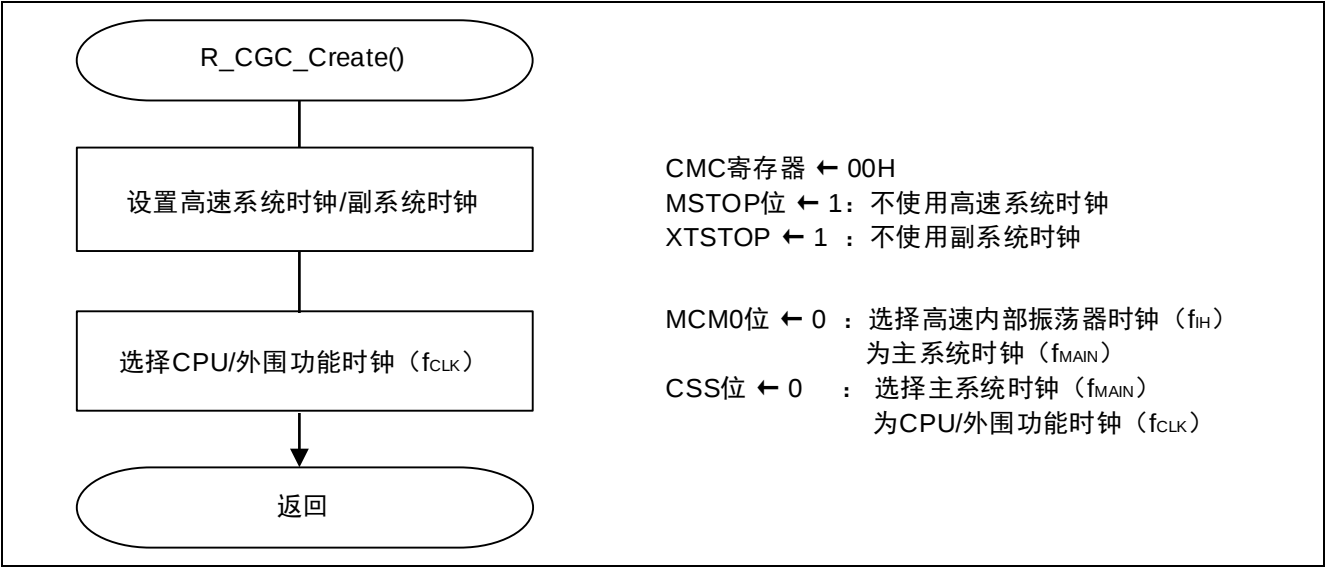


图 4.5 CPU 时钟设置

4.7.5 SAU0 初始化设置

SAU0 初始化设置流程，请参见“图 4.6”。

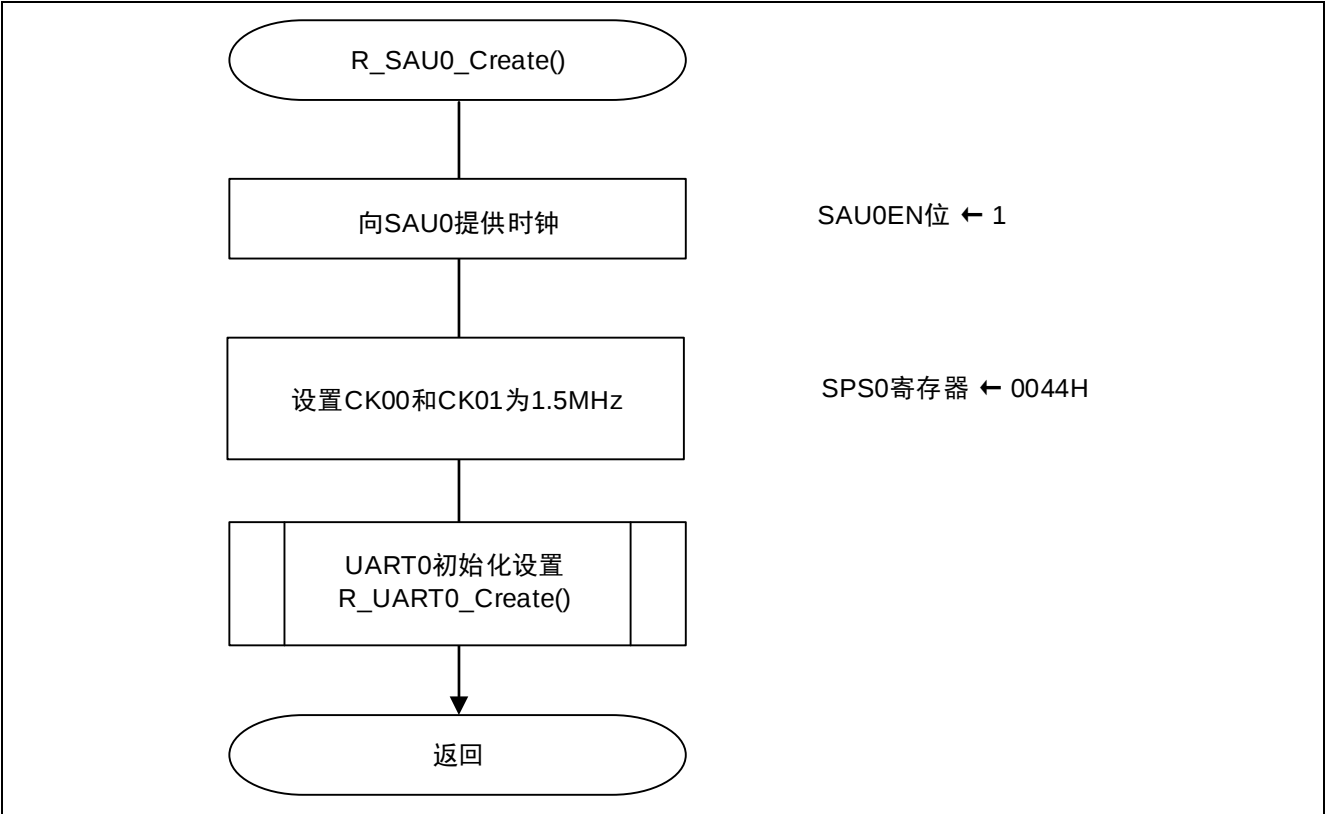


图 4.6 SAU0 初始化设置

- 允许 SAU0 的时钟供应
- 外围功能允许寄存器 0（PER0）
允许 SAU0 的时钟信号供给

符号	7	6	5	4	3	2	1	0
PER0	RTCWEN	0	ADCEN	IICA0EN	SAU1EN	SAU0EN	0	TAU0EN
设定值	x	—	x	x	x	1	—	x

位 2

SAU0EN	串行阵列单元 0 输入时钟的控制
0	停止提供输入时钟 • 不能写 SAU0 使用的 SFR。 • SAU0 处于复位状态。
1	提供输入时钟 • 能读写 SAU0 使用的 SFR。

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册 硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

选择动作时钟

- 串行时钟选择寄存器 0 (SPS0)

选择 SAU0 的动作时钟

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SPS0	0	0	0	0	0	0	0	0	PRS 013	PRS 012	PRS 011	PRS 010	PRS 003	PRS 002	PRS 001	PRS 000
设定值	—	—	—	—	—	—	—	—	0	1	0	0	0	1	0	0

位 7~0

PRS 0k3	PRS 0k2	PRS 0k1	PRS 0k0	动作时钟(CK0k)选择 (k = 0,1)					
					f _{CLK} = 2 MHz	f _{CLK} = 5 MHz	f _{CLK} = 10 MHz	f _{CLK} = 20 MHz	f _{CLK} = 24 MHz
0	0	0	0	f _{CLK}	2 MHz	5 MHz	10 MHz	20 MHz	24 MHz
0	0	0	1	f _{CLK} /2	1 MHz	2.5 MHz	5 MHz	10 MHz	12 MHz
0	0	1	0	f _{CLK} /2 ²	500 kHz	1.25 MHz	2.5 MHz	5 MHz	6 MHz
0	0	1	1	f _{CLK} /2 ³	250 kHz	625 kHz	1.25 MHz	2.5 MHz	3 MHz
0	1	0	0	f_{CLK}/2⁴	125 kHz	312.5 kHz	625 kHz	1.25 MHz	1.5 MHz
0	1	0	1	f _{CLK} /2 ⁵	62.5 kHz	156.25 kHz	312.5 kHz	625 kHz	750 kHz
0	1	1	0	f _{CLK} /2 ⁶	31.25 kHz	78.13 kHz	156.25 kHz	312.5 kHz	375 kHz
0	1	1	1	f _{CLK} /2 ⁷	15.63 kHz	39.06 kHz	78.13 kHz	156.25 kHz	187.5 kHz
1	0	0	0	f _{CLK} /2 ⁸	7.81 kHz	19.53 kHz	39.06 kHz	78.13 kHz	93.75 kHz
1	0	0	1	f _{CLK} /2 ⁹	3.91 kHz	9.77 kHz	19.53 kHz	39.06 kHz	46.88 kHz
1	0	1	0	f _{CLK} /2 ¹⁰	1.95 kHz	4.88 kHz	9.77 kHz	19.53 kHz	23.44 kHz
1	0	1	1	f _{CLK} /2 ¹¹	976.56 Hz	2.44 kHz	4.88 kHz	9.77 kHz	11.72 kHz
1	1	0	0	f _{CLK} /2 ¹²	488.28 Hz	1.22 kHz	2.44 kHz	4.88 kHz	5.86 kHz
1	1	0	1	f _{CLK} /2 ¹³	244.14 Hz	610.35 Hz	1.22 kHz	2.44 kHz	2.93 kHz
1	1	1	0	f _{CLK} /2 ¹⁴	122.07 Hz	305.18 Hz	610.35 Hz	1.22 kHz	1.46 kHz
1	1	1	1	f _{CLK} /2 ¹⁵	61.04 Hz	152.59 Hz	305.18 Hz	610.35 Hz	732.42 Hz
其他				禁止设置					

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册 硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

4.7.6 UART0 初始化设置

UART0 初始化设置的流程，请参见“图 4.7”、“图 4.8”和“图 4.9”。

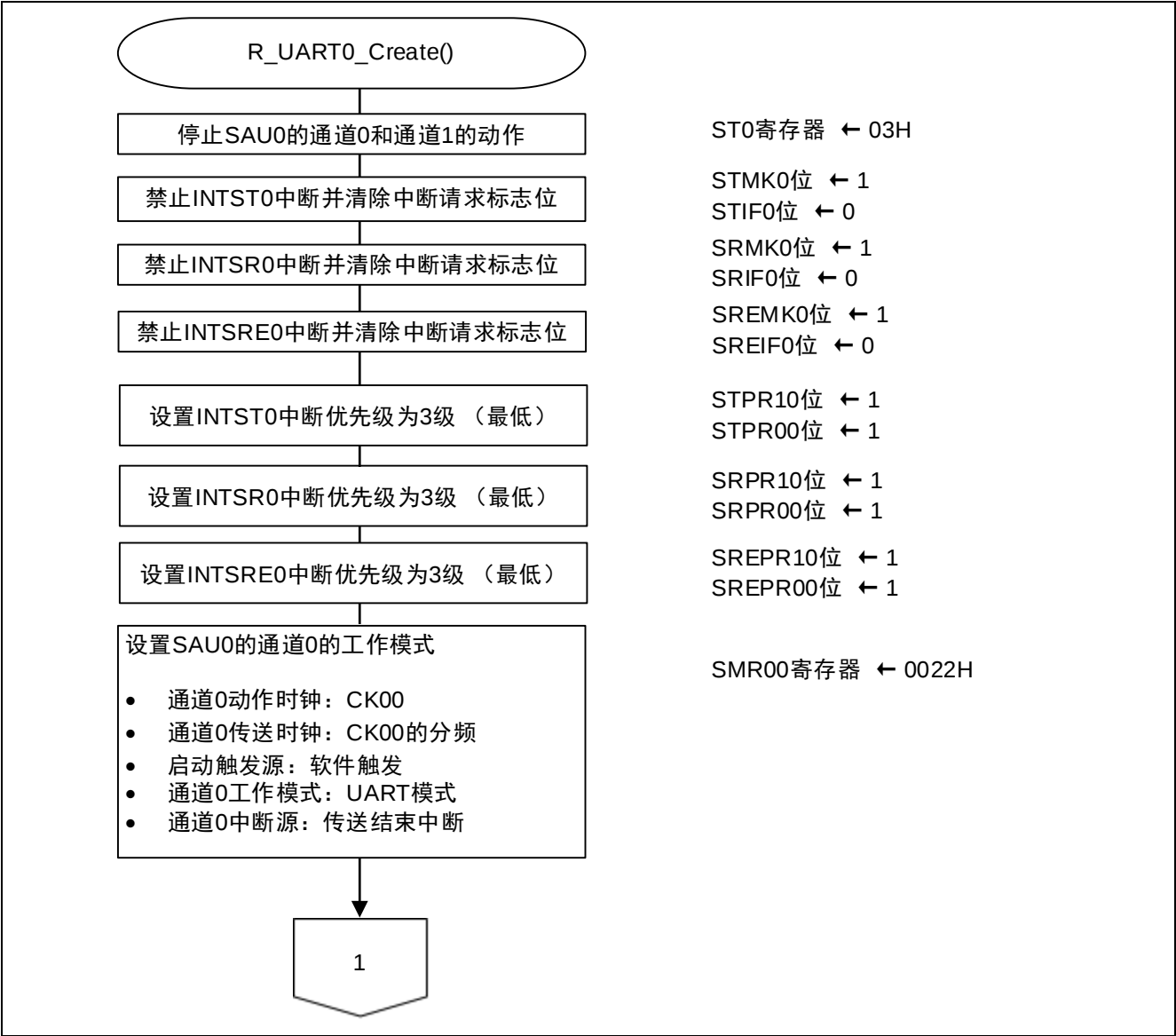


图 4.7 UART0 初始化设置（1/3）

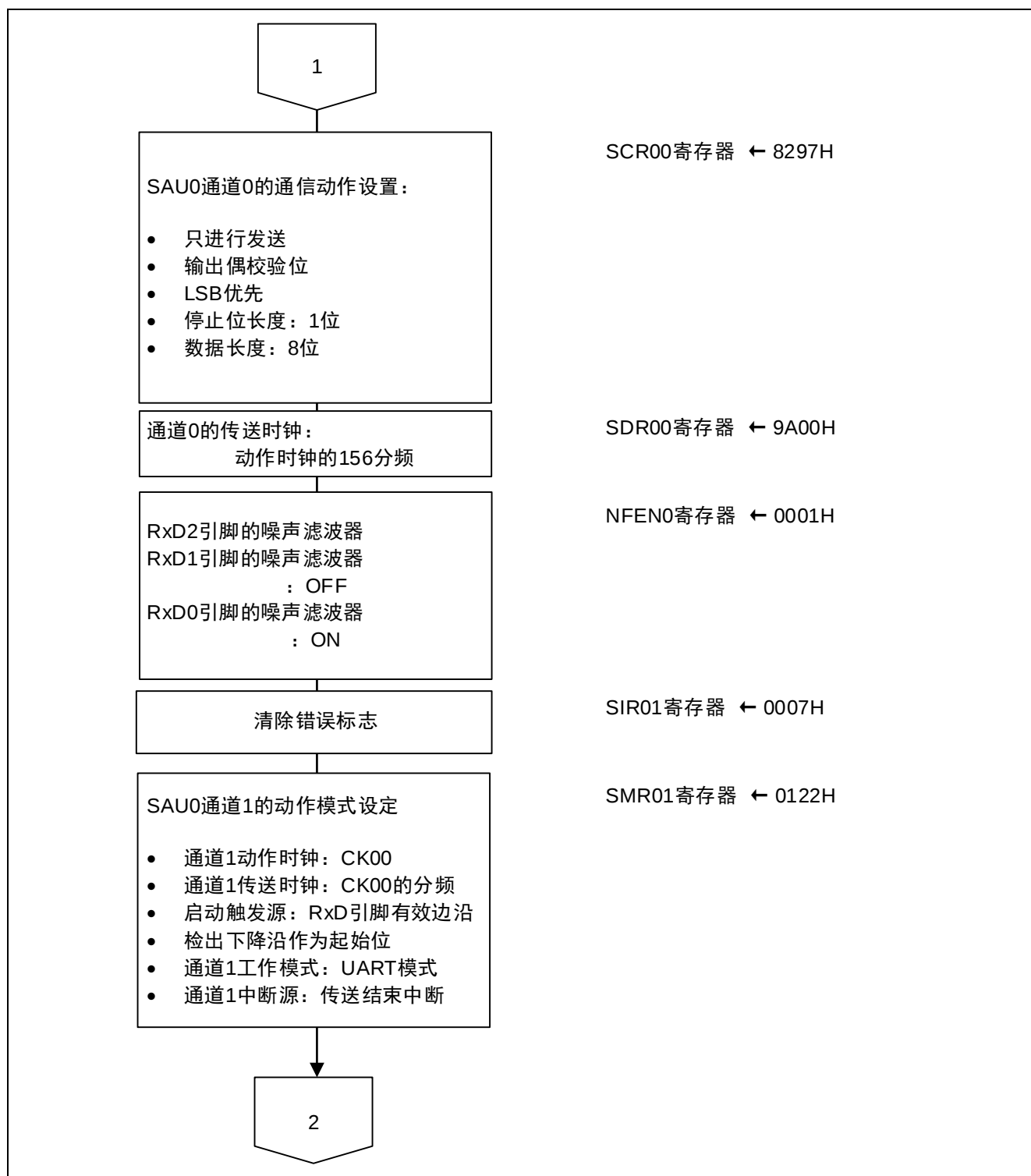


图 4.8 UART0 初始化设置 (2/3)

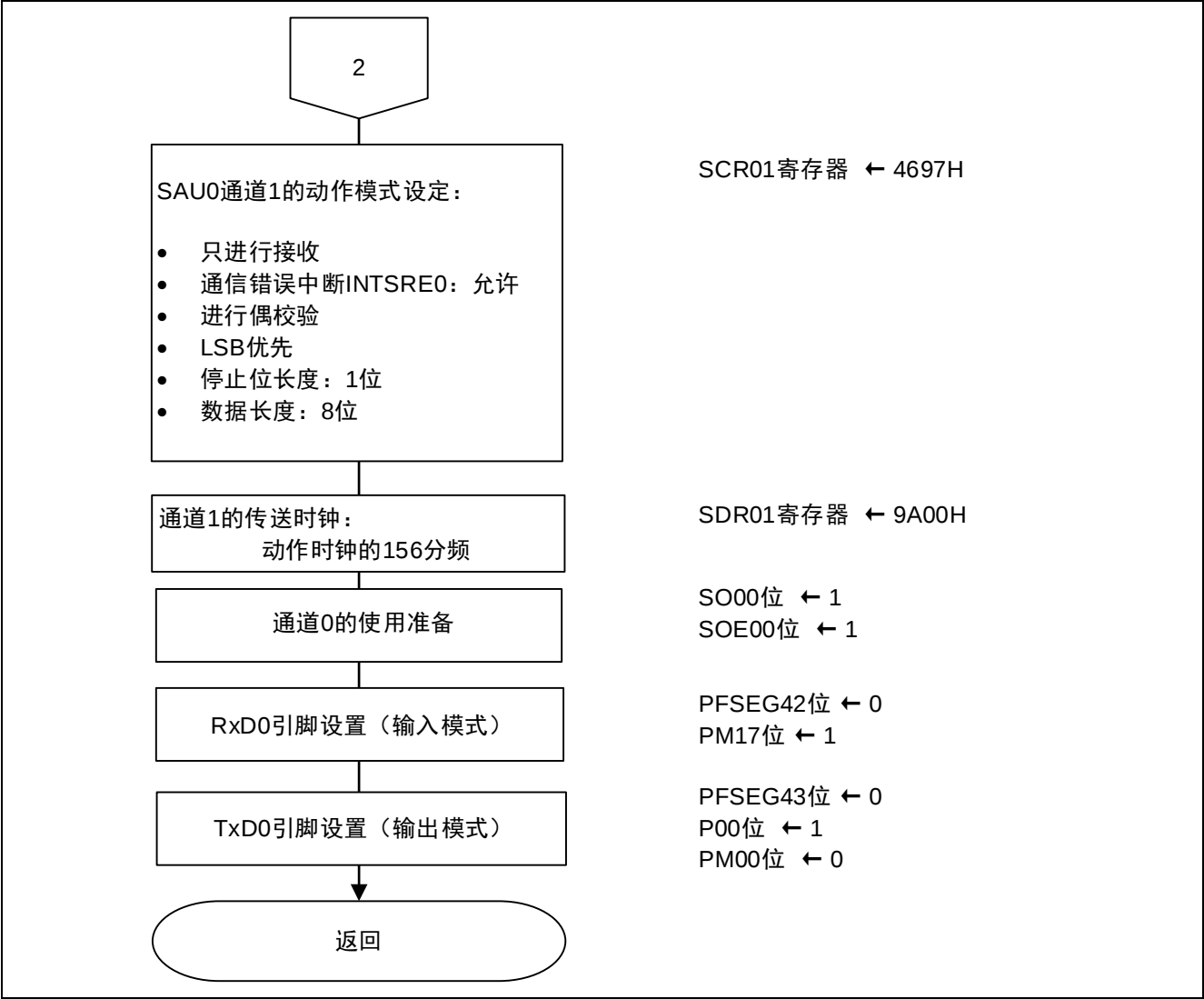


图 4.9 UART0 初始化设置（3/3）

停止串行通道 0

- 串行通道停止寄存器 0（ST0）
停止串行通道 0 的通信/计数操作

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
ST0	0	0	0	0	0	0	0	0	0	0	0	0	ST03	ST02	ST01	ST00
设定值	—	—	—	—	—	—	—	—	—	—	—	—	x	x	1	1

位 1~0

ST0n	通道 n 动作停止触发（n=0,1）
0	无触发动作
1	将 SE0n 位清除为“0”，停止通信动作

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

设置 SAU0 通道 0 动作模式

• 串行模式寄存器 00（SMR00）

选择动作时钟（ f_{MCK} ）、工作模式、选择中断源

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SMR00	CKS00	CCS00	0	0	0	0	0	0	0	0	1	0	0	MD002	MD001	MD000
设定值	0	0	—	—	—	—	—	—	—	—	—	—	—	0	1	0

位 15

CKS00	选择通道 0 的动作时钟（ f_{MCK} ）
0	由 SPS0 寄存器设定的动作时钟 CK00
1	由 SPS0 寄存器设定的动作时钟 CK01

位 14

CCS00	选择通道 0 的通信时钟（ f_{CLK} ）
0	由 CKS00 位指定的动作时钟 f_{MCK} 的分频时钟
1	来自 SCK0 引脚的输入时钟（CSI 模式的从属传送）

位 2~1

MD002	MD001	设置通道 0 的动作模式
0	0	CSI 模式
0	1	UART 模式
1	0	简易 I2C 模式
1	1	禁止设定

位 0

MD000	选择通道 0 的中断源
0	传送结束中断
1	缓冲器空中断（在数据从 SDR00 寄存器传送到移位寄存器时发生）

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

设置 SAU0 通道 0 动作模式

- 串行通信模式设定寄存器 00（SCR00）

设置数据长度、数据传送顺序、是否屏蔽通信错误中断信号、动作模式

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SCR00	TXE 00	RXE 00	DAP 00 ^{注1}	CKP 00 ^{注1}	0	EOC 00 ^{注2}	PTC 001	PTC 000	DIR 00	0	SLC 001	SLC 000	0	1	DLS 001	DLS 000
设定值	1	0	0	0	—	0	1	0	1	—	0	1	—	—	1	1

位 15~14

TXE00	RXE00	设置通道 0 动作模式
0	0	禁止通信
0	1	只接收
1	0	只发送
1	1	发送/接收

位 9~8

PTC001	PTC000	UART 模式下的奇偶校验设置	
		发送	接收
0	0	无奇偶校验输出	接收数据时不含奇偶校验位
0	1	奇偶校验位输出 0	不进行奇偶校验
1	0	输出偶校验	进行偶校验
1	1	输出奇校验	进行奇校验

位 7

DIR00	CSI 和 UART 模式下数据传送顺序的选择
0	MSB 优先输入/输出
1	LSB 优先输入/输出

位 5~4

SLC001	SLC000	UART 模式下的停止位设置
0	0	无停止位
0	1	停止位长度 = 1 位
1	0	停止位长度 = 2 位
1	1	禁止设置

注：1. 在 UART 模式中，必须将 DAP00 位和 CKP00 位置“0”。

2. 在 UART 发送时，必须将 EOC00 位置“0”。

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

位 1~0

DLS001	DLS000	CSI 和 UART 模式下数据长度的设置
0	0	9 位数据长度（存储于 SDR00 寄存器的位 8~0）（仅限 UART 模式下可设置）
1	0	7 位数据长度（存储于 SDR00 寄存器的位 6~0）
1	1	8 位数据长度（存储于 SDR00 寄存器的位 7~0）
其他		禁止设置

设置发送通道的传送时钟

- 串行数据寄存器 00（SDR00）
通信时钟频率： $f_{MCK}/156$ (≈ 9600 Hz)

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SDR00								0								

位 15~9

SDR00[15:9]							动作时钟(f_{MCK})的分频比的设置
0	0	0	0	0	0	0	$f_{MCK}/2$
0	0	0	0	0	0	1	$f_{MCK}/4$
0	0	0	0	0	1	0	$f_{MCK}/6$
0	0	0	0	0	1	1	$f_{MCK}/8$
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
1	0	0	1	1	0	1	$f_{MCK}/156$
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
1	1	1	1	1	1	0	$f_{MCK}/254$
1	1	1	1	1	1	1	$f_{MCK}/256$

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

清除接收通道错误标志

- 串行通信清除标志触发寄存器 01（SIR01）
清除 SAU0 通道 1 的各个错误标志

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SIR01	0	0	0	0	0	0	0	0	0	0	0	0	0	FECT01	PECT01	OVC01
设定值	—	—	—	—	—	—	—	—	—	—	—	—	—	1	1	1

位 2

FECT01	清除通道 1 帧错误标志的触发
0	不清除
1	将 SSR01 寄存器的 FEF01 位清除为“0”

位 1

PECT01	清除通道 1 奇偶校验错误标志的触发
0	不清除
1	将 SSR01 寄存器的 PEF01 位清除为“0”

位 0

OVC01	清除通道 1 溢出错误标志的触发
0	不清除
1	将 SSR01 寄存器的 OVF01 位清除为“0”

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

设置 SAU0 通道 1 动作模式

• 串行模式寄存器 01（SMR01）

选择动作时钟（ f_{MCK} ）、工作模式、选择中断源

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SMR01	CKS01	CCS01	0	0	0	0	0	STS01	0	SIS010	1	0	0	MD012	MD011	MD010
设定值	0	0	—	—	—	—	—	1	—	0	—	—	—	0	1	0

位 15

CKS01	选择通道 1 的动作时钟（ f_{MCK} ）
0	由 SPS0 寄存器设定的动作时钟 CK00
1	由 SPS0 寄存器设定的动作时钟 CK01

位 14

CCS01	选择通道 1 的通信时钟（ f_{CLK} ）
0	由 CKS00 位指定的动作时钟 f_{MCK} 的分频时钟
1	来自 SCK0 引脚的输入时钟（CSI 模式的从属传送）

位 8

STS01	选择启动触发源
0	只有软件触发有效
1	RxD0 引脚的有效边沿（UART 接收时可以选择）

位 6

SIS010	UART 模式下通道 1 接收数据的电平反转控制
0	检出下降沿作为起始位
1	检出上升沿作为起始位

位 2~1

MD012	MD011	设置通道 1 的动作模式
0	0	CSI 模式
0	1	UART 模式
1	0	简易 I2C 模式
1	1	禁止设置

位 0

MD010	选择通道 0 的中断源
0	传送结束中断
1	缓冲器空中断（在数据从 SDR00 寄存器传送到移位寄存器时发生）

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

设置 SAU0 通道 1 动作模式

- 串行通信模式设定寄存器 01（SCR01）

设置数据长度、数据传送顺序、是否屏蔽通信错误中断信号、动作模式

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SCR01	TXE01	RXE01	DAP01 ^注	CKP01 ^注	0	EOC01	PTC011	PTC010	DIR01	0	SLC011	SLC010	0	1	DLS011	DLS010
设定值	0	1	0	0	—	1	1	0	1	—	0	1	—	—	1	1

位 15~14

TXE01	RXE01	设置通道 1 动作模式
0	0	禁止通信
0	1	只接收
1	0	只发送
1	1	发送/接收

位 10

EOC01	通信错误中断信号（INTSRE0）屏蔽选择
0	屏蔽通信错误中断 INTSRE0
1	允许产生错误中断 INTSRE0

位 9~8

PTC011	PTC010	UART 模式下的奇偶校验设置	
		发送	接收
0	0	无奇偶校验输出	接收数据时不含奇偶校验位
0	1	奇偶校验位输出 0	不进行奇偶校验
1	0	输出偶校验	进行偶校验
1	1	输出奇校验	进行奇校验

位 7

DIR01	CSI 和 UART 模式下数据传送顺序的选择
0	MSB 优先传送
1	LSB 优先传送

位 5~4

SLC011	SLC010	UART 模式下的停止位设置
0	0	无停止位
0	1	停止位长度 = 1 位
1	0	停止位长度 = 2 位
1	1	禁止设置

注：在 UART 模式中，必须将 DAP01 位和 CKP01 位置“0”。

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

位 1~0

DLS011	DLS010	CSI 和 UART 模式下数据长度的设置
0	0	9 位数据长度
1	0	7 位数据长度
1	1	8 位数据长度
其他		禁止设置

设置接收通道的传送时钟

- 串行数据寄存器 01 (SDR01)
通信时钟频率: $f_{MCK}/156$ (≈ 9600 Hz)

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SDR01								0								

位 15~9

SDR01[15:9]							动作时钟(f_{MCK})的分频比的设置
0	0	0	0	0	0	0	$f_{MCK}/2$
0	0	0	0	0	0	1	$f_{MCK}/4$
0	0	0	0	0	1	0	$f_{MCK}/6$
0	0	0	0	0	1	1	$f_{MCK}/8$
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
1	0	0	1	1	0	1	$f_{MCK}/156$
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
•	•	•	•	•	•	•	•
1	1	1	1	1	1	0	$f_{MCK}/254$
1	1	1	1	1	1	1	$f_{MCK}/256$

设置 RXD0 引脚滤波器状态

- 噪声滤波允许寄存器 0 (NFEN0)
允许对 RXD0 引脚进行噪声滤波

符号	7	6	5	4	3	2	1	0
NFEN0	0	0	0	SNFEN20	0	SNFEN10	0	SNFEN00
设定值	—	—	—	x	—	x	—	1

位 0

SNFEN00	使用 RxD0 引脚的噪声滤波器
0	噪声滤波器关闭
1	噪声滤波器开启

注意: 关于寄存器设置的详细方法, 请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明:

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

通道 0 的使用准备

- 串行输出寄存器 0（SO0）
指定串行数据输出引脚初始输出为高电平

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO0	0	0	0	0	1	1	1	CKO00	0	0	0	0	1	SO02	1	SO00
设定值	—	—	—	—	—	—	—	x	—	—	—	—	—	x	—	1

位 0

SO00	通道 0 串行数据初始输出
0	串行数据初始输出为“0”（低电平）
1	串行数据初始输出为“1”（高电平）

- 串行输出电平控制寄存器 0（SOL0）
选择正常输出通信数据

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SOL0	0	0	0	0	0	0	0	0	0	0	0	0	0	SOL02	0	SOL00
设定值	—	—	—	—	—	—	—	—	—	—	—	—	—	x	—	0

位 0

SOL00	UART 模式下通道 0 发送数据的电平反转选择
0	正常输出通信数据
1	反转输出通信数据

- 串行输出使能寄存器 0（SOE0）
允许串行通信动作的输出

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SOE0	0	0	0	0	0	0	0	0	0	0	0	0	0	SOE02	0	SOE00
设定值	—	—	—	—	—	—	—	—	—	—	—	—	—	x	—	1

位 0

SOE00	通道 0 串行输出允许/停止
0	停止串行通信输出
1	允许串行通信输出

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

设置端口寄存器

- LCD 端口功能寄存器 5（PFSEG5）

设置 P00、P17 引脚用作端口

符号	7	6	5	4	3	2	1	0
PFSEG5	PFSEG4 6	PFSEG4 5	PFSEG4 4	PFSEG4 3	PFSEG4 2	PFSEG4 1	PFSEG4 0	PFSEG3 9
设定值	x	x	x	0	0	x	x	x

位 4~3

PFSEG4x (x=3,2)	P00 和 P17 引脚的端口（段输出除外）/ 段输出选择
0	用作端口（段输出除外）
1	用作段输出

- 端口寄存器 0（P0）

设置 P00 引脚输出为“1”

符号	7	6	5	4	3	2	1	0
P0	P07	P06	P05	P04	P03	P02	P01	P00
设定值	x	x	x	x	x	x	x	1

位 0

P00	P00 引脚输出电平的选择
0	输出低电平
1	输出高电平

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册 硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

- 端口模式寄存器 0 (PM0)

设置 P00 引脚为输出模式

符号	7	6	5	4	3	2	1	0
PM0	PM07	PM06	PM05	PM04	PM03	PM02	PM01	PM00
设定值	X	X	X	X	X	X	X	0

位 0

PM00	P00 引脚的输入/输出模式的选择
0	输出模式 (输出缓冲器 ON)
1	输入模式 (输出缓冲器 OFF)

- 端口模式寄存器 1 (PM1)

设置 P17 引脚为输入模式

符号	7	6	5	4	3	2	1	0
PM1	PM17	PM16	PM15	PM14	PM13	PM12	PM11	PM10
设定值	1	X	X	X	X	X	X	X

位 7

PM17	P17 引脚的输入/输出模式的选择
0	输出模式 (输出缓冲器 ON)
1	输入模式 (输出缓冲器 OFF)

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册 硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

4.7.7 主函数处理

主函数处理的流程, 请参见“图 4.10”和“图 4.11”。

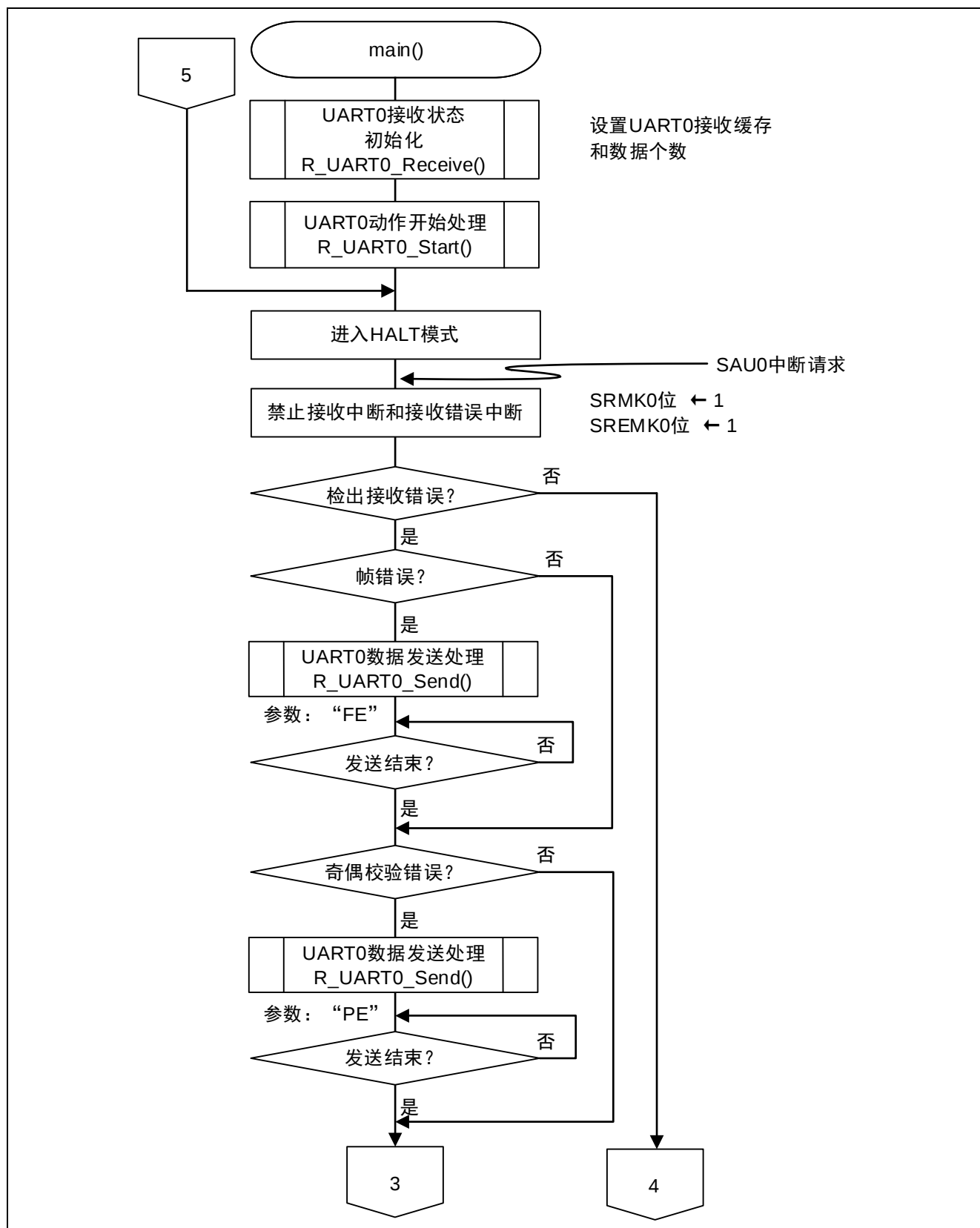


图 4.10 主函数处理 (1/2)

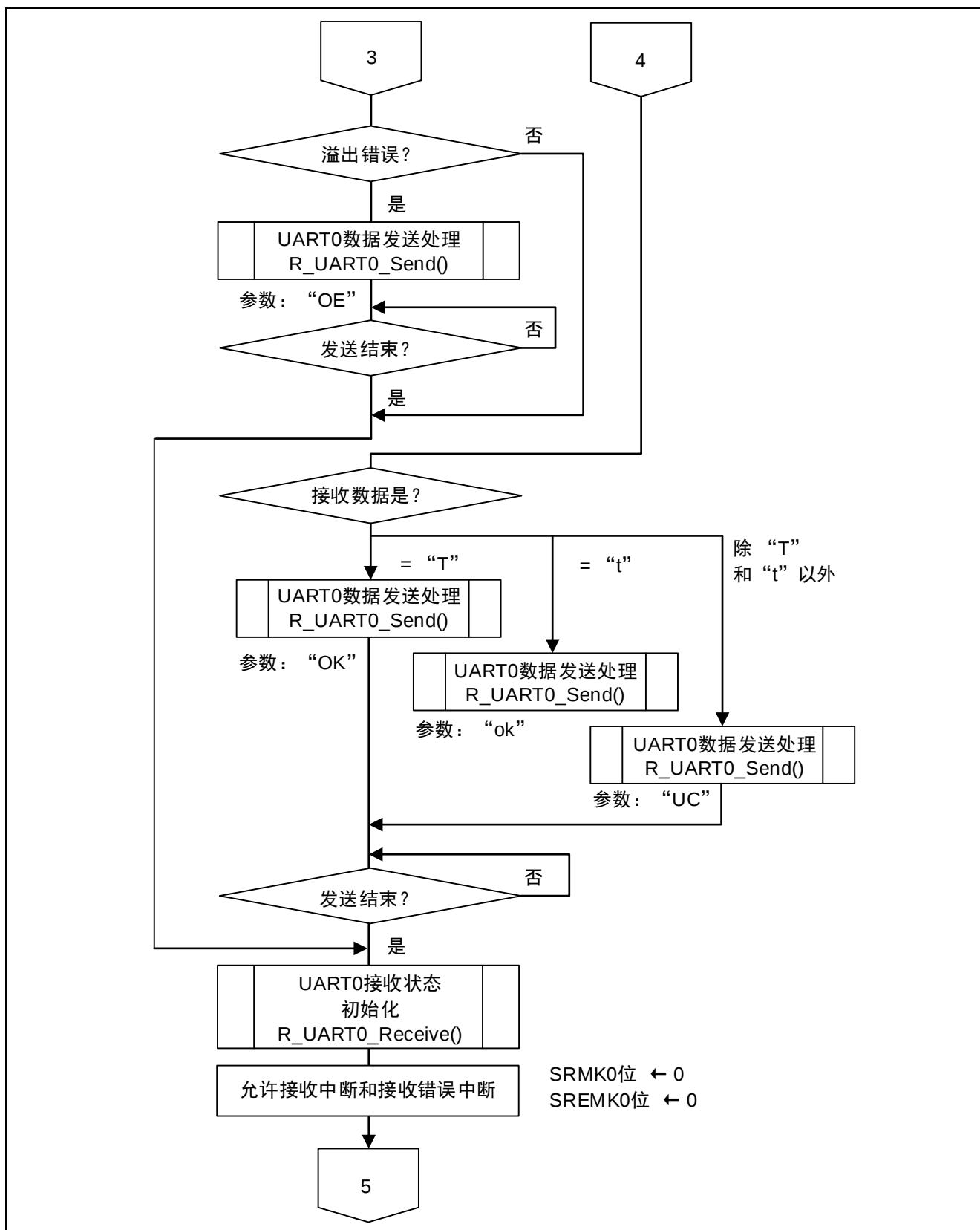


图 4.11 主函数处理 (2/2)

4.7.8 UART0 接收状态初始化

UART0 接收状态初始化的流程，请参见“图 4.12”。

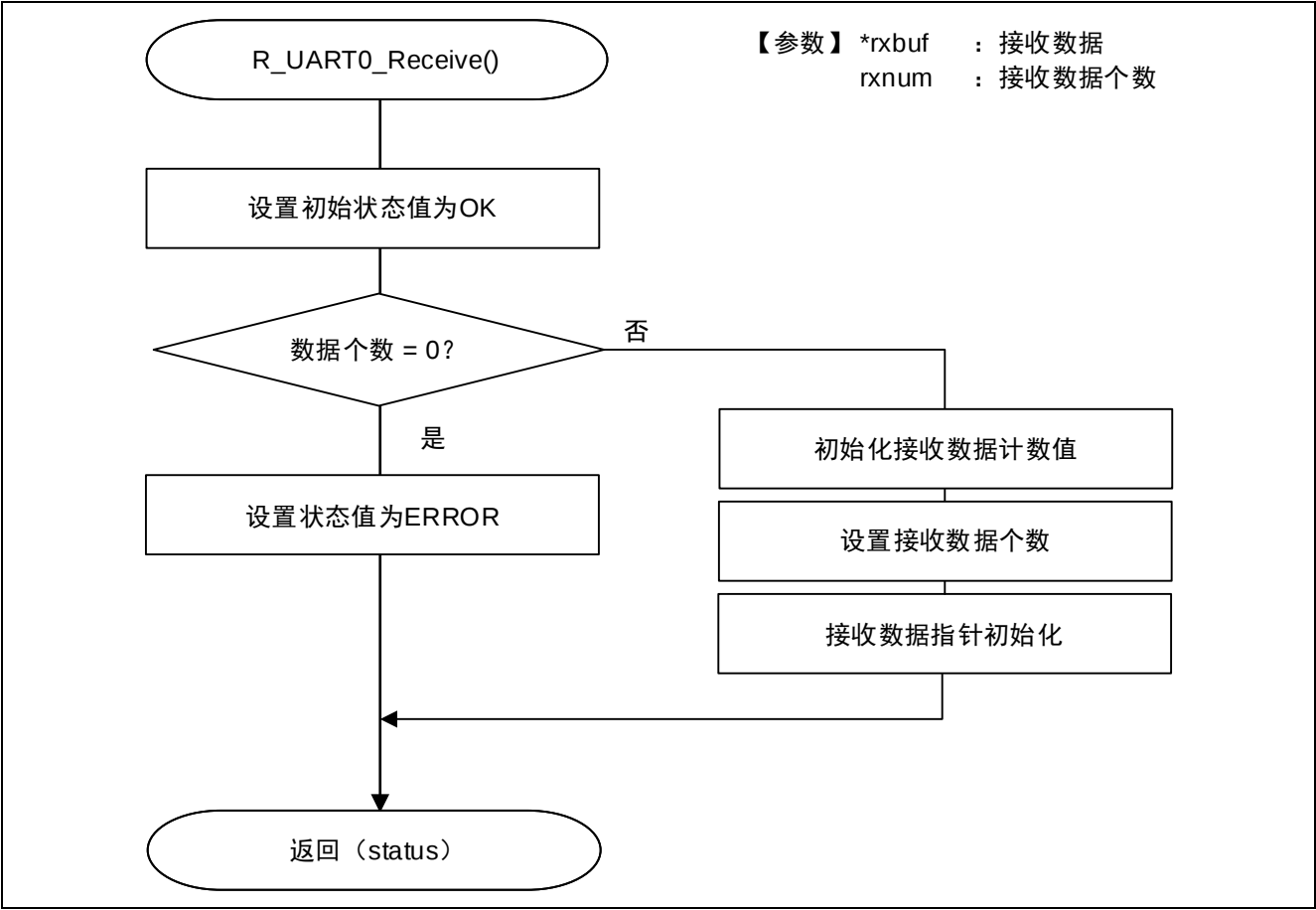


图 4.12 UART0 接收状态初始化

4.7.9 UART0 动作开始处理

UART0 动作开始处理的流程，请参见“图 4.13”。

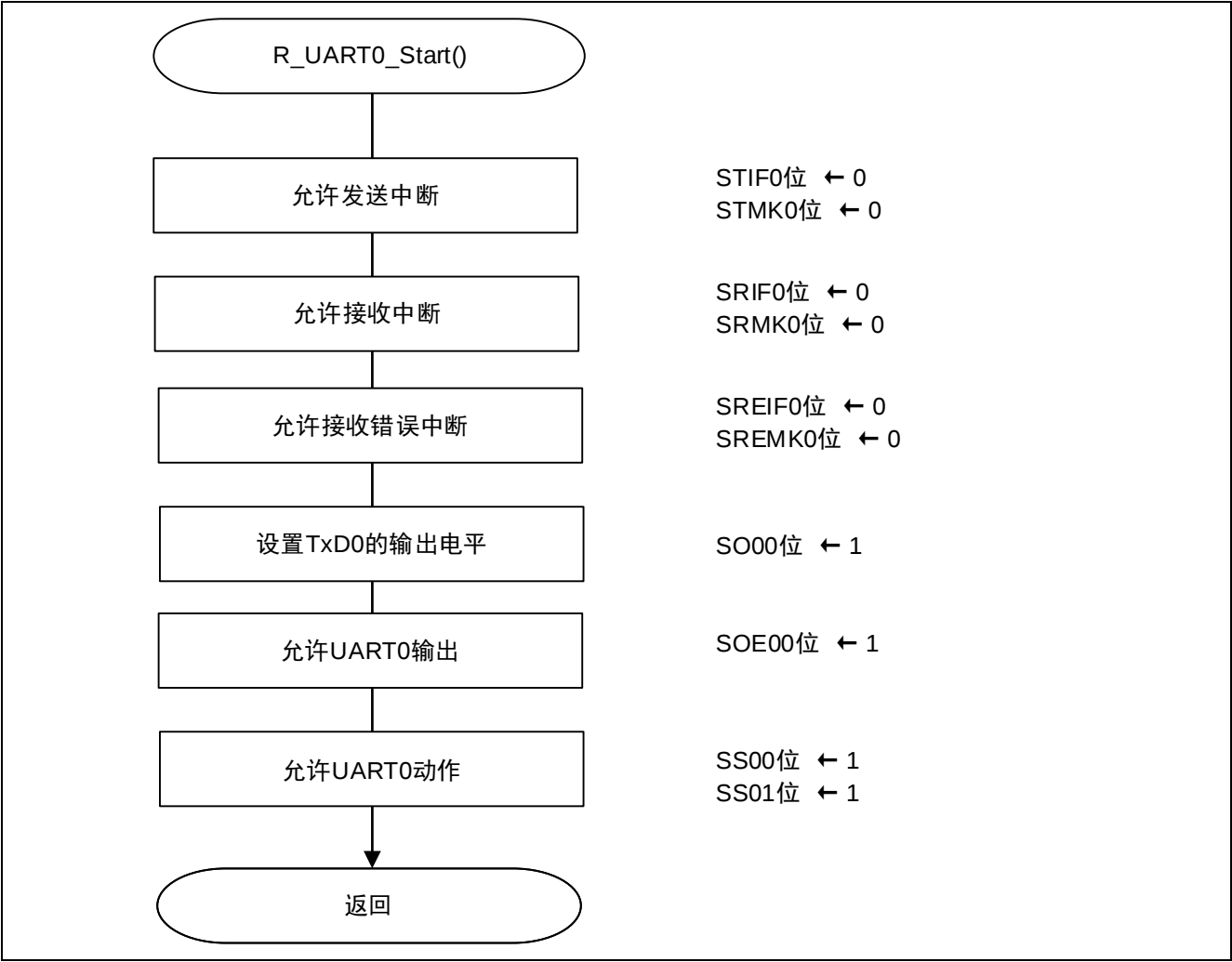


图 4.13 UART0 动作开始处理

设置 SAU0 中断

- 中断请求标志寄存器 0H（IF0H）
清除发送中断和接收中断请求标志
- 中断屏蔽标志寄存器 0H（MK0H）
允许发送中断和接收中断处理

符号	7	6	5	4	3	2	1	0
IF0H	SRIF0	TMIF00	STIF0 CSIF00 IICIF00	DMAIF1	DMAIF0	SREIF2	SRIF2	STIF2
设定值	0	x	0	x	x	x	x	x

位 7

SRIF0	中断请求标志
0	无中断请求产生
1	有中断请求产生，并进入中断请求状态

位 5

STIF0	中断请求标志
0	无中断请求产生
1	有中断请求产生，并进入中断请求状态

符号	7	6	5	4	3	2	1	0
MK0H	SRMK0	TMMK00	STMK0 CSIMK00 IICMK00	DMAMK1	DMAMK0	SREMK2	SRMK2	STMK2
设定值	0	x	0	x	x	x	x	x

位 7

SRMK0	中断处理控制
0	允许中断处理
1	禁止中断处理

位 5

STMK0	中断处理控制
0	允许中断处理
1	禁止中断处理

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

- 中断请求标志寄存器 1 (IF1L)
清除接收错误中断请求标志
- 中断屏蔽标志寄存器 1L (MK1L)
允许接收错误中断处理

符号	7	6	5	4	3	2	1	0
IF1L	TMIF01	FMIF	RTITIF	IICAIF0	SREIF1 TMIF03H	SRIF1	STIF1 IICIF10	SREIF0 TMIF01H
设定值	x	x	x	x	x	x	x	0

位 0

SREIF0	中断请求标志
0	无中断请求产生
1	有中断请求产生，并进入中断请求状态

符号	7	6	5	4	3	2	1	0
MK1L	TMMK01	FMMK	RTITMK	IICAMK0	SREMK1 TMMK03H	SRMK1	STMK1 IICMK10	SREMK0 TMMK01H
设定值	x	x	x	x	x	x	x	0

位 0

SREMK0	中断处理控制
0	允许中断处理
1	禁止中断处理

注意： 关于寄存器设置的详细方法，请参考 R7F0C019 用户手册硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

- 串行输出寄存器 0（SO0）
指定 TxD0 输出电平为高电平

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO0	0	0	0	0	1	1	1	CKO00	0	0	0	0	1	SO02	1	SO00
设定值	—	—	—	—	—	—	—	x	—	—	—	—	—	x	—	1

位 0

SO00	通道 0 串行数据初始输出
0	串行数据初始输出为“0”（低电平）
1	串行数据初始输出为“1”（高电平）

- 串行输出使能寄存器 0（SOE0）
允许串行通信动作的输出

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SOE0	0	0	0	0	0	0	0	0	0	0	0	0	0	SOE02	0	SOE00
设定值	—	—	—	—	—	—	—	—	—	—	—	—	—	x	—	1

位 0

SOE00	通道 0 串行输出允许/停止
0	停止串行通信输出
1	允许串行通信输出

- 串行通道启动寄存器 0（SS0）
允许 UART0 动作

符号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SS0	0	0	0	0	0	0	0	0	0	0	0	0	SS03	SS02	SS01	SS00
设定值	—	—	—	—	—	—	—	—	—	—	—	—	x	x	1	1

位 1~0

SS0n	通道 n 启动触发
0	无触发
1	SE0n 位设置为“1”，进入通信待机状态

(n=0,1)

注意：关于寄存器设置的详细方法，请参考 R7F0C019 用户手册 硬件篇。

寄存器图中的设定值说明：

x: 未使用位、空白: 未变更位、—: 预留位或者是什么都不配置的位

4.7.10 UART0 接收结束中断处理

UART0 接收结束中断处理流程，请参见“图 4.14”

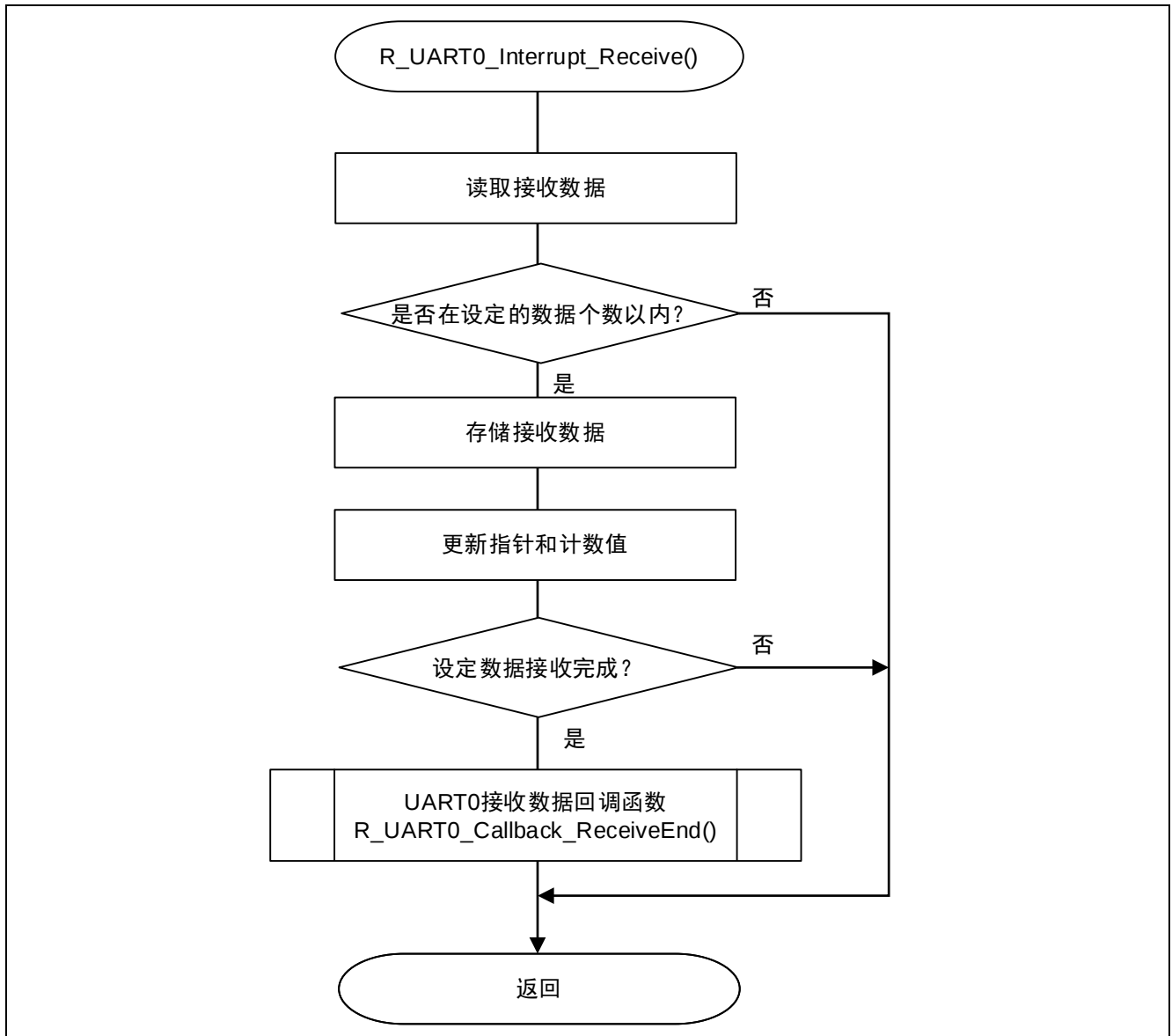


图 4.14 UART0 接收结束中断处理

4.7.11 UART0 接收数据回调函数

UART0 接收数据回调函数的流程，请参见“图 4.15”。

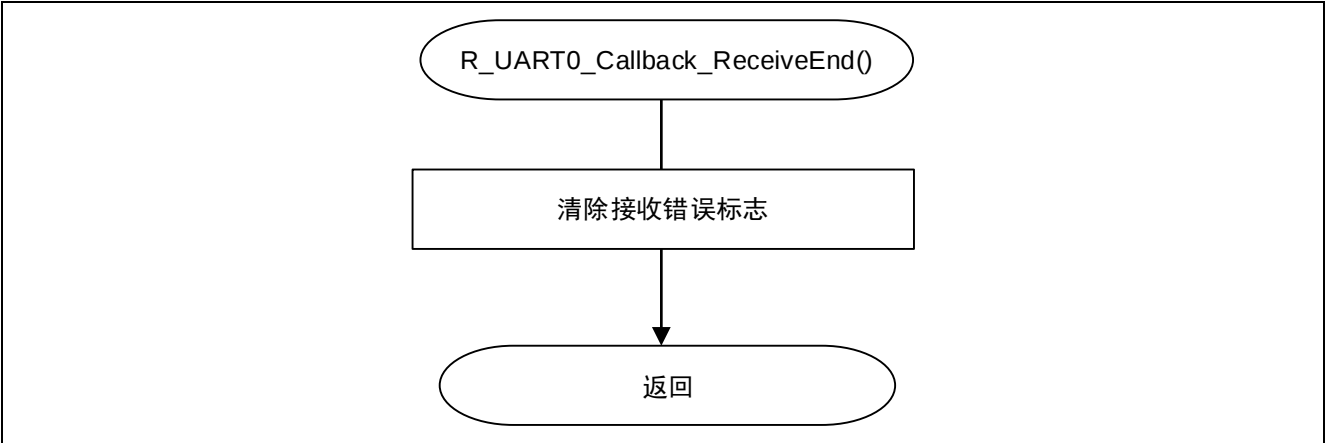


图 4.15 UART0 接收数据回调函数

4.7.12 UART0 数据发送处理

UART0 数据发送处理的流程，请参见“图 4.16”。

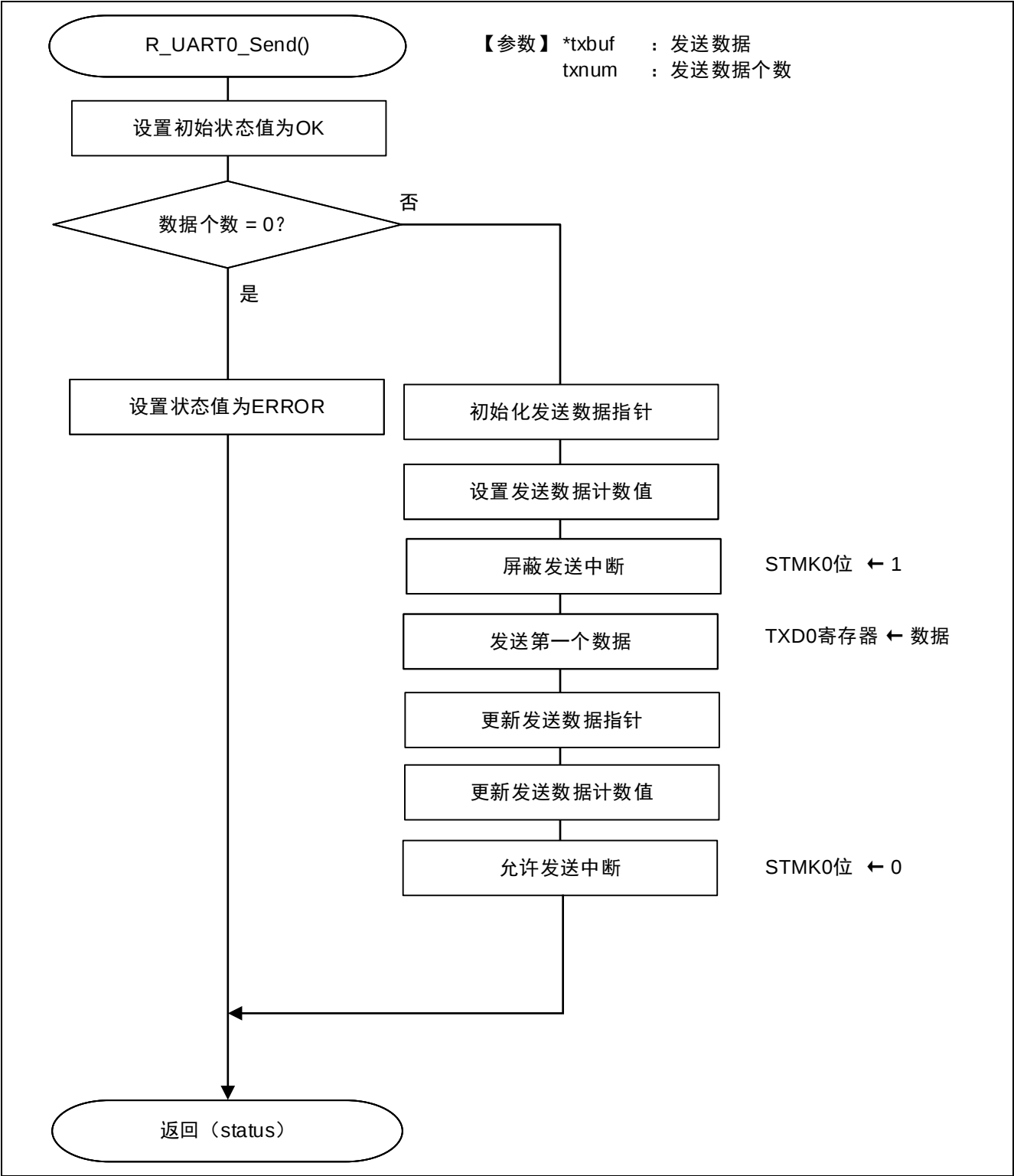


图 4.16 UART0 数据发送处理

4.7.13 UART0 接收错误中断处理

UART0 接收错误中断处理的流程，请参见“图 4.17”。

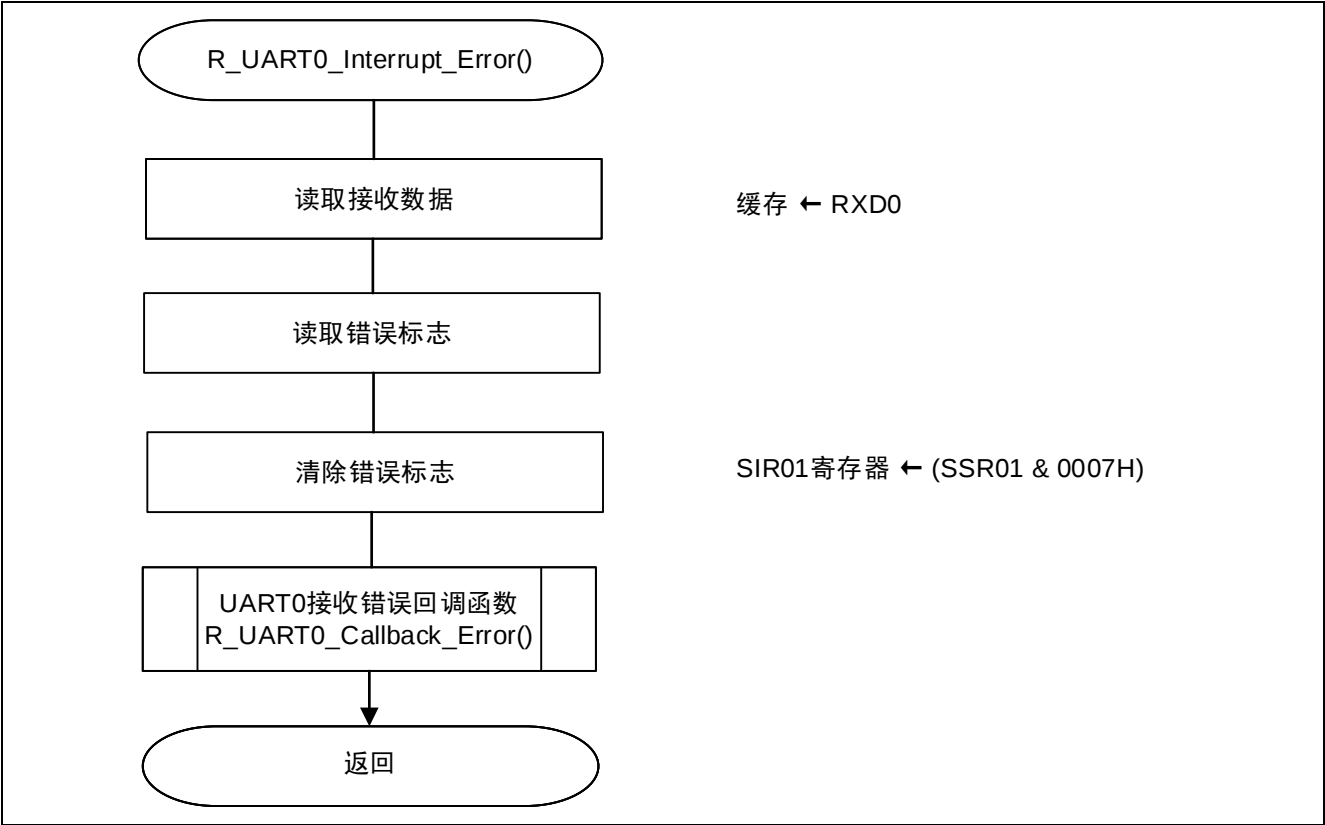


图 4.17 UART0 接收错误中断处理

4.7.14 UART0 接收错误回调函数

UART0 接收错误回调函数的流程，请参见“图 4.18”。

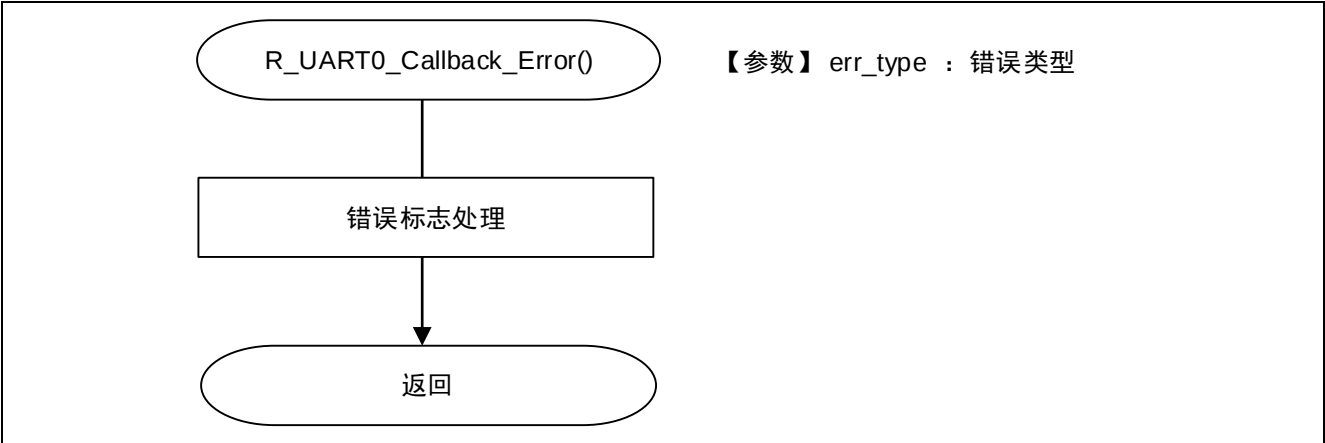


图 4.18 UART0 接收错误回调函数

4.7.15 UART0 发送结束中断处理

UART0 发送结束中断处理的流程，请参见“图 4.19”。

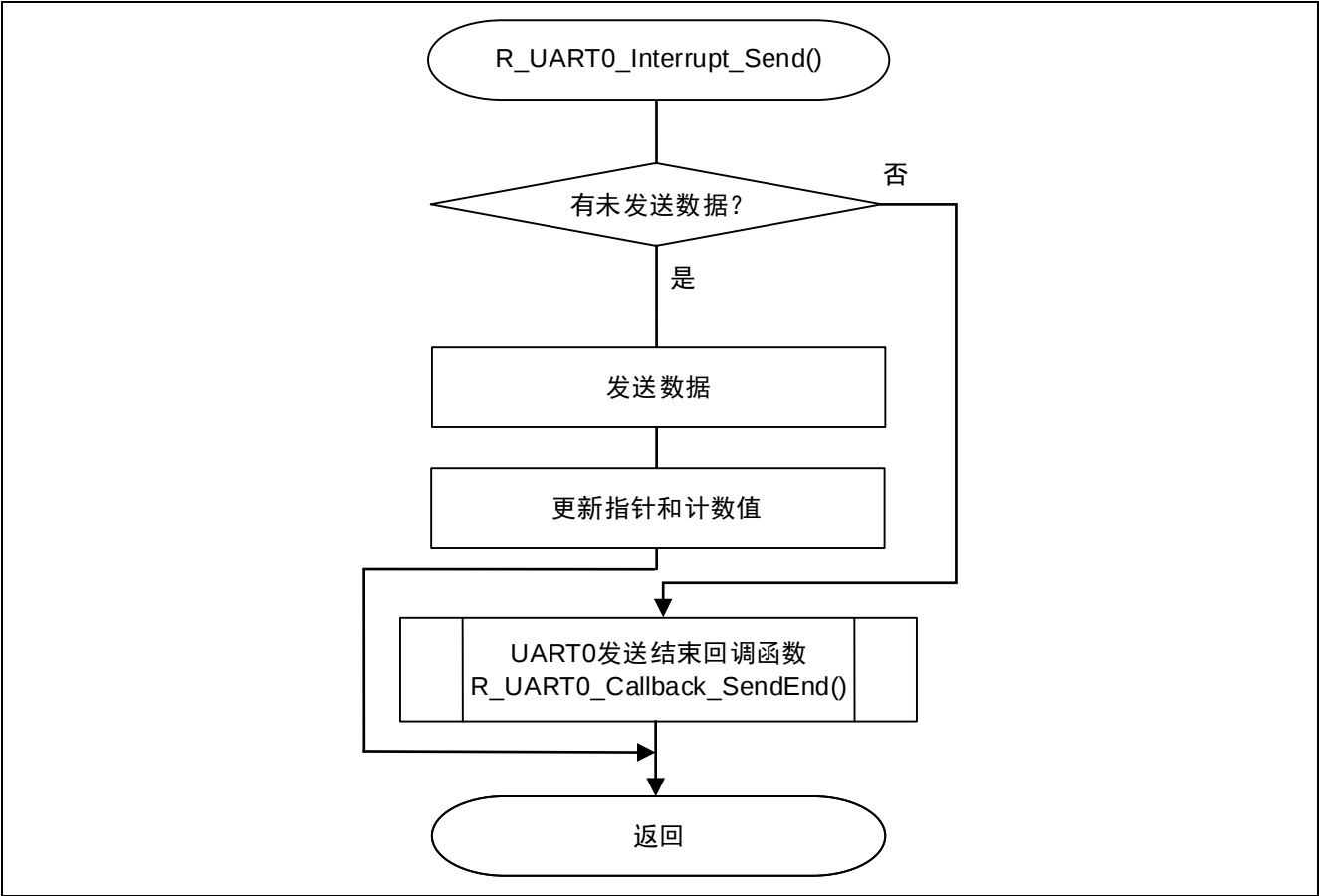


图 4.19 UART0 发送结束中断处理

4.7.16 UART0 发送结束回调函数

UART0 发送结束回调函数的流程，请参见“图 4.20”。

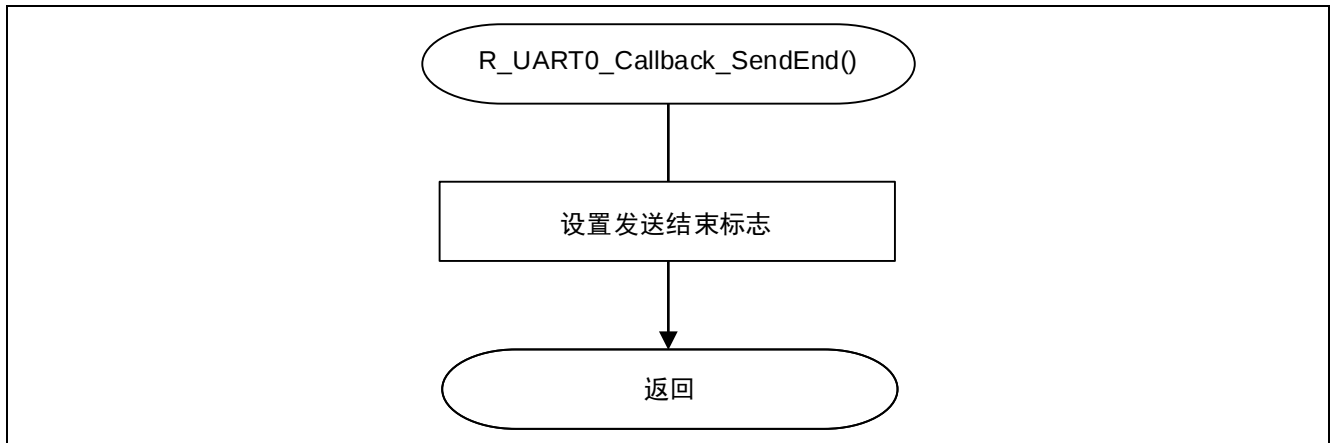


图 4.20 UART0 发送结束回调函数

5. 参考例程

参考例程请从瑞萨电子网页上取得。

6. 参考文献

R7F0C019L2DFB User's Manual: Hardware (R01UH0465E)

RL78 family User's Manual: Software (R01US0015E)

（最新版本请从瑞萨电子网页上取得）

技术信息/技术更新

（最新信息请从瑞萨电子网页上取得）

公司主页和咨询窗口

瑞萨电子主页

- <http://cn.renesas.com/>

咨询

- <http://cn.renesas.com/contact/>
- contact.china@renesas.com

修订记录

Rev.	发行日	修订内容	
		页	要点
1.00	2015.03	—	初版发行

所有商标及注册商标均归其各自拥有者所有。

产品使用时的注意事项

本文对适用于单片机所有产品的“使用时的注意事项”进行说明。有关个别的使用时的注意事项请参照正文。此外，如果在记载上有与本手册的正文有差异之处，请以正文为准。

1. 未使用的引脚的处理

【注意】将未使用的引脚按照正文的“未使用引脚的处理”进行处理。

CMOS产品的输入引脚的阻抗一般为高阻抗。如果在开路的状态下运行未使用的引脚，由于感应现象，外加LSI周围的噪声，在LSI内部产生穿透电流，有可能被误认为是输入信号而引起误动作。未使用的引脚，请按照正文的“未使用引脚的处理”中的指示进行处理。

2. 通电时的处理

【注意】通电时产品处于不定状态。

通电时，LSI内部电路处于不确定状态，寄存器的设定和各引脚的状态不定。通过外部复位引脚对产品进行复位时，从通电到复位有效之前的期间，不能保证引脚的状态。

同样，使用内部上电复位功能对产品进行复位时，从通电到达到复位产生的一定电压的期间，不能保证引脚的状态。

3. 禁止存取保留地址（保留区）

【注意】禁止存取保留地址（保留区）

在地址区域中，有被分配将来用作功能扩展的保留地址（保留区）。因为无法保证存取这些地址时的运行，所以不能对保留地址（保留区）进行存取。

4. 关于时钟

【注意】复位时，请在时钟稳定后解除复位。

在程序运行中切换时钟时，请在要切换成的时钟稳定之后进行。复位时，在通过使用外部振荡器（或者外部振荡电路）的时钟开始运行的系统中，必须在时钟充分稳定后解除复位。另外，在程序运行中，切换成使用外部振荡器（或者外部振荡电路）的时钟时，在要切换成的时钟充分稳定后再进行切换。

5. 关于产品间的差异

【注意】在变更不同型号的产品时，请对每一个产品型号进行系统评价测试。

即使是同一个群的单片机，如果产品型号不同，由于内部ROM、版本模式等不同，在电特性范围内有时特性值、动作容限、噪声耐量、噪声辐射量等不同。因此，在变更不同型号的产品时，请对每一个型号的产品进行系统评价测试。

Notice

- Descriptions of circuits, software and other related information in this document are provided only to illustrate the operation of semiconductor products and application examples. You are fully responsible for the incorporation of these circuits, software, and information in the design of your equipment. Renesas Electronics assumes no responsibility for any losses incurred by you or third parties arising from the use of these circuits, software, or information.
- Renesas Electronics has used reasonable care in preparing the information included in this document, but Renesas Electronics does not warrant that such information is error free. Renesas Electronics assumes no liability whatsoever for any damages incurred by you resulting from errors in or omissions from the information included herein.
- Renesas Electronics does not assume any liability for infringement of patents, copyrights, or other intellectual property rights of third parties by or arising from the use of Renesas Electronics products or technical information described in this document. No license, express, implied or otherwise, is granted hereby under any patents, copyrights or other intellectual property rights of Renesas Electronics or others.
- You should not alter, modify, copy, or otherwise misappropriate any Renesas Electronics product, whether in whole or in part. Renesas Electronics assumes no responsibility for any losses incurred by you or third parties arising from such alteration, modification, copy or otherwise misappropriation of Renesas Electronics product.
- Renesas Electronics products are classified according to the following two quality grades: "Standard" and "High Quality". The recommended applications for each Renesas Electronics product depends on the product's quality grade, as indicated below.
"Standard": Computers; office equipment; communications equipment; test and measurement equipment; audio and visual equipment; home electronic appliances; machine tools; personal electronic equipment; and industrial robots etc.
"High Quality": Transportation equipment (automobiles, trains, ships, etc.); traffic control systems; anti-disaster systems; anti-crime systems; and safety equipment etc.
Renesas Electronics products are neither intended nor authorized for use in products or systems that may pose a direct threat to human life or bodily injury (artificial life support devices or systems, surgical implantation etc.), or may cause serious property damages (nuclear reactor control systems, military equipment etc.). You must check the quality grade of each Renesas Electronics product before using it in a particular application. You may not use any Renesas Electronics product for any application for which it is not intended. Renesas Electronics shall not be in any way liable for any damages or losses incurred by you or third parties arising from the use of any Renesas Electronics product for which the product is not intended by Renesas Electronics.
- You should use the Renesas Electronics products described in this document within the range specified by Renesas Electronics, especially with respect to the maximum rating, operating supply voltage range, movement power voltage range, heat radiation characteristics, installation and other product characteristics. Renesas Electronics shall have no liability for malfunctions or damages arising out of the use of Renesas Electronics products beyond such specified ranges.
- Although Renesas Electronics endeavors to improve the quality and reliability of its products, semiconductor products have specific characteristics such as the occurrence of failure at a certain rate and malfunctions under certain use conditions. Further, Renesas Electronics products are not subject to radiation resistance design. Please be sure to implement safety measures to guard them against the possibility of physical injury, and injury or damage caused by fire in the event of the failure of a Renesas Electronics product, such as safety design for hardware and software including but not limited to redundancy, fire control and malfunction prevention, appropriate treatment for aging degradation or any other appropriate measures. Because the evaluation of microcomputer software alone is very difficult, please evaluate the safety of the final products or systems manufactured by you.
- Please contact a Renesas Electronics sales office for details as to environmental matters such as the environmental compatibility of each Renesas Electronics product. Please use Renesas Electronics products in compliance with all applicable laws and regulations that regulate the inclusion or use of controlled substances, including without limitation, the EU RoHS Directive. Renesas Electronics assumes no liability for damages or losses occurring as a result of your noncompliance with applicable laws and regulations.
- Renesas Electronics products and technology may not be used for or incorporated into any products or systems whose manufacture, use, or sale is prohibited under any applicable domestic or foreign laws or regulations. You should not use Renesas Electronics products or technology described in this document for any purpose relating to military applications or use by the military, including but not limited to the development of weapons of mass destruction. When exporting the Renesas Electronics products or technology described in this document, you should comply with the applicable export control laws and regulations and follow the procedures required by such laws and regulations.
- It is the responsibility of the buyer or distributor of Renesas Electronics products, who distributes, disposes of, or otherwise places the product with a third party, to notify such third party in advance of the contents and conditions set forth in this document. Renesas Electronics assumes no responsibility for any losses incurred by you or third parties as a result of unauthorized use of Renesas Electronics products.
- This document may not be reproduced or duplicated in any form, in whole or in part, without prior written consent of Renesas Electronics.
- Please contact a Renesas Electronics sales office if you have any questions regarding the information contained in this document or Renesas Electronics products, or if you have any other inquiries.
(Note 1) "Renesas Electronics" as used in this document means Renesas Electronics Corporation and also includes its majority-owned subsidiaries.
(Note 2) "Renesas Electronics product(s)" means any product developed or manufactured by or for Renesas Electronics.

以下"注意事项"为从英语原稿翻译的中文译文，仅作参考译文，英文版的"Notice"具有正式效力。

注意事项

- 本文件中所记载的关于电路、软件和其他相关信息仅用于说明半导体产品的操作和应用实例。用户如在设备设计中应用本文件中的电路、软件 and 相关信息，请自行负责。对于用户或第三方因使用上述电路、软件或信息而遭受的任何损失，瑞萨电子不承担任何责任。
- 在准备本文件所记载的信息的过程中，瑞萨电子已尽量做到合理注意，但是，瑞萨电子并不保证这些信息都是准确无误的。用户因本文件中所记载的信息的错误或遗漏而遭受的任何损失，瑞萨电子不承担任何责任。
- 对于因使用本文件中的瑞萨电子产品或技术信息而造成的侵权行为或因此而侵犯第三方的专利、版权或其他知识产权的行为，瑞萨电子不承担任何责任。本文件所记载的内容不应视为对瑞萨电子或其他人所有的专利、版权或其他知识产权作出任何明示、默示或其它方式的许可及授权。
- 用户不得更改、修改、复制或制作或以其他方式部分或全部地非法使用瑞萨电子的任何产品。对于用户或第三方因上述更改、修改、复制或其他方式非法使用瑞萨电子产品的行为而遭受的任何损失，瑞萨电子不承担任何责任。
- 瑞萨电子产品根据其质量等级分为两个等级：“标准等级”和“高质量等级”。每种瑞萨电子产品的推荐用途均取决于产品的质量等级，如下所示：
标准等级：计算机、办公设备、通讯设备、测试和测量设备、视听设备、家用电器、机械工具、个人电子设备以及工业机器人等。
高质量等级：运输设备（汽车、火车、轮船等）、交通控制系统、防灾系统、预防犯罪系统以及安全设备等。
瑞萨电子产品无意用于且未被授权用于可能对人类生命造成直接威胁的产品或系统及可能造成人身伤害的产品或系统（人工生命维持装置或系统、植埋于体内的装置等）中，或者可能造成重大财产损失的产品或系统（核反应堆控制系统、军用设备等）中。在将每种瑞萨电子产品用于某种特定应用之前，用户应先确认其质量等级。不得将瑞萨电子产品用于超出其设计用途之外的任何应用。对于用户或第三方因将瑞萨电子产品用于其设计用途之外而遭受的任何损害或损失，瑞萨电子不承担任何责任。
- 使用本文件中记载的瑞萨电子产品时，应在瑞萨电子指定的范围内，特别是在最大额定值、电源工作电压范围、移动电源电压范围、热辐射特性、安装条件以及其他产品特性的范围内使用。对于在上述指定范围之外使用瑞萨电子产品而产生的故障或损失，瑞萨电子不承担任何责任。
- 虽然瑞萨电子一直致力于提高瑞萨电子产品的质量和可靠性，但是，半导体产品有其自身的具体特性，如一定的故障发生率以及在某些使用条件下会发生故障等。此外，瑞萨电子产品均未进行防辐射设计。所以请采取安全保护措施，以避免当瑞萨电子产品在发生故障而造成火灾时导致人身事故、伤害或损害的事故。例如进行软硬件安全设计（包括但不限于冗余设计、防火控制以及故障预防等）、适当的老化处理或其他适当的措施等。由于难于对微机电系统单独进行评估，所以请用户自行对最终产品或系统进行安全评估。
- 关于环境保护方面的详细内容，例如每种瑞萨电子产品的环境兼容性等，请与瑞萨电子的营业部门联系。使用瑞萨电子产品时，请遵守对管制物质的使用或含量进行管理的所有相应法律法规（包括但不限于《欧盟RoHS指令》）。对于因用户未遵守相应法律法规而导致的损害或损失，瑞萨电子不承担任何责任。
- 不可将瑞萨电子产品和技术用于或者嵌入日本国内或海外相应的法律法规所禁止生产、使用及销售的任何产品或系统中。也不可将本文件中记载的瑞萨电子产品或技术用于与军事应用或者军事用途有关的任何目的（如大规模杀伤性武器的开发等）。在将本文件中记载的瑞萨电子产品或技术进行出口时，应当遵守相应的出口管制法律法规，并按照上述法律法规所规定的程序进行。
- 向第三方分销或处分产品或者以其他方式将产品置于第三方控制之下的瑞萨电子产品买方或分销商，有责任事先向上述第三方通知本文件规定的内容和条件；对于用户或第三方因非法使用瑞萨电子产品而遭受的任何损失，瑞萨电子不承担任何责任。
- 在事先未得到瑞萨电子书面认可的情况下，不得以任何形式部分或全部转载或复制本文件。
- 如果对本文件所记载的信息或瑞萨电子产品有任何疑问，或者用户有任何疑问，请向瑞萨电子的营业部门咨询。

(注1) 瑞萨电子：在本文件中指瑞萨电子株式会社及其控股子公司。

(注2) 瑞萨电子产品：指瑞萨电子开发或生产的任何产品。



SALES OFFICES

Renesas Electronics Corporation

<http://www.renesas.com>

Refer to "http://www.renesas.com/" for the latest and detailed information.

Renesas Electronics America Inc.
2801 Scott Boulevard Santa Clara, CA 95050-2549, U.S.A.
Tel: +1-408-588-6000, Fax: +1-408-588-6130

Renesas Electronics Canada Limited
9251 Yonge Street, Suite 8309 Richmond Hill, Ontario Canada L4C 9T3
Tel: +1-905-237-2004

Renesas Electronics Europe Limited
Dukes Meadow, Millboard Road, Bourne End, Buckinghamshire, SL8 5FH, U.K
Tel: +44-1628-585-100, Fax: +44-1628-585-900

Renesas Electronics Europe GmbH
Arcadiastrasse 10, 40472 Düsseldorf, Germany
Tel: +49-211-6503-0, Fax: +49-211-6503-1327

Renesas Electronics (China) Co., Ltd.
Room 1709, Quantum Plaza, No.27 ZhichunLu Haidian District, Beijing 100191, P.R.China
Tel: +86-10-8235-1155, Fax: +86-10-8235-7679

Renesas Electronics (Shanghai) Co., Ltd.
Unit 301, Tower A, Central Towers, 555 Langao Road, Putuo District, Shanghai, P. R. China 200333
Tel: +86-21-2226-0888, Fax: +86-21-2226-0999

Renesas Electronics Hong Kong Limited
Unit 1601-1611, 16/F., Tower 2, Grand Century Place, 193 Prince Edward Road West, Mongkok, Kowloon, Hong Kong
Tel: +852-2265-6688, Fax: +852-2886-9022

Renesas Electronics Taiwan Co., Ltd.
13F, No. 363, Fu Shing North Road, Taipei 10543, Taiwan
Tel: +886-2-8175-9600, Fax: +886-2-8175-9670

Renesas Electronics Singapore Pte. Ltd.
80 Bendemeer Road, Unit #06-02 Hyflux Innovation Centre, Singapore 339949
Tel: +65-6213-0200, Fax: +65-6213-0300

Renesas Electronics Malaysia Sdn.Bhd.
Unit 1207, Block B, Menara Amcorp, Amcorp Trade Centre, No. 18, Jin Persiaran Barat, 46050 Petaling Jaya, Selangor Darul Ehsan, Malaysia
Tel: +60-3-7955-9390, Fax: +60-3-7955-9510

Renesas Electronics India Pvt. Ltd.
No.777C, 100 Feet Road, HAL II Stage, Indiranagar, Bangalore, India
Tel: +91-80-67208700, Fax: +91-80-67208777

Renesas Electronics Korea Co., Ltd.
12F., 234 Teheran-ro, Gangnam-Gu, Seoul, 135-080, Korea
Tel: +82-2-558-5737, Fax: +82-2-558-5141