

规格表

RH850/V1R-M MCU产品规格

系列	RH850/V1R-M
CPU	320MHz G3MH (1046 DMIPS) × 2
DSP	320 MHz x 1
代码闪存	2 MB
数据闪存	64 kB
RAM	2 MB
DMA	16 (DMAC) / 128 (DTS)
定时器	OS定时器 (OSTM) : 16单元 看门狗定时器 (WDTA) : 3单元 定时器阵列单元D (TAUD) : 2单元 (16通道/单元) 定时器阵列单元J (TAUJ) : 2单元 (4通道/单元)
通信	CAN接口 (RS-CANFD) : 6单元 Flex Ray控制器 (FLX) : 1单元 以太网控制器 (ETNA) : 1单元 定时串行接口H (CSIH) : 4单元 高速串行外设接口 (HS-SPI) : 4单元 LIN / UART接口 (RLIN3) : 1单元 MIPI-CSI2 (MCSIA) : 3单元 (4通道/单元)
12位ADC	A/D转换器(ADCF): 2单元 (10通道/单元)
工作电压	3.3 V / 1.25 V
其他特性	电源接通清除、错误控制模块、数据CRC、核心电压监视器、 温度传感器、安全模块 (ICU-SE)
调试	调试控制: JTAG、LPD 跟踪界面: Aurora 2通道
封装	292管脚BGA (17 mm × 17 mm)

(备注) 本新闻稿中提及的所有其它产品或服务名称均为其各自所有者的商标或注册商标。