

RX ファミリ、M32C/R32C シリーズ

M32C/R32C から RX への置き換えガイド：外部バス編

要旨

本アプリケーションノートでは、RX ファミリ、M32C/R32C シリーズの外部バス機能の置き換えについて説明しています。

対象デバイス

- ・ RX ファミリ
- ・ M32C/80 シリーズ
- ・ R32C/100 シリーズ

M32C/R32C から RX への置き換え例として、RX ファミリは RX660 グループを、M32C/80 シリーズは M32C/87 グループを、R32C/100 シリーズは R32C/118 グループを用いて説明しています。本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

RX ファミリと M32C/R32C シリーズ間で使用している用語が一部異なります。

外部バスに関する用語の相違点を下表に示します。

RX ファミリと M32C/R32C シリーズ間の用語差異

項目	M32C/R32C シリーズ	RX ファミリ
外部メモリデバイスに アクセスする 動作モード	・メモリ拡張モード ・マイクロプロセッサモード	・内蔵 ROM 有効拡張モード ・内蔵 ROM 無効拡張モード
外部メモリの領域	外部領域	外部アドレス空間 CSn 領域
周辺機能のレジスタ	SFR	I/O レジスタ

目次

1. 外部バスの概要相違点	4
1.1 外部バス接続例	6
1.2 バスサイクル数の算出	7
1.2.1 リード時のバスサイクル数の算出	7
1.2.2 ライト時のバスサイクル数の算出	11
1.2.3 リカバリサイクル	15
2. 使用する動作モード	16
2.1 デバイスの動作モード	16
3. 動作モードの機能相違点	18
4. 付録	19
4.1 M32C/R32C から RX へ置き換えるときのポイント	19
4.1.1 割り込み	19
4.1.2 モジュールストップ機能	19
4.1.3 入出力ポート	20
4.2 I/O レジスタマクロ	21
4.3 組み込み関数	21
5. 参考ドキュメント	22

1. 外部バスの概要相違点

表 1.1 に M32C/87 と RX660 の概要相違点を、表 1.2 に R32C/118 と RX660 の概要相違点を示します。

表 1.1 M32C/87 と RX660 の概要相違点

項目	M32C(M32C/87)	RX(RX660)
メモリサイズ	16M バイト	8M バイト
バスの種類	セパレートバス/マルチプレクスバス	セパレートバス/マルチプレクスバス
データバス幅	8 ビット/16 ビット	8 ビット/16 ビット
データバス幅の設定	DS レジスタによる設定 BYTE 端子による設定 ^(注1)	CSn 制御レジスタによる設定(n=0~3)
アドレスバス	8 本から 24 本までを選択可	8 本から 21 本までを選択可
チップセレクト出力	4 本	4 本
ライトアクセスモード	ライト信号組み合わせ ・ BHE/WR ・ WRL/WRH	1 ライトストローブモード バイトストローブモード
ウェイトサイクル	RDY 端子	WAIT 端子
ソフトウェアウェイト	1~8 ウェイト挿入可能 ^(注2)	最大 31 サイクルウェイト
リカバリサイクル	1 サイクル挿入可能 (アドレス出力は、前アドレスを保持)	最大 15 サイクル挿入可能 (8 パターンから選択)
ページアクセス	—	機能あり

注1 外部領域 3 のみ。

注2 1φ+1φ、1φ+2φ、1φ+3φ、1φ+4φ、1φ+5φ、1φ+6φ、2φ+2φ、2φ+3φ、2φ+4φ、2φ+5φ、3φ+3φ、3φ+4φ、3φ+5φ、3φ+6φが選択可。

表 1.2 R32C/118 と RX660 の概要相違点

項目	R32C(R32C/118)	RX(RX660)
メモリサイズ	64M バイト	8M バイト
バスの種類	セパレートバス/マルチプレクスバス	セパレートバス/マルチプレクスバス
データバス幅	8 ビット/16 ビット/32 ビット ^(注1)	8 ビット/16 ビット
データバス幅の設定	PBC レジスタ、EBCi レジスタ(i=0~3) による設定	CSn 制御レジスタによる設定(n=0~3)
アドレスバス	8 本から 24 本までを選択可	8 本から 21 本までを選択可
チップセレクト出力	4 本	4 本
ライトアクセスモード	ライト信号組み合わせ ・ WR0/WR1/WR2/WR3 ・ WR/BC0/BC1/BC2/BC3	1 ライトストローブモード バイトストローブモード
ウェイト サイクル	RDY 端子	WAIT 端子
ソフトウェアウェイト	最大 15 サイクルウェイト	最大 31 サイクルウェイト
リカバリサイクル	—	最大 15 サイクル挿入可能 (8 パターンから選択)
ページアクセス	—	機能あり

注1 144 ピン版でのみ設定できます。

本アプリケーションノートでは、これ以降セパレートバスで説明をします。

1.1 外部バス接続例

M32C/R32C、RX とともにバス端子の接続は同じです。ただし、バス制御端子は、端子名が異なるので注意してください。

図 1.1 にバス幅が 16 ビット時のバス接続例(RX/M32C)を、図 1.2 にバス幅が 16 ビット時のバス接続例(RX/R32C)を、図 1.3 にバス幅が 8 ビット時のバス接続例を示します。

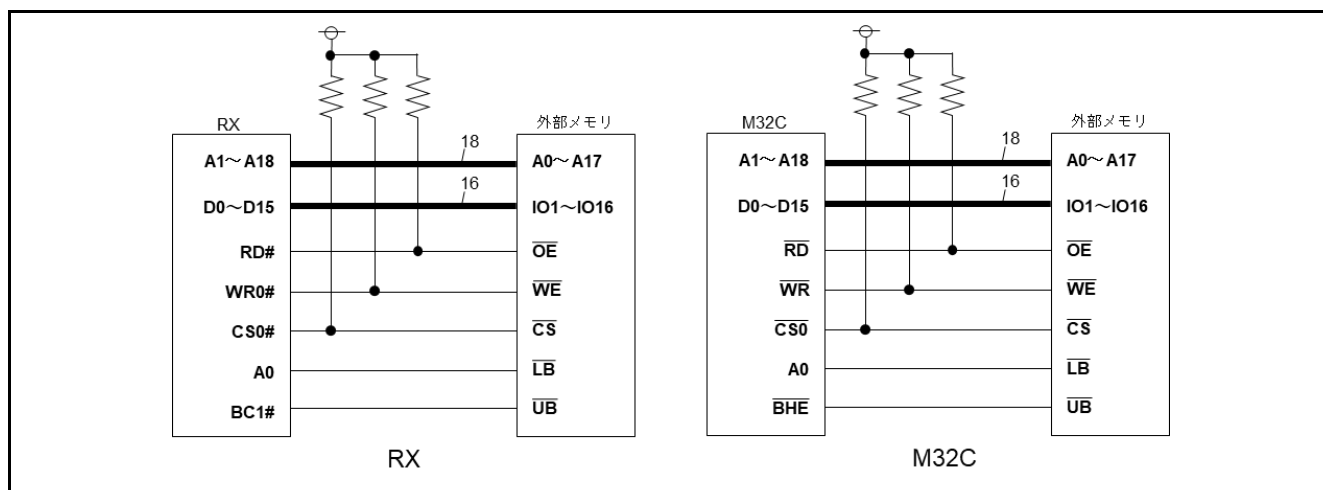


図 1.1 バス幅が 16 ビット時のバス接続例(RX/M32C)

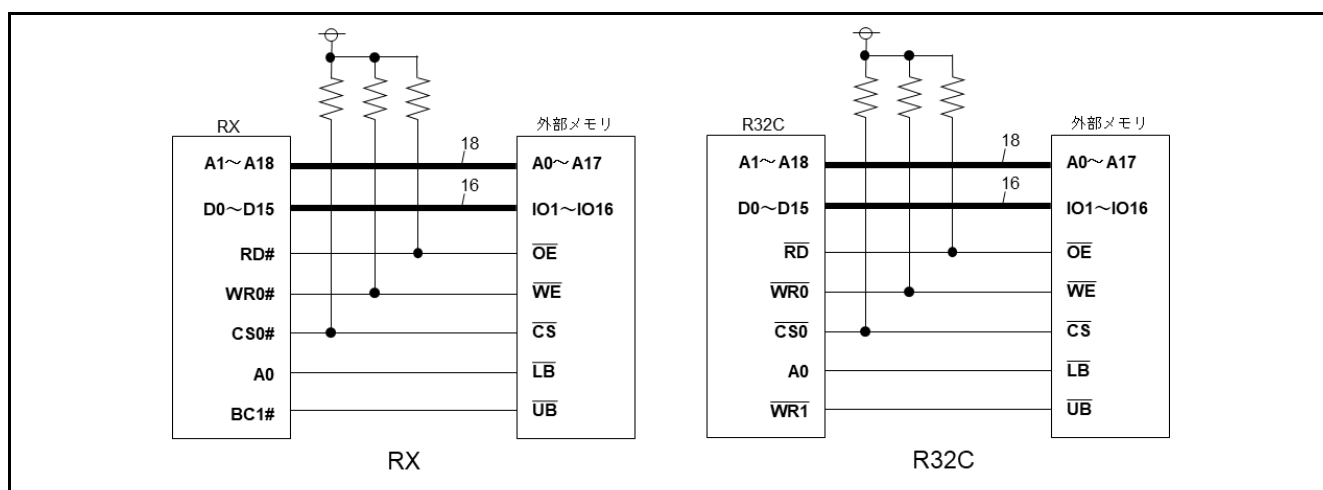


図 1.2 バス幅が 16 ビット時のバス接続例(RX/R32C)

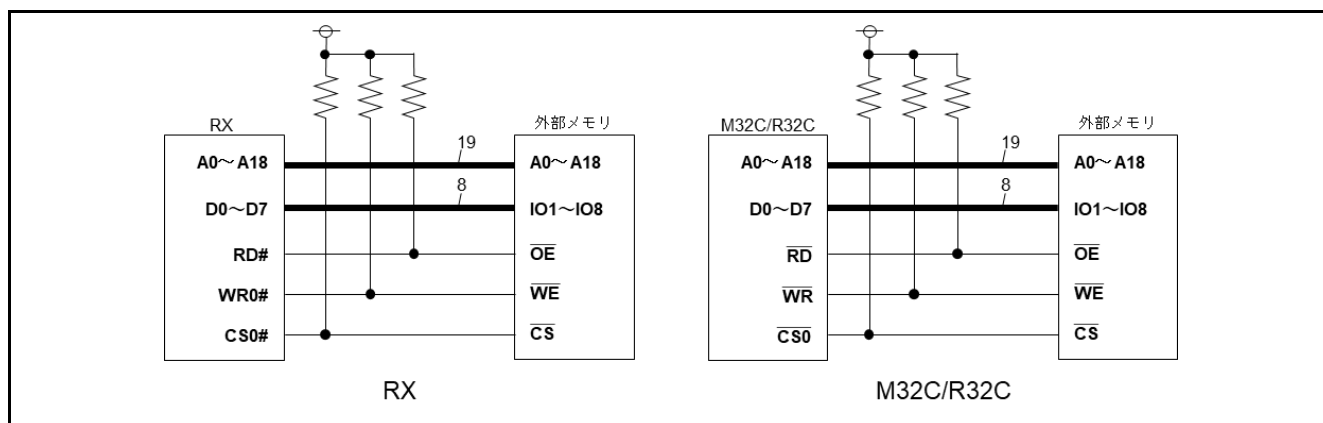


図 1.3 バス幅が 8 ビット時のバス接続例

1.2 バスサイクル数の算出

1.2.1 リード時のバスサイクル数の算出

ここでは、「図 1.4 基本的なバスのタイミング例(リード時)」に示すタイミングをもとに、表 1.3 に M32C と RX で設定するバスのタイミング相違点(リード時)を、表 1.4 に R32C と RX で設定するバスのタイミング相違点(リード時)を示します。

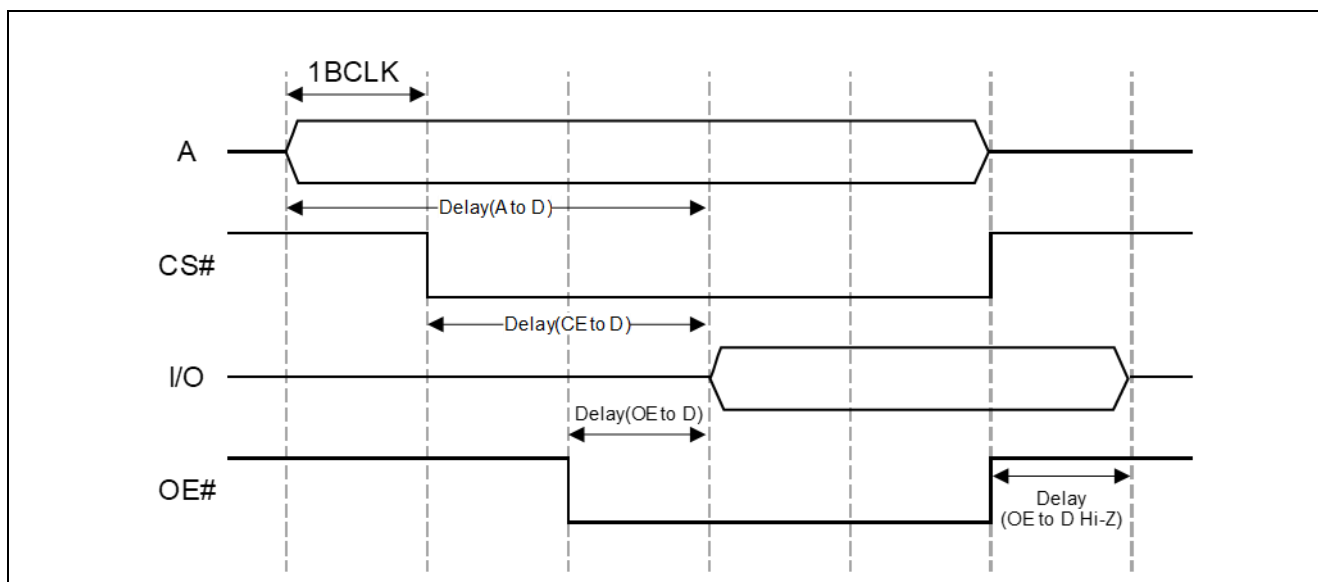


図 1.4 基本的なバスのタイミング例(リード時)

表 1.3 M32C と RX で設定するバスのタイミング相違点(リード時)

M32C(M32C/87)		RX(RX660)	
EWCRIj([左項]φ+[右項]φ) (i = 0~3, j = 0~4) [左項]φは、バスアクセス開始から $\overline{RD}$ 信号が立ち下がるまでのサイクル数を設定 [右項]φは、 $\overline{RD}$ 信号が立ち下がってから立ち上がるまでのサイクル数を設定		CSON	CSn#信号のアサート前に挿入するウェイトサイクル数を設定
		RDON	RD#信号のアサート前に挿入するウェイトサイクル数を設定
		CSRWAIT	ノーマルリードサイクルの最初のアクセスに挿入するサイクル数を設定
EWCRI6	リカバリサイクルは、アイドルサイクルの必要に応じて設定	CSROFF	リードアクセス時の RD#信号のネゲートから CSn#信号をネゲートするまでのサイクル数を設定

表 1.4 R32C と RX で設定するバスのタイミング相違点(リード時)

R32C(R32C/118)		RX(RX660)	
ESUR	RD 信号のアサート前に挿入するアドレスセットアップ時間を設定 サイクル数は、ESUR 設定値 × MPY 設定値 + 0.5 で計算される	CSON	CSn#信号のアサート前に挿入するウェイトサイクル数を設定
EWR	RD 信号のパルス幅を設定 サイクル数は、EWR 設定値 × MPY 設定値 + 0.5 で計算される	RDON	RD#信号のアサート前に挿入するウェイトサイクル数を設定
MPY	ESUR または EWR で設定したサイクル数を逡倍する数値を設定	CSRWAIT	ノーマルリードサイクルの最初のアクセスに挿入するサイクル数を設定
		CSROFF	リードアクセス時の RD#信号のネゲートから CSn#信号をネゲートするまでのサイクル数を設定
		—	—

接続する外部メモリのリードに関する特性が以下の値であった場合のレジスタ設定値の一例について、表 1.5 に M32C と RX の外部バスのレジスタ設定値の相違点(リード時)を、表 1.6 に R32C と RX の外部バスのレジスタ設定値の相違点(リード時)を示します。

- BCLK = 16MHz
- Delay(A to D) = 50ns(MAX)
- Delay(CE to D) = 50ns(MAX)
- Delay(OE to D) = 30ns(MAX)
- Delay(OE to D Hi-Z) = 20ns(MAX)

表 1.5 M32C と RX の外部バスのレジスタ設定値の相違点(リード時)

M32C(M32C/87)		RX(RX660)	
EWCRij ([左項] φ+[右項] φ) (i = 0~3, j = 0~4) (注1)		CS0WCR2.BIT.CSON = 0;	(注2)
EWCR=0x00010; /* 2 ウェイト (1φ+2φ) */		CS0WCR2.BIT.RDON = 1;	(注2)
		CS0WCR1.BIT.CSRWAIT = 2;	(注2)
EWCRi6	EWCRi6 = 0; /* リカバリサイクルなし */	CS0WCR2.BIT.CSROFF = 0;	

注1 1φ+1φ、1φ+2φ、1φ+3φ、1φ+4φ、1φ+5φ、1φ+6φ、2φ+2φ、2φ+3φ、2φ+4φ、2φ+5φ、3φ+3φ、3φ+4φ、3φ+5φ、3φ+6φから選択して設定してください。

注2 CSnWCR2.CSON ビット ≤ CSnWCR2.RDON ビット ≤ CSnWCR1.CSRWAIT ビットの条件で設定してください。

表 1.6 R32C と RX の外部バスのレジスタ設定値の相違点(リード時)

R32C(R32C/118)		RX(RX660)	
ESUR	ESUR = 0x00; /* 0 × MPY(1)+0.5 (0.5 サイクル) */	CSON	CS0WCR2.BIT.CSON = 0; (注1 注2)
		RDON	CS0WCR2.BIT.RDON = 1; (注1)
EWR	EWR = 0x01; /* 2 × MPY(1)+0.5 (2.5 サイクル) */	CSRWAIT	CS0WCR1.BIT.CSRWAIT = 2; (注1)
		CSROFF	CS0WCR2.BIT.CSROFF = 0;
MPY	MPY = 0x00; /* 通倍なし(1 倍) */		—

注1 CSnWCR2.CSON ビット ≤ CSnWCR2.RDON ビット ≤ CSnWCR1.CSRWAIT ビットの条件で設定してください。

1.2.2 ライト時のバスサイクル数の算出

ここでは、「図 1.5 基本的なバスのタイミング例(ライト時)」に示すタイミングをもとに、表 1.7 に M32C と RX で設定するバスのタイミング相違点(ライト時)を、表 1.8 に R32C と RX で設定するバスのタイミング相違点(ライト時)を示します。

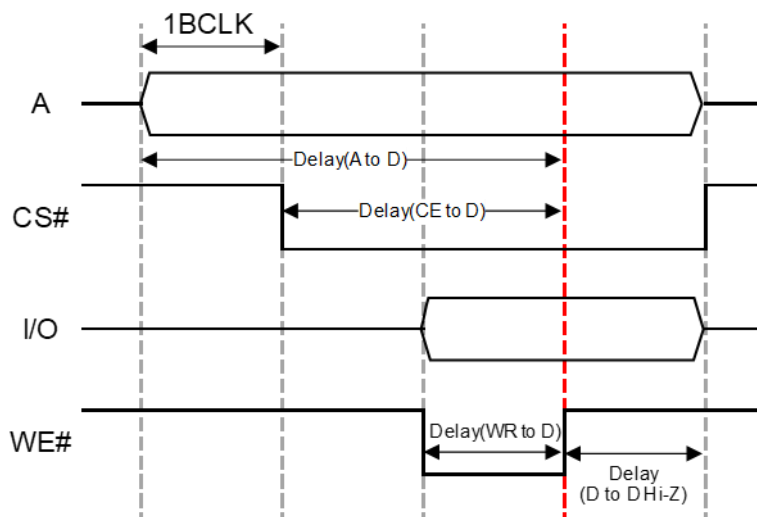


図 1.5 基本的なバスのタイミング例(ライト時)

表 1.7 M32C と RX で設定するバスのタイミング相違点(ライト時)

M32C(M32C/87)		RX(RX660)	
EWCRIj([左項]φ+[右項]φ) (i = 0~3, j = 0~4) [左項]φは、バスアクセス開始から WR 信号が立ち下がるまでのサイクル数を設定 [右項]φは、WR 信号が立ち下がってから立ち上がるまでのサイクル数を設定		CSON	CSn#信号のアサート前に挿入するウェイトサイクル数を設定
		WDON	ライトデータ出力の前に挿入するウェイトサイクル数を設定
		WRON	WRn#信号のアサート前に挿入するウェイトサイクル数を設定
		WDOFF	ライトアクセス時の WRn#信号のネゲート時からライトデータ出力を終了するまでのサイクル数を設定
		CSWAIT	ノーマルライトサイクルの最初のアクセスに挿入するサイクル数を設定
EWCRI6	リカバリサイクルは、アイドルサイクルの必要に応じて設定	CSWOFF	ライトアクセス時の WRn#信号のネゲートから CSn#信号のネゲートまでのサイクル数を設定

表 1.8 R32C と RX で設定するバスのタイミング相違点(ライト時)

R32C(R32C/118)		RX(RX660)	
ESUW	WR 信号のアサート前に挿入するアドレスセットアップ時間を設定 サイクル数は、ESUW 設定値 × MPY 設定値 + 0.5 で計算される	CSON	Cs#信号のアサート前に挿入するウェイトサイクル数を設定
		WDON	ライトデータ出力の前に挿入するウェイトサイクル数を設定
		WRON	WRn#信号のアサート前に挿入するウェイトサイクル数を設定
EWW	WR 信号のパルス幅を設定 サイクル数は、EWW 設定値 × MPY 設定値 + 0.5 で計算される	WDOFF	ライトアクセス時の WRn#信号のネゲート時からライトデータ出力を終了するまでのサイクル数を設定
		CSWAIT	ノーマルライトサイクルの最初のアクセスに挿入するサイクル数を設定
		CSWOFF	ライトアクセス時の WRn#信号のネゲートから Cs#信号のネゲートまでのサイクル数を設定
MPY	ESUW または EWW で設定したサイクル数を逡倍する数値を設定	—	

接続する外部メモリのライトに関する特性が以下の値であった場合のレジスタ設定値の一例について、表 1.9 に M32C と RX の外部バスのレジスタ設定値の相違点(ライト時)を、表 1.10 に R32C と RX の外部バスのレジスタ設定値の相違点(ライト時)を示します。

- ・ BCLK = 16MHz
- ・ Delay(A to D) = 50ns(MIN)
- ・ Delay(CE to D) = 50ns(MIN)
- ・ Delay(WR to D) = 45ns(MIN)
- ・ Delay(D to D Hi-Z) = 0ns(MIN)

表 1.9 M32C と RX の外部バスのレジスタ設定値の相違点(ライト時)

M32C(M32C/87)		RX(RX660)	
EWCRij ([左項] φ+[右項] φ) (i = 0~3, j = 0~4) (注 1) EWCR=0x00010; /* 2 ウェイト (1φ+2φ) */		CS0N	CS0WCR2.BIT.CSON = 0; (注 2 注 1)
		WDON	CS0WCR2.BIT.WDON = 1; (注 2 注 1)
		WRON	CS0WCR2.BIT.WRON = 1; (注 2)
		WDOFF	CS0WCR2.BIT.WDOFF = 1; (注 3)
		CSWAIT	CS0WCR1.BIT.CSWWAIT = 2; (注 2)
EWCRi6	EWCRi6 = 0; /* リカバリサイクルなし */	CSWOFF	CS0WCR2.BIT.CSWOFF = 1; (注 3)

注1 1φ+1φ、1φ+2φ、1φ+3φ、1φ+4φ、1φ+5φ、1φ+6φ、2φ+2φ、2φ+3φ、2φ+4φ、2φ+5φ、3φ+3φ、3φ+4φ、3φ+5φ、3φ+6φから選択して設定してください。

注2 $1 \leq \text{CSnWCR2.WDON ビット} \leq \text{CSnWCR2.WRON ビット} \leq \text{CSnWCR1.CSWWAIT ビット}$ 、 $\text{CSnWCR2.CSON ビット} \leq \text{CSnWCR2.WRON ビット} \leq \text{CSnWCR1.CSWWAIT ビット}$ の条件で設定してください。

注3 $\text{CSnWCR2.WDOFF ビット} \leq \text{CSnWCR2.CSWOFF ビット}$ の条件で設定してください。

表 1.10 R32C と RX の外部バスのレジスタ設定値の相違点(ライト時)

R32C(R32C/118)		RX(RX660)	
ESUW	ESUW = 0x00; /* 0 × MPY(1)+1 (1 サイクル) */	CSON	CS0WCR2.BIT.CSON = 0; (注 1 注 1)
		WDON	CS0WCR2.BIT.WDON = 1; (注 1)
		WRON	CS0WCR2.BIT.WRON = 1; (注 1)
EWW	EWW = 0x01; /* 2 × MPY(1)-0.5 (1.5 サイクル) */	WDOFF	CS0WCR2.BIT.WDOFF = 1; (注 2)
		CSWWAIT	CS0WCR1.BIT.CSWWAIT = 2; (注 1)
		CSWOFF	CS0WCR2.BIT.CSWOFF = 1; (注 2)
MPY	MPY = 0x00; /* 逡倍なし(1 倍) */		—

注1 $1 \leq \text{CSnWCR2.WDON ビット} \leq \text{CSnWCR2.WRON ビット} \leq \text{CSnWCR1.CSWWAIT ビット}$ 、
 $\text{CSnWCR2.CSON ビット} \leq \text{CSnWCR2.WRON ビット} \leq \text{CSnWCR1.CSWWAIT ビット}$ の条件で
 設定してください。

注2 $\text{CSnWCR2.WDOFF ビット} \leq \text{CSnWCR2.CSWOFF ビット}$ の条件で設定してください。

1.2.3 リカバリサイクル

リカバリサイクルの仕様は、M32C は CS のネゲート前を伸ばす仕様、RX は CS のネゲート以降を伸ばす仕様となっており、異なります。

RX のリカバリサイクルは、1~15 サイクルのリカバリサイクルが挿入できます。挿入する条件は、以下の 8 条件から選択できます。

- ・リードアクセス後、同じ外部バス領域をリードアクセスする時
- ・リードアクセス後、同じ外部バス領域をライトアクセスする時
- ・リードアクセス後、異なる外部バス領域をリードアクセスする時
- ・リードアクセス後、異なる外部バス領域をライトアクセスする時
- ・ライトアクセス後、同じ外部バス領域をリードアクセスする時
- ・ライトアクセス後、同じ外部バス領域をライトアクセスする時
- ・ライトアクセス後、異なる外部バス領域をリードアクセスする時
- ・ライトアクセス後、異なる外部バス領域をライトアクセスする時

M32C は、1 サイクルのリカバリサイクルが挿入できます。リカバリサイクルを挿入すると、データバス、アドレスバス、CS の各出力が伸びます。

R32C は、リカバリサイクルの挿入はできません。

2. 使用する動作モード

表 2.1 に外部バスに対して使用する動作モードを示します。

表 2.1 外部バスに対して使用する動作モード

No	動作例	M32C/R32C(M32C/87, R32C/118)	RX(RX660)
		モード	モード
1	内蔵 ROM のプログラムから外部メモリのデータを読み出す。	メモリ拡張モード	内蔵 ROM 有効拡張モード
2	外部メモリのプログラムから外部メモリのデータを読み出す。	マイクロプロセッサモード	内蔵 ROM 無効拡張モード

2.1 デバイスの動作モード

ここでは、各デバイスの動作モード設定について説明します。表 2.2 に RX のモードエントリを、表 2.3 に M32C のモードエントリを、表 2.4 に R32C のモードエントリを示します。

RX には、シングルチップモード、内蔵 ROM 有効拡張モード、内蔵 ROM 無効拡張モードがあります。それぞれのモードには、プログラムの設定で遷移します。

M32C には、シングルチップモード、メモリ拡張モード、マイクロプロセッサモード、ブートモードがあります。それぞれのモードには、プロセッサモード選択の端子とプログラムの設定で遷移します。

R32C には、シングルチップモード、メモリ拡張モード、マイクロプロセッサモードがあります。それぞれのモードには、プロセッサモード選択の端子とプログラムの設定で遷移します。

表 2.2 RX のモードエントリ

項目	プログラムの設定
シングルチップモード	なし
内蔵 ROM 有効拡張モード	SYSCR0.ROME ビットを 0b、SYSCR0.EXBE ビットを 1b に設定
内蔵 ROM 無効拡張モード	SYSCR0.ROME ビットを 1b、SYSCR0.EXBE ビットを 1b に設定 ^(注1)

注1 このレジスタ設定は、外部メモリ、ROM 以外の領域で設定してください。

内蔵 ROM 無効拡張モードは、M32C/R32C のプロセッサモードと異なり、内蔵 ROM にモード遷移するプログラムが必要になります。

表 2.3 M32C のモードエントリ

項目	モード端子		プログラムの設定
	CNVSS	$\overline{\text{EPM}}$	
シングルチップモード	Low	—	なし (PM01,PM00 ビット = 00b で起動)
メモリ拡張モード	High	—	PM01,PM00 ビット = 01b に設定
マイクロプロセッサモード	High	High	なし (PM01,PM00 ビット = 11b で起動)
ブートモード	High	Low	なし ^(注1)

注1 特別な設定手順を実行する必要があります。

表 2.4 R32C のモードエントリ

項目	モード端子 (CNVSS)	プログラムの設定
シングルチップモード	Low	なし (PM01,PM00 ビット = 00b で起動)
メモリ拡張モード	High	PM01,PM00 ビット = 01b に設定
マイクロプロセッサモード	High	なし (PM01,PM00 ビット = 11b で起動)

3. 動作モードの機能相違点

表 3.1 に外部メモリと内蔵メモリを使用する動作モードの機能相違点、表 3.2 に外部メモリのみ使用する動作モードの機能相違点を示します。

表 3.1 外部メモリと内蔵メモリを使用する動作モードの機能相違点

項目	M32C(M32C/87)	R32C(R32C/118)	RX(RX660)
	メモリ拡張モード	メモリ拡張モード	内蔵 ROM 有効拡張モード
アクセス領域	SFR、内蔵 RAM、内蔵 ROM、外部領域	SFR、内蔵 RAM、内蔵 ROM、外部領域	I/O レジスタ、内蔵 RAM、内蔵 ROM、外部領域
外部メモリの領域	010000h～F00000h 番地 (CS0,1,2,3) ^(注1)	0008 0000h～ FFDF FFFFh(CS0,1,2,3) ^(注2)	05E0 0000h～ 05FF FFFFh(CS3) 06E0 0000h～ 06FF FFFFh(CS2) 07E0 0000h～ 07FF FFFFh(CS1)

注1 外部領域モードによって使用不可領域があります。外部領域モードは PM10, PM11 で設定できます。

注2 0200 0000h～FDFF FFFFh は使用不可。

表 3.2 外部メモリのみ使用する動作モードの機能相違点

項目	M32C(M32C/87)	R32C(R32C/118)	RX(RX660)
	マイクロプロセッサモード	マイクロプロセッサモード	内蔵 ROM 無効拡張モード
アクセス領域	SFR、内蔵 RAM、外部領域	SFR、内蔵 RAM、外部領域	I/O レジスタ、内蔵 RAM、内蔵 ROM ^(注1) 、外部領域
外部メモリの領域	010000h～FFFFFFh 番地 (CS0,1,2,3) ^(注2)	0008 0000h～ FFFF FFFFh(CS0,1,2,3) ^(注3)	05E0 0000h～ 05FF FFFFh(CS3) 06E0 0000h～ 06FF FFFFh(CS2) 07E0 0000h～ 07FF FFFFh(CS1) FFE0 0000h～ FFFF FFFFh(CS0)

注1 起動時のみ有効。

注2 外部領域モードによって使用不可領域があります。外部領域モードは PM10, PM11 で設定できます。

注3 0200 0000h～FDFF FFFFh は使用不可。

4. 付録

4.1 M32C/R32C から RX へ置き換えるときのポイント

M32C/R32C から RX へ置き換えるときのポイントについて、以下に示します。

4.1.1 割り込み

RX では、下記の条件を満たすときに割り込みを受け付けることができます。

- ・ I フラグ(PSW.I ビット)が“1”であること。
- ・ ICU の IER、IPR レジスタで割り込み許可に設定されていること。
- ・ 周辺機能の割り込み要求許可ビットで、割り込み要求が許可されていること。

表 4.1 に、M32C/R32C と RX の割り込みの発生条件についての比較表を示します。

表 4.1 M32C/R32C と RX の割り込みの発生条件についての比較表

項目	M32C/R32C	RX
I フラグ	I フラグを“1”(許可)にすると、マスカブル割り込みの受け付けが許可されます。	
割り込み要求フラグ	周辺機能から割り込み要求があると、“1”(割り込み要求あり)になります。	
割り込み優先レベル	ILVL2～ILVL0 ビットで設定します。	IPR[3:0]ビットで設定します。
割り込み要求許可	—	IER レジスタで設定します。
周辺機能の割り込み許可	—	各周辺機能で割り込みの許可、禁止を設定できます。

詳細は、ユーザーズマニュアル ハードウェア編の割り込みコントローラ(ICU)、CPU、使用する周辺機能の章を参照ください。

4.1.2 モジュールストップ機能

RX では、周辺モジュールごとに機能を停止させることが可能です。

使用しない周辺モジュールをモジュールストップ状態へ遷移させることで、消費電力を低減することができます。

リセット解除後は、一部を除く全てのモジュールがモジュールストップ状態になっています。

モジュールストップ状態のモジュールのレジスタは、読み書きできません。

詳細は、ユーザーズマニュアル ハードウェア編の消費電力低減機能の章を参照ください。

4.1.3 入出力ポート

RX では、周辺機能の入出力信号を端子に割り当てるには、MPC の設定を行う必要があります。

RX の端子の入出力制御を行う前に以下の 2 つの設定を行ってください。

- ・ MPC の PFS レジスタ：該当端子に割り当てる周辺機能の選択
- ・ I/O ポートの PMR レジスタ：該当端子に汎用入出力ポート/周辺機能を割り当てるかの選択

M32C/R32C では、機能選択レジスタを設定することで、対象端子を入出力ポートと周辺機能出力のどちらを使用するかを選択できます。

M32C の端子の入出力制御を行う前に以下の 2 つの設定を行ってください。

- ・ 機能選択レジスタ B～E：該当端子に割り当てる周辺機能の選択
- ・ 機能選択レジスタ A：該当端子に汎用入出力ポート/周辺機能を割り当てるかの選択

R32C の端子の入出力制御を行う前に以下の設定を行ってください。

- ・ 機能選択レジスタ：該当端子に汎用入出力ポート/周辺機能を割り当てるかの選択と、割り当てる周辺機能の選択

表 4.2 に M32C と RX の周辺機能端子の入出力設定についての比較表を、表 4.3 に R32C と RX の周辺機能端子の入出力設定についての比較表を示します。

表 4.2 M32C と RX の周辺機能端子の入出力設定についての比較表

機能	M32C(M32C/87 の場合)	RX(RX660 の場合)
端子の機能選択	機能選択レジスタ B～E を設定することで、周辺機能の入出力を複数の端子から選択して割り付けることができます。	PFS レジスタを設定することで、周辺機能の入出力を複数の端子から選択して割り付けることができます。
汎用入出力ポート/周辺機能の切り換え	機能選択レジスタ A を設定することで、対象端子を入出力ポートとして使用するか、周辺機能として使用するかを選択できます。	PMR レジスタを設定することで、対象端子を I/O ポートとして使用するか、周辺機能として使用するかを選択できます。

表 4.3 R32C と RX の周辺機能端子の入出力設定についての比較表

機能	R32C(R32C/118 の場合)	RX(RX660 の場合)
端子の機能選択	機能選択レジスタを設定することで、対象端子を入出力ポートと周辺機能出力のどちらを使用するかを選択できます。	PFS レジスタを設定することで、周辺機能の入出力を複数の端子から選択して割り付けることができます。
汎用入出力ポート/周辺機能の切り換え	周辺機能出力として使用する場合、複数の端子から選択して割り付けることができます。	PMR レジスタを設定することで、対象端子を I/O ポートとして使用するか、周辺機能として使用するかを選択できます。

RX の詳細は、ユーザーズマニュアル ハードウェア編のマルチファンクションピンコントローラ(MPC)と、I/O ポートの章を参照ください。

M32C の詳細は、ユーザーズマニュアル ハードウェア編のプログラマブル入出力ポートの章をご参照ください。

R32C の詳細は、ユーザーズマニュアル ハードウェア編の入出力端子の章をご参照ください。

4.2 I/O レジスタマクロ

RX の I/O レジスタの定義(iodef.h)内では、下記のマクロ定義を用意しています。

マクロ定義を使用することで可読性の高いプログラムを記載できます。

表 4.4 にマクロの使用例を示します。

表 4.4 マクロの使用例

マクロ	使用例
IR("module name", "bit name")	IR(MTU0, TGIA0) = 0 ; MTU0 の TGIA0 に対応した IR ビットを “0” (割り込み要求をクリア)にします。
DTCE("module name", "bit name")	DTCE (MTU0, TGIA0) = 1 ; MTU0 の TGIA0 に対応した DTCE ビットを “1” (DTC 起動を許可)にします。
IEN("module name", "bit name")	IEN(MTU0, TGIA0) = 1 ; MTU0 の TGIA0 に対応した IEN ビットを “1” (割り込みを許可)にします。
IPR("module name", "bit name")	IPR(MTU0, TGIA0) = 0x02 ; MTU0 の TGIA0 に対応した IPR ビットを “2” (割り込み優先レベルを “2”)にします。
MSTP("module name")	MSTP(MTU) = 0 ; MTU0 のモジュールストップ設定ビットを “0” (モジュールストップ状態を解除)にします。
VECT("module name", "bit name")	#pragma interrupt (Excep_MTU0_TGIA0 (vect=VECT(MTU0, TGIA0)) MTU0 の TGIA0 に対応した割り込み関数を宣言します。

4.3 組み込み関数

RX では、制御レジスタの設定や特殊命令用に組み込み関数を用意しています。組み込み関数を使用する場合は、machine.h をインクルードしてください。

表 4.5 に M32C/R32C と RX の制御レジスタの設定や特殊命令などの記述の相違点(一例)を示します。

表 4.5 M32C/R32C と RX の制御レジスタの設定や特殊命令などの記述の相違点(一例)

項目	記述	
	M32C/R32C	RX
I フラグを “1” にする	asm(“fset i”);	setpsw_i (); (注 1)
I フラグを “0” にする	asm(“fclr i”);	clrpsw_i (); (注 1)
WAIT 命令に展開します。	asm(“wait”);	wait(); (注 1)
NOP 命令に展開します。	asm(“nop”);	nop(); (注 1)

注1 “machine.h” のインクルードが必要です。

5. 参考ドキュメント

ユーザーズマニュアル：ハードウェア

RX660 グループ ユーザーズマニュアル ハードウェア編 (R01UH0937JJ)

M32C/87 グループ ユーザーズマニュアル ハードウェア編 (RJJ09B0175)

R32C/118 グループ ユーザーズマニュアル ハードウェア編 (R01UH0212JJ)

上記以外の製品をご使用の場合は、それぞれのユーザーズマニュアル ハードウェア編を参照してください。

(最新版をルネサス エレクトロニクスホームページから入手してください)

テクニカルアップデート／テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください)

ユーザーズマニュアル：開発環境

RX ファミリ CC-RX コンパイラ ユーザーズマニュアル (R20UT3248JJ)

M32C シリーズ用 C コンパイラパッケージ (M3T-NC308WA)

R32C シリーズ用 C コンパイラパッケージ

(最新版をルネサス エレクトロニクスホームページから入手してください)

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Jan.10.24	—	初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後、切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものいたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の

商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。