

ルネサス RA ファミリ

IAR EWARM 向け QE for Capacitive Touch の使用方法

要旨

本アプリケーションノートでは、e² studio 上で静電容量式タッチセンサ対応開発支援ツール（QE for Capacitive Touch）を用いて、チューニング処理により生成したルネサス RA マイクロコントローラを使用するためのコードを IAR EW for ARM (IAR EWARM) にコピーする方法を説明します。

動作確認評価キット

RA2L1 搭載静電容量タッチ評価システム (RSSK RA2L1)

動作環境

統合開発環境 (IDE)	IAR Embedded Workbench for Arm バージョン 9.20.2 以降 e ² studio バージョン 2021-10 : Capacitive Touch の調整 およびコード生成用
コンフィグレーション ツール	RA スマート・コンフィグレータ (RA SC) v2021-10 および FSP v3.5.0
ツールチェーン	GNU Arm Embedded Toolchain: 10.3-2021.10 (GNU ARM Embedded 10.3.1.20210824)
QE	ルネサス QE for Capacitive Touch v3.0.1

【注】 あらかじめ、以下の URL からツールをダウンロードしてインストールしてください。

- ルネサス QE のダウンロードサイト :
<https://www.renesas.com/software-tool/qe-tools-particular-applications>
- プラットフォームインストーラ (FSP with e² studio installer) のダウンロードサイト :
<https://github.com/renesas/fsp/releases>
- IAR EW for ARM のダウンロードサイト :
<https://www.iar.com/products/architectures/arm/iar-embedded-workbench-for-arm>

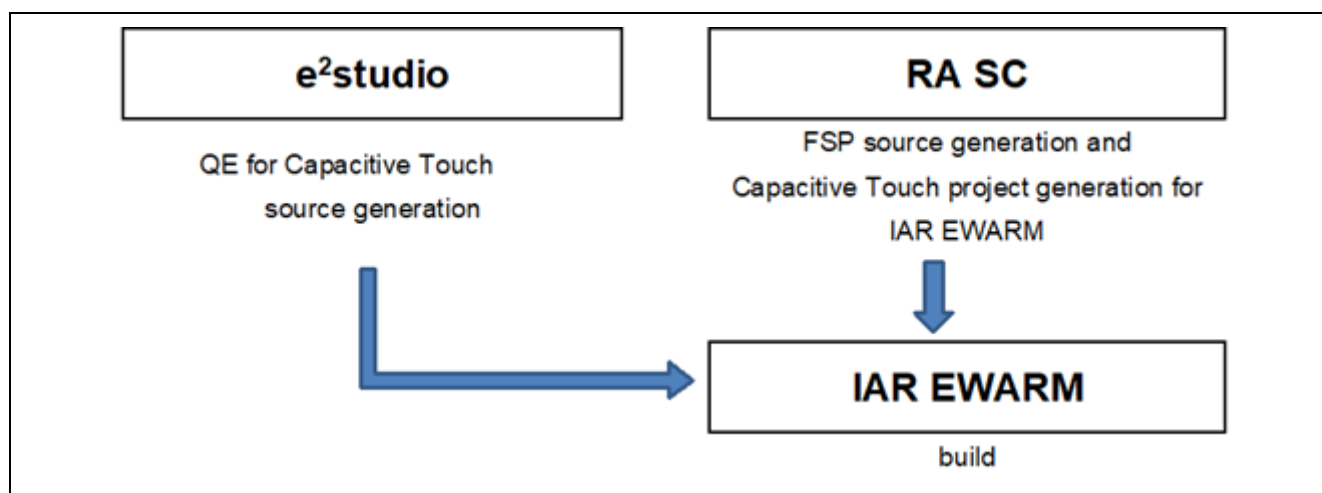


図 1 IAR EWARM で QE for Capacitive Touch を使用する場合の構成

目次

1. e ² studio でのプロジェクト作成	3
2. e ² studio での Capacitive Touch 構成の作成	8
3. e ² studio での Capacitive Touch の調整	16
4. IAR EWARM でのプロジェクト作成	20
5. IAR EWARM への TOUCH ドライバの追加	25
6. IAR EWARM への QE ファイルのコピー	27
7. IAR EWARM での Capacitive Touch プロジェクトの実行	31
改訂記録	35

1. e² studio でのプロジェクト作成

e² studio ではプロジェクト作成用に簡単なウィザードが用意されています。プロジェクト名、対応するデバイスとボード、プロジェクトタイプ、出力オブジェクトタイプ、プロジェクトテンプレートを指定して、新規 RA プロジェクトを作成できます。

e² studio を起動し、ワークスペースでワークスペースフォルダを選択します。以下の手順で新規 RA プロジェクトを作成してください。

- (1) [ファイル] → [新規] → [C/C++ Project]の順に選択します。
- (2) "Renesas RA: Renesas RA C/C++ Project" テンプレートを選択してください。[次へ] をクリックして次に進みます。

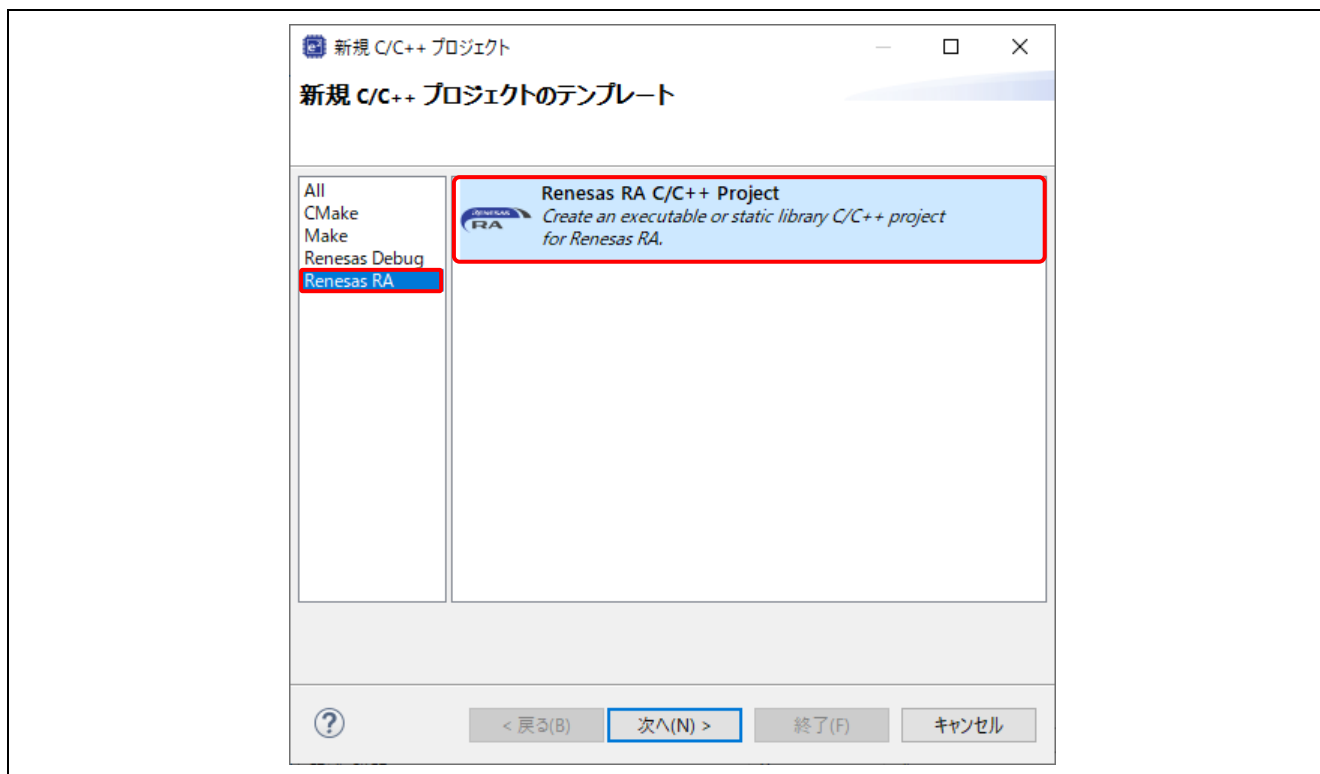


図 2 テンプレートの選択

(3) 表示されたダイアログボックスでプロジェクト名を入力し、[次へ]をクリックします。

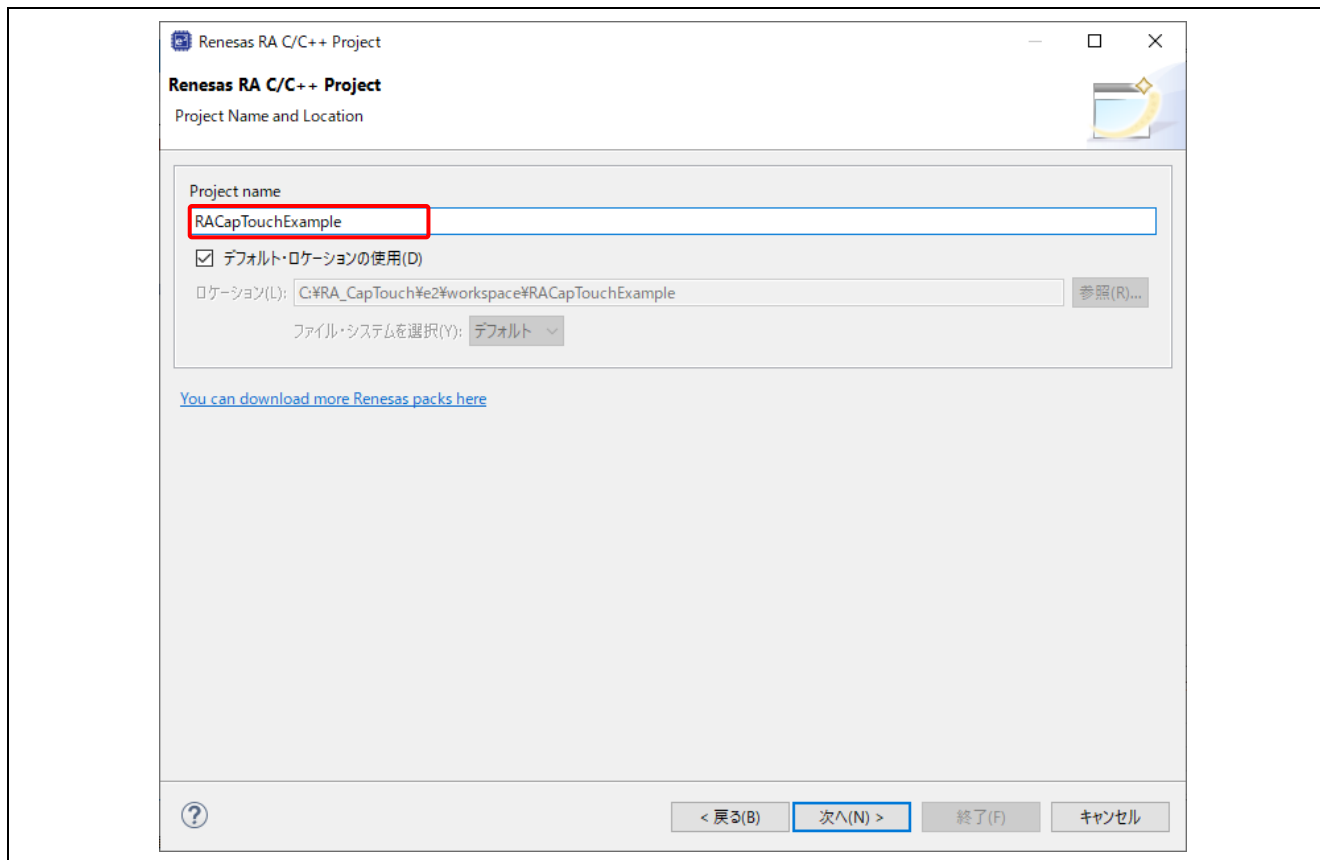


図 3 プロジェクト名と作成場所

(4) デバイス選択の画面で、デバイスとツールの情報を選択します。

- FSP Version : 3.5.0
- Board : RSSK-RA2L1
- Device : 自動的に選択されます。
- Language : C
- Toolchains : ルネサス RA ファミリ用に認定された最新の GNU Arm Embedded Toolchain を選択します (例 : GCC ARM Embedded 10.3.1.20210824) 。
- Debugger : J-Link ARM
- [次へ]をクリックして次に進みます。

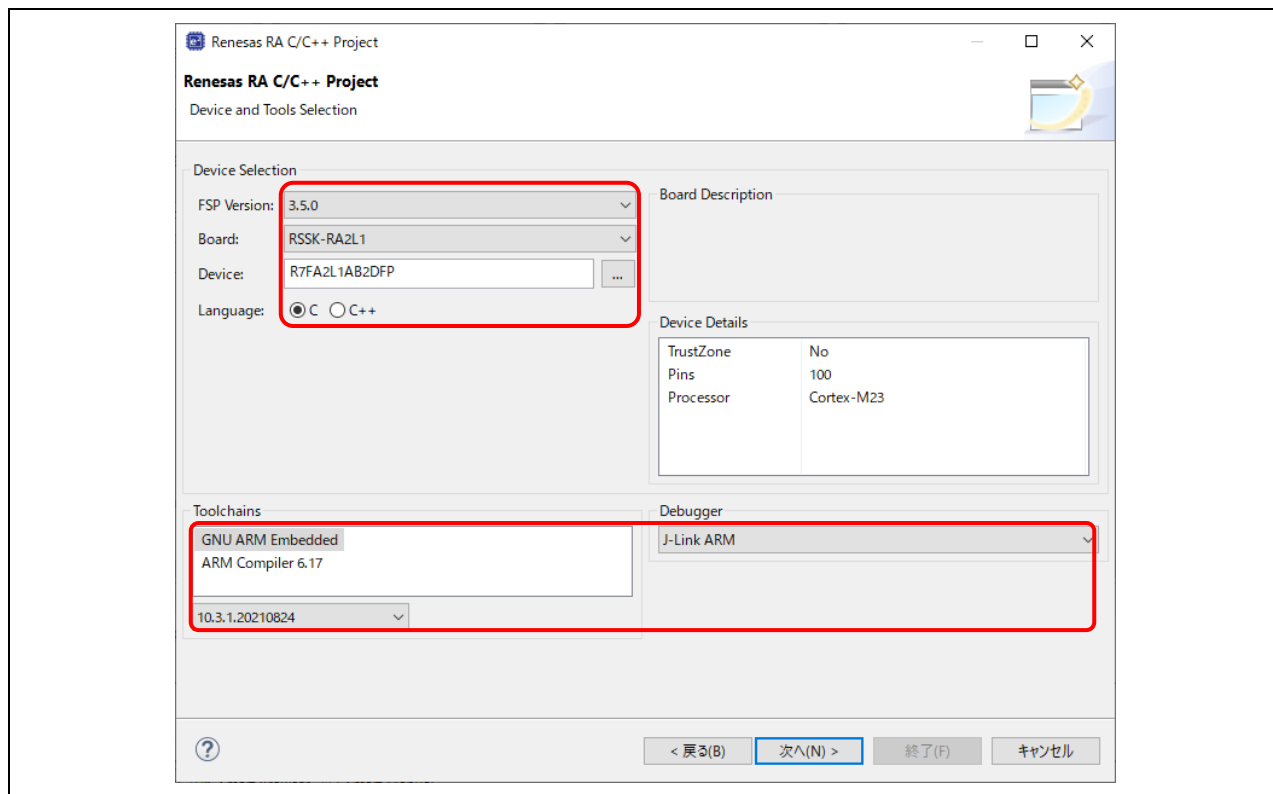


図 4 RSSK-RA2L1 向け新規プロジェクトの作成

- (5) Build Artifact Selection : Executable を選択します。
RTOS Selection : No RTOS を選択し、[次へ]をクリックします。

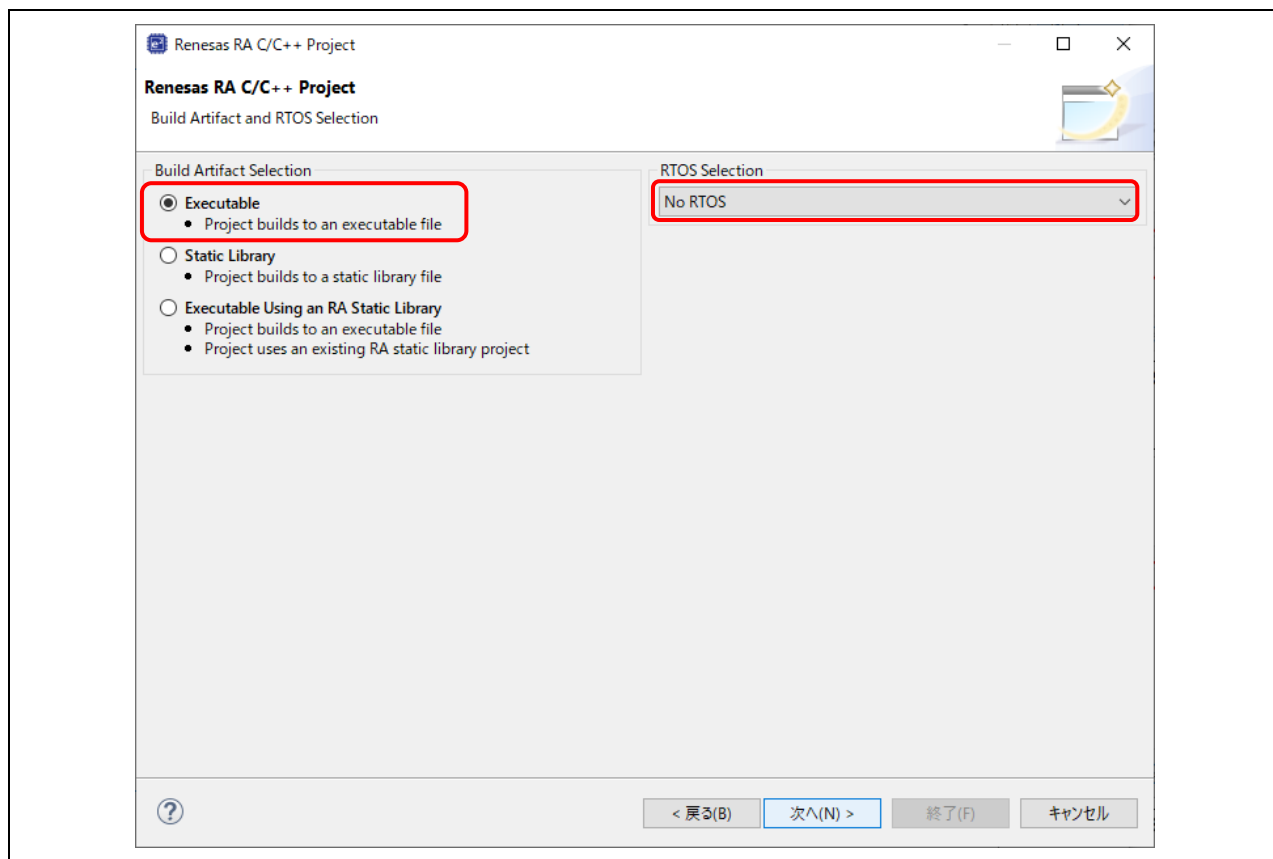


図 5 Build Artifact と RTOS の選択

- (6) プロジェクトテンプレート選択の画面で、Bare Metal - Minimal のテンプレートを選択し、[終了] をクリックします。

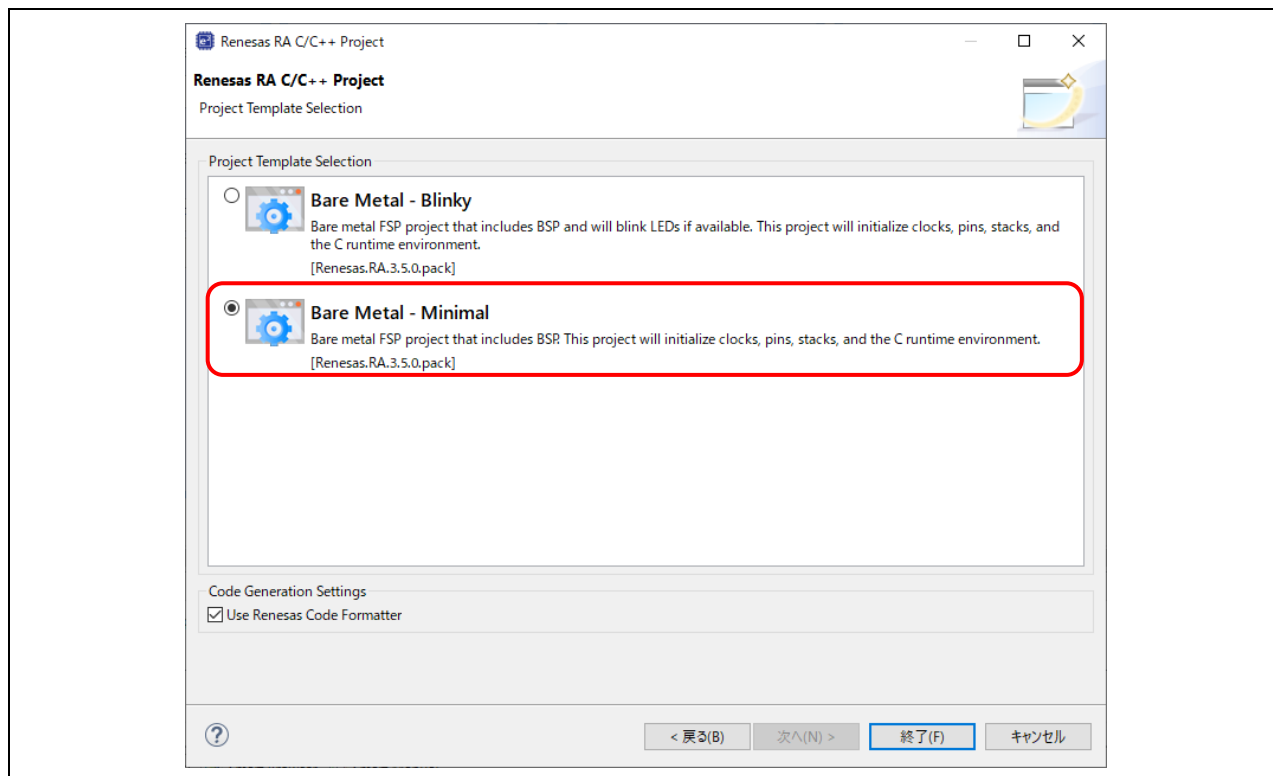


図 6 プロジェクトテンプレートの選択

- (7) ここまでの手順が完了すると、e² studio は新規プロジェクトを作成して [FSP Configuration] パースペクティブを開きます。プロジェクトの構成が設定できるようになります。

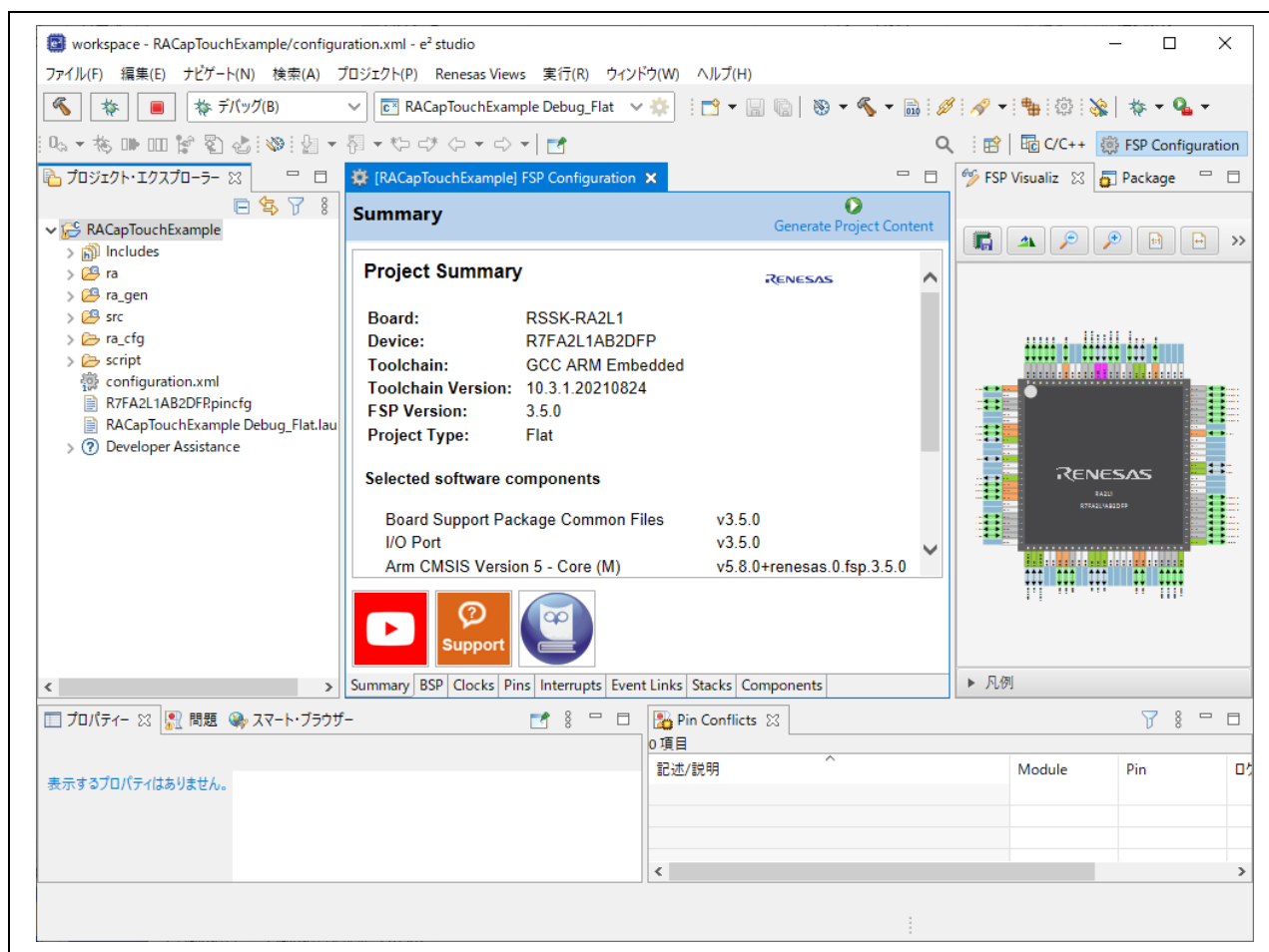


図 7 RSSK RA2L1 向け新規プロジェクト

2. e² studio での Capacitive Touch 構成の作成

- (1) QE for Capacitive Touch をインストールしていない場合は、e² studio のメニューから [Renesas Views] → [Renesas Software Installer] の順に選択してインストールします。
- (2) [Renesas Software Installer] ダイアログボックスで [Renesas QE] を選択し、[次へ] をクリックします。
- (3) "QE for Capacitive Touch (v3.0.1)" を選択し、[終了] をクリックしてインストールします。

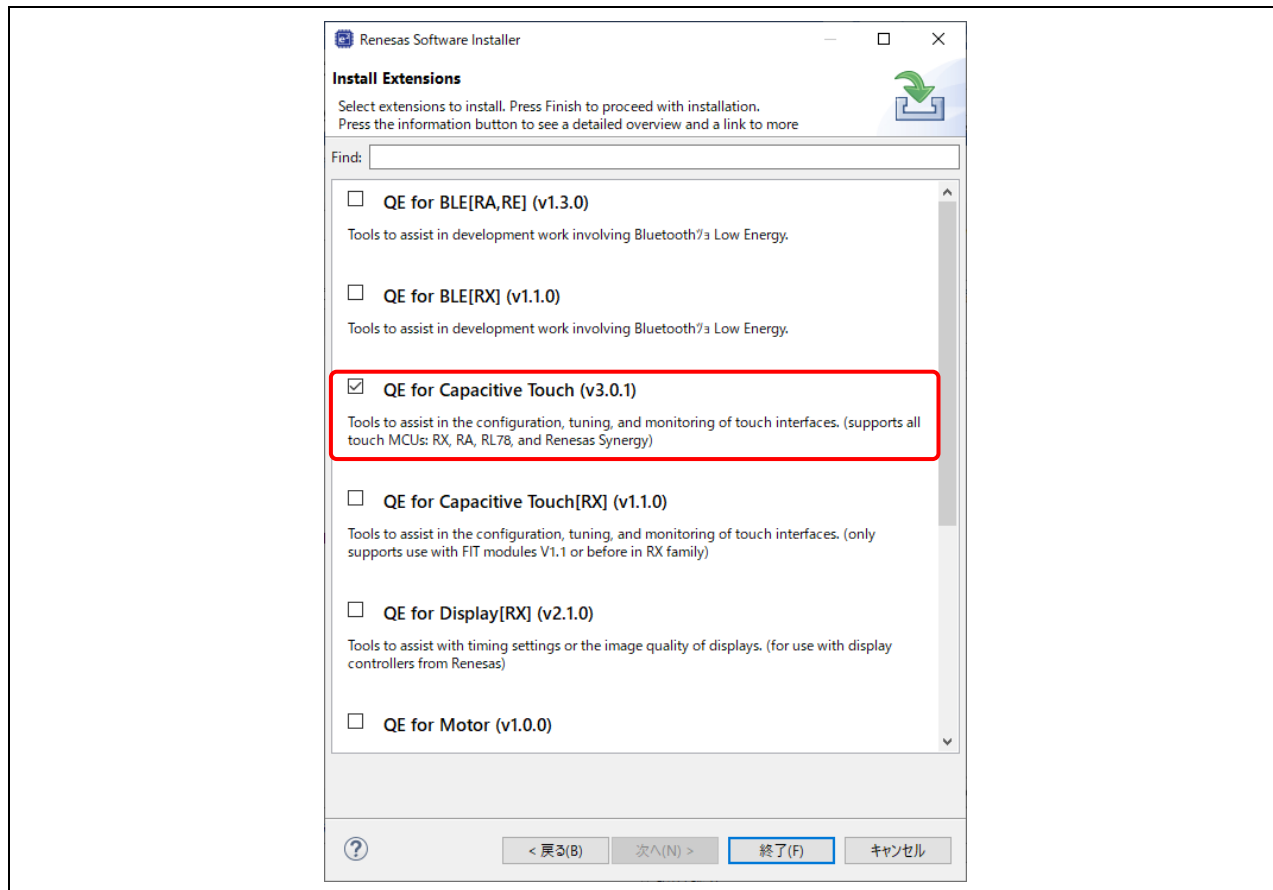


図 8 QE for Capacitive Touch のインストール

- (4) e² studio のメニューから、[Renesas Views] → [Renesas QE] → [CapTouch メイン(QE)] の順に選択してメインパースペクティブを開き、プロジェクトで Capacitive Touch を構成します。

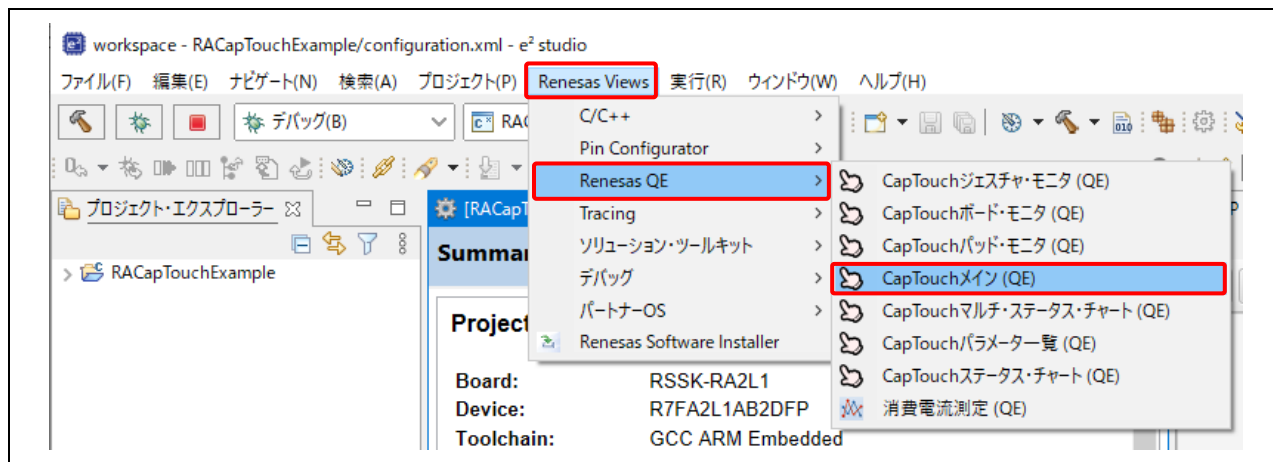


図 9 [CapTouch メイン(QE)] を開く

- (5) 図 10 に示すように、[CapTouch メイン(QE)] ビューで、タッチインタフェース構成を作成するプロジェクト (RACapTouchExample) をプルダウンリストから選択します。



図 10 プロジェクトの選択

- (6) ワークフロー図の左下にある構成の選択のプルダウンリストから [タッチインタフェース構成の新規作成] を選択して新規タッチインタフェース構成を作成します。

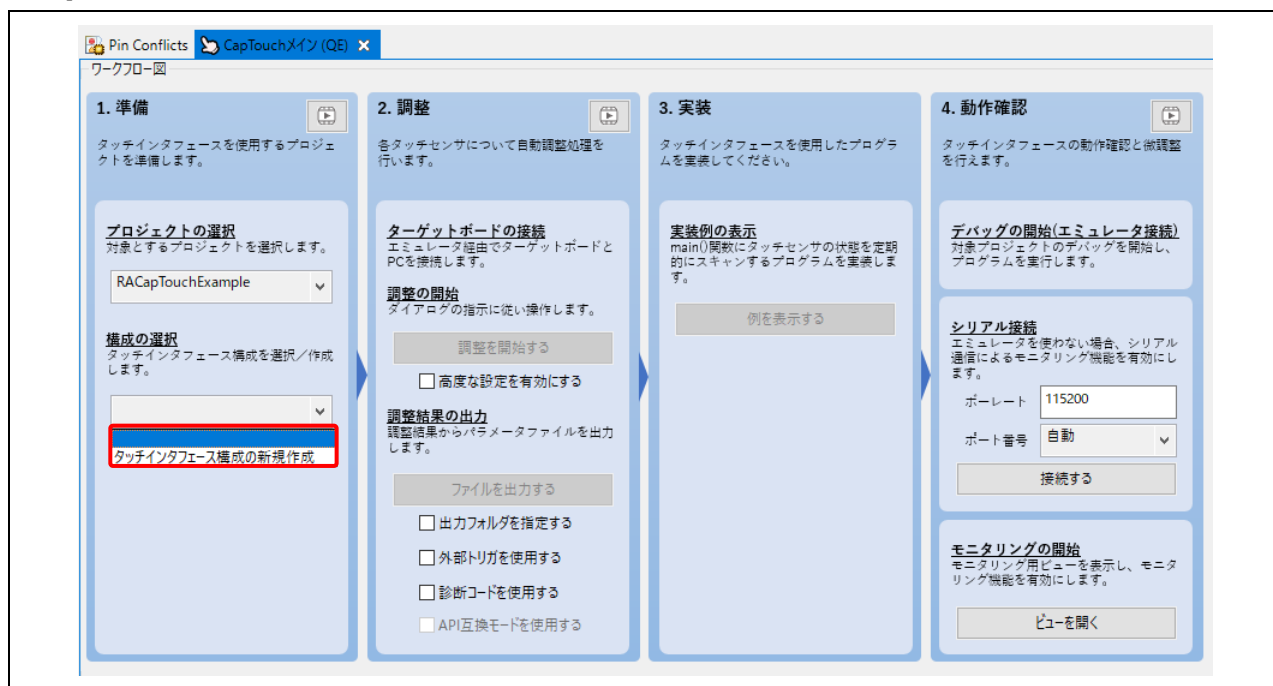


図 11 新規タッチインタフェース構成の作成

- (7) 新規の [タッチインタフェース構成の作成] ウィンドウが開き、ウィンドウの左に空白のタッチインタフェースの配置領域が表示され、構成が作成できるようになります。ウィンドウの右のタッチ I/F グループボックスでタッチインタフェースを選択して作成します。

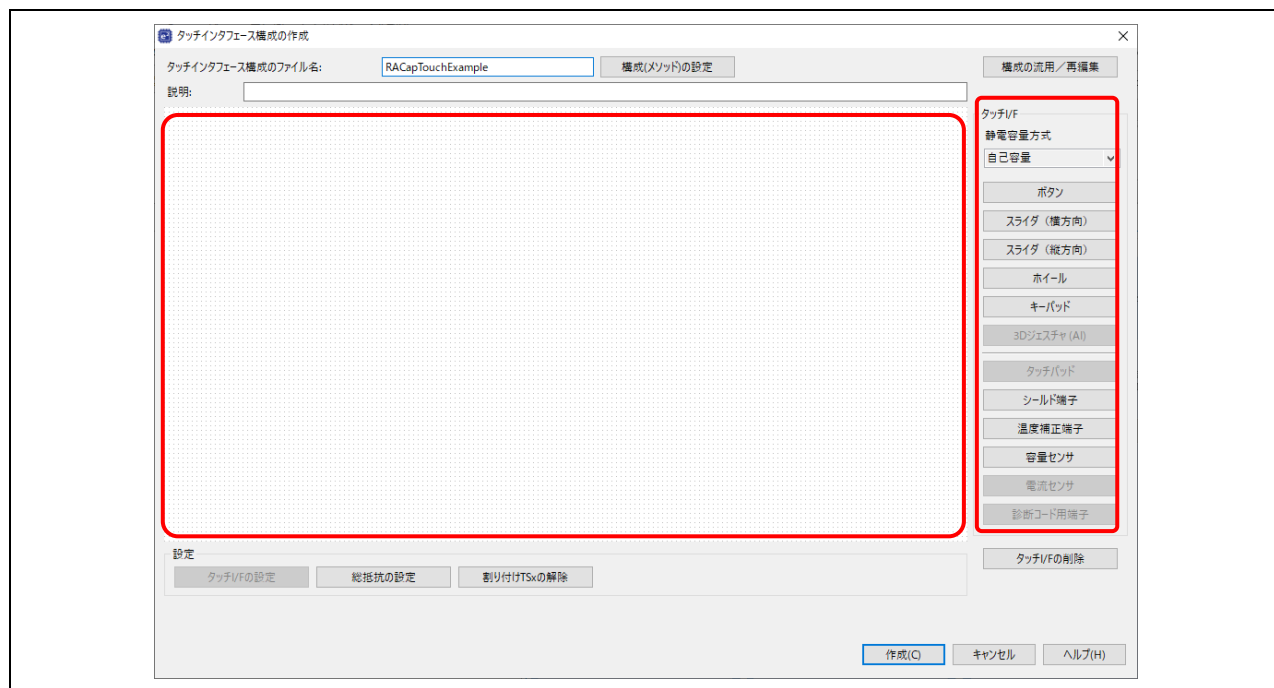


図 12 空白のタッチインタフェースの配置領域とタッチ I/F グループボックス

- (8) 次の手順でボタンを3つ追加します。
- タッチ I/F グループボックス から [ボタン] を選択し、マウスをタッチインタフェースの配置領域上に動かします。
 - マウスの左ボタンをクリックしてボタンアイコンをタッチインタフェースの配置領域に配置します。これを3回行なってボタンを3つ追加します。
 - ボタンを3つ追加した後、[ESC] キーを押下して、ボタンの追加を終了します。

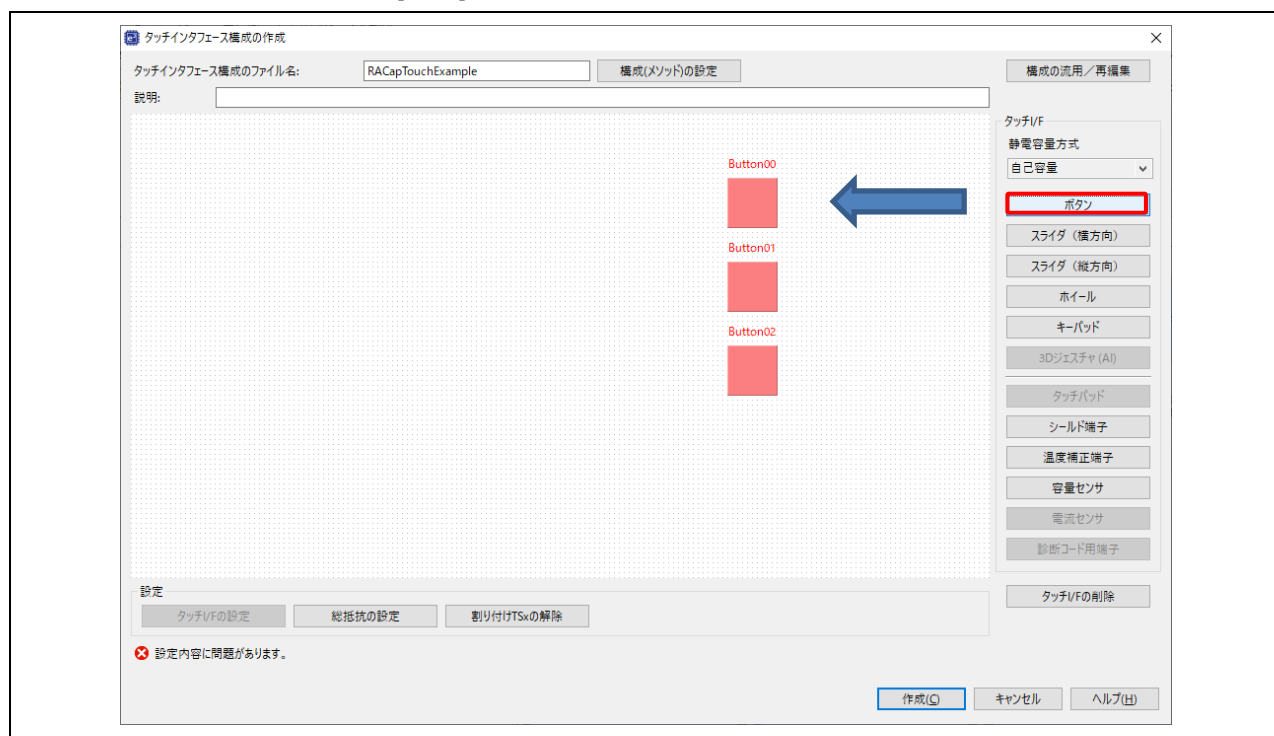


図 13 新規タッチボタンの作成

- (9) 配置したボタンにタッチセンサを割り付けます。
- Button00 ボタンをダブルクリックするとダイアログボックスが表示されます。図 14 のように名前を"TS_B1"に変更し、MCU のセンサポートはタッチセンサのプルダウンリストから"TS11"を選択して、ボタンに割り付けます。
 - 同様に Button01 の名称を"TS_B2"に変更し、"TS10"を割り付けます。
 - Button02 の名称を"TS_B3"に変更し、"TS09"を割り付けます。

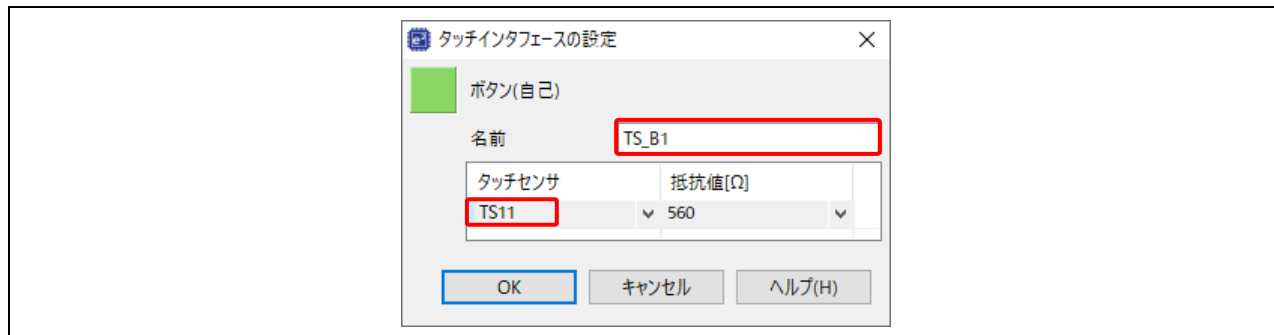


図 14 ボタンへのタッチセンサの割り付け

- (10) タッチ I/F グループボックスで [ホイール] を選択し、ホイールをタッチインタフェースの配置領域に追加します。完了後、[ESC] キーを押下して、ホイールの追加を終了します。
- (11) 配置した Wheel00 ホイールをダブルクリックするとダイアログボックスが表示されます。MCU のセンサポートはタッチセンサのプルダウンリストから"TS21"、"TS18"、"TS32"、"TS23"を順に選択し、割り付けます。

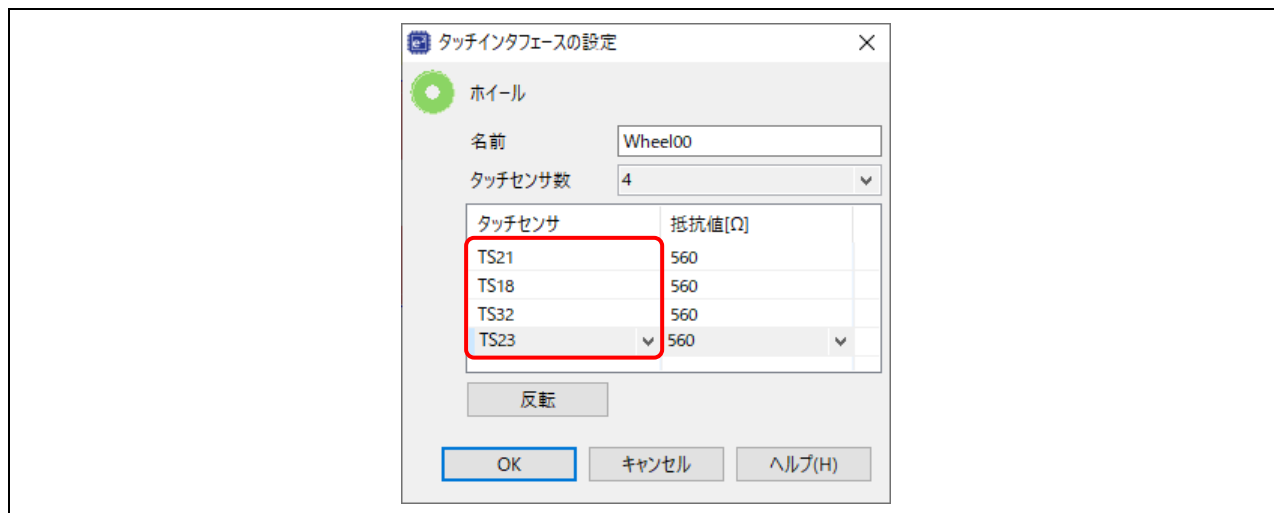


図 15 ホイールへのタッチセンサの割り付け

- (12) タッチ I/F グループボックスで [スライダ (横方向)] を選択し、スライダをタッチインタフェースの配置領域に追加します。完了後、[ESC] キーを押下して、スライダの追加を終了します。
- (13) 配置した Slider00 スライダをダブルクリックするとダイアログボックスが表示されます。タッチセンサ数を"5"に設定して、MCU のセンサポートはタッチセンサのプルダウンリストから"TS06"、"TS07"、"TS05"、"TS02"、"TS04"を順に選択します。

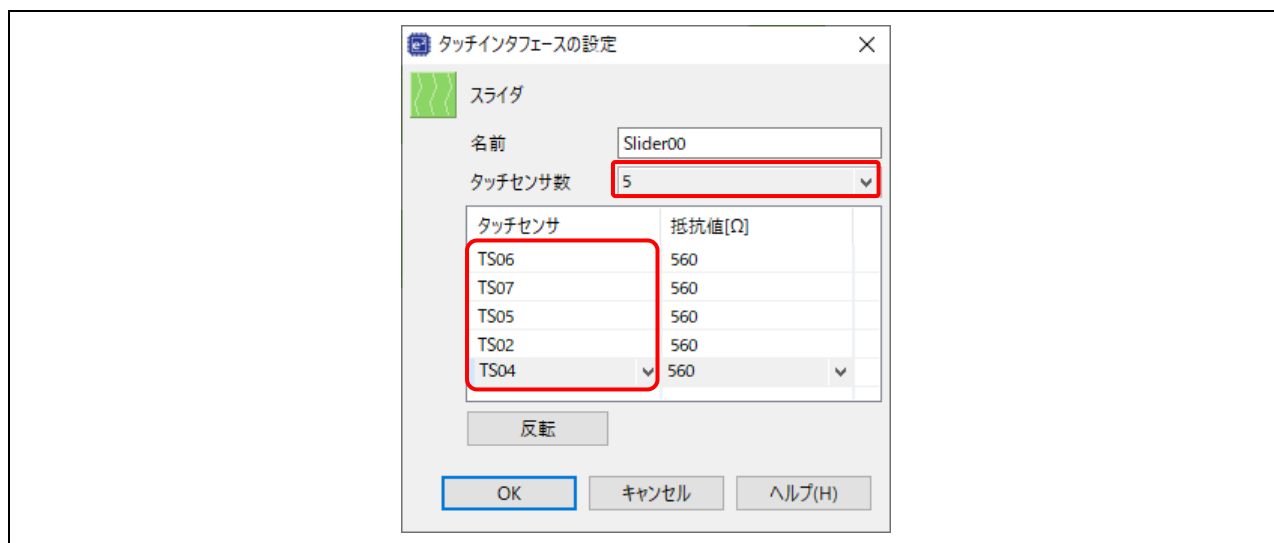


図 16 スライダへのタッチセンサの割り付け

- (14) タッチ I/F グループボックスで [シールド端子] を選択します。
- 1 つ目のシールドを追加し、3 つのボタンを覆うように配置します。
 - 2 つ目のシールドを追加し、ホイールを覆うように配置します。
 - 3 つ目のシールドを追加し、スライダを覆うように配置します。
 - 完了後、[ESC] キーを押下して、シールド端子の追加を終了します。
- (15) シールドにタッチセンサを割り付けます。
- Shield00 シールドをダブルクリックするとダイアログボックスが表示されます。シールドに"TS00"を割り付けます。
 - 同様に Shield01 シールドに"TS14"を割り付けます。
 - Shield02 シールドに"TS08"を割り付けます。
- (16) ここまでの手順で、図 17 のようにタッチインタフェース構成の追加ができました。

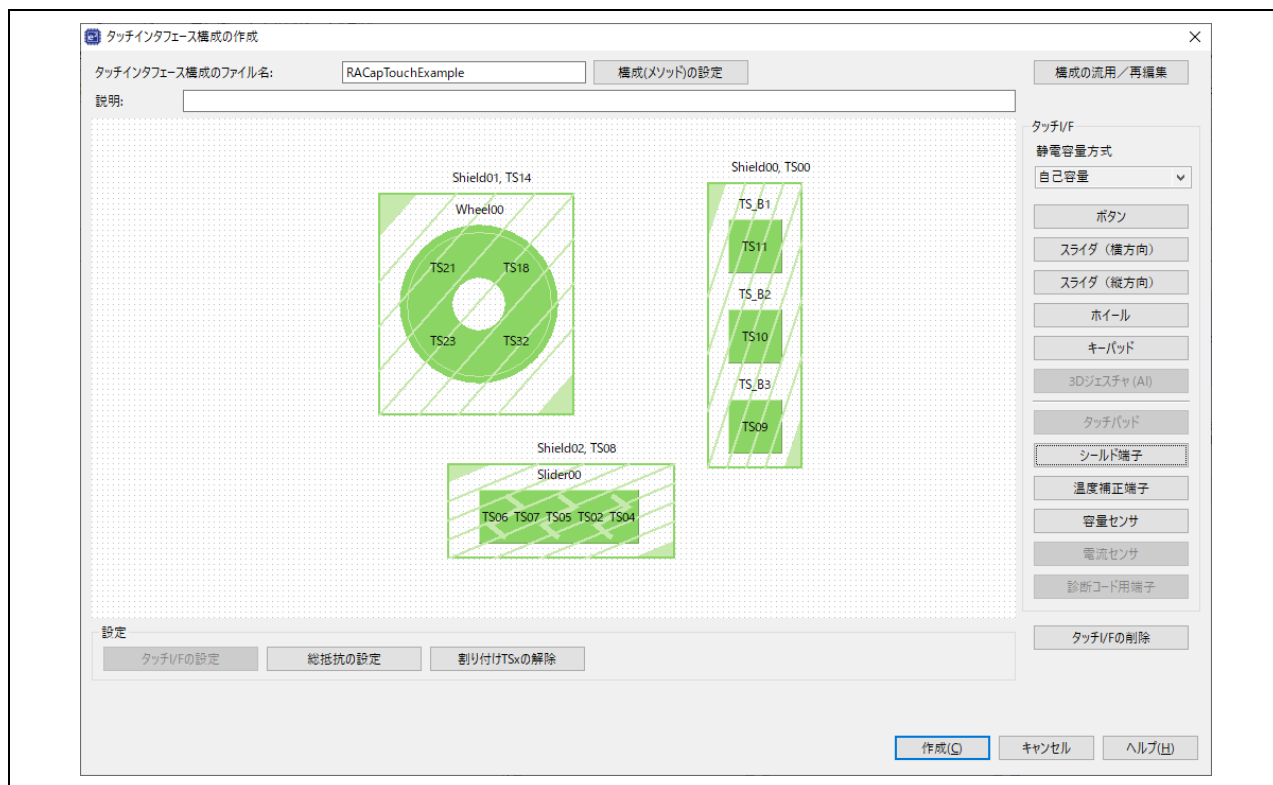


図 17 新規タッチインタフェース構成の作成

- (17) 次に、図 17 で示される配置したタッチインタフェースの構成(メソッド)を設定します。
タッチインタフェース構成の作成ウィンドウの [構成(メソッド)の設定] をクリックすると、構成(メソッド)の設定のダイアログが開きます。

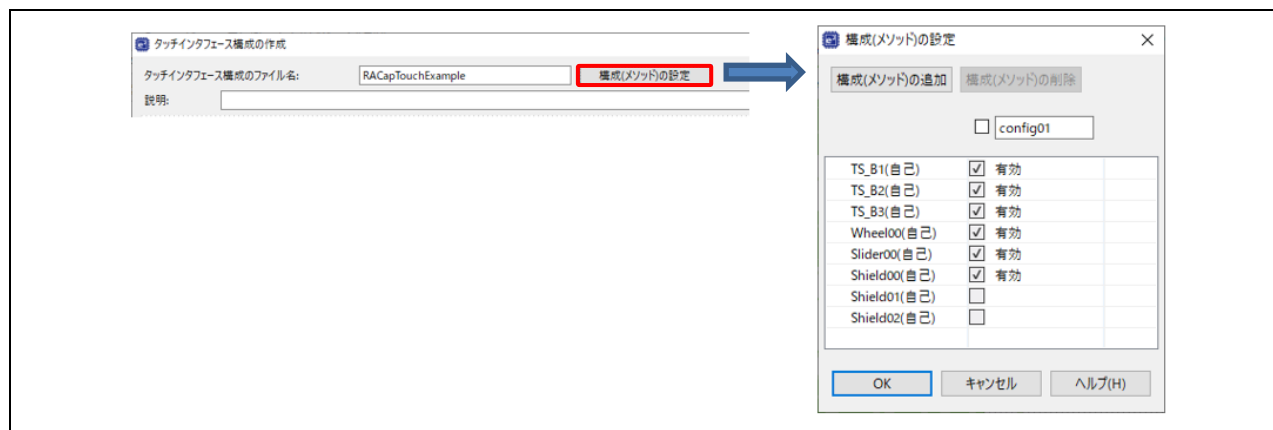


図 18 [構成(メソッド)の設定]

- (21)  アイコンをクリックしてプロジェクトをビルドします。ビルド終了後、エラーやワーニングがないことを確認してください。

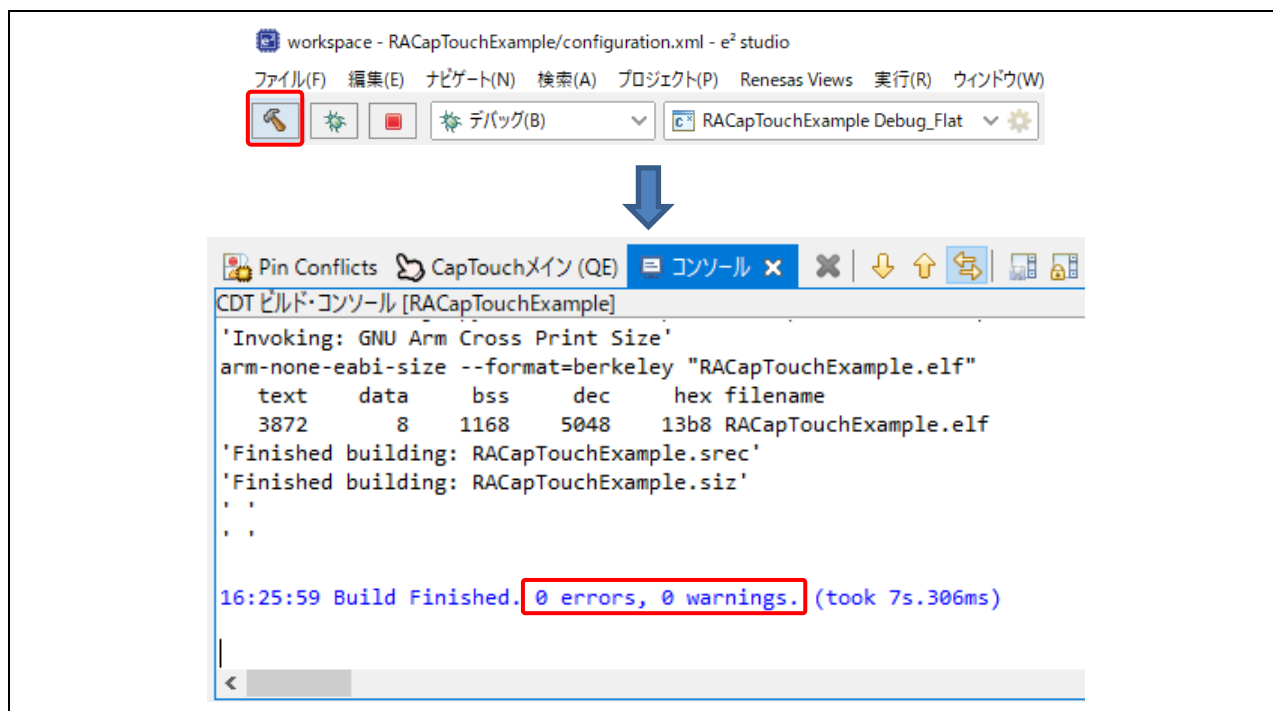


図 21 プロジェクトのビルド

3. e² studio での Capacitive Touch の調整

- (1) ホスト PC とボードを図 53 のように接続します。
- (2) [CapTouch メイン(QE)] ビューの [調整を開始する] をクリックして調整を開始します。

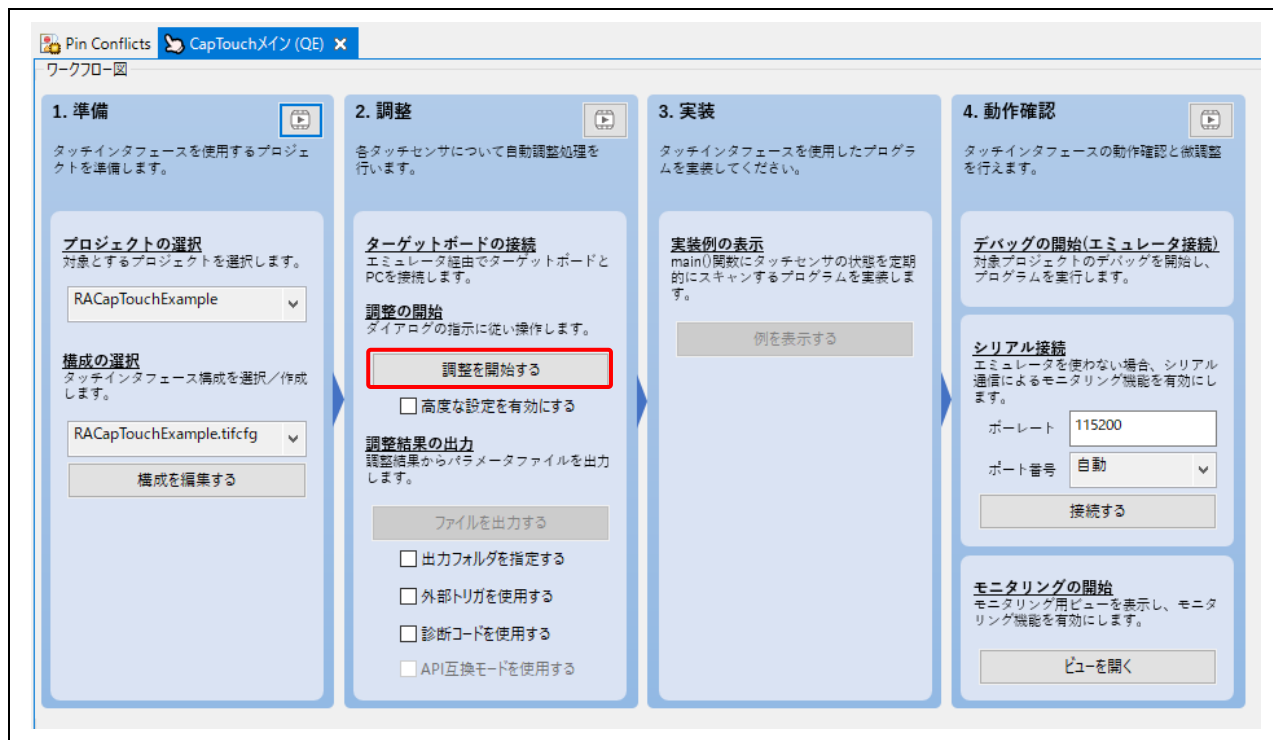


図 22 調整の開始

- (3) 初回のデバッグ開始時に、[デバッグ] パースペクティブに切り替えるメッセージが表示される場合があります。[常にこの設定を使用する] チェックボックスを選択し [切り替え] をクリックして、デバッグ処理と QE for Capacitive Touch の自動調整を続けてください。

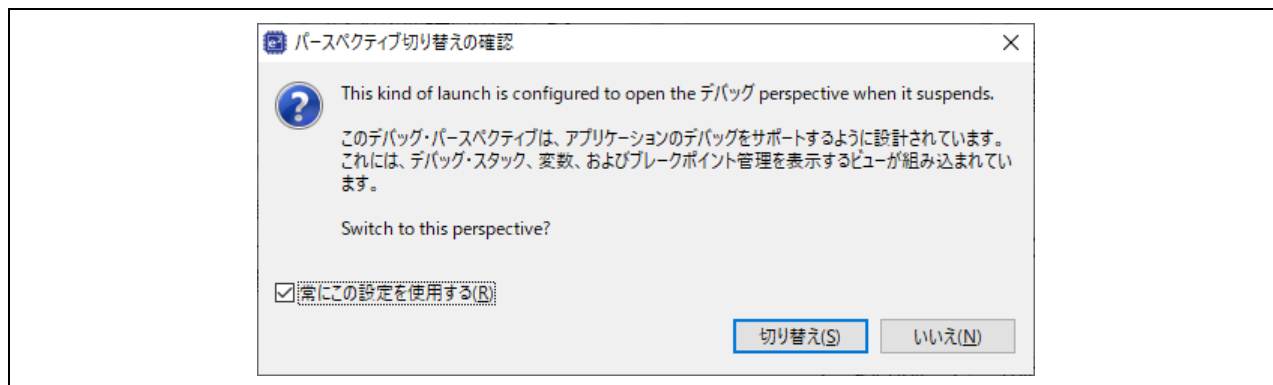


図 23 パースペクティブの切り替え

- (4) QE for Capacitive Touch の自動調整が開始します。調整処理の手順等を示すダイアログボックスが表示されますので、これに従ってください。表示例を下図に示します。通常は、調整処理の前半ではユーザの操作は必要ありません。

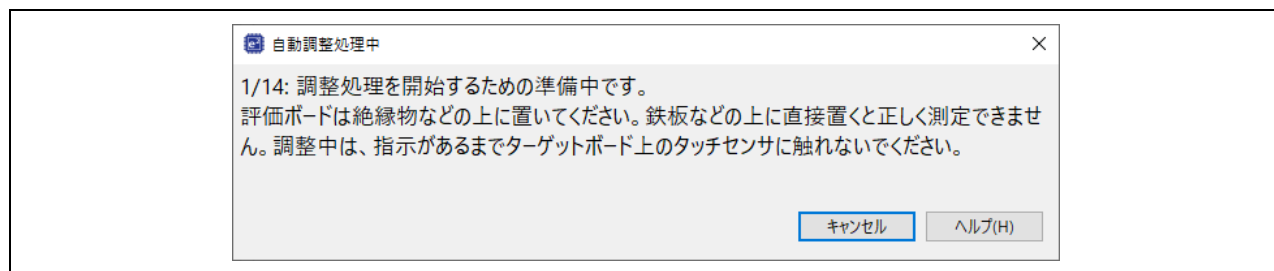


図 24 調整処理中のダイアログボックス

- (5) 自動調整処理が進むと、下図のようなメッセージを表示するダイアログボックスが開きます。調整処理中のタッチ感度を測定する手順を示しています。ダイアログボックスに表示されているセンサ（この例では TS_B3, TS09）に**通常の強さ（圧力）**でタッチしてください。タッチするとプログレスバーが右方向に伸び、タッチカウント数が増加します。タッチした状態を保ったまま、ホスト PC のキーボードからいずれかのキーを入力して、計測結果を確定します。

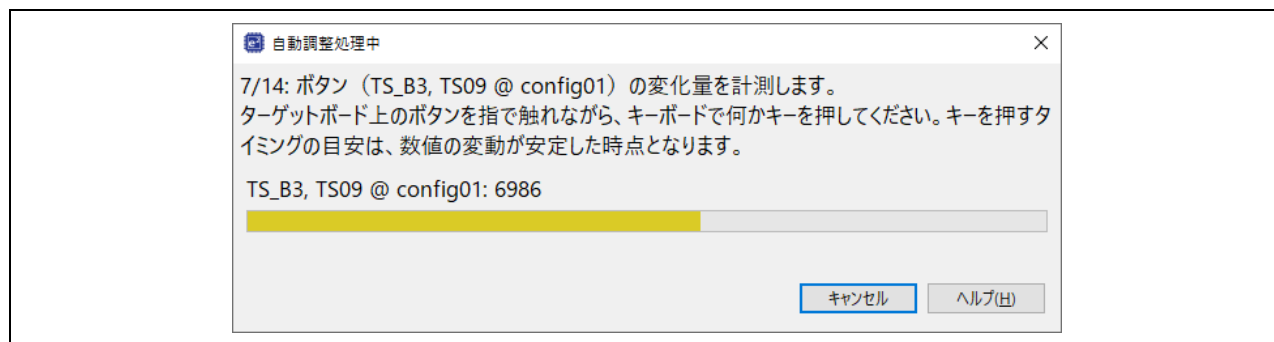


図 25 タッチボタン TS_B3 の計測

- (6) 同じ手順をボタン TS_B2 と TS_B1 について繰り返します。

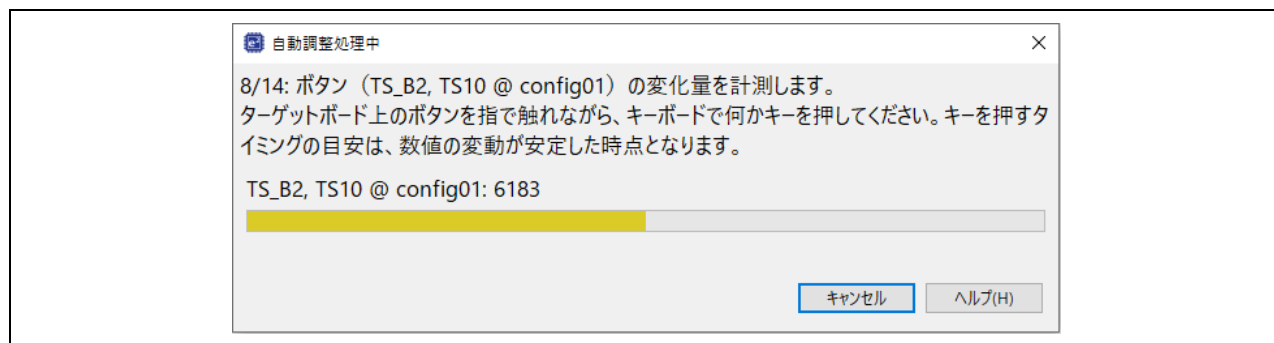


図 26 タッチボタン TS_B2 の計測

- (7) 次にホイールの感度を測定します。ホイールを指で時計回りまたは反時計回りに 3~4 回なぞります。その後、ホスト PC のキーボードからいずれかのキーを入力して、計測結果を確定します。

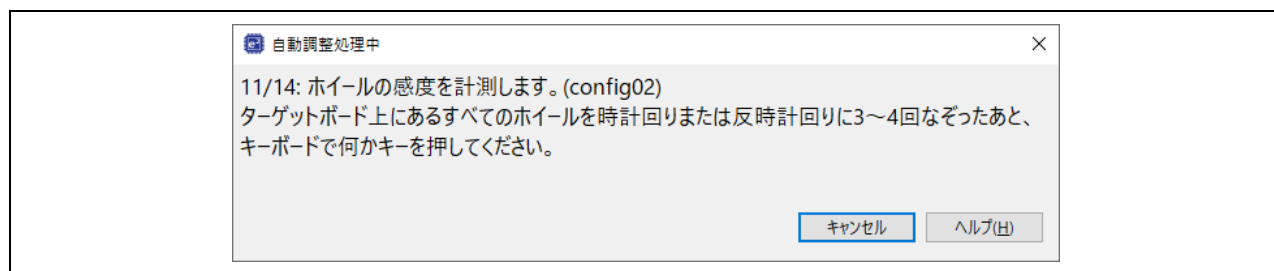


図 27 ホイールの計測

- (8) 次にスライダの調整を行ないます。スライダを指で左右に 3～4 回なぞります。その後、ホスト PC のキーボードからいずれかのキーを入力して、計測結果を確定します。

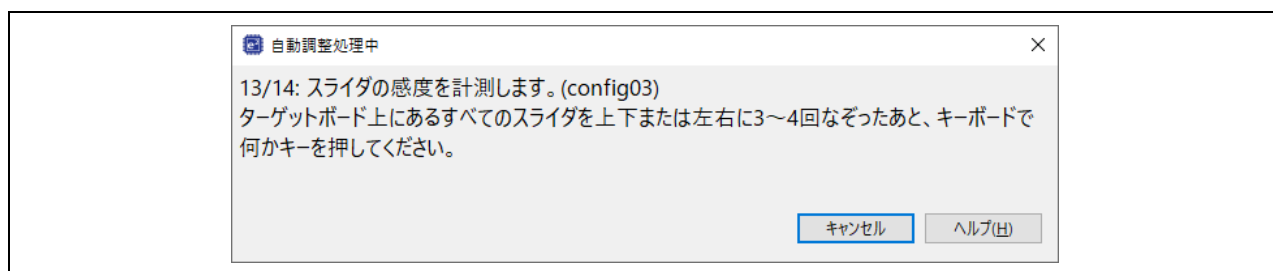


図 28 スライダの計測

- (9) 完了後、下図のようなダイアログボックスが開きます。タッチイベントが発生したかどうかをミドルウェアが判定する際にこの閾値を用います。

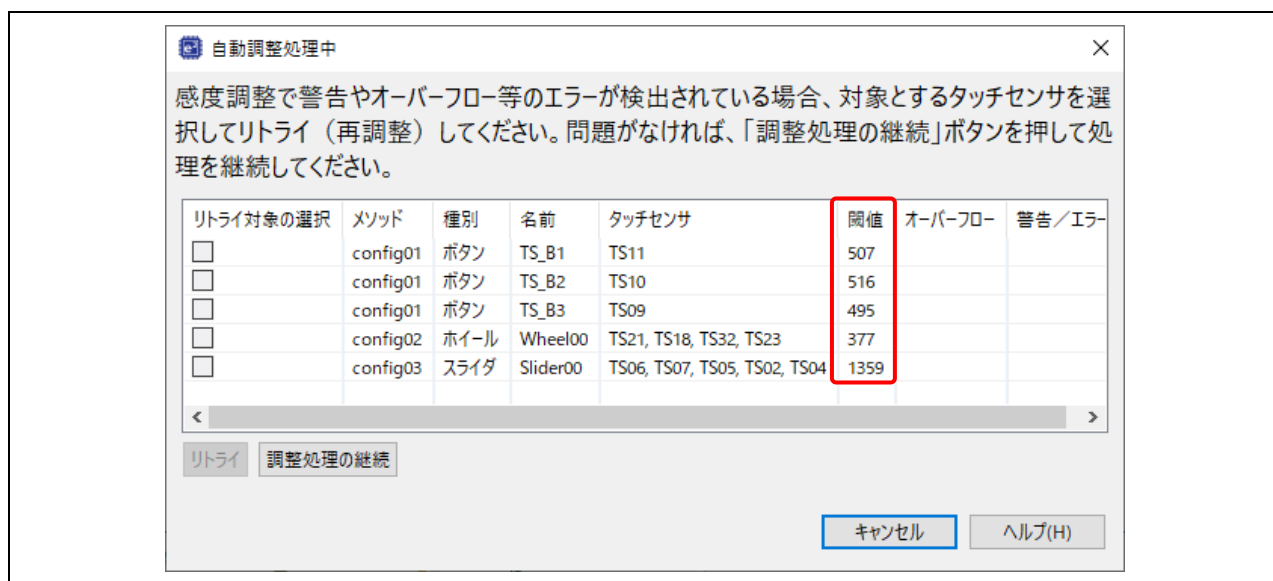


図 29 タッチイベントの閾値

- (10) ダイアログボックスの [調整処理の継続] をクリックしてください。表示されている値で調整が行なわれた後、処理が終了し、ターゲットボードのデバッグセッションから切断されます。e² studio の [CapTouch メイン(QE)] ビューに戻ります。

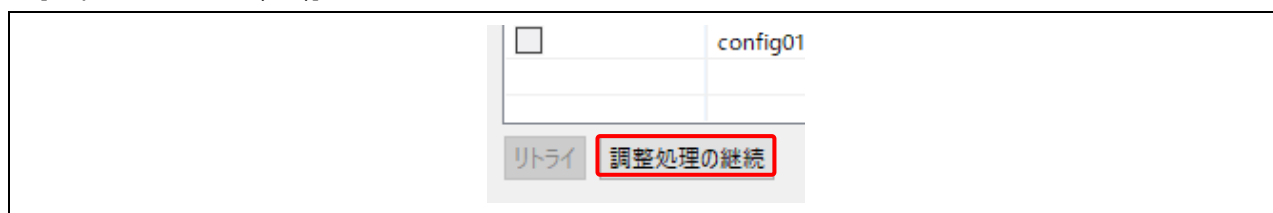


図 30 調整処理の継続

- (11) 調整処理が完了すると、下図のように、[CapTouch メイン(QE)] ビューに今回の構成で使用しているセンサの調整結果が表示されます。これにより結果をすばやく確認できます。

チューニング ジェスチャ

タッチインタフェース構成: RACapTouchExample

メソッド	種別	名前	タッチセンサ	寄生容量[pF]	ドライブパルス周波数[MHz]	閾値	計測時間[ms]	オーバーフロー
config01	ボタン(自己)	TS_B1	TS11	6.597	1.0	507	0.576	なし
config01	ボタン(自己)	TS_B2	TS10	7.521	1.0	516	0.576	なし
config01	ボタン(自己)	TS_B3	TS09	5.861	1.0	495	0.576	なし
config01	シールド電極端子	Shield00	TS00	26.0	-	-	-	-
config02	ホイール	Wheel00	TS21, TS18, TS32, TS23	-	-	377	-	なし
config02	ホイールTS	(Wheel00)	TS21	6.417	1.0	-	0.576	-
config02	ホイールTS	(Wheel00)	TS18	6.403	1.0	-	0.576	-
config02	ホイールTS	(Wheel00)	TS32	6.076	1.0	-	0.576	-
config02	ホイールTS	(Wheel00)	TS23	6.556	1.0	-	0.576	-
config02	シールド電極端子	Shield01	TS14	23.806	-	-	-	-
config03	スライダ	Slider00	TS06, TS07, TS05, TS02, TS04	-	-	1359	-	なし
config03	スライダTS	(Slider00)	TS06	5.736	1.0	-	0.576	-
config03	スライダTS	(Slider00)	TS07	5.743	1.0	-	0.576	-
config03	スライダTS	(Slider00)	TS05	5.403	1.0	-	0.576	-
config03	スライダTS	(Slider00)	TS02	4.757	1.0	-	0.576	-
config03	スライダTS	(Slider00)	TS04	5.75	1.0	-	0.576	-
config03	シールド電極端子	Shield02	TS08	25.264	-	-	-	-

図 31 調整結果の表示

- (12) 最後に、調整パラメータファイルを出力します。[ファイルを出力する] をクリックしてください。

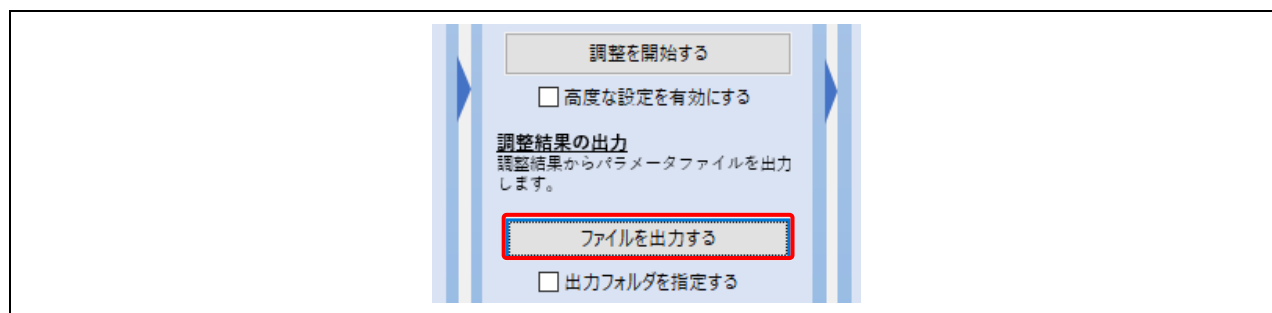


図 32 調整結果の出力

- (13) [プロジェクトエクスプローラー] ビューにファイルが追加されています。これらのファイルには、FSP モジュール r_ctsu および rm_touch を使用してタッチを検出する際に必要な調整情報が含まれています。

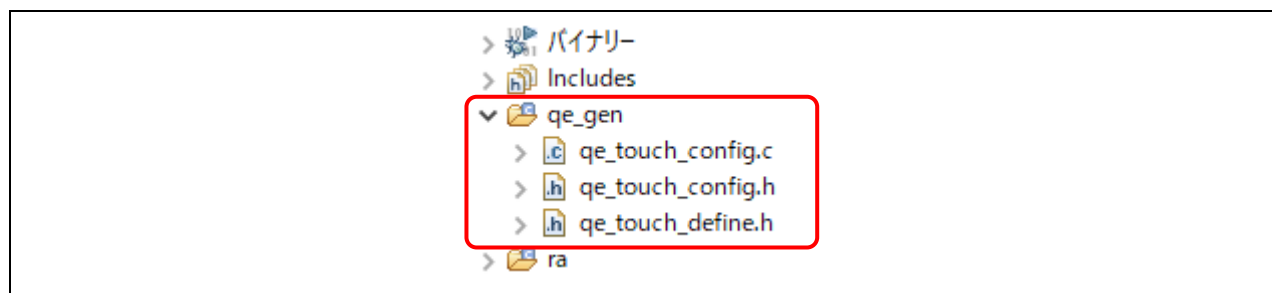


図 33 出力されたパラメータファイル

4. IAR EWARM でのプロジェクト作成

(1) 以下の URL から IAR Embedded Workbench for ARM バージョン 9.20.2 をインストールします。
<https://www.iar.com/products/architectures/arm/iar-embedded-workbench-for-arm>.

(2) 以下の URL から RA スマート・コンフィグレータ (RA SC) をインストールします。
<https://www.renesas.com/smart-configurator>.

注 : RA スマート・コンフィグレータのインストーラのバージョンを確認してください。FSP が v3.5.0 ではない場合は、以下の URL から最新バージョンをダウンロードしてインストールしてください。

<https://github.com/renesas/fsp/releases>.

(3) RA スマート・コンフィグレータでサードパーティ製 IDE のプロジェクトを作成するには、“rasc.exe”アプリケーションを実行します。[New Renesas RA FSP Project] ウィザードで、プロジェクト名と作成場所を入力してください。

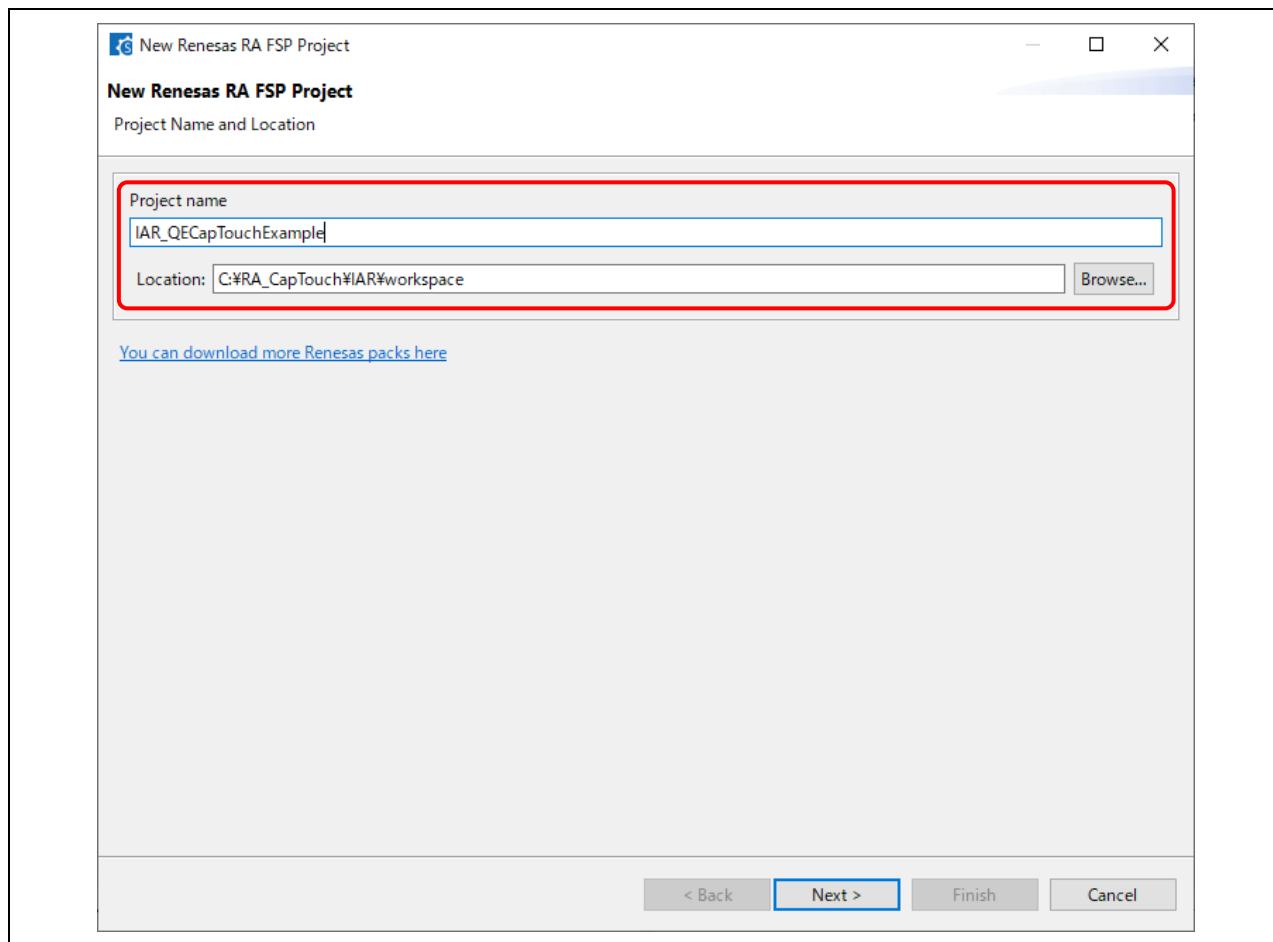


図 34 プロジェクト名と作成場所

(4) デバイス選択の画面で、デバイスとツールの情報を選択します。

- FSP Version : 3.5.0
- Board : RSSK-RA2L1
- Device: 自動的に選択されます。
- Language: C
- IDE Project Type: IAR EWARM Version 8
- Toolchains: IAR Toolchain for ARM

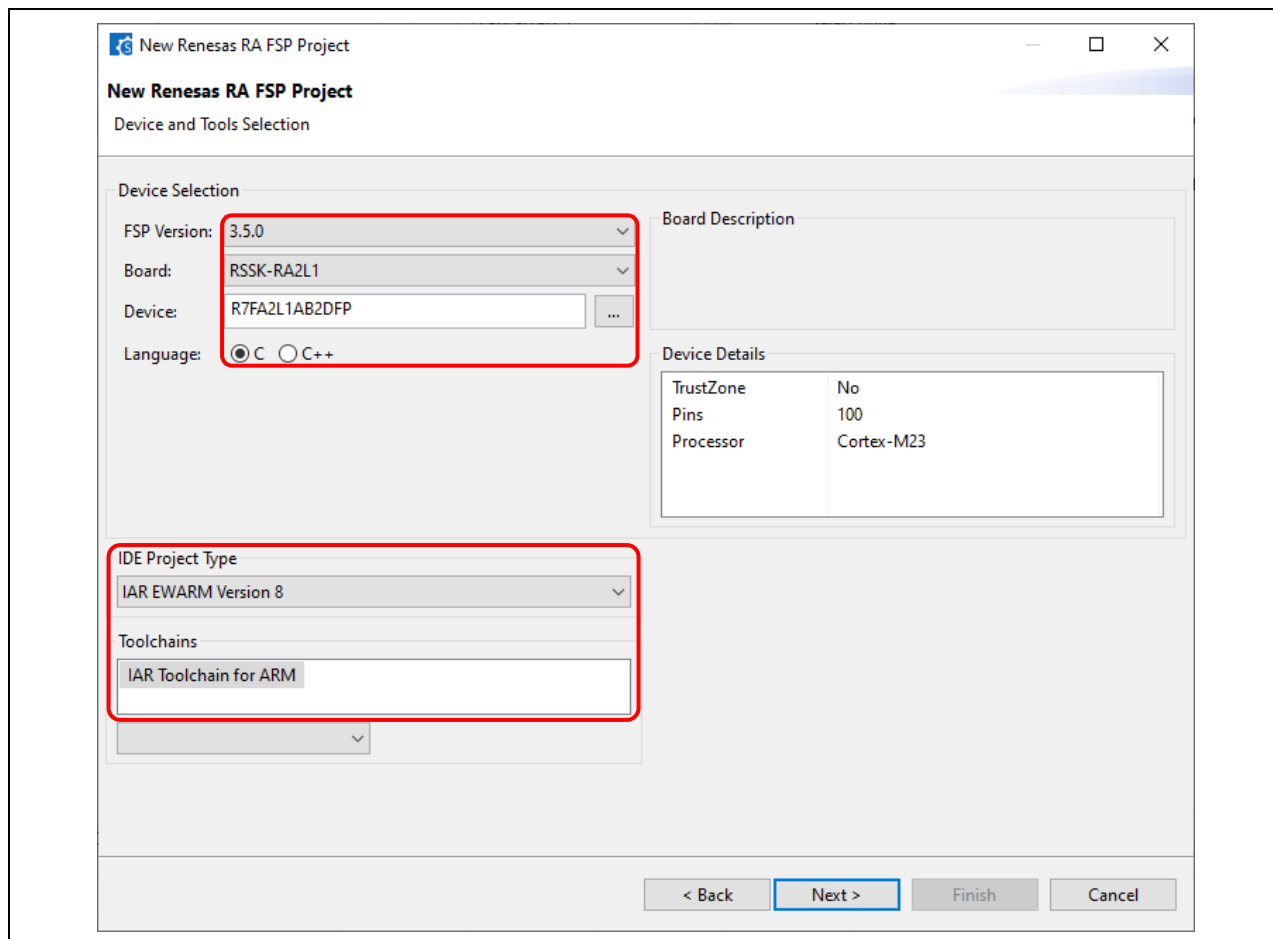


図 35 RSSK RA2L1 ボードの選択

(5) RTOS Selection : No RTOS を選択し、[Next] をクリックします。

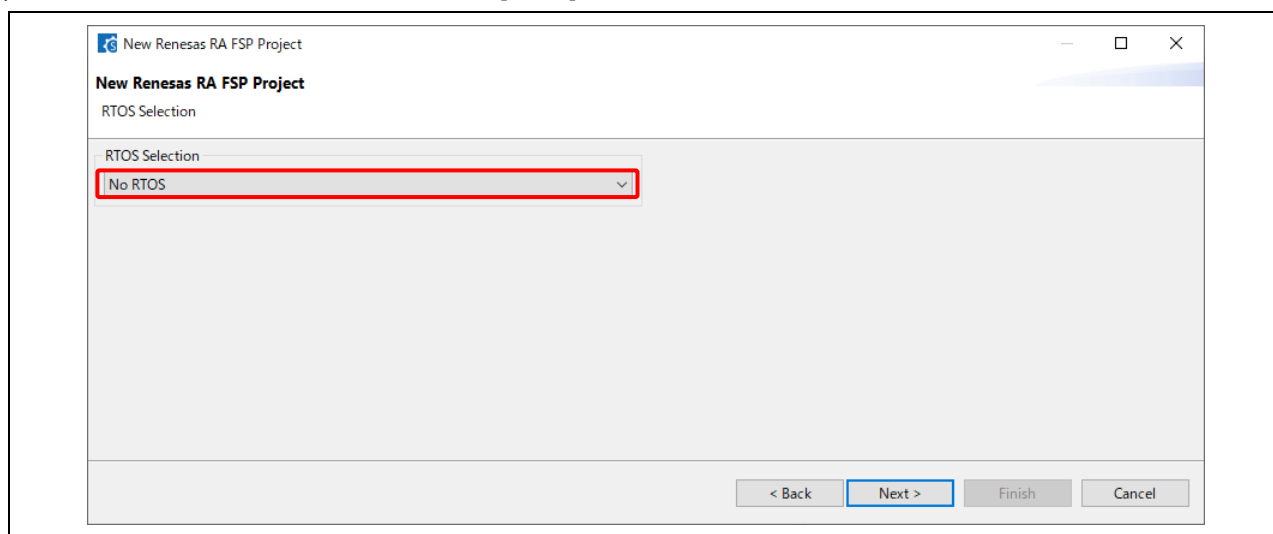


図 36 RTOS の選択

- (6) Project Template Selection : Bare Metal – Minimal を選択します。
[Finish] をクリックしてプロジェクトを作成します。

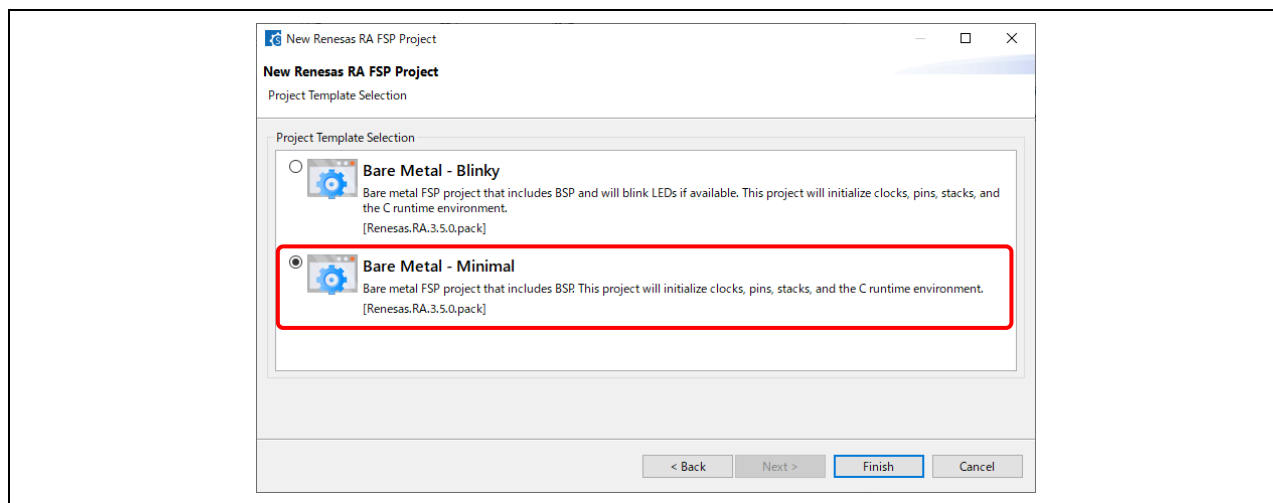


図 37 テンプレートの選択

- (7) プロジェクトが作成されると、RA スマート・コンフィグレータのウィンドウが開きます。

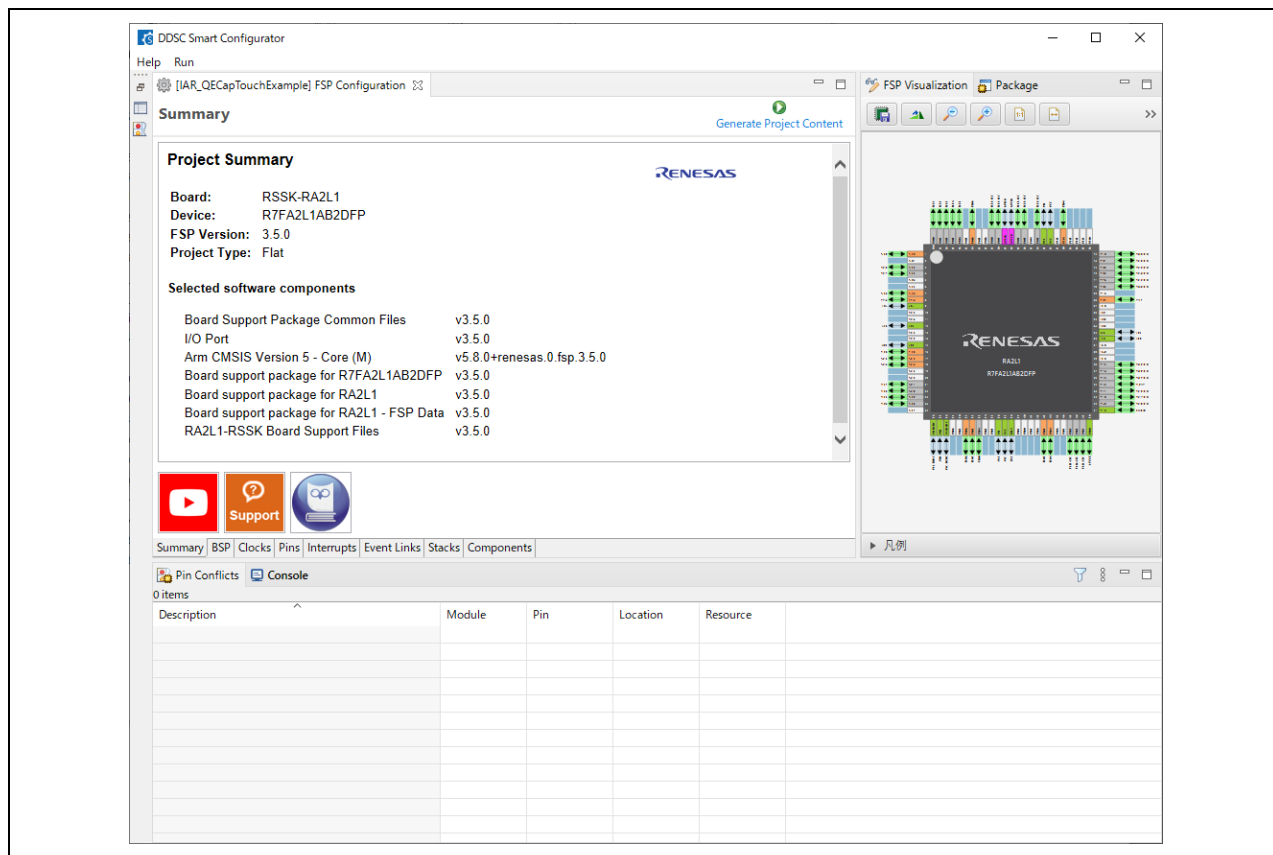


図 38 スマート・コンフィグレータのウィンドウ

- (8) Windows エクスプローラで、(3) のプロジェクトの作成場所で入力したフォルダを開き、メインワークスペース（IAR EWARM の *.eww ファイル）が作成されていることを確認します。次に RA スマート・コンフィグレータのウィンドウ右上にある×をクリックして終了してから、作成されたメインワークスペースをダブルクリックして、プロジェクトを開きます。

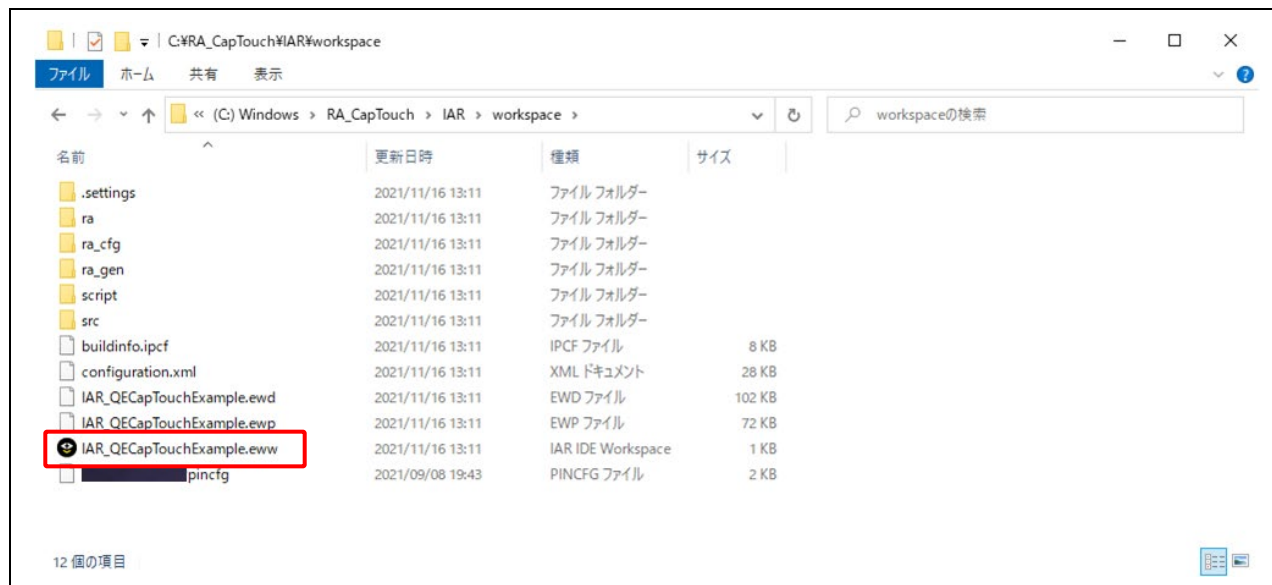


図 39 プロジェクトの保存場所

- (9) IAR EWARM でプロジェクトが開きます。プロジェクトを右クリックし、[すべてを再ビルド] を選択します。ビルド終了後、エラーがないことを確認してください。

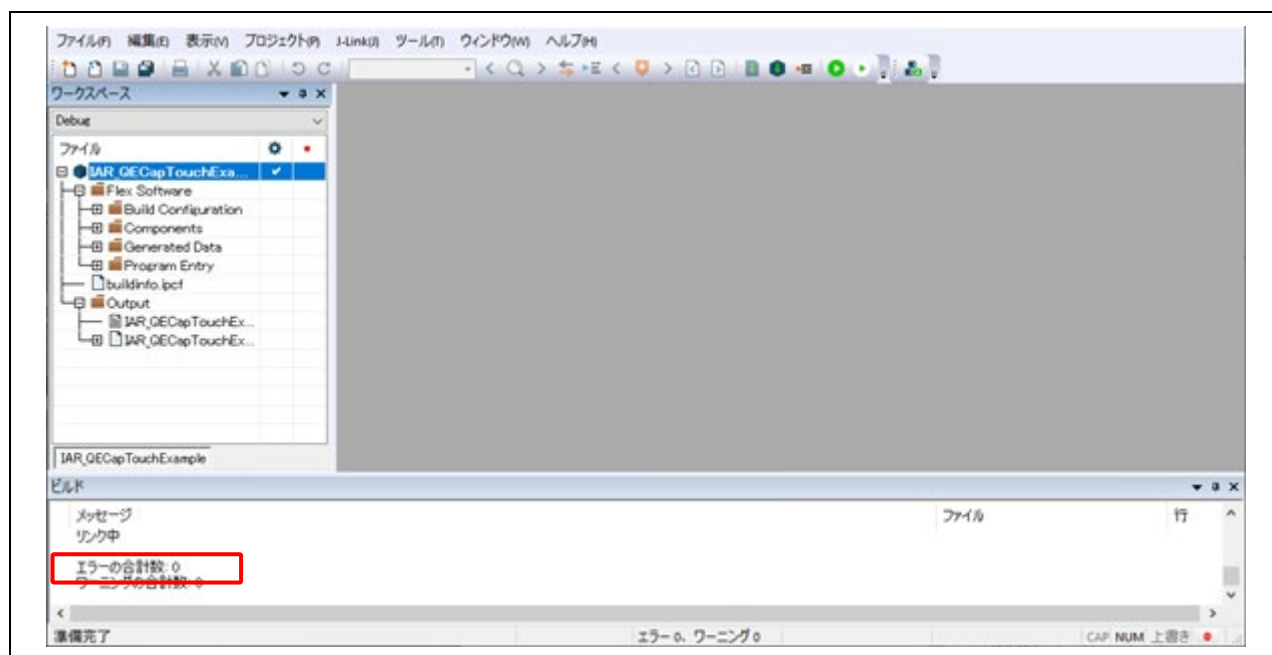


図 40 プロジェクトのビルド成功

- (10) RA スマート・コンフィグレータで作成したプロジェクトを IAR EWARM で開いた後、IDE から RA スマート・コンフィグレータを再起動して FSP 構成を変更できます。以下の手順に従って RA スマート・コンフィグレータを開いてください。

- (11) IAR EWARM のメニューから [ツール] → [ツールの設定...] の順に選択します。[新規作成] を選択して、各フィールドに次のように設定します。

メニューテキスト : RA Smart Configurator

コマンド : [参照...] をクリックして “rasc.exe” を選択します。

引数 : -compiler IAR configuration.xml

初期ディレクトリ : \$PROJ_DIR\$

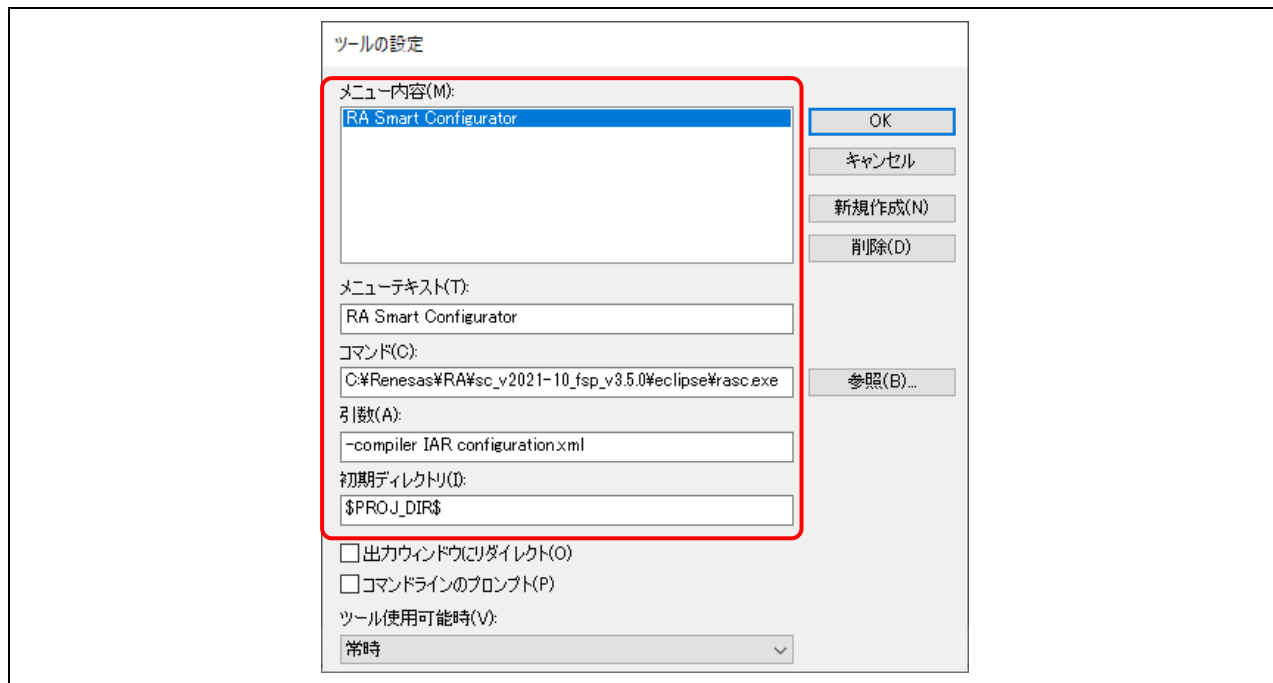


図 41 IAR EWARM で RA スマート・コンフィグレータを使用する設定

- (12) IAR EWARM の [ツール] メニューから [RA Smart Configurator] を選択することで、作成済みプロジェクトの FSP 構成を再度開くことができるようになりました。

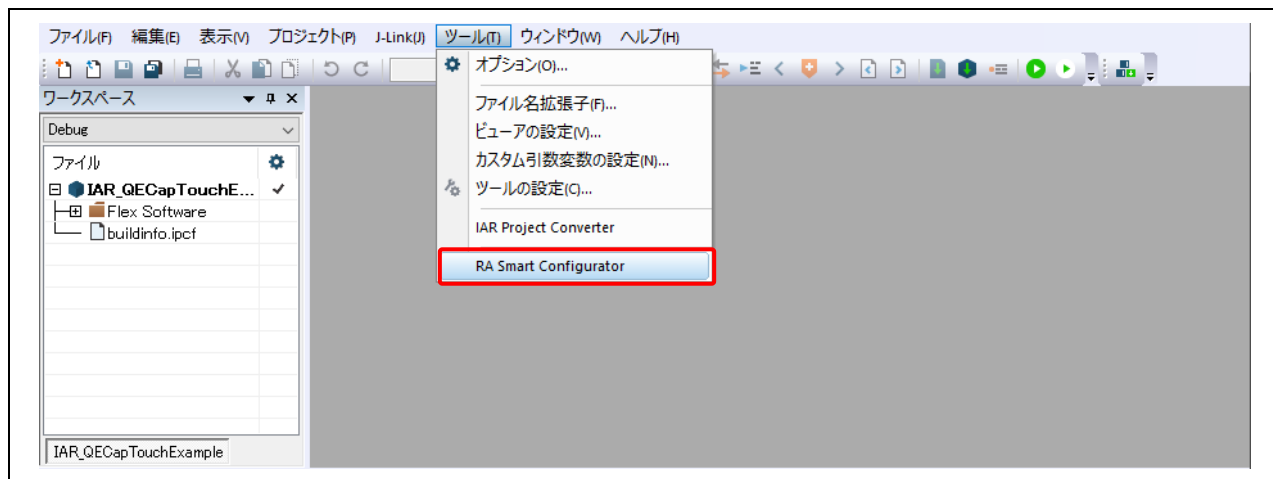


図 42 RA スマート・コンフィグレータ追加後の画面

5. IAR EWARM への TOUCH ドライバの追加

- (1) スマート・コンフィグレータで、画面下部にある [Pins] タブを選択します。検索ボックスに"ctsu"と入力し、検索結果から CTSU0 端子を選択します。

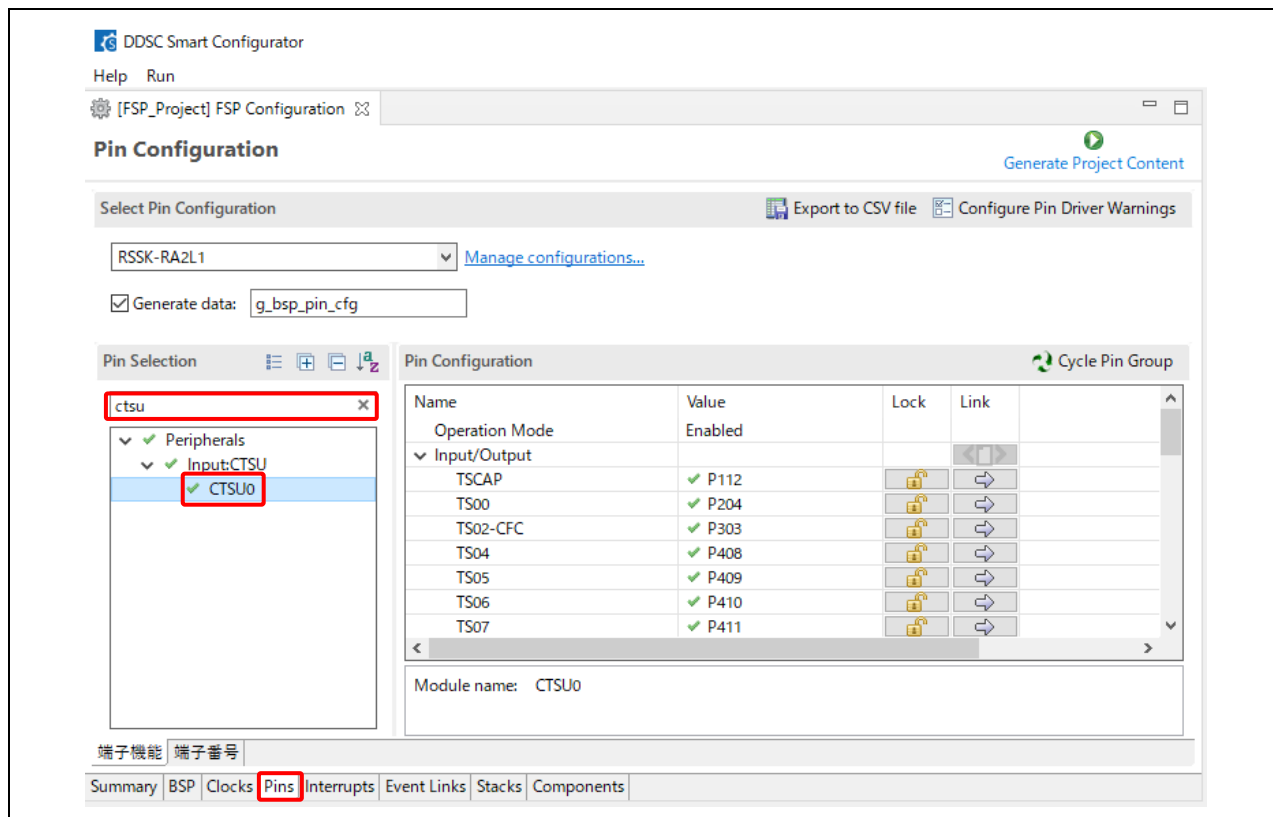


図 43 CTSU0 端子の選択

- (2) "Operation Mode"が Enabled、以下の TS 端子の Lock が  になっていることを確認します。
 TSCAP、TS00、TS02-CFC、TS04、TS05、TS06、TS07、TS08-CFC、TS09-CFC、TS10-CFC、
 TS11-CFC、TS14-CFC、TS18、TS21、TS23、TS32-CFC

Pin Configuration Generate Project Content

Select Pin Configuration Export to CSV file Configure Pin Driver Warnings

RSSK-RA2L1 [Manage configurations...](#) ☒ Generate data: g_bsp_pin_cfg

Pin Selection Cycle Pin Group

cts0

- ✓ Peripherals
- ✓ Input:CTS0
- ✓ CTSU0

Name	Value	Lock	Link
Operation Mode	Enabled		
Input/Output			
TSCAP	✓ P112		
TS00	✓ P204		
TS02-CFC	✓ P303		
TS04	✓ P408		
TS05	✓ P409		
TS06	✓ P410		
TS07	✓ P411		
TS08-CFC	✓ P302		
TS09-CFC	✓ P301		
TS10-CFC	✓ P109		
TS11-CFC	✓ P110		
TS12-CFC	✓ P111		
TS13-CFC	✓ P104		
TS14-CFC	✓ P103		
TS15-CFC	✓ P102		
TS16-CFC	✓ P101		
TS17	✓ P403		
TS18	✓ P402		
TS21	✓ P000		
TS22	✓ P001		
TS23	✓ P002		
TS24	✓ P003		
TS25	✓ P004		
TS26-CFC	✓ P100		
TS27-CFC	✓ P113		
TS28-CFC	✓ P015		
TS29-CFC	✓ P114		
TS30-CFC	✓ P010		
TS31-CFC	✓ P011		
TS32-CFC	✓ P012		
TS33-CFC	✓ P013		

Module name: CTSU0

端子機能 端子番号

Summary BSP Clocks Pins Interrupts Event Links Stacks Components

図 44 RSSK-RA2L1 の TS 端子の有効化

- (3) [Stacks] タブを選択します。[New Stack] → [CapTouch] → [Touch (rm_touch)] の順に選択してミドルウェアを追加します。

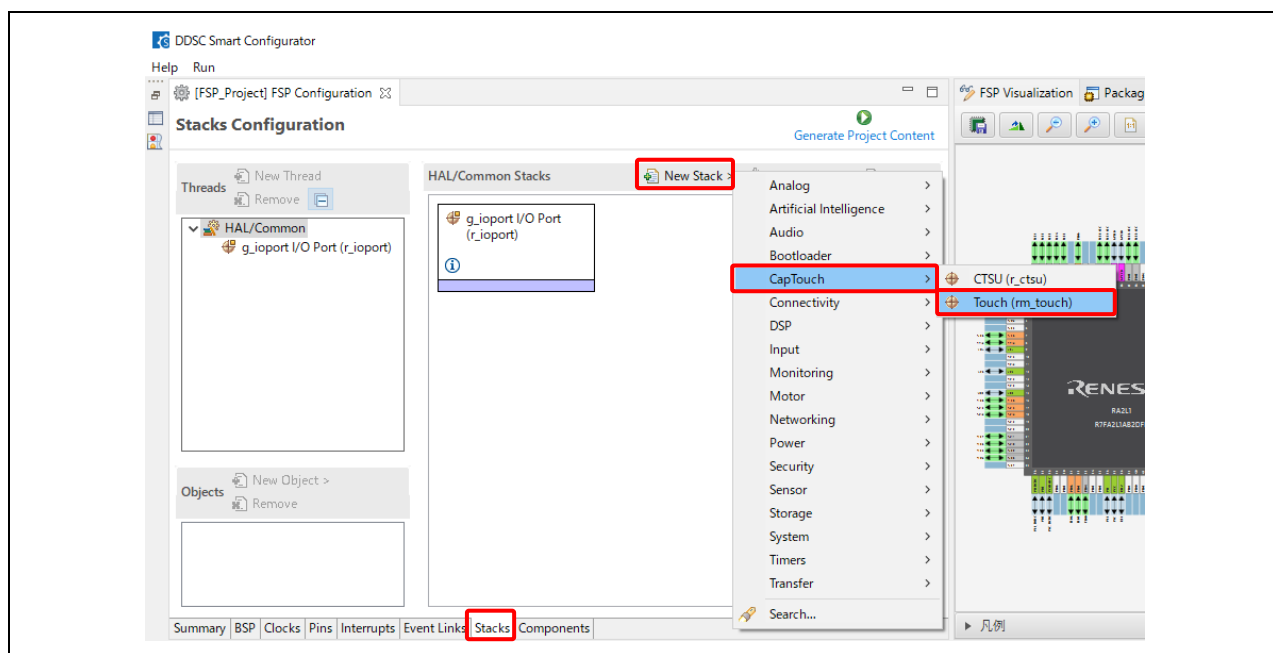
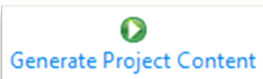


図 45 TOUCH ドライバの追加

- (4)  をクリックしてソースファイルを生成します。

6. IAR EWARM への QE ファイルのコピー

- (1) e² studio で qe_gen フォルダを右クリックし、[コピー] を選択して、IAR EWARM のプロジェクトがあるフォルダにペーストします。

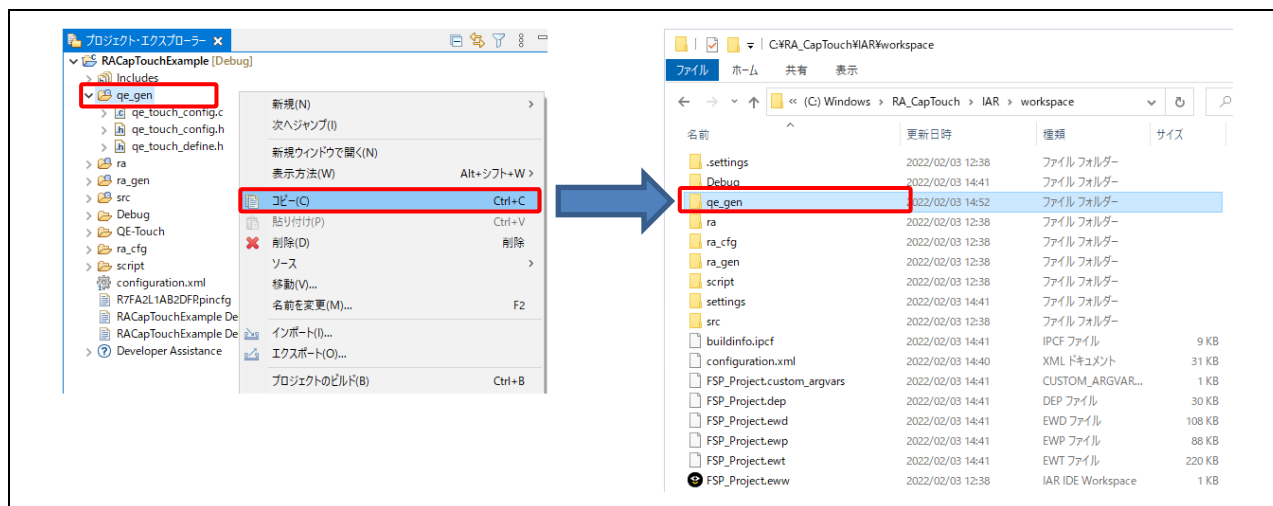


図 46 qe_gen フォルダを IAR にコピー

- (2) IAR EWARM でプロジェクト名を右クリックし、[追加] → [グループの追加...] の順に選択します。グループ名 `qe_gen` を入力して [OK] をクリックします。

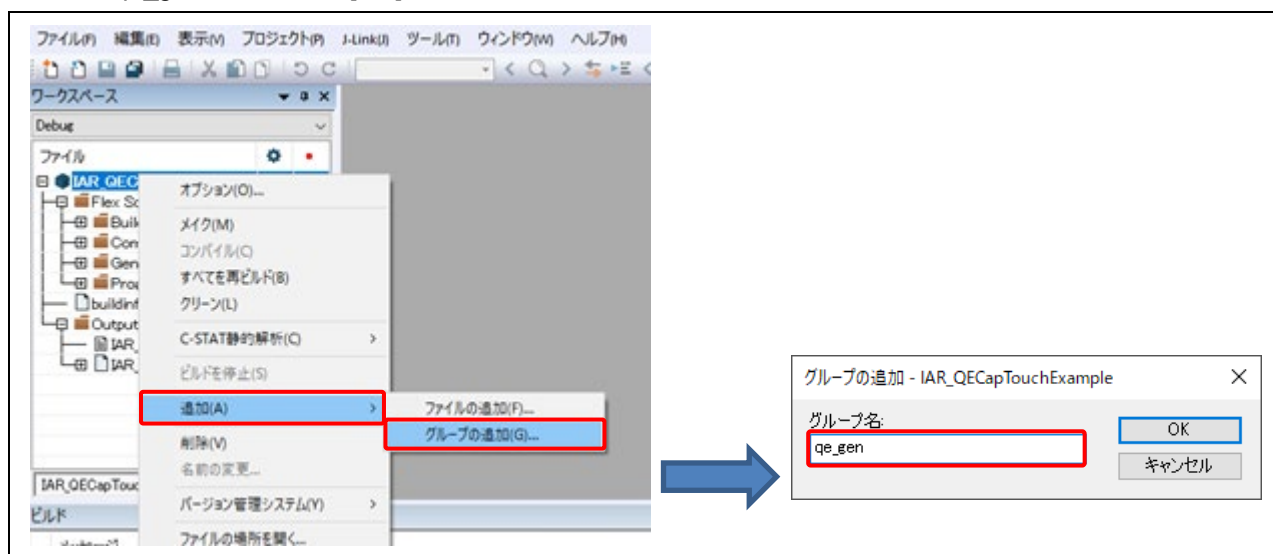


図 47 新規グループの作成

- (3) `qe_gen` グループを右クリックし、[追加] → [ファイルの追加...] の順に選択します。`qe_gen` フォルダ内の全ソースファイルを選択し、[開く] をクリックしてプロジェクトにファイルを追加します。

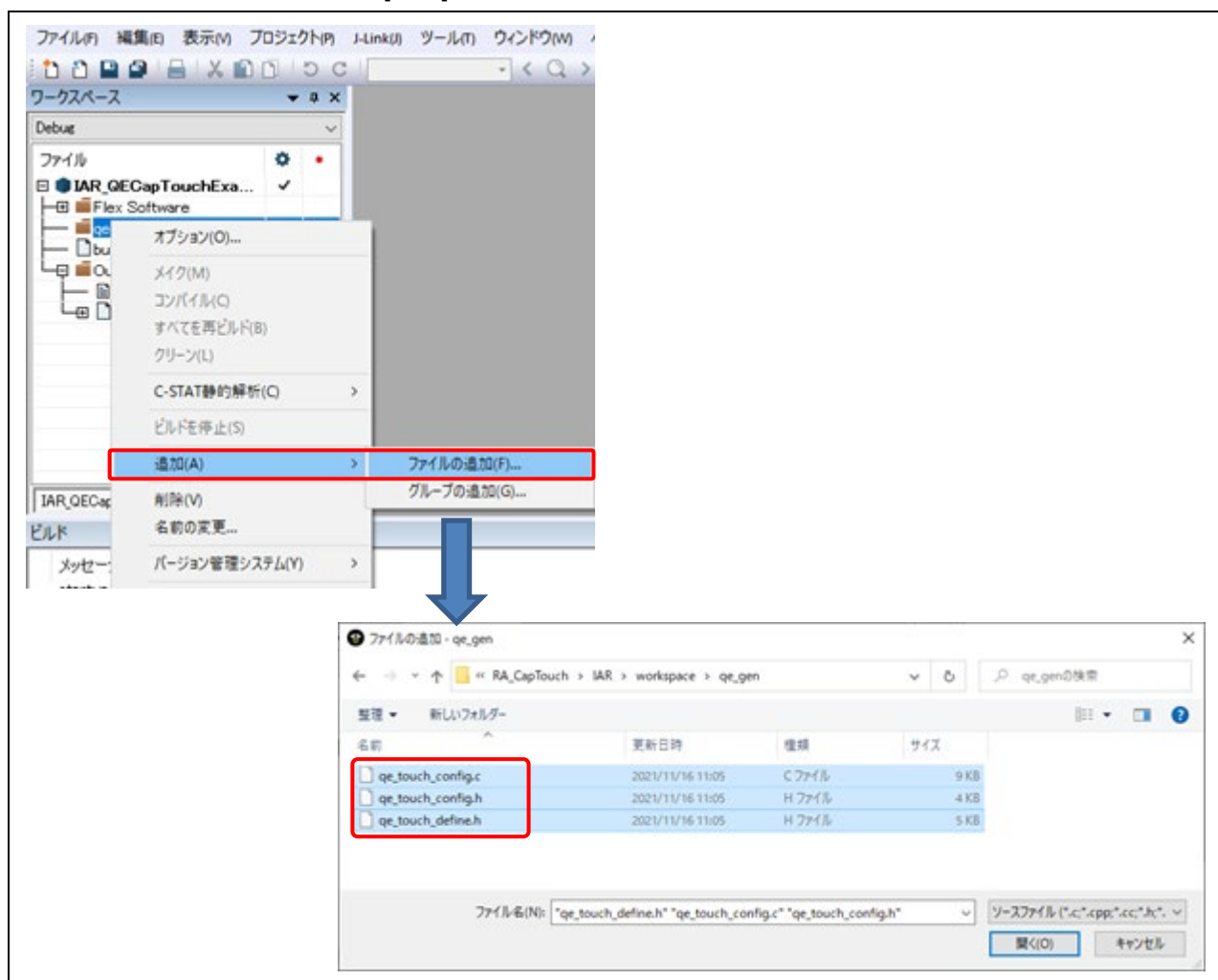


図 48 ソースファイルの追加

- (4) プロジェクト名を右クリックし、[オプション...] を選択します。[オプション] ダイアログボックスで [C/C++コンパイラ] → [プリプロセッサ] の順に選択します。[...] をクリックしてインクルードディレクトリを追加します。

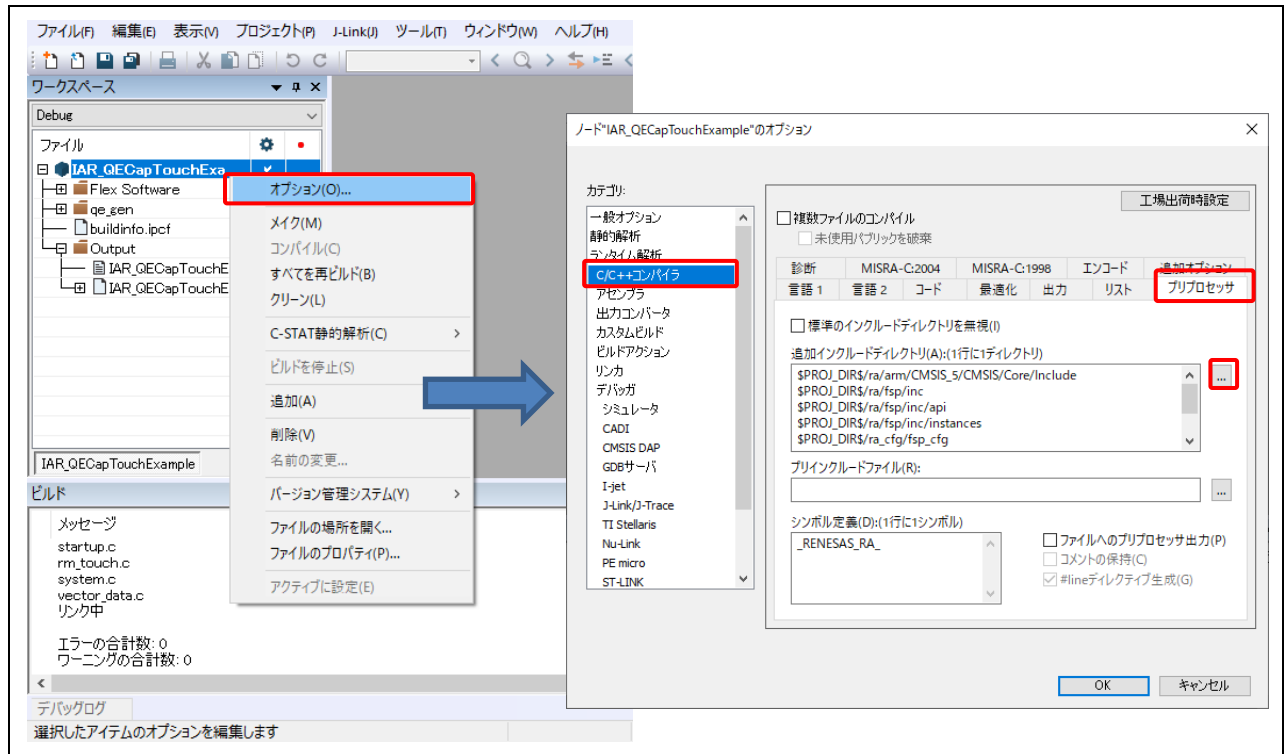


図 49 プロジェクトオプションの画面

- (5) インクルードディレクトリのリストの空白行をクリックし、qe_gen フォルダを追加します。[...] をクリックすると絶対パスを相対パスに変更できます。[OK] をクリックしてダイアログボックスを閉じます。

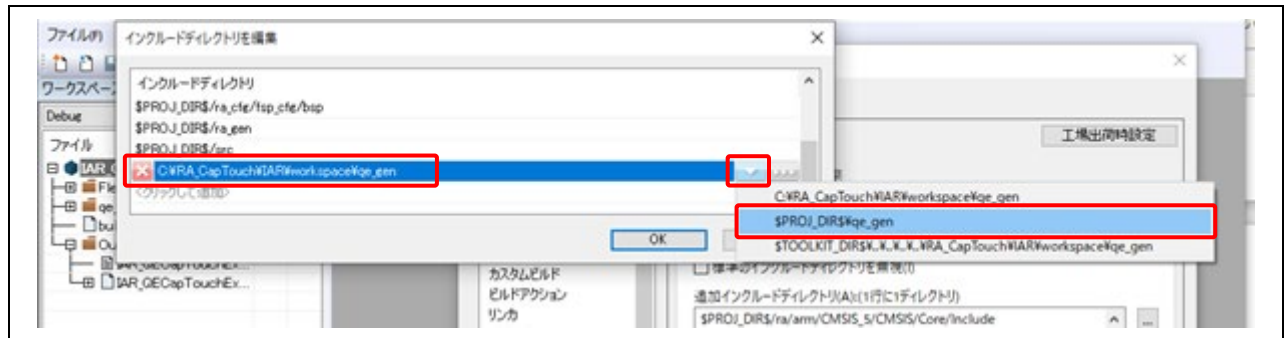


図 50 インクルードディレクトリのリストに qe_gen を追加

- (6) プロジェクト名を右クリックし、[すべてを再ビルド] を選択してビルドを実行します。ビルド終了後、エラーがないことを確認してください。

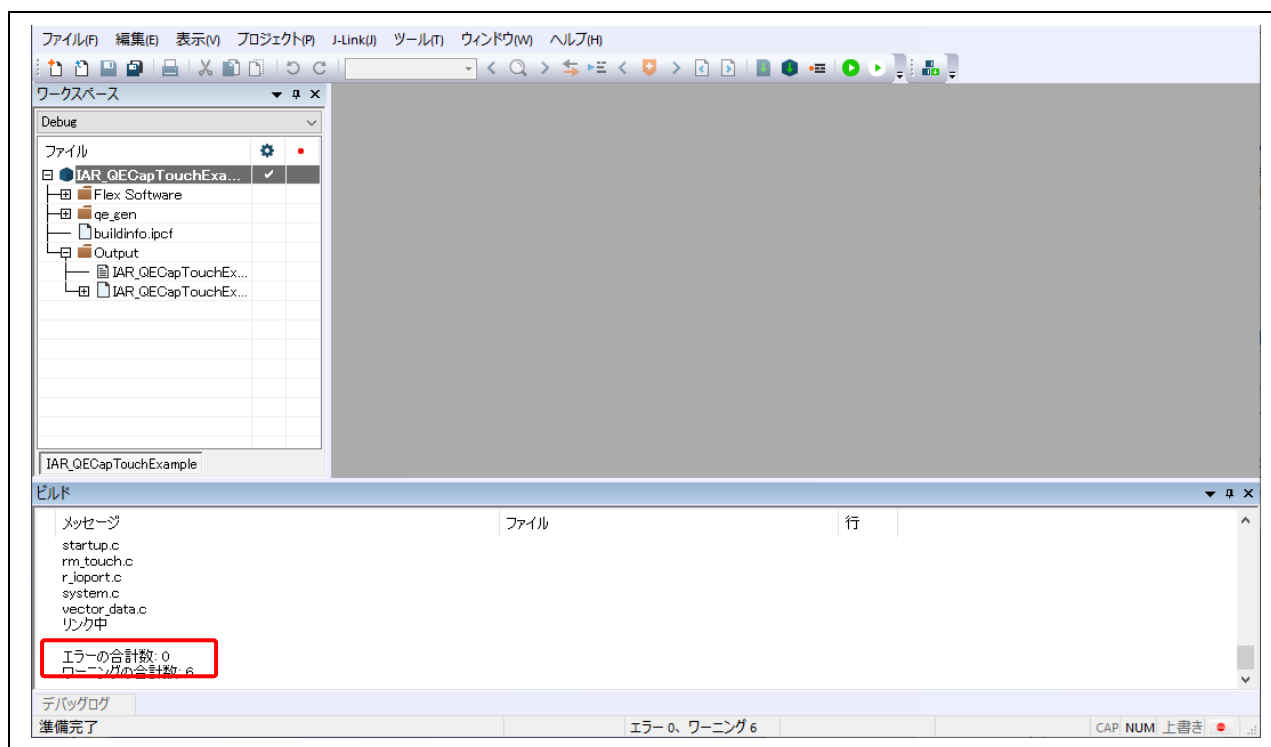


図 51 ビルド成功

7. IAR EWARM での Capacitive Touch プロジェクトの実行

(1) 電源用 USB の接続

RSSK-RA2L1 ボードの CN5 とホスト PC の USB ポートを USB ケーブルで接続します。

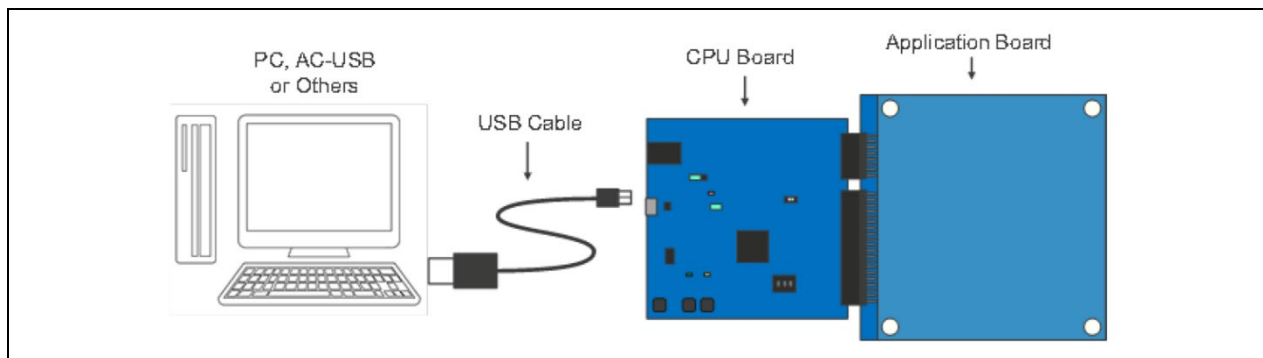


図 52 ボードの電源接続

(2) デバッガの接続

RSSK-RA2L1 ボードのデバッグポート (J1) と J-Link をデバッグケーブルで接続します。J-Link の USB ポートとホスト PC を USB ケーブルで接続します。

下図にホスト PC と RSSK-RA2L1 ボードの接続を示します。

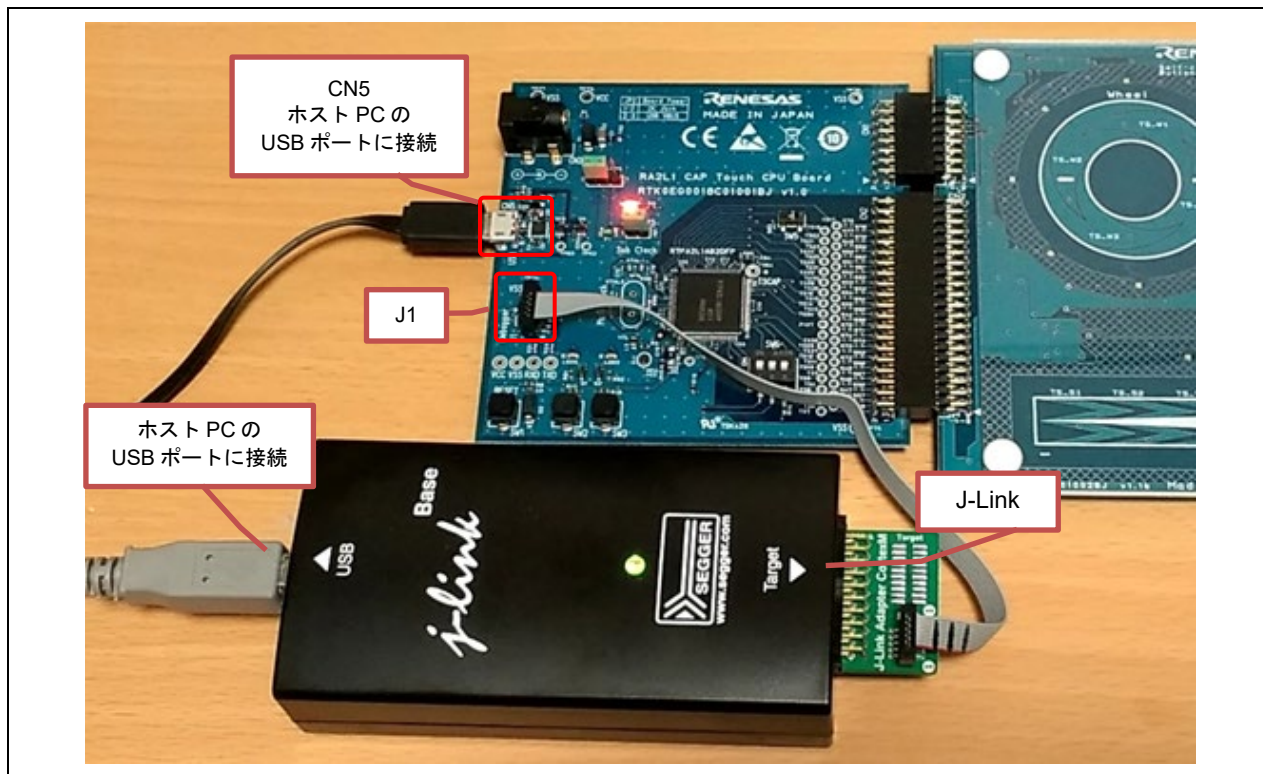


図 53 ホスト PC と RSSK-RA2L1 ボードの接続

- (3) プロジェクト名を右クリックし、[オプション...] を選択します。[オプション] ダイアログボックスで、[デバッグ] → [設定] を選択します。ドライバメニューをクリックして、J-Link/J-Trace を選択します。[OK] をクリックして設定を保存します。

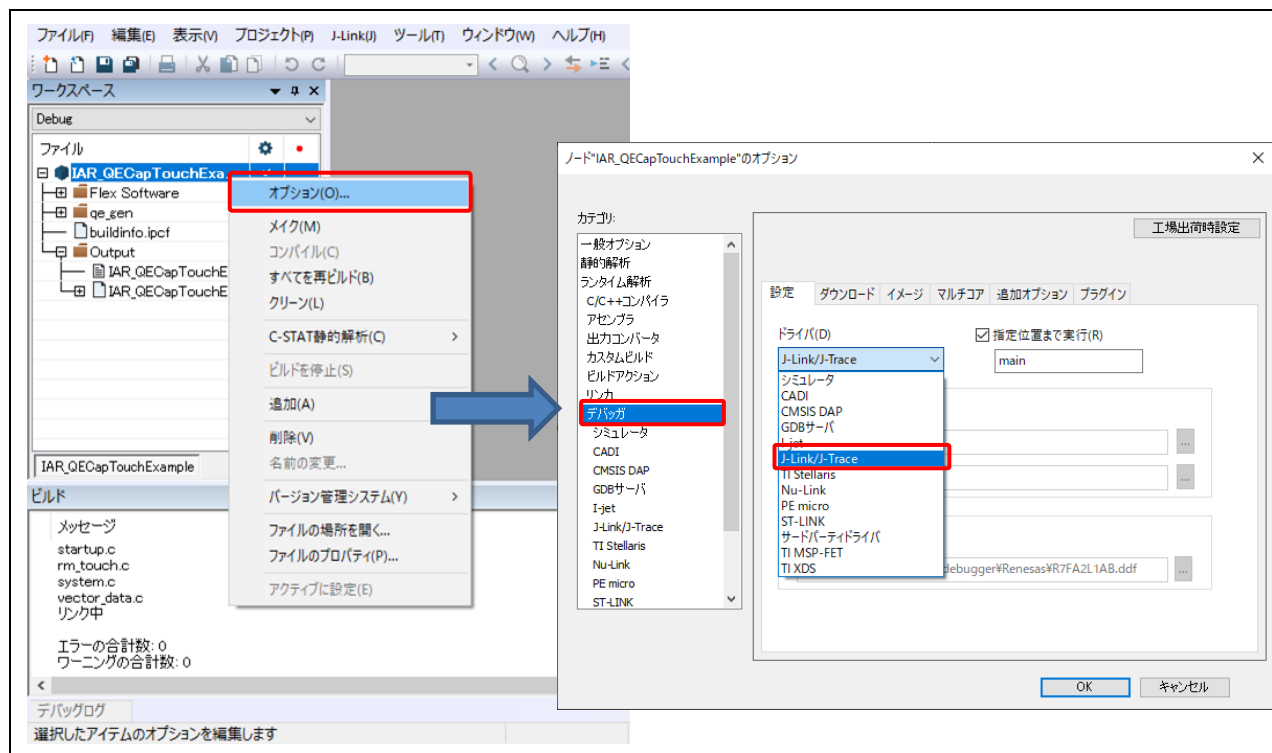


図 54 プロジェクトオプションの画面

- (4) [プロジェクト] メニューから、[ダウンロードしてデバッグ] を選択します。

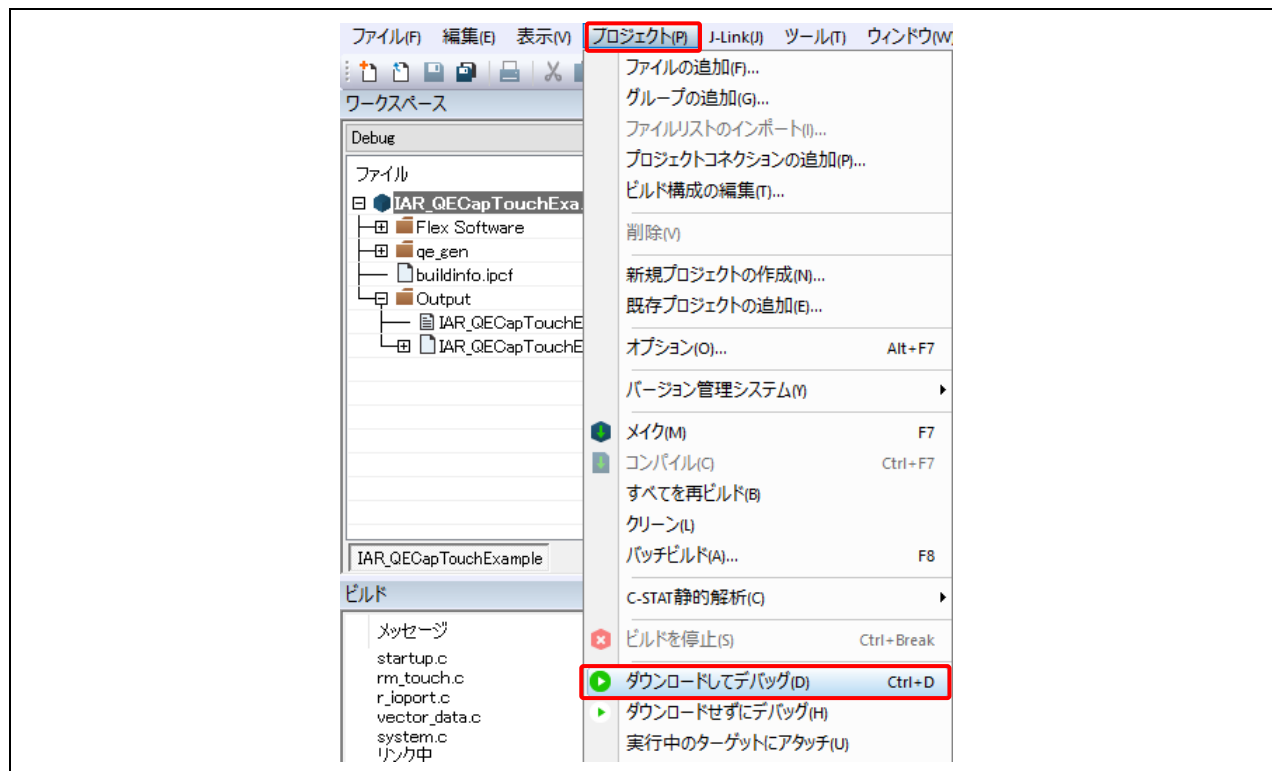


図 55 プロジェクトのダウンロードとデバッグ

(5) [逆アセンブリ] ビューが開き、デバッグが実行されます。

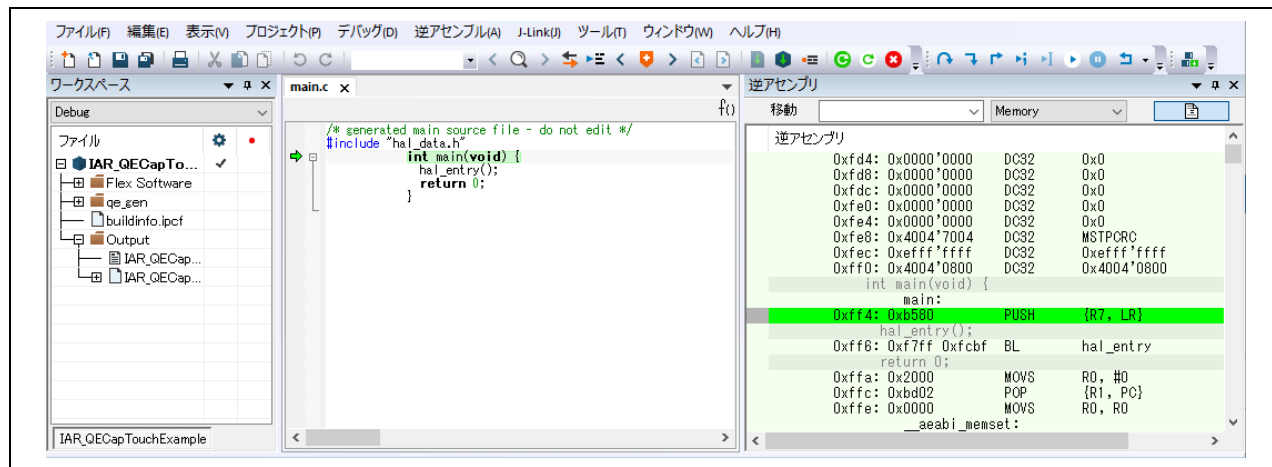


図 56 プロジェクトの実行

ホームページとサポート窓口

RA ファミリの主な機能、ダウンロードコンポーネント、関連ドキュメント、サポートについては、下記のサイトにアクセスしてください。

RA ファミリ製品情報

www.renesas.com/ra

RA ファミリのサポートフォーラム

www.renesas.com/ra/forum

RA ファミリ Flexible Software Package

www.renesas.com/FSP

ルネサスサポートサイト

www.renesas.com/support

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.10	2022.02.08	—	初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
 2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
 3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
 4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
 5. 当社製品を、全部または一部を問わず、改造、変更、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改造、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
 6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等
当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
 7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれていますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
 8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
 11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとしします。
 13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/