RX74M/RX74N グループ RX72M/RX72N グループ

RX74M/RX74N グループと RX72M/RX72N グループの相違点

要旨

本アプリケーションノートは、主に RX74M/RX74N グループ、RX72M/RX72N グループにおける周辺機能の概要、I/O レジスタ、端子機能の相違点、および移行の際の留意点を確認することを目的とした参考資料です。

本アプリケーションノートでは、特に記載のない箇所については、それぞれのマイコンの最大仕様として、RX74M グループの 320 ピンパッケージ、RX74N グループの 320 ピンパッケージ、RX72M グループの 224 ピンパッケージ、RX72N グループの 224 ピンパッケージについて記載しています。電気的特性、注意事項、設定手順等の詳細な仕様差分についてはユーザーズマニュアルをご確認ください。

対象デバイス

RX74M グループ、RX74N グループ、RX72M グループ、RX72N グループ、

目次

1. RX72M/RX72N グループと RX74M/RX74N グループの搭載機能比較 4

2. 仕様の概要比較 7
2.1 CPU 7
2.2 動作モード 9
2.3 アドレス空間 10
2.4 リセット 11
2.5 オプション設定メモリ 13
2.6 電圧検出回路/プログラマブル電圧検出回路 16
2.7 クロック発生回路 27
2.8 クロック周波数精度測定回路 38
2.9 消費電力低減機能 41
2.10 バッテリバックアップ機能 58
2.11 レジスタライトプロテクション機能 60
2.12 例外処理 63
2.13 割り込みコントローラ 65
2.14 バス 72
2.15 メモリプロテクションユニット 75
2.16 DMA コントローラ 78
2.17 EXDMA コントローラ 81
2.18 データトランスファコントローラ 84
2.19 イベントリンクコントローラ 88
2.20 I/O ポート 110
2.21 汎用 PWM タイマ 117
2.22 GPTW 用ポートアウトプットイネーブル 125
2.23 8 ビットタイマ 127
2.24 コンペアマッチタイマ 128
2.25 コンペアマッチタイマ W 129
2.26 リアルタイムクロック 130
2.27 ウォッチドッグタイマ 132
2.28 独立ウォッチドッグタイマ 133
2.29 EtherCAT スレーブコントローラ 136
2.30 USB2.0 Full-Speed ホスト/ファンクションモジュール 137
2.31 シリアルコミュニケーションインタフェース 140
2.32 I²C バスインタフェース/I3C バスインタフェース・ハイスピード I²C バスインタフェース 149
2.33 CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュール 154
2.34 シリアルペリフェラルインタフェース 160
2.35 CRC 演算器 169
2.36 シリアルサウンドインタフェース 170
2.37 SD ホスト/MMC ホストインタフェース/SD ホストインタフェース 172
2.38 パラレルデータキャプチャユニット 174
2.39 バウンダリスキャン 175
2.40 三角関数演算器 176
2.41 Δ-Σ モジュレータインタフェース 178
2.42 12 ビット D/A コンバータ 182
2.43 温度センサ 184

2.44 データ演算回路 185
2.45 RAM/SRAM・LRAM 187
2.46 フラッシュメモリ/MRAM 191
2.47 パッケージ 200

3. 端子機能の比較 201
3.1 224 ピンパッケージ 201
3.2 176 ピン LFBGA パッケージ 229
3.3 176 ピン LFQFP パッケージ 253
3.4 144 ピンパッケージ 274
3.5 100 ピンパッケージ 292

4. 移行の際の留意点 304
4.1 端子設計の留意点 304
4.1.1 リセット解除時のモード設定端子による動作モードの選択 304
4.2 機能設計の留意点 304
4.2.1 レジスタ退避バンク内 RAM の自己診断に関する注意事項 304
4.2.2 フラッシュメモリ/エクストラ MRAM のコマンド使用方法 305
4.2.3 クロック周波数設定 305
4.2.4 バッテリバックアップ機能 306
4.2.5 全モジュールクロックストップモード 306
4.2.6 バスの優先順位 306
4.2.7 端子割り当て機能 306
4.2.8 メインクロック発振停止検出機能の動作 306
4.2.9 12 ビット A/D コンバータと 16 ビット A/D コンバータのスキャン変換時間 306
4.2.10 ポート方向レジスタ(PDR)の初期化 306

5. 参考ドキュメント 307

改訂記録 309

1. RX72M/RX72N グループと RX74M/RX74N グループの搭載機能比較

RX74M/RX74N グループと RX72M/RX72N グループの搭載機能比較を以下に示します。機能の詳細については「2.仕様の概要比較」および「5.参考ドキュメント」を参照してください。

表 1.1 に RX72M/RX72M/RX74M/RX74N 搭載機能比較を示します。

表 1.1　RX72M/RX72M/RX74M/RX74N 搭載機能比較

機能名	RX72M	RX72N	RX74M	RX74N
CPU	●/▲			
動作モード	●/▲/■			
アドレス空間	●/■			
リセット	●/▲/■			
オプション設定メモリ(OFSM)	●/■			
電圧検出回路(LVDA):RX72M/RX72N、 プログラマブル電圧検出回路(PVD):RX74M/RX74N	●/▲			
クロック発生回路	●/▲/■			
クロック周波数精度測定回路(CAC)	●/■			
消費電力低減機能	●/▲/■			
バッテリバックアップ機能(VBATT):RX74M/RX74N	●			
レジスタライトプロテクション機能	●/▲/■			
例外処理	●			
割り込みコントローラ(ICUD):RX72M/RX72N、 (ICUM):RX74M/RX74N	●/▲/■			
バス	●/■			
メモリプロテクションユニット(MPU)	●/▲			
DMA コントローラ(DMACAa)	●/▲			
EXDMA コントローラ(EXDMACa):RX72M/RX72N、 (EXDMACAa):RX74M/RX74N	●/▲			
データトランスファコントローラ(DTCb):RX72M/RX72N、 (DTCA):RX74M/RX74N	▲			
イベントリンクコントローラ(ELC)	●/▲/■			
I/O ポート	●/▲/■			
ソフトウェア設定型 32 ビットプログラマブル I/O ポート(PIO)	×		○	
マルチファンクションピンコントローラ(MPC)	○		×	
マルチファンクションタイマパルスユニット(MTU3a)	○		×	
ポートアウトプットイネーブル 3(POE3a)	○		×	
汎用 PWM タイマ(GPTW)	●/▲			
高分解能 PWM 波形生成回路(HRPWMb)	×		○	
GPTW 用ポートアウトプットイネーブル (POEG):RX72M/RX72N、(POEGd):RX74M/RX74N	●/▲			
16 ビットタイマパルスユニット(TPUa)	○		×	
プログラマブルパルスジェネレータ(PPG)	○		×	
8 ビットタイマ(TMRb):RX72M/RX72N、 (TMRa):RX74M/RX74N	●/■			
コンペアマッチタイマ(CMT)	●			
コンペアマッチタイマ W(CMTW)	●			

機能名	RX72M	RX72N	RX74M	RX74N
リアルタイムクロック(RTCd):RX72M/RX72N、(RTCBb):RX74M/RX74N	●/▲/■			
ウォッチドッグタイマ(WDTA)	●			
独立ウォッチドッグタイマ(IWDTa)	●/▲			
イーサネットコントローラ(ETHERC)	○		×	
イーサネットコントローラ用 PTP コントローラ(EPTPCb)	○		×	
イーサネットコントローラ用 DMA コントローラ(EDMACa)	○		×	
PHY マネジメントインタフェース(PMGI)	○		×	
イーサネットモジュール(ESWM)	×		○	
Message Forwarding Engine (MFWD)	×		○	
Common Agent (COMA)	×		○	
Ethernet Agent (ETHA)	×		○	
Ethernet MAC (RMAC)	×		○	
Gateway CPU Agent (GWCA)	×		○	
Generic PTP Timer (GPTP)	×		○	
EtherCAT スレーブコントローラ(ESC)	●	×	●	×
USB2.0 Full-Speed ホスト/ファンクションモジュール(USBb):RX72M/RX72N、(USBf):RX74M/RX74N	▲/■			
USB2.0 High-Speed ホスト/ファンクションモジュール(USBHS)	×		○	
シリアルコミュニケーションインターフェース(SCIj, SCIi, SCIh):RX72M/RX72N、(RSCI):RX74M/RX74N	●/▲/■			
I²C バスインタフェース(RIICa):RX72M/RX72N、I3C バスインタフェース(RI3C)/ハイスピード I²C バスインタフェース: RX74M/RX74N	●/▲/■			
CAN モジュール(CAN):RX72M/RX72N、CAN FD モジュール/ゲートウェイ機能付き CAN FD モジュール(CANFD, CANFDG):RX74M/RX74N	●/▲/■			
シリアルペリフェラルインタフェース(RSPIc):RX72M/RX72N、(RSPIA):RX74M/RX74N	●/▲/■			
クワッドシリアルペリフェラルインタフェース(QSPI)	○		×	
拡張シリアルペリフェラルインタフェース(XSPI)	×		○	
オンザフライ復号回路(DOTF)	×		○	
CRC 演算器(CRCA)	●			
シリアルサウンドインタフェース(SSIE)	●/▲			
SD ホストインタフェース(SDHI):RX72M/RX72N、SD ホスト/MMC ホストインタフェース(SDHIc):RX74M/RX74N	●/▲			
マルチメディアカードインタフェース(MMCIF)	○		×	
パラレルデータキャプチャユニット(PDC)	▲			
グラフィック LCD コントローラ(GLCDC)	○		×	
2D 描画エンジン(DRW2D)	○		×	
バウンダリスキャン	▲			
三角関数演算器(TFUv1):RX72M/RX72N、(TFUv2):RX74M/RX74N	●/▲			
Trusted Secure IP(TSIP)	○		×	
セキュリティ機能	×		○	

機能名	RX72M	RX72N	RX74M	RX74N
Renesas Secure IP (RSIP-E50D)	×		○	
パルス密度変調インタフェース(PDMIF)	×		○	
ΔΣモジュレータインタフェース(DSMIF):RX72M/RX72N、(DSMIFA):RX74M/RX74N	●/▲	×	●/▲	×
位相計数インタフェース(PCIF)	×		○	
12 ビット A/D コンバータ(S12ADFa)	○		×	
16 ビット A/D コンバータ(ADC16H)	×		○	
12 ビット D/A コンバータ(R12DAa):RX72M/RX72N、(R12DAB):RX74M/RX74N	●/▲/■			
温度センサ(TEMPS)	▲			
データ演算回路(DOC):RX72M/RX72N、(DOCA):RX74M/RX74N	●/▲/■			
RAM:RX72M/RX72N、SRAM・LRAM:RX74M/RX74N	●/▲/■			
スタンバイ RAM	○		×	
フラッシュメモリ(FLASH):RX72M/RX72N、MRAM(MRAM):RX74M/RX74N	●/▲/■			
内部電圧レギュレータ—	×		○	
パッケージ	●/▲/■			

○:機能搭載、×:機能未搭載、●:機能追加による差分あり、▲:機能変更による差分あり

■:機能削除による差分あり

2. 仕様の概要比較

以下に概要の比較、レジスタの比較を示します。

概要の比較では、いずれかのグループにしか存在しない、または両方のグループに存在するが相違点がある項目は赤字にしています。

レジスタの比較では、両方のグループに存在するが相違点がある項目は赤字に、いずれかのグループにしか存在しない項目は**黒字**でレジスタ名のみ記載しています。レジスタ仕様に相違点がない項目は記載していません。

2.1 CPU

表 2.1 に CPU の概要比較を、表 2.2 に CPU のレジスタ比較を示します。

表 2.1　CPU の概要比較

項目	RX72M/RX72N	RX74M/RX74N
中央演算処理装置	● 最大動作周波数：240MHz ● 32 ビット RX CPU (RXv3) ● 最小命令実行時間：1 命令 1 クロック ● アドレス空間： 4G バイト・リニアアドレス ● レジスタ － 汎用レジスタ： 32 ビット×16 本 － 制御レジスタ： 32 ビット×10 本 － アキュムレータ： 72 ビット×2 本 ● 113 命令 標準搭載命令：111 命令 基本命令：77 命令 浮動小数点演算命令：11 命令 DSP 機能命令：23 命令 レジスター括退避機能命令：2 命令 ● アドレッシングモード：11 種類 ● データ配置 － 命令：リトルエンディアン － データ：リトルエンディアン/ ビッグエンディアンを選択可能 ● 32 ビット乗算器： 32 ビット×32 ビット→64 ビット ● 除算器： 32 ビット÷32 ビット→32 ビット ● バレルシフタ：32 ビット ● 命令キャッシュ：8K バイト、 ● データキャッシュ：16 バイト	● 最大動作周波数：600MHz ● 32 ビット RX CPU (RXv3e) ● 最小命令実行時間：1 命令 1 クロック ● アドレス空間： 4G バイト・リニアアドレス ● Protect Zone：3 ワールド (Non-secure, Secure, Root) ● レジスタ － 汎用レジスタ： 32 ビット×16 本 － 制御レジスタ： 32 ビット×15 本 － アキュムレータ： 72 ビット×2 本 ● 117 命令 標準搭載命令：111 命令 基本命令：77 命令 単精度浮動小数点演算命令：11 命令 DSP 機能命令：23 命令 レジスター括退避機能命令：2 命令 Protect Zone 命令：4 命令 ● アドレッシングモード：11 種類 ● データ配置 － 命令：リトルエンディアン － データ：リトルエンディアン/ ビッグエンディアンを選択可能 ● 32 ビット乗算器： 32 ビット×32 ビット→64 ビット ● 除算器： 32 ビット÷32 ビット→32 ビット ● バレルシフタ：32 ビット ● 命令キャッシュ：32K バイト、 ● データキャッシュ：32K バイト ● 分岐命令処理アクセラレータ：272 バイト ● ローカル SRAM(LRAM):128K バイト×2

項目	RX72M/RX72N	RX74M/RX74N
FPU	• 単精度浮動小数点数(32 ビット) • IEEE754 に準拠したデータタイプ、および例外	• 単精度浮動小数点数(32 ビット) • IEEE754 に準拠したデータタイプ、および例外
倍精度浮動小数点コプロセッサ	• 倍精度浮動小数点レジスタセット 倍精度浮動小数点データレジスタ：64 ビット×16 本 倍精度浮動小数点制御レジスタ：32 ビット×4 本 • 倍精度浮動小数点処理命令：21 種類 • 倍精度浮動小数点例外の割り込みコントローラへの通知機能	• 倍精度浮動小数点レジスタセット 倍精度浮動小数点データレジスタ：64 ビット×16 本 倍精度浮動小数点制御レジスタ：32 ビット×4 本 • 倍精度浮動小数点処理命令：21 種類 • 倍精度浮動小数点例外の割り込みコントローラへの通知機能
レジスター括退避機能	• CPU レジスタの退避・復帰を一括して高速に行う • 16 個のレジスタ退避バンクを搭載	• CPU レジスタの退避・復帰を一括して高速に行う • Root ワールド/Secure ワールド/Non-secure ワールドそれぞれに 16 個のレジスタ退避バンクを搭載

表 2.2　CPU のレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
PSW	IPL[3:0] (RX72M/RX72N) IPL[4:0] (RX74M/RX74N)	プロセッサ割り込み優先レベル b27　b24 0 0 0 0：優先レベル 0 (最低) 〜 1 1 1 1：優先レベル 15 (最高)	プロセッサ割り込み優先レベル b28　b24 0 0 0 0 0：優先レベル 0 (最低) 〜 0 1 1 1 1：優先レベル 15 (Non-secure 最高) 1 0 0 0 0：優先レベル 16 1 0 0 0 1：優先レベル 17 1 0 0 1 0：優先レベル 18 1 0 0 1 1：優先レベル 19 1 0 1 0 0：優先レベル 20 1 0 1 0 1：優先レベル 21 1 0 1 1 0：優先レベル 22 1 0 1 1 1：優先レベル 23 1 1 0 0 0：優先レベル 24 1 1 0 0 1：優先レベル 25 1 1 0 1 0：優先レベル 26 1 1 0 1 1：優先レベル 27 1 1 1 0 0：優先レベル 28 1 1 1 0 1：優先レベル 29 1 1 1 1 0：優先レベル 30 1 1 1 1 1：優先レベル 31 (最高)
IVC	—	—	割り込みベクタ制御レジスタ
WID	—	—	ワールド ID レジスタ
TRCTB	—	—	ルートコールベクタテーブルレジスタ
WINTB	—	—	ワールド遷移割り込みベクタテーブルレジスタ
WPRI	—	—	ワールド共通プロセッサ割り込み優先レベルレジスタ

2.2　動作モード

表 2.3 に動作モードの概要比較を、表 2.4 に動作モードのレジスタ比較を示します。

表 2.3　動作モードの概要比較

項目	RX72M/RX72N	RX74M/RX74N
モード設定端子による動作モード	シングルチップモード	シングルチップモード
	—	ブートモード(注 1) (JTAG/SWD インタフェース)
	ブートモード (SCI インタフェース)	ブートモード (SCI インタフェース)
	ブートモード (USB インタフェース)	ブートモード (USB インタフェース)
	ブートモード (FINE インタフェース)	ブートモード (FINE インタフェース)
レジスタによる動作モード	シングルチップモード	シングルチップモード
	内蔵 ROM 無効拡張モード	—
	内蔵 ROM 有効拡張モード	—
エンディアンの選択	MDE レジスタ	MDE レジスタ

注 1.　RES#端子リセット中に JTAG インタフェースおよび SWD インタフェースからの要求を入力するとブートモード(JTAG/SWD インタフェース)で起動します。

表 2.4　動作モードのレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
MDMONR	—	モードモニタレジスタ	—
SYSCR0	ROME	内蔵 ROM 有効ビット 0：内蔵 ROM 無効 1：内蔵 ROM 有効	内蔵コード MRAM 有効ビット 0：内蔵コード MRAM 無効 1：内蔵コード MRAM 有効
	EXBE	外部バス有効ビット	—
MDSAR	—	—	動作モードセキュリティ属性レジスタ

2.3　アドレス空間

図 2.1 にシングルチップモードのメモリマップ比較を示します。

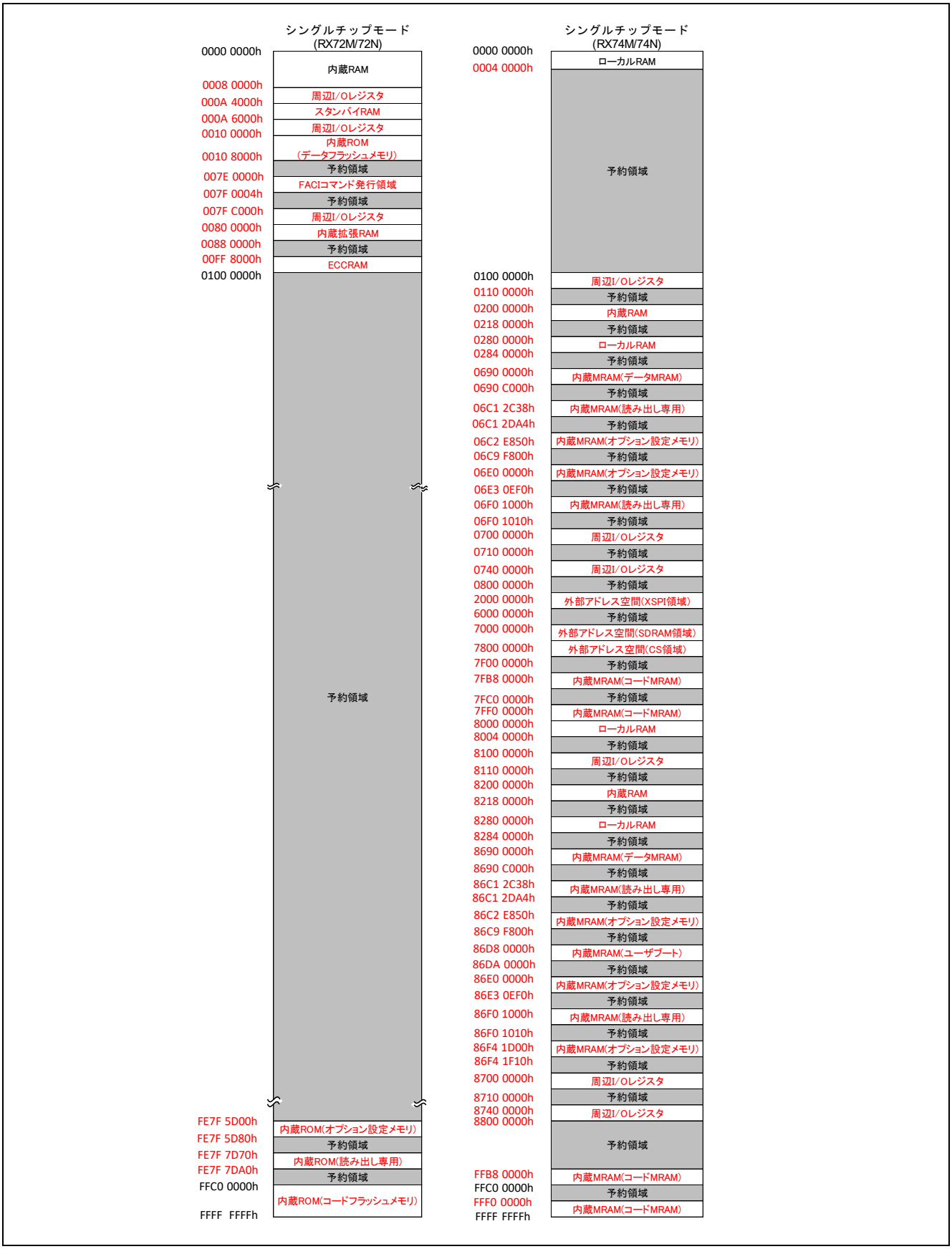


図 2.1　シングルチップモードのメモリマップ比較

2.4　リセット

表 2.5 にリセットの概要比較を、表 2.6 にリセットのレジスタ比較を示します。

表 2.5　リセットの概要比較

項目	RX72N/RX72M	RX74N/RX74M
RES#端子リセット	RES#端子の入力電圧が Low	RES#端子の入力電圧が Low
パワーオンリセット	VCC の上昇（監視電圧：VPOR）	VCC の上昇(監視電圧：VPOR)
電圧監視 0 リセット	VCC の下降（監視電圧：Vdet0）	VCC の下降(監視電圧：Vdet0)
電圧監視 1 リセット	VCC の下降（監視電圧：Vdet1）	VCC の下降(監視電圧：Vdet1) VCC の上昇(監視電圧：Vdet1)
電圧監視 2 リセット	VCC の下降（監視電圧：Vdet2）	VCC の下降(監視電圧：Vdet2) VCC の上昇(監視電圧：Vdet2)
電圧監視 4 リセット	—	VCC の下降(監視電圧：Vdet4) VCC の上昇(監視電圧：Vdet4)
電圧監視 5 リセット	—	VCC の下降(監視電圧：Vdet5) VCC の上昇(監視電圧：Vdet5)
コア電圧監視リセット	—	VDD の下降(監視電圧：Vdet VDDL) VDD の上昇(監視電圧：Vdet VDDH)
温度監視リセット	—	規定外の温度を検出
バスエラーリセット	—	バスエラー
共通メモリエラーリセット	—	RAM の ECC エラー
ローカルメモリエラーリセット	—	CPU キャッシュまたはローカル RAM の ECC エラー
ディープソフトウェアスタンバイリセット	割り込みによるディープソフトウェアスタンバイモードの解除	割り込みによるディープソフトウェアスタンバイモードの解除
独立ウォッチドッグタイマリセット	独立ウォッチドッグタイマのアンダフローまたはリフレッシュエラー	独立ウォッチドッグタイマのアンダフローまたはリフレッシュエラー
ウォッチドッグタイマリセット	ウォッチドッグタイマのアンダフローまたはリフレッシュエラー	ウォッチドッグタイマのアンダフローまたはリフレッシュエラー
ソフトウェアリセット	レジスタ設定	レジスタ設定

表 2.6　リセットのレジスタ比較

レジスタ	ビット	RX72N/72M	RX74N/74M
RSTSR0	PVD4RF	—	電圧監視 4 リセット検出フラグ
	PVD5RF	—	電圧監視 5 リセット検出フラグ
	DPSRSTF	ディープソフトウェアスタンバイリセットフラグ 0: 割込みによるディープソフトウェアスタンバイモード解除要求の発生なし 1: 割込みによるディープソフトウェアスタンバイモード解除要求の発生あり	ディープソフトウェアスタンバイリセット検出フラグ 0: 割込み／リセットによるディープソフトウェアスタンバイモード解除要求の発生なし 1: 割込み／リセットによるディープソフトウェアスタンバイモード解除要求の発生あり
RSTSR1	CWSF	コールドスタート/ウォームスタート判別フラグ	—
	IWDTRF	—	独立ウォッチドッグタイマリセット検出フラグ
	WDT0RF	—	ウォッチドッグタイマリセット検出フラグ

レジスタ	ビット	RX72N/72M	RX74N/74M
RSTSR1	SWRF	—	ソフトウェアリセット検出フラグ
	LM0RF	—	ローカルメモリエラーリセット検出フラグ
	BUSRF	—	バスエラーリセット検出フラグ
	CMRF	—	共通メモリエラーリセット検出フラグ
RSTSR2	IWDTRF	独立ウォッチドッグタイマリセット検出フラグ	—
	WDTRF	ウォッチドッグタイマリセット検出フラグ	—
	SWRF	ソフトウェアリセット検出フラグ	—
	CWSF	—	コールドスタート/ウォームスタート判別フラグ
RSTSR3	—	—	リセットステータスレジスタ 3
SYRSTMSK0	—	—	システムリセットマスクコントロールレジスタ 0
SYRSTMSK2	—	—	システムリセットマスクコントロールレジスタ 2
TEMPRCR	—	—	温度監視リセットコントロールレジスタ
TEMPRLR	—	—	温度監視リセットロックレジスタ
ROUTSR0	—	—	リセット出力ステータスレジスタ 0
ROUTSR1	—	—	リセット出力ステータスレジスタ 1
ROUTSR2	—	—	リセット出力ステータスレジスタ 2
RSTSAR	—	—	リセットセキュリティ属性レジスタ

2.5　オプション設定メモリ

表 2.7 にオプション設定メモリのレジスタ比較を示します。

表 2.7　オプション設定メモリのレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
SPCC	—	シリアルプログラマコマンド制御レジスタ	—
OSIS	—	OCD/シリアルプログラマ ID 設定レジスタ	—
SOTPMS_S	—	—	Secure Switchable OTP メモリタイプ設定レジスタ
SOTPMS_NS	—	—	Non-secure Switchable OTP メモリタイプ設定レジスタ
OFS0	IWDTTOPS[1:0]	IWDT タイムアウト期間選択ビット b3　b2 0　0：1024 サイクル(03FFh) 0　1：4096 サイクル(0FFFh) 1　0：8192 サイクル(1FFFh) 1　1：16384 サイクル(3FFFh)	IWDT タイムアウト期間選択ビット b3　b2 0　0：128 サイクル(007Fh) 0　1：512 サイクル(01FFh) 1　0：1024 サイクル(03FFh) 1　1：2048 サイクル(07FFh)
	IWDTSLCSTP [RX72M/RX72N] IWDTSTPCTL [RX74M/RX74N]	IWDT スリープモードカウント停止制御ビット 0：カウント停止無効 1：スリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード、および全モジュールクロックストップモード移行時のカウント停止有効	IWDT スリープモードカウント停止制御ビット 0：CPU スリープモード、CPU ディープスリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード 1 中もカウント継続 1：CPU スリープモード、CPU ディープスリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード 1 遷移時にカウント停止
	WDTSTRT [RX72M/RX72N] WDT0STRT [RX74M/RX74N]	WDT スタートモード選択ビット	WDT スタートモード選択ビット
	WDTTOPS[1:0] [RX72M/RX72N] WDT0TOPS[1:0] [RX74M/RX74N]	WDT タイムアウト期間選択ビット	WDT タイムアウト期間選択ビット
	WDTCKS[3:0] [RX72M/RX72N] WDT0CKS[3:0] [RX74M/RX74N]	WDT クロック分周比選択ビット	WDT クロック分周比選択ビット
	WDTRPES[1:0] [RX72M/RX72N] WDT0RPES[1:0] [RX74M/RX74N]	WDT ウィンドウ終了位置選択ビット	WDT ウィンドウ終了位置選択ビット

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
OFS0	WDTRPSS[1:0] [RX72M/RX72N] WDT0RPSS[1:0] [RX74M/RX74N]	WDT ウィンドウ開始位置選択ビット	WDT ウィンドウ開始位置選択ビット
	WDTRSTIRQS [RX72M/RX72N] WDT0RSTIRQS [RX74M/RX74N]	WDT リセット割り込み要求選択ビット	WDT リセット割り込み要求選択ビット
OFS1	—	オプション機能選択レジスタ 1	—
OFS2	—	—	オプション機能選択レジスタ 2
MDE	BANKMD	バンクモード選択ビット	—
TMEF	—	TM イネーブルフラグレジスタ	—
TMINF	—	TM 識別データレジスタ	—
BANKSEL	—	バンク選択レジスタ	—
FAW	—	フラッシュアクセスウィンドウ設定レジスタ	—
ROMCODE	—	ROM コードプロテクトレジスタ	—
DUALSEL	—	—	バンクモード選択レジスタ
BANKSEL_S	—	—	Secure アプリケーション用バンク選択レジスタ
BANKSEL_NS	—	—	Non-secure アプリケーション用バンク選択レジスタ
BANKSEL_SEL	—	—	BANKSEL 属性選択レジスタ
BLSEL_S	—	—	Secure アプリケーション用ブロック選択レジスタ
BLSEL_NS	—	—	Non-secure アプリケーション用ブロック選択レジスタ
BLSEL_SEL	—	—	BLSEL 属性選択レジスタ
BLKSWPn_S	—	—	Secure アプリケーション用ブロックスワップ設定レジスタ n
BLKSWPn_NS	—	—	Non-secure アプリケーション用ブロックスワップ設定レジスタ n
SAS	—	—	スタートアップ領域設定レジスタ
SAS2	—	—	スタートアップ領域設定レジスタ 2
OFS1_S	—	—	Secure アプリケーション用オプション機能選択レジスタ 1
OFS1_NS	—	—	Non-secure アプリケーション用オプション機能選択レジスタ 1
OFS1_SEL	—	—	OFS1 属性選択レジスタ
MRAMSABR	—	—	MRAM セキュリティ属性境界レジスタ
BPSn_S	—	—	Secure アプリケーション用ブロックプロテクトレジスタ n
BPSn_NS	—	—	Non-secure アプリケーション用ブロックプロテクトレジスタ n
BPSD0_S	—	—	Secure アプリケーション用データ MRAM ブロックプロテクトレジスタ n
BPSD0_NS	—	—	Non-secure アプリケーション用データ MRAM ブロックプロテクトレジスタ n
PBPSm_S	—	—	Secure アプリケーション用恒久ブロックプロテクトレジスタ m

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
PBPSm_NS	—	—	Non-secure アプリケーション用恒久ブロックプロテクトレジスタ m
PBPSD0_S	—	—	Secure アプリケーション用データ MRAM 恒久ブロックプロテクトレジスタ m
PBPSD0_NS	—	—	Non-secure アプリケーション用データ MRAM 恒久ブロックプロテクトレジスタ m
MOFSPSn_S	—	—	Secure MRAM オプション設定メモリプロテクトレジスタ n
MOFSPS0_NS	—	—	Non-secureMRAM オプション設定メモリプロテクトレジスタ 0
SOFSPSn_S	—	—	Secure Switchable OTP オプション設定メモリプロテクトレジスタ n
SOFSPS0_NS	—	—	Non-secure Switchable OTP オプション設定メモリプロテクトレジスタ 0
FSBLCTRL0	—	—	FSBL 制御レジスタ 0
FSBLCTRL1	—	—	FSBL 制御レジスタ 1
FSBLCTRL2	—	—	FSBL 制御レジスタ 2
SACC0n	—	—	コード証明書 0 開始アドレスレジスタ n
SACC1n	—	—	コード証明書 1 開始アドレスレジスタ n
SAMR	—	—	測定レポート開始アドレスレジスタ
REVOKE	—	—	OEM_ROOT_PK 無効化レジスタ
HOEMRTPKn	—	—	OEM_ROOT_PKn ハッシュレジスタ [i]
ZHUK	—	—	HUK ゼロ化条件設定レジスタ
ARCCS	—	—	アンチロールバックカウンタ設定レジスタ
ARCS[i]	—	—	Secure アプリケーション用アンチロールバックカウンタ [i]
ARCNSn[i]	—	—	Non-secure アプリケーション用アンチロールバックカウンタ n[i]
ARCNS[i]	—	—	Non-secure アプリケーション用アンチロールバックカウンタ [i]
ARCOEMBL[i]	—	—	OEM ブートローダ用アンチロールバックカウンタレジスタ [i]
UMRECR	—	—	ユーザエクストラ MRAM 領域設定レジスタ

2.6　電圧検出回路/プログラマブル電圧検出回路

表 2.8 に電圧検出回路/プログラマブル電圧検出回路の概要比較を、表 2.9 に電圧検出回路/プログラマブル電圧検出回路レジスタ比較を示します。

また、表 2.10 に Vdet1 のモニタの設定手順比較を、表 2.11 に Vdet2 のモニタの設定手順比較を、表 2.12～表 2.15 に電圧監視 1/2 割り込み、電圧監視 1/2 リセット関連ビットの設定手順比較を示します。

表 2.8　電圧検出回路/プログラマブル電圧検出回路の概要比較

項目		RX72M/RX72N(LVDA)			RX74M/RX74N(PVD)		
		電圧監視 0	電圧監視 1,2	—	プログラマブル電圧監視 0	プログラマブル電圧監視 m(m = 1,2)	プログラマブル電圧監視 n(n = 4,5)
VCC 監視	監視する電圧	Vdet0	Vdet1,Vdet2	—	Vdet0	Vdet1,Vdet2	Vdet4,Vdet5
	検出対象	下降して Vdet0 を通過した場合	上昇または下降して Vdet1/Vdet2 を通過した場合	—	Vdet0 > VCC	電圧が Vdetm を超えて上昇または下降	電圧が Vdetn を超えて上昇または下降
	検出電圧	OFS1,VDSEL[1:0]ビットで 3 レベルから選択可能	LVDLVLR.LVD1LVL[3:0], LVD2LVL[3:0], ビットで 3 レベルから選択可能	—	OFS1.VDSEL[1:0]ビットで異なる 7 レベルから選択可能	PVDmCMPCR.PVDLVL[4:0] ビットで異なる 12 レベルから Vdetm を選択可能	PVDnCMPCR.PVDLVL[4:0]ビットで異なる 12 レベルから Vdetn を選択可能
	モニタフラグ	なし	LVDnSR.LVDnMON フラグ：Vdetn より高いか低いかをモニタ	—	なし	PVDmSR.MON フラグ：電圧が Vdetm より高いか低いかを監視	なし
			LVDnSR.LVDnDET フラグ：Vdetn 通過検出	—		PVDmSR.DET フラグ：Vdetm 通過検出	
電圧検出時の処理	リセット	電圧監視 0 リセット	電圧監視 1/2 リセット	—	電圧監視 0 リセット	電圧監視 m リセット	電圧監視 n リセット
		Vdet0 > VCC でリセット：VCC > Vdet0 の一定時間後に CPU 動作再開	Vdet1/Vdet2 > VCC でリセット：VCC > Vdet1/Vdet2 の一定時間後に CPU 動作再開、または Vdet1/Vdet2 >VCC の一定時間後に CPU 動作再開を選択可能	—	Vdet0 > VCC でリセット：VCC > Vdet0 の指定時間後に CPU 動作再開	リセット条件を選択可能：Vdetm > VCC(LVD)または Vdetm < VCC (HVD)のときにリセット CPU 動作再開タイミングを選択可能：LVD または HVD で指定時間経過後	リセット条件を選択可能：Vdetn > VCC(LVD)または Vdetn < VCC(HVD)のときにリセット
	割り込み	なし	電圧監視 1/2 割り込み	—	なし	電圧監視 m 割り込み	なし
			ノンマスカブル割り込みまたはマスカブル割り込みを選択可能	—		ノンマスカブル割り込み、またはマスカブル割り込みを選択可能	

項目		RX72M/RX72N(LVDA)			RX74M/RX74N(PVD)		
		電圧監視 0	電圧監視 1,2	—	プログラマブル電圧監視 0	プログラマブル電圧監視 m(m = 1,2)	プログラマブル電圧監視 n(n = 4,5)
電圧検出時の処理	割り込み	なし	Vdet1/Vdet2 > VCC、VCC > Vdet1/Vdet2 の両方、またはどちらかで割り込み要求	—	なし	LVD と HVD のいずれかまたは両方に応じて、割り込み要求を発行	なし
デジタルフィルタ	有効/無効切り替え	デジタルフィルタ機能なし	あり	—	デジタルフィルタ機能なし	あり	あり
	サンプリング時間	—	LOCO の n 分周 ×2 (n：2,4,8,16)	—	—	1/s LOCO 周波数 x 2 (s：2, 4, 8, 16)	1/s LOCO 周波数 x 2 (n：2,4,8,16)
イベントリンク機能		なし	あり Vdet 通過検出イベント出力	—	なし	Vdetm 通過検出時にイベント信号を出力	なし
レジスタロック機能		—	—	—	なし	なし	PVDLR レジスタ

表 2.9　電圧検出回路/プログラマブル電圧検出回路レジスタ比較

レジスタ	ビット	RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
LVD1CR1	—	電圧監視 1 回路制御レジスタ 1	—
LVD1SR	—	電圧監視 1 回路ステータスレジスタ	—
LVD2CR1	—	電圧監視 2 回路制御レジスタ 1	—
LVD2SR	—	電圧監視 2 回路ステータスレジスタ	—
LVCMPCR	—	電圧監視回路制御レジスタ	—
LVDLVLR	—	電圧検出レベル選択レジスタ	—
LVD1CR0	—	電圧監視 1 回路制御レジスタ 0	—
LVD2CR0	—	電圧監視 2 回路制御レジスタ 0	—
PVDSAR	—	—	プログラマブル電圧検出セキュリティ属性レジスタ
PVDmCMPCR	—	—	電圧監視 m コンパレータ制御レジスタ
PVDnCMPCR	—	—	電圧監視 n コンパレータ制御レジスタ
PVDmCR0	—	—	電圧監視 m 回路制御レジスタ 0
PVDnCR0	—	—	電圧監視 n 回路制御レジスタ 0
PVDmCR1	—	—	電圧監視 m 回路制御レジスタ
PVDmSR	—	—	電圧監視 m 回路ステータスレジスタ
PVDmFCR	—	—	電圧監視 m 機能制御レジスタ
PVDnFCR	—	—	電圧監視 n 機能制御レジスタ
PVDLR	—	—	電圧監視ロックレジスタ

表 2.10　Vdet1 のモニタの設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
Vdet1 のモニタの設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする
	2	LVDLVLR.LVD1LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	LVCMPCR.LVD1E = 1 (電圧検出 1 回路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	4	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	5	LVD1CR0.LVD1FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	6	LVD1CR0.LVD1DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	7	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する(s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)
	8	LVD1CR0.LVD1CMPE = 1(電圧監視 1 回路比較結果出力許可)にする。	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

表 2.11　Vdet2 のモニタの設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
Vdet2 のモニタの設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする
	2	LVDLVLR.LVD2LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	LVCMPCR.LVD2E = 1 (電圧検出 2 回路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	4	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	5	LVD2CR0.LVD2FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	6	LVD2CR0.LVD2DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	7	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する(s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)
	8	LVD2CR0.LVD2CMPE = 1(電圧監視 2 回路比較結果出力許可)にする。	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

表 2.12　電圧監視 1 割り込み、電圧監視 1 リセット関連ビットの動作設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 1 割り込み関連ビットの動作設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする (PVDmCMPCR.PVDLVL[4:0]ビットおよび PVDmFCR.RHSEL ビットに書き込む前に、電圧検出 m 回路を無効にする)
	2	LVDLVLR.LVD1LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	LVCMPCR.LVD1E = 1 (電圧検出 1 回路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	4	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	5	LVD1CR0.LVD1FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	6	LVD1CR0.LVD1DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	7	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する (s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)(注 1)
	8	LVD1CR0.LVD1RI = 0 (電圧監視 1 割り込み)にする	PVDmCR0.RI = 0(電圧監視 m 割り込み)にする
	9	LVD1CR1.LVD1IDTSEL[1:0]ビットで割り込み要求のタイミングを選択する LVD1CR1.LVD1IRQSEL ビットで割り込みの種類を選択する	PVDmCR1.IDTSEL[1:0]ビットで割り込み要求のタイミングを選択する PVDmCR1.IRQSEL ビットで割り込みの種類を選択する
	10	LVD1SR.LVD1DET = 0 にする	PVDmSR.DET = 0 にする
	11	LVD1CR0.LVD1RIE = 1 (電圧監視 1 割り込み/リセット許可)にする	PVDmCR0.RIE = 1(電圧監視 m の割り込み/リセット許可)にする
	12	LVD1CR0.LVD1CMPE = 1 (電圧監視 1 回路比較結果出力許可)にする	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

注 1. 手順 8～11 は、手順 7 の待機時間中に実行できます。

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 1 リセット関連ビットの動作設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする (PVDmCMPCR.PVDLVL[4:0]ビットおよび PVDmFCR.RHSEL ビットに書き込む前に、電圧検出 m 回路を無効にする)
	2	LVDLVLR.LVD1LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	—	PVDmFCR.RHSEL ビットでリセット条件の種類を選択する
	4	LVCMPCR.LVD1E = 1 (電圧検出 1 回路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	5	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	6	LVD1CR0.LVD1FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	7	LVD1CR0.LVD1DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	8	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する (s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)(注 1)
	9	LVD1CR0.LVD1RI = 1 (電圧監視 1 リセット)にする LVD1CR0.LVD1RN ビットでリセットネゲートの種類を選択する	PVDmCR0.RI = 1(電圧監視 m リセット)にする PVDmCR0.RN ビットでリセットネゲートの種類を選択する
	10	LVD1SR.LVD1DET = 0 にする	—
	11	LVD1CR0.LVD1RIE = 1 (電圧監視 1 割り込み/リセット許可)にする	PVDmCR0.RIE = 1(電圧監視 m の割り込み/リセット許可)にする
	12	LVD1CR0.LVD1CMPE = 1 (電圧監視 1 回路比較結果出力許可)にする	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

注 1. 手順 8～11 は、手順 7 の待機時間中に実行できます。

表 2.13　電圧監視 1 割り込み、電圧監視 1 リセット関連ビットの停止設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 1 割り込み・リセット関連ビットの停止設定手順	1	LVD1CR0.LVD1CMPE = 0 (電圧監視 1 回路比較結果出力禁止)にする	PVDmCR0.CMPE = 0(電圧監視 m による比較結果出力禁止)にする
	2	LOCO の 2n + 3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する (s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)
	3	LVD1CR0.LVD1RIE = 0 (電圧監視 1 割り込み/リセット禁止)にする	PVDmCR0.RIE = 0(電圧監視 m の割り込み/リセット禁止)にする
	4	LVD1CR0.LVD1DFDIS = 1 (デジタルフィルタ無効)にする	PVDmCR0.DFDIS = 1(デジタルフィルタ無効)にする
	5	LVCMPCR.LVD1E = 0 (電圧検出 1 回路無効)にする	PVDmCMPCR.PVDE = 0(電圧検出 m 回路無効)にする

表 2.14　電圧監視 2 割り込み、電圧監視 2 リセット関連ビットの動作設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 2 割り込み関連ビットの動作設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする (PVDmCMPCR.PVDLVL[4:0]ビットおよび PVDmFCR.RHSEL ビットに書き込む前に、電圧検出 m 回路を無効にする)
	2	LVDLVLR.LVD2LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	LVCMPCR.LVD2E = 1 (電圧検出 2 路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	4	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	5	LVD2CR0.LVD2FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	6	LVD2CR0.LVD2DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	7	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する (s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)(注 1)
	8	LVD2CR0.LVD2RI = 0 (電圧監視 2 割り込み)にする	PVDmCR0.RI = 0(電圧監視 m 割り込み)にする
	9	LVD2CR1.LVD2IDTSEL[1:0]ビットで割り込み要求のタイミングを選択する LVD2CR1.LVD2IRQSEL ビットで割り込みの種類を選択する	PVDmCR1.IDTSEL[1:0]ビットで割り込み要求のタイミングを選択する PVDmCR1.IRQSEL ビットで割り込みの種類を選択する
	10	LVD2SR.LVD2DET = 0 にする	PVDmSR.DET = 0 にする
	11	LVD2CR0.LVD2RIE = 1 (電圧監視 2 割り込み/リセット許可)にする	PVDmCR0.RIE = 1(電圧監視 m の割り込み/リセット許可)にする
	12	LVD2CR0.LVD2CMPE = 1 (電圧監視 2 路比較結果出力許可)にする	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

注 1. 手順 8～11 は、手順 7 の待機時間中に実行できます。

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 2 リセット関連ビットの動作設定手順	1	—	PVDmCMPCR.PVDE=0(電圧検出 m 回路無効)にする (PVDmCMPCR.PVDLVL[4:0]ビットおよび PVDmFCR.RHSEL ビットに書き込む前に、電圧検出 m 回路を無効にする)
	2	LVDLVLR.LVD2LVL[3:0]ビットで検出電圧を選択する	PVDmCMPCR.PVDLVL[4:0]ビットで検出電圧を選択する
	3	—	PVDmFCR.RHSEL ビットでリセット条件の種類を選択する
	4	LVCMPCR.LVD2E = 1 (電圧検出 2 回路有効)にする	PVDmCMPCR.PVDE = 1(電圧検出 m 回路有効)にする
	5	td(E-A)：LVD 動作安定時間(LVD 有効切り替え時)以上待つ	td(E-A)以上待機する
	6	LVD2CR0.LVD2FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する	PVDmCR0.FSAMP[1:0]ビットでデジタルフィルタのサンプリングクロックを選択する
	7	LVD2CR0.LVD2DFDIS = 0 (デジタルフィルタ有効)にする	PVDmCR0.DFDIS = 0(デジタルフィルタ有効)にする
	8	LOCO の 2n+3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する (s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)(注 1)
	9	LVD2CR0.LVD2RI = 1 (電圧監視 2 リセット)にする LVD2CR0.LVD2RN ビットでリセットネゲートの種類を選択する	PVDmCR0.RI = 1(電圧監視 m リセット)にする PVDmCR0.RN ビットでリセットネゲートの種類を選択する
	10	LVD2SR.LVD2DET = 0 にする	—
	11	LVD2CR0.LVD2RIE = 1 (電圧監視 2 割り込み/リセット許可)にする	PVDmCR0.RIE = 1(電圧監視 m の割り込み/リセット許可)にする
	12	LVD2CR0.LVD2CMPE = 1 (電圧監視 2 回路比較結果出力許可)にする	PVDmCR0.CMPE = 1(電圧監視 m による比較結果出力許可)にする

注 1. 手順 8～11 は、手順 7 の待機時間中に実行できます。

表 2.15　電圧監視 2 割り込み、電圧監視 2 リセット関連ビットの停止設定手順比較

項目		RX72M/RX72N(LVDA)	RX74M/RX74N(PVD)
電圧監視 2 割り込み・リセット関連ビットの停止設定手順	1	LVD2CR0.LVD2CMPE = 0 (電圧監視 2 回路比較結果出力禁止)にする	PVDmCR0.CMPE = 0(電圧監視 m による比較結果出力禁止)にする
	2	LOCO の 2n + 3 サイクル以上待つ (n = 2, 4, 8, 16：デジタルフィルタのサンプリングクロック = LOCO の n 分周)	LOCO クロックの 2s + 3 サイクル以上待機する(s = 2, 4, 8, 16：デジタルフィルタのサンプリングクロックは LOCO の s 分周)
	3	LVD2CR0.LVD2RIE = 0 (電圧監視 2 割り込み/リセット禁止)にする	PVDmCR0.RIE = 0(電圧監視 m の割り込み/リセット禁止)にする
	4	LVD2CR0.LVD2DFDIS = 1 (デジタルフィルタ無効)にする	PVDmCR0.DFDIS = 1(デジタルフィルタ無効)にする
	5	LVCMPCR.LVD2E = 0 (電圧検出 2 回路無効)にする	PVDmCMPCR.PVDE = 0(電圧検出 m 回路無効)にする

2.7　クロック発生回路

表 2.16 にクロック発生回路の概要比較を、表 2.17 にクロック発生回路のレジスタ比較を示します。

表 2.16　クロック発生回路の概要比較

項目	RX72M	RX72N	RX74M	RX74N
メインクロック発振器	• 発振子周波数：8MHz～24MHz 外部クロック入力周波数：30MHz(max) • 接続できる発振子または付加回路：セラミック共振子、水晶振動子 接続端子：EXTAL, XTAL • 発振停止検出機能：メインクロックの発振停止検出時、LOCO に切り替える機能、MTU、GPTW の端子をハイインピーダンスにする機能 • 駆動能力切替	• 発振子周波数：8MHz～24MHz 外部クロック入力周波数：30MHz (max) • 接続できる発振子または付加回路：セラミック共振子、水晶振動子 接続端子：EXTAL, XTAL • 発振停止検出機能：メインクロックの発振停止検出時、LOCO に切り替える機能、MTU、GPTW の端子をハイインピーダンスにする機能 • 駆動能力切替	• 発振子周波数 8MHz～48 MHz 外部クロック入力周波数：最高 48 MHz • 接続可能発振子または付加回路：セラミック発振子、水晶振動子 接続端子：EXTAL, XTAL • 発振停止検出機能 • 駆動能力切替	• 発振子周波数 8MHz～48 MHz • 外部クロック入力周波数：最高 48 MHz • 接続可能発振子または付加回路：セラミック発振子、水晶振動子 接続端子：EXTAL, XTAL： • 発振停止検出機能 • 駆動能力切替
サブクロック発振器	• 発振子周波数：32.768kHz • 接続できる発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT • 駆動能力切替	• 発振子周波数：32.768kHz • 接続できる発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT • 駆動能力切替	• 発振子周波数：32.768 kHz 接続可能発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT • 外部クロック入力 • 駆動能力切替 • 発振停止検出機能	• 発振子周波数：32.768 kHz 接続可能発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT • 外部クロック入力 • 駆動能力切替 • 発振停止検出機能

項目	RX72M	RX72N	RX74M	RX74N
PLL 回路 (PLL 周波数シンセサイザ)	• 入力クロックソース： メインクロック、HOCO • 入力分周比：1～3 分周から選択可能 • 入力周波数： 8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数： 120MHz～240MHz	• 入力クロックソース： メインクロック、HOCO • 入力分周比：1～3 分周から選択可能 • 入力周波数： 8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数： 120MHz～240MHz	• 入力クロックソース： MOSC, HOCO • 入力分周比 1、2、3 分周から選択可能 • 入力クロック周波数： 8 MHz～48 MHz • 入力クロック周波数(入力周波数分周後)： 8 MHz～24 MHz • 逓倍比 40～300 から選択可能(小数点以下 0/0.33/0.50/0.66) • VCO 周波数 960 MHz～2400 MHz • 出力クロック数 3 つの異なるクロックを出力 • PLL 出力クロック P： 60～600 MHz (PLL1)、 60～500 MHz (PLL2)(出力分周比：2/3/4/6/8/16) • PLL 出力クロック Q： 106.6～500 MHz (出力分周比：1.5/2/3/4/5/6/8/9) • PLL 出力クロック R： 106.6～500 MHz (出力分周比：1.5/2/3/4/5/6/8/9)	• 入力クロックソース： MOSC, HOCO • 入力分周比 1、2、3 分周から選択可能 • 入力クロック周波数： 8 MHz～48 MHz • 入力クロック周波数(入力周波数分周後)： 8 MHz～24 MHz • 逓倍比 40～300 から選択可能(小数点以下 0/0.33/0.50/0.66) • VCO 周波数 960 MHz～2400 MHz • 出力クロック数 3 つの異なるクロックを出力 • PLL 出力クロック P： 60～600 MHz (PLL1)、 60～500 MHz (PLL2)(出力分周比：2/3/4/6/8/16) • PLL 出力クロック Q： 106.6～500 MHz (出力分周比：1.5/2/3/4/5/6/8/9) • PLL 出力クロック R： 106.6～500 MHz • (出力分周比：1.5/2/3/4/5/6/8/9)
特定用途向け PLL 周波数シンセサイザ (PPLL)	• 入力クロックソース： メインクロック、HOCO • 入力分周比： 1～3 分周から選択可能 • 入力周波数： 8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数： 120MHz～240MHz	• 入力クロックソース： メインクロック、HOCO • 入力分周比： 1～3 分周から選択可能 • 入力周波数： 8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数： 120MHz～240MHz	—	—

項目	RX72M	RX72N	RX74M	RX74N
高速オンチップオシレータ (HOCO)	• 発振周波数：16MHz、18MHz、20MHz から選択可能 • HOCO 電源制御	• 発振周波数：16MHz、18MHz、20MHz から選択可能 • HOCO 電源制御	• 発振周波数 16/18/20/32/48 MHz • FLL 機能 • ユーザートリミング	• 発振周波数 16/18/20/32/48MHz • FLL 機能 • ユーザートリミング
中速オンチップオシレータ (MOCO)	—	—	• 発振周波数 ： 8 MHz • ユーザートリミング	• 発振周波数： 8 MHz • ユーザートリミング
低速オンチップオシレータ (LOCO)	• 発振周波数： 240kHz	• 発振周波数： 240kHz	• 発振周波数： 32.768 kHz • ユーザートリミング	• 発振周波数： 32.768 kHz • ユーザートリミング
IWDT 専用オンチップオシレータ	発振周波数：120kHz	発振周波数：120kHz	—	—
JTAG 用外部クロック入力 (TCK)	入力クロック周波数： 10MHz (max)	入力クロック周波数： 10MHz (max)	入力クロック周波数： 最高 25 MHz	入力クロック周波数： 最高 25 MHz
BCLK 端子の出力制御機能	BCLK クロック出力または High 出力の選択が可能 出力するクロックは BCLK または BCLK の 2 分周の選択が可能	BCLK クロック出力または High 出力の選択が可能 出力するクロックは BCLK または BCLK の 2 分周の選択が可能	EBCLK クロック出力または High 出力の選択が可能 出力するクロックは BCLK/BCLK の 2 分周/ BCLKA	EBCLK クロック出力または High 出力の選択が可能 出力するクロックは BCLK/BCLK の 2 分周/ BCLKA
SDCLK 端子の出力制御機能	SDCLK クロック出力または High 出力の選択が可能	SDCLK クロック出力または High 出力の選択が可能	SDCLK クロック出力または High 出力の選択が可能	SDCLK クロック出力または High 出力の選択が可能
SWD (SWCLK)の外部クロック入力	—	—	入力クロック周波数 最高 25 MHz	入力クロック周波数 最高 25 MHz
イベントリンク機能(出力)	メインクロック発振器の発振停止検出	メインクロック発振器の発振停止検出	メインクロック発振器の発振停止検出	メインクロック発振器の発振停止検出
イベントリンク機能(入力)	低速オンチップオシレータへのクロックソース切り替え	低速オンチップオシレータへのクロックソース切り替え	—	—
動作周波数	• ICLK 240MHz • PCLKA 120MHz • PCLKB 60MHz • PCLKC 60MHz • PCLKD 60MHz • FCLK 4MHz~60MHz (コードフラッシュメモリ、データフラッシュメモリ P/E) 60MHz (データフラッシュメモリ読み出し時)	• ICLK 240MHz • PCLKA 120MHz • PCLKB 60MHz • PCLKC 60MHz • PCLKD 60MHz • FCLK 4MHz~60MHz (コードフラッシュメモリ、データフラッシュメモリ P/E) 60MHz (データフラッシュメモリ読み出し時)	• ICLK 最高 300MHz • PCLKA 最高 150MHz • PCLKB 最高 75MHz • PCLKC 最高 75MHz • PCLKD 最高 150MHz	• ICLK 最高 300MHz • PCLKA 最高 150MHz • PCLKB 最高 75MHz • PCLKC 最高 75MHz • PCLKD 最高 150MHz

項目	RX72M	RX72N	RX74M	RX74N
動作周波数	• BCLK 120MHz • BCLK 端子出力 80MHz • SDCLK 端子出力 80MHz • UCLK 48MHz • ESCCLK 100MHz • CLKOUT 端子出力 40MHz • CLKOUT25M 端子出力 25MHz • CACCLK 各発振器のクロックと同じ • CANMCLK 24MHz • RTCSCLK 32.768kHz • RTCMCLK 1kHz～16MHz • IWDTCLK 120KHz • JTAGTCK 10MHz	• BCLK 120MHz • BCLK 端子出力 80MHz • SDCLK 端子出力 80MHz • UCLK 48MHz • CLKOUT 端子出力 40MHz • CLKOUT25M 端子出力 25MHz • CACCLK 各発振器のクロックと同じ • CANMCLK 24MHz • RTCSCLK 32.768kHz • RTCMCLK 1kHz～16MHz • IWDTCLK 120KHz • JTAGTCK 10MHz	• BCLK 最高 150MHz • EBCLK 端子出力 最高 100MHz • SDCLK 端子出力 最高 133MHz • USBCLK/ USB60CLK 48MHz/60MHz • ESCCLK 100MHz • CLKOUT 最高 48MHz • ETHPHYCLK 端子 25/50MHz • CANFDMCLK 8MHz~48MHz • RTCSCLK 32.768kHz • JTAGTCK 最高 25MHz • CPUCLK0 最高 600MHz • MRICLK 最高 300MHz • MRPCLK 最高 150MHz • PCLKE 最高 300MHz • BCLKA 最高 133MHz • SCICLK 最高 120MHz • SPICLK 最高 100MHz • XSPICLK 最高 266MHz • XSPIDIVCLK 最高 133MHz • CANFDCLK 最高 80MHz • ADCCLK 最高 60MHz • GPTCLK 最高 200MHz	• BCLK 最高 150MHz • EBCLK 端子出力 最高 100MHz • SDCLK 端子出力 最高 133MHz • USBCLK/ USB60CLK 48MHz/60MHz • CLKOUT 最高 48MHz • ETHPHYCLK 端子 25/50MHz • CANFDMCLK 8MHz~48MHz • RTCSCLK 32.768kHz • JTAGTCK 最高 25MHz • CPUCLK0 最高 600MHz • MRICLK 最高 300MHz • MRPCLK 最高 150MHz • PCLKE 最高 300MHz • BCLKA 最高 133MHz • SCICLK 最高 120MHz • SPICLK 最高 100MHz • XSPICLK 最高 266MHz • XSPIDIVCLK 最高 133MHz • CANFDCLK 最高 80MHz • ADCCLK 最高 60MHz • GPTCLK 最高 200MHz

項目	RX72M	RX72N	RX74M	RX74N
動作周波数			• I3CCLK 最高 100MHz • ESWCLK 最高 250MHz • DSMIFCLK 最高 200MHz • USBMCLK 12/20/24/48MHz • PDMIFCLK 8MHz • CACMCLK 最高 48MHz • CACSCLK 32.768kHz • CACHCLK 16/18/20/32/48MHz • CACMOCLK 8MHz • CACLCLK 32.768kHz • CACPL1PCLK 最高 37.5MHz • CACPL1QCLK 最高 31.25MHz • CACPL1RCLK 最高 31.25MHz • CACPL2PCLK 最高 31.25MHz • CACPL2QCLK 最高 31.25MHz • CACPL2RCLK 最高 31.25MHz • SWCLK 最高 25MHz	• I3CCLK 最高 100MHz • ESWCLK 最高 250MHz • USBMCLK 12/20/24/48MHz • PDMIFCLK 8MHz • CACMCLK 最高 48MHz • CACSCLK 32.768kHz • CACHCLK 16/18/20/32/48MHz • CACMOCLK 8MHz • CACLCLK 32.768kHz • CACPL1PCLK 最高 37.5MHz • CACPL1QCLK 最高 31.25MHz • CACPL1RCLK 最高 31.25MHz • CACPL2PCLK 最高 31.25MHz • CACPL2QCLK 最高 31.25MHz • CACPL2RCLK 最高 31.25MHz • SWCLK 最高 25MHz

表 2.17　クロック発生回路のレジスタ比較

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
SCKCR	—	システムクロックコントロールレジスタ	システムクロックコントロールレジスタ	—	—
MEMWAIT	—	メモリウェイトサイクル設定レジスタ	メモリウェイトサイクル設定レジスタ	—	—
SCKCR2	—	システムクロックコントロールレジスタ 2	システムクロックコントロールレジスタ 2	—	—
SCKCR3	—	システムクロックコントロールレジスタ 3	システムクロックコントロールレジスタ 3	—	—
CGFSAR	—	—	—	クロック生成機能セキュリティ属性レジスタ	クロック生成機能セキュリティ属性レジスタ
SCKDIVCR	—	—	—	システムクロック分周コントロールレジスタ	システムクロック分周コントロールレジスタ
SCKDIVCR2	—	—	—	システムクロック分周コントロールレジスタ 2	システムクロック分周コントロールレジスタ 2
SYRACCR	—	—	—	システムレジスタアクセスステータスレジスタ	システムレジスタアクセスステータスレジスタ
SCKSCR	—	—	—	システムクロックソースコントロールレジスタ	システムクロックソースコントロールレジスタ
PLLCCR	—	—	—	PLL クロックコントロールレジスタ	PLL クロックコントロールレジスタ
PLLCCR2	—	—	—	PLL クロックコントロールレジスタ 2	PLL クロックコントロールレジスタ 2
PLLCR	PLIDIV [1:0]	PLL 入力分周比選択ビット	PLL 入力分周比選択ビット	—	—
	PLLSRC SEL	PLL クロックソース選択ビッ	PLL クロックソース選択ビッ	—	—
	STC[5:0]	周波数逓倍率設定ビット	周波数逓倍率設定ビット	—	—
	PLLSTP	—	—	PLL1 停止制御ビット	PLL1 停止制御ビット
PLLCR2	—	PLL コントロールレジスタ 2	PLL コントロールレジスタ 2	—	—
PLL2CCR	—	—	—	PLL2 クロックコントロールレジスタ	PLL2 クロックコントロールレジスタ
PLL2CCR2	—	—	—	PLL2 クロックコントロールレジスタ 2	PLL2 クロックコントロールレジスタ 2
PLL2CR	—	—	—	PLL2 コントロールレジスタ	PLL2 コントロールレジスタ

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
BCKCR	BCLKDIV	BCLK 端子出力選択ビット 0：BCLK 1：BCLK の 2 分周	BCLK 端子出力選択ビット 0：BCLK 1：BCLK の 2 分周	EBCLK 端子出力選択ビット 0：BCLK または BCLKA 1：BCLK/2 または BCLKA/2	EBCLK 端子出力選択ビット 0：BCLK または BCLKA 1：BCLK/2 または BCLKA/2
	EBCKASEL	—	—	外部バス非同期選択ビット	外部バス非同期選択ビット
SOSCCR	SOSTP	サブクロック発振器停止ビット 0：サブクロック発振器動作（初期値） 1：サブクロック発振器停止	サブクロック発振器停止ビット 0：サブクロック発振器動作（初期値） 1：サブクロック発振器停止	サブクロック発振器停止ビット 0：サブクロック発振器動作 1：サブクロック発振器停止（初期値）	サブクロック発振器停止ビット 0：サブクロック発振器動作 1：サブクロック発振器停止（初期値）
ILOCOCR	—	IWDT 専用オンチップオシレータコントロールレジスタ	IWDT 専用オンチップオシレータコントロールレジスタ	—	—
HOCOCR2	HCFRQ[1:0] (RX72M/72N) HCFRQ0[2:0] (RX74M/RX74N)	HOCO 周波数設定ビット b1 b0 0 0：16MHz 0 1：18MHz 1 0：20MHz 上記以外は設定しないでください	HOCO 周波数設定ビット b1 b0 0 0：16MHz 0 1：18MHz 1 0：20MHz 上記以外は設定しないでください	HOCO 周波数設定 0 ビット b2 b1 0 0 0：16MHz 0 0 1：18MHz 0 1 0：20MHz 1 0 0：32MHz 1 1 1：48MHz 上記以外は設定しないでください	HOCO 周波数設定 0 ビット b2 b1 0 0 0：16MHz 0 0 1：18MHz 0 1 0：20MHz 1 0 0：32MHz 1 1 1：48MHz 上記以外は設定しないでください
MOCOCR	—	—	—	中速オンチップ発振器コントロールレジスタ	中速オンチップ発振器コントロールレジスタ
FLLCR1	—	—	—	FLL コントロールレジスタ 1	FLL コントロールレジスタ 1
FLLCR2	—	—	—	FLL コントロールレジスタ 2	FLL コントロールレジスタ 2
OSCOVFSR		発振安定フラグレジスタ	発振安定フラグレジスタ	—	—
OSCSF	—	—	—	発振安定フラグレジスタ	発振安定フラグレジスタ
OSCMONR	—	—	—	オシレータモニタレジスタ	オシレータモニタレジスタ
SOSTDCR	—	—	—	サブクロック発振停止検出コントロールレジスタ	サブクロック発振停止検出コントロールレジスタ
SOSTDSR	—	—	—	サブクロック発振停止検出ステータスレジスタ	サブクロック発振停止検出ステータスレジスタ

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MOSCWTCR	MSTS [7:0] (RX72M/72N) MSTS [3:0] (RX74M/74N)	メインクロックオシレータ待ち時間設定ビット	メインクロックオシレータ待ち時間設定ビット	メインクロックオシレータ待ち時間設定ビット	メインクロックオシレータ待ち時間設定ビット
SOSCWTCR	—	サブクロック発振器ウェイトコントロールレジスタ	サブクロック発振器ウェイトコントロールレジスタ	—	—
MOFCR	—	メインクロック発振器強制発振コントロールレジスタ	メインクロック発振器強制発振コントロールレジスタ	—	—
HOCOPCR	—	高速オンチップオシレータ電源コントロールレジスタ	高速オンチップオシレータ電源コントロールレジスタ	—	—
MOMCR	—	—	—	メインクロック発振器モード発振コントロールレジスタ	メインクロック発振器モード発振コントロールレジスタ
SOMCR	—	—	—	サブクロック発振器モードコントロールレジスタ	サブクロック発振器モードコントロールレジスタ
CKOCR	CKOSEL [2:0] (RX72M/72N) CKOSEL [3:0] (RX74M/74N)	CLKOUT 出力ソース選択ビット b10 b8 0 0 0 : LOCO 選択 0 0 1 : HOCO 選択 0 1 0 : メインクロック発振器選択 0 1 1 : サブクロック発振器選択 1 0 0 : PLL 回路選択 1 1 0 : PPLL 回路選択 上記以外は設定しないでください	CLKOUT 出力ソース選択ビット b10 b8 0 0 0 : LOCO 選択 0 0 1 : HOCO 選択 0 1 0 : メインクロック発振器選択 0 1 1 : サブクロック発振器選択 1 0 0 : PLL 回路選択 1 1 0 : PPLL 回路選択 上記以外は設定しないでください	クロック出力ソース選択ビット b3 b0 0 0 0 0 : HOCO 0 0 0 1 : MOCO (初期値) 0 0 1 0 : LOCO 0 0 1 1 : MOSC 0 1 0 0 : SOSC 0 1 0 1 : ICLK 1 0 0 0 : PLL1P 1 1 0 1 : PLL2P 1 1 1 0 : PLL1Q 1 1 1 1 : PLL2Q 上記以外は設定しないでください	クロック出力ソース選択ビット b3 b0 0 0 0 0 : HOCO 0 0 0 1 : MOCO (初期値) 0 0 1 0 : LOCO 0 0 1 1 : MOSC 0 1 0 0 : SOSC 0 1 0 1 : ICLK 1 0 0 0 : PLL1P 1 1 0 1 : PLL2P 1 1 1 0 : PLL1Q 1 1 1 1 : PLL2Q 上記以外は設定しないでください

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
CKOCR	CKODIV [2:0]	CLKOUT 出力分周比選択ビット b14 b12 0 0 0 : 1 分周 0 0 1 : 2 分周 0 1 0 : 4 分周 0 1 1 : 8 分周 1 0 0 : 16 分周 上記以外は設定しないでください	CLKOUT 出力分周比選択ビット b14 b12 0 0 0 : 1 分周 0 0 1 : 2 分周 0 1 0 : 4 分周 0 1 1 : 8 分周 1 0 0 : 16 分周 上記以外は設定しないでください	クロック出力周波数分周比ビット b6 b4 0 0 0 : 1 分周 0 0 1 : 2 分周 0 1 0 : 4 分周 0 1 1 : 8 分周 1 0 0 : 16 分周 1 0 1 : 32 分周 1 1 0 : 64 分周 1 1 1 : 28 分周	クロック出力周波数分周比ビット b6 b4 0 0 0 : 1 分周 0 0 1 : 2 分周 0 1 0 : 4 分周 0 1 1 : 8 分周 1 0 0 : 16 分周 1 0 1 : 32 分周 1 1 0 : 64 分周 1 1 1 : 28 分周
	CKOSTP	CLKOUT 出力停止制御ビット	CLKOUT 出力停止制御ビット	—	—
	CKOEN	—	—	クロック出力許可ビット	クロック出力許可ビット
PACKCR	—	特定用途向けクロック制御レジスタ	特定用途向けクロック制御レジスタ	—	—
PPLLCR	—	PPLL コントロールレジスタ	PPLL コントロールレジスタ	—	—
PPLLCR2	—	PPLL コントロールレジスタ 2	PPLL コントロールレジスタ 2	—	—
PPLLCR3	—	PPLL コントロールレジスタ 3	PPLL コントロールレジスタ 3	—	—
EBCKOCR	—	—	—	外部バスクロック出力コントロールレジスタ	外部バスクロック出力コントロールレジスタ
SDCKOCR	—	—	—	SDRAM クロック出力コントロールレジスタ	SDRAM クロック出力コントロールレジスタ
LOCOUTCR	—	—	—	LOCO ユーザートリミングコントロールレジスタ	LOCO ユーザートリミングコントロールレジスタ
MOCOUTCR	—	—	—	MOCO ユーザートリミングコントロールレジスタ	MOCO ユーザートリミングコントロールレジスタ
HOCOUTCR	—	—	—	HOCO ユーザートリミングコントロールレジスタ	HOCO ユーザートリミングコントロールレジスタ
MOSCSCR	—	—	—	メインクロック発振器スタンバイコントロールレジスタ	メインクロック発振器スタンバイコントロールレジスタ
HOCOSCR	—	—	—	高速オンチップオシレータスタンバイコントロールレジスタ	高速オンチップオシレータスタンバイコントロールレジスタ
MOCOSCR	—	—	—	中速オンチップオシレータスタンバイコントロールレジスタ	中速オンチップオシレータスタンバイコントロールレジスタ
USBCKDIVCR	—	—	—	USB クロック分周コントロールレジスタ	USB クロック分周コントロールレジスタ

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
XSPICKDIVCR	—	—	—	XSPI クロック分周コントロールレジスタ	XSPI クロック分周コントロールレジスタ
CANFDCKDIVCR	—	—	—	CANFD コアクロック分周コントロールレジスタ	CANFD コアクロック分周コントロールレジスタ
USB60CKDIVCR	—	—	—	USBHS-PHY クロック分周コントロールレジスタ	USBHS-PHY クロック分周コントロールレジスタ
I3CCKDIVCR	—	—	—	I3C クロック分周コントロールレジスタ	I3C クロック分周コントロールレジスタ
USBCKCR	—	—	—	USB クロックコントロールレジスタ	USB クロックコントロールレジスタ
XSPICKCR	—	—	—	XSPI クロックコントロールレジスタ	XSPI クロックコントロールレジスタ
CANFDCKCR	—	—	—	CANFD コアクロックコントロールレジスタ	CANFD コアクロックコントロールレジスタ
USB60CKCR	—	—	—	USBHS-PHY クロックコントロールレジスタ	USBHS-PHY クロックコントロールレジスタ
I3CCKCR	—	—	—	I3C クロックコントロールレジスタ	I3C クロックコントロールレジスタ
SCICKDIVCR	—	—	—	SCI クロック分周コントロールレジスタ	SCI クロック分周コントロールレジスタ
SPICKDIVCR	—	—	—	SPI クロック分周コントロールレジスタ	SPI クロック分周コントロールレジスタ
ADCCKDIVCR	—	—	—	ADC クロック分周コントロールレジスタ	ADC クロック分周コントロールレジスタ
GPTCKDIVCR	—	—	—	GPT クロック分周コントロールレジスタ	GPT クロック分周コントロールレジスタ
SCICKCR	—	—	—	SCI クロックコントロールレジスタ	SCI クロックコントロールレジスタ
SPICKCR	—	—	—	SPI クロックコントロールレジスタ	SPI クロックコントロールレジスタ
ADCCKCR	—	—	—	ADC クロックコントロールレジスタ	ADC クロックコントロールレジスタ
GPTCKCR	—	—	—	GPT クロックコントロールレジスタ	GPT クロックコントロールレジスタ
BCKADIVCR	—	—	—	非同期外部バスクロック分周コントロールレジスタ	非同期外部バスクロック分周コントロールレジスタ
ESWCKDIVCR	—	—	—	ESWM クロック分周コントロールレジスタ	ESWM クロック分周コントロールレジスタ
ESWPCKDIVCR	—	—	—	ESWM-PHY クロック分周コントロールレジスタ	ESWM-PHY クロック分周コントロールレジスタ

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
ESCCKDIVCR	—	—	—	ESC クロック分周コントロールレジスタ	—
ETHPCKDIVCR	—	—	—	Ethernet-PHY クロック分周コントロールレジスタ	Ethernet-PHY クロック分周コントロールレジスタ
DSMIFCKDIVCR	—	—	—	DSMIF クロック分周コントロールレジスタ	DSMIF クロック分周コントロールレジスタ
BCKACR	—	—	—	非同期外部バスクロックコントロールレジスタ	非同期外部バスクロックコントロールレジスタ
ESWCKCR	—	—	—	ESWM クロックコントロールレジスタ	ESWM クロックコントロールレジスタ
ESWPCKCR	—	—	—	ESWM-PHY クロックコントロールレジスタ	ESWM-PHY クロックコントロールレジスタ
ESCCKCR	—	—	—	ESC クロックコントロールレジスタ	—
ETHPCKCR	—	—	—	Ethernet-PHY クロックコントロールレジスタ	Ethernet-PHY クロックコントロールレジスタ
DSMIFCKCR	—	—	—	DSMIF クロックコントロールレジスタ	—

2.8　クロック周波数精度測定回路

表 2.18 にクロック周波数精度測定回路の概要比較を、表 2.19 にクロック周波数精度測定回路のレジスタ比較を示します。

表 2.18　クロック周波数精度測定回路の概要比較

項目	RX72M(CAC)/RX72N(CAC)	RX74M(CAC)/RX74N(CAC)
ユニット	1 ユニット	3 ユニット
測定対象クロック	以下のクロックの周波数を測定可能 • メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDT 専用クロック(IWDTCLK) • 周辺モジュールクロック B(PCLKB) • USB クロック(UCLK) • Ethernet-PHY 向け外部クロック (CLKOUT25M)	以下のクロックの周波数を測定可能 • メインクロック • サブクロック • HOCO クロック • MOCO クロック • LOCO クロック • 周辺モジュールクロック B(PCLKB) • PLL1 出力クロック P/Q/R (16 分周) • PLL2 出力クロック P/Q/R (16 分周)
測定基準クロック	• 外部から CACREF 端子に入力したクロック • メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDT 専用クロック(IWDTCLK) • 周辺モジュールクロック B(PCLKB) • USB クロック(UCLK) • Ethernet-PHY 向け外部クロック (CLKOUT25M)	• 外部から CACREF 端子に入力したクロック • メインクロック • サブクロック • HOCO クロック • MOCO クロック • LOCO クロック • 周辺モジュールクロック B(PCLKB) • PLL1 出力クロック P/Q/R (16 分周) • PLL2 出力クロック P/Q/R (16 分周)
選択機能	デジタルフィルタ機能	デジタルフィルタ機能
割り込み要因	• 測定終了割り込み • 周波数エラー割り込み • オーバフロー割り込み	• 測定終了割り込み • 周波数エラー割り込み • オーバフロー割り込み
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
Protect Zone フィルタ	—	セキュリティ属性を設定可能

表 2.19　クロック周波数精度測定回路のレジスタ比較

レジスタ	ビット	RX72M(CAC)/RX72N(CAC)	RX74M(CAC)/RX74N(CAC)
CACR1	FMCS[2:0]	測定対象クロック選択ビット b3　b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDT 専用クロック(IWDTCLK) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：USB クロック(UCLK) 1 1 1：Ethernet-PHY 向け外部クロック (CLKOUT25M) 上記以外は設定しないでください	測定対象クロック選択ビット ユニット 0 b3　b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：LOCO クロック 1 0 1：周辺モジュールクロック B (PCLKB) ユニット 1 b3　b1 0 0 0：メインクロック 0 0 1：PLL1 出力クロック P (16 分周) 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：PLL1 出力クロック Q (16 分周) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：PLL1 出力クロック R (16 分周) 1 1 1：設定禁止 ユニット 2 b3　b1 0 0 0：メインクロック 0 0 1：PLL2 出力クロック P (16 分周) 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：PLL2 出力クロック Q (16 分周) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：PLL2 出力クロック R (16 分周) 1 1 1：設定禁止 上記以外は設定しないでください

レジスタ	ビット	RX72M(CAC)/RX72N(CAC)	RX74M(CAC)/RX74N(CAC)
CACR2	RSCS[2:0]	測定基準クロック選択ビット b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDT 専用クロック(IWDTCLK) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：USB クロック(UCLK) 1 1 1：Ethernet-PHY 向け外部クロック (CLKOUT25M) 上記以外は設定しないでください	測定基準クロック選択ビット ユニット 0 b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：LOCO クロック 1 0 1：周辺モジュールクロック B (PCLKB) ユニット 1 b3 b1 0 0 0：メインクロック 0 0 1：PLL1 出力クロック P (16 分周) 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：PLL1 出力クロック Q (16 分周) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：PLL1 出力クロック R (16 分周) 1 1 1：設定禁止 ユニット 2 b3 b1 0 0 0：メインクロック 0 0 1：PLL2 出力クロック P (16 分周) 0 1 0：HOCO クロック 0 1 1：MOCO クロック 1 0 0：PLL2 出力クロック Q (16 分周) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：PLL2 出力クロック R (16 分周) 1 1 1：設定禁止 上記以外は設定しないでください

2.9　消費電力低減機能

表 2.20 に消費電力低減機能の概要比較を、表 2.21 に各モードにおける遷移および解除方法と動作状態の比較を、表 2.22 に消費電力低減機能のレジスタ比較を示します。

表 2.20 消費電力低減機能の概要比較

項目	RX72M/RX72N	RX74M/RX74N
クロックの切り替えによる消費電力の低減	システムクロック(ICLK)、周辺モジュールクロック(PCLKA, PCLKB, PCLKC, PCLKD)、外部バスクロック(BCLK)、フラッシュインタフェースクロック(FCLK)に対し、個別に分周比を設定することが可能	CPU クロック(CPUCLK)、システムクロック(ICLK)、周辺モジュールクロック(PCLKA、PCLKB、PCLKD、PCLKE)、外部バスクロック(BCLK)、および MRAM インタフェースクロック(MRICLK、MRPCLK)に対して、個別に分周比を選択可能
BCLK 出力制御機能	BCLK 出力または High 出力の選択が可能	BCLK 出力または High 出力の選択が可能
SDCLK 出力制御機能	SDCLK 出力または High 出力の選択が可能	SDCLK 出力または High 出力の選択が可能
モジュールストップ機能	周辺モジュールごとに機能を停止させることが可能	周辺モジュールごとに機能を停止させることが可能
パワーゲーティング制御	—	電源ドメインごとに電源状態の制御が可能 • 電源ドメインの ON/OFF 制御 • パワーゲーティング時の特定回路の保持を制御
低消費電力状態への遷移機能	CPU、周辺モジュール、発振器を停止させる低消費電力状態にすることが可能	CPU、周辺モジュール、発振器を停止させる低消費電力状態にすることが可能
低消費電力状態	• スリープモード • 全モジュールクロックストップモード • ソフトウェアスタンバイモード • ディープソフトウェアスタンバイモード	• CPU スリープモード • CPU ディープスリープモード • ソフトウェアスタンバイモード 1、2 • ディープソフトウェアスタンバイモード 1、2、3
動作電力低減機能	• 動作周波数、動作電圧範囲に応じて動作電力制御モードを選択することにより、通常動作時、スリープモード時、および全モジュールクロックストップモード時の消費電力を低減することが可能 • 動作電力制御状態：3 種類 – 高速動作モード – 低速動作モード 1 – 低速動作モード 2 低速動作モード 1 と低速動作モード 2 において、同条件(周波数・電圧)に設定した場合、消費電力に差はありません。	—

表 2.21 各モードにおける遷移および解除方法と動作状態の比較

モード	遷移および解除方法と 動作状態	RX72M/RX72N	RX74M/RX74N
スリープモード (RX72M/RX72N) CPU スリープモード (RX74M/RX74N)	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (割り込み処理)	プログラム実行状態 (割り込み処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	動作可能	動作可能
	低速オンチップオシレータ	動作可能	動作可能
	IWDT 専用オンチップオシレータ	動作可能	動作可能
	PLL(RX72N/RX72M) PLL1(RX74M/RX74N)	動作可能	動作可能
	PPLL	動作可能	—
	CPU	停止(保持)	停止(保持)
	RAM、拡張 RAM、ECCRAM (RX72M/RX72N) ローカル RAM、ユーザーSRAM (RX74M/RX74N)	動作可能(保持)	動作可能(保持)
	スタンバイ RAM(RX72M/RX72N) バックアップレジスタ(RX74M/RX74N)	動作可能(保持)	動作可能(保持)
	フラッシュメモリ(RX72M/RX72N) MRAM(RX74M/RX74N)	動作	動作
	USBFS ホスト/ファンクションモジュール (USBb) (RX72M/RX72N) USB2.0 Full-Speed ホスト/ファンクション モジュール(USB)(RX74M/RX74N)	動作可能	動作可能
	ウォッチドッグタイマ(WDT)	停止(保持)	動作可能
	独立ウォッチドッグタイマ(IWDT)	動作可能	動作可能
	リアルタイムクロック(RTC)	動作可能	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	動作可能	動作可能
	ポートアウトプットイネーブル(POE)	動作可能	動作可能
	電圧検出回路(LVD) (RX72M/RX72N) プログラマブル電圧検出回路(PVD) (RX74M/RX74N)	動作可能	動作可能
	パワーオンリセット回路	動作	動作
	周辺モジュール	動作可能	動作可能
	I/O ポート	動作	動作
全モジュールクロックストップモード	遷移方法	制御レジスタ＋命令	—
	リセット以外の解除方法	割り込み	—
	解除後の状態	プログラム実行状態 (割り込み処理)	—
	メインクロック発振器	動作可能	—
	サブクロック発振器	動作可能	—
	高速オンチップオシレータ	動作可能	—
	低速オンチップオシレータ	動作可能	—
	IWDT 専用オンチップオシレータ	動作可能	—
	PLL	動作可能	—
	PPLL	動作可能	—
	CPU	停止(保持)	—
	RAM、拡張 RAM、ECCRAM	停止(保持)	—

モード	遷移および解除方法と 動作状態	RX72M/RX72N	RX74M/RX74N
全モジュールクロックストップモード	スタンバイ RAM	停止(保持)	—
	フラッシュメモリ	停止(保持)	—
	USBFS ホスト/ファンクションモジュール (USBb)	停止	—
	ウォッチドッグタイマ(WDT)	停止(保持)	—
	独立ウォッチドッグタイマ(IWDT)	動作可能	—
	リアルタイムクロック(RTC)	動作可能	—
	8 ビットタイマ(ユニット 0, 1) (TMR)	動作可能	—
	ポートアウトプットイネーブル(POE)	動作可能	—
	電圧検出回路(LVD)	動作可能	—
	パワーオンリセット回路	動作	—
	周辺モジュール	停止(保持)	—
	I/O ポート	保持	—
ソフトウェアスタンバイモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令 SSTBY1 SSTBY2
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (割り込み処理)	プログラム実行状態 (割り込み処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	停止	動作可能
	中速オンチップオシレータ	—	動作可能
	低速オンチップオシレータ	停止	動作可能
	IWDT 専用オンチップオシレータ	動作可能	—
	PLL(RX72N/RX72M) PLL1(RX74M/RX74N)	停止	停止
	PLL2	—	停止
	PPLL	停止	—
	メインクロック発振停止検出機能	—	停止
	サブクロック発振停止検出機能	—	動作可能
	外部バス	停止(保持)	停止(保持)
	CPU	停止(保持)	停止(保持)
	RAM、拡張 RAM、ECCRAM (RX72M/RX72N) ローカル RAM、ユーザーSRAM (RX74M/RX74N)	停止(保持)	停止(保持/不定)
	スタンバイ RAM(RX72M/RX72N) バックアップレジスタ(RX74M/RX74N)	停止(保持)	停止(保持)
	フラッシュメモリ(RX72M/RX72N) MRAM(RX74M/RX74N)	停止(保持)	停止(保持)
	イーサネットモジュール(ESWM)	—	SSTBY1：停止(保持) SSTBY2：停止(不定)
	EtherCAT スレーブコントローラ	—	SSTBY1：停止(保持) SSTBY2：停止(不定)
	PDC	停止(保持)	SSTBY1：停止(保持) SSTBY2：停止(不定)

モード	遷移および解除方法と 動作状態	RX72M/RX72N	RX74M/RX74N
ソフトウェア スタンバイモード	USBFS ホスト/ファンクションモジュール(USBb)(RX72M/RX72N) USB2.0 Full-Speed ホスト/ファンクションモジュール(USB)(RX74M/RX74N)	停止	停止(保持)
	USB 2.0 High-Speed ホスト/ファンクションモジュール(USBHS)	—	停止(保持)
	ウォッチドッグタイマ(WDT)	停止(保持)	—
	独立ウォッチドッグタイマ(IWDT)	動作可能	動作可能
	リアルタイムクロック(RTC)	動作可能	動作可能
	ゲートウェイ機能付き CAN FD モジュール(CANFDG)	—	SSTBY1：停止(保持) SSTBY2：停止(不定)
	CAN FD モジュール(CANFD)	—	SSTBY1：停止(保持) SSTBY2：停止(不定)
	SD ホストインタフェース(SDHI)(RX72M/RX72N) SD/MMC ホストインタフェース(SDHIc)(RX74M/RX74N)	停止(保持)	SSTBY1：停止(保持) SSTBY2：停止(不定)
	ハイスピード I^2C バスインタフェース(RIICHS)	—	動作可能
	I3C バスインタフェース(RI3C)	—	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	停止(保持)	—
	ポートアウトプットイネーブル(POE)	停止(保持)	—
	温度センサ(TEMPS)	停止(保持)	動作可能
	パルス密度変調インタフェース(PDMIF)	—	動作可能
	IRQn (I = 0～31)端子割り込み	動作可能	動作可能
	NMI、IRQn-DS (I = 0～31)端子割り込み	動作可能	動作可能
	電圧検出回路(LVD) (RX72M/RX72N) プログラマブル電圧検出回路(PVD)(RX74M/RX74N)	動作可能	動作可能
	VBATT 専用の VCC 電圧低下検出回路	—	動作可能
	パワーオンリセット回路	動作	動作
	CVM リセット回路	—	動作可能
	周辺モジュール	停止(保持)	停止(保持)
	I/O ポート	保持	保持
ディープソフトウェア スタンバイモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令 DSTBY1 DSTBY2 DSTBY3
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態(リセット処理)	リセット状態
	メインクロック発振器	動作可能	停止
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	停止	停止
	中速オンチップオシレータ	—	停止
	低速オンチップオシレータ	停止	DSTBY1: 動作可能 DSTBY2: 停止 DSTBY3: 停止
	IWDT 専用オンチップオシレータ	停止(不定)	—

モード	遷移および解除方法と 動作状態	RX72M/RX72N	RX74M/RX74N
ディープソフトウェアスタンバイモード	PLL(RX72N/RX72M) PLL1(RX74M/RX74N)	停止	停止
	PPLL	停止	—
	PLL2	—	停止
	メインクロック発振停止検出機能	—	停止
	サブクロック発振停止検出機能	—	動作可能
	クロック/ブザー出力機能	—	停止(不定)
	外部バス	停止(保持)	停止(保持)
	CPU	停止(不定)	停止(不定)
	RAM、拡張 RAM、ECCRAM (RX72M/RX72N) ローカル RAM、ユーザーSRAM (RX74M/RX74N)	停止(不定)	停止(不定)
	スタンバイ RAM(RX72M/RX72N) バックアップレジスタ(RX74M/RX74N)	停止(保持/不定)	停止(保持)
	フラッシュメモリ(RX72M/RX72N) MRAM(RX74M/RX74N)	停止(保持)	停止(保持)
	USBFS ホスト/ファンクションモジュール (USBb)(RX72M/RX72N) USB2.0 Full-Speed ホスト/ファンクションモジュール (USB)(RX74M/RX74N)	停止(保持/不定)	DSTBY1: 停止(保持) DSTBY2: 停止(不定) DSTBY3: 停止(不定)
	USB 2.0 High-Speed ホスト/ファンクションモジュール(USBHS)	—	DSTBY1: 停止(保持) DSTBY2: 停止(不定) DSTBY3: 停止(不定)
	ウォッチドッグタイマ(WDT)	停止(不定)	—
	独立ウォッチドッグタイマ(IWDT)	停止(不定)	DSTBY1: 動作可能 DSTBY2: 停止(不定) DSTBY3: 停止(不定)
	リアルタイムクロック(RTC)	動作可能	動作可能
	ゲートウェイ機能付き CAN FD モジュール (CANFDG)	—	停止(不定)
	CAN FD モジュール(CANFD)	—	停止(不定)
	SD ホストインタフェース(SDHI) (RX72M/RX72N) SD/MMC ホストインタフェース(SDHIc) (RX74M/RX74N)	停止(不定)	停止(不定)
	ハイスピード I^2C バスインタフェース (RIICHS)	—	停止(不定)
	I3C バスインタフェース(RI3C)	—	停止(不定)
	8 ビットタイマ(ユニット 0, 1) (TMR)	停止(不定)	—
	ポートアウトプットイネーブル(POE)	停止(不定)	—
	温度センサ(TEMPS)	停止(不定)	動作可能
	パルス密度変調インタフェース(PDMIF)	—	停止(不定)
	IRQn (I = 0～31)端子割り込み	停止(不定)	停止(不定)
	NMI、IRQn-DS (I = 0～31)端子割り込み	動作可能	動作可能
	電圧検出回路(LVD) (RX72M/RX72N) プログラマブル電圧検出回路(PVD) (RX74M/RX74N)	動作可能	DSTBY1: 動作可能 DSTBY2: 動作可能 DSTBY3: 停止(不定)

モード	遷移および解除方法と 動作状態	RX72M/RX72N	RX74M/RX74N
ディープソフトウェアスタンバイモード	VBATT 専用の VCC 電圧低下検出回路	—	DSTBY1: 動作可能 DSTBY2: 動作可能 DSTBY3: 停止(不定)
	パワーオンリセット回路	動作	動作
	CVM リセット回路	—	停止
	周辺モジュール	停止(不定)	停止(不定)
	I/O ポート	保持	保持

動作可能は制御レジスタの設定によって、動作/停止を制御可能であることを示します。
停止(保持)は、内部レジスタ値保持、内部状態は動作中断を示します。
停止(不定)は、内部レジスタ値不定、内部状態は電源オフを示します。

表 2.22　消費電力低減機能のレジスタ比較

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
LPMSAR	—	—	—	低消費電力モードセキュリティ属性設定レジスタ	低消費電力モードセキュリティ属性設定レジスタ
PGCSAR	—	—	—	パワーゲーティングセキュリティ属性設定レジスタ	パワーゲーティングセキュリティ属性設定レジスタ
DPFSAR	—	—	—	ディープソフトウェアスタンバイ割り込み要因セキュリティ属性設定レジスタ	ディープソフトウェアスタンバイ割り込み要因セキュリティ属性設定レジスタ
DPFSAR1	—	—	—	ディープソフトウェアスタンバイ割り込み要因セキュリティ属性設定レジスタ 1	ディープソフトウェアスタンバイ割り込み要因セキュリティ属性設定レジスタ 1
RSCSAR	—	—	—	RAM スタンバイ制御セキュリティ属性設定レジスタ	RAM スタンバイ制御セキュリティ属性設定レジスタ
SBYCR	SSBY	ソフトウェアスタンバイビット	ソフトウェアスタンバイビット	—	—
MSTPCRA	—	モジュールストップコントロールレジスタ A	モジュールストップコントロールレジスタ A	モジュールストップコントロールレジスタ A	モジュールストップコントロールレジスタ A
		リセット後の初期値が異なります			
	MSTPA0	コンペアマッチタイマ W (ユニット 1)モジュールストップ設定ビット	コンペアマッチタイマ W (ユニット 1)モジュールストップ設定ビット	SRAM0 モジュールストップ設定ビット	SRAM0 モジュールストップ設定ビット
	MSTPA1	コンペアマッチタイマ W (ユニット 0)モジュールストップ設定ビット	コンペアマッチタイマ W (ユニット 0)モジュールストップ設定ビット	SRAM1 モジュールストップ設定ビット	SRAM1 モジュールストップ設定ビット
	MSTPA4	8 ビットタイマ 3、2 (ユニット 1)モジュールストップ設定ビット	8 ビットタイマ 3、2 (ユニット 1)モジュールストップ設定ビット	—	—
	MSTPA5	8 ビットタイマ 1、0 (ユニット 0)モジュールストップ設定ビット	8 ビットタイマ 1、0 (ユニット 0)モジュールストップ設定ビット	—	—
	MSTPA7	汎用 PWM タイマ/GPTW 専用ポートアウトプットイネーブルモジュールストップ設定ビット	汎用 PWM タイマ/GPTW 専用ポートアウトプットイネーブルモジュールストップ設定ビット	—	—
	MSTPA9	マルチファンクションタイマパルスユニットモジュールストップ設定ビット	マルチファンクションタイマパルスユニットモジュールストップ設定ビット	—	—

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRA	MSTPA10	プログラマブルパルスジェネレータ(ユニット 1)モジュールストップ設定ビット	プログラマブルパルスジェネレータ(ユニット 1)モジュールストップ設定ビット	—	—
	MSTPA11	プログラマブルパルスジェネレータ(ユニット 0)モジュールストップ設定ビット	プログラマブルパルスジェネレータ(ユニット 0)モジュールストップ設定ビット	—	—
	MSTPA13	16 ビットタイマパルスユニット 0(ユニット 0)モジュールストップ設定ビット	16 ビットタイマパルスユニット 0(ユニット 0)モジュールストップ設定ビット	—	—
	MSTPA14	コンペアマッチタイマ(ユニット 1)モジュールストップ設定ビット	コンペアマッチタイマ(ユニット 1)モジュールストップ設定ビット	—	—
	MSTPA15	コンペアマッチタイマ(ユニット 0)モジュールストップ設定ビット	コンペアマッチタイマ(ユニット 0)モジュールストップ設定ビット	—	—
	MSTPA16	12 ビット A/D コンバータ(ユニット 1)モジュールストップ設定ビット	12 ビット A/D コンバータ(ユニット 1)モジュールストップ設定ビット	—	—
	MSTPA17	12 ビット A/D コンバータ(ユニット 0)モジュールストップ設定ビット	12 ビット A/D コンバータ(ユニット 0)モジュールストップ設定ビット	—	—
	MSTPA19	12 ビット D/A コンバータモジュールストップ設定ビット	12 ビット D/A コンバータモジュールストップ設定ビット	—	—
	MSTPA22	—	—	DMA コントローラおよびデータトランスファコントローラモジュールストップ設定ビット	DMA コントローラおよびデータトランスファコントローラモジュールストップ設定ビット
	MSTPA24	モジュールストップ A24 設定ビット	モジュールストップ A24 設定ビット	—	—
	MSTPA27	モジュールストップ A27 設定ビット	モジュールストップ A27 設定ビット	—	—
	MSTPA28	DMA コントローラ/データトランスファコントローラモジュールストップ設定ビット	DMA コントローラ/データトランスファコントローラモジュールストップ設定ビット	—	—
	ACSE	全モジュールクロックストップモード許可ビット	全モジュールクロックストップモード許可ビット	—	—

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRB	MSTPB0	CAN モジュール 0 モジュールストップ設定ビット	CAN モジュール 0 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 12 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 12 モジュールストップ設定ビット
	MSTPB1	CAN モジュール 1 モジュールストップ設定ビット	CAN モジュール 1 モジュールストップ設定ビット	—	—
	MSTPB2	CAN モジュール 2 モジュールストップ設定ビット	CAN モジュール 2 モジュールストップ設定ビット	—	—
	MSTPB4	シリアルコミュニケーションインタフェース SCIh モジュールストップ設定ビット	シリアルコミュニケーションインタフェース SCIh モジュールストップ設定ビット	I3C バスインタフェース 0 モジュールストップ設定ビット	I3C バスインタフェース 0 モジュールストップ設定ビット
	MSTPB6	データ演算回路モジュールストップ設定ビット	データ演算回路モジュールストップ設定ビット	—	—
	MSTPB7	—	—	ハイスピード I^2C バスインタフェース 2 モジュールストップ設定ビット	ハイスピード I^2C バスインタフェース 2 モジュールストップ設定ビット
	MSTPB8	温度センサモジュールストップ設定ビット	温度センサモジュールストップ設定ビット	ハイスピード I^2C バスインタフェース 1 モジュールストップ設定ビット	ハイスピード I^2C バスインタフェース 1 モジュールストップ設定ビット
	MSTPB9	イベントリンクコントローラモジュールストップ設定ビット	イベントリンクコントローラモジュールストップ設定ビット	—	—
	MSTPB11	Δ-Σインタフェースモジュールストップ設定ビット	—	USB 2.0 Full-Speed ホスト/ファンクションモジュールストップ設定ビット	USB 2.0 Full-Speed ホスト/ファンクションモジュールストップ設定ビット
	MSTPB12	—	—	USB 2.0 High-speed ホスト/ファンクションモジュールストップ設定ビット	USB 2.0 High-speed ホスト/ファンクションモジュールストップ設定ビット
	MSTPB13	イーサネットコントローラ用 PTP コントローラおよびイーサネットコントローラ用 DMA コントローラモジュールストップ設定ビット	イーサネットコントローラ用 PTP コントローラおよびイーサネットコントローラ用 DMA コントローラモジュールストップ設定ビット	—	—
	MSTPB14	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャネル 1)モジュールストップ設定ビット	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャネル 1)モジュールストップ設定ビット	—	—

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRB	MSTPB15	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャネル 0)モジュールストップ設定ビット	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャネル 0)モジュールストップ設定ビット	—	—
	MSTPB16	シリアルペリフェラルインタフェース 1 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 1 モジュールストップ設定ビット	拡張シリアルペリフェラルインタフェース 0 およびオンザフライ復号モジュール 0 ストップ設定ビット	拡張シリアルペリフェラルインタフェース 0 およびオンザフライ復号モジュール 0 ストップ設定ビット
	MSTPB17	シリアルペリフェラルインタフェース 0 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 0 モジュールストップ設定ビット	拡張シリアルペリフェラルインタフェース 1 およびオンザフライ復号モジュール 1 ストップ設定ビット	拡張シリアルペリフェラルインタフェース 1 およびオンザフライ復号モジュール 1 ストップ設定ビット
	MSTPB18	—	—	シリアルペリフェラルインタフェース 1 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 1 モジュールストップ設定ビット
	MSTPB19	ユニバーサルシリアルバス 2.0FS インタフェースモジュールストップ設定ビット	ユニバーサルシリアルバス 2.0FS インタフェースモジュールストップ設定ビット	シリアルペリフェラルインタフェース 0 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 0 モジュールストップ設定ビット
	MSTPB20	I^2C バスインタフェース 1 モジュールストップ設定ビット	I^2C バスインタフェース 1 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 11 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 11 モジュールストップ設定ビット
	MSTPB21	I^2C バスインタフェース 0 モジュールストップ設定ビット	I^2C バスインタフェース 0 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 10 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 10 モジュールストップ設定ビット
	MSTPB22	パラレルデータキャプチャユニットモジュールストップ設定ビット	パラレルデータキャプチャユニットモジュールストップ設定ビット	シリアルコミュニケーションインタフェース 9 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 9 モジュールストップ設定ビット
	MSTPB23	CRC 演算器モジュールストップ設定ビット	CRC 演算器モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 8 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 8 モジュールストップ設定ビット

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRC	—	モジュールストップコントロールレジスタ C	モジュールストップコントロールレジスタ C	モジュールストップコントロールレジスタ C	モジュールストップコントロールレジスタ C
		リセット後の値が異なります			
	MSTPC0	RAM モジュールストップ設定ビット	RAM モジュールストップ設定ビット	クロック周波数精度測定回路モジュールストップ設定ビット	クロック周波数精度測定回路モジュールストップ設定ビット
	MSTPC1	—	—	CRC 演算器モジュールストップ設定ビット	CRC 演算器モジュールストップ設定ビット
	MSTPC2	拡張 RAM モジュールストップ設定ビット	拡張 RAM モジュールストップ設定ビット	パラレルデータキャプチャユニットモジュールストップ設定ビット	パラレルデータキャプチャユニットモジュールストップ設定ビット
	MSTPC6	ECCRAM モジュールストップ設定ビット	ECCRAM モジュールストップ設定ビット	—	—
	MSTPC7	スタンバイ RAM モジュールストップ設定ビット	スタンバイ RAM モジュールストップ設定ビット	シリアルサウンドインタフェース 1 モジュールストップ設定ビット	シリアルサウンドインタフェース 1 モジュールストップ設定ビット
	MSTPC8	—	—	シリアルサウンドインタフェース 0 モジュールストップ設定ビット	シリアルサウンドインタフェース 0 モジュールストップ設定ビット
	MSTPC12	—	—	SD/MMC ホストインタフェースモジュールストップ設定ビット	SD/MMC ホストインタフェースモジュールストップ設定ビット
	MSTPC13	—	—	データ演算回路モジュールストップ設定ビット	データ演算回路モジュールストップ設定ビット
	MSTPC14	—	—	イベントリンクコントローラモジュールストップ設定ビット	イベントリンクコントローラモジュールストップ設定ビット
	MSTPC17	I^2C バスインタフェース 2 モジュールストップ設定ビット	I^2C バスインタフェース 2 モジュールストップ設定ビット	—	—
	MSTPC19	CAC モジュールストップ設定ビット	CAC モジュールストップ設定ビット	—	—
	MSTPC22	シリアルペリフェラルインタフェース 2 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 2 モジュールストップ設定ビット	—	—
	MSTPC23	クワッドシリアルペリフェラルインタフェースモジュールストップ設定ビット	クワッドシリアルペリフェラルインタフェースモジュールストップ設定ビット	シリアルペリフェラルインタフェース 2 モジュールストップ設定ビット	シリアルペリフェラルインタフェース 2 モジュールストップ設定ビット

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRC	MSTPC24	シリアルコミュニケーションインタフェース 11 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 11 モジュールストップ設定ビット	パルス密度変調インタフェースモジュールストップ設定ビット	パルス密度変調インタフェースモジュールストップ設定ビット
	MSTPC25	シリアルコミュニケーションインタフェース 10 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 10 モジュールストップ設定ビット	ゲートウェイ機能付き CAN FD モジュールストップ設定ビット	ゲートウェイ機能付き CAN FD モジュールストップ設定ビット
	MSTPC26	シリアルコミュニケーションインタフェース 9 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 9 モジュールストップ設定ビット	—	—
	MSTPC27	シリアルコミュニケーションインタフェース 8 モジュールストップ設定ビット	シリアルコミュニケーションインタフェース 8 モジュールストップ設定ビット	CAN FD モジュールストップ設定ビット	CAN FD モジュールストップ設定ビット
	MSTPC28	2D 描画エンジンモジュールストップ設定ビット	2D 描画エンジンモジュールストップ設定ビット	Ethernet-PHY クロックモジュールストップ設定ビット	Ethernet-PHY クロックモジュールストップ設定ビット
	MSTPC29	グラフィック LCD コントローラモジュールストップ設定ビット	グラフィック LCD コントローラモジュールストップ設定ビット	EtherCAT スレーブコントローラモジュールストップ設定ビット	—
	MSTPC30	—	—	イーサネットモジュールストップ設定ビット	イーサネットモジュールストップ設定ビット
	MSTPC31	—	—	Renesas Secure IP モジュールストップ設定ビット	Renesas Secure IP モジュールストップ設定ビット
MSTPCRD	—	モジュールストップコントロールレジスタ D	モジュールストップコントロールレジスタ D	モジュールストップコントロールレジスタ D	モジュールストップコントロールレジスタ D
		リセット後の値が異なります			
	MSTPD0	モジュールストップ D0 設定ビット	モジュールストップ D0 設定ビット	—	—
	MSTPD1	モジュールストップ D1 設定ビット	モジュールストップ D1 設定ビット	—	—
	MSTPD2	モジュールストップ D2 設定ビット	モジュールストップ D2 設定ビット	—	—
	MSTPD3	モジュールストップ D3 設定ビット	モジュールストップ D3 設定ビット	—	—
	MSTPD4	モジュールストップ D4 設定ビット	モジュールストップ D4 設定ビット	—	—
	MSTPD5	モジュールストップ D5 設定ビット	モジュールストップ D5 設定ビット	—	—
	MSTPD6	モジュールストップ D6 設定ビット	モジュールストップ D6 設定ビット	高分解能 PWM 波形生成回路モジュールストップ設定ビット	高分解能 PWM 波形生成回路モジュールストップ設定ビット

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRD	MSTPD7	モジュールストップ D7 設定ビット	モジュールストップ D7 設定ビット	—	—
	MSTPD8	—	—	Δ-Σ モジュレータインタフェース 1 モジュールストップ設定ビット	—
	MSTPD9	—	—	Δ-Σ モジュレータインタフェース 0 モジュールストップ設定ビット	—
	MSTPD11	EtherCAT スレーブコントローラモジュールストップ設定ビット	—	GPTW 用ポートアウトプットイネーブルグループ D モジュールストップ設定ビット	GPTW 用ポートアウトプットイネーブルグループ D モジュールストップ設定ビット
	MSTPD12	—	—	GPTW 用ポートアウトプットイネーブルグループ C モジュールストップ設定ビット	GPTW 用ポートアウトプットイネーブルグループ C モジュールストップ設定ビット
	MSTPD13	—	—	GPTW 用ポートアウトプットイネーブルグループ B モジュールストップ設定ビット	GPTW 用ポートアウトプットイネーブルグループ B モジュールストップ設定ビット
	MSTPD14	拡張シリアルサウンドインタフェース 1 モジュールストップ設定ビット	拡張シリアルサウンドインタフェース 1 モジュールストップ設定ビット	GPTW 用ポートアウトプットイネーブルグループ A モジュールストップ設定ビット	GPTW 用ポートアウトプットイネーブルグループ A モジュールストップ設定ビット
	MSTPD15	拡張シリアルサウンドインタフェース 0 モジュールストップ設定ビット	拡張シリアルサウンドインタフェース 0 モジュールストップ設定ビット	—	—
	MSTPD19	SD ホストインタフェースモジュールストップ設定ビット	SD ホストインタフェースモジュールストップ設定ビット	12 ビット D/A コンバータ 1 モジュールストップ設定ビット	12 ビット D/A コンバータ 1 モジュールストップ設定ビット
	MSTPD20	—	—	12 ビット D/A コンバータ 0 モジュールストップ設定ビット	12 ビット D/A コンバータ 0 モジュールストップ設定ビット
	MSTPD21	MMC ホストインタフェースモジュールストップ設定ビット	MMC ホストインタフェースモジュールストップ設定ビット	16 ビット A/D コンバータモジュールストップ設定ビット	16 ビット A/D コンバータモジュールストップ設定ビット
	MSTPD22	—	—	温度センサモジュールストップ設定ビット	温度センサモジュールストップ設定ビット
	MSTPD27	Trusted Secure IP モジュールストップ設定ビット	Trusted Secure IP モジュールストップ設定ビット	—	—
MSTPCRE	—	—	—	モジュールストップコントロールレジスタ E	モジュールストップコントロールレジスタ E

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
MSTPCRF	—	—	—	モジュールストップコントロールレジスタ F	モジュールストップコントロールレジスタ F
OPCCR	—	動作電力コントロールレジスタ	動作電力コントロールレジスタ	—	—
RSTCKCR	—	スリープモード復帰クロックソース切り替えレジスタ	スリープモード復帰クロックソース切り替えレジスタ	—	—
PGSCR	—	—	—	パワーゲーティングシフトコントロールレジスタ	パワーゲーティングシフトコントロールレジスタ
PSSTCRn	—	—	—	電源スイッチ制御開始時間コントロールレジスタ n	電源スイッチ制御開始時間コントロールレジスタ n
PDCTRESWM	—	—	—	ESWM 電源ドメイン制御レジスタ	ESWM 電源ドメイン制御レジスタ
PDRAMSCR0	—	—	—	SRAM 電源ドメインスタンバイコントロールレジスタ 0	SRAM 電源ドメインスタンバイコントロールレジスタ 0
PDRAMSCR2	—	—	—	SRAM 電源ドメインスタンバイコントロールレジスタ 2	SRAM 電源ドメインスタンバイコントロールレジスタ 2
SBYCR	—	—	—	スタンバイコントロールレジスタ	スタンバイコントロールレジスタ
SSCR1	—	—	—	ソフトウェアスタンバイコントロールレジスタ 1	ソフトウェアスタンバイコントロールレジスタ 1
LPSCR	—	—	—	低消費電力状態コントロールレジスタ	低消費電力状態コントロールレジスタ
DPSBYCR	DEEPCUT[1:0]	ディープカットビット	ディープカットビット	—	—
	LDOSSMODE[1:0]	—	—	LDO ソフトスタートモードビット	LDO ソフトスタートモードビット
	DCSSMODE[1:0]	—	—	DCDC ソフトスタートモードビット	DCDC ソフトスタートモードビット
	DPSBY	ディープソフトウェアスタンバイビット	ディープソフトウェアスタンバイビット	—	—
DPSIER2	DLVD1IE	LVD1 ディープスタンバイ解除信号許可ビット	LVD1 ディープスタンバイ解除信号許可ビット	—	—
	DLVD2IE	LVD2 ディープスタンバイ解除信号許可ビット	LVD2 ディープスタンバイ解除信号許可ビット	—	—
	DPVD1IE	—	—	PVD1 ディープソフトウェアスタンバイ解除信号許可ビット	PVD1 ディープソフトウェアスタンバイ解除信号許可ビット

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
DPSIER2	DPVD2IE	—	—	PVD2 ディープソフトウェアスタンバイ解除信号許可ビット	PVD2 ディープソフトウェアスタンバイ解除信号許可ビット
	DRIICDIE	SDA2-DS ディープスタンバイ解除信号許可ビット	SDA2-DS ディープスタンバイ解除信号許可ビット	—	—
	DRIICCIE	SCL2-DS ディープスタンバイ解除信号許可ビット	SCL2-DS ディープスタンバイ解除信号許可ビット	—	—
	DUSBIE	USB サスペンド/レジュームディープスタンバイ解除信号許可ビット	USB サスペンド/レジュームディープスタンバイ解除信号許可ビット	—	—
DPSIER3	DCANIE	CRX1-DS ディープスタンバイ解除信号許可ビット	CRX1-DS ディープスタンバイ解除信号許可ビット	—	—
	DUSBFSIE	—	—	USBFS サスペンド/レジュームディープソフトウェアスタンバイ解除信号許可ビット	USBFS サスペンド/レジュームディープソフトウェアスタンバイ解除信号許可ビット
	DUSBHSIE	—	—	USBHS サスペンド/レジュームディープソフトウェアスタンバイ解除信号許可ビット	USBHS サスペンド/レジュームディープソフトウェアスタンバイ解除信号許可ビット
	DIWDTIE	—	—	IWDT アンダフローディープソフトウェアスタンバイ解除信号許可ビット	IWDT アンダフローディープソフトウェアスタンバイ解除信号許可ビット
	DSOSTDIE	—	—	サブクロック発振停止検出ディープソフトウェアスタンバイ解除信号許可ビット	サブクロック発振停止検出ディープソフトウェアスタンバイ解除信号許可ビット
	DVBATTADIE	—	—	VBATT 改ざん検出ディープソフトウェアスタンバイ解除信号許可ビット	VBATT 改ざん検出ディープソフトウェアスタンバイ解除信号許可ビット
DPSIER4	—	—	—	ディープソフトウェアスタンバイ割り込みイネーブルレジスタ 4	ディープソフトウェアスタンバイ割り込みイネーブルレジスタ 4
DPSIER5	—	—	—	ディープソフトウェアスタンバイ割り込みイネーブルレジスタ 5	ディープソフトウェアスタンバイ割り込みイネーブルレジスタ 5
DPSIFR2	DLVD1IF	LVD1 ディープスタンバイ解除フラグ	LVD1 ディープスタンバイ解除フラグ	—	—
	DLVD2IF	LVD2 ディープスタンバイ解除フラグ	LVD2 ディープスタンバイ解除フラグ	—	—

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
DPSIFR2	DPVD1IF	—	—	PVD1 ディープソフトウェアスタンバイ解除フラグ	PVD1 ディープソフトウェアスタンバイ解除フラグ
	DPVD2IF	—	—	PVD2 ディープソフトウェアスタンバイ解除フラグ	PVD2 ディープソフトウェアスタンバイ解除フラグ
	DRIICDIF	SDA2-DS ディープスタンバイ解除フラグ	SDA2-DS ディープスタンバイ解除フラグ	—	—
	DRIICCIF	SCL2-DS ディープスタンバイ解除フラグ	SCL2-DS ディープスタンバイ解除フラグ	—	—
	DUSBIF	USB サスペンド/レジュームディープスタンバイ解除フラグ	USB サスペンド/レジュームディープスタンバイ解除フラグ	—	—
DPSIFR3	DCANIF	CRX1-DS ディープスタンバイ解除フラグ	CRX1-DS ディープスタンバイ解除フラグ	—	—
	DUSBFSIF	—	—	USBFS サスペンド/レジュームディープソフトウェアスタンバイ解除フラグ	USBFS サスペンド/レジュームディープソフトウェアスタンバイ解除フラグ
	DUSBHSIF	—	—	USBHS サスペンド/レジュームディープソフトウェアスタンバイ解除フラグ	USBHS サスペンド/レジュームディープソフトウェアスタンバイ解除フラグ
	DIWDTIF	—	—	IWDT アンダフローディープソフトウェアスタンバイ解除フラグ	IWDT アンダフローディープソフトウェアスタンバイ解除フラグ
	DSOSTDIF	—	—	サブクロック発振停止検出ディープソフトウェアスタンバイ解除フラグ	サブクロック発振停止検出ディープソフトウェアスタンバイ解除フラグ
	DVBATTADIF	—	—	VBATT 改ざん検出ディープソフトウェアスタンバイ解除フラグ	VBATT 改ざん検出ディープソフトウェアスタンバイ解除フラグ
DPSIFR4	—	—	—	ディープソフトウェアスタンバイ割り込みフラグレジスタ 4	ディープソフトウェアスタンバイ割り込みフラグレジスタ 4
DPSIFR5	—	—	—	ディープソフトウェアスタンバイ割り込みフラグレジスタ 5	ディープソフトウェアスタンバイ割り込みフラグレジスタ 5
DPSIEGR2	DLVD1EG	LVD1 エッジ選択ビット	LVD1 エッジ選択ビット	—	—
	DLVD2EG	LVD2 エッジ選択ビット	LVD2 エッジ選択ビット	—	—
	DPVD1EG	—	—	PVD1 エッジ選択ビット	PVD1 エッジ選択ビット
	DPVD2EG	—	—	PVD2 エッジ選択ビット	PVD2 エッジ選択ビット

レジスタ	ビット	RX72M	RX72N	RX74M	RX74N
DPSIEGR2	DRIICDEG	SDA2-DS エッジ選択ビット	SDA2-DS エッジ選択ビット	—	—
	DRIICCEG	SCL2-DS エッジ選択ビット	SCL2-DS エッジ選択ビット	—	—
DPSIEGR3	DCANIEG	CRX1-DS エッジ選択ビット	CRX1-DS エッジ選択ビット	—	—
	DIRQ16EG	—	—	IRQ16-DS 端子エッジ選択ビット	IRQ16-DS 端子エッジ選択ビット
	DIRQ17EG	—	—	IRQ17-DS 端子エッジ選択ビット	IRQ17-DS 端子エッジ選択ビット
	DIRQ18EG	—	—	IRQ18-DS 端子エッジ選択ビット	IRQ18-DS 端子エッジ選択ビット
	DIRQ19EG	—	—	IRQ19-DS 端子エッジ選択ビット	IRQ19-DS 端子エッジ選択ビット
	DIRQ20EG	—	—	IRQ20-DS 端子エッジ選択ビット	IRQ20-DS 端子エッジ選択ビット
	DIRQ21EG	—	—	IRQ21-DS 端子エッジ選択ビット	IRQ21-DS 端子エッジ選択ビット
	DIRQ22EG	—	—	IRQ22-DS 端子エッジ選択ビット	IRQ22-DS 端子エッジ選択ビット
	DIRQ23EG	—	—	IRQ23-DS 端子エッジ選択ビット	IRQ23-DS 端子エッジ選択ビット
DPSIEGR4	—	—	—	ディープソフトウェアスタンバイ割り込みエッジレジスタ 4	ディープソフトウェアスタンバイ割り込みエッジレジスタ 4
DPSBKRy	—	ディープスタンバイバックアップレジスタ	ディープスタンバイバックアップレジスタ	—	—
PLL1LDOCR	—	—	—	PLL1-LDO コントロールレジスタ	PLL1-LDO コントロールレジスタ
PLL2LDOCR	—	—	—	PLL2-LDO コントロールレジスタ	PLL2-LDO コントロールレジスタ
HOCOLDOCR	—	—	—	HOCO-LDO コントロールレジスタ	HOCO-LDO コントロールレジスタ
VSCR	—	—	—	電圧スケーリング制御レジスタ	電圧スケーリング制御レジスタ
SVSCR	—	—	—	SSTBY 電圧スケーリング制御レジスタ	SSTBY 電圧スケーリング制御レジスタ
LDOECR	—	—	—	LDO 効率制御レジスタ	LDO 効率制御レジスタ
DCCR	—	—	—	DSTBY コンディション制御レジスタ	DSTBY コンディション制御レジスタ
CLPCR	—	—	—	CPU 低電力制御レジスタ	CPU 低電力制御レジスタ

2.10　バッテリバックアップ機能

表 2.23 にバッテリバックアップ機能の概要比較を、表 2.24 にバッテリバックアップ機能のレジスタ比較を示します。

表 2.23　バッテリバックアップ機能の概要比較

項目	RX72M/RX72N	RX74M/RX74N
バックアップ対象	● サブクロック発振器 ● リアルタイムクロック	バックアップ領域内のすべてのモジュール ● バックアップレジスタ ● サブクロック発振器 ● パワーダウン検出回路 ● タンパ検出回路 ● リアルタイムクロック (RTC)
バックアップレジスタ	—	128 バイト タンパ検出時に即時消去可能
バックアップ領域パワーダウン検出	—	バックアップ領域の電源電圧が低下したときにバックアップ領域リセット信号を生成
タンパイベント検出	—	システムへの不正アクセスを検知し、フラグまたは割り込みにより通知
Project Zone フィルタ	—	レジスタごとにセキュリティ属性の設定が可能

表 2.24　バッテリバックアップ機能のレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
VBSAR	—	—	VBATT セキュリティ属性設定レジスタ
BKRSABR	—	—	バックアップセキュリティ属性境界レジスタ
VBATTMCR	—	—	バッテリ電圧測定機能制御レジスタ
VBATTCR1	—	—	バッテリバックアップ機能制御レジスタ 1
VBATTCR2	—	—	バッテリバックアップ機能制御レジスタ 2
BKPSR	—	—	バックアップ領域電源ステータスレジスタ
TAMPSR	—	—	タンパステータスレジスタ
TAMPCR	—	—	タンパ制御レジスタ
TAMPCR2	—	—	タンパ制御レジスタ 2
TCECR	—	—	時間キャプチャイベント制御レジスタ
TAMPICR1	—	—	タンパ / RTCIC 入力制御レジスタ 1
TAMPICR2	—	—	タンパ / RTCIC 入力制御レジスタ 2
TAMPICR3	—	—	タンパ / RTCIC 入力制御レジスタ 3
TAMPIMR	—	—	タンパ / RTCIC 入力モニタレジスタ
BKRCR	—	—	バックアップレジスタ制御レジスタ
BKRn	—	—	バックアップレジスタ n

2.11　レジスタライトプロテクション機能

表 2.25 にレジスタライトプロテクション機能の概要比較を、表 2.26 にレジスタライトプロテクションのレジスタ比較を示します。

表 2.25　レジスタライトプロテクション機能の概要比較

項目	RX72M/RX72N	RX74M/RX74N
PRC0 ビット	• クロック発生回路関連レジスタ SCKCR, SCKCR2, SCKCR3, PACKCR, PLLCR, PLLCR2, PPLLCR, PPLLCR2, PPLLCR3, BCKCR, MOSCCR, SOSCCR, LOCOCR, ILOCOCR, HOCOCR, HOCOCR2, OSTDCR, OSTDSR, CKOCR	• クロック発生回路関連レジスタ SCKDIVCR, SCKDIVCR2, SCKSCR, PLLCCR, PLLCR, BCKCR, MOSCCR, HOCOCR, HOCOCR2, MOCOCR, FLLCR1, FLLCR2, CKOCR, OSTDCR, OSTDSR, SOSTDCR, SOSTDSR, PLL2CCR, PLL2CR, PLLCCR2, PLL2CCR2, EBCKOCR, SDCKOCR, SCICKDIVCR, SCICKCR, SPICKDIVCR, SPICKCR, ADCCKDIVCR, ADCCKCR, GPTCKDIVCR, GPTCKCR, BCKADIVCR, ESWCKDIVCR, ESWPCKDIVCR, ESCCKDIVCR, ETHPCKDIVCR, DSMIFCKDIVCR, BCKACR, ESWCKCR, ESWPCKCR, ESCCKCR, ETHPCKCR, DSMIFCKCR, MOCOUTCR, HOCOUTCR, USBCKDIVCR, XSPICKDIVCR, CANFDCKDIVCR, USB60CKDIVCR, I3CCKDIVCR, USBCKCR, XSPICKCR, CANFDCKCR, USB60CKCR, I3CCKCR, MOSCSCR, HOCOSCR, MOCOSCR, MOSCWTCR, LOCOCR, LOCOUTCR, MOMCR, SOSCCR, SOMCR,
PRC1 ビット	• 動作モード関連レジスタ SYSCR0, SYSCR1 • 消費電力低減機能関連レジスタ SBYCR, MSTPCRA, MSTPCRB, MSTPCRC, MSTPCRD, OPCCR, RSTCKCR, DPSBYCR DPSIER0～3, DPSIFR0～3, DPSIEGR0～3	• 動作モード関連レジスタ SYSCR0 • 消費電力低減機能関連レジスタ PGSCR, PSSTCR2, PSSTCR4, PSSTCR5, PDCTRESWM, PDRAMSCR0, PDRAMSCR2, SBYCR, SSCR1, LPSCR, DPSBYCR, DPSIERn (n = 0～5), DPSIFRn (n = 0～5), DPSIEGRn (n = 0～4), PLL1LDOCR, PLL2LDOCR, HOCOLDOCR, LVOCR, VSCR, SVSCR, MWMCR, LDOECR, DCCR

項目	RX72M/RX72N	RX74M/RX74N
PRC1 ビット	• クロック発生回路関連レジスタ MOSCWTCR, SOSCWTCR, MOFCR, HOCOPCR • ソフトウェアリセットレジスタ SWRR	• バッテリバックアップ関連レジスタ BKRCR, TAMPICR1, BKRn (n = 0～127), VBATTCR1, VBATTCR2, BKPSR, TAMPSR, TAMPCR, TCECR, TAMPICR2, TAMPCR2, TAMPICR3 • ソフトウェアリセットレジスタ SWRR
PRC3 ビット	• LVD 関連レジスタ LVCMPCR, LVDLVLR, LVD1CR0, LVD1CR1, LVD1SR, LVD2CR0, LVD2CR1, LVD2SR	• PVD 関連レジスタ PVD1CMPCR, PVD2CMPCR, PVD4CMPCR, PVD5CMPCR, PVD1CR0, PVD2CR0, PVD4CR0, PVD5CR0, PVD1CR1, PVD1SR, PVD2CR1, PVD2SR, PVD1FCR, PVD2FCR, PVD4FCR, PVD5FCR, PVDLR, VBATTMCR
PRC4 ビット	—	• セキュリティ機能関連レジスタ ELCSARx (x = A～D), PSARx (x = B～F), MSSAR, PmSAR (m = 0～9, A～G), CACHESAR, IFUSR, LRMSAR, LRMSABARx (x = 0, 1), ICUSARx (x = A～D), ICU0SARx (x = 0～7), TEVTRCR, ICUNSACR, PRTZCR, BUSSARx (x = A～C), MMPUSARB, DMACCHSAR, DMACSAR, EXDMACCHSAR, EXDMACSAR, DTCSAR, SRAMSABARx (x = 0, 1), SRAMSAR, MSAR, CGFSAR, RSTSAR, LPMSAR, PVDSAR, VBSAR, DPFSAR, DPFSAR1, RSCSAR, PGCSAR, BKRSABR
PRC5 ビット	—	• リセット関連レジスタ SYRSTMSK0, SYRSTMSK2, TEMPRCR, TEMPRLR

表 2.26　レジスタライトプロテクションのレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
PRCR (RX72M/ RX72N) PRCR_S (RX74M/ RX74N)	PRC1	プロテクトビット 1 動作モード、クロック発生回路、消費電力低減機能、ソフトウェアリセット関連レジスタへの書き込み許可 0：書き込み禁止 1：書き込み許可	プロテクトビット 1 動作モード、消費電力低減機能、バッテリバックアップ機能、ソフトウェアリセット関連レジスタへの書き込み許可 0：書き込み禁止 1：書き込み許可
	PRC4	—	プロテクトビット 4
	PRC5	—	プロテクトビット 5
PRCR_NS	—	—	プロテクトレジスタ

2.12　例外処理

表 2.27 に例外処理の概要比較を、表 2.28 にベクタ比較を、表 2.29 に例外処理ルーチンからの復帰命令比較を示します。

表 2.27　例外処理の概要比較

項目	RX72M/RX72N	RX74M/RX74N
例外事象	● 未定義命令例外 ● 特権命令例外 ● アクセス例外 ● アドレス例外 ● 単精度浮動小数点例外 ● リセット ● ノンマスカブル割り込み ● 割り込み ● 無条件トラップ	● 未定義命令例外 ● 特権命令例外 ● アクセス例外 ● アドレス例外 ● 単精度浮動小数点例外 ● リセット ● ノンマスカブル割り込み ● 割り込み ● 無条件トラップ ● セキュア例外

表 2.28　ベクタ比較

項目	RX72M/RX72N	RX74M/RX74N
未定義命令例外	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
特権命令例外	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
アクセス例外	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
アドレス例外	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
単精度浮動小数点例外	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
リセット	例外ベクタテーブル(EXTB)	FFFF FFFCh
ノンマスカブル割り込み	例外ベクタテーブル(EXTB)	実行中のワールドの例外ベクタテーブル
割り込み：高速割り込み	FINTV	FINTV
割り込み：高速割り込み以外	割り込みベクタテーブル(INTB)	実行中のワールドの割り込みベクタテーブル
無条件トラップ	割り込みベクタテーブル(INTB)	実行中のワールドの割り込みベクタテーブル

表 2.29　例外処理ルーチンからの復帰命令比較

項目		RX72M/RX72N	RX74M/RX74N
未定義命令例外		RTE	RTE
特権命令例外		RTE	RTE
アクセス例外		RTE	RTE
アドレス例外		RTE	RTE
単精度浮動小数点例外		RTE	RTE
リセット		復帰不可能	復帰不可能
ノンマスカブル割り込み(通常受付)		禁止	RTE(注 2)
ノンマスカブル割り込み(ワールド遷移受付)		—	TRRTE(注 2)
割り込み(通常受付)	高速割り込み	RTFI	RTFI
	高速割り込み以外	RTE	RTE
割り込み(ワールド遷移受付)	高速割り込み以外	—	TRRTE
無条件トラップ(通常受付)		RTE	RTE
無条件トラップ(ワールド遷移受付)		—	TRRTE
セキュア例外		—	TRRTE(注 1)

注 1.　元のプログラムに復帰することはできません。

注 2.　元のプログラムへの復帰は推奨しません。また、Flat-Project ではない場合、例外発生時に実行していた元のプログラムに復帰することはできません。

2.13　割り込みコントローラ

表 2.30 に割り込みコントローラの概要比較を、表 2.31 に割り込みコントローラのレジスタ比較を示します。

表 2.30　割り込みコントローラの概要比較

項目		RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
割り込み	周辺機能割り込み	周辺モジュールからの割り込み ● 割り込みの検出方法：エッジ検出またはレベル検出(割り込み要因ごとに検出方法は固定) ● グループ割り込み： 複数の割り込み要因をグループ化し、1 つの割り込み要因として扱う機能 － グループ IE0 割り込み： ICLK を動作クロックとするコプロセッサの割り込み要因(エッジ検出) － グループ BE0 割り込み： PCLKB を動作クロックとする周辺モジュールの割り込み要因(エッジ検出) － グループ BL0/BL1/BL2 割り込み： PCLKB を動作クロックとする周辺モジュールの割り込み要因(レベル検出) － グループ AL0/AL1 割り込み： PCLKA を動作クロックとする周辺モジュールの割り込み要因(レベル検出) ● 選択型割り込み B： 割り込みベクタ番号 128～207 に、PCLKB を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能 ● 選択型割り込み A： 割り込みベクタ番号 208～255 に、PCLKA を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能	周辺モジュールからの割り込み ● 割り込みの検出方法：エッジ検出またはレベル検出(割り込み要因ごとに検出方法は固定) ● グループ割り込み： 複数の割り込み要因をグループ化し、1 つの割り込み要因として扱う機能 － グループ IL0 割り込み：ICLK を動作クロックとするコプロセッサの割り込み要因 － グループ BL0,グループ BL1 割り込み：PCLKB を動作クロックとする周辺モジュールの割り込み要因 － グループ AL0～AL6 割り込み：PCLKA を動作クロックとする周辺モジュールの割り込み要因 ● 選択型割り込み： 割り込みベクタ番号 128～255 に、周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能
	外部端子割り込み	IRQi 端子(i = 0～15)への入力信号による割り込み ● 割り込み検出： Low レベル、立ち下がりエッジ、立ち上がりエッジ、両エッジを要因ごとに設定可能 ● デジタルフィルタを使用することにより、ノイズを除去することが可能	IRQi 端子(i = 0～31)への入力信号による割り込み ● 割り込み検出： Low レベル、立ち下がりエッジ、立ち上がりエッジ、両エッジを要因ごとに設定可能 ● デジタルフィルタを使用することにより、ノイズを除去することが可能
	ソフトウェア割り込み	● レジスタへの書き込みにより、割り込み要求を発生させることが可能 ● 要因数：2	● レジスタへの書き込みにより、割り込み要求を発生させることが可能 ● 要因数：2
	割り込み優先レベル	割り込み要因プライオリティレジスタ r (IPRr) (r = 000～255)により優先レベルを設定	割り込み要因プライオリティレジスタ r (IPRr) (r = 000～255)により優先レベルを設定
	高速割り込み機能	CPU の割り込み応答時間を短縮可能。1 つの割り込み要因にのみ設定可能	スタックを使用せず、CPU の内部リソースを使用するため割り込み応答が高速 1 つの割り込み要因にのみ設定可能
	DTC、DMAC 制御	割り込み要因により DTC や DMAC の起動が可能	割り込み要因により DTC や DMAC の起動が可能

項目		RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
割り込み	EXDMAC 制御	• 選択型割り込み B 要因選択レジスタ 144 または選択型割り込み A 要因選択レジスタ 208 で選択した割り込みにより EXDMAC0 の起動が可能 • 選択型割り込み B 要因選択レジスタ 145 または選択型割り込み A 要因選択レジスタ 209 で選択した割り込みにより EXDMAC1 の起動が可能	EXDMAC0、EXDMAC1 の起動要因に、選択型割り込みに分類された割り込み要因からそれぞれ任意の 1 つを割り当てることが可能
ノンマスカブル割り込み	NMI 端子割り込み	NMI 端子への入力信号による割り込み • 割り込み検出：立ち下がりエッジまたは立ち上がりエッジ • デジタルフィルタを使用することにより、ノイズを除去することが可能	NMI 端子への入力信号による割り込み • 割り込み検出：立ち下がりエッジまたは立ち上がりエッジ • デジタルフィルタを使用することにより、ノイズを除去することが可能
	発振停止検出割り込み (RX72M/72N) メインクロック発振停止検出割り込み (RX74M/74N)	メインクロック発振器の停止を検出したときの割り込み	メインクロック発振器の停止を検出したときの割り込み
	サブクロック発振停止検出割り込み	—	サブクロック発振器の停止を検出したときの割り込み
	WDT アンダフロー/リフレッシュエラー割り込み	ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み	ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み
	IWDT アンダフロー/リフレッシュエラー割り込み	独立ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み	独立ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み
	電圧監視 1 割り込み	電圧検出 1 回路(LVD1)からの割り込み	電圧検出 1 回路(PVD1)からの割り込み
	電圧監視 2 割り込み	電圧検出 2 回路(LVD2)からの割り込み	電圧検出 2 回路(PVD2)からの割り込み
	RAM エラー割り込み	RAM(拡張 RAM を含む)のパリティチェックエラー、または ECCRAM の ECC エラーを検出したときの割り込み	—
	倍精度浮動小数点例外	倍精度浮動小数点コプロセッサからの例外	倍精度浮動小数点コプロセッサからの例外
	バスエラー割り込み	—	バスエラーが発生したときの割り込み
	共通メモリエラー割り込み	—	SRAM0、SRAM1 で ECC エラーが発生したときの割り込み
	ローカルメモリエラー割り込み	—	CPU 内のキャッシュや LRAM で ECC エラーが発生したときの割り込み
	コード MRAM リードアクセスエラー割り込み	—	MRAM のコード領域でリードアクセスエラーが発生したときの割り込み
	エクストラ MRAM リードアクセスエラー割り込み	—	MRAM のエクストラ領域でリードアクセスエラーが発生したときの割り込み

表 2.31　割り込みコントローラのレジスタ比較

レジスタ	ビット	RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
IPRr	IPR[3:0] (RX72M/72N) IPR[4:0] (RX74M/74N)	割り込み優先レベル設定ビット b3　b0 0 0 0 0：レベル 0 (割り込み禁止) 0 0 0 0：レベル 1 0 0 0 1：レベル 2 0 0 1 0：レベル 3 ： ： 1 1 1 1：レベル 15	割り込み優先レベル設定ビット b4　b0 0 0 0 0 0：レベル 0 (割り込み禁止) 0 0 0 0 0：レベル 1 0 0 0 0 1：レベル 2 0 0 1 0 0：レベル 3 ： ： 0 1 1 1 1：レベル 15 (Non Secure 時の最高) 1 0 0 0 0：レベル 16 1 0 0 0 1：レベル 17 1 0 0 1 0：レベル 18 ： ： 1 1 1 1 1：レベル 31
IRQCRi	IRQMD[1:0]	IRQ 検出設定ビット b3　b2 0　0：レベル(Low) 0　1：立ち下がりエッジ 1　0：立ち上がりエッジ 1　1：両エッジ	IRQ 検出設定ビット b1　b0 0　0：立ち下がりエッジ 0　1：立ち上がりエッジ 1　0：両エッジ 1　1：レベル(Low)
	FLTMD	—	IRQ デジタルノイズフィルタ動作モード選択ビット
	FCLKSEL[2:0]	—	IRQ デジタルノイズフィルタサンプリングクロック選択ビット
	FLTEN	—	IRQ デジタルノイズフィルタ許可ビット
IRQFLTE0	—	IRQ 端子デジタルフィルタ許可レジスタ 0	—
IRQFLTE1	—	IRQ 端子デジタルフィルタ許可レジスタ 1	—
IRQFLTC0	—	IRQ 端子デジタルフィルタ設定レジスタ 0	—
IRQFLTC1	—	IRQ 端子デジタルフィルタ設定レジスタ 1	—
NMISR	—	ノンマスカブル割り込みステータスレジスタ(b0~b7)	ノンマスカブル割り込みステータスレジスタ(b0~b31)
	NMIST	NMI ステータスフラグ(b0)	NMI 端子割り込みステータスフラグ(b7)
	OSTST	発振停止検出割り込みステータスフラグ(b1)	メインクロック発振停止検出割り込みステータスフラグ(b6)
	WDTST	WDT アンダフロー /リフレッシュエラーステータスフラグ(b2)	WDT アンダフロー /リフレッシュエラーステータスフラグ(b1)
	IWDTST	IWDT アンダフロー /リフレッシュエラーステータスフラグ(b3)	IWDT アンダフロー /リフレッシュエラーステータスフラグ(b0)
	LVD1ST (RX72M/72N) PVD1ST (RX74M/74N)	電圧監視 1 割り込みステータスフラグ(b4)	電圧監視 1 割り込みステータスフラグ(b2)

レジスタ	ビット	RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
NMISR	LVD2ST (RX72M/72N) PVD2ST (RX74M/74N)	電圧監視 2 割り込みステータスフラグ(b5)	電圧監視 2 割り込みステータスフラグ(b3)
	EXNMIST	拡張ノンマスカブル割り込みステータスフラグ	—
	SOSTST	—	サブクロック発振停止検出割り込みステータスフラグ
	BUSST	—	バスエラー割り込みステータスフラグ
	CMST	—	共通メモリエラー割り込みステータスフラグ
	LMST	—	ローカルメモリエラー割り込みステータスフラグ
	DPFPUST	—	倍精度浮動小数点例外ステータスフラグ
	MRCRDST	—	コード MRAM リードアクセスエラー割り込みステータスフラグ
	MRERDST	—	エクストラ MRAM リードアクセスエラー割り込みステータスフラグ
NMIER	—	ノンマスカブル割り込み許可レジスタ(b0~b7)	ノンマスカブル割り込み許可レジスタ(b0~b31)
	NMIEN	NMI 端子割り込み許可ビット(b0)	NMI 端子割り込み許可ビット(b7)
	OSTEN	発振停止検出割り込み許可ビット(b1)	メインクロック発振停止検出割り込み許可ビット(b6)
	WDTEN	WDT アンダフロー /リフレッシュエラー許可ビット(b2)	WDT アンダフロー /リフレッシュエラー許可ビット(b1)
	IWDTEN	IWDT アンダフロー /リフレッシュエラー許可ビット(b3)	IWDT アンダフロー /リフレッシュエラー許可ビット(b0)
	LVD1EN (RX72M/72N) PVD1EN (RX74M/74N)	電圧監視 1 割り込み許可ビット(b4)	電圧監視 1 割り込み許可ビット(b2)
	LVD2EN (RX72M/72N) PVD2EN (RX74M/74N)	電圧監視 2 割り込み許可ビット(b5)	電圧監視 2 割り込み許可ビット(b3)
	EXNMIEN	拡張ノンマスカブル割り込み許可ビット	—
	SOSTEN	—	サブクロック発振停止検出割り込み許可ビット
	BUSEN	—	バスエラー割り込み許可ビット
	CMEN	—	共通メモリエラー割り込み許可ビット
	LMEN	—	ローカルメモリエラー割り込み許可ビット
	DPFPUEN	—	倍精度浮動小数点例外許可ビット
	MRCRDEN	—	コード MRAM リードアクセスエラー割り込み許可ビット
	MRERDEN	—	エクストラ MRAM リードアクセスエラー割り込み許可ビット
NMICLR	—	ノンマスカブル割り込みステータスクリアレジスタ(b0~b7)	ノンマスカブル割り込みステータスクリアレジスタ(b0~b31)
	NMICLR	NMI クリアビット(b0)	NMI クリアビット(b7)
	OSTCLR	OST クリアビット(b1)	OST クリアビット(b6)
	WDTCLR	WDT クリアビット(b2)	WDT クリアビット(b1)
	IWDTCLR	IWDT クリアビット(b3)	IWDT クリアビット(b0)

レジスタ	ビット	RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
NMICLR	LVD1CLR (RX72M/72N) PVD1CLR (RX74M/74N)	LVD1 クリアビット(b4)	PVD1 クリアビット(b2)
	LVD2CLR (RX72M/72N) PVD2CLR (RX74M/74N)	LVD2 クリアビット(b5)	PVD2 クリアビット(b3)
	SOSTCLR	—	SOST クリアビット(b5)
NMICR	NMIMD	NMI 検出設定ビット(b3)	NMI 検出設定ビット(b0)
	NFLTMD	—	NMI デジタルノイズフィルタ動作モード選択ビット
	NFCLKSEL [2:0]	—	NMI デジタルノイズフィルタサンプリングクロック選択ビット
	NFLTEN	—	NMI デジタルノイズフィルタ許可ビット
EXNMISR	—	拡張ノンマスカブル割り込みステータスレジスタ	—
EXNMIER	—	拡張ノンマスカブル割り込み許可レジスタ	—
EXNMICLR	—	拡張ノンマスカブル割り込みステータスクリアレジスタ	—
NMIFLTE	—	NMI 端子デジタルフィルタ許可レジスタ	—
NMIFLTC	—	NMI 端子デジタルフィルタ設定レジスタ	—
GRPIE0	—	グループ IE0 割り込み要求レジスタ	—
GRPBE0	—	グループ BE0 割り込み要求レジスタ	—
GRPILi_NS	—	—	グループ ILi Non-Secure 割り込み要求レジスタ
GRPBL0/ GRPBL1/ GRPBL2 (RX72M/RX72N) GRPBLi_NS (RX74M/RX74N)	—	グループ BL0/BL1/BL2 割り込み要求レジスタ	グループ BLi Non-Secure 割り込み要求レジスタ(i =0~1)
GRPAL0/ GRPAL1 (RX72M/RX72N) GRPALi_NS (RX74M/RX74N)	—	グループ AL0/AL1 割り込み要求レジスタ	グループ ALi Non-Secure 割り込み要求レジスタ(i =0~6)
GRPILi_S	—	—	グループ ILi Secure 割り込み要求レジスタ
GRPBLi_S	—	—	グループ BLi Secure 割り込み要求レジスタ
GRPALi_S	—	—	グループ ALi Secure 割り込み要求レジスタ
GENIE0	—	グループ IE0 割り込み要求許可レジスタ	—
GENBE0	—	グループ BE0 割り込み要求許可レジスタ	—
GENILi_NS	—	—	グループ ILi Non-Secure 割り込み要求許可レジスタ

レジスタ	ビット	RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
GENBL0/ GENBL1/ GENBL2 (RX72M/RX72N) GENBLi_NS (RX74M/RX74N)	—	グループ BL0/BL1/BL2 割り込み要求許可レジスタ	グループ BLi Non-Secure 割り込み要求許可レジスタ(i = 0 ~ 1)
GENAL0/ GENAL1 (RX72M/RX72N) GENALi_NS (RX74M/RX74N)	—	グループ AL0/AL1 割り込み要求許可レジスタ	グループ ALi Non-Secure 割り込み要求許可レジスタ(i = 0 ~ 6)
GENILi_S	—	—	グループ ILi Secure 割り込み要求許可レジスタ
GENBLi_S	—	—	グループ BLi Secure 割り込み要求許可レジスタ
GENALi_S	—	—	グループ ALi Secure 割り込み要求許可レジスタ
GCRIE0	—	グループ IE0 割り込みクリアレジスタ	—
GCRBE0	—	グループ BE0 割り込みクリアレジスタ	—
PIBRk	—	選択型割り込み B 要求レジスタ k	—
PIARk	—	選択型割り込み A 要求レジスタ k	—
PIXRk	—	—	選択型割り込み要求レジスタ Xk
PIRk	—	—	選択型割り込み要求レジスタ k
SLIBXRn	—	選択型割り込み B 要因選択レジスタ Xn	—
SLIBRn	—	選択型割り込み B 要因選択レジスタ n	—
SLIARn	—	選択型割り込み A 要因選択レジスタ n	—
SLIXRn	—	—	選択型割り込み要因選択レジスタ Xn
SLIRn	—	—	選択型割り込み要因選択レジスタ n
SELEXDR	—	EXDMAC 起動割り込み選択レジスタ	—
SELEXDRn	—	—	EXDMAC 起動要因選択レジスタ n
SLIPRCR	—	選択型割り込み要因選択レジスタ書き込み保護レジスタ	—
SLIPRCR_NS	—	—	Non-secure 選択型割り込み要因選択レジスタ書き込み保護レジスタ
SLIPRCR_S	—	—	Secure 選択型割り込み要因選択レジスタ書き込み保護レジスタ
ICUSARA	—	—	ICU セキュリティ属性設定レジスタ A
ICUSARB	—	—	ICU セキュリティ属性設定レジスタ B
ICUSARC	—	—	ICU セキュリティ属性設定レジスタ C
ICUSARD	—	—	ICU セキュリティ属性設定レジスタ D
ICU0SAR0	—	—	ICU セキュリティ属性設定レジスタ 0
ICU0SAR1	—	—	ICU セキュリティ属性設定レジスタ 1
ICU0SAR2	—	—	ICU セキュリティ属性設定レジスタ 2
ICU0SAR3	—	—	ICU セキュリティ属性設定レジスタ 3
ICU0SAR4	—	—	ICU セキュリティ属性設定レジスタ 4
ICU0SAR5	—	—	ICU セキュリティ属性設定レジスタ 5
ICU0SAR6	—	—	ICU セキュリティ属性設定レジスタ 6

レジスタ	ビット	RX72M(ICUD)/RX72N(ICUD)	RX74M(ICUM)/RX74N(ICUM)
ICU0SAR7	—	—	ICU セキュリティ属性設定レジスタ 7
TEVTRCR	—	—	トラストイベントルート制御レジスタ
ICUNSACR	—	—	ICU Non-secure アクセス制御レジスタ
PRTZCR	—	—	Protect Zone 割り込み制御レジスタ

2.14　バス

表 2.32 にバスの概要比較を、表 2.33 にバスのレジスタ比較を示します。

表 2.32　バスの概要比較

バスの種類	RX72M/RX72N		RX74M/RX74N	
	バス名	同期クロック	バス名	同期クロック
CPU バス	命令バス	ICLK	CPU0IFBI	CPUCLK0
	オペランドバス		CPU0OABI	
メモリバス	メモリバス 1 メモリバス 2 メモリバス 3	ICLK	S0BI S1BI MRC0BI MRC1BI MRE0BI LRAM0BI LRAM1BI	ICLK MRICLK MRPCLK CPUCLK0
内部メインバス	内部メインバス 1 内部メインバス 2	ICLK	CPU0IFAXI CPU0IFAHB CPU0OAAXI CPU0OAAHB DMAC/DTC0BI EXDMACBI EDMACBI	ICLK
内部周辺バス	内部周辺バス 1 内部周辺バス 2 内部周辺バス 3 内部周辺バス 4 内部周辺バス 5 内部周辺バス 6	ICLK PCLKB PCLKA FCLK	PBBI PABI PIBI PS0BI PC0BI SPI0MBI XSPI0BI XSPI1BI PSBI	ICLK PCLKB PCLKA CPUCLK0 MRPCLK
外部バス	CS 領域 SDRAM 領域	BCLK SDCLK	ECBI	BCLK

表 2.33　バスのレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
BUSSARA	—	—	バスセキュリティ属性レジスタ A
BUSSARB	—	—	バスセキュリティ属性レジスタ B
BUSSARC	—	—	バスセキュリティ属性レジスタ C
BERCLR	—	バスエラーステータスクリアレジスタ	—
BEREN	—	バスエラー監視許可レジスタ	—
BERSR1	—	バスエラーステータスレジスタ 1	—
BERSR2	—	バスエラーステータスレジスタ 2	—
BUSPRI	—	バスプライオリティ制御レジスタ	—
EBMAPCR	—	拡張バスマスタ優先度制御レジスタ	—
EXBERR	—	—	EXBUS エラーステータスレジスタ
EXBEREN	—	—	EXBUS エラーイネーブルレジスタ
EXBECLR	—	—	EXBUS エラーステータスクリアレジスタ
EXBEAD	—	—	EXBUS エラーアドレスレジスタ

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
EXHLDEN	—	—	EXBUS ホールドイネーブルレジスタ
BUSSABT0 MRE0BI/ BUSSABT0 S0BI/ BUSSABT0 S1BI/ BUSSABT0 ECBI/ BUSSABT0 XSPI0BI/ BUSSABT0 XSPI1BI/ BUSSABT0 PBBI/ BUSSABT0 PABI/ BUSSABT0 PIBI/ BUSSABT0 PSBI/ BUSSABT0 PS0BI	—	—	バススレーブアービトレーションコントロールレジスタ 0
BUSSABT1 MRC0BI/ BUSSABT1 MRC1BI	—	—	バススレーブアービトレーションコントロールレジスタ 1
BUSERRST ATCPU0IF/ BUSERRST ATCPU0OA/ BUSERRSTA TDMAC0/ BUSERRST ATEXDMAC/ BUSERRST ATEDMAC/ BUSERRST ATXSPI0/ BUSERRST ATXSPI1	—	—	バスエラーステータスレジスタ

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
BUSERRCLRCPU0IF/ BUSERRCLRCPU0OA/ BUSERRCLRDMAC0/ BUSERRCLREXDMAC/ BUSERRCLREDMAC/ BUSERRCLRXSPI0/ BUSERRCLRXSPI1	—	—	バスエラークリアレジスタ
BUSOAD	—	—	検出後のバス動作レジスタ
BUSOADPT	—	—	検出後のバス動作プロテクトレジスタ
MBWERRSTAT	—	—	マスタバッファラブル書き込みエラーステータスレジスタ
MBWERRCLR	—	—	マスタバッファラブル書き込みエラークリアレジスタ
BUSINTENCPU0IF/ BUSINTENCPU0OA/ BUSINTENDMAC0/ BUSINTENEXDMAC/ BUSINTENEDMAC/ BUSINTENXSPI0/ BUSINTENXSPI1	—	—	バスエラー割り込みイネーブルレジスタ

2.15　メモリプロテクションユニット

表 2.34 にメモリプロテクションユニットの概要比較を、表 2.35 にメモリプロテクションユニットのレジスタ比較を示します。

表 2.34　メモリプロテクションユニットの概要比較

項目		RX72M(MPU)/RX72N(MPU)	RX74M(MPU)/RX74N(MPU)
ユニット数		1ユニット	3 ユニット CPUMPU 　セキュアアクセス 　ノンセキュアアクセス バスマスタ MPU
CPU MPU	メモリプロテクション対象領域とプロセッサモード	0000 0000h～FFFF FFFFh (ユーザモード時) スーパバイザモード時はメモリ保護なし	0000 0000h～FFFF FFFFh(ユーザモード時) スーパバイザモード時はメモリ保護なしでキャッシュ属性のみ設定可。
	領域数	8	8
	ページサイズ(最小保護単位)	16 バイト	32 バイト
	各領域のアドレス指定	開始ページ番号、終了ページ番号で設定	開始ページ番号、終了ページ番号で設定
	各領域の有効設定	領域 n 終了ページ番号レジスタ(REPAGEn)の有効ビット(V)で各領域の有効/無効を設定(n = 0～7)	領域 n 終了ページ番号レジスタ（REPAGEn）の有効ビット（V）で各領域の有効/無効を設定（n = 0～7）
	各領域のアクセス制御情報	命令実行：実行許可 オペランドアクセス：読み出し許可、書き込み許可	命令実行：実行許可 オペランドアクセス：読み出し許可、書き込み許可
	各領域のキャッシュ属性情報	—	各領域のキャッシュ属性を設定 命令アクセス： 　キャッシュ非対象 　命令キャッシュ対象 データアクセス： 　キャッシュ非対象 　キャッシュ対象(ライトスルー) 　キャッシュ対象(ライトバック)
	メモリプロテクション動作の開始	メモリプロテクション機能を有効にした後、ユーザモードに移行することによりアクセスの監視をスタート	メモリプロテクション機能を有効にした後、ユーザモードに移行することによりアクセスの監視をスタート
	メモリプロテクションエラー処理	アクセス例外発生	アクセス例外発生
	メモリプロテクションエラー発生アドレス	命令実行アドレス：スタック領域に PC を退避 オペランドアクセスアドレス：データメモリプロテクションエラーアドレスレジスタ(MPDEA)に格納	命令実行アドレス：スタック領域に PC を退避 オペランドアクセスアドレス：データメモリプロテクションエラーアドレスレジスタ(MPDEA)に格納
	メモリプロテクションエラー要因判定	メモリプロテクションエラーステータスレジスタ(MPESTS)に要因を格納	メモリプロテクションエラーステータスレジスタ(MPESTS)に要因を格納
	バックグラウンド領域アクセス制御設定	バックグラウンド領域(全アドレス空間)に対して、アクセス制御情報を設定可能	バックグラウンド領域（全アドレス空間）に対して、アクセス制御情報設定可能。
	バックグラウンド領域キャッシュ設定	—	バックグラウンド領域（全アドレス空間）に対して、キャッシュ設定可能。

項目		RX72M(MPU)/RX72N(MPU)	RX74M(MPU)/RX74N(MPU)
CPU MPU	領域オーバラップの処理	あるアドレスに対して領域がオーバラップして設定され、各領域のアクセス制御情報が異なる場合、許可が優先されます。	あるアドレスに対して領域がオーバラップして設定され、各領域のアクセス制御情報が異なる場合、設定ビット毎の論理和として扱われます。その結果、アクセス制御に関しては、許可が優先されます。キャッシュ属性に関しても、同様に設定の論理和と扱われます。
バスマスタ MPU	メモリプロテクション (CPU を除く)	—	バスマスタのメモリプロテクション機能
	領域数	—	xSPI0：4 領域　xSPI1：4 領域 各領域数はパラメータ設定
	保護領域	—	0000 0000h～FFFF FFFFh
	各領域のアドレス仕様	—	各領域の開始/終了アドレスが設定可能
	各領域のメモリプロテクション許可/禁止設定	—	関連する領域の許可/禁止設定
	各領域のアクセス制御設定	—	書き込み/読み出しの許可、非特権アクセスの許可
	エラー検出動作	—	リセットもしくはエラー応答
	レジスタプロテクション	—	不正書き込みに対する保護

表 2.35　メモリプロテクションユニットのレジスタ比較

レジスタ	ビット	RX72M(MPU)/RX72N(MPU)	RX74M(MPU)/RX74N(MPU)
RSPAGEn	DCA[1:0]	—	データキャッシュ属性設定ビット
	ICA	—	命令キャッシュ属性設定ビット
	RSPN[27:0] (RX72M/72N) RSPN[26:0] (RX74M/74N)	領域開始ページ番号ビット	領域開始ページ番号ビット
REPAGEn	REPN[27:0] (RX72M/72N) REPN[26:0] (RX74M/74N)	領域終了ページ番号ビット	領域終了ページ番号ビット
MPBAC	DCA[1:0]	—	データキャッシュ属性設定ビット
	ICA	—	命令キャッシュ属性設定ビット
MMPUSARB	—	—	マスタメモリプロテクションユニットセキュリティ属性レジスタ B
MMPUSXSPImn	—	—	xSPI 用 MMPU 開始アドレスレジスタ
MMPUEXSPImn	—	—	xSPI 用 MMPU 終了アドレスレジスタ
MMPUACXSPImn	—	—	xSPI 用 MMPU アクセス制御レジスタ
MMPUENXSPIm	—	—	xSPI 用 MMPU イネーブルレジスタ
MMPUENPTXSPIm	—	—	xSPI 用 MMPU イネーブル保護レジスタ
MMPURPTXSPIm	—	—	xSPI 用 MMPU 領域保護レジスタ
MMPUOAD	—	—	MMPU 検出後動作レジスタ
MMPUOADPT	—	—	MMPU 検出後動作保護レジスタ

2.16　DMA コントローラ

表 2.36 に DMA コントローラの概要比較を、表 2.37 に DMA コントローラのレジスタ比較を示します。

表 2.36　DMA コントローラの概要比較

項目		RX72M(DMACAa)/RX72N(DMACAa)	RX74M(DMACAa)/RX74N(DMACAa)
チャネル数		8 チャネル(DMACm (m = 0～7))	8 チャネル(DMAC0m (m = 0～7))
転送空間		512M バイト (00000000h～0FFFFFFFh と F0000000h～FFFFFFFFh のうち予約領域を除く領域)	4G バイト (0000 0000h～FFFF FFFFh のうち予約領域を除く領域)
最大転送データ数		64M データ(ブロック転送モード最大総転送数：1024 データ × 65536 ブロック)	64M データ(ブロック転送モード最大総転送数：1024 データ × 65536 ブロック)
DMAC 起動要因		● チャネルごとに起動要因を選択可能 －ソフトウェアトリガ －周辺モジュールからの割り込み要求/外部割り込み入力端子へのトリガ入力	● チャネルごとに起動要因を選択可能 －ソフトウェアトリガ －周辺モジュールからの割り込み要求/外部割り込み入力端子へのトリガ入力
チャネル優先順位		チャネル 0 > チャネル 1 > チャネル 2 > チャネル 3… > チャネル 7(チャネル 0 が最優先)	固定優先順位/ラウンドロビンの 2 種類から選択可能 ● 固定優先順位：チャネル 0 > チャネル 1 > チャネル 2 > チャネル 3… > チャネル 7 > DTC (チャネル 0：最優先) ● ラウンドロビン
転送データ	1 データ	ビット長：8 ビット、16 ビット、32 ビット	ビット長：8 ビット、16 ビット、32 ビット、64 ビット
	ブロックサイズ	データ数：1～1024 データ	データ数：1～1024 データ
転送モード	ノーマル転送モード	● 1 回の DMA 転送要求で 1 データを転送 ● 総データ転送数を指定しない設定(フリーランニングモード)が可能	● 1 回の DMA 転送要求で 1 データを転送 ● 総データ転送数を指定しない設定(フリーランニングモード)が可能
	リピート転送モード	● 1 回の DMA 転送要求で 1 データを転送 ● 転送元または転送先で設定したリピートサイズ分のデータを転送すると、転送開始時 ● のアドレスに復帰 ● リピートサイズは最大 1024 回設定可能	● 1 回の DMA 転送要求で 1 データを転送 ● 転送元または転送先で設定したリピートサイズ分のデータを転送すると、転送開始時のアドレスに復帰 ● リピートサイズは最大 1024 回設定可能 ● 選択可能なフリーランニング機能
	ブロック転送モード	● 1 回の DMA 転送要求で 1 ブロックのデータを転送 ● ブロックサイズは最大 1024 データ設定可能	● 1 回の DMA 転送要求で 1 ブロックのデータを転送 ● ブロックサイズは最大 1024 データ設定可能 ● 選択可能なフリーランニング機能
	リピートブロック転送モード	—	● 1 回の DMA 転送要求で 1 ブロックを転送 ● 設定可能な最大ブロックサイズ：1024 ● ブロック転送はリピート可能 ● 設定可能な最大リピートサイズ：64K ● 選択可能なフリーランニング機能
選択機能	拡張リピート領域機能	転送アドレスレジスタの上位ビットの値を固定して特定範囲のアドレスを繰り返す設定が可能 拡張リピートエリアは 2 バイトから 128M バイトを転送元、転送先別に設定可能	転送アドレスレジスタの上位ビットの値を固定して特定範囲のアドレスを繰り返す設定が可能 拡張リピート領域は 2 バイトから 128M バイトを転送元、転送先別に設定可能
DMA 転送エラーの処理		—	● DMA 転送エラー発生時は、エラーを発生させた転送を停止 ● ICU に対して、起動要求用レジスタのクリア要求を対象チャネル/全チャネルで選択可能

項目		RX72M(DMACAa)/RX72N(DMACAa)	RX74M(DMACAa)/RX74N(DMACAa)
割り込み要求	転送終了割り込み	ノーマル転送モードの場合、指定回数の転送が終了したときに発生 リピート転送モードの場合、指定リピート回数の転送が終了したときに発生 ブロック転送モードの場合、指定ブロック数の転送が終了したときに発生	転送カウンタで設定したデータ数の転送終了時に発生
	転送エスケープ終了割り込み	リピートサイズ分のデータ転送を終了したとき、または拡張リピートエリアがオーバフローしたときに発生	• リピートサイズ分のデータ転送の終了時に発生 • 拡張リピート領域の転送元アドレスがオーバフローした時に発生 • 拡張リピート領域の転送先アドレスがオーバフローした時に発生
イベントリンク機能		1 回のデータ転送後(ブロックの場合は 1 ブロック転送後)、イベントリンク要求を発生	1 回のデータ転送後(ブロックの場合は 1 ブロック転送後)、イベントリンク要求を発生
消費電力低減機能		モジュールストップ状態への設定が可能	モジュールストップ状態への設定が可能
Protect Zone フィルタ		—	チャネルごとにセキュリティ属性を設定可能

表 2.37　DMA コントローラのレジスタ比較

レジスタ	ビット	RX72M(DMACAa)/RX72N(DMACAa)	RX74M(DMACAa)/RX74N(DMACAa)
DMACCHSAR	—	—	DMAC チャネルセキュリティ属性レジスタ
DMACSAR	—	—	DMA コントローラセキュリティ属性レジスタ
DMSAR	—	DMA 転送元アドレスレジスタ 転送元の開始アドレスを設定 00000000h～0FFFFFFFh (256M バイト) F0000000h～FFFFFFFFh (256M バイト)	DMA 転送元アドレスレジスタ 転送元の開始アドレスを設定 0000 0000h～FFFF FFFFh (4G バイト)
DMSRR	—	—	DMA 転送元リロードアドレスレジスタ
DMDAR	—	DMA 転送先アドレスレジスタ 転送先の開始アドレスを設定 00000000h～0FFFFFFFh (256M バイト) F0000000h～FFFFFFFFh (256M バイト)	DMA 転送先アドレスレジスタ 転送先の開始アドレスを設定 0000 0000h～FFFF FFFFh (4G バイト)
DMDRR	—	—	DMA 転送先リロードアドレスレジスタ
DMCRB	—	DMA ブロック転送カウントレジスタ 該当レジスタは 16 ビット長です	DMA ブロック転送カウントレジスタ 該当レジスタは 32 ビット長
DMTMD	SZ[1:0]	データ転送サイズビット b9 b8 0 0：8 ビット転送 0 1：16 ビット転送 1 0：32 ビット転送 1 1：設定しないでください	データ転送サイズビット b9 b8 0 0：8 ビット転送 0 1：16 ビット転送 1 0：32 ビット転送 1 1：64 ビット転送
	TKP	—	転送継続ビット
DMAMD	DADR	—	リロード後転送先アドレス更新設定ビット
	SADR	—	リロード後転送元アドレス更新設定ビット
DMSBS	—	—	DMA 転送元バッファサイズレジスタ
DMDBS	—	—	DMA 転送先バッファサイズレジスタ
DMBWR	—	—	DMA バッファラブル書き込み許可レジスタ
DMECHR	—	—	DMAC エラーチャネルレジスタ
DMCTL	—	—	DMAC 制御レジスタ

2.17　EXDMA コントローラ

表 2.38 に EXDMA コントローラの概要比較を、表 2.39 に EXDMA コントローラのレジスタ比較を示します。

表 2.38　EXDMA コントローラの概要比較

項目		RX72M(EXDMACa)/RX72N(EXDMACa)	RX74M(EXDMACAa)/RX74N(EXDMACAa)
チャネル数		2 チャネル(EXDMAC0, EXDMAC1)	2 チャネル(EXDMAC0n (n = 0 to 1))
転送空間		512M バイト (00000000h～0FFFFFFFh と F0000000h～FFFFFFFFh のうち予約領域を除く領域)	SRAM0/ SRAM1 (Secure 8200_0000h ~ 8217_FFFFh) (Non-Secure 0200_0000h ~ 0217_FFFFh) CS0~7/SDRAM (7000_0000h ~ 7FFF_FFFFh) xSPI0/xSPI1 (2000_0000h ~ 5FFF_FFFFh)
最大転送データ数		1M データ(ブロック転送モード最大総転送数：1024 データ×1024 ブロック)	64 M データ （ブロック転送モードにおける最大総転送数：1024 データ × 65536 ブロック）
DMAC 起動要因		チャネルごとに 3 種類の起動要因を選択可能 ● ソフトウェアトリガ ● 外部 DMA 転送要求入力 ● 周辺モジュール(TPU1.TRGA または MTU1.TRGA)からの DMA 転送要求 (チャネル 0：ICU.SLIBR144 で選択した TPU1.TRGA の選択型割り込み B 要求、または ICU.SLIAR208 で選択した MTU1.TRGA の選択型割り込み A 要求、チャネル 1：ICU.SLIBR145 で選択した TPU1.TRGA の選択型割り込み B 要求、または ICU.SLIAR209 で選択した MTU1.TRGA の選択型割り込み A 要求)	チャネルごとに起動要因を選択可能 ● ソフトウェアトリガ ● 周辺モジュールからの割り込み要求/外部割り込み入力端子へのトリガ入力
チャネル優先順位		チャネル 0 > チャネル 1 (チャネル 0 が最優先)	固定優先順位/ラウンドロビンの 2 種類から選択可能 ● 固定優先順位：チャネル 0 > チャネル 1 (チャネル 0 が最優先) ● ラウンドロビン
転送データ	1 データ	ビット長：8 ビット、16 ビット、32 ビット	ビット長：8 ビット、16 ビット、32 ビット、64 ビット
	ブロックサイズ	データ数：1～1024 データ	データ数：1～1024 データ
転送モード	ノーマル転送モード	● 1 回の DMA 転送要求で 1 データを転送 ● 総データ転送数を指定しない設定(フリーランニングモード)が可能	● 1 回の DMA 転送要求で 1 データを転送 ● 総データ転送数を指定しない設定(フリーランニングモード)が可能
	リピート転送モード	● 1 回の DMA 転送要求で 1 データを転送 ● 転送元または転送先で設定したリピートサイズ分のデータを転送すると、転送開始時のアドレスに復帰 ● リピートサイズは最大 1024 回設定可能	● 1 回の DMA 転送要求で 1 データを転送 ● 転送元または転送先で設定したリピートサイズ分のデータを転送すると、転送開始時のアドレスに復帰 ● リピートサイズは最大 1024 回設定可能 ● 選択可能なフリーランニング機能
	ブロック転送モード	● 1 回の DMA 転送要求で 1 ブロックのデータを転送 ● ブロックサイズは最大 1024 データ設定可能	● 1 回の DMA 転送要求で 1 ブロックのデータを転送 ● ブロックサイズは最大 1024 データ設定可能 ● 選択可能なフリーランニング機能

項目		RX72M(EXDMACa)/RX72N(EXDMACa)	RX74M(EXDMACAa)/RX74N(EXDMACAa)
転送モード	クラスタ転送モード	• 1 回の DMA 転送要求で 1 クラスタのデータを転送 • クラスタサイズは最大 8 データ(32 バイト)設定可能	—
	リピート/ブロック転送モード	—	• 1 回の DMA 転送要求で 1 ブロックを転送 • 設定可能な最大ブロックサイズ：1024 • ブロック転送はリピート可能 • 設定可能な最大リピートサイズ：64K • 選択可能なフリーランニング機能
選択機能	拡張リピート領域機能	転送アドレスレジスタの上位ビットの値を固定して特定範囲のアドレスを繰り返す設定が可能 拡張リピートエリアは 2 バイトから 128M バイトを転送元、転送先別に設定可能	転送アドレスレジスタの上位ビットの値を固定して特定範囲のアドレスを繰り返す設定が可能 拡張リピート領域は 2 バイトから 128M バイトを転送元、転送先別に設定可能
DMA 転送エラーの処理		—	• DMA 転送エラー発生時は、エラーを発生させた転送を停止 • ICU に対して、起動要求用レジスタのクリア要求を対象チャネル/全チャネルで選択可能
割り込み要求	転送終了割り込み	ノーマル転送モードの場合、指定回数の転送が終了したときに発生 リピート転送モードの場合、指定リピート回数の転送が終了したときに発生 ブロック転送モードの場合、指定ブロック数の転送が終了したときに発生 クラスタ転送モードの場合、指定クラスタ数の転送が終了したときに発生	転送カウンタで設定したデータ数の転送終了時に発生
	転送エスケープ終了割り込み	リピートサイズ分のデータ転送を終了したとき、または拡張リピートエリアがオーバフローしたときに発生	• リピートサイズ分のデータ転送の終了時に発生 • 拡張リピート領域の転送元アドレスがオーバフローした時に発生 • 拡張リピート領域の転送先アドレスがオーバフローした時に発生
消費電力低減機能		モジュールストップ状態への設定が可能	モジュールストップ状態への設定が可能
Protect Zone フィルタ		—	チャネルごとにセキュリティ属性を設定可能

表 2.39　EXDMA コントローラのレジスタ比較

レジスタ	ビット	RX72M(EXDMACa)/ RX72N(EXDMACa)	RX74M(EXDMACAa)/ RX74N(EXDMACAa)
EXDMACCHSAR	—	—	EXDMAC チャネルセキュリティ属性レジスタ
EXDMACSAR	—	—	EXDMAC コントローラセキュリティ属性レジスタ
EDMSAR	—	EXDMA 転送元アドレスレジスタ 転送元の開始アドレスを設定 00000000h～0FFFFFFFh (256M バイト) F0000000h～FFFFFFFFh (256M バイト)	EXDMA 転送元アドレスレジスタ 転送元の開始アドレスを設定 0000 0000h～FFFF FFFFh (4G バイト)
EDMSRR	—	—	EXDMA 転送元リロードアドレスレジスタ

レジスタ	ビット	RX72M(EXDMACa)/ RX72N(EXDMACa)	RX74M(EXDMACAa)/ RX74N(EXDMACAa)
EDMDAR	—	EXDMA 転送先アドレスレジスタ 転送先の開始アドレスを設定 00000000h～0FFFFFFFh (256M バイト) F0000000h～FFFFFFFFh (256M バイト)	EXDMA 転送先アドレスレジスタ 転送先の開始アドレスを設定 0000 0000h～FFFF FFFFh (4G バイト)
EDMDRR	—	—	EXDMA 転送先リロードアドレスレジスタ
EDMCRB	—	EXDMA ブロック転送カウントレジスタ (b0-b15)	EXDMA ブロック転送カウントレジスタ (b0-b31)
EDMTMD	DCTG[1:0]	転送要求選択ビット b1 b0 0 0: ソフトウェア 0 1: 設定しないでください 1 0: 外部DMA転送要求端子 (EDREQn端子) 1 1: 周辺モジュール(TPU1.TRGA または MTU1.TRGA)からの DMA 転送要求	転送要求選択ビット b1 b0 0 0: ソフトウェア 0 1: 周辺モジュールまたは外部割込み入力端子からの割り込み 1 0: 設定しないでください 1 1: 設定しないでください
	SZ[1:0]	データ転送サイズビット b9 b8 0 0 : 8 ビット転送 0 1 : 16 ビット転送 1 0 : 32 ビット転送 1 1 : 設定しないでください	データ転送サイズビット b9 b8 0 0 : 8 ビット転送 0 1 : 16 ビット転送 1 0 : 32 ビット転送 1 1 : 64 ビット転送
	TKP	—	転送継続ビット
	MD[1:0]	転送モード設定ビット b15 b14 0 0: ノーマル転送 0 1: リピート転送 1 0: ブロック転送 1 1: クラスタ転送	転送モード設定ビット b15 b14 0 0: ノーマル転送 0 1: リピート転送 1 0: ブロック転送 1 1: リピート/ブロック転送
EDMOMD	—	EXDMA 出力設定レジスタ	—
EDMAMD	DADR	—	リロード後転送先アドレス更新 設定ビット
	SADR	—	リロード後転送元アドレス更新設定ビット
	DIR	シングルアドレス方向選択 ビット	—
	AMS	アドレスモード選択ビット	—
EDMSBS	—	—	EXDMA 転送元バッファサイズレジスタ
EDMDBS	—	—	EXDMA 転送先バッファサイズレジスタ
EDMBWR	—	—	EXDMA バッファラブル書き込み許可 レジスタ
EDMECHR	—	—	EXDMA エラーチャネルレジスタ
EDMCTL	—	—	EXDMAC 制御レジスタ
EDMRMD	—	EXDMA 外部要求センスモードレジスタ	—
EDMERF	—	EXDMA 外部要求フラグレジスタ	—
CLSBRy	—	クラスタバッファレジスタ y	—

2.18　データトランスファコントローラ

表 2.40 にデータトランスファコントローラの概要比較を、表 2.41 にデータトランスファコントローラのレジスタ比較を示します。

表 2.40　データトランスファコントローラの概要比較

項目	RX72M(DTCb)/RX72N(DTCb)	RX74M(DTCA)/RX74N(DTCA)
転送チャネル数	DTC 起動が可能なすべての割り込み要因の数と同数	DTC 起動が可能なすべての割り込み要因の数と同数
転送モード	● ノーマル転送モード －1 回の起動で 1 つのデータを転送する ● リピート転送モード －1 回の起動で 1 つのデータを転送する －リピートサイズ分データを転送すると転送開始アドレスに復帰 －リピート回数は最大 256 回設定可能で、256×32 ビットで、最大 1024 バイト転送可能 ● ブロック転送モード －1 回の起動で 1 ブロックのデータを転送する －ブロックサイズは、最大 256×32 ビット=1024 バイト設定可能	● ノーマル転送モード －1 回の起動で 1 つのデータを転送する ● リピート転送モード －1 回の起動で 1 つのデータを転送する －リピートサイズ分データを転送すると転送開始アドレスに復帰 －リピート回数は最大 256 回設定可能で、256×64 ビットで、最大 2048 バイト転送可能 ● ブロック転送モード －1 回の起動で 1 ブロックのデータを転送する －ブロックサイズは、最大 256×64 ビット=2048 バイト設定可能
チェーン転送機能	● 1 回の転送要求に対して複数種類のデータ転送を連続して実行可能 ● 「転送カウンタが“0”になったときのみ実施」/「毎回実施」のいずれかを選択可能	● 1 回の転送要求に対して複数種類のデータ転送を連続して実行可能 ● 「転送カウンタが“0”になったときのみ実施」/「毎回実施」のいずれかを選択可能
シーケンス転送	複雑な一連の転送をシーケンスとして登録し、転送データにより任意のシーケンスを選択して実行可能 ● シーケンス転送の起動要因は同時に 1 つのみ選択可能 ● シーケンスは、1 つの起動要因に対し最大 256 通り ● 転送要求によって最初に転送されたデータがシーケンスを決定 ● シーケンスは、1 回の転送要求で最後まで実行することも、途中で止めて次の転送要求で再開する(シーケンス分割)ことも可能	複雑な一連の転送をシーケンスとして登録し、転送データにより任意のシーケンスを選択して実行可能 ● シーケンス転送の起動要因は同時に 1 つのみ選択可能 ● シーケンスは、1 つの起動要因に対し最大 256 通り ● 転送要求によって最初に転送されたデータがシーケンスを決定 ● シーケンスは、1 回の転送要求で最後まで実行することも、途中で止めて次の転送要求で再開する(シーケンス分割)ことも可能
転送空間	● ショートアドレスモードのとき 16M バイト(“0000 0000h”～“007F FFFFh”と“FF80 0000h”～“FFFF FFFFh”のうち、予約領域以外の領域) ● フルアドレスモードのとき 4G バイト(“0000 0000h”～“FFFF FFFFh”のうち、予約領域以外の領域)	● 4G バイト(“0000 0000h”～“FFFF FFFFh”のうち、予約領域以外の領域)
データ転送単位	● 1 データ：1 バイト(8 ビット)、1 ワード(16 ビット)、1 ロングワード(32 ビット) ● 1 ブロックサイズ：1～256 データ	● 1 データ：1 バイト(8 ビット)、1 ワード(16 ビット)、1 ロングワード(32 ビット)、1 ダブルロングワード(64 ビット) ● 1 ブロックサイズ：1～256 データ

項目	RX72M(DTCb)/RX72N(DTCb)	RX74M(DTCA)/RX74N(DTCA)
CPU 割り込み要求	• DTC を起動した割り込みで CPU への割り込み要求を発生可能 • 1 回のデータ転送終了後に CPU への割り込み要求を発生可能 • 指定したデータ数のデータ転送終了後に CPU への割り込み要求を発生可能	• DTC を起動した割り込みで CPU への割り込み要求を発生可能 • 1 回のデータ転送終了後に CPU への割り込み要求を発生可能 • 指定したデータ数のデータ転送終了後に CPU への割り込み要求を発生可能
転送エラー処理	—	転送エラー (バスエラー)発生時、転送を中断し、転送要求元の IR フラグをクリア
イベントリンク機能	1 回のデータ転送後(ブロックの場合は 1 ブロック転送後)、イベントリンク要求を発生	1 回のデータ転送後(ブロックの場合は 1 ブロック転送後)、イベントリンク要求を発生
リードスキップ	同一転送が連続したときの転送情報の読み出しを省略する設定が可能	同一転送が連続したときの転送情報の読み出しを省略する設定が可能
ライトバックスキップ	転送元アドレスまたは転送先アドレスが固定の場合、更新されない転送情報の書き戻しを省略	転送元アドレスまたは転送先アドレスが固定の場合、更新されない転送情報の書き戻しを省略
ライトバックディスエーブル	転送情報のライトバックを実行しない設定が可能	転送情報のライトバックを実行しない設定が可能
ディスプレースメント加算	転送元アドレスにディスプレースメントを加算可能(転送情報ごとに選択)	転送元アドレスにディスプレースメントを加算可能(転送情報ごとに選択)
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
ProtectZone フィルタ	—	セキュリティ属性を設定可能

表 2.41　データトランスファコントローラのレジスタ比較

レジスタ	ビット	RX72M(DTCb)/RX72N(DTCb)	RX74M(DTCA)/RX74N(DTCA)
MRA	SM[1:0]	転送元アドレスアドレッシングモードビット b3　b2 0　0：SAR レジスタはアドレス固定 (SAR レジスタのライトバックはスキップされます) 0　1：SAR レジスタはアドレス固定 (SAR レジスタのライトバックはスキップされます) 1　0：転送後 SAR レジスタをインクリメント (SZ[1:0]ビットが“00b”のとき+1、“01b”のとき+2、“10b”のとき+4) 1　1：転送後 SAR レジスタをデクリメント (SZ[1:0]ビットが“00b”のとき-1、“01b”のとき-2、“10b”のとき-4)	転送元アドレスアドレッシングモードビット b3　b2 0　0：SAR レジスタはアドレス固定 (SAR レジスタのライトバックはスキップされます) 0　1：SAR レジスタはアドレス固定 (SAR レジスタのライトバックはスキップされます) 1　0：転送後 SAR レジスタをインクリメント SZ[1:0]ビットが 00b のとき+1 SZ[1:0]ビットが 01b のとき+2 SZ[1:0]ビットが 10b のとき+4 SZ[1:0]ビットが 11b のとき+8 1　1：転送後 SAR レジスタをデクリメント SZ[1:0]ビットが 00b のとき-1 SZ[1:0]ビットが 01b のとき-2 SZ[1:0]ビットが 10b のとき-4 SZ[1:0]ビットが 11b のとき-8
	SZ[1:0]	DTC データトランスファサイズビット b5　b4 0　0：バイト(8 ビット)転送 0　1：ワード(16 ビット)転送 1　0：ロングワード(32 ビット)転送 1　1：設定しないでください	DTC データトランスファサイズビット b5　b4 0　0：バイト(8 ビット)転送 0　1：ワード(16 ビット)転送 1　0：ロングワード(32 ビット)転送 1　1：ダブルロングワード (64 ビット)転送
MRB	DM[1:0]	転送先アドレスアドレッシングモードビット b3　b2 0　0：DAR レジスタはアドレス固定 (DAR レジスタのライトバックはスキップされます) 0　1：DAR レジスタはアドレス固定 (DAR レジスタのライトバックはスキップされます) 1　0：転送後、DAR レジスタをインクリメント (MRA.SZ[1:0]ビットが“00b”のとき+1、“01b”のとき+2、“10b”のとき+4) 1　1：転送後 DAR レジスタをデクリメント (MRA.SZ[1:0]ビットが“00b”のとき-1、“01b”のとき-2、“10b”のとき-4)	転送先アドレスアドレッシングモードビット b3　b2 0　0：DAR レジスタはアドレス固定 (DAR レジスタのライトバックはスキップされます) 0　1：DAR レジスタはアドレス固定 (DAR レジスタのライトバックはスキップされます) 1　0：転送後、DAR レジスタをインクリメント MRA.SZ[1:0]ビットが 00b のとき+1 MRA.SZ[1:0]ビットが 01b のとき+2 MRA.SZ[1:0]ビットが 10b のとき+4 MRA.SZ[1:0]ビットが 11b のとき+8 1　1：転送後 DAR レジスタをデクリメント MRA.SZ[1:0]ビットが 00b のとき-1 MRA.SZ[1:0]ビットが 01b のとき-2 MRA.SZ[1:0]ビットが 10b のとき-4 MRA.SZ[1:0]ビットが 11b のとき-8

レジスタ	ビット	RX72M(DTCb)/RX72N(DTCb)	RX74M(DTCA)/RX74N(DTCA)
DTCCR	—	DTC コントロールレジスタ	—
DTCCR_S	—	—	Secure アプリケーション用 DTC コントロールレジスタ
DTCCR_NS	—	—	Non-secure アプリケーション用 DTC コントロールレジスタ
DTCVBR	—	DTC ベクタベースレジスタ	—
DTCVBR_S	—	—	Secure アプリケーション用 DTC ベクタベースレジスタ
DTCVBR_NS	—	—	Non-secure アプリケーション用 DTC セキュア領域ベクタベースレジスタ
DTCADMOD	—	DTC アドレスモードレジスタ	—
DTCEVR	—	—	DTC エラーベクタレジスタ
DTCSAR	—	—	DTC セキュリティ属性設定レジスタ

2.19　イベントリンクコントローラ

表 2.42 にイベントリンクコントローラの概要比較を、表 2.43 にイベントリンクコントローラのレジスタ比較を、表 2.44 に ELSRn レジスタと周辺モジュールの対応を、表 2.45 に ELSRn.ELS に設定するイベント信号名と信号番号の対応を示します。

表 2.42　イベントリンクコントローラの概要比較

項目	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
イベントリンク機能	• 137 種類のイベント信号を、直接周辺モジュールへリンク可能 • タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能 • ポート B、ポート E のイベントリンク動作が可能 -シングルポート：指定した 1 本のポートにイベントリンクの動作設定が可能 -ポートグループ：最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能	• 135 種類のイベント信号を、直接周辺モジュールへリンク可能 • タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能 • ポート B、ポート E のイベントリンク動作が可能 -シングルポート：指定した 1 本のポートにイベントリンクの動作設定が可能 -ポートグループ：最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能	• 381 種類のイベント信号を、直接周辺モジュールへリンク可能 • タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能	• 377 種類のイベント信号を、直接周辺モジュールへリンク可能 • タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
ProtectZone フィルタ	—	—	レジスタごとにセキュリティ属性の設定が可能	レジスタごとにセキュリティ属性の設定が可能

表 2.43 イベントリンクコントローラのレジスタ比較

レジスタ	ビット	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ELCSARA	—	—	—	ELC セキュリティ属性設定レジスタ A	ELC セキュリティ属性設定レジスタ A
ELCSARB	—	—	—	ELC セキュリティ属性設定レジスタ B	ELC セキュリティ属性設定レジスタ B
ELCSARC	—	—	—	ELC セキュリティ属性設定レジスタ C	ELC セキュリティ属性設定レジスタ C
ELCSARD	—	—	—	ELC セキュリティ属性設定レジスタ D	ELC セキュリティ属性設定レジスタ D
ELSEGRm	—	—	—	ソフトウェアイベント生成レジスタ m	ソフトウェアイベント生成レジスタ m
ELCR	—	イベントリンクコントロールレジスタ	イベントリンクコントロールレジスタ	イベントリンクコントロールレジスタ	イベントリンクコントロールレジスタ
		リセット後の初期値が異なります			
	b6-b0	読むと”1”が読めます。書く場合”1”としてください	読むと”1”が読めます。書く場合”1”としてください	読むと”0”が読めます。書く場合”0”としてください	読むと”0”が読めます。書く場合”0”としてください
ELSRn	—	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10~13, 15, 16, 18~28, 33, 35~38, 41~45, 48~57) レジスタ長は 8 ビット	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10~13, 15, 16, 18~28, 33, 35~38, 45, 48～57) レジスタ長は 8 ビット	イベントリンク設定レジスタ n (n = 0~26,46,47, 50~78,88~91) レジスタ長は 16 ビット	イベントリンク設定レジスタ n (n = 0~26,46,47, 50~52,73~78,88~91) レジスタ長は 16 ビット
	ELS[7:0] (RX72M/72N) ELS[9:0] (RX74M/74N)	イベントリンク選択ビット 00h：該当する周辺モジュールへのイベント信号の出力は無効 01h~CFh：リンクするイベント信号の番号を指定 上記以外は設定しないでください	イベントリンク選択ビット 00h：該当する周辺モジュールへのイベント信号の出力は無効 01h~CDh：リンクするイベント信号の番号を指定 上記以外は設定しないでください	イベントリンク選択ビット 000h：該当する周辺モジュールへのイベント信号の出力は無効 021h~33Bh：リンクするイベント信号の番号を指定 上記以外は設定しないでください	イベントリンク選択ビット 000h：該当する周辺モジュールへのイベント信号の出力は無効 021h~33Bh：リンクするイベント信号の番号を指定 上記以外は設定しないでください
ELOPA	MTU0MD[1:0]	MTU0 動作選択ビット	MTU0 動作選択ビット	—	—
	MTU3MD[1:0]	MTU3 動作選択ビット	MTU3 動作選択ビット	—	—
	CMT1MD[1:0]	—	—	CMT1 動作選択ビット	CMT1 動作選択ビット
ELOPB	MTU4MD[1:0]	MTU4 動作選択ビット	MTU4 動作選択ビット	—	—
	CMTW0MD[1:0]	—	—	CMTW0 動作選択ビット	CMTW0 動作選択ビット
ELOPC	CMT1MD[1:0]	CMT1 動作選択ビット	CMT1 動作選択ビット	—	—
	TMR0MD[1:0]	—	—	TMR0 動作選択ビット	TMR0 動作選択ビット

レジスタ	ビット	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ELOPC	TMR1MD[1:0]	—	—	TMR1 動作選択ビット	TMR1 動作選択ビット
ELOPD	TMR0MD[1:0]	TMR0 動作選択ビット	TMR0 動作選択ビット	—	—
	TMR1MD[1:0]	TMR1 動作選択ビット	TMR1 動作選択ビット	—	—
	TMR2MD[1:0]	TMR2 動作選択ビット(b5-b4)	TMR2 動作選択ビット(b5-b4)	TMR2 動作選択ビット(b1-b0)	TMR2 動作選択ビット(b1-b0)
ELOPD	TMR3MD[1:0]	TMR3 動作選択ビット(b7-b6)	TMR3 動作選択ビット(b7-b6)	TMR3 動作選択ビット(b3-b2)	TMR3 動作選択ビット(b3-b2)
ELOPF	—	イベントリンクオプション設定レジスタ F	イベントリンクオプション設定レジスタ F	—	—
ELOPH	—	イベントリンクオプション設定レジスタ H	イベントリンクオプション設定レジスタ H	—	—
PGRn	—	ポートグループ指定レジスタ n	ポートグループ指定レジスタ n	—	—
PGCn	—	ポートグループコントロールレジスタ n	ポートグループコントロールレジスタ n	—	—
PDBFn	—	ポートバッファレジスタ n	ポートバッファレジスタ n	—	—
PELm	—	イベント接続ポート指定レジスタ m	イベント接続ポート指定レジスタ m	—	—
ELSEGR	—	イベントリンクソフトウェアイベント発生レジスタ	イベントリンクソフトウェアイベント発生レジスタ	—	—

表 2.44　ELSRn レジスタと周辺モジュールの対応

レジスタ	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ELSR0	MTU0	MTU0	CMT1	CMT1
ELSR1	—	—	CMTW0	CMTW0
ELSR2	—	—	TMR0	TMR0
ELSR3	MTU3	MTU3	TMR1	TMR1
ELSR4	MTU4	MTU4	TMR2	TMR2
ELSR5	—	—	TMR3	TMR3
ELSR6	—	—	GPTW イベント要因 A (全チャネル共通)	GPTW イベント要因 A (全チャネル共通
ELSR7	CMT1	CMT1	GPTW イベント要因 B (全チャネル共通)	GPTW イベント要因 B (全チャネル共通
ELSR8	—	—	GPTW イベント要因 C (全チャネル共通)	GPTW イベント要因 C (全チャネル共通
ELSR9	—	—	GPTW イベント要因 D (全チャネル共通)	GPTW イベント要因 D (全チャネル共通
ELSR10	TMR0	TMR0	GPTW イベント要因 E (全チャネル共通)	GPTW イベント要因 E (全チャネル共通
ELSR11	TMR1	TMR1	GPTW イベント要因 F (全チャネル共通)	GPTW イベント要因 F (全チャネル共通
ELSR12	TMR2	TMR2	GPTW イベント要因 G (全チャネル共通)	GPTW イベント要因 G (全チャネル共通
ELSR13	TMR3	TMR3	GPTW イベント要因 H (全チャネル共通)	GPTW イベント要因 H (全チャネル共通
ELSR14	—	—	ポート B	ポート B

レジスタ	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ELSR15	S12AD (ELCTRG00N)	S12AD (ELCTRG00N)	ポート C	ポート C
ELSR16	DA0	DA0	ポート D	ポート D
ELSR17	—	—	ポート E	ポート E
ELSR18	ICU (割り込み 1)	ICU (割り込み 1)	ADC トリガ 0 (全ユニット共通)	ADC トリガ 0 (全ユニット共通)
ELSR19	ICU (割り込み 2)	ICU (割り込み 2)	ADC トリガ 1 (全ユニット共通)	ADC トリガ 1 (全ユニット共通)
ELSR20	出力ポートグループ 1	出力ポートグループ 1	ADC トリガ 2 (全ユニット共通)	ADC トリガ 2 (全ユニット共通)
ELSR21	出力ポートグループ 2	出力ポートグループ 2	ADC トリガ 3 (全ユニット共通)	ADC トリガ 3 (全ユニット共通)
ELSR22	入力ポートグループ 1	入力ポートグループ 1	ADC トリガ 4 (全ユニット共通)	ADC トリガ 4 (全ユニット共通)
ELSR23	入力ポートグループ 2	入力ポートグループ 2	ADC トリガ 5 (全ユニット共通)	ADC トリガ 5 (全ユニット共通)
ELSR24	シングルポート 0	シングルポート 0	ADC トリガ 6 (全ユニット共通)	ADC トリガ 6 (全ユニット共通)
ELSR25	シングルポート 1	シングルポート 1	ADC トリガ 7 (全ユニット共通)	ADC トリガ 7 (全ユニット共通)
ELSR26	シングルポート 2	シングルポート 2	ADC トリガ 8 (全ユニット共通)	ADC トリガ 8 (全ユニット共通)
ELSR27	シングルポート 3	シングルポート 3	—	—
ELSR28	クロックソースを LOCO へ切り替え	クロックソースを LOCO へ切り替え	—	—
ELSR33	CMTW0	CMTW0	—	—
ELSR35	TPU0	TPU0	—	—
ELSR36	TPU1	TPU1	—	—
ELSR37	TPU2	TPU2	—	—
ELSR38	TPU3	TPU3	—	—
ELSR41	DSMIF0 トリガ 0	—	—	—
ELSR42	DSMIF0 トリガ 1	—	—	—
ELSR43	DSMIF1 トリガ 0	—	—	—
ELSR44	DSMIF1 トリガ 1	—	—	—
ELSR45	S12AD1 (ELCTRG10N)	S12AD1 (ELCTRG10N)	—	—
ELSR46	—	—	DAC0	DAC0
ELSR47	—	—	DAC1	DAC1
ELSR48	GPTW イベント要因 A (全チャネル共通)	GPTW イベント要因 A (全チャネル共通)	—	—
ELSR49	GPTW イベント要因 B (全チャネル共通)	GPTW イベント要因 B (全チャネル共通)	—	—
ELSR50	GPTW イベント要因 C (全チャネル共通)	GPTW イベント要因 C (全チャネル共通)	RI3C0	RI3C0
ELSR51	GPTW イベント要因 D (全チャネル共通)	GPTW イベント要因 D (全チャネル共通)	GPTP (CAPTURE0)	GPTP (CAPTURE0)
ELSR52	GPTW イベント要因 E (全チャネル共通)	GPTW イベント要因 E (全チャネル共通)	GPTP (CAPTURE1)	GPTP (CAPTURE1)
ELSR53	GPTW イベント要因 F (全チャネル共通)	GPTW イベント要因 F (全チャネル共通)	ESC (ESC_LATCH0)	—
ELSR54	GPTW イベント要因 G (全チャネル共通)	GPTW イベント要因 G (全チャネル共通)	ESC (ESC_LATCH1)	—
ELSR55	GPTW イベント要因 H (全チャネル共通)	GPTW イベント要因 H (全チャネル共通)	DSMIF0 (CAP_TRG0)	—

レジスタ	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ELSR56	S12AD (ELCTRG01N)	S12AD (ELCTRG01N)	DSMIF0 (CAP_TRG1)	—
ELSR57	S12AD1 (ELCTRG11N)	S12AD1 (ELCTRG11N)	DSMIF0 (CAP_TRG2)	—
ELSR58	—	—	DSMIF0 (CAP_TRG3)	—
ELSR59	—	—	DSMIF0 (CAP_TRG4)	—
ELSR60	—	—	DSMIF0 (CAP_TRG5)	—
ELSR61	—	—	DSMIF0 (CDCNT_INT_TRG0)	—
ELSR62	—	—	DSMIF0 (CDCNT_INT_TRG1)	—
ELSR63	—	—	DSMIF0 (CDCNT_INT_TRG2)	—
ELSR64	—	—	DSMIF1 (CAP_TRG0)	—
ELSR65	—	—	DSMIF1 (CAP_TRG1)	—
ELSR66	—	—	DSMIF1 (CAP_TRG2)	—
ELSR67	—	—	DSMIF1 (CAP_TRG3)	—
ELSR68	—	—	DSMIF1 (CAP_TRG4)	—
ELSR69	—	—	DSMIF1 (CAP_TRG5)	—
ELSR70	—	—	DSMIF1 (CDCNT_INT_TRG0	—
ELSR71	—	—	DSMIF1 (CDCNT_INT_TRG1	—
ELSR72	—	—	DSMIF1 (CDCNT_INT_TRG2	—
ELSR73	—	—	PCIF0 (ELC_IN)	PCIF0 (ELC_IN)
ELSR74	—	—	PCIF0 (PEK_IN)	PCIF0 (PEK_IN)
ELSR75	—	—	PCIF0 (VLY_IN)	PCIF0 (VLY_IN)
ELSR76	—	—	PCIF1 (ELC_IN)	PCIF1 (ELC_IN)
ELSR77	—	—	PCIF1 (PEK_IN)	PCIF1 (PEK_IN)
ELSR78	—	—	PCIF1 (VLY_IN)	PCIF1 (VLY_IN)
ELSR88	—	—	ICU (割り込み 1)(注 1)	ICU (割り込み 1)(注 1)
ELSR89	—	—	ICU (割り込み 2)(注 1)	ICU (割り込み 2)(注 1)
ELSR90	—	—	ICU (割り込み 3)(注 1)	ICU (割り込み 3)(注 1)
ELSR91	—	—	ICU (割り込み 4)(注 1)	ICU (割り込み 4)(注 1)

注 1.　イベント信号は“050h”～“053h”、“313h”の中から指定してください。これ以外の値は、設定しないでください。

表 2.45　ELSRn.ELS に設定するイベント信号名と信号番号の対応

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
01h	MTU0・コンペアマッチ 0A	MTU0・コンペアマッチ 0A	—	—
02h	MTU0・コンペアマッチ 0B	MTU0・コンペアマッチ 0B	—	—
03h	MTU0・コンペアマッチ 0C	MTU0・コンペアマッチ 0C	—	—
04h	MTU0・コンペアマッチ 0D	MTU0・コンペアマッチ 0D	—	—

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
05h	MTU0・コンペアマッチ 0E	MTU0・コンペアマッチ 0E	—	—
06h	MTU0・コンペアマッチ 0F	MTU0・コンペアマッチ 0F	—	—
07h	MTU0・オーバフロー	MTU0・オーバフロー	—	—
10h	MTU3・コンペアマッチ 3A	MTU3・コンペアマッチ 3A	—	—
11h	MTU3・コンペアマッチ 3B	MTU3・コンペアマッチ 3B	—	—
12h	MTU3・コンペアマッチ 3C	MTU3・コンペアマッチ 3C	—	—
13h	MTU3・コンペアマッチ 3D	MTU3・コンペアマッチ 3D	—	—
14h	MTU3・オーバフロー	MTU3・オーバフロー	—	—
15h	MTU4・コンペアマッチ 4A	MTU4・コンペアマッチ 4A	—	—
16h	MTU4・コンペアマッチ 4B	MTU4・コンペアマッチ 4B	—	—
17h	MTU4・コンペアマッチ 4C	MTU4・コンペアマッチ 4C	—	—
18h	MTU4・コンペアマッチ 4D	MTU4・コンペアマッチ 4D	—	—
19h	MTU4・オーバフロー	MTU4・オーバフロー	—	—
1Ah	MTU4・アンダフロー	MTU4・アンダフロー	—	—
1Fh	CMT1・コンペアマッチ 1	CMT1・コンペアマッチ 1	—	—
21h	—	—	DMAC0・転送終了	DMAC0・転送終了
22h	TMR0・コンペアマッチ A0	TMR0・コンペアマッチ A0	DMAC1・転送終了	DMAC1・転送終了
23h	TMR0・コンペアマッチ B0	TMR0・コンペアマッチ B0	DMAC2・転送終了	DMAC2・転送終了
24h	TMR0・オーバフロー	TMR0・オーバフロー	DMAC3・転送終了	DMAC3・転送終了
25h	TMR1・コンペアマッチ A1	TMR1・コンペアマッチ A1	DMAC4・転送終了	DMAC4・転送終了
26h	TMR1・コンペアマッチ B1	TMR1・コンペアマッチ B1	DMAC5・転送終了	DMAC5・転送終了
27h	TMR1・オーバフロー	TMR1・オーバフロー	DMAC6・転送終了	DMAC6・転送終了
28h	TMR2・コンペアマッチ A2	TMR2・コンペアマッチ A2	DMAC7・転送終了	DMAC7・転送終了
29h	TMR2・コンペアマッチ B2	TMR2・コンペアマッチ B2	—	—
2Ah	TMR2・オーバフロー	TMR2・オーバフロー	—	—
2Bh	TMR3・コンペアマッチ A3	TMR3・コンペアマッチ A3	—	—
2Ch	TMR3・コンペアマッチ B3	TMR3・コンペアマッチ B3	—	—
2Dh	TMR3・オーバフロー	TMR3・オーバフロー	—	—
2Eh	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	—	—

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
31h	IWDT・アンダフロー・リフレッシュエラー	IWDT・アンダフロー・リフレッシュエラー	DTC・転送終了	DTC・転送終了
33h	—	—	PVD1・電圧検出	PVD1・電圧検出
34h	—	—	PVD2・電圧検出	PVD2・電圧検出
38h	—	—	メインクロック発振停止検出	メインクロック発振停止検出
3Ah	SCI5・エラー（受信エラー・エラーシグナル検出）	SCI5・エラー（受信エラー・エラーシグナル検出）	—	—
3Bh	SCI5・受信データフル	SCI5・受信データフル	—	—
3Ch	SCI5・送信データエンプティ	SCI5・送信データエンプティ	—	—
3Dh	SCI5・送信完了	SCI5・送信完了	—	—
4Ch	—	—	IWDT・アンダフロー・リフレッシュエラー	IWDT・アンダフロー・リフレッシュエラー
4Dh	—	—	WDT・アンダフロー・リフレッシュエラー	WDT・アンダフロー・リフレッシュエラー
4Eh	RIIC0・通信エラー、イベント発生	RIIC0・通信エラー、イベント発生	—	—
4Fh	RIIC0・受信データフル	RIIC0・受信データフル	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)
50h	RIIC0・送信データエンプティ	RIIC0・送信データエンプティ	ソフトウェアイベント 0	ソフトウェアイベント 0
51h	RIIC0・送信終了	RIIC0・送信終了	ソフトウェアイベント 1	ソフトウェアイベント 1
52h	RSPI0・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー）	RSPI0・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー）	ソフトウェアイベント 2	ソフトウェアイベント 2
53h	RSPI0・アイドル	RSPI0・アイドル	ソフトウェアイベント 3	ソフトウェアイベント 3
54h	RSPI0・受信バッファフル	RSPI0・受信バッファフル	ポート B・イベント	ポート B・イベント
55h	RSPI0・送信バッファエンプティ	RSPI0・送信バッファエンプティ	ポート C・イベント	ポート C・イベント
56h	RSPI0・送信完了	RSPI0・送信完了	ポート D・イベント	ポート D・イベント
57h	—	—	ポート E・イベント	ポート E・イベント
58h	S12AD・A/D 変換終了	S12AD・A/D 変換終了	CMT1・コンペアマッチ	CMT1・コンペアマッチ
59h	—	—	CMTW0・コンペアマッチ	CMTW0・コンペアマッチ
5Ah	—	—	TMR0・コンペアマッチ A	TMR0・コンペアマッチ A
5Bh	LVD1・電圧検出	LVD1・電圧検出	TMR0・コンペアマッチ B	TMR0・コンペアマッチ B
5Ch	LVD2・電圧検出	LVD2・電圧検出	TMR0・オーバフロー	TMR0・オーバフロー
5Dh	DMAC0・転送終了	DMAC0・転送終了	TMR1・コンペアマッチ A	TMR1・コンペアマッチ A
5Eh	DMAC1・転送終了	DMAC1・転送終了	TMR1・コンペアマッチ B	TMR1・コンペアマッチ B
5Fh	DMAC2・転送終了	DMAC2・転送終了	TMR1・オーバフロー	TMR1・オーバフロー

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
60h	DMAC3・転送終了	DMAC3・転送終了	TMR2・コンペアマッチ A	TMR2・コンペアマッチ A
61h	DTC・転送終了	DTC・転送終了	TMR2・コンペアマッチ B	TMR2・コンペアマッチ B
62h	クロック発生回路・発振停止検出	クロック発生回路・発振停止検出	TMR2・オーバフロー	TMR2・オーバフロー
63h	入力ポートグループ 1・入力エッジ検出	入力ポートグループ 1・入力エッジ検出	TMR3・コンペアマッチ A	TMR3・コンペアマッチ A
64h	入力ポートグループ 2・入力エッジ検出	入力ポートグループ 2・入力エッジ検出	TMR3・コンペアマッチ B	TMR3・コンペアマッチ B
65h	シングル入力ポート 0・入力エッジ検出	シングル入力ポート 0・入力エッジ検出	TMR3・オーバフロー	TMR3・オーバフロー
66h	シングル入力ポート 1・入力エッジ検出	シングル入力ポート 1・入力エッジ検出	—	—
67h	シングル入力ポート 2・入力エッジ検出	シングル入力ポート 2・入力エッジ検出	—	—
68h	シングル入力ポート 3・入力エッジ検出	シングル入力ポート 3・入力エッジ検出	—	—
69h	ソフトウェアイベント	ソフトウェアイベント	—	—
6Ah	DOC･データ演算条件成立	DOC･データ演算条件成立	—	—
6Ch	S12AD1・A/D 変換終了	S12AD1・A/D 変換終了	—	—
7Eh	CMTW0・チャネル 0・コンペアマッチ	CMTW0・チャネル 0・コンペアマッチ	—	—
80h	GPTW0・コンペアマッチ A	GPTW0・コンペアマッチ A	—	—
81h	GPTW0・コンペアマッチ B	GPTW0・コンペアマッチ B	—	—
82h	GPTW0・コンペアマッチ C	GPTW0・コンペアマッチ C	—	—
83h	GPTW0・コンペアマッチ D	GPTW0・コンペアマッチ D	—	—
84h	GPTW0・コンペアマッチ E	GPTW0・コンペアマッチ E	—	—
85h	GPTW0・コンペアマッチ F	GPTW0・コンペアマッチ F	—	—
86h	GPTW0・オーバフロー	GPTW0・オーバフロー	—	—
87h	GPTW0・アンダフロー	GPTW0・アンダフロー	—	—
88h	GPTW1・コンペアマッチ A	GPTW1・コンペアマッチ A	—	—
89h	GPTW1・コンペアマッチ B	GPTW1・コンペアマッチ B	—	—
8Ah	GPTW1・コンペアマッチ C	GPTW1・コンペアマッチ C	—	—
8Bh	GPTW1・コンペアマッチ D	GPTW1・コンペアマッチ D	—	—
8Ah	GPTW1・コンペアマッチ E	GPTW1・コンペアマッチ E	—	—
8Bh	GPTW1・コンペアマッチ F	GPTW1・コンペアマッチ F	—	—
8Eh	GPTW1・オーバフロー	GPTW1・オーバフロー	—	—
8Fh	GPTW1・アンダフロー	GPTW1・アンダフロー	—	—

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
90h	GPTW2・コンペアマッチ A	GPTW2・コンペアマッチ A	—	—
91h	GPTW2・コンペアマッチ B	GPTW2・コンペアマッチ B	—	—
92h	GPTW2・コンペアマッチ C	GPTW2・コンペアマッチ C	—	—
93h	GPTW2・コンペアマッチ D	GPTW2・コンペアマッチ D	—	—
94h	GPTW2・コンペアマッチ E	GPTW2・コンペアマッチ E	—	—
95h	GPTW2・コンペアマッチ F	GPTW2・コンペアマッチ F	—	—
96h	GPTW2・オーバフロー	GPTW2・オーバフロー	—	—
97h	GPTW2・アンダフロー	GPTW2・アンダフロー	—	—
98h	GPTW3・コンペアマッチ A	GPTW3・コンペアマッチ A	—	—
99h	GPTW3・コンペアマッチ B	GPTW3・コンペアマッチ B	—	—
9Ah	GPTW3・コンペアマッチ C	GPTW3・コンペアマッチ C	—	—
9Bh	GPTW3・コンペアマッチ D	GPTW3・コンペアマッチ D	—	—
9Ah	GPTW3・コンペアマッチ E	GPTW3・コンペアマッチ E	—	—
9Bh	GPTW3・コンペアマッチ F	GPTW3・コンペアマッチ F	—	—
9Eh	GPTW3・オーバフロー	GPTW3・オーバフロー	—	—
9Fh	GPTW3・アンダフロー	GPTW3・アンダフロー	—	—
A0h	EPTPC・STCA タイマ 0 立ち上がりエッジ検出	EPTPC・STCA タイマ 0 立ち上がりエッジ検出	—	—
A1h	EPTPC・STCA タイマ 1 立ち上がりエッジ検出	EPTPC・STCA タイマ 1 立ち上がりエッジ検出	—	—
A2h	EPTPC・STCA タイマ 2 立ち上がりエッジ検出	EPTPC・STCA タイマ 2 立ち上がりエッジ検出	—	—
A3h	EPTPC・STCA タイマ 3 立ち上がりエッジ検出	EPTPC・STCA タイマ 3 立ち上がりエッジ検出	—	—
A4h	EPTPC・STCA タイマ 4 立ち上がりエッジ検出	EPTPC・STCA タイマ 4 立ち上がりエッジ検出	—	—
A5h	EPTPC・STCA タイマ 5 立ち上がりエッジ検出	EPTPC・STCA タイマ 5 立ち上がりエッジ検出	—	—
A6h	EPTPC・STCA タイマ 0 立ち下がりエッジ検出	EPTPC・STCA タイマ 0 立ち下がりエッジ検出	—	—
A7h	EPTPC・STCA タイマ 1 立ち下がりエッジ検出	EPTPC・STCA タイマ 1 立ち下がりエッジ検出	—	—
A8h	EPTPC・STCA タイマ 2 立ち下がりエッジ検出	EPTPC・STCA タイマ 2 立ち下がりエッジ検出	—	—
A9h	EPTPC・STCA タイマ 3 立ち下がりエッジ検出	EPTPC・STCA タイマ 3 立ち下がりエッジ検出	—	—
AAh	EPTPC・STCA タイマ 4 立ち下がりエッジ検出	EPTPC・STCA タイマ 4 立ち下がりエッジ検出	—	—
ABh	EPTPC・STCA タイマ 5 立ち下がりエッジ検出	EPTPC・STCA タイマ 5 立ち下がりエッジ検出	—	—

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
ACh	TPU0・コンペアマッチ A	TPU0・コンペアマッチ A	—	—
ADh	TPU0・コンペアマッチ B	TPU0・コンペアマッチ B	—	—
AEh	TPU0・コンペアマッチ C	TPU0・コンペアマッチ C	—	—
AFh	TPU0・コンペアマッチ D	TPU0・コンペアマッチ D	—	—
B0h	TPU0・オーバフロー	TPU0・オーバフロー	—	—
B1h	TPU1・コンペアマッチ A	TPU1・コンペアマッチ A	—	—
B2h	TPU1・コンペアマッチ B	TPU1・コンペアマッチ B	—	—
B3h	TPU1・オーバフロー	TPU1・オーバフロー	—	—
B4h	TPU1・アンダフロー	TPU1・アンダフロー	—	—
B5h	TPU2・コンペアマッチ A	TPU2・コンペアマッチ A	—	—
B6h	TPU2・コンペアマッチ B	TPU2・コンペアマッチ B	—	—
B7h	TPU2・オーバフロー	TPU2・オーバフロー	—	—
B8h	TPU2・アンダフロー	TPU2・アンダフロー	—	—
B9h	TPU3・コンペアマッチ A	TPU3・コンペアマッチ A	—	—
BAh	TPU3・コンペアマッチ B	TPU3・コンペアマッチ B	—	—
BBh	TPU3・コンペアマッチ C	TPU3・コンペアマッチ C	—	—
BCh	TPU3・コンペアマッチ D	TPU3・コンペアマッチ D	—	—
BDh	TPU3・オーバフロー	TPU3・オーバフロー	—	—
C6h	GPTW0・A/D 変換開始要求 A	GPTW0・A/D 変換開始要求 A	—	—
C7h	GPTW0・A/D 変換開始要求 B	GPTW0・A/D 変換開始要求 B	—	—
C8h	GPTW1・A/D 変換開始要求 A	GPTW1・A/D 変換開始要求 A	—	—
C9h	GPTW1・A/D 変換開始要求 B	GPTW1・A/D 変換開始要求 B	GPTW(OPS)･UVW 相入力エッジ検出	GPTW(OPS)･UVW 相入力エッジ検出
CAh	GPTW2・A/D 変換開始要求 A	GPTW2・A/D 変換開始要求 A	GPTW0・コンペアマッチ A	GPTW0・コンペアマッチ A
CBh	GPTW2・A/D 変換開始要求 B	GPTW2・A/D 変換開始要求 B	GPTW0・コンペアマッチ B	GPTW0・コンペアマッチ B
CCh	GPTW3・A/D 変換開始要求 A	GPTW3・A/D 変換開始要求 A	GPTW0・コンペアマッチ C	GPTW0・コンペアマッチ C
CDh	GPTW3・A/D 変換開始要求 B	GPTW3・A/D 変換開始要求 B	GPTW0・コンペアマッチ D	GPTW0・コンペアマッチ D
CEh	ESC・SYNC0	—	GPTW0・コンペアマッチ E	GPTW0・コンペアマッチ E
CFh	ESC・SYNC1	—	GPTW0・コンペアマッチ F	GPTW0・コンペアマッチ F
0D0h	—	—	GPTW0・オーバフロー	GPTW0・オーバフロー
0D1h	—	—	GPTW0・アンダフロー	GPTW0・アンダフロー

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
0D2h	—	—	GPTW0・サイクルカウント終了	GPTW0・サイクルカウント終了
0D4h	—	—	GPTW0・A/D 変換開始要求 A	GPTW0・A/D 変換開始要求 A
0D5h	—	—	GPTW0・A/D 変換開始要求 B	GPTW0・A/D 変換開始要求 B
0D6h	—	—	GPTW1・コンペアマッチ A	GPTW1・コンペアマッチ A
0D7h	—	—	GPTW1・コンペアマッチ B	GPTW1・コンペアマッチ B
0D8h	—	—	GPTW1・コンペアマッチ C	GPTW1・コンペアマッチ C
0D9h	—	—	GPTW1・コンペアマッチ D	GPTW1・コンペアマッチ D
0DAh	—	—	GPTW1・コンペアマッチ E	GPTW1・コンペアマッチ E
0DBh	—	—	GPTW1・コンペアマッチ F	GPTW1・コンペアマッチ F
0DCh	—	—	GPTW1・オーバフロー	GPTW1・オーバフロー
0DDh	—	—	GPTW1・アンダフロー	GPTW1・アンダフロー
0DEh	—	—	GPTW1・サイクルカウント終了	GPTW1・サイクルカウント終了
0E0h	—	—	GPTW1・A/D 変換開始要求 A	GPTW1・A/D 変換開始要求 A
0E1h	—	—	GPTW1・A/D 変換開始要求 B	GPTW1・A/D 変換開始要求 B
0E2h	—	—	GPTW2・コンペアマッチ A	GPTW2・コンペアマッチ A
0E3h	—	—	GPTW2・コンペアマッチ B	GPTW2・コンペアマッチ B
0E4h	—	—	GPTW2・コンペアマッチ C	GPTW2・コンペアマッチ C
0E5h	—	—	GPTW2・コンペアマッチ D	GPTW2・コンペアマッチ D
0E6h	—	—	GPTW2・コンペアマッチ E	GPTW2・コンペアマッチ E
0E7h	—	—	GPTW2・コンペアマッチ F	GPTW2・コンペアマッチ F
0E8h	—	—	GPTW2・オーバフロー	GPTW2・オーバフロー
0E9h	—	—	GPTW2・アンダフロー	GPTW2・アンダフロー
0EAh	—	—	GPTW2・サイクルカウント終了	GPTW2・サイクルカウント終了
0ECh	—	—	GPTW2・A/D 変換開始要求 A	GPTW2・A/D 変換開始要求 A
0EDh	—	—	GPTW2・A/D 変換開始要求 B	GPTW2・A/D 変換開始要求 B
0EEh	—	—	GPTW3・コンペアマッチ A	GPTW3・コンペアマッチ A
0EFh	—	—	GPTW3・コンペアマッチ B	GPTW3・コンペアマッチ B
0F0h	—	—	GPTW3・コンペアマッチ C	GPTW3・コンペアマッチ C

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
0F1h	—	—	GPTW3・コンペアマッチ D	GPTW3・コンペアマッチ D
0F2h	—	—	GPTW3・コンペアマッチ E	GPTW3・コンペアマッチ E
0F3h	—	—	GPTW3・コンペアマッチ F	GPTW3・コンペアマッチ F
0F4h	—	—	GPTW3・オーバフロー	GPTW3・オーバフロー
0F5h	—	—	GPTW3・アンダフロー	GPTW3・アンダフロー
0F6h	—	—	GPTW3・サイクルカウント終了	GPTW3・サイクルカウント終了
0F8h	—	—	GPTW3・A/D 変換開始要求 A	GPTW3・A/D 変換開始要求 A
0F9h	—	—	GPTW3・A/D 変換開始要求 B	GPTW3・A/D 変換開始要求 B
0FAh	—	—	GPTW4・コンペアマッチ A	GPTW4・コンペアマッチ A
0FBh	—	—	GPTW4・コンペアマッチ B	GPTW4・コンペアマッチ B
0FCh	—	—	GPTW4・コンペアマッチ C	GPTW4・コンペアマッチ C
0FDh	—	—	GPTW4・コンペアマッチ D	GPTW4・コンペアマッチ D
0FEh	—	—	GPTW4・コンペアマッチ E	GPTW4・コンペアマッチ E
0FFh	—	—	GPTW4・コンペアマッチ F	GPTW4・コンペアマッチ F
100h	—	—	GPTW4・オーバフロー	GPTW4・オーバフロー
101h	—	—	GPTW4・アンダフロー	GPTW4・アンダフロー
102h	—	—	GPTW4・サイクルカウント終了	GPTW4・サイクルカウント終了
104h	—	—	GPTW4・A/D 変換開始要求 A	GPTW4・A/D 変換開始要求 A
105h	—	—	GPTW4・A/D 変換開始要求 B	GPTW4・A/D 変換開始要求 B
106h	—	—	GPTW5・コンペアマッチ A	GPTW5・コンペアマッチ A
107h	—	—	GPTW5・コンペアマッチ B	GPTW5・コンペアマッチ B
108h	—	—	GPTW5・コンペアマッチ C	GPTW5・コンペアマッチ C
109h	—	—	GPTW5・コンペアマッチ D	GPTW5・コンペアマッチ D
10Ah	—	—	GPTW5・コンペアマッチ E	GPTW5・コンペアマッチ E
10Bh	—	—	GPTW5・コンペアマッチ F	GPTW5・コンペアマッチ F
10Ch	—	—	GPTW5・オーバフロー	GPTW5・オーバフロー
10Dh	—	—	GPTW5・アンダフロー	GPTW5・アンダフロー
10Eh	—	—	GPTW5・サイクルカウント終了	GPTW5・サイクルカウント終了
110h	—	—	GPTW5・A/D 変換開始要求 A	GPTW5・A/D 変換開始要求 A

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
111h	—	—	GPTW5・A/D 変換開始要求 B	GPTW5・A/D 変換開始要求 B
112h	—	—	GPTW6・コンペアマッチ A	GPTW6・コンペアマッチ A
113h	—	—	GPTW6・コンペアマッチ B	GPTW6・コンペアマッチ B
114h	—	—	GPTW6・コンペアマッチ C	GPTW6・コンペアマッチ C
115h	—	—	GPTW6・コンペアマッチ D	GPTW6・コンペアマッチ D
116h	—	—	GPTW6・コンペアマッチ E	GPTW6・コンペアマッチ E
117h	—	—	GPTW6・コンペアマッチ F	GPTW6・コンペアマッチ F
118h	—	—	GPTW6・オーバフロー	GPTW6・オーバフロー
119h	—	—	GPTW6・アンダフロー	GPTW6・アンダフロー
11Ah	—	—	GPTW6・サイクルカウント終了	GPTW6・サイクルカウント終了
11Ch	—	—	GPTW6・A/D 変換開始要求 A	GPTW6・A/D 変換開始要求 A
11Dh	—	—	GPTW6・A/D 変換開始要求 B	GPTW6・A/D 変換開始要求 B
11Eh	—	—	GPTW7・コンペアマッチ A	GPTW7・コンペアマッチ A
11Fh	—	—	GPTW7・コンペアマッチ B	GPTW7・コンペアマッチ B
120h	—	—	GPTW7・コンペアマッチ C	GPTW7・コンペアマッチ C
121h	—	—	GPTW7・コンペアマッチ D	GPTW7・コンペアマッチ D
122h	—	—	GPTW7・コンペアマッチ E	GPTW7・コンペアマッチ E
123h	—	—	GPTW7・コンペアマッチ F	GPTW7・コンペアマッチ F
124h	—	—	GPTW7・オーバフロー	GPTW7・オーバフロー
125h	—	—	GPTW7・アンダフロー	GPTW7・アンダフロー
126h	—	—	GPTW7・サイクルカウント終了	GPTW7・サイクルカウント終了
128h	—	—	GPTW7・A/D 変換開始要求 A	GPTW7・A/D 変換開始要求 A
129h	—	—	GPTW7・A/D 変換開始要求 B	GPTW7・A/D 変換開始要求 B
12Ah	—	—	GPTW8・コンペアマッチ A	GPTW8・コンペアマッチ A
12Bh	—	—	GPTW8・コンペアマッチ B	GPTW8・コンペアマッチ B
12Ch	—	—	GPTW8・コンペアマッチ C	GPTW8・コンペアマッチ C
12Dh	—	—	GPTW8・コンペアマッチ D	GPTW8・コンペアマッチ D
12Eh	—	—	GPTW8・コンペアマッチ E	GPTW8・コンペアマッチ E

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
12Fh	—	—	GPTW8・コンペアマッチ F	GPTW8・コンペアマッチ F
130h	—	—	GPTW8・オーバフロー	GPTW8・オーバフロー
131h	—	—	GPTW8・アンダフロー	GPTW8・アンダフロー
132h	—	—	GPTW8・サイクルカウント終了	GPTW8・サイクルカウント終了
134h	—	—	GPTW8・A/D 変換開始要求 A	GPTW8・A/D 変換開始要求 A
135h	—	—	GPTW8・A/D 変換開始要求 B	GPTW8・A/D 変換開始要求 B
136h	—	—	GPTW9・コンペアマッチ A	GPTW9・コンペアマッチ A
137h	—	—	GPTW9・コンペアマッチ B	GPTW9・コンペアマッチ B
138h	—	—	GPTW9・コンペアマッチ C	GPTW9・コンペアマッチ C
139h	—	—	GPTW9・コンペアマッチ D	GPTW9・コンペアマッチ D
13Ah	—	—	GPTW9・コンペアマッチ E	GPTW9・コンペアマッチ E
13Bh	—	—	GPTW9・コンペアマッチ F	GPTW9・コンペアマッチ F
13Ch	—	—	GPTW9・オーバフロー	GPTW9・オーバフロー
13Dh	—	—	GPTW9・アンダフロー	GPTW9・アンダフロー
13Eh	—	—	GPTW9・サイクルカウント終了	GPTW9・サイクルカウント終了
140h	—	—	GPTW9・A/D 変換開始要求 A	GPTW9・A/D 変換開始要求 A
141h	—	—	GPTW9・A/D 変換開始要求 B	GPTW9・A/D 変換開始要求 B
142h	—	—	GPTW10・コンペアマッチ A	GPTW10・コンペアマッチ A
143h	—	—	GPTW10・コンペアマッチ B	GPTW10・コンペアマッチ B
144h	—	—	GPTW10・コンペアマッチ C	GPTW10・コンペアマッチ C
145h	—	—	GPTW10・コンペアマッチ D	GPTW10・コンペアマッチ D
146h	—	—	GPTW10・コンペアマッチ E	GPTW10・コンペアマッチ E
147h	—	—	GPTW10・コンペアマッチ F	GPTW10・コンペアマッチ F
148h	—	—	GPTW10・オーバフロー	GPTW10・オーバフロー
149h	—	—	GPTW10・アンダフロー	GPTW10・アンダフロー
14Ah	—	—	GPTW10・サイクルカウント終了	GPTW10・サイクルカウント終了
14Ch	—	—	GPTW10・A/D 変換開始要求 A	GPTW10・A/D 変換開始要求 A
14Dh	—	—	GPTW10・A/D 変換開始要求 B	GPTW10・A/D 変換開始要求 B
14Eh	—	—	GPTW11・コンペアマッチ A	GPTW11・コンペアマッチ A

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
14Fh	—	—	GPTW11・コンペアマッチ B	GPTW11・コンペアマッチ B
150h	—	—	GPTW11・コンペアマッチ C	GPTW11・コンペアマッチ C
151h	—	—	GPTW11・コンペアマッチ D	GPTW11・コンペアマッチ D
152h	—	—	GPTW11・コンペアマッチ E	GPTW11・コンペアマッチ E
153h	—	—	GPTW11・コンペアマッチ F	GPTW11・コンペアマッチ F
154h	—	—	GPTW11・オーバフロー	GPTW11・オーバフロー
155h	—	—	GPTW11・アンダフロー	GPTW11・アンダフロー
156h	—	—	GPTW11・サイクルカウント終了	GPTW11・サイクルカウント終了
158h	—	—	GPTW11・A/D 変換開始要求 A	GPTW11・A/D 変換開始要求 A
159h	—	—	GPTW11・A/D 変換開始要求 B	GPTW11・A/D 変換開始要求 B
15Ah	—	—	GPTW12・コンペアマッチ A	GPTW12・コンペアマッチ A
15Bh	—	—	GPTW12・コンペアマッチ B	GPTW12・コンペアマッチ B
15Ch	—	—	GPTW12・コンペアマッチ C	GPTW12・コンペアマッチ C
15Dh	—	—	GPTW12・コンペアマッチ D	GPTW12・コンペアマッチ D
15Eh	—	—	GPTW12・コンペアマッチ E	GPTW12・コンペアマッチ E
15Fh	—	—	GPTW12・コンペアマッチ F	GPTW12・コンペアマッチ F
160h	—	—	GPTW12・オーバフロー	GPTW12・オーバフロー
161h	—	—	GPTW12・アンダフロー	GPTW12・アンダフロー
162h	—	—	GPTW12・サイクルカウント終了	GPTW12・サイクルカウント終了
164h	—	—	GPTW12・A/D 変換開始要求 A	GPTW12・A/D 変換開始要求 A
165h	—	—	GPTW12・A/D 変換開始要求 B	GPTW12・A/D 変換開始要求 B
166h	—	—	GPTW13・コンペアマッチ A	GPTW13・コンペアマッチ A
167h	—	—	GPTW13・コンペアマッチ B	GPTW13・コンペアマッチ B
168h	—	—	GPTW13・コンペアマッチ C	GPTW13・コンペアマッチ C
169h	—	—	GPTW13・コンペアマッチ D	GPTW13・コンペアマッチ D
16Ah	—	—	GPTW13・コンペアマッチ E	GPTW13・コンペアマッチ E
16Bh	—	—	GPTW13・コンペアマッチ F	GPTW13・コンペアマッチ F
16Ch	—	—	GPTW13・オーバフロー	GPTW13・オーバフロー
16Dh	—	—	GPTW13・アンダフロー	GPTW13・アンダフロー

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
16Eh	—	—	GPTW13・サイクルカウント終了	GPTW13・サイクルカウント終了
170h	—	—	GPTW13・A/D 変換開始要求 A	GPTW13・A/D 変換開始要求 A
171h	—	—	GPTW13・A/D 変換開始要求 B	GPTW13・A/D 変換開始要求 B
172h	—	—	GPTW14・コンペアマッチ A	GPTW14・コンペアマッチ A
173h	—	—	GPTW14・コンペアマッチ B	GPTW14・コンペアマッチ B
174h	—	—	GPTW14・コンペアマッチ C	GPTW14・コンペアマッチ C
175h	—	—	GPTW14・コンペアマッチ D	GPTW14・コンペアマッチ D
176h	—	—	GPTW14・コンペアマッチ E	GPTW14・コンペアマッチ E
177h	—	—	GPTW14・コンペアマッチ F	GPTW14・コンペアマッチ F
178h	—	—	GPTW14・オーバフロー	GPTW14・オーバフロー
179h	—	—	GPTW14・アンダフロー	GPTW14・アンダフロー
17Ah	—	—	GPTW14・サイクルカウント終了	GPTW14・サイクルカウント終了
17Ch	—	—	GPTW14・A/D 変換開始要求 A	GPTW14・A/D 変換開始要求 A
17Dh	—	—	GPTW14・A/D 変換開始要求 B	GPTW14・A/D 変換開始要求 B
17Eh	—	—	GPTW15・コンペアマッチ A	GPTW15・コンペアマッチ A
17Fh	—	—	GPTW15・コンペアマッチ B	GPTW15・コンペアマッチ B
180h	—	—	GPTW15・コンペアマッチ C	GPTW15・コンペアマッチ C
181h	—	—	GPTW15・コンペアマッチ D	GPTW15・コンペアマッチ D
182h	—	—	GPTW15・コンペアマッチ E	GPTW15・コンペアマッチ E
183h	—	—	GPTW15・コンペアマッチ F	GPTW15・コンペアマッチ F
184h	—	—	GPTW15・オーバフロー	GPTW15・オーバフロー
185h	—	—	GPTW15・アンダフロー	GPTW15・アンダフロー
186h	—	—	GPTW15・サイクルカウント終了	GPTW15・サイクルカウント終了
188h	—	—	GPTW15・A/D 変換開始要求 A	GPTW15・A/D 変換開始要求 A
189h	—	—	GPTW15・A/D 変換開始要求 B	GPTW15・A/D 変換開始要求 B
259h	—	—	PTP パルス出力 0	PTP パルス出力 0
25Ah	—	—	PTP パルス出力 1	PTP パルス出力 1
25Bh	—	—	PTP パルス出力 2	—
25Ch	—	—	PTP パルス出力 3	—

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
25Dh	—	—	gPTP・メディアクロックリカバリ 0 (GPTP_MATCH0)	gPTP0・メディアクロックリカバリ 0 (GPTP_MATCH0)
25Eh	—	—	gPTP・メディアクロックリカバリ 1 (GPTP_MATCH1)	gPTP・メディアクロックリカバリ 1 (GPTP_MATCH1)
26Dh	—	—	RSCI0・受信データフル	RSCI0・受信データフル
26Eh	—	—	RSCI0・送信データエンプティ	RSCI0・送信データエンプティ
26Fh	—	—	RSCI0・送信完了	RSCI0・送信完了
270h	—	—	RSCI0・エラー (受信エラー・エラーシグナル検出)	RSCI0・エラー (受信エラー・エラーシグナル検出)
271h	—	—	RSCI0・有効エッジ検出	RSCI0・有効エッジ検出
272h	—	—	RSCI0・受信データ一致	RSCI0・受信データ一致
273h	—	—	RSCI0・受信データ不一致	RSCI0・受信データ不一致
274h	—	—	RSCI1・受信データフル	RSCI1・受信データフル
275h	—	—	RSCI1・送信データエンプティ	RSCI1・送信データエンプティ
276h	—	—	RSCI1・送信完了	RSCI1・送信完了
277h	—	—	RSCI1・エラー (受信エラー・エラーシグナル検出	RSCI1・エラー (受信エラー・エラーシグナル検出)
278h	—	—	RSCI1・有効エッジ検出	RSCI1・有効エッジ検出
279h	—	—	RSCI1・受信データ一致	RSCI1・受信データ一致
27Ah	—	—	RSCI1・受信データ不一致	RSCI1・受信データ不一致
27Bh	—	—	RSCI2・受信データフル	RSCI2・受信データフル
27Ch	—	—	RSCI2・送信データエンプティ	RSCI2・送信データエンプティ
27Dh	—	—	RSCI2・送信完了	RSCI2・送信完了
27Eh	—	—	RSCI2・エラー (受信エラー・エラーシグナル検出	RSCI2・エラー (受信エラー・エラーシグナル検出)
27Fh	—	—	RSCI2・有効エッジ検出	RSCI2・有効エッジ検出
280h	—	—	RSCI2・受信データ一致	RSCI2・受信データ一致
281h	—	—	RSCI2・受信データ不一致	RSCI2・受信データ不一致
282h	—	—	RSCI3・受信データフル	RSCI3・受信データフル
283h	—	—	RSCI3・送信データエンプティ	RSCI3・送信データエンプティ
284h	—	—	RSCI3・送信完了	RSCI3・送信完了
285h	—	—	RSCI3・エラー (受信エラー・エラーシグナル検出	RSCI3・エラー (受信エラー・エラーシグナル検出)
286h	—	—	RSCI3・有効エッジ検出	RSCI3・有効エッジ検出
287h	—	—	RSCI3・受信データ一致	RSCI3・受信データ一致

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
288h	—	—	RSCI3・受信データ不一致	RSCI3・受信データ不一致
289h	—	—	RSCI4・受信データフル	RSCI4・受信データフル
28Ah	—	—	RSCI4・送信データエンプティ	RSCI4・送信データエンプティ
28Bh	—	—	RSCI4・送信完了	RSCI4・送信完了
28Ch	—	—	RSCI4・エラー (受信エラー・エラーシグナル検出	RSCI4・エラー (受信エラー・エラーシグナル検出)
28Dh	—	—	RSCI4・有効エッジ検出	RSCI4・有効エッジ検出
28Eh	—	—	RSCI4・受信データ一致	RSCI4・受信データ一致
28Fh	—	—	RSCI4・受信データ不一致	RSCI4・受信データ不一致
290h	—	—	RSCI5・受信データフル	RSCI5・受信データフル
291h	—	—	RSCI5・送信データエンプティ	RSCI5・送信データエンプティ
292h	—	—	RSCI5・送信完了	RSCI5・送信完了
293h	—	—	RSCI5・エラー (受信エラー・エラーシグナル検出	RSCI5・エラー (受信エラー・エラーシグナル検出)
294h	—	—	RSCI5・有効エッジ検出	RSCI5・有効エッジ検出
295h	—	—	RSCI5・受信データ一致	RSCI5・受信データ一致
296h	—	—	RSCI5・受信データ不一致	RSCI5・受信データ不一致
297h	—	—	RSCI6・受信データフル	RSCI6・受信データフル
298h	—	—	RSCI6・送信データエンプティ	RSCI6・送信データエンプティ
299h	—	—	RSCI6・送信完了	RSCI6・送信完了
29Ah	—	—	RSCI6・エラー (受信エラー・エラーシグナル検出	RSCI6・エラー (受信エラー・エラーシグナル検出)
29Bh	—	—	RSCI6・有効エッジ検出	RSCI6・有効エッジ検出
29Ch	—	—	RSCI6・受信データ一致	RSCI6・受信データ一致
29Dh	—	—	RSCI6・受信データ不一致	RSCI6・受信データ不一致
29Eh	—	—	RSCI7・受信データフル	RSCI7・受信データフル
29Fh	—	—	RSCI7・送信データエンプティ	RSCI7・送信データエンプティ
2A0h	—	—	RSCI7・送信完了	RSCI7・送信完了
2A1h	—	—	RSCI7・エラー (受信エラー・エラーシグナル検出	RSCI7・エラー (受信エラー・エラーシグナル検出)
2A2h	—	—	RSCI7・有効エッジ検出	RSCI7・有効エッジ検出
2A3h	—	—	RSCI7・受信データ一致	RSCI7・受信データ一致
2A4h	—	—	RSCI7・受信データ不一致	RSCI7・受信データ不一致
2A5h	—	—	RSCI8・受信データフル	RSCI8・受信データフル
2A6h	—	—	RSCI8・送信データエンプティ	RSCI8・送信データエンプティ
2A7h	—	—	RSCI8・送信完了	RSCI8・送信完了

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
2A8h	—	—	RSCI8・エラー (受信エラー・エラーシグナル検出)	RSCI8・エラー (受信エラー・エラーシグナル検出
2A9h	—	—	RSCI8・有効エッジ検出	RSCI8・有効エッジ検出
2AAh	—	—	RSCI8・受信データ一致	RSCI8・受信データ一致
2ABh	—	—	RSCI8・受信データ不一致	RSCI8・受信データ不一致
2ACh	—	—	RSCI9・受信データフル	RSCI9・受信データフル
2ADh	—	—	RSCI9・送信データエンプティ	RSCI9・送信データエンプティ
2AEh	—	—	RSCI9・送信完了	RSCI9・送信完了
2AFh	—	—	RSCI9・エラー (受信エラー・エラーシグナル検出)	RSCI9・エラー (受信エラー・エラーシグナル検出
2B0h	—	—	RSCI9・有効エッジ検出	RSCI9・有効エッジ検出
2B1h	—	—	RSCI9・受信データ一致	RSCI9・受信データ一致
2B2h	—	—	RSCI9・受信データ不一致	RSCI9・受信データ不一致
2B3h	—	—	RSCI10・受信データフル	RSCI10・受信データフル
2B4h	—	—	RSCI10・送信データエンプティ	RSCI10・送信データエンプティ
2B5h	—	—	RSCI10・送信完了	RSCI10・送信完了
2B6h	—	—	RSCI10・エラー (受信エラー・エラーシグナル検出)	RSCI10・エラー (受信エラー・エラーシグナル検出
2B7h	—	—	RSCI10・有効エッジ検出	RSCI10・有効エッジ検出
2B8h	—	—	RSCI10・受信データ一致	RSCI10・受信データ一致
2B9h	—	—	RSCI10・受信データ不一致	RSCI10・受信データ不一致
2BAh	—	—	RSCI11・受信データフル	RSCI11・受信データフル
2BBh	—	—	RSCI11・送信データエンプティ	RSCI11・送信データエンプティ
2BCh	—	—	RSCI11・送信完了	RSCI11・送信完了
2BDh	—	—	RSCI11・エラー (受信エラー・エラーシグナル検出)	RSCI11・エラー (受信エラー・エラーシグナル検出
2BEh	—	—	RSCI11・有効エッジ検出	RSCI11・有効エッジ検出
2BFh	—	—	RSCI11・受信データ一致	RSCI11・受信データ一致
2C0h	—	—	RSCI11・受信データ不一致	RSCI11・受信データ不一致
2C1h	—	—	RSCI12・受信データフル	RSCI12・受信データフル
2C2h	—	—	RSCI12・送信データエンプティ	RSCI12・送信データエンプティ
2C3h	—	—	RSCI12・送信完了	RSCI12・送信完了

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
2C4h	—	—	RSCI12・エラー（受信エラー・エラーシグナル検出）	RSCI12・エラー（受信エラー・エラーシグナル検出
2C5h	—	—	RSCI12・有効エッジ検出	RSCI12・有効エッジ検出
2C6h	—	—	RSCI12・受信データ一致	RSCI12・受信データ一致
2C7h	—	—	RSCI12・受信データ不一致	RSCI12・受信データ不一致
2C8h	—	—	RSPI0・受信バッファフル	RSPI0・受信バッファフル
2C9h	—	—	RSPI0・送信バッファエンプティ	RSPI0・送信バッファエンプティ
2CAh	—	—	RSPI0・アイドル	RSPI0・アイドル
2CBh	—	—	RSPI0・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）	RSPI0・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）
2CCh	—	—	RSPI0・通信完了	RSPI0・通信完了
2CDh	—	—	RSPI1・受信バッファフル	RSPI1・受信バッファフル
2CEh	—	—	RSPI1・送信バッファエンプティ	RSPI1・送信バッファエンプティ
2CFh	—	—	RSPI1・アイドル	RSPI1・アイドル
2D0h	—	—	RSPI1・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）	RSPI1・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）
2D1h	—	—	RSPI1・通信完了	RSPI1・通信完了
2D2h	—	—	RSPI2・受信バッファフル	RSPI2・受信バッファフル
2D3h	—	—	RSPI2・送信バッファエンプティ	RSPI2・送信バッファエンプティ
2D4h	—	—	RSPI2・アイドル	RSPI2・アイドル
2D5h	—	—	RSPI2・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）	RSPI2・エラー（モードフォルト・オーバラン・アンダラン・パリティエラー ）
2D6h	—	—	RSPI2・通信完了	RSPI2・通信完了
2DBh	—	—	RIICHS1・受信データフル	RIICHS1・受信データフル
2DCh	—	—	RIICHS1・送信データエンプティ	RIICHS1・送信データエンプティ
2DDh	—	—	RIICHS1・送信終了	RIICHS1・送信終了
2DEh	—	—	RIICHS1・通信エラー、通信イベント	RIICHS1・通信エラー、通信イベント
2DFh	—	—	RIICHS2・受信データフル	RIICHS2・受信データフル
2E0h	—	—	RIICHS2・送信データエンプティ	RIICHS2・送信データエンプティ
2E1h	—	—	RIICHS2・送信終了	RIICHS2・送信終了

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
2E2h	—	—	RIICHS2・通信エラー、通信イベント発生	RIICHS2・通信エラー、通信イベント発生
2E3h	—	—	RI3C0 ・ レスポンスキューフル	RI3C0 ・ レスポンスキューフル
2E4h	—	—	RI3C0・コマンドキューエンプティ	RI3C0・コマンドキューエンプティ
2E5h	—	—	RI3C0･IBI キューエンプティ /フル	RI3C0･IBI キューエンプティ /フル
2E6h	—	—	RI3C0・受信データフル	RI3C0・受信データフル
2E7h	—	—	RI3C0・送信データエンプティ	RI3C0・送信データエンプティ
2E8h	—	—	RI3C0・受信ステータスキューフル	RI3C0・受信ステータスキューフル
2E9h	—	—	RI3C0・優先レスポンスキューフル	RI3C0・優先レスポンスキューフル
2EAh	—	—	RI3C0 ・優先コマンドキューエンプティ	RI3C0 ・優先コマンドキューエンプティ
2EBh	—	—	RI3C0・優先受信データフル	RI3C0・優先受信データフル
2ECh	—	—	RI3C0・優先送信データエンプティ	RI3C0・優先送信データエンプティ
2EDh	—	—	RI3C0 ・送信終了(I²Cモード専用	RI3C0 ・送信終了(I²Cモード専用)
2EEh	—	—	RI3C0・通信エラー /通信イベント	RI3C0・通信エラー /通信イベント
2EFh	—	—	RI3C0・同期タイミング	RI3C0・同期タイミング
2F0h	—	—	RI3C0･C_REF カウンタオーバーフロー	RI3C0･C_REF カウンタオーバーフロー
2F1h	—	—	RI3C0・C_REF キャプチャ	RI3C0・C_REF キャプチャ
2F2h	—	—	RI3C0・追加バスイベント	RI3C0・追加バスイベント
313h	—	—	DOC･データ演算条件成立	DOC･データ演算条件成立
314h	—	—	グループ0 A/D スキャン終了	グループ0 A/D スキャン終了
315h	—	—	グループ1 A/D スキャン終了	グループ1 A/D スキャン終了
316h	—	—	グループ2 A/D スキャン終了	グループ2 A/D スキャン終了
317h	—	—	グループ3 A/D スキャン終了	グループ3 A/D スキャン終了
318h	—	—	グループ4 A/D スキャン終了	グループ4 A/D スキャン終了
319h	—	—	グループ5 A/D スキャン終了	グループ5 A/D スキャン終了
31Ah	—	—	グループ6 A/D スキャン終了	グループ6 A/D スキャン終了
31Bh	—	—	グループ7 A/D スキャン終了	グループ7 A/D スキャン終了
31Ch	—	—	グループ8 A/D スキャン終了	グループ8 A/D スキャン終了

ELS ビットの値	RX72M(ELC)	RX72N(ELC)	RX74M(ELC)	RX74N(ELC)
31Dh	—	—	グループ 9 A/D スキャン終了	グループ 9 A/D スキャン終了
31Eh	—	—	グループ 10 A/D スキャン終了	グループ 10 A/D スキャン終了
31Fh	—	—	グループ 11 A/D スキャン終了	グループ 11 A/D スキャン終了
324h	—	—	複合条件コンペアマッチ 0	複合条件コンペアマッチ 0
325h	—	—	複合条件コンペアマッチ 1	複合条件コンペアマッチ 1
326h	—	—	複合条件コンペアマッチ 2	複合条件コンペアマッチ 2
327h	—	—	複合条件コンペアマッチ 3	複合条件コンペアマッチ 3
328h	—	—	複合条件コンペアマッチ 4	複合条件コンペアマッチ 4
329h	—	—	複合条件コンペアマッチ 5	複合条件コンペアマッチ 5
32Ah	—	—	複合条件コンペアマッチ 6	複合条件コンペアマッチ 6
32Bh	—	—	複合条件コンペアマッチ 7	複合条件コンペアマッチ 7
334h	—	—	複合条件コンペアアンマッチ 0	複合条件コンペアアンマッチ 0
335h	—	—	複合条件コンペアアンマッチ 1	複合条件コンペアアンマッチ 1
336h	—	—	複合条件コンペアアンマッチ 2	複合条件コンペアアンマッチ 2
337h	—	—	複合条件コンペアアンマッチ 3	複合条件コンペアアンマッチ 3
338h	—	—	複合条件コンペアアンマッチ 4	複合条件コンペアアンマッチ 4
339h	—	—	複合条件コンペアアンマッチ 5	複合条件コンペアアンマッチ 5
33Ah	—	—	複合条件コンペアアンマッチ 6	複合条件コンペアアンマッチ 6
33Bh	—	—	複合条件コンペアアンマッチ 7	複合条件コンペアアンマッチ 7

2.20　I/O ポート

表 2.46 に I/O ポート 224 ピンの概要比較を、表 2.47 に I/O ポート 176 ピンの概要比較を、表 2.48 に I/O ポート 145 ピン、144 ピンの概要比較を、表 2.49 に I/O ポート 100 ピンの概要比較を、表 2.50 に I/O ポートの機能比較を、表 2.51 に I/O ポートのレジスタ比較を示します。

表 2.46　I/O ポート 224 ピンの概要比較

項目	RX72M(224 ピン)/RX72N(224 ピン)	RX74M(224 ピン)/RX74N(224 ピン)
PORT0	P00～P03, P05, P07	P000～P007
PORT1	P10～P17	P100～P115
PORT2	P20～P27	P200～P215
PORT3	P30～P37	P300～P312, P315
PORT4	P40～P47	P400～P407, P414, P415
PORT5	P50～P57	P500～P507
PORT6	P60～P67	P600～P607
PORT7	P70～P77	P700～P707
PORT8	P80～P87	P800～P807
PORT9	P90～P97	P900～P907
PORTA	PA0～PA7	PA00～PA07
PORTB	PB0～PB7	PB00～PB07
PORTC	PC0～PC7	PC00～PC07
PORTD	PD0～PD7	PD00～PD07
PORTE	PE0～PE7	PE00～PE07
PORTF	PF0～PF5	PF00～PF09
PORTG	PG0～PG7	PG00～PG07
PORTH	PH0～PH7	—
PORTJ	PJ0～PJ3, PJ5	—
PORTK	PK0～PK7	—
PORTL	PL0～PL7	—
PORTM	PM0～PM7	—
PORTN	PN0～PN5	—
PORTQ	PQ0～PQ7	—

表 2.47　I/O ポート 176 ピンの概要比較

項目	RX72M(176 ピン)/RX72N(176 ピン)	RX74M(176 ピン)/RX74N(176 ピン)
PORT0	P00～P03, P05, P07	P000～P007
PORT1	P10～P17	P100～P107
PORT2	P20～P27	P200～P207
PORT3	P30～P37	P300～P312, P315
PORT4	P40～P47	P400～P407, P414, P415
PORT5	P50～P57	P500～P503
PORT6	P60～P67	P600～P607
PORT7	P70～P77	P700～P707
PORT8	P80～P87	P800～P805
PORT9	P90～P97	P900～P903
PORTA	PA0～PA7	PA00～PA07
PORTB	PB0～PB7	PB00～PB07
PORTC	PC0～PC7	PC00～PC07
PORTD	PD0～PD7	PD00～PD07
PORTE	PE0～PE7	PE00～PE07
PORTF	PF0～PF5	PF00, PF01
PORTG	PG0～PG7	PG00～PG02
PORTJ	PJ0～PJ3, PJ5	—

表 2.48　I/O ポート 145 ピン、144 ピンの概要比較

項目	RX72M (144 ピン)	RX72N (145 ピン、144 ピン)	RX74M(144 ピン)/ RX74N(144 ピン)
PORT0	P00～P03, P05	P00～P03, P05, P07	P000～P007
PORT1	P12～P17	P12～P17	P100～P107
PORT2	P20～P27	P20～P27	P200～P207
PORT3	P30～P37	P30～P37	P300～P312, P315
PORT4	P40～P44	P40～P47	P400～P405, P414, P415
PORT5	P50～P56	P50～P56	—
PORT6	P60～P67	P60～P67	P600～P605
PORT7	P73～P77	P70～P77	P700～P702
PORT8	P80～P83, P86, P87	P80～P83, P86, P87	P800～P803
PORT9	P90～P93, P96, P97	P90～P93	P900, P901
PORTA	PA0～PA7	PA0～PA7	PA00～PA07
PORTB	PB0～PB7	PB0～PB7	PB00～PB07
PORTC	PC0～PC7	PC0～PC7	PC00～PC07
PORTD	PD0～PD7	PD0～PD7	PD00～PD07
PORTE	PE0～PE7	PE0～PE7	PE00～PE07
PORTF	—	PF5	PF00, PF01
PORTG	PG0～PG2, PG5～PG7	—	—
PORTJ	PJ2, PJ3	PJ3, PJ5	—

表 2.49　I/O ポート 100 ピンの概要比較

項目	RX72M(100 ピン)	RX72N(100 ピン)	RX74M(100 ピン)/ RX74N(100 ピン)
PORT0	P00	P05, P07	P001～P007
PORT1	P14～P17	P12～P17	P101～P107
PORT2	P20, P21, P23～P27	P20～P27	P200, P201
PORT3	P30～P37	P30～P37	P300～P312, P315
PORT4	P40～P42	P40～P47	P400, P402, P404, P414
PORT5	P50～P52, P56	P50～P55	—
PORT6	P60～P64, P66, P67	—	P600, P601
PORT8	P80～P82, P86, P87	—	—
PORT9	P90～P93, P96, P97	—	—
PORTA	PA0～PA4, PA6	PA0～PA7	PA00～PA07
PORTB	PB0, PB1, PB3～PB7	PB0～PB7	PB00～PB06
PORTC	PC2, PC4～PC7	PC0～PC7	PC00～PC06
PORTD	PD1, PD2, PD6, PD7	PD0～PD7	PD00～PD07
PORTE	PE3～PE5	PE0～PE7	PE00～PE06
PORTF	—	—	PF00, PF01
PORTG	PG2, PG5, PG6	—	—
PORTJ	—	PJ3	—

表 2.50　I/O ポートの機能比較

項目	ポートシンボル	RX72M/RX72N	RX74M/RX74N
入力プルアップ機能	PORT0	P00～P03, P05, P07	P000～P015
	PORT1	P10～P17	P100～P115
	PORT2	P20～P27	P200～P215
	PORT3	P30～P34, P36, P37	P300～P307, P310～P312, P315
	PORT4	P40～P47	P400～P415
	PORT5	P50～P57	P500～P515
	PORT6	P60～P67	P600～P607
	PORT7	P70～P77	P700～P715
	PORT8	P80～P87	P800～P807
	PORT9	P90～P97	P900～P907
	PORTA	PA0～PA7	PA00～PA07
	PORTB	PB0～PB7	PB00～PB07
	PORTC	PC0～PC7	PC00～PC07
	PORTD	PD0～PD7	PD00～PD07
	PORTE	PE0～PE7	PE00～PE07
	PORTF	PF0～PF5	PF00～PF09
	PORTG	PG0～PG7	PG00～PG15
	PORTH	PH0～PH7	—
	PORTJ	PJ0～PJ3, PJ5	—
	PORTK	PK0～PK7	—
	PORTL	PL0～PL7	—
	PORTM	PM0～PM7	—
	PORTN	PN0～PN5	—
	PORTQ	PQ0～PQ7	—
オープンドレイン出力機能	PORT0	P00～P03, P05, P07	P000～P015
	PORT1	P10～P17	P100～P115
	PORT2	P20～P27	P200～P215
	PORT3	P30～P34, P36, P37	P300～P304, P306, P307, P310～P312, P315
	PORT4	P40～P47	P400～P415
	PORT5	P50～P57	P500～P515
	PORT6	P60～P67	P600～P607
	PORT7	P70～P77	P700～P715
	PORT8	P80～P87	P800～P807
	PORT9	P90～P97	P900～P907
	PORTA	PA0～PA7	PA00～PA07
	PORTB	PB0～PB7	PB00～PB07
	PORTC	PC0～PC7	PC00～PC07
	PORTD	PD0～PD7	PD00～PD07
	PORTE	PE0～PE7	PE00～PE07
	PORTF	PF0～PF5	PF00～PF09
	PORTG	PG0～PG7	PG00～PG15
	PORTH	PH0～PH7	—
	PORTJ	PJ0～PJ3, PJ5	—
	PORTK	PK0～PK7	—
	PORTL	PL0～PL7	—
	PORTM	PM0～PM7	—
	PORTN	PN0～PN5	—
	PORTQ	PQ0～PQ7	—

項目	ポートシンボル	RX72M/RX72N	RX74M/RX74N
駆動能力切り替え機能 (注 1)	PORT0	P00～P03, P05, P07	P000～P015
	PORT1	P10～P17	P100～P115
	PORT2	P20～P27	P200～P215
	PORT3	P30～P34, P36, P37	P300～P304, P306, P307, P310～P312, P315
	PORT4	P40～P47	P400～P415
	PORT5	P50～P57	P500～P515
	PORT6	P60～P67	P600～P607
	PORT7	P70～P77	P700～P715
	PORT8	P80～P87	P800～P807
	PORT9	P90～P97	P900～P907
	PORTA	PA0～PA7	PA00～PA07
	PORTB	PB0～PB7	PB00～PB07
	PORTC	PC0～PC7	PC00～PC07
	PORTD	PD0～PD7	PD00～PD07
	PORTE	PE0～PE7	PE00～PE07
	PORTF	PF0～PF5	PF00～PF09
	PORTG	PG0～PG7	PG00～PG15
	PORTH	PH0～PH7	—
	PORTJ	PJ0～PJ3, PJ5	—
	PORTK	PK0～PK7	—
	PORTL	PL0～PL7	—
	PORTM	PM0～PM7	—
	PORTN	PN0～PN5	—
	PORTQ	PQ0～PQ7	—
5V トレラント	PORT0	P07	—
	PORT1	P11～P17	P100～P107
	PORT2	P20, P21	P200～P207
	PORT3	P30～P33	—
	PORT6	P67	—
	PORTC	PC0～PC3	—
3V トレラント	PORT3	—	P310～P312

注 1.RX74M/RX74N グループの駆動切り換え能力は RX72M/RX72N グループと設定可能項目が大きく変化していることに留意してください。

表 2.51　I/O ポートのレジスタ比較

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
PDR	—	ポート方向レジスタ PDR は 8 ビットレジスタです。	ポート方向レジスタ PDR は 16 ビットレジスタです。
	B0～B7 (RX72M/ RX72N) PDR00～ PDR07 (RX74M/ RX74N)	Pm0～7 方向制御ビット (m = 0～9, A～H, J～N, Q)	Pm00～07 方向制御ビット (m = 0～9, A～G)
	PDR08～ PDR15	—	Pm08～15 方向制御ビット (m = 0～9, A～G)
PODR	—	ポート出力データレジスタ PODR は 8 ビットレジスタです。	ポート出力データレジスタ PODR は 16 ビットレジスタです。
	B0～B7 (RX72M/ RX72N) PODR00～ PODR07 (RX74M/ RX74N)	Pm0～7 出力データ格納ビット (m = 0～9, A～H, J～N, Q)	Pm00～07 出力データビット (m = 0～9, A～G)
	PODR08～ PODR15	—	Pm08～15 出力データビット (m = 0～9, A～G)
PIDR	—	ポート入力データレジスタ PIDR は 8 ビットレジスタです。	ポート入力データレジスタ PIDR は 16 ビットレジスタです。
	B0～B7 (RX72M/ RX72N) PIDR00～ PIDR07 (RX74M/ RX74N)	Pm0～7 ビット (m = 0～9, A～H, J～N, Q)	Pm00～07 入力データビット (m = 0～9, A～G)
	PIDR08～ PIDR15	—	Pm08～15 入力データビット (m = 0～9, A～G)
PMR	—	ポートモードレジスタ	—
ODR0	—	オープンドレイン制御レジスタ 0	—
ODR1	—	オープンドレイン制御レジスタ 1	—
PCR	—	プルアップ制御レジスタ	—
DSCR	—	駆動能力制御レジスタ	—
DSCR2	—	駆動能力制御レジスタ 2	—
PCNTR1	—	—	ポートコントロールレジスタ 1
PCNTR2	—	—	ポートコントロールレジスタ 2
EIDR	—	—	ポートイベント入力データレジスタ
PCNTR3	—	—	ポートコントロールレジスタ 3
POSR	—	—	ポート出力セットレジスタ
PORR	—	—	ポート出力リセットレジスタ
PCNTR4	—	—	ポートコントロールレジスタ 4
EOSR	—	—	イベント出力セットレジスタ
EORR	—	—	イベント出力リセットレジスタ

レジスタ	ビット	RX72M/RX72N	RX74M/RX74N
PmnPFS	—	—	Pmn 端子機能選択レジスタ (m = 0～9, A～G、n = 00～15)
PWPR_NS	—	—	Non-secure 用ライトプロテクトレジスタ
PWPR_S	—	—	Secure 用ライトプロテクトレジスタ
PmSAR	—	—	ポート m セキュリティ属性設定レジスタ (m = 0～9, A～G)
LVOCR	—	—	低電圧動作特性制御レジスタ

2.21　汎用 PWM タイマ

表 2.52 に汎用 PWM タイマの概要比較を、表 2.53 に汎用 PWM タイマのレジスタ比較を、表 2.54 に GTIOA/B ビットの設定比較を示します。

表 2.52　汎用 PWM タイマの概要比較

項目	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N(GPTW)
機能	• 32 ビット× 4 チャネル • 各カウンタは、アップカウントもしくはダウンカウント(のこぎり波)、アップダウンカウント(三角波) • チャネルごとに独立したクロックソースを選択可能 • チャネルごとに 2 本の入出力端子 • チャネルごとにアウトプットコンペア/インプットキャプチャ用レジスタが 2 本 • 各チャネル 2 本のアウトプットコンペア/インプットキャプチャレジスタに対し、それぞれバッファレジスタとして 4 本のレジスタがあり、バッファ動作しないときにはコンペアレジスタとしても動作可能 • アウトプットコンペア動作時に山/谷それぞれバッファ動作可能で左右非対称な PWM 波形を生成 • チャネルごとにフレーム周期用レジスタを搭載(オーバフロー/アンダフローで割り込み可能) • PWM 動作の際にデッドタイム生成が可能 • 任意のチャネルのカウンタを同時スタート/ストップ/クリア可能 • ELC 設定により、最大 8 つの ELC イベントによるカウントスタート/カウントストップ/カウンタクリア/アップカウント/ダウンカウント/インプットキャプチャ動作が可能 • 2 本の入力信号の状態を検出し、カウントスタート/カウントストップ/カウンタクリア/アップカウント/ダウンカウント/インプットキャプチャ動作が可能 • 最大 4 本の外部トリガにより、カウントスタート/カウントストップ/カウンタクリア/アップカウント/ダウンカウント/インプットキャプチャ動作が可能	• 32 ビット× 16 チャネル • 各カウンタは、アップカウントもしくはダウンカウント(のこぎり波)、アップダウンカウント(三角波) • チャネルごとに独立したクロックソースを選択可能 • チャネルごとに 2 本の入出力端子 • チャネルごとにアウトプットコンペア/インプットキャプチャ用レジスタが 2 本 • 各チャネル 2 本のアウトプットコンペア/インプットキャプチャレジスタに対し、それぞれバッファレジスタとして 4 本のレジスタがあり、バッファ動作しないときにはコンペアレジスタとしても動作可能 • アウトプットコンペア動作時に山/谷それぞれバッファ動作可能で左右非対称な PWM 波形を生成 • チャネルごとにフレーム周期用レジスタを搭載(オーバフロー/アンダフローで割り込み可能) • PWM 動作の際にデッドタイム生成が可能 • 三角波 PWM モード動作中のカウント方向の切り替え(スイッチ)が可能 • PWM 出力 100%/0%近傍のデューティを高精度に生成可能 • アウトプットコンペア動作時にコンペアレジスタの設定を即時反映し、デッドタイムを確保した PWM 波形を生成可能 • 任意のチャネルのカウンタを同時スタート/ストップ/クリア/スイッチ可能 • ELC 設定により、最大 8 つの ELC イベントによるカウントスタート/カウントストップ/カウンタクリア/カウンタスイッチ/アップカウント/ダウンカウント/インプットキャプチャ動作が可能 • 2 本の入力信号の状態を検出し、カウントスタート/カウントストップ/カウンタクリア/アップカウント/ダウンカウント/インプットキャプチャ動作が可能 • 最大 4 本の外部トリガにより、カウントスタート/カウントストップ/カウンタクリア/カウンタスイッチ/アップカウント/ダウンカウント/インプットキャプチャ動作が可能

項目	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N(GPTW)
機能	• POEG からの出力停止要求による出力ネゲート制御機能 • A/D 変換開始トリガ生成機能 • コンペアマッチ A～F イベント信号、オーバフロー/アンダフローイベント信号を ELC へ出力可能 • インプットキャプチャ入力はノイズフィルタ機能を選択可能 • バスクロック：PCLKA、 GPTW カウント基準クロック：PCLKA	• デッドタイムエラー、POEG からの出力停止要求による出力ネゲート制御機能 • A/D 変換開始トリガ生成機能 • コンペアマッチ A～F イベント信号、オーバフロー/アンダフローイベント信号を ELC へ出力可能 • インプットキャプチャ入力はノイズフィルタ機能を選択可能 • サイクルカウント機能 • 外部入力のパルス幅測定機能 • チャネル間でコンペアマッチ出力の論理演算が可能 • チャネル間で同期セット/クリア/インプットキャプチャが可能 • タイマ連動同期信号出力機能によりチャネル間および他 IP とタイマ周期による同期動作が可能 • GTIOCnA/B 入出力端子の極性反転機能 • バスクロック：PCLKA、 GPTW カウント基準クロック：GTCLK(注 1) 周波数比 PCLKA：PCLKD = 1：N (N = 1/2/4/8/16/32/64) (同期クロック使用時)、 PCLKA≦GPTCLK (非同期クロック使用時)

注 1. GPTW カウント基準クロック(GTCLK)は、同期クロック選択時は PCLKD、非同期クロック選択時は GPTCLK です。

表 2.53　汎用 PWM タイマのレジスタ比較

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTSTR	CSTRT4	—	チャネル 4 カウントスタートビット
	CSTRT5	—	チャネル 5 カウントスタートビット
	CSTRT6	—	チャネル 6 カウントスタートビット
	CSTRT7	—	チャネル 7 カウントスタートビット
	CSTRT8	—	チャネル 8 カウントスタートビット
	CSTRT9	—	チャネル 9 カウントスタートビット
	CSTRT10	—	チャネル 10 カウントスタートビット
	CSTRT11	—	チャネル 11 カウントスタートビット
	CSTRT12	—	チャネル 12 カウントスタートビット
	CSTRT13	—	チャネル 13 カウントスタートビット
	CSTRT14	—	チャネル 14 カウントスタートビット
	CSTRT15	—	チャネル 15 カウントスタートビット
GTSTP	CSTOP4	—	チャネル 4 カウントストップビット
	CSTOP5	—	チャネル 5 カウントストップビット
	CSTOP6	—	チャネル 6 カウントストップビット
	CSTOP7	—	チャネル 7 カウントストップビット
	CSTOP8	—	チャネル 8 カウントストップビット
	CSTOP9	—	チャネル 9 カウントストップビット
	CSTOP10	—	チャネル 10 カウントストップビット
	CSTOP11	—	チャネル 11 カウントストップビット
	CSTOP12	—	チャネル 12 カウントストップビット
	CSTOP13	—	チャネル 13 カウントストップビット
	CSTOP14	—	チャネル 14 カウントストップビット
	CSTOP15	—	チャネル 15 カウントストップビット
GTCLR	CCLR4	—	チャネル 4 カウンタクリアビット
	CCLR5	—	チャネル 5 カウンタクリアビット
	CCLR6	—	チャネル 6 カウンタクリアビット
	CCLR7	—	チャネル 7 カウンタクリアビット
	CCLR8	—	チャネル 8 カウンタクリアビット
	CCLR9	—	チャネル 9 カウンタクリアビット
	CCLR10	—	チャネル 10 カウンタクリアビット
	CCLR11	—	チャネル 11 カウンタクリアビット
	CCLR12	—	チャネル 12 カウンタクリアビット
	CCLR13	—	チャネル 13 カウンタクリアビット
	CCLR14	—	チャネル 14 カウンタクリアビット
	CCLR15	—	チャネル 15 カウンタクリアビット
GTCSR	CSCMSC[2:0]	—	コンペアマッチ/インプットキャプチャ/同期クリアクリア要因カウンタクリア許可ビット
	CP1CCE	—	相補 PWM モード 1 山要因カウンタクリア許可ビット
GTUPSR	USILVL[3:0]	—	外部入力レベル要因カウントアップ許可ビット
GTDNSR	DSILVL[3:0]	—	外部入力レベル要因カウントダウン許可ビット
GTICASR	ASOC	—	他チャネル要因 GTCCRA インプットキャプチャ許可ビット
GTICBSR	BSOC	—	他チャネル要因 GTCCRB インプットキャプチャ許可ビット

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTSWSR	—	—	汎用 PWM タイマスイッチ要因セレクトレジスタ
GTSWOS	—	—	汎用 PWM タイマスイッチオフセット設定レジスタ
GPTWm.GTCR (m = 0～3)	AINV	—	GTIOCnA 入出力端子極性反転制御ビット
	BINV	—	GTIOCnB 入出力端子極性反転制御ビット
	SCGTIOC	—	GTIOC 入力要因同期クリア許可ビット
	SSCGRP[1:0]	—	同期セット/クリアグループ選択ビット
	SSCEN	—	同期セット/リセット許可ビット
	TPCS[3:0]	タイマプリスケーラ選択ビット b26 b23 0 0 0 0 : PCLKA 0 0 0 1 : PCLKA/2 0 0 1 0 : PCLKA/4 0 0 1 1 : PCLKA/8 0 1 0 0 : PCLKA/16 0 1 0 1 : PCLKA/32 0 1 1 0 : PCLKA/64 0 1 1 1 : 設定しないでください 1 0 0 0 : PCLKA/256 1 0 0 1 : 設定しないでください 1 0 1 0 : PCLKA/1024 1 0 1 1 : 設定しないでください 1 1 0 0 : GTETRGA (POEG 経由) 1 1 0 1 : GTETRGB (POEG 経由) 1 1 1 0 : GTETRGC (POEG 経由) 1 1 1 1 : GTETRGD (POEG 経由)	タイマプリスケーラ選択ビット b26 b23 0 0 0 0 : GTCLK 0 0 0 1 : GTCLK/2 0 0 1 0 : GTCLK/4 0 0 1 1 : GTCLK/8 0 1 0 0 : GTCLK/16 0 1 0 1 : GTCLK/32 0 1 1 0 : GTCLK/64 0 1 1 1 : GTCLK/128 1 0 0 0 : GTCLK/256 1 0 0 1 : GTCLK/512 1 0 1 0 : GTCLK/1024 1 0 1 1 : 設定しないでください 1 1 0 0 : GTETRGA (POEG 経由) 1 1 0 1 : GTETRGB (POEG 経由) 1 1 1 0 : GTETRGC (POEG 経由) 1 1 1 1 : GTETRGD (POEG 経由)
	CKEG[1:0]	—	クロックエッジ選択ビット
	SWMD[2:0]	—	スイッチモード選択ビット
GPTWm.GTCR (m = 4～15)	—	—	汎用 PWM タイマ制御レジスタ
GTIOR	GTIOA[4:0]	GTIOCnA 端子機能選択ビット 表 2.54 を参照してください	GTIOCnA 端子機能選択ビット 表 2.54 を参照してください
	CPSCIR	—	相補 PWM モード同期クリア初期出力抑止ビット
	OAEOCD	—	GTCCRA レジスタコンペアマッチ時周期の終わり出力設定無効ビット
	PSYE	—	PWM 周期同期出力許可ビット

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTIOR	NFCSA[1:0]	GTIOCnA 端子入力ノイズフィルタサンプリングクロック選択ビット b15 b14 0 0 : PCLKA 0 1 : PCLKA/4 1 0 : PCLKA/16 1 1 : PCLKA/64	GTIOCnA 端子入力ノイズフィルタサンプリングクロック選択ビット b15 b14 0 0 : GTCLK 0 1 : GTCLK/4 1 0 : GTCLK/16 1 1 : GTCLK/64
	GTIOB[4:0]	GTIOCnB 端子機能選択ビット 表 2.54 を参照してください	GTIOCnB 端子機能選択ビット 表 2.54 を参照してください
	OBEOCD	—	GTCCRB レジスタコンペアマッチ時周期の終わり出力設定無効ビット
	NFCSB[1:0]	GTIOCnB 端子入力ノイズフィルタサンプリングクロック選択ビット b31 b30 0 0 : PCLKA 0 1 : PCLKA/4 1 0 : PCLKA/16 1 1 : PCLKA/64	GTIOCnB 端子入力ノイズフィルタサンプリングクロック選択ビット b31 b30 0 0 : GTCLK 0 1 : GTCLK/4 1 0 : GTCLK/16 1 1 : GTCLK/64
GTINTAD	SCFA	—	GTCCRA レジスタコンペアマッチ/インプットキャプチャ要因同期クリア許可ビット
	SCFB	—	GTCCRB レジスタコンペアマッチ/インプットキャプチャ要因同時クリア許可ビット
	SCFC	—	GTCCRC レジスタコンペアマッチ要因同時クリア許可ビット
	SCFD	—	GTCCRD レジスタコンペアマッチ要因同時クリア許可ビット
	SCFE	—	GTCCRE レジスタコンペアマッチ要因同時クリア許可ビット
	SCFF	—	GTCCRF レジスタコンペアマッチ要因同時クリア許可ビット
	SCFPO	—	オーバフロー要因同時クリア許可ビット
	SCFPU	—	アンダフロー要因同時クリア許可ビット
	GTINTPC	—	サイクルカウント終了割り込み許可ビット
GTST	TCFA	—	コンペアマッチ/インプットキャプチャフラグ A
	TCFB	—	コンペアマッチ/インプットキャプチャフラグ B
	TCFC	—	コンペアマッチフラグ C
	TCFD	—	コンペアマッチフラグ D
	TCFE	—	コンペアマッチフラグ E
	TCFF	—	コンペアマッチフラグ F
	TCFPO	—	オーバフローフラグ
	TCFPU	—	アンダフローフラグ
	PCF	—	サイクルカウント終了フラグ
GTBER	DBRTSCA	—	GTCCRA レジスタのダブルバッファリピート動作期間選択ビット

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTBER	DBRTSCB	—	GTCCRB レジスタのダブルバッファリピート動作期間選択ビット
	DBRTEADA	—	GTADTRA レジスタのダブルバッファリピート動作許可ビット
	DBRTSADA	—	GTADTRA レジスタのダブルバッファリピート期間選択ビット
	DBRTEADB	—	GTADTRB レジスタのダブルバッファリピート動作許可ビット
	DBRTSADB	—	GTADTRB レジスタのダブルバッファリピート期間選択ビット
	ADTTA[1:0]	GTADTRA レジスタのバッファ転送タイミング選択ビット ● 三角波の場合 b25 b24 0 0：転送しない 0 1：(山)で転送 1 0：(谷)で転送 1 1：(谷/山)両方で転送 ● のこぎり波の場合 b25 b24 0 0：転送しない 0 0 以外：アンダフロー(ダウンカウント時)、オーバフロー(アップカウント時)、カウンタクリアで転送	GTADTRA レジスタのバッファ転送タイミング選択ビット ● 三角波、相補 PWM モードの場合 b25 b24 0 0：転送しない 0 1：(山)で転送 1 0：(谷)で転送 1 1：(谷/山)両方で転送 ● のこぎり波の場合 b25 b24 0 0：転送しない 0 0 以外：アンダフロー(ダウンカウント時)、オーバフロー(アップカウント時)、カウンタクリアで転送
	ADTTB[1:0]	GTADTRB レジスタのバッファ転送タイミング選択ビット ● 三角波の場合 b29 b28 0 0：転送しない 0 1：(山)で転送 1 0：(谷)で転送 1 1：(谷/山)両方で転送 ● のこぎり波の場合 b29 b28 0 0：転送しない 0 0 以外：アンダフロー(ダウンカウント時)、オーバフロー(アップカウント時)、カウンタクリアで転送	GTADTRB レジスタのバッファ転送タイミング選択ビット ● 三角波、相補 PWM モードの場合 b29 b28 0 0：転送しない 0 1：(山)で転送 1 0：(谷)で転送 1 1：(谷/山)両方で転送 ● のこぎり波の場合 b29 b28 0 0：転送しない 0 0 以外：アンダフロー(ダウンカウント時)、オーバフロー(アップカウント時)、カウンタクリアで転送
GTBER2	—	—	汎用 PWM タイマバッファイネーブルレジスタ 2

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTEITC	EIVTC1[1:0]	拡張割り込み間引きカウンタ 1 カウント要因選択ビット b1 b0 0　0：カウントしない(間引かない) 0　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(山)をカウント 1　0：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(谷)をカウント 1　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(谷/山)両方をカウント	拡張割り込み間引きカウンタ 1 カウント要因選択ビット b1 b0 0　0：カウントしない(間引かない) 0　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(山)をカウント 1　0：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(谷)をカウント 1　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(谷/山)両方をカウント
	EIVTC2[1:0]	拡張割り込み間引きカウンタ 2 カウント要因選択ビット b17 b16 0　0：カウントしない(間引かない) 0　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(山)をカウント 1　0：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(谷)をカウント 1　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波のときに(谷/山)両方をカウント	拡張割り込み間引きカウンタ 2 カウント要因選択ビット b17 b16 0　0：カウントしない(間引かない) 0　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(山)をカウント 1　0：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(谷)をカウント 1　1：のこぎり波のときにオーバフロー/アンダフロー両方を、三角波 、相補 PWM モードのときに(谷/山)両方をカウント
GTICLF	—	—	汎用 PWM タイマチャネル間論理演算レジスタ
GTPC	—	—	汎用 PWM タイマサイクルカウントレジスタ
GTADCMSC	—	—	汎用 PWM タイマ A/D 変換開始要求コンペアマッチ間引き制御レジスタ
GTADCMSS	—	—	汎用 PWM タイマ A/D 変換開始要求コンペアマッチ間引き設定レジスタ
GTSECSR	SECSEL4	—	チャネル 4 動作許可ビット同時制御チャネル選択ビット
	SECSEL5	—	チャネル 5 動作許可ビット同時制御チャネル選択ビット
	SECSEL6	—	チャネル 6 動作許可ビット同時制御チャネル選択ビット
	SECSEL7	—	チャネル 7 動作許可ビット同時制御チャネル選択ビット
	SECSEL8	—	チャネル 8 動作許可ビット同時制御チャネル選択ビット

レジスタ	ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N (GPTW)
GTSECSR	SECSEL9	—	チャネル 9 動作許可ビット同時制御チャネル選択ビット
	SECSEL10	—	チャネル 10 動作許可ビット同時制御チャネル選択ビット
	SECSEL11	—	チャネル 11 動作許可ビット同時制御チャネル選択ビット
	SECSEL12	—	チャネル 12 動作許可ビット同時制御チャネル選択ビット
	SECSEL13	—	チャネル 13 動作許可ビット同時制御チャネル選択ビット
	SECSEL14	—	チャネル 14 動作許可ビット同時制御チャネル選択ビット
	SECSEL15	—	チャネル 15 動作許可ビット同時制御チャネル選択ビット
GTSECR	SPCE	—	サイクルカウント機能同時許可ビット
	SSCE	—	同期セット/クリア同時許可ビット
	SPCD	—	サイクルカウント機能同時禁止ビット
	SSCD	—	同期セット/クリア同時禁止ビット
GTOLBR	—	—	汎用 PWM タイマ出力レベルバッファレジスタ
GTICCR	—	—	汎用 PWM タイマチャネル間連携インプットキャプチャ制御レジスタ
GTSYNCFCR	—	—	汎用 PWM タイマ連動同期制御レジスタ
GTSYNCSCR	—	—	汎用 PWM タイマ連動同期信号出力制御レジスタ
OPSCR	—	—	出力位相スイッチ制御レジスタ
GTCLKCR	—	—	汎用 PWM タイマクロック制御レジスタ

表 2.54　GTIOA/B ビットの設定比較(相補 PWM モードの場合)

ビット	RX72M(GPTW)/RX72N(GPTW)	RX74M(GPTW)/RX74N(GPTW)
	GTIOA/B[4:0]ビット	GTIOA/B[4:0]ビット
b4	—	0：初期出力 Low、アクティブレベル High 1：初期出力 High、アクティブレベル Low
b3-b2	—	0 1： Low 出力 1 0： High 出力
b1-b0	—	0 1： Low 出力 1 0： High 出力

2.22　GPTW 用ポートアウトプットイネーブル

表 2.55 に GPTW 用ポートアウトプットイネーブルの概要比較を、表 2.56 に GPTW 用ポートアウトプットイネーブルのレジスタ比較を示します。

表 2.55　GPTW 用ポートアウトプットイネーブルの概要比較

項目	RX72M(POEG)/RX72N(POEG)	RX74M(POEGd)/RX74N(POEGd)
入力レベル検出による停止要求 (RX72M/RX72N) GTETRGx 端子の入力レベル検出による停止要求 (RX74M/RX74N)	• GTETRGn 端子(n = A～D)の入力レベル検出によって、POEGGn.PIDF フラグがセットされた場合、GPTW に出力停止要求を発行	• GTETRGx 端子の入力レベル検出によって、POEGGx.PIDF フラグが“1”になると、GPTW に出力停止要求を発行
POEGx 端子の入力レベルまたはエッジ検出による停止要求	—	• POEGx 端子の入力レベルまたはエッジ検出によって、POEGPICRx.PIDF フラグが“1”になると、GPTW に出力停止要求を発行
GPTW からの出力停止信号による停止要求	• GPTW が GTIOCA と GTIOCB 端子の同時アクティブレベル(High レベル、Low レベル)を検出し、POEGGn.IOCF フラグがセットされた場合、GPTW に出力停止要求を発行 • GPTW がデッドタイムエラーを検出し、POEGGn.IOCF フラグがセットされた場合、GPTW に出力停止要求を発行	• GPTW が GTIOCA と GTIOCB 端子の同時アクティブレベル(High レベル、Low レベル)を検出し、POEGGx.IOCF フラグが“1”になると、GPTW に出力停止要求を発行 • GPTW がデッドタイムエラーを検出し、POEGGx.IOCF フラグが“1”になると、GPTW に出力停止要求を発行
DSMIF 過電流検出による停止要求	—	• DSMIFm 過電流検出ウィンドウからの通知によって、POEGGx.DERRmST フラグ(m = 0, 1)が“1”になると、GPTW に出力停止要求を発行
発振停止検出による停止要求	• メインクロック用発振停止検出回路が停止検出し、POEGGn.OSTPF フラグがセットされた場合、GPTW に出力停止要求を発行	• メインクロック用発振停止検出回路が発振停止を検出し、POEGGx.OSTPF フラグが“1”になると、GPTW に出力停止要求を発行
ソフトウェアによる停止要求	• ソフトウェアで POEGGn.SSF フラグをセットすることによって、GPTW に出力停止要求を発行	• ソフトウェアで POEGGx.SSF ビットを“1”にすることによって、GPTW に出力停止要求を発行
割り込み	• POEGGn.PIDF フラグによる停止要求で割り込みを発生 • POEGGn.IOCF フラグによる停止要求で割り込みを発生	• POEGGx.PIDF フラグによる停止要求で割り込みを発生 • POEGGx.IOCF フラグによる停止要求で割り込みを発生 • POEGGx.DERRmST フラグによる停止要求で割り込みを発生 • POEGPICRx.PIDF フラグによる停止要求で割り込みを発生
GPTW に対する外部トリガ出力	• GTETRGn 端子を GPTW へ外部トリガとして出力	• GTETRGx 端子からの入力信号を GPTW へ外部トリガとして出力

項目	RX72M(POEG)/RX72N(POEG)	RX74M(POEGd)/RX74N(POEGd)
ノイズ除去	• GTETRGn 端子にデジタルノイズフィルタを内蔵 －4 種類のサンプリングクロックを選択可能	• GTETRGx 端子にデジタルノイズフィルタを内蔵 －4 種類のサンプリングクロックを選択可能 • POEGx 端子にデジタルノイズフィルタを内蔵 －6 種類のサンプリングクロックを選択可能 －一致検出回数を 2 回～64 回の範囲で設定可能
Protect Zone フィルタ	—	• POEG のグループ毎にセキュリティ属性を設定可能

表 2.56　GPTW 用ポートアウトプットイネーブルのレジスタ比較

レジスタ	ビット	RX72M(POEG)/RX72N(POEG)	RX74M(POEGd)/RX74N(POEGd)
POEGGn (n = A～D)	DERR0ST	—	DSMIF0 エラー検出フラグ
	DERR1ST	—	DSMIF1 エラー検出フラグ
	DERR0E	—	DSMIF0 通知信号許可ビット
	DERR1E	—	DSMIF1 通知信号許可ビット
	NFCS[1:0]	ノイズフィルタクロック選択ビット b31 b30 0　0：GTETRGn 端子の入力レベルを PCLKB/1 クロックごとに 3 回サンプリング 0　1：GTETRGn 端子の入力レベルを PCLKB/8 クロックごとに 3 回サンプリング 1　0：GTETRGn 端子の入力レベルを PCLKB/32 クロックごとに 3 回サンプリング 1　1：GTETRGn 端子の入力レベルを PCLKB/128 クロックごとに 3 回サンプリング	ノイズフィルタクロック選択ビット b31 b30 0　0：GTETRGx 端子からの入力信号を PCLKA/1 クロックごとにサンプリングする 0　1：GTETRGx 端子からの入力信号を PCLKA/8 クロックごとにサンプリングする 1　0：GTETRGx 端子からの入力信号を PCLKA/32 クロックごとにサンプリングする 1　1：GTETRGx 端子からの入力信号を PCLKA/128 クロックごとにサンプリングする
POEGPICRx (x = A～D)	—	—	POEGx 端子入力制御レジスタ

2.23　8 ビットタイマ

表 2.57 に 8 ビットタイマの概要比較を、表 2.58 に 8 ビットタイマのレジスタ比較を示します。

表 2.57　8 ビットタイマの概要比較

項目	RX72M(TMRb)/RX72N(TMRb)	RX74M(TMRa)/RX74N(TMRa)
カウントクロック	• 内部クロック：PCLK/1、PCLK/2、PCLK/8、PCLK/32、PCLK/64、PCLK/1024、PCLK/8192 • 外部クロック：外部カウントクロック	• 内部クロック：PCLK/1、PCLK/2、PCLK/8、PCLK/32、PCLK/64、PCLK/1024、PCLK/8192 • 外部クロック：外部カウントクロック
チャネル数	• (8 ビット× 2 チャネル) × 2 ユニット	• (8 ビット× 2 チャネル) × 2 ユニット
コンペアマッチ	• 8 ビットモード(コンペアマッチ A、コンペアマッチ B) • 16 ビットモード(コンペアマッチ A、コンペアマッチ B)	• 8 ビットモード(コンペアマッチ A、コンペアマッチ B) • 16 ビットモード(コンペアマッチ A、コンペアマッチ B)
カウンタクリア	コンペアマッチ A、コンペアマッチ B、外部カウンタリセット信号から選択	コンペアマッチ A、コンペアマッチ B、外部カウンタリセット信号から選択
タイマ出力	任意のデューティ比のパルス出力、PWM 出力	任意のデューティ比のパルス出力、PWM 出力
2 チャネルのカスケード接続	• 16 ビットカウントモード TMR0 を上位、TMR1 を下位(TMR2 を上位、TMR3 を下位)とする 16 ビットタイマ • コンペアマッチカウントモード TMR1 は TMR0 のコンペアマッチをカウント(TMR3 は TMR2 のコンペアマッチをカウント)	• 16 ビットカウントモード TMR0 を上位、TMR1 を下位(TMR2 を上位、TMR3 を下位)とする 16 ビットタイマ • コンペアマッチカウントモード TMR1 は TMR0 のコンペアマッチをカウント(TMR3 は TMR2 のコンペアマッチをカウント)
割り込み要因	コンペアマッチ A、コンペアマッチ B、オーバフロー	コンペアマッチ A、コンペアマッチ B、オーバフロー
イベントリンク機能(出力)	コンペアマッチ A、コンペアマッチ B、オーバフロー(TMR0～3)	コンペアマッチ A、コンペアマッチ B、オーバフロー(TMR0～3)
イベントリンク機能(入力)	イベント受付により、3 種類のうち 1 つの動作が可能 (1) カウントスタート動作(TMR0～3) (2) イベントカウンタ動作(TMR0～3) (3) カウントリスタート動作(TMR0～3)	イベント受付により、3 種類のうち 1 つの動作が可能 (1) カウントスタート動作(TMR0～3) (2) イベントカウンタ動作(TMR0～3) (3) カウントリスタート動作(TMR0～3)
DTC の起動	コンペアマッチ A 割り込み、コンペアマッチ B 割り込みにより起動可能	コンペアマッチ A 割り込み、コンペアマッチ B 割り込みにより起動可能
RSCI の基本クロック生成	—	RSCI の基本クロックを生成
A/D コンバータの変換開始トリガ	TMR0、TMR2 のコンペアマッチ A	—
SCI の基本クロック生成	SCI の基本クロックを生成	—
消費電力低減機能	ユニットごとにモジュールストップ状態への遷移が可能	ユニットごとにモジュールストップ状態への遷移が可能
Protect Zone フィルタ	—	ユニットごとにセキュリティ属性を設定可能

表 2.58　8 ビットタイマのレジスタ比較

レジスタ	ビット	RX72M(TMRb)/RX72N(TMRb)	RX74M(TMRa)/RX74N(TMRa)
TMR0.TCSR, TMR2.TCSR	ADTE	A/D トリガ許可ビット	—

2.24　コンペアマッチタイマ

表 2.59 にコンペアマッチタイマの概要比較を示します。

表 2.59　コンペアマッチタイマの概要比較

項目	RX72M(CMT)/RX72N(CMT)	RX74M(CMT)/RX74N(CMT)
カウントクロック	• 4 種類の分周クロック PCLK/8、PCLK/32、PCLK/128、PCLK/512 の中からチャネルごとに選択可能	• 4 種類の分周クロック PCLK/8、PCLK/32、PCLK/128、PCLK/512 の中からチャネルごとに選択可能
割り込み	コンペアマッチ割り込みをチャネルごとに要求することが可能	コンペアマッチ割り込みをチャネルごとに要求することが可能
イベントリンク機能(出力)	CMT1 のコンペアマッチによりイベント信号出力	CMT1 のコンペアマッチによりイベント信号出力
イベントリンク機能(入力)	• 設定したモジュールに対してリンク動作が可能 • CMT1 のカウントスタート、イベントカウンタ、カウントリスタート動作が可能	• 設定したモジュールに対してリンク動作が可能 • CMT1 のカウントスタート、イベントカウンタ、カウントリスタート動作が可能
消費電力低減機能	ユニットごとにモジュールストップ状態への設定が可能	ユニットごとにモジュールストップ状態への設定が可能
ProtectZone フィルタ	—	ユニットごとにセキュリティ属性を設定可能

2.25　コンペアマッチタイマ W

表 2.60 にコンペアマッチタイマ W の概要比較を示します。

表 2.60　コンペアマッチタイマ W の概要比較

項目	RX72M(CMTW)/RX72N(CMTW)	RX74M(CMTW)/RX74N(CMTW)
チャネル数	2 チャネル(ユニット 0、ユニット 1)	2 チャネル(ユニット 0、ユニット 1)
タイマカウンタ	• 16 ビット/32 ビット切り替え可能なアップカウンタ • コンペアマッチ後に 0000 0000h に戻る	• 16 ビット/32 ビット切り替え可能なアップカウンタ • コンペアマッチ後に 0000 0000h に戻る
プリスケーラ	• 4 種類の分周クロックを出力 – PCLK/8, PCLK/32, PCLK/128, PCLK/512 の中から選択可能	• 4 種類の分周クロックを出力 – PCLK/8, PCLK/32, PCLK/128, PCLK/512 の中から選択可能
インプットキャプチャ	最大 2 本のインプットキャプチャ入力が可能	最大 2 本のインプットキャプチャ入力が可能
アウトプットコンペア	最大 2 本のアウトプットコンペア出力が可能	最大 2 本のアウトプットコンペア出力が可能
コンペアマッチ	1 本のコンペアマッチが可能(アウトプットコンペア出力端子なし)	1 本のコンペアマッチが可能(アウトプットコンペア出力端子なし)
割り込み	• コンペアマッチ割り込み • インプットキャプチャ 0、インプットキャプチャ 1 割り込み • アウトプットコンペア 0、アウトプットコンペア 1 割り込み	• コンペアマッチ割り込み • インプットキャプチャ 0、インプットキャプチャ 1 割り込み • アウトプットコンペア 0、アウトプットコンペア 1 割り込み
イベントリンク機能(出力)(ユニット 0)	コンペアマッチ	コンペアマッチ
イベントリンク機能(入力)(ユニット 0)	イベント受け付けにより、3 種類のうち 1 つの動作が可能 • カウントスタート動作 • イベントカウント動作 • カウントリスタート動作	イベント受け付けにより、3 種類のうち 1 つの動作が可能 • カウントスタート動作 • イベントカウント動作 • カウントリスタート動作
消費電力低減機能	ユニットごとにモジュールストップ状態への遷移が可能	ユニットごとにモジュールストップ状態への遷移が可能
Protect Zone フィルタ	—	ユニットごとにセキュリティ属性を設定可能

2.26　リアルタイムクロック

表 2.61 にリアルタイムクロックの概要比較を、表 2.62 にリアルタイムクロックのレジスタ比較を示します。

表 2.61　リアルタイムクロックの概要比較

項目	RX72M(RTCd)/RX72N(RTCd)	RX74M(RTCBb)/RX74N(RTCBb)
カウントモード	カレンダカウントモード/バイナリカウントモード	カレンダカウントモード/バイナリカウントモード
カウントソース	サブクロック(XCIN)またはメインクロック(EXTAL)	サブクロック(XCIN または EXCIN)または LOCO クロック
時計/カレンダ機能	• カレンダカウントモード – 年、月、日、曜日、時、分、秒をカウント、BCD 表示 – 12 時間/24 時間モード切り替え機能 – 30 秒調整機能(30 秒未満は 00 秒に切り捨て、30 秒以降は 1 分に桁上げ) – うるう年自動補正機能 • バイナリカウントモード – 秒を 32 ビットでカウント、バイナリ表示 • 両モード共通 – スタート/ストップ機能 – 秒以下の桁のバイナリ表示(1Hz, 2Hz, 4Hz, 8Hz, 16Hz, 32Hz, 64Hz) – 時計誤差補正機能 – クロック(1Hz/64Hz)出力	• カレンダカウントモード – 年、月、日、曜日、時、分、秒をカウント、BCD 表示 – 12 時間/24 時間モード切り替え機能 – 30 秒調整機能(30 秒未満は 00 秒に切り捨て、30 秒以降は 1 分に桁上げ) – うるう年自動補正機能 • バイナリカウントモード – 秒を 32 ビットでカウント、バイナリ表示 • 両モード共通 – スタート/ストップ機能 – 秒以下の桁のバイナリ表示(1Hz, 2Hz, 4Hz, 8Hz, 16Hz, 32Hz, 64Hz) – 時計誤差補正機能 – クロック(1Hz/64 Hz)出力
割り込み	• アラーム割り込み(ALM) アラーム割り込み条件として、以下のいずれと比較するか選択可能 – カレンダカウントモード：年、月、日、曜日、時、分、秒 – バイナリカウントモード：32 ビットバイナリカウンタの各ビット • 周期割り込み(PRD) – 割り込み周期として、2 秒、1 秒、1/2 秒、1/4 秒、1/8 秒、1/16 秒、1/32 秒、1/64 秒、1/128 秒、1/256 秒周期から選択可能 • 桁上げ割り込み(CUP) 次のいずれかのタイミングで割り込み要求発生 – 64Hz カウンタから秒カウンタへの桁上げが発生したとき – 64Hz カウンタの変化と R64CNT レジスタの読み出しタイミングが重なったとき • アラーム割り込み、周期割り込みによる、ソフトウェアスタンバイモードまたはディープソフトウェアスタンバイモードからの復帰が可能	• アラーム割り込み(ALM) アラーム割り込み条件として、以下のいずれと比較するか選択可能 – カレンダカウントモード：年、月、日、曜日、時、分、秒 – バイナリカウントモード：32 ビットバイナリカウンタの各ビット • 周期割り込み(PRD) – 割り込み周期として、2 秒、1 秒、1/2 秒、1/4 秒、1/8 秒、1/16 秒、1/32 秒、1/64 秒、1/128 秒、1/256 秒周期から選択可能 • 桁上げ割り込み(CUP) 次のいずれかのタイミングで割り込み要求発生 – 64 Hz カウンタから秒カウンタへの桁上げが発生したとき – 64 Hz カウンタの変化と R64CNT レジスタの読み出しタイミングが重なったとき • アラーム割り込み、周期割り込みによる、ソフトウェアスタンバイモードまたはディープソフトウェアスタンバイモードからの復帰が可能

項目	RX72M(RTCd)/RX72N(RTCd)	RX74M(RTCBb)/RX74N(RTCBb)
時間キャプチャ機能	• 時間キャプチャイベント入力端子のエッジ検出によって、時間のキャプチャが可能 • イベント入力ごとに、月、日、時、分、秒をキャプチャ、または 32 ビットバイナリカウンタ値をキャプチャ	• 時間キャプチャイベント入力端子のエッジ検出によって、時間のキャプチャが可能 • イベント入力ごとに、月、日、時、分、秒をキャプチャ、または 32 ビットバイナリカウンタ値をキャプチャ
イベントリンク機能	周期イベント出力	周期イベント出力
Protect Zone フィルタ	—	セキュリティ属性を設定可能

表 2.62　リアルタイムクロックのレジスタ比較

レジスタ	ビット	RX72M(RTCd)/RX72N(RTCd)	RX74M(RTCBb)/RX74N(RTCBb)
RCR3	—	RTC コントロールレジスタ 3	—
RCR4	RCKSEL	カウントソース選択ビット 0：サブクロック発振器を選択 1：メインクロック発振器を選択	クロックソース選択ビット 0：サブクロックを選択 1：LOCO クロックを選択
RFRH	RFC	周波数分周比設定ビット メインクロックから 128 Hz の基準クロックを生成するための分周比を設定します。RFC[16:0]ビットの設定値を n とするとメインクロックを n+1 分周します	周波数分周比設定ビット LOCO クロックから 128 Hz の基準クロックを生成するための分周比を設定します。RFC[16:0]ビットの設定値を n とすると LOCO クロックを n+1 分周します
RFRL	RFC[15:0]	周波数分周比設定ビット メインクロックから 128 Hz の基準クロックを生成するための分周比を設定します。RFC[16:0]ビットの設定値を n とするとメインクロックを n+1 分周します	周波数分周比設定ビット LOCO クロックから 128 Hz の基準クロックを生成するための分周比を設定します。RFC[16:0]ビットの設定値を n とすると LOCO クロックを n+1 分周します

2.27　ウォッチドッグタイマ

表 2.63 にウォッチドッグタイマの概要比較を、表 2.64 にウォッチドッグタイマのレジスタ比較を示します。

表 2.63　ウォッチドッグタイマの概要比較

項目	RX72M(WDTA)/RX72N(WDTA)	RX74M(WDTA)/RX74N(WDTA)
カウントソース	周辺モジュールクロック(PCLK)	周辺モジュールクロック(PCLKB)
クロック分周比	4 分周/64 分周/128 分周/512 分周/2048 分周/8192 分周	4 分周/64 分周/128 分周/512 分周/2048 分周/8192 分周
カウント動作	14 ビットのダウンカウンタによるダウンカウント	14 ビットのカウンタによるダウンカウント
カウント開始条件	• オートスタートモード： リセット解除後、自動的にカウント開始 • レジスタスタートモード： リフレッシュ動作(WDTRR レジスタに“00h”を書き込み後、“FFh”を書き込む)により、カウント開始	• オートスタートモード： リセット解除後、自動的にカウント開始 • レジスタスタートモード： リフレッシュ動作(WDTRR レジスタに“00h”を書き込み後、“FFh”を書き込む)により、カウント開始
カウント停止条件	• リセット • 低消費電力状態 • アンダフロー、リフレッシュエラー発生時(レジスタスタートモード時のみ)	• リセット • 低消費電力状態(レジスタ設定による) • アンダフロー、リフレッシュエラー発生時(レジスタスタートモード時のみ)
ウィンドウ機能	ウィンドウ開始/終了位置を設定可能(リフレッシュ許可/禁止期間)	ウィンドウ開始/終了位置を設定可能(リフレッシュ許可/禁止期間)
ウォッチドッグタイマリセット発行要因(RX72M/RX72N) リセット出力要因(RX74M/RX74N)	• ダウンカウンタがアンダフローしたとき • リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)	• カウンタがアンダフローしたとき • リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)
ノンマスカブル割り込み/割り込み要因(RX72M/RX72N) ノンマスカブル割り込み/マスカブル割り込み要因(RX74M/RX74N)	• ダウンカウンタがアンダフローしたとき • リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)	• カウンタがアンダフローしたとき • リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)
カウンタ値の読み出し	WDTSR レジスタを読み出すことで、ダウンカウンタのカウント値の読み出しが可能	WDTSR レジスタを読み出すことで、カウンタのカウント値の読み出しが可能
イベントリンク機能(出力)	—	• カウンタのアンダフローイベント出力 • リフレッシュエラーイベント出力
ProtectZone フィルタ	—	セキュリティ属性を設定可能

表 2.64　ウォッチドッグタイマのレジスタ比較

レジスタ	ビット	RX72M(WDTA)/RX72N(WDTA)	RX74M(WDTA)/RX74N(WDTA)
WDTCSTPR	—	—	WDT カウント停止コントロールレジスタ

2.28　独立ウォッチドッグタイマ

表 2.65 に独立ウォッチドッグタイマの概要比較を、表 2.66 に独立ウォッチドッグタイマのレジスタ比較を示します。

表 2.65　独立ウォッチドッグタイマの概要比較

項目	RX72M(IWDTa)/RX72N(IWDTa)	RX74M(IWDTa)/RX74N(IWDTa)
カウントソース	IWDT 専用クロック(IWDTCLK)	IWDT クロック(IWDTCLK)
クロック分周比	1 分周/16 分周/32 分周/64 分周/128 分周/256 分周	1 分周/16 分周/32 分周/64 分周/128 分周/256 分周
カウント動作	14 ビットのダウンカウンタによるダウンカウント	14 ビットのカウンタによるダウンカウント
カウント開始条件	● オートスタートモード： リセット解除後、自動的にカウント開始 ● レジスタスタートモード： リフレッシュ動作(IWDTRR レジスタに“00h”を書き込み後、“FFh”を書き込む)により、カウント開始	● オートスタートモード： リセット解除後、自動的にカウント開始 ● レジスタスタートモード： リフレッシュ動作(IWDTRR レジスタに“00h”を書き込み後、“FFh”を書き込む)により、カウント開始
カウント停止条件	● リセット ● 低消費電力状態(レジスタ設定による) ● アンダフロー、リフレッシュエラー発生時(レジスタスタートモード時のみ)	● リセット ● 低消費電力状態(レジスタ設定による) ● アンダフロー、リフレッシュエラー発生時(レジスタスタートモード時のみ)
ウィンドウ機能	ウィンドウ開始/終了位置を設定可能(リフレッシュ許可/禁止期間)	ウィンドウ開始/終了位置を設定可能(リフレッシュ許可/禁止期間)
リセット出力要因	● ダウンカウンタがアンダフローしたとき ● リフレッシュ許可期間以外でリフレッシュを行った場合(リフレッシュエラー)	● カウンタがアンダフローしたとき ● リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)
ノンマスカブル割り込み/割り込み要因 (RX72M/RX72N) ノンマスカブル割り込み/マスカブル割り込み要因 (RX74M/RX74N)	● ダウンカウンタがアンダフローしたとき ● リフレッシュ許可期間以外でリフレッシュを行った場合(リフレッシュエラー)	● カウンタがアンダフローしたとき ● リフレッシュ許可期間以外でリフレッシュを行ったとき(リフレッシュエラー)
カウンタ値の読み出し	IWDTSR レジスタを読み出すことで、ダウンカウンタのカウント値の読み出しが可能	WDTSR レジスタを読み出すことで、カウンタのカウント値の読み出しが可能
イベントリンク機能(出力)	● ダウンカウンタのアンダフローイベント出力 ● リフレッシュエラーイベント出力	● カウンタのアンダフローイベント出力 ● リフレッシュエラーイベント出力
出力信号(内部信号)	● リセット出力 ● 割り込み要求出力 ● スリープモードカウント停止制御出力	—

項目	RX72M(IWDTa)/RX72N(IWDTa)	RX74M(IWDTa)/RX74N(IWDTa)
オートスタートモード (オプション機能選択レジスタ 0 (OFS0)制御)	• リセット後のクロック分周比の選択 (OFS0.IWDTCKS[3:0]ビット) • 独立ウォッチドッグタイマのタイムアウト期間の選択 (OFS0.IWDTTOPS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ開始位置の選択 (OFS0.IWDTRPSS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ終了位置の選択 (OFS0.IWDTRPES[1:0]ビット) • リセット出力、または割り込み要求出力の選択 (OFS0.IWDTRSTIRQS ビット) • スリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード、または全モジュールクロックストップモード遷移時のダウンカウント停止の選択 (OFS0.IWDTSLCSTP ビット)	• リセット後のクロック分周比の選択 (OFS0.IWDTCKS[3:0]ビット) • 独立ウォッチドッグタイマのタイムアウト期間の選択 (OFS0.IWDTTOPS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ開始位置の選択 (OFS0.IWDTRPSS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ終了位置の選択 (OFS0.IWDTRPES[1:0]ビット) • リセット出力、または割り込み要求出力の選択 (OFS0.IWDTRSTIRQS ビット) • 低消費電力状態でのカウンタ動作/停止の選択(OFS0.IWDTSLCSTP ビット)
レジスタスタートモード (IWDT レジスタ制御)	• リフレッシュ動作後のクロック分周比の選択 (IWDTCR.CKS[3:0]ビット) • 独立ウォッチドッグタイマのタイムアウト期間の選択 (IWDTCR.TOPS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ開始位置の選択 (IWDTCR.RPSS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ終了位置の選択 (IWDTCR.RPES[1:0]ビット) • リセット出力、または割り込み要求出力の選択 (IWDTRCR.RSTIRQS ビット) • スリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード、または全モジュールクロックストップモード遷移時のダウンカウント停止の選択 (IWDTCSTPR.SLCSTP ビット)	• リフレッシュ動作後のクロック分周比の選択 (IWDTCR.CKS[3:0]ビット) • 独立ウォッチドッグタイマのタイムアウト期間の選択 (IWDTCR.TOPS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ開始位置の選択 (IWDTCR.RPSS[1:0]ビット) • 独立ウォッチドッグタイマのウィンドウ終了位置の選択 (IWDTCR.RPES[1:0]ビット) • リセット出力、または割り込み要求出力の選択 (IWDTRCR.RSTIRQS ビット) • 低消費電力状態でのカウンタ動作/停止の選択 (IWDTCSTPR.SLCSTP ビット)
ProtectZone フィルタ	—	セキュリティ属性を設定可能

表 2.66　独立ウォッチドッグタイマのレジスタ比較

レジスタ	ビット	RX72M(IWDTa)/RX72N(IWDTa)	RX74M(IWDTa)/RX74N(IWDTa)
IWDTCR	TOPS[1:0]	タイムアウト期間選択ビット b1　b0 0　0：1024 サイクル(03FFh) 0　1：4096 サイクル(0FFFh) 1　0：8192 サイクル(1FFFh) 1　1：16384 サイクル(3FFFh)	タイムアウト期間選択ビット b1　b0 0　0：128 サイクル(007Fh) 0　1：512 サイクル(01FFh) 1　0：1024 サイクル(03FFh) 1　1：2048 サイクル(07FFh)
IWDTCSTPR	SLCSTP	スリープモードカウント停止制御ビット 0：カウント停止無効 1：スリープモード、ソフトウェアスタンバイモード、ディープソフトウェアスタンバイモード、および全モジュールクロックストップモード遷移時のカウント停止有効	スリープモードカウント停止制御ビット 0：低消費電力状態でもカウンタが動作 1：低消費電力状態でカウンタが停止

2.29　EtherCAT スレーブコントローラ

表 2.67 に EtherCAT スレーブコントローラの概要比較を、表 2.68 に EtherCAT スレーブコントローラ比較を示します。

表 2.67　EtherCAT スレーブコントローラの概要比較

項目		RX72M(ESC)	RX74M(ESC)
ポート数		2	2
FMMU		8	8
SyncManager		8	8
プロセスデータ RAM		8K バイト	8K バイト
ディストリビュートクロック(Distribute Clock)		対応(64 ビット)	対応(64 ビット)
EBus		無し	無し
プロセスデータインタフェース(PDI)	Digital I/O	無し	無し
	SPI Slave	無し	無し
	HOST CPU I/F	On-chip bus	On-Chip bus
データ配置		リトルエンディアン	リトルエンディアン
Protect Zone フィルタ		—	セキュリティ属性を設定可能

表 2.68　EtherCAT スレーブコントローラ比較

レジスタ	ビット	RX72M(ESC)	RX74M(ESC)
ESCICR	LAT0S	—	LATCH0 信号入力選択ビット
	LAT1S	—	LATCH1 信号入力選択ビット

2.30　USB2.0 Full-Speed ホスト/ファンクションモジュール

表 2.69 に USB2.0 Full-Speed ホスト/ファンクションモジュールの概要比較を、表 2.70 に USB2.0 Full-Speed ホスト/ファンクションモジュールのレジスタ比較を示します。

表 2.69　USB2.0 Full-Speed ホスト/ファンクションモジュールの概要比較

項目	RX72M/RX72N(USBb)	RX74M/RX74N(USBf)
特長	● USB2.0 に対応した UDC（USB Device Controller）およびトランシーバを内蔵 —ホストコントローラ機能/ファンクションコントローラ機能/OTG(On-The-Go)に対応(1 チャネル) ● ホストコントローラ機能とファンクションコントローラ機能はソフトウェアで切り替え可能 ● セルフパワーモードおよびバスパワーモードを選択可能	● USB2.0 に対応した UDC（USB Device Controller）およびトランシーバを内蔵 —ホストコントローラ機能/ファンクションコントローラ機能/OTG(On-The-Go)に対応(1 チャネル) ● ホストコントローラ機能とファンクションコントローラ機能はソフトウェアで切り替え可能 ● セルフパワーモードおよびバスパワーモードを選択可能
	ホストコントローラ機能選択時 ● フルスピード転送(12Mbps)およびロースピード転送(1.5Mbps)に対応 ● SOF、パケット送信のスケジュールを自動化 ● アイソクロナス転送、インタラプト転送の転送インターバル設定機能 ● ハブを 1 段経由し、複数の周辺デバイスと接続し通信が可能	ホストコントローラ機能選択時 ● フルスピード転送(12Mbps)およびロースピード転送(1.5Mbps)に対応 ● SOF、パケット送信のスケジュールを自動化 ● アイソクロナス転送、インタラプト転送の転送インターバル設定機能 ● ハブを 1 段経由し、複数の周辺デバイスと接続し通信が可能
	ファンクションコントローラ機能選択時 ● フルスピード転送(12Mbps)に対応 ● コントロール転送ステージ管理機能 ● デバイスステート管理機能 ● SET_ADDRESS リクエストに対する自動応答機能 ● SOF 補完機能	ファンクションコントローラ機能選択時 ● フルスピード転送(12Mbps)に対応 ● コントロール転送ステージ管理機能 ● デバイスステート管理機能 ● SET_ADDRESS リクエストに対する自動応答機能 ● SOF 補完機能
通信データ転送タイプ	● コントロール転送 ● バルク転送 ● インタラプト転送 ● アイソクロナス転送	● コントロール転送 ● バルク転送 ● インタラプト転送 ● アイソクロナス転送
パイプコンフィギュレーション	● USB 通信用バッファメモリを内蔵 ● 最大 10 本のパイプを選択可能(デフォルトコントロールパイプを含む) ● パイプ 1～9 は任意のエンドポイント番号を割り付け可能	● USB 通信用バッファメモリを内蔵 ● 最大 10 本のパイプを選択可能(デフォルトコントロールパイプを含む) ● パイプ 1～9 は任意のエンドポイント番号を割り付け可能
	各パイプの設定可能な転送条件 ● パイプ 0：コントロール転送、64 バイトシングルバッファ ● パイプ 1、2：バルク転送時、64 バイトダブルバッファ指定可能 ● アイソクロナス転送時、256 バイトダブルバッファ指定可能 ● パイプ 3～5：バルク転送、64 バイトダブルバッファ指定可能	各パイプの設定可能な転送条件 ● パイプ 0：コントロール転送、64 バイトシングルバッファ ● パイプ 1、2：バルク転送時、64 バイトダブルバッファ指定可能 アイソクロナス転送時、256 バイトダブルバッファ指定可能 ● パイプ 3～5：バルク転送、64 バイトダブルバッファ指定可能

項目	RX72M/RX72N(USBb)	RX74M/RX74N(USBf)
パイプコンフィギュレーション	• パイプ 6～9：インタラプト転送、64 バイトシングルバッファ	• パイプ 6～9：インタラプト転送、64 バイトシングルバッファ
その他の機能	• トランザクションカウントによる受信トランスファ終了機能 • BRDY 割り込みイベント通知タイミング変更機能(BFRE) • DnFIFO(n = 0, 1)で指定したパイプのデータ読み出し後自動バッファメモリクリア機能(DCLRM) • トランスファ終了による応答 PID の NAK 設定機能(SHTNAK) • D+/D-のプルアップ抵抗、プルダウン抵抗をチップに内蔵	• トランザクションカウントによる受信トランスファ終了機能 • BRDY 割り込みイベント通知タイミング変更機能(BFRE) • DnFIFO(n = 0, 1)で指定したパイプのデータ読み出し後自動バッファメモリクリア機能(DCLRM) • トランスファ終了による応答 PID の NAK 設定機能(SHTNAK) • D+/D-のプルアップ抵抗、プルダウン抵抗をチップに内蔵
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
Protect Zone フィルタ	—	セキュリティ属性を設定可能

表 2.70　USB2.0 Full-Speed ホスト/ファンクションモジュールのレジスタ比較

レジスタ	ビット	RX72M(USBb)/RX72N(USBb)	RX74M(USBf)/RX74N(USBf)
PHYSLEW	—	PHY クロスポイント調整レジスタ	—
DPUSR0R	FIXPHY0	USB0 トランシーバ出力固定ビット 0：通常時、およびディープソフトウェアスタンバイから復帰時 1：ディープソフトウェアスタンバイへの移行時	USB0 トランシーバ出力固定ビット 0：通常時、およびディープソフトウェアスタンバイモード 1 からの復帰時 1：ディープソフトウェアスタンバイモード 1 への移行時
DPUSR1R	DPINTE0	USB0 D+割り込み許可/クリアビット 0：ディープソフトウェアスタンバイからの復帰を禁止 1：ディープソフトウェアスタンバイからの復帰を許可	USB0 D+割り込み許可/クリアビット 0：ディープソフトウェアスタンバイモード 1 からの復帰を禁止 1：ディープソフトウェアスタンバイモード 1 からの復帰を許可
	DMINTE0	USB0 D–割り込み許可/クリアビット 0：ディープソフトウェアスタンバイからの復帰を禁止 1：ディープソフトウェアスタンバイからの復帰を許可	USB0 D–割り込み許可/クリアビット 0：ディープソフトウェアスタンバイモード 1 からの復帰を禁止 1：ディープソフトウェアスタンバイモード 1 からの復帰を許可
	DOVRCRAE0	USB0 OVRCURA 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイからの復帰を禁止 1：ディープソフトウェアスタンバイからの復帰を許可	USB0 OVRCURA 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイモード 1 からの復帰を禁止 1：ディープソフトウェアスタンバイモード 1 からの復帰を許可

レジスタ	ビット	RX72M(USBb)/RX72N(USBb)	RX74M(USBf)/RX74N(USBf)
DPUSR1R	DOVRCRBE0	USB0 OVRCURB 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイからの復帰を禁止 1：ディープソフトウェアスタンバイからの復帰を許可	USB0 OVRCURB 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイモード 1 からの復帰を禁止 1：ディープソフトウェアスタンバイモード 1 からの復帰を許可
	DVBSE0	USB0 VBUS 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイからの復帰を禁止 1：ディープソフトウェアスタンバイからの復帰を許可	USB0 VBUS 割り込み許可/クリアビット 0：ディープソフトウェアスタンバイモード 1 からの復帰を禁止 1：ディープソフトウェアスタンバイモード 1 からの復帰を許可
	DPINT0	USB0 D+割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイからの復帰なし 1：ディープソフトウェアスタンバイからの復帰あり	USB0 D+割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイモード 1 からの復帰なし 1：ディープソフトウェアスタンバイモード 1 からの復帰あり
	DMINT0	USB0 D–割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイからの復帰なし 1：ディープソフトウェアスタンバイからの復帰あり	USB0 D–割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイモード 1 からの復帰なし 1：ディープソフトウェアスタンバイモード 1 からの復帰あり
	DOVRCRA0	USB0 OVRCURA 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイからの復帰あり 1：ディープソフトウェアスタンバイからの復帰なし	USB0 OVRCURA 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイモード 1 からの復帰なし 1：ディープソフトウェアスタンバイモード 1 からの復帰あり
	DOVRCRB0	USB0 OVRCURB 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイからの復帰あり 1：ディープソフトウェアスタンバイからの復帰なし	USB0 OVRCURB 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイモード 1 からの復帰なし 1：ディープソフトウェアスタンバイモード 1 からの復帰あり
	DVBINT0	USB0 VBUS 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイからの復帰あり 1：ディープソフトウェアスタンバイからの復帰なし	USB0 VBUS 割り込み要因による復帰表示フラグ 0：ディープソフトウェアスタンバイモード 1 からの復帰なし 1：ディープソフトウェアスタンバイモード 1 からの復帰あり

2.31　シリアルコミュニケーションインタフェース

表 2.71 にシリアルコミュニケーションインタフェースの概要比較を、表 2.72 にシリアルコミュニケーションインタフェースのチャネル比較を、表 2.73 シリアルコミュニケーションインタフェースのレジスタ比較を示します。

表 2.71　シリアルコミュニケーションインタフェースの概要比較

項目	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
チャネル数	• SCIj：7 チャネル • SCIi：5 チャネル • SCIh：1 チャネル	• RSCI：13 チャネル
シリアル通信方式	• 調歩同期式 • クロック同期式 • スマートカードインタフェース • 簡易 I²C バス • 簡易 SPI バス • 拡張シリアル	• 調歩同期式 • マンチェスタ • クロック同期式 • スマートカードインタフェース • 簡易 I²C • 簡易 SPI (4 線式シリアルバス) • 拡張シリアル
動作クロック	• SCI0～SCI6、SCI12：PCLKB • SCI7～SCI11：PCLKA	• 周辺モジュールクロック(PCLKA)または SCI クロック(SCICLK)から選択可能
転送速度	ボーレートジェネレータ内蔵により任意のビットレートを設定可能	ボーレートジェネレータ内蔵により任意のビットレートを設定可能
全二重通信	• 送信部：ダブルバッファ構成による連続送信が可能 • 受信部：ダブルバッファ構成による連続受信が可能	• 送信部：ダブルバッファ構成による連続送信が可能 • 受信部：ダブルバッファ構成による連続受信が可能
半二重通信	TXDX12/RXDX12 端子を兼用した半二重通信が可能	TXDn 端子を用いた半二重通信が可能
データ転送	LSB ファースト/MSB ファースト選択可能 (注 1)	LSB ファースト/MSB ファースト選択可能 (注 1)
入出力信号レベル反転	—	入力信号、出力信号のレベルをそれぞれ独立して反転可能
RXD 入力経路選択機能	—	符号化されたシリアルデータを GPTW10、GPTW12 経由で復号化して、それぞれ RXD2 と RXD3 に入力可能
TXD 出力経路選択機能	—	TXD2 と TXD3 から出力するシリアルデータを、それぞれ GPTW11、GPTW13 経由で符号化可能
割り込み要因	• 送信終了、送信データエンプティ、受信データフル、受信エラー、受信データレディ(SCI7~11)、データ一致(SCI0~11) • 開始条件/再開始条件/停止条件生成終了(簡易 I²C モード用)	• 送信完了、送信データエンプティ、受信データフル、受信エラー、受信データレディ、受信データ一致 • Break Field 検出/送出、バス衝突検出、有効エッジ検出 • スタートコンディション/リスタートコンディション/ストップコンディション生成終了
RS-485 ドライバ制御機能	—	外部トランシーバーの送信モードを有効にする DE 信号を出力
ループバック機能	—	IP 内部で TXD と RXD を接続することで通信機能の自己診断が可能

項目		RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
同期化回路バイパス機能		—	動作クロック(TCLK)に周辺モジュールクロック(PCLKA)を選択した場合、同期化回路がバイパスされる
消費電力低減機能		チャネルごとにモジュールストップ状態への遷移が可能	チャネルごとにモジュールストップ状態への遷移が可能
ProtectZone フィルタ		—	チャネルごとにセキュリティ属性を設定可能
調歩同期式モード	データ長	7 ビット/8 ビット/9 ビット	7 ビット/8 ビット/9 ビット
	送信ストップビット	1 ビット/2 ビット	1 ビット/2 ビット
	パリティ機能	偶数パリティ/奇数パリティ/パリティなし	偶数パリティ/奇数パリティ/パリティなし
	受信エラー検出機能	パリティエラー、オーバランエラー、フレーミングエラー	パリティエラー、オーバランエラー、フレーミングエラー
	ハードウェアフロー制御	CTSn#端子、RTSn#端子を用いた送受信制御が可能	CTSn#端子、RTSn#端子を用いた送受信制御が可能
	送信部/受信部	送信 16 段、受信 16 段の FIFO を利用可能(SCI7~11)	1 段レジスタ/16 段 FIFO バッファ構成を選択可能
	データ一致検出	受信データと比較データレジスタの内容を比較して、値が一致すると割り込み要求を生成可能(SCI0~11)	受信データと比較データ内容との一致を検出して割り込み要求を出力可能
	スタートビット検出	Low または立ち下がりエッジを選択可能	RXDn 端子の Low レベル/立ち下がりエッジ検出を選択可能
	受信データサンプリングタイミング調整	—	受信データのサンプリングポイントをデータの中央を基点に前後に変更可能
	送信信号変化タイミング調整	—	送信データの立ち下がりエッジまたは立ち上がりエッジのいずれかを遅延させる
	ブレーク検出	フレーミングエラー発生時、RXDn 端子のレベルを直接読み出す、または SPTR.RXDMON フラグを読み出す(SCI0～SCI11)ことでブレークを検出可能	フレーミングエラー発生時、レジスタをリードすることでブレークを検出可能
	クロックソース	• 内部クロック/外部クロックの選択が可能 • TMR からの転送レートクロック入力が可能(SCI5, SCI6, SCI12)	• 内部クロック/外部クロック/TMR クロックの選択が可能
	倍速モード	ボーレートジェネレータ倍速モードを選択可能	ボーレートジェネレータ倍速モードを選択可能
	マルチプロセッサ通信機能	複数のプロセッサ間のシリアル通信機能	複数のプロセッサ間のシリアル通信機能
	ノイズ除去	RXDn 端子入力経路にデジタルノイズフィルタを内蔵	RXDn 端子入力経路にデジタルノイズフィルタを内蔵
	HBS サポートモード	—	反転 RZI (Return to Zero, Inverted)符号による送受信が可能
マンチェスタモード	データ長	—	7 ビット/8 ビット/9 ビット
	送信ストップビット	—	1 ビット/2 ビット
	受信エラー検出機能	—	パリティエラー、オーバランエラー、フレーミングエラー、マンチェスタコードエラー、プリフェースエラー、スタートビットエラー、受信 Sync エラー

項目		RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
マンチェスタモード	ハードウェアフロー制御	—	CTSn#端子、RTSn#端子を用いた送受信制御が可能
	クロックソース	—	内部クロックを使用(マンチェスタモード時、外部クロックは、動作保証対象外のため、設定禁止です)
	倍速モード	—	ボーレートジェネレータ倍速モードを選択可能
	マルチプロセッサ通信機能	—	複数のプロセッサ間のシリアル通信機能
	ノイズ除去	—	RXDn 端子入力経路にデジタルノイズフィルタを内蔵
	マンチェスタ符号化/復号化機能	—	送受信データをマンチェスタ符号化/復号化し、マンチェスタコードを用いて通信する機能
	プリフェース設定/検出機能	—	プリフェースパターンからフレーム先頭を検出する機能。プリフェースパターンは 4 種から選択が可能。長さも 0～15bit で可変可能
	スタートビット設定/検出機能	—	スタートビット長を 1bit か 3bit に設定可能。3bit 長の場合は 2 種類のパターンで後続のデータの種類を判定することが可能
	受信リタイミング機能	—	マンチェスタコードがビット中央にエッジを持つことを利用して、ビット中央エッジごとにタイミング補正を行う機能
クロック同期式モード	データ長	8 ビット	8 ビット
	受信エラーの検出	オーバランエラー	オーバランエラー
	クロックソース	—	内部クロック(マスタ)/外部クロック(スレーブ)の選択が可能
	倍速モード	—	ボーレートジェネレータの倍速モードを選択可能
	ハードウェアフロー制御	CTSn#端子、RTSn#端子を用いた送受信制御が可能	CTSn#端子、RTSn#端子を用いた送受信制御が可能
	送受部/受信部	送信 16 段、受信 16 段の FIFO を利用可能(SCI7~11)	1 段レジスタ/16 段 FIFO バッファ構成を選択可能
スマートカードインタフェースモード	エラー処理	• 受信時パリティエラーを検出するとエラーシグナルを自動送出 • 送信時エラーシグナルを受信するとデータを自動再送信	• 受信時パリティエラーを検出するとエラーシグナルを自動送出 • 送信時エラーシグナルを受信するとデータを自動再送信
	データタイプ	ダイレクトコンベンション/インバースコンベンションをサポート	ダイレクトコンベンション/インバースコンベンションをサポート
簡易 I^2C モード	通信フォーマット	I^2C バスフォーマット	I^2C バスフォーマット
	動作モード	マスタ(シングルマスタ動作のみ)	マスタ(マルチマスタ動作は不可)
	転送速度	ファストモード対応(転送速度はビットレートレジスタ(BRR)を参照して設定してください)	ファストモード対応(転送速度の設定については制御レジスタ 2(SCR2)を参照してください)
	ノイズ除去	• SSCLn、SSDAn 入力経路にデジタルノイズフィルタを内蔵 • ノイズ除去幅調整可能	• SCL、SDA 入力経路にデジタルノイズフィルタを内蔵 • ノイズ除去幅は調整可能

項目		RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
簡易 SPI(4 線式シリアルバス)モード	データ長	8 ビット	8 ビット
	エラーの検出	オーバランエラー	オーバランエラー
	クロックソース	—	内部クロック(マスタ)/外部クロック(スレーブ)の選択が可能
	倍速モード	—	ボーレートジェネレータの倍速モードを選択可能
	SS 入力端子機能	SSn#端子が High のとき、出力端子をハイインピーダンスにすることが可能	SSn#端子が High のとき、出力端子をハイインピーダンスにすることが可能
	クロック設定	クロック位相、クロック極性の設定を 4 種類から選択可能	クロック位相、クロック極性の設定を 4 種類から選択可能
	送信部/受信部	—	1 段レジスタ/16 段 FIFO バッファ構成を選択可能
イベントリンク機能 (RX72M/RX72N：SCI5) (RX74M/RX74N：全チャネル)		• エラー(受信エラー・エラーシグナル検出)イベント出力 • 受信データフルイベント出力 • 送信データエンプティイベント出力 • 送信終了イベント出力	• エラー(受信エラー・エラーシグナル検出)イベント出力 • 受信データフルイベント出力 • 送信データエンプティイベント出力 • 送信完了イベント出力 • 受信データ一致イベント出力 • 受信データ不一致イベント出力 • 有効エッジ検出イベント出力
拡張シリアルモード (SCI12 のみ対応)	Start Frame 送信	• Break Field Low width の出力が可能/出力完了割り込み機能あり • バス衝突検出機能あり/検出割り込み機能あり	• Break Field 送出可能、Break Field 送出完了割り込み出力可能 • バス衝突検出可能、バス衝突検出割り込み出力可能
	Start Frame 受信	• Break Field Low width の検出が可能/検出完了割り込み機能あり • Control Field 0、Control Field 1 のデータ比較/一致割り込み機能あり • Control Field 1 にはプライマリ/セカンダリの 2 種類の比較データを設定可能 • Control Field 1 にプライオリティインタラプトビットを設定可能 • ビットレート測定機能あり • Break Field がない Start Frame にも対応可能 • Control Field 0 がない Start Frame にも対応可能	• Break Field 検出可能、Break Field 検出割り込み出力可能 • Control Field 0/1 データの比較機能 • Control Field 1 にはプライマリ/セカンダリの 2 種類の比較データの設定可能 • Control Field 1 にプライオリティインタラプトビットを設定可能 • ビットレート測定機能あり
	入出力制御機能	• TXDX12/RXDX12 信号の極性選択が可能 • RXDX12 信号にデジタルフィルタ機能を設定可能 • RXDX12 端子と TXDX12 端子を兼用した半二重通信が可能 • RXDX12 端子受信データサンプリングタイミング選択可能	—
	タイマ機能	リロードタイマ機能として使用可能	—
ビットレートモジュレーション機能		内蔵ボーレートジェネレータの出力補正により誤差を低減可能	内蔵ボーレートジェネレータの出力補正により誤差を低減可能

注 1.　RX72M/RX72N グループでは、簡易 I²C モードでは MSB ファーストでのみ使用可能です。RX74M/RX74N グループでは、簡易 I²C モードでは MSB ファーストでのみ使用可能、拡張シリアルモードでは LSB ファーストでのみ使用可能です。

表 2.72　シリアルコミュニケーションインタフェースのチャネル比較

項目	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
調歩同期式モード	SCI0～SCI12	SCI0～SCI12
クロック同期式モード	SCI0～SCI12	SCI0～SCI12
スマートカード インタフェースモード	SCI0～SCI12	SCI0～SCI12
簡易 I²C モード	SCI0～SCI12	SCI0～SCI12
簡易 SPI モード	SCI0～SCI12	SCI0～SCI12
FIFO モード	SCI7～SCI11	SCI7～SCI11
データ一致検出	SCI0～SCI11	SCI0～SCI11
拡張シリアルモード	SCI12	SCI0～SCI12
TMR クロック入力	SCI5、SCI6、SCI12	SCI0～SCI12
イベントリンク機能	SCI5	SCI0～SCI12

表 2.73　シリアルコミュニケーションインタフェースのレジスタ比較

レジスタ	ビット	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
RDR	—	レシーブデータレジスタ RDR は 8 ビットレジスタです。	受信データレジスタ RDR は 32 ビットレジスタです。
	RDAT[8:0]	—	受信データビット
	MPB	—	マルチプロセッサビットモニタフラグ
	DR	—	受信データレディフラグ
	PER	—	パリティエラーフラグ
	FER	—	フレーミングエラーフラグ
	ORER	—	オーバランエラーフラグ
	APER	—	総合パリティエラーフラグ
	AFER	—	総合フレーミングエラーフラグ
RDRH	—	レシーブデータレジスタ H	—
RDRL	—	レシーブデータレジスタ L	—
RDRHL	—	レシーブデータレジスタ HL	—
FRDR	—	受信 FIFO データレジスタ	—
TDR	—	トランスミットデータレジスタ TDR は 8 ビットレジスタです。	送信データレジスタ TDR は 32 ビットレジスタです。
	TDAT[8:0]	—	送信データビット
	MPBT	—	送信マルチプロセッサビット
	SYNC	—	Sync パルス選択ビット
TDRH	—	トランスミットデータレジスタ H	—
TDRL	—	トランスミットデータレジスタ L	—
TDRHL	—	トランスミットデータレジスタ HL	—
FTDR	—	送信 FIFO データレジスタ	—

レジスタ	ビット	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
FCR	—	FIFO コントロールレジスタ FCR は 16 ビットレジスタです。	FIFO 制御レジスタ FCR は 32 ビットレジスタです。
	FM	FIFO モード選択ビット	—
	RFRST	受信 FIFO リセットビット(b1)(注 1) “1”を書くと受信 FIFO の格納データ数を“0”にします	受信 FIFO リセットビット(b23) (SCR3.FM ビット= 1 のときのみ有効) 0：無効、動作に影響しない 1：送信 FIFO (RDR レジスタ)に格納されたデータ数を“0”にする 読み出し時は、常に“0”となります
	TFRST	送信 FIFO リセットビット(b2) (注 1) “1”を書くと送信 FIFO の格納データ数を“0”にします	送信 FIFO リセットビット(b15) (SCR3.FM ビット= 1 のときのみ有効) 0：無効、動作に影響しない 1：送信 FIFO (TDR レジスタ)に格納されたデータ数を“0”にする 読み出し時は、常に“0”となります
	DRES	受信データレディ割り込み選択ビット(b3)	受信データレディ割り込み選択ビット(b0)
	TTRG[3:0] (RX72M/RX72N) TTRG[4:0] (RX74M/RX74N)	送信 FIFO しきい値設定ビット (b7-b4) SSRFIFO.TDFE フラグを“1”にするしきい値を設定します。 b7　b4 0 0 0 0：送信 FIFO 内のデータ数が 0 のとき 0 0 0 1：送信 FIFO 内のデータ数が 1 以下のとき ：　： 1 1 1 1：送信 FIFO 内のデータ数が 15 以下のとき	送信 FIFO しきい値設定ビット (b12-b8) (調歩同期式モード(マルチプロセッサモードを含む)、クロック同期式モード、簡易 SPI モードで有効) b12　b8 0 0 0 0 0：しきい値 0 ：　： ：　： ：　： ：　： 0 1 1 1 1：しきい値 15 上記以外：設定禁止
	RTRG[3:0] (RX72M/RX72N) RTRG[4:0] (RX74M/RX72N)	受信 FIFO しきい値設定ビット SSRFIFO.RDF フラグを“1”にするしきい値を設定します。 b11　b8 0 0 0 0：設定しないでください 0 0 0 1：受信 FIFO 内のデータ数が 1 以上のとき ：　： 1 1 1 1：受信 FIFO 内のデータ数が 15 以上のとき	受信 FIFO しきい値設定ビット (調歩同期式モード(マルチプロセッサモードを含む)、クロック同期式モード、簡易 SPI モードで有効) b20　b16 0 0 0 0 0：しきい値 0 ：　： ：　： ：　： 0 1 1 1 1：しきい値 15 上記以外：設定禁止

レジスタ	ビット	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
FCR	RSTRG[3:0] (RX72M/RX72N) RSTRG[4:0] (RX74M/RX74N)	RTS#出力しきい値設定ビット(注 2) RTSn#端子を High にするしきい値を設定します。 b15　b12 0 0 0 0：設定しないでください 0 0 0 1：受信 FIFO 内のデータ数が 1 以上のとき ：　： 1 1 1 1：受信 FIFO 内のデータ数が 15 以上のとき	RTS#出力しきい値設定ビット (調歩同期式モード(マルチプロセッサモードを含む)、クロック同期式モードで、SCR3.FM ビット= 1、SCR1.CTSE ビット= 0、かつ SCR0.SSE ビット= 0 のときのみ有効) b28　b24 0 0 0 0 0：しきい値 0 ：　： ：　： ：　： 0 1 1 1 1：しきい値 15 上記以外：設定禁止
SSR	—	シリアルステータスレジスタ (非 FIFO モード) SSR は 8 ビットレジスタです。	ステータスレジスタ (非 FIFO モード) SSR は 32 ビットレジスタです。
	MPBT	マルチプロセッサビットトランスファビット	—
	MPB	マルチプロセッサビット	—
	TEND	トランスミットエンドフラグ(b2) 0：キャラクタを送信中 1：キャラクタを送信終了	送信完了フラグ(b30) 0：キャラクタを送信待機中または送信中 1：キャラクタを送信完了または Break Field 送出中
	PER	パリティエラーフラグ	—
	FER	フレーミングエラーフラグ	—
	ORER	オーバランエラーフラグ(b5)	オーバランエラーフラグ(b24)
	RDRF	受信データフルフラグ(b6)	受信データフルフラグ(b31)
	TDRE	送信データエンプティフラグ(b7)	送信データエンプティフラグ(b29)
	RXDMON	—	RXD ラインモニタフラグ
	DCMF	—	データー致フラグ
	DPER	—	一致データパリティエラーフラグ
	DFER	—	一致データフレーミングエラーフラグ
	MFF	—	モードフォルトフラグ
	APER	—	総合パリティエラーフラグ
	AFER	—	総合フレーミングエラーフラグ
SSRFIFO (RX72M/RX72N) SSR (RX74M/RX74N)	—	シリアルステータスレジスタ (FIFO モード) SSR は 8 ビットレジスタです。	ステータスレジスタ (FIFO モード) SSR は 32 ビットレジスタです。
	DR	受信データレディフラグ	—

レジスタ	ビット	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
SSRFIFO (RX72M/RX72N) SSR (RX74M/RX74N)	TEND	トランスミットエンドフラグ(b2) 0：キャラクタを送信中 1：キャラクタを送信終了	送信完了フラグ(b30) 0：キャラクタを送信待機中または 送信中 1：キャラクタを送信完了または Break Field 送出中
	PER	パリティエラーフラグ	—
	FER	フレーミングエラーフラグ	—
	ORER	オーバランエラーフラグ(b5)	オーバランエラーフラグ(b24)
	RDF	受信 FIFO フルフラグ	—
	TDFE	送信 FIFO エンプティフラグ	—
	ERS	—	エラーシグナルステータスフラグ
	RXDMON	—	RXD ラインモニタフラグ
	DCMF	—	データー致フラグ
	DPER	—	一致データパリティエラーフラグ
	DFER	—	一致データフレーミングエラーフラグ
	MFF	—	モードフォルトフラグ
	APER	—	総合パリティエラーフラグ
	AFER	—	総合フレーミングエラーフラグ
	TDRE	—	送信データエンプティフラグ
	RDRF	—	受信データフルフラグ
SISR	—	I^2C ステータスレジスタ SISR は 8 ビットレジスタです。	I^2C ステータスレジスタ SISR は 32 ビットレジスタです。
	IICSTIF	—	コンディション生成完了フラグ
SCR0	—	—	制御レジスタ 0
SCR1	—	—	制御レジスタ 1
SCR2	—	—	制御レジスタ 2
SCR3	—	—	制御レジスタ 3
SCR4	—	—	制御レジスタ 4
SIMR	—	—	I^2C モードレジスタ
MMCR	—	—	マンチェスタモード制御レジスタ
DECR	—	—	DE 信号制御レジスタ
XCR0	—	—	拡張シリアルモード制御レジスタ 0
XCR1	—	—	拡張シリアルモード制御レジスタ 1
XCR2	—	—	拡張シリアルモード制御レジスタ 2
RFSR	—	—	受信FIFOステータスレジスタ
TFSR	—	—	送信FIFOステータスレジスタ
MMSR	—	—	マンチェスタモードステータスレジスタ
XSR0	—	—	拡張シリアルモードステータスレジスタ 0
XSR1	—	—	拡張シリアルモードステータスレジスタ 1
SSCR	—	—	ステータスクリアレジスタ
SISCR	—	—	I^2C ステータスクリアレジスタ
RFSCR	—	—	受信 FIFO ステータスクリアレジスタ
MMSCR	—	—	マンチェスタモードステータスクリアレジスタ
XSCR	—	—	拡張シリアルモードステータスレジスタ

レジスタ	ビット	RX72M(SCIj, SCIi, SCIh)/ RX72N(SCIj, SCIi, SCIh)	RX74M(RSCI)/RX74N(RSCI)
SISSR	—	—	内部信号ステータスレジスタ
HBSCR	—	—	HBS サポートモード制御レジスタ
RXDSEL	—	—	RXD 入力経路選択レジスタ
GTIOCSEL	—	—	GTIOC 入力経路選択レジスタ
SMR	—	シリアルモードレジスタ	—
SCR	—	シリアルコントロールレジスタ	—
SCMR	—	スマートカードモードレジスタ	—
BRR	—	ビットレートレジスタ	—
MDDR	—	モジュレーションデューティレジスタ	—
SEMR	—	シリアル拡張モードレジスタ	—
SNFR	—	ノイズフィルタ設定レジスタ	—
SIMR1	—	I^2C モードレジスタ 1	—
SIMR2	—	I^2C モードレジスタ 2	—
SIMR3	—	I^2C モードレジスタ 3	—
SPMR	—	SPI モードレジスタ	—
FDR	—	FIFO データカウントレジスタ	—
LSR	—	ラインステータスレジスタ	—
CDR	—	比較データレジスタ	—
DCCR	—	データ比較制御レジスタ	—
SPTR	—	シリアルポートレジスタ	—
ESMER	—	拡張シリアルモード有効レジスタ	—
CR0	—	コントロールレジスタ 0	—
CR1	—	コントロールレジスタ 1	—
CR2	—	コントロールレジスタ 2	—
CR3	—	コントロールレジスタ 3	—
PCR	—	ポートコントロールレジスタ	—
ICR	—	割り込みコントロールレジスタ	—
STR	—	ステータスレジスタ	—
STCR	—	ステータスクリアレジスタ	—
CF0DR	—	Control Field 0 データレジスタ	—
CF0CR	—	Control Field 0 コンペアイネーブルレジスタ	—
CF0RR	—	Control Field 0 受信データレジスタ	—
PCF1DR	—	プライマリ Control Field 1 データレジスタ	—
SCF1DR	—	セカンダリ Control Field 1 データレジスタ	—
CF1CR	—	Control Field 1 コンペアイネーブルレジスタ	—
CF1RR	—	Control Field 1 受信データレジスタ	—
TCR	—	タイマコントロールレジスタ	—
TMR	—	タイマモードレジスタ	—
TPRE	—	タイマプリスケーラレジスタ	—
TCNT	—	タイマカウントレジスタ	—

注 1. FM ビットが“1”のときのみ有効です。

注 2. FM ビットが“1”、かつ SPMR.CTSE ビットと SPMR.SSE ビットが両方とも“0” (RTS#出力機能有効)のとき有効です。

2.32　I²C バスインタフェース/I3C バスインタフェース・ハイスピード I²C バスインタフェース

表 2.74 に I²C バスインタフェース/I3C バスインタフェース・ハイスピード I²C バスインタフェースの概要比較を示します。

表 2.74　I²C バスインタフェース/I3C バスインタフェース・ハイスピード I²C バスインタフェースの概要比較

項目	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
チャネル数	3 チャネル	3 チャネル (RI3C0,RIICHS1,RIICHS2)
通信フォーマット 転送速度	● I²C バスフォーマット/SMBus フォーマット －スタンダードモード(Sm) : 0～100 kbps －ファストモード(Fm) : 0～400 kbps －ファストモードプラス(Fm+) : 0～1 Mbps ● マスタ/スレーブ選択可能 ● 設定した転送速度に応じた各種セットアップ時間、ホールド時間、バスフリー時間を自動確保	● I²C バスフォーマット －スタンダードモード(Sm) : 0～100 kbps －ファストモード(Fm) : 0～400 kbps －ファストモードプラス(Fm+) : 0～1 Mbps －ハイスピードモード(Hs モード) : 0～3.4 Mbps ● SMBus フォーマット : 10～100 kbps ● マスタ/スレーブ選択可能 ● 設定した転送速度に応じた各種セットアップ時間、ホールド時間、バスフリー時間を自動確保
SCL クロック	マスタ時、SCL クロックのデューティ比を 4%～96%の範囲で設定可能	マスタ時、SCL のデューティ比を 4%～96%の範囲で設定可能
コンディション発行・ コンディション検出	スタートコンディション/リスタートコンディション/ストップコンディションの自動生成、スタートコンディション(リスタートコンディション含む)/ストップコンディション検出可能	スタートコンディション/リスタートコンディション/ストップコンディションの自動生成、スタートコンディション(リスタートコンディション含む)/ストップコンディション検出可能
スレーブアドレス	● 異なるスレーブアドレスを 3 種類まで設定可能 ● 7 ビット/10 ビットアドレスフォーマット対応(混在可能) ● ジェネラルコールアドレス検出、 ● デバイス ID アドレス検出、 ● SMBus のホストアドレス検出可能	● スレーブアドレス(スタティックアドレス) (最大 3 種類) ● 7 ビット/10 ビットアドレスフォーマット対応 ● ジェネラルコールアドレス ● Hs モードマスタコード ● デバイス ID ● ホストアドレス
アクノリッジ応答	● 送信時、アクノリッジビットの自動ロード－ノットアクノリッジ受信時に次送信データ転送の自動中断が可能 ● 受信時、アクノリッジビットの自動送出－8 クロック目と 9 クロック目の間にウェイトありを選択すると、受信データ内容に応じたアクノリッジビット応答のソフトウェア制御が可能	● 送信時、アクノリッジビットの自動ロード－ノットアクノリッジ受信時に次送信データ転送の自動中断が可能 ● 受信時、アクノリッジビットの自動送出－8 クロック目と 9 クロック目の間にウェイトありを選択すると、受信データ内容に応じたアクノリッジビット応答のソフトウェア制御が可能

項目	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
ウェイト機能	• 受信時、SCL クロックの Low ホールドによるウェイトが可能 －8 クロック目と 9 クロック目の間をウェイト －9 クロック目と 1 クロック目の間をウェイト	• 受信時、SCL クロックの Low ホールドによるウェイトが可能 －8 クロック目と 9 クロック目の間をウェイト －9 クロック目と 1 クロック目の間をウェイト
SDA 出力遅延機能	アクノリッジ送信を含むデータ送信の出力タイミングを遅延させることが可能	送信データビット、アクノリッジビットの出力変化タイミングを SCL の立ち下がりエッジ基準で遅延させることが可能
アービトレーション	• マルチマスタ対応 －他のマスタとの SCL クロック衝突時、SCL クロックの同期動作可能 －スタートコンディション発行競合時、SDA ライン上の信号の状態が不一致ならアービトレーションロスト検出可能 －マスタ時、送信データ不一致でアービトレーションロスト検出可能 • バスビジー中のスタートコンディション発行でアービトレーションロスト検出可能(スタートコンディションの二重発行防止) • ノットアクノリッジ送信時、SDA ライン上の信号の状態が不一致ならアービトレーションロスト検出可能 • スレーブ送信時、データ不一致でアービトレーションロスト検出可能	• マルチマスタ対応 －他のマスタとの SCL クロック衝突時、SCL クロックの同期動作可能 －スタートコンディション発行競合時、SDA ライン上の信号の状態が不一致ならアービトレーションロスト検出可能 －マスタ時、送信データ不一致でアービトレーションロスト検出可能 • バスビジー中のスタートコンディション発行でアービトレーションロスト検出可能(スタートコンディションの二重発行防止) • ノットアクノリッジ送信時、SDA ライン上の信号の状態が不一致ならアービトレーションロスト検出可能 • スレーブ送信時、データ不一致でアービトレーションロスト検出可能
タイムアウト検出機能	内蔵タイムアウト検出機能により SCL クロックの長時間停止を検出可能	内蔵タイムアウト検出機能により SCL クロックの長時間停止を検出可能
ノイズ除去	SCL、SDA 入力にデジタルノイズフィルタを内蔵、ノイズ除去幅をソフトウェアで調整可能	• アナログノイズフィルタ • デジタルノイズフィルタ
割り込み要因	4 種類 • 通信エラー/通信イベント発生 －アービトレーション検出 －NACK 検出 －タイムアウト検出 －スタートコンディション検出(リスタートコンディション含む) －ストップコンディション検出 • 受信データフル (スレーブアドレス一致時含む) • 送信データエンプティ (スレーブアドレス一致時含む) • 送信終了	5 種類 • 通信エラー /通信イベント(EEI) －アービトレーションロスト －NACK 検出 －タイムアウト検出 －スタートコンディション検出(リスタートコンディション含む) －ストップコンディション検出 • 受信データフル(RXI) • 送信データエンプティ (TXI) • ウェイクアップ(WUI) －スレーブアドレス一致検出 • 送信終了(TEI)
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
RIIC の動作モード	• 4 種類 －マスタ送信モード －マスタ受信モード －スレーブ送信モード －スレーブ受信モード	• 4 種類 －マスタ送信モード －マスタ受信モード －スレーブ送信モード －スレーブ受信モード

項目	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
イベントリンク機能 (出力)	4 種類(RIIC0) • 通信エラー/通信イベント発生 －アービトレーション検出 －NACK 検出 －タイムアウト検出 －スタートコンディション検出 (リスタートコンディション含む) －ストップコンディション検出 • 受信データフル (スレーブアドレス一致時含む) • 送信データエンプティ (スレーブアドレス一致時含む) • 送信終了	• 通信エラー /通信イベント • 受信データフル • 送信データエンプティ • 送信終了

表 2.75　I²C バスインタフェース/I3C バスインタフェース・ハイスピード I²C バスインタフェースのレジスタ比較

レジスタ	ビット	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
ICCR1	—	I²C バスコントロールレジスタ 1	—
ICCR2	—	I²C バスコントロールレジスタ 2	—
ICMR	—	—	モードレジスタ
ICMR1	—	I²C バスモードレジスタ 1	—
ICMR2	—	I²C バスモードレジスタ 2	—
ICMR3	—	I²C バスモードレジスタ 3	—
ICCR	—	—	制御レジスタ
ICCAR	—	—	コントローラデバイスアドレスレジスタ
ICRCR	—	—	リセット制御レジスタ
ICMMR	—	—	動作モードモニタレジスタ
ICISR	—	—	内部ステータスレジスタ
ICISER	—	—	内部ステータス検出許可レジスタ
ICISIER	—	—	内部ステータス割り込み許可レジスタ
ICDCTIR	—	—	デバイス特性テーブルインデックスレジスタ
ICINCR	—	—	IBI 通知制御レジスタ
ICFER	TMOE	タイムアウト検出機能有効ビット	—
	NACKE	NACK 受信転送中断許可ビット	—
	NFE	デジタルノイズフィルタ有効ビット	—
	SMBS	—	SMBus/I²C バス選択ビット
	FMPE	ファストモードプラス有効ビット 0：SCLn 端子/SDAn 端子に Fm+用スロープ制御回路を使用しない 1：SCLn 端子/SDAn 端子に Fm+用スロープ制御回路を使用する	ファストモードプラス有効ビット 0：SCL00 端子/SDA00 端子に Fm+用スロープ制御回路を使用しない 1：SCL00 端子/SDA00 端子に Fm+用スロープ制御回路を使用する
	HSME	—	Hs モード許可ビット
ICTCR	—	—	ターゲットモード制御レジスタ
ICSCR	—	—	スレーブモード制御レジスタ
ICRCCR	—	—	基準クロック制御レジスタ
ICSBR	—	—	標準ビットレートレジスタ
ICFBR	—	—	F/S モードビットレートレジスタ

レジスタ	ビット	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
ICEBR	—	—	拡張ビットレートレジスタ
ICHBR	—	—	Hs モードビットレートレジスタ
ICBFTR	—	—	バスフリー時間設定レジスタ
ICBATR	—	—	バス利用可能時間設定レジスタ
ICBITR	—	—	バスアイドル時間設定レジスタ
ICOCR	—	—	出力信号制御レジスタ
ICICR	—	—	入力信号制御レジスタ
ICTOR	—	—	タイムアウト制御レジスタ
ICWUCR	—	—	ウェイクアップユニット制御レジスタ
ICACKR	—	—	アクノリッジビット制御レジスタ
ICCSCR	—	—	クロックストレッチ制御レジスタ
ICSTCR	—	—	クロックストール制御レジスタ
ICTDLR	—	—	ターゲット送受信データ長レジスタ
ICSYTCR	—	—	同期タイミング制御レジスタ
ICASTCR	—	—	非同期タイミング制御レジスタ
ICASTTR	—	—	非同期タイミングトリガレジスタ
ICASTCCR	—	—	非同期タイミングカウンタ制御レジス
ICCGR	—	—	コンディション生成要求レジスタ
ICCQR	—	—	コマンドキューレジスタ
ICRQR	—	—	レスポンスキューレジスタ
ICDR	—	—	送受信データレジスタ
ICIQR	—	—	IBI キューレジスタ
ICSQR	—	—	受信ステータスキューレジスタ
ICHCQR	—	—	優先コマンドキューレジスタ
ICHRQR	—	—	優先レスポンスキューレジスタ
ICHDR	—	—	優先送受信データレジスタ
ICQBTCR	—	—	キューバッファしきい値制御レジスタ
ICDBTCR	—	—	データバッファしきい値制御レジスタ
ICSQTCR	—	—	受信ステータスキューしきい値制御レジスタ
ICHQBTCR	—	—	優先キューバッファしきい値制御レジスタ
ICHDBTCR	—	—	優先データバッファしきい値制御レジスタ
ICIER	—	I²C バス割り込み許可レジスタ	—
ICSR1	—	I²C バスステータスレジスタ 1	—
ICSR2	TMOF	タイムアウト検出フラグ(b0)	タイムアウト検出フラグ(b20)
	AL	アービトレーションロストフラグ(b1)	アービトレーションロストフラグ(b16)
	START	スタートコンディション検出フラグ(b2)	スタートコンディション検出フラグ(b0)
	STOP	ストップコンディション検出フラグ(b3)	ストップコンディション検出フラグ(b1)
	RDRF	受信データフルフラグ(b5)	—
	TEND	送信終了フラグ(b6)	送信終了フラグ(b8)
	TDRE	送信データエンプティフラグ(b7)	—
	WUDF	—	ウェイクアップ条件検出フラグ
SARLy	—	スレーブアドレスレジスタ Ly (y = 0~2)	—
SARUy	—	スレーブアドレスレジスタ Uy (y = 0~2)	—
ICBRL	—	I²C バスビットレート Low レジスタ	—
ICBRH	—	I²C バスビットレート High レジスタ	—
ICDRT	—	I²C バス送信データレジスタ	—
ICDRR	—	I²C バス受信データレジスタ	—
ICDRS	—	I²C バスシフトレジスタ	—
ICSER	—	I²Cバスステータス許可レジスタ	ステータス検出許可レジスタ

レジスタ	ビット	RX72M(RIICa)/RX72N(RIICa)	RX74M(RI3C/RIICHS)/ RX74N(RI3C/RIICHS)
ICSIER	—	—	ステータス割り込み許可レジスタ
ICCSR	—	—	通信ステータスレジスタ
ICCSER	—	—	通信ステータス検出許可レジスタ
ICCSIER	—	—	通信ステータス割り込み許可レジスタ
ICHCSR	—	—	優先通信ステータスレジスタ
ICHCSER	—	—	優先通信ステータス検出許可レジスタ
ICHCSIER	—	—	優先通信ステータス割り込み許可レジスタ
ICBSR	—	—	バスステータスレジスタ
ICSSR	—	—	スレーブモードステータスレジスタ
ICWUSR	—	—	ウェイクアップユニットステータスレジスタ
ICCSCCR	—	—	C_SyncCNT キャプチャレジスタ
ICTDATRm	—	—	ターゲットデバイスアドレステーブルレジスタ m
ICEDATR	—	—	拡張ターゲットデバイスアドレステーブルレジスタ
ICDARy	—	—	デバイスアドレスレジスタ y
SARy	—	—	スレーブアドレスレジスタ y
ICTDCTRm	—	—	ターゲットデバイス特性テーブルレジスタ m
ICDCTR	—	—	デバイス特性テーブルレジスタ
ICPIDLR	—	—	支給 ID 下位レジスタ
ICPIDHR	—	—	支給 ID 上位レジスタ
ICDAMRy	—	—	デバイスアドレスモニタレジスタ y
SAMRy	—	—	スレーブアドレスモニタレジスタ y
ICTEVR	—	—	ターゲットイベントレジスタ
ICASR	—	—	アクティビティステートレジスタ
ICMWLR	—	—	最大ライト長レジスタ
ICMRLR	—	—	最大リード長レジスタ
ICTMR	—	—	テストモードレジスタ
ICDSR	—	—	デバイスステータスレジスタ
ICMWSR	—	—	最高ライト速度レジスタ
ICMRSR	—	—	最高リード速度レジスタ
ICMTTR	—	—	最長リード応答時間レジスタ
ICTSIR	—	—	タイミングサポート情報レジスタ
ICTSIR2	—	—	タイミングサポート情報レジスタ 2
ICBCR	—	—	ビットカウントレジスタ
ICQBSR	—	—	キューバッファステータスレジスタ
ICDBSR	—	—	データバッファステータスレジスタ
ICSQSR	—	—	受信ステータスキューステータスレジスタ
ICHQBSR	—	—	優先キューバッファステータスレジスタ
ICHDBSR	—	—	優先データバッファステータスレジスタ
ICIMR	—	—	内部ステータスモニタレジスタ
ICCECR	—	—	コントローラエラーカウントレジスタ
ICTC1CR	—	—	T_C1 キャプチャレジスタ
ICTC2CR	—	—	T_C2 キャプチャレジスタ
ICCCR	—	—	通信クロック制御レジスタ

2.33　CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュール

表 2.76 に CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュールの概要比較を、表 2.77 に CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュールのレジスタ比較を示します。

表 2.76　CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュールの概要比較

項目	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
プロトコル	ISO 11898-1 規格準拠 （標準フレーム/拡張フレーム）	ISO 11898-1:2015 仕様に準拠
チャネル数	3 チャネル	CANFDG：2 チャネル CANFD：　1 チャネル
ゲートウェイ機能	—	CAN2.0↔CAN2.0 CAN2.0↔CAN FD (ペイロードサイズが 8 バイトの場合のみ) (注 1) CAN FD↔CAN FD
データ転送レート	1Mbps 以下のビットレートをプログラム可能（fCAN≧8MHz） fCAN：CAN クロックソース	アービトレーションフェーズ：最高 1Mbps データフェーズ：最高 8 Mbps(注 1)
動作周波数	周辺モジュールクロック（PCLKB）、CANMCLK	レジスタ部：最高 150MHz(PCLKA) メッセージバッファ RAM：最高 300MHz (PCLKE) (注 1)
データリンク層動作クロック(DLL クロック)	—	最高 80MHz(CANFDMCLK と CANFDCLK のいずれかを選択可能)
フレームタイプ	• 標準フォーマット(11 ビット ID) データフレーム • 拡張フォーマット(29 ビット ID) データフレーム • 標準フォーマット(11 ビット ID) リモートフレーム • 拡張フォーマット(29 ビット ID) リモートフレーム	Classic CAN (CAN 2.0) • 標準フォーマット(11 ビット ID) データフレーム • 拡張フォーマット(29 ビット ID) データフレーム • 標準フォーマット(11 ビット ID) リモートフレーム • 拡張フォーマット(29 ビット ID) リモートフレーム CAN FD (注 1) • 標準フォーマット(11 ビット ID) データフレーム • 拡張フォーマット(29 ビット ID) データフレーム
受信	• データフレームとリモートフレームを受信可能 • 受信する ID フォーマット(標準 ID、拡張 ID、両方)を選択可能 • ワンショット受信機能を選択可能 • オーバライトモード（メッセージ上書き）かオーバランモード（メッセージ破棄）を選択可能 • 受信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能	• データフレームとリモートフレームを受信可能 • 受信する ID フォーマット(標準 ID のみ、拡張 ID のみ、標準と拡張両方の ID)を選択可能 • 受信メッセージバッファ割り込みの許可/禁止をメッセージバッファごとに個別に設定可能

項目	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
データ長	0～8 バイト	Classic CAN：0～8 バイト CAN FD：0～8、12、16、20、24、32、48、64 バイト(注 1)
アクセプタンスフィルタ	• 8 つのアクセプタンスマスク（4 メールボックスごとに個別のマスク） • メールボックスはマスクの有効/無効を個別に設定可能	以下のフィールドでフィルタリング可能 • IDE ビット(標準フォーマット/拡張フォーマット/両方) • ID フィールド • RTR ビット(データフレーム/リモートフレーム) (Classic CAN のみ) • DLC フィールド(データ長) ペイロードサイズ超過時の保護機能あり 通信中にアクセプタンスフィルタリスト(AFL)のエントリを更新可能
受信メッセージ転送機能	• ルーティング機能 受信メッセージを任意のバッファへ転送する機能(転送可能バッファ数：2) 転送先：受信バッファ、受信 FIFO バッファ、送受信 FIFO バッファ • ラベル付加機能 受信バッファおよび FIFO バッファへメッセージを格納時、ラベル情報も同時に格納可能	—
送信	• データフレームとリモートフレームを送信可能 • 送信する ID フォーマット(標準 ID、拡張 ID、標準と拡張両方の ID)を選択可能 • ワンショット送信機能を選択可能 • ID 優先送信モードかメールボックス番号優先送信を選択可能 • 送信要求をアボート可能（フラグでアボート完了を確認可能） • 送信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能	• データフレームとリモートフレームを送信可能 • 送信する ID フォーマット(標準 ID のみ、拡張 ID のみ)を選択可能 • ワンショット送信機能を選択可能 • ID 優先送信モードかメッセージバッファ番号優先送信モードを選択可能 • 送信要求をアボート可能(フラグでアボート完了を確認可能) • チャネル送信割り込みの許可/禁止を設定可能
送信間隔自動調整	メッセージの送信間隔を設定可能 (送受信 FIFO バッファの送信モード)	共通 FIFO を送信 FIFO として使用しているときに有効 FIFO から送信されるメッセージの送信間隔を調整可能
エラー状態の監視	• CAN バスエラー（スタッフエラー、フォームエラー、ACK エラー、CRC エラー、ビットエラー、ACK デリミタエラー）を監視可能 • エラー状態の遷移を検出可能（エラーワーニング、エラーパッシブ、バスオフ開始、バスオフ復帰） • エラーカウンタを読み出し可能	—

項目	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
バスオフ復帰方法	バスオフ状態からの復帰方法を選択可能 • ISO 11898-1 規格準拠 • バスオフ開始で自動的に CAN Halt モードへ移行 • バスオフ終了で自動的に CAN Halt モードへ移行 • プログラムにより CAN Halt モードへ移行 • プログラムによりエラーアクティブ状態へ遷移	バスオフ状態からの復帰方法を選択可能 • ノーマルモード(ISO 11898-1 準拠) • バスオフ開始時に自動的に CH_HALT モードに入ります。 • バスオフ終了時に自動的に CH_HALT モードに入ります。 • ソフトウェアにより CH_HALT モード(バスオフリカバリ期間中)に入ります。 • プログラムによりエラーアクティブ状態へ遷移
タイマ	• 16 ビットカウンタによるタイムスタンプ機能 • 基準クロックは、1、2、4、8 ビットタイムから選択可能	送信時、受信時のタイムスタンプ機能
割り込み機能	• 5 種類の割り込み要因 – 受信完了割り込み、 – 送信完了割り込み、 – 受信 FIFO 割り込み、 – 送信 FIFO 割り込み、 – エラー割り込み	受信 FIFO 割り込み グローバルエラー割り込み チャネル送信割り込み チャネルエラー割り込み 共通 FIFO 受信割り込み 受信メッセージバッファ割り込み
ソフトウェアサポート	3 つのソフトウェアサポートユニット – アクセプタンスフィルタサポート – メールボックス検索サポート （受信メールボックス検索、 送信メールボックス検索、 メッセージロスト検索） – チャネル検索サポート	受信メッセージにラベル情報を自動付加
テストモード	ユーザ評価用テスト機能 • リッスンオンリモード • セルフテストモード 0 (外部ループバック) • セルフテストモード 1 (内部ループバック)	• 基本テストモード • リッスンオンリモード • セルフテストモード 0 (外部ループバックモード) • セルフテストモード 1 (内部ループバックモード)
消費電力低減機能	モジュールストップ状態への設定が可能	CAN ノードのモジュール起動停止機能 (CH_SLEEP モードと GL_SLEEP モード) モジュールストップ状態への遷移が可能
CAN スリープモード	CAN クロックを停止することで消費電流を低減可能	—
RAM	—	RAM ECC 保護
バストラフィック測定	—	各チャネルの CAN バストラフィック測定が可能
ProtectZone フィルタ	—	セキュリティ属性を設定可能

注 1. CAN FD プロトコル対応製品のみ

表 2.77　CAN モジュール/CAN FD モジュール・ゲートウェイ機能付き CAN FD モジュールのレジスタ比較

レジスタ	ビット	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
CTRL	—	制御レジスタ	—
BCR	—	ビットコンフィギュレーションレジスタ	—
MKRk	—	マスクレジスタ k（k = 0 ～ 7）	—
FIDCR0 FIDCR1	—	FIFO 受信 ID 比較レジスタ 0、1	—
MKIVLR	—	マスク無効レジスタ	—
MBj	—	メールボックスレジスタ j （j = 0 ～ 31）	—
MIER	—	メールボックス割り込み許可レジスタ	—
MCTLj	—	メッセージ制御レジスタ j（j = 0 ～ 31）	—
RFCR	—	受信 FIFO 制御レジスタ	—
RFPCR	—	受信 FIFO ポインタ制御レジスタ	—
TFCR	—	送信FIFO制御レジスタ	—
TFPCR	—	送信 FIFO ポインタ制御レジスタ	—
STR	—	ステータスレジスタ	—
MSMR	—	メールボックスサーチモードレジスタ	—
MSSR	—	メールボックスサーチステータスレジスタ	—
CSSR	—	チャネルサーチサポートレジスタ	—
AFSR	—	アクセプタンスフィルタサポートレジスタ	—
EIER	—	エラー割り込み許可レジスタ	—
EIFR	—	エラー割り込み要因判定レジスタ	—
RECR	—	受信エラーカウントレジスタ	—
TECR	—	送信エラーカウントレジスタ	—
ECSR	—	エラーコード格納レジスタ	—
TSR	—	タイムスタンプレジスタ	—
TCR	—	テスト制御レジスタ	—
NBCR	—	—	公称ビットレート設定レジスタ
CHCR	—	—	チャネル制御レジスタ
CHSR	—	—	チャネルステータスレジスタ
CHESR	—	—	チャネルエラーステータスレジスタ
DBCR	—	—	データビットレート設定レジスタ
FDCFG	—	—	CAN FD設定レジスタ
FDCTR	—	—	CAN FD制御レジスタ
FDSTS	—	—	CAN FDステータスレジスタ
FDCRC	—	—	CAN FD CRCレジスタ
GCFG	—	—	グローバル設定レジスタ
GCR	—	—	グローバル制御レジスタ
GSR	—	—	グローバルステータスレジスタ
GESR	—	—	グローバルエラーステータスレジスタ
TISR	—	—	送信割り込みステータスレジスタ
TSCR	—	—	タイムスタンプカウンタレジスタ
AFCR	—	—	アクセプタンスフィルタリスト制御レジスタ
AFCFG	—	—	アクセプタンスフィルタリスト設定レジスタ
AFLn.IDR	—	—	アクセプタンスフィルタリストn IDレジスタ(n = 0～15)
AFLn.MASK	—	—	アクセプタンスフィルタリストnマスクレジスタ(n = 0～15)

レジスタ	ビット	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
AFLn.PTR0	—	—	アクセプタンスフィルタリストn ポインタレジスタ0(n = 0～15)
AFLn.PTR1	—	—	アクセプタンスフィルタリストn ポインタレジスタ1(n = 0～15)
RMCR	—	—	受信メッセージバッファ設定レジスタ
RMNDR	—	—	受信メッセージバッファ新データレジスタ
RFCRn	—	—	受信FIFOn設定レジスタ(n = 0, 1)
RFSRn	—	—	受信FIFOnステータスレジスタ(n = 0, 1)
RFPCRn	—	—	受信 FIFOnポインタ制御レジスタ(n = 0, 1)
CFCR0	—	—	共通FIFO 0設定レジスタ
CFECRn(注 1)			共通 FIFO n 拡張設定レジスタ(n = 0 ～ 5)
CFSR0	—	—	共通FIFO 0ステータスレジスタ
CFPCR0	—	—	共通FIFO 0ポインタ制御レジスタ
FESR	—	—	FIFOエンプティステータスレジスタ
FFSR	—	—	FIFOフルステータスレジスタ
FMLSR	—	—	FIFOメッセージロストステータス レジスタ
RFISR	—	—	受信FIFO割り込みステータスレジスタ
CFRISR(注 1)	—	—	共通 FIFO 受信割り込みステータスレジスタ
CFTISR(注 1)	—	—	共通 FIFO 送信割り込みステータスレジスタ
FFISR(注 1)	—	—	FIFO フル割り込みステータスレジスタ
CFOWSR(注 1)	—	—	共通 FIFO 上書きステータスレジスタ
CFORISR(注 1)	—	—	共通 FIFO ワンフレーム受信割り込みステータスレジスタ
CFOTISR(注 1)	—	—	共通 FIFO ワンフレーム送信割り込みステータスレジスタ
DTCR	—	—	DMA転送制御レジスタ
DTSR	—	—	DMA転送ステータスレジスタ
TDTCR(注 1)	—	—	送信時 DMA 転送制御レジスタ
TDTSR(注 1)	—	—	送信時 DMA 転送ステータスレジスタ
RISR(注 1)	—	—	受信割り込みステータスレジスタ
TMCRn	—	—	送信メッセージバッファn 制御レジスタ(n = 0～3)
TMSRn	—	—	送信メッセージバッファn ステータスレジスタ(n = 0～3)
TMTRSRm	—	—	送信メッセージバッファ送信要求 ステータスレジスタm
TMARSRm	—	—	送信メッセージバッファ送信アボート 要求ステータスレジスタm
TMTCSRm	—	—	送信メッセージバッファ送信完了 ステータスレジスタm
TMTASRm	—	—	送信メッセージバッファ送信アボート ステータスレジスタm
TMIERm	—	—	送信メッセージバッファ割り込み 許可レジスタm
TQCRn	—	—	送信キューn設定レジスタ
TQSRn	—	—	送信キューnステータスレジスタ
TQPCRn	—	—	送信キューnポインタ制御レジスタ

レジスタ	ビット	RX72M/RX72N(CAN)	RX74M/RX74N(CANFD/CANFDG)
TQFISR(注 1)	—	—	送信キューフル割り込みステータスレジスタ
TQMLSR(注 1)	—	—	送信キューメッセージロストステータスレジスタ
TQISR(注 1)	—	—	送信キュー割り込みステータスレジスタ
TQOTISR(注 1)	—	—	送信キューワンフレーム送信割り込みステータスレジスタ
TQORISR (注 1)	—	—	送信キューワンフレーム受信割り込みステータスレジスタ
TQFSR(注 1)	—	—	送信キューフルステータスレジスタ
THCR	—	—	送信履歴設定レジスタ
THSR	—	—	送信履歴ステータスレジスタ
THACR0	—	—	送信履歴アクセスレジスタ0
THACR1	—	—	送信履歴アクセスレジスタ1
THPCR	—	—	送信履歴ポインタ制御レジスタ
GRCR	—	—	グローバルリセット制御レジスタ
GTMCR	—	—	グローバルテストモード設定レジスタ
GTMER	—	—	グローバルテストモード許可レジスタ
GFDCFG	—	—	グローバルCAN FD設定レジスタ
GTMLKR	—	—	グローバルテストモードロックキーレジスタ
RTPARk	—	—	RAM テストページアクセスレジスタk (k = 0～63)
BLCCR(注 1)	—	—	バス負荷カウンタ制御レジスタ
BLCR(注 1)	—	—	バス負荷カウンタレジスタ
AFIGSR	—	—	アクセプタンスフィルタ無効エントリ設定レジスタ
AFIGER	—	—	アクセプタンスフィルタ無効エントリ許可レジスタ
RMIER	—	—	受信メッセージバッファ割り込み許可レジスタ
ECCSR	—	—	ECC制御/ステータスレジスタ
ECTMR	—	—	ECCテストモードレジスタ
ECTDR	—	—	ECCデコーダテストデータレジスタ
ECEAR	—	—	ECCエラーアドレスレジスタ

注 1.　CANFDG チャネルのみ

2.34　シリアルペリフェラルインタフェース

表 2.78 にシリアルペリフェラルインタフェースの概要比較を、表 2.79 にシリアルペリフェラルインタフェースのレジスタ比較を示します。

表 2.78　シリアルペリフェラルインタフェースの概要比較

項目	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
チャネル数	3 チャネル	3 チャネル
RSPI 転送機能	• MOSI (Master Out Slave In)、MISO (Master In Slave Out)、SSL (Slave Select)、RSPCK (RSPIClock)信号を使用して、SPI 動作(4 線式)/クロック同期式動作(3 線式)でシリアル通信が可能 • 通信モード： 全二重または送信のみを選択可能 • RSPCK の極性を変更可能 • RSPCK の位相を変更可能	• MOSI (Master Out Slave In)、MISO (Master In Slave Out)、SSL (Slave Select)、RSPCK (RSPIClock)信号を使用して、SPI 動作(4 線式)/クロック同期式動作(3 線式)でシリアル通信が可能 • 全二重通信または単方向通信(送信のみ、受信のみ)を選択可能 • RSPCK の極性を変更可能 • RSPCK の位相を変更可能
データフォーマット	• MSB ファースト/LSB ファーストの切り替え可能 • 転送ビット長を 8、9、10、11、12、13、14、15、16、20、24、32 ビットから選択可能 • 送信/受信バッファは 128 ビット • 一度の送受信で最大 4 フレームを転送(1 フレームは最大 32 ビット) • 送信データ、受信データをバイト単位でスワップ可能	• MSB ファースト/LSB ファーストの切り替え可能 • 転送ビット長を 4～32 ビットに変更可能 • 送信/受信バッファは 32 ビット× 4 段の FIFO • 一度の送受信で最大 4 フレームを転送(1 フレームは最大 32 ビット) • 送信データ、受信データをバイト単位でスワップ可能 • 送信/受信データのロジックレベルを反転可能
動作クロック	• 周辺モジュールクロック(PCLKA)	• 周辺モジュールクロック(PCLKA)または SPI クロック(SPICLK)から選択可能
ビットレート	• マスタモード時、内蔵ボーレートジェネレータで PCLK を分周して RSPCK を生成(分周比は 2～4096 分周) • スレーブ時は、PCLK の最小 4 分周のクロックを、RSPCK として入力可能(RSPCK の最高周波数は PCLK の 4 分周) High 幅：PCLK の 2 サイクル、Low 幅：PCLK の 2 サイクル	• マスタ時は、内蔵ボーレートジェネレータで TCLK を分周して RSPCK を生成する 分周比は、2～4096 の範囲で設定可能 • スレーブ時は、外部入力クロックをシリアルクロックとして使用する 最高周波数は、TCLK の 2 分周(High 幅：TCLK の 1 サイクル、Low 幅：TCLK の 1 サイクル)
バッファ構成	• 送信および受信バッファはそれぞれダブルバッファ構造 • 送信および受信バッファは 128 ビット	• 送信/受信バッファはそれぞれ別のバッファで構成
エラー検出	• モードフォルトエラー検出 • オーバランエラー検出 • パリティエラー検出 • アンダランエラー検出	• モードフォルトエラー検出 • オーバランエラー検出 • パリティエラー検出 • アンダランエラー検出 • 受信データレディ検出

項目	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SSL 制御機能	• 1 チャネルあたり 4 本の SSL 端子 (SSLx0～SSLx3) • シングルマスタ設定時には、SSLx0～SSLx3 端子を出力 • マルチマスタ設定時：SSLx0 端子は入力、SSLx1～SSLx3 端子は出力または未使用 • スレーブ設定時：SSLx0 端子は入力、SSLx1～SSLx3 端子は未使用 • SSL 出力のアサートから RSPCK 動作までの遅延(RSPCK 遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • RSPCK 停止から SSL 出力のネゲートまでの遅延(SSL ネゲート遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • 次アクセスの SSL 出力アサートのウェイト(次アクセス遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • SSL 極性変更機能	[Motorola SPI] • RSPIA1 チャネルあたり 4 本の SSL 信号 (SSLn0～SSLn3) • シングルマスタ設定時には、SSLn0～SSLn3 信号を出力 • マルチマスタ設定時：SSLn0 信号は入力、SSLn1～SSLn3 信号は出力または Hi-Z • スレーブ設定時：SSLn0 信号は入力、SSLn1～SSLn3 信号は Hi-Z(未使用) • SSL 出力のアサートから RSPCK 動作までの遅延(RSPCK 遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • RSPCK 停止から SSL 出力のネゲートまでの遅延(SSL ネゲート遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • 次アクセスの SSL 出力アサートのウェイト(次アクセス遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • SSL 極性変更機能 [TI SSP] • RSPIA 1 チャネルあたり 4 本の SSL 信号 (SSLn0～SSLn3) • シングルマスタ設定時には、SSLn0～SSLn3 信号を出力 • マルチマスタ設定時：SSLn0 信号は入力、SSLn1～SSLn3 信号は出力または Hi-Z • スレーブ設定時：SSLn0 信号は入力、SSLn1～SSLn3 信号は Hi-Z(未使用) • SSL 出力のアサートから RSPCK 動作までの遅延(RSPCK 遅延)を設定可能 – 設定範囲：0～8 RSPCK – 設定単位：1 RSPCK • RSPCK 停止からデータ出力を Hi-Z にするまでの遅延(OE ネゲート遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • 次アクセスの SSL 出力アサートのウェイト(次アクセス遅延)を設定可能 – 設定範囲：1～8 RSPCK – 設定単位：1 RSPCK • SSL 極性変更機能
通信プロトコル	—	• Motorola SPI • TI SSP (Synchronous Serial Protocol)

項目	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
マスタ転送時の制御方式	• 最大 8 コマンドで構成された転送を連続してループ実行可能 • 各コマンドに以下の項目を設定可能 – SSL 信号値、ビットレート、RSPCK 極性/位相、転送データ長、LSB/MSB ファースト、バースト、RSPCK 遅延、SSL ネゲート遅延、次アクセス遅延 • 送信バッファへのライトで転送を起動可能 • SSL ネゲート時の MOSI 信号値を設定可能 • RSPCK 自動停止機能	[Motorola SPI] • 最大 8 コマンドで構成された転送をシーケンシャルにループ実行可能 • 各コマンドに以下の項目を設定可能 – SSL 信号値、ビットレート、RSPCK 極性/位相、転送データ長、LSB/MSB ファースト、バースト、RSPCK 遅延、SSL ネゲート遅延、次アクセス遅延 • 送信バッファへのライトで転送を起動可能 • SSL ネゲート時の MOSI 信号値を設定可能 • RSPCK 自動停止機能(有効/無効の切り替え可能) • バースト転送時のデータバイト間遅延を短縮可能 [TI SSP] • 最大 8 コマンドで構成された転送をシーケンシャルにループ実行可能 • 各コマンドに以下の項目を設定可能 – SSL 信号値、ビットレート、RSPCK 極性/位相、転送データ長、LSB/MSB ファースト、バースト、RSPCK 遅延、SSL ネゲート遅延(OE ネゲート遅延)、次アクセス遅延 • 送信バッファへのライトで転送を起動可能 • SSL ネゲート時の MOSI 信号値を設定可能 • RSPCK 自動停止機能(有効/無効の切り替え可能) • バースト転送時のデータバイト間遅延を短縮可能
割り込み要因	• 割り込み要因 – 受信バッファフル割り込み – 送信バッファエンプティ割り込み – エラー割り込み (モードフォルト、オーバラン、アンダラン、パリティエラー) – アイドル割り込み	• 5 要因 – 受信バッファフル/受信データレディ割り込み – 送信バッファエンプティ割り込み – 通信完了割り込み – エラー割り込み (モードフォルト、アンダラン、オーバラン、パリティエラー、受信データレディ) – アイドル割り込み
イベントリンク機能(出力)	• 以下のイベントをイベントリンクコントローラへ出力可能(RSPI0) – 受信バッファフルイベント – 送信バッファエンプティイベント – エラーイベント(モードフォルト、オーバラン、アンダラン、パリティエラー) – アイドルイベント – 送信完了イベント	• 5 種類のイベントをイベントリンクコントローラへ出力可能 – 受信バッファフル/受信データレディイベント信号 – 送信バッファエンプティイベント信号 – モードフォルト/アンダラン/オーバラン/パリティエラー/受信データレディイベント信号 – アイドルイベント信号 – 通信完了イベント信号
その他の機能	• RSPI 初期化機能 • ループバックモード機能	• RSPI ディスエーブル(初期化)機能 • ループバックモード機能 • SPE ビットのステータスポーリング機能
消費電力低減機能	モジュールストップ状態への設定が可能	モジュールストップ状態への遷移が可能

項目	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
ProtectZone フィルタ	—	チャネルごとにセキュリティ属性を設定可能

表 2.79　シリアルペリフェラルインタフェースのレジスタ比較

レジスタ	ビット	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SPCR	—	RSPI 制御レジスタ SPCR は 8 ビットレジスタです。	RSPI 制御レジスタ SPCR は 32 ビットレジスタです。
	SPMS	RSPI モード選択ビット(b0)	RSPI モード選択ビット(b24)
	TXMD	通信動作モード選択ビット	—
	MODFEN	モードフォルトエラー検出許可ビット(b2)	モードフォルトエラー検出許可ビット(b14)
	MSTR	RSPI マスタ/スレーブモード選択ビット(b3)	RSPI マスタ/スレーブモード選択ビット(b30)
	SPEIE	エラー割り込み許可ビット(b4)	エラー割り込み許可ビット(b16)
	SPTIE	送信バッファエンプティ割り込み許可ビット(b5)	送信バッファエンプティ割り込み許可ビット(b20)
	SPE	RSPI 機能許可ビット(b6)	RSPI 機能許可ビット(b0)
	SPRIE	受信バッファフル割り込み許可ビット(b7)	受信バッファフル割り込み許可ビット(b17)
	SPPE	—	パリティ許可ビット
	SPOE	—	パリティモードビット
	PTE	—	パリティ自己診断ビット
	SCKASE	—	RSPCK 自動停止機能許可ビット
	SCKDDIS	—	フレーム間 RSPCK 遅延無効化ビット
	SPIIE	—	アイドル割り込み許可ビット
	RDRIS	—	受信データレディ割り込み選択ビット
	SPCIE	—	通信完了割り込み許可ビット
	FRFS	—	フレームフォーマット選択ビット
	CMMD[1:0]	—	通信モード選択ビット
	SYNDIS	—	同期化回路無効ビット
SSLP	SSL0P	SSL0 信号極性設定ビット 0：SSL0 信号はアクティブ Low 1：SSL0 信号はアクティブ High	SSL0 信号極性設定ビット [Motorola SPI 時] 0：SSLn0 信号はアクティブ Low 1：SSLn0 信号はアクティブ High [TI SSP 時] 0：SSLn0 信号はアクティブ High 1：SSLn0 信号はアクティブ Low
	SSL1P	SSL1 信号極性設定ビット 0：SSL1 信号はアクティブ Low 1：SSL1 信号はアクティブ High	SSL1 信号極性設定ビット [Motorola SPI 時] 0：SSLn1 信号はアクティブ Low 1：SSLn1 信号はアクティブ High [TI SSP 時] 0：SSLn1 信号はアクティブ High 1：SSLn1 信号はアクティブ Low

レジスタ	ビット	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SSLP	SSL2P	SSL2 信号極性設定ビット 0：SSL2 信号はアクティブ Low 1：SSL2 信号はアクティブ High	SSL2 信号極性設定ビット [Motorola SPI 時] 0：SSLn2 信号はアクティブ Low 1：SSLn2 信号はアクティブ High [TI SSP 時] 0：SSLn2 信号はアクティブ High 1：SSLn2 信号はアクティブ Low
	SSL3P	SSL3 信号極性設定ビット 0：SSL3 信号はアクティブ Low 1：SSL3 信号はアクティブ High	SSL3 信号極性設定ビット [Motorola SPI 時] 0：SSLn3 信号はアクティブ Low 1：SSLn3 信号はアクティブ High [TI SSP 時] 0：SSLn3 信号はアクティブ High 1：SSLn3 信号はアクティブ Low
SPSR	—	RSPI ステータスレジスタ SPSR は 8 ビットレジスタです。	RSPI ステータスレジスタ SPSR は 16 ビットレジスタです。
	OVRF	オーバランエラーフラグ(b0)	オーバランエラーフラグ(b8)
	IDLNF	アイドルフラグ(b1)	アイドルフラグ(b9)
	MODF	モードフォルトエラーフラグ(b2)	モードフォルトエラーフラグ(b10)
	PERF	パリティエラーフラグ(b3)	パリティエラーフラグ(b11)
	UDRF	アンダランエラーフラグ(b4) MODF フラグと組み合わせてモードフォルトエラーとアンダランエラーの発生状況が確認できます。 b4 b2 0　0：モードフォルトエラーなし、アンダランエラーなし 0　1：モードフォルトエラー発生 1　1：アンダランエラー発生	アンダランエラーフラグ(b12) MODF フラグと組み合わせてモードフォルトエラーとアンダランエラーの発生状況が確認できます。 b10 b12 0　x：モードフォルトエラーなし、アンダランエラーなし 1　0：モードフォルトエラー発生 1　1：アンダランエラー発生
	SPTEF	送信バッファエンプティフラグ(b5) 0：送信バッファに有効なデータあり 1：送信バッファに有効なデータなし	送信バッファエンプティフラグ(b13) 0：送信 FIFO の空き段数が SPFCR.TTRG で設定した値以下 1：送信 FIFO の空き段数が SPFCR.TTRG で設定した値を超過
	SPRF	受信バッファフルフラグ(b7) 0：受信バッファに有効なデータなし 1：受信バッファに有効なデータあり	受信バッファフルフラグ(b15) 0：受信 FIFO のデータ格納数が SPFCR.RTRG ビットで設定したフレーム数以下 1：受信 FIFO のデータ格納数が SPFCR.RTRG ビットで設定したフレーム数を超過
	RRDYF	—	受信データレディフラグ
	SPCF	—	通信完了フラグ

レジスタ	ビット	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SPDCR	—	RSPI データコントロールレジスタ SPDCR は 8 ビットレジスタです。	RSPI データコントロールレジスタ SPCDR は 16 ビットレジスタです。
	SPCF[1:0]	フレーム数設定ビット(b1-b0)	フレーム数設定ビット(b9-b8)
	SPRDTD	RSPI 受信/送信データ選択ビット(b4) 0：SPDR は受信バッファを読み出す 1：SPDR は送信バッファを読み出す (ただし、送信バッファが空のとき)	RSPI 受信/送信データ選択ビット(b3) 0：SPDR は受信バッファを読み出す 1：SPDR は送信バッファを読み出す
	SPLW	RSPI ロングワードアクセス/ ワードアクセス設定ビット	—
	SPBYT	RSPI バイトアクセス設定ビット	—
	BYSW	—	バイトスワップビット
	DINV	—	転送データ反転ビット
SSLND	SLNDL[2:0]	RSPI スレーブセレクトネゲート遅延レジスタ b2 b0 0 0 0：1 RSPCK 0 0 1：2 RSPCK 0 1 0：3 RSPCK 0 1 1：4 RSPCK 1 0 0：5 RSPCK 1 0 1：6 RSPCK 1 1 0：7 RSPCK 1 1 1：8 RSPCK	RSPI スレーブセレクトネゲート遅延レジスタ [マスタモード] b2 b0 0 0 0：1 RSPCK 0 0 1：2 RSPCK 0 1 0：3 RSPCK 0 1 1：4 RSPCK 1 0 0：5 RSPCK 1 0 1：6 RSPCK 1 1 0：7 RSPCK 1 1 1：8 RSPCK [TI SSP スレーブモード] b2 b0 0 0 0：1 TCLK 0 0 1：2 TCLK 0 1 0：3 TCLK 0 1 1：4 TCLK 1 0 0：5 TCLK 1 0 1：6 TCLK 1 1 0：7 TCLK 1 1 1：8 TCLK
SPND	SPNDL[2:0]	RSPI 次アクセス遅延設定ビット b2 b0 0 0 0：1 RSPCK + 2 PCLK 0 0 1：2 RSPCK + 2 PCLK 0 1 0：3 RSPCK + 2 PCLK 0 1 1：4 RSPCK + 2 PCLK 1 0 0：5 RSPCK + 2 PCLK 1 0 1：6 RSPCK + 2 PCLK 1 1 0：7 RSPCK + 2 PCLK 1 1 1：8 RSPCK + 2 PCLK	RSPI 次アクセス遅延設定ビット b2 b0 0 0 0：1 RSPCK＋5 TCLK 0 0 1：2 RSPCK＋5 TCLK 0 1 0：3 RSPCK＋5 TCLK 0 1 1：4 RSPCK＋5 TCLK 1 0 0：5 RSPCK＋5 TCLK 1 0 1：6 RSPCK＋5 TCLK 1 1 0：7 RSPCK＋5 TCLK 1 1 1：8 RSPCK＋5 TCLK
SPCR2	—	RSPI 制御レジスタ 2	—

レジスタ	ビット	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SPCMDm	—	RSPI コマンドレジスタ m(m = 0～7) SPCMDm レジスタは 16 ビットレジスタです。	RSPI コマンドレジスタ m(m = 0～7) SPCMDm レジスタは 32 ビットレジスタです。
	SSLA[2:0]	SSL 信号アサート設定ビット (b6-b4)	SSL 信号アサート設定ビット (b26-b24)
	SPB[3:0] (RX72N/RX72M) SPB[4:0] (RX74M/RX74N)	RSPI データ長設定ビット(b11-b8) b11 b8 0 0 0 0 : 20 ビット 0 0 0 1 : 24 ビット 0 0 1 0 : 32 ビット 0 0 1 1 : 32 ビット 0 1 0 0 : 8 ビット 0 1 0 1 : 8 ビット : : 0 1 1 1 : 8 ビット 1 0 0 0 : 9 ビット 1 0 0 1 : 10 ビット 1 0 1 0 : 11 ビット 1 0 1 1 : 12 ビット 1 1 0 0 : 13 ビット 1 1 0 1 : 14 ビット 1 1 1 0 : 15 ビット 1 1 1 1 : 16 ビット	RSPI データ長設定ビット(b20-b16) b20 b16 0 0 0 1 1 : 4 ビット 0 0 1 0 0 : 5 ビット 0 0 1 0 1 : 6 ビット : : 0 0 1 1 1 : 8 ビット : : : : : : : : : : : : 0 1 1 1 1 : 16 ビット 1 0 0 0 0 : 17 ビット : : 1 1 1 1 0 : 31 ビット 1 1 1 1 1 : 32 ビット 上記以外：設定禁止
	SPNDEN	RSPI 次アクセス遅延許可ビット 0：次アクセス遅延は 1 RSPCK + 2 PCLK 1：次アクセス遅延は RSPI 次アクセス遅延レジスタ(SPND)の設定値	RSPI 次アクセス遅延イネーブルビット 0：次アクセス遅延は 1 RSPCK + 5 TCLK 1：次アクセス遅延は RSPI 次アクセス遅延レジスタ(SPND)の設定値
	SLNDEN	SSL ネゲート遅延設定許可ビット 0：SSL ネゲート遅延は 1 RSPCK 1：SSL ネゲート遅延は RSPI スレーブセレクトネゲート遅延レジスタ(SSLND)の設定値	SSL ネゲート遅延設定イネーブルビット 0：マスタ：SSL ネゲート遅延は 1 RSPCK TI SSP スレーブ：SSL ネゲート遅延は 1 TCLK 1：SSL ネゲート遅延はスレーブセレクトネゲート遅延レジスタ(SSLND)の設定値

レジスタ	ビット	RX72M(RSPIc)/RX72N(RSPIc)	RX74M(RSPIA)/RX74N(RSPIA)
SPCMDm	SCKDEN	RSPCK 遅延設定許可ビット 0：RSPCK 遅延は 1 RSPCK 1：RSPCK 遅延は RSPI クロック遅延レジスタ(SPCKD)の設定値	RSPCK 遅延設定イネーブルビット 0：Motorola SPI ：RSPCK 遅延は 1 RSPCK TI SSP ：RSPCK 遅延は 0 RSPCK 1：RSPCK 遅延は RSPCK 遅延レジスタ(SPCKD)の設定値
SPDCR2	—	RSPI データコントロールレジスタ 2	—
SPRMCR	—	—	RSPI 受信専用モード制御レジスタ
SPDRCSR	—	—	RSPI 受信データレディ検出条件設定レジスタ
SPPCR	—	—	RSPI 端子制御レジスタ
SPFCR	—	—	RSPI FIFO コントロールレジスタ
SPTFSR	—	—	RSPI 送信 FIFO ステータスレジスタ
SPRFSR	—	—	RSPI 受信 FIFO ステータスレジスタ
SPPSR	—	—	RSPI ポーリングステータスレジスタ
SPSCLR	—	—	RSPI ステータスクリアレジスタ
SPFCLR	—	—	RSPI FIFO クリアレジスタ

2.35　CRC 演算器

表 2.80 に CRC 演算器の概要比較を示します。

表 2.80　CRC 演算器の概要比較

項目	RX72M(CRCA)/RX72N(CRCA)		RX74M(CRCA)/RX74N(CRCA)	
データサイズ	8 ビット	32 ビット	8 ビット	32 ビット
CRC 演算対象データ	8n ビットのデータに対して CRC コード生成 (n = 自然数)	32n ビットのデータに対して CRC コード生成 (n = 自然数)	8n ビットのデータに対して CRC コード生成 (n = 自然数)	32n ビットのデータに対して CRC コード生成 (n = 自然数)
CRC 演算処理方式	8 ビット並列実行	32 ビット並列実行	8 ビット並列実行	32 ビット並列実行
CRC 生成多項式	• 3 つの多項式から選択可能 – 8 ビット CRC $X^8 + X^2 + X + 1$ – 16 ビット CRC $X^{16} + X^{15} + X^2 + 1$, $X^{16} + X^{12} + X^5 + 1$	• 2 つの多項式から選択可能 – 32 ビット CRC $X^{32} + X^{26} + X^{23} + X^{22} + X^{16} + X^{12} + X^{11} + X^{10} + X^8 + X^7 + X^5 + X^4 + X^2 + X + 1$, $X^{32} + X^{28} + X^{27} + X^{26} + X^{25} + X^{23} + X^{22} + X^{20} + X^{19} + X^{18} + X^{14} + X^{13} + X^{11} + X^{10} + X^9 + X^8 + X^6 + 1$	• 3 つの多項式から選択可能 – 8 ビット CRC $X^8 + X^2 + X + 1$ – 16 ビット CRC $X^{16} + X^{15} + X^2 + 1$, $X^{16} + X^{12} + X^5 + 1$	• 2 つの多項式から選択可能 – 32 ビット CRC $X^{32} + X^{26} + X^{23} + X^{22} + X^{16} + X^{12} + X^{11} + X^{10} + X^8 + X^7 + X^5 + X^4 + X^2 + X + 1$, $X^{32} + X^{28} + X^{27} + X^{26} + X^{25} + X^{23} + X^{22} + X^{20} + X^{19} + X^{18} + X^{14} + X^{13} + X^{11} + X^{10} + X^9 + X^8 + X^6 + 1$
CRC 演算切り替え	LSB ファーストまたは MSB ファーストでの通信用に、CRC 演算結果のビットオーダを切り替えることが可能		LSB ファーストまたは MSB ファーストでの通信用に、CRC 演算結果のビットオーダを切り替えることが可能	
消費電力低減機能	モジュールストップ状態への遷移が可能		モジュールストップ状態への遷移が可能	
ProtectZone フィルタ	—		セキュリティ属性を設定可能	

2.36　シリアルサウンドインタフェース

表 2.81 にシリアルサウンドインタフェースの概要比較を、表 2.82 にシリアルサウンドインタフェースのレジスタ比較を示します。

表 2.81　シリアルサウンドインタフェースの概要比較

項目		RX72M(SSIE)/RX72N(SSIE)	RX74M(SSIE)/RX74N(SSIE)
チャネル数		2 チャネル(SSIE0 および SSIE1)	2 チャネル(SSIE0 および SSIE1)
通信モード		• マスタ/スレーブ • 送信/受信/送受信 (送受信は SSIE0 のみ)	• マスタ/スレーブ • 送信/受信/送受信
データフォーマット		• I²S フォーマット • 左詰めフォーマット • 右詰めフォーマット • モノラルフォーマット • TDM フォーマット	• I²S フォーマット • 左詰めフォーマット • 右詰めフォーマット • モノラルフォーマット • TDM フォーマット
シリアルデータ		• MSB ファースト固定 • システムワード長：8、16、24、32、48、64、128、256 ビットから選択可能 • データワード長：8、16、18、20、22、24、32 ビットから選択可能 • パディングビットの極性を選択可能 • ミュート機能	• MSB ファースト固定 • システムワード長：8、16、24、32、48、64、128、256 ビットから選択可能 • データワード長：8、16、18、20、22、24、32 ビットから選択可能 • パディングビットの極性を選択可能 • ミュート機能
マスタクロック(MCK)		クロックソース： AUDIO_CLK	クロックソース： AUDIO_CLK または GTIOC14A
ビットクロック (BCK)	マスタモード時	• 周波数：AUDIO_CLK の 1/1、1/2、1/4、1/6、1/8、1/12、1/16、1/24、1/32、1/48、1/64、1/96、または 1/128 から選択可能 • 通信が停止しているときのクロック供給/停止を選択可能	• 周波数：MCK の 1/1、1/2、1/4、1/6、1/8、1/12、1/16、1/24、1/32、1/48、1/64、1/96、または 1/128 から選択可能 • 通信が停止しているときのクロック供給/停止を選択可能
	マスタ/スレーブモード時	極性(立ち上がりエッジまたは立ち下がりエッジ)を選択可能	極性(立ち上がりエッジまたは立ち下がりエッジ)を選択可能
LR クロック(LRCK)		• 極性(Low/High)の選択が可能 • 通信が停止しているときのクロック供給/停止を選択可能	• 極性(Low/High)の選択が可能 • 通信が停止しているときのクロック供給/停止を選択可能
FIFO	容量	• 送信 FIFO： 4 バイト×32 段 • 受信 FIFO： 4 バイト×32 段	• 送信 FIFO： 4 バイト×32 段 • 受信 FIFO： 4 バイト×32 段
	データアラインメント	FIFO 内のデータ配置を左詰めまたは右詰めから選択可能	FIFO 内のデータ配置を左詰めまたは右詰めから選択可能
割り込み		• 送信アンダフロー、送信オーバフロー、受信アンダフロー、受信オーバフロー、アイドル • 受信データフル • 送信データエンプティ	• 通信エラー/アイドル • 受信データフル • 送信データエンプティ

項目	RX72M(SSIE)/RX72N(SSIE)	RX74M(SSIE)/RX74N(SSIE)
低消費電力機能	● モジュールストップ状態への設定が可能 ● マスタクロック(MCK)供給停止機能	● モジュールストップ機能 ● マスタクロック(MCK)供給停止機能
ProtectZone フィルタ	—	チャネルごとにセキュリティ属性を設定可能

表 2.82　シリアルサウンドインタフェースのレジスタ比較

レジスタ	ビット	RX72M(SSIE)/RX72N(SSIE)	RX74M(SSIE)/RX74N(SSIE)
SSICR	CKS	—	マスタクロック選択ビット

2.37　SD ホスト/MMC ホストインタフェース/SD ホストインタフェース

表 2.83 に SD ホストインタフェースの概要比較を、表 2.84 に SD ホストインタフェースのレジスタ比較を示します。

表 2.83　SD ホストインタフェースの概要比較

項目	RX72M(SDHI)/RX72N(SDHI)	RX74M(SDHIc)/RX74N(SDHIc)
SD Bus インタフェース	• SD メモリカード、SDIO カードに対応 • 転送バス幅をワイドバスモード(4 ビット)、デフォルトバスモード(1 ビット)から選択可能 • SD、SDHC、SDXC の SD メモリカードアクセスに対応	• SD メモリカード、SDIO カードに対応 • 転送バス幅をワイドバスモード(4 ビット)、デフォルトバスモード(1 ビット)から選択可能 • SD、SDHC、SDXC の SD メモリカードアクセスに対応
転送モード	ハイスピードモード、デフォルトスピードモードに対応	デフォルトスピードモード、ハイスピードモード、SDR12、SDR25 に対応
MMC Bus インタフェース	—	• e•MMC デバイスに対応 • 転送バス幅を 1 ビット、4 ビット、8 ビットから選択可能 • Backward compatible モード、High speed SDR モードに対応
SDHI クロック	周辺モジュールクロック(PCLKB)を n 分周して SDHI クロックを生成 (n = 1, 2, 4, 8, 16, 32, 64, 128, 256, 512)	周辺モジュールクロック(PCLKB)を n 分周して SDHI クロックを生成 (n = 1, 2, 4, 8, 16, 32, 64, 128, 256, 512)
エラーチェック機能	• CRC7 (コマンド、レスポンス) • CRC16 (転送データ)	• CRC7 (コマンド、レスポンス) • CRC16 (転送データ)
割り込み要因	4 要因 • カードアクセス割り込み(CACI) • SDIO アクセス割り込み(SDACI) • カード検出割り込み(CDETI) • SD バッファアクセス割り込み(SBFAI)	4 要因 • カードアクセス割り込み(CACI) • SDIO アクセス割り込み(SDACI) • カード検出割り込み (CDETI) • SD バッファアクセス割り込み (SBFAI)
DMA 転送要求	• SD バッファアクセス割り込み(SBFAI)により DMAC/DTC を起動可能 • DMAC/DTC による SD バッファのリード/ライトが可能	• SD バッファアクセス割り込み (SBFAI)により DMAC/DTC を起動可能 • DMAC/DTC による SD バッファのリード/ライトが可能
その他の機能	• カード検出機能 • ライトプロテクト機能	• カード検出機能 • ライトプロテクト機能
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
ProtectZone フィルタ	—	セキュリティ属性を設定可能

表 2.84　SD ホストインタフェースのレジスタ比較

レジスタ	ビット	RX72M(SDHI)/RX72N(SDHI)	RX74M(SDHIc)/RX74N(SDHIc)
SDOPT	TOUTMASK	—	タイムアウトマスクビット
	WIDTH8	—	MMC Bus 幅選択ビット
	WIDTH	SD Bus 幅選択ビット 0：ワイドバスモード(4 ビット) 1：デフォルトバスモード(1 ビット)	SD Bus 幅選択ビット 0：WIDTH8 ビットの設定に従う 1：デフォルトバスモード(1 ビット)
SDIFMD	—	—	SD/MMC インタフェースモードレジスタ
SDVER	—	バージョンレジスタ	—

2.38　パラレルデータキャプチャユニット

表 2.85 にパラレルデータキャプチャユニットの概要比較を示します。

表 2.85　パラレルデータキャプチャユニットの概要比較

項目	RX72M(PDC)/RX72N(PDC)	RX74M(PDC)/RX74N(PDC)
キャプチャ範囲	• 任意の垂直、水平方向のパラレルデータをキャプチャ可能 • 垂直方向：1～4095 ライン • 水平方向：4～4095 バイト	• 任意の垂直、水平方向のパラレルデータをキャプチャ可能 • 垂直方向：1～4095 ライン • 水平方向：4～4095 バイト
パラレルデータ転送クロック(PIXCLK)	動作周波数：1～27MHz	動作周波数：1～27MHz
割り込み要因	• 受信データレディ • フレームエンド • オーバラン • アンダラン • 垂直方向ライン数設定エラー • 水平方向バイト数設定エラー	• 受信データレディ • フレームエンド • オーバラン • アンダラン • 垂直方向ライン数設定エラー • 水平方向バイト数設定エラー
DTC/DMAC の起動	受信データレディ割り込みにより起動可能	受信データレディ割り込みにより起動可能
パラレルデータ転送クロック出力(PCKO)	• 動作周波数：1～30MHz • クロックソース：周辺モジュールクロック B (PCLKB) • 分周比：2, 4, 6, 8, 10, 12, 14, 16 分周から選択可能	• 動作周波数：1～37.5MHz • クロックソース：周辺モジュールクロック B (PCLKB) • 分周比：2, 4, 6, 8, 10, 12, 14, 16 分周から選択可能
その他機能	• PDC リセット機能 • VSYNC 信号および HSYNC 信号の極性選択機能 • VSYNC 信号および HSYNC 信号のモニタ機能 • エンディアン選択機能	• PDC リセット機能 • VSYNC 信号および HSYNC 信号の極性選択機能 • VSYNC 信号および HSYNC 信号のモニタ機能 • エンディアン選択機能
消費電力低減機能	モジュールストップ状態への設定が可能	モジュールストップ状態への設定が可能
ProtectZone フィルタ	—	セキュリティ属性を設定可能

2.39　バウンダリスキャン

表 2.86 にバウンダリスキャンの概要比較を示します。

表 2.86　バウンダリスキャンの概要比較

項目	RX72M	RX72N	RX74M/RX74N
バウンダリスキャン有効/無効	RES#端子を High, EMLE 端子を Low、かつ BSCANP 端子を High としたときにバウンダリスキャン機能が有効	RES#端子を High, EMLE 端子を Low、かつ BSCANP 端子を High としたときにバウンダリスキャン機能が有効	RES#端子に Low 入力の時かつパワーオンリセットがネゲートされたときに、バウンダリスキャン機能が有効
バウンダリスキャン専用端子	バウンダリスキャン機能有効時、 以下は JTAG 専用端子 (TDO/TCK/TDI/TMS/TRST#) 224 ピン LFBGA/176 ピン LFBGA： PF0/PF1/PF2/PF3/PF4	バウンダリスキャン機能有効時、 以下は JTAG 専用端子 (TDO/TCK/TDI/TMS/TRST#) 224 ピン LFBGA/176 ピン LFBGA： PF0/PF1/PF2/PF3/PF4 145 ピン TFLGA： P26/P27/P30/P31/P34	バウンダリスキャン機能有効時、 以下は JTAG 専用端子 (TDO/TCK/TDI/TMS) P302/P301/P303/P300
6 種類のテストモード	• BYPASS モード • EXTEST モード • SAMPLE/PRELOAD モード • CLAMP モード • HIGHZ モード • IDCODE モード	• BYPASS モード • EXTEST モード • SAMPLE/PRELOAD モード • CLAMP モード • HIGHZ モード • IDCODE モード	• BYPASS モード • EXTEST モード • SAMPLE/PRELOAD モード • CLAMP モード • HIGHZ モード • IDCODE モード

2.40　三角関数演算器

表 2.87 に三角関数演算器の概要比較を、表 2.88 に三角関数演算器のレジスタ比較を、表 2.89 に値の範囲および単位の比較示します。

表 2.87　三角関数演算器の概要比較

項目	RX72M/RX72N(TFUv1)	RX74M/RX74N(TFUv2)
演算処理	sin 演算、cos 演算、atan 演算、hypot 演算 ● sin 演算と cos 演算は同時に演算できます。 ● atan 演算と hypot 演算は同時に演算できます。	sin 演算、cos 演算、atan 演算、hypot_k 演算 ● sin 演算と cos 演算は同時に演算できます。 ● atan 演算と hypot_k 演算は同時に演算できます。
処理可能なデータタイプ	単精度浮動小数点数	単精度浮動小数点数、 固定小数点数(2 の補数)
演算実行サイクル数	sin 演算：14 サイクル cos 演算：14 サイクル atan 演算：14 サイクル hypot 演算：14 サイクル+2 サイクル (ソフトウェア処理)	sin 演算：5 サイクル cos 演算：5 サイクル atan 演算：14 サイクル hypot_k 演算：14 サイクル
ProtectZone フィルタ	—	セキュリティ属性を設定可能

表 2.88　三角関数演算器のレジスタ比較

レジスタ	ビット	RX72M/RX72N(TFUv1)	RX74M/RX74N(TFUv2)
FXSCIOC	—	—	固定小数 sincos 入出力設定レジスタ
FXATIOC	—	—	固定小数 atanhypot_k 入出力設定レジスタ
TRGSTS	—	—	三角関数演算器ステータスレジスタ
FPSCDT0	—	—	浮動小数 sincos 処理用データレジスタ 0
FPSCDT1	—	—	浮動小数 sincos 処理用データレジスタ 1
FPATDT0	—	—	浮動小数 atanhypot_k 処理用データレジスタ 0
FPATDT1	—	—	浮動小数 atanhypot_k 処理用データレジスタ 1
FXSCDT0	—	—	固定小数 sincos 処理用データレジスタ 0
FXSCDT1	—	—	固定小数 sincos 処理用データレジスタ 1
FXATDT0	—	—	固定小数 atanhypot_k 処理用データレジスタ 0
FXATDT1	—	—	固定小数 atanhypot_k 処理用データレジスタ 1
DTSR0	—	—	データ退避復帰用レジスタ 0
DTSR1	—	—	データ退避復帰用レジスタ 1
TFUSAR	—	—	TFU セキュリティ属性設定レジスタ

表 2.89　値の範囲および単位の比較

演算	入出力		単位	範囲	
				RX72M/RX72N(TFUv1)	RX74M/RX74N(TFUv2)
浮動小数入出力の場合					
sin	入力	角度 θ	radian	$-float\_max \leqq \theta \leqq float\_max$	$-float\_max \leqq \theta \leqq float\_max$
	出力	sinθ	—	$-1.0 \leqq sin(\theta) \leqq 1.0$	$-1.0 \leqq sin\theta \leqq 1.0$
cos	入力	角度 θ	radian	$-float\_max \leqq \theta \leqq float\_max$	$-float\_max \leqq \theta \leqq float\_max$
	出力	cosθ	—	$-1.0 \leqq cos(\theta) \leqq 1.0$	$-1.0 \leqq cos\theta \leqq 1.0$
atan	入力	x, y 座標	—	$-float\_max \leqq x \leqq float\_max$ $-float\_max \leqq y \leqq float\_max$	$-float\_max \leqq x \leqq float\_max$ $-float\_max \leqq y \leqq float\_max$
	出力	atan(y/x)	radian	$-\pi \leqq arctan(y/x) \leqq \pi$	$-\pi \leqq atan(y/x) \leqq \pi$
hypot	入力	x, y 座標	—	$-float\_max \leqq x \leqq float\_max$ $-float\_max \leqq y \leqq float\_max$	—
	出力	$\sqrt{x^2+y^2}$	—	$0 \leqq \sqrt{x^2+y^2} \leqq \infty$	—
hypot_k	入力	x, y 座標	—	—	$-float\_max \leqq x \leqq float\_max$ $-float\_max \leqq y \leqq float\_max$
	出力	$\sqrt{x^2+y^2}/k$	—	—	$0 \leqq \sqrt{x^2+y^2}/k \leqq \infty$
固定小数入出力の場合					
sin	入力	角度 θ	turn	—	$-1.0 \leqq \theta \leqq 1.0$
			radian	—	$-4.0 \leqq \theta \leqq 4.0$
	出力	sinθ	—	—	$-1.0 \leqq sin\theta \leqq 1.0$
cos	入力	角度 θ	turn	—	$-1.0 \leqq \theta \leqq 1.0$
			radian	—	$-4.0 \leqq \theta \leqq 4.0$
	出力	cosθ	—	—	$-1.0 \leqq cos\theta \leqq 1.0$
atan	入力	x, y 座標	—	—	$-1.0 \leqq x < 1.0$ $-1.0 \leqq y < 1.0$
	出力	atan(y/x)	turn	—	$-0.5 \leqq atan(y/x) \leqq 0.5$
			radian	—	$-\pi \leqq atan(y/x) \leqq \pi$
hypot_k	入力	x, y 座標	—	—	$-1.0 \leqq x < 1.0$ $-1.0 \leqq y < 1.0$
	出力	$\sqrt{x^2+y^2}/k$	—	—	$0 \leqq \sqrt{x^2+y^2}/k \leqq \sqrt{2}/k$

2.41　Δ-Σ モジュレータインタフェース

表 2.90 に Δ-Σ モジュレータインタフェースの概要比較を、表 2.91 に Δ-Σ モジュレータインタフェースのレジスタ比較を示します。

表 2.90　Δ-Σ モジュレータインタフェースの概要比較

項目	RX72M (DSMIF)	RX74M (DSMIFA)
ユニット数	2	2
チャネル数	3チャネル/ユニット 計6チャネル	3チャネル/ユニット 計6チャネル
コアクロック	PCLKB	PCLKA、DSMIFCLKまたはGPTCLKから選択可能
機能	• 1ビットデジタル入力データDSMDATm (m = 0～5)をフィルタリングして、16ビットデジタルデータに変換 • Sincフィルタは1次、2次、3次から選択 • DSMCLKm端子はマスタ動作時に最大25 MHzまで出力可能、スレーブ動作時に最大25 MHzまで入力可能 • 山/谷トリガキャプチャ機能による同一タイミングでの電流値データのキャプチャ動作	• 1ビットデジタル入力データDSMDATn (n =0～5)をフィルタリングして、16ビットデジタルデータに変換 • Sincフィルタは1次、2次、3次から選択 • DSMCLKn端子はマスタ動作時に最大25MHzまで出力可能、スレーブ動作時に最大25MHzまで入力可能 • キャプチャトリガによる同一タイミングでの電流値データのキャプチャ動作 • エラー検出機能
割り込み要因	3要因/ユニット • 短絡検出 • 過電流検出 • 合計電流エラー検出	7要因/ユニット • 電流データレジスタ更新/チャネル • 電流キャプチャデータレジスタA更新/チャネル • 電流キャプチャデータレジスタB更新/チャネル • 電流データレジスタ更新共通 • 電流キャプチャデータレジスタA更新共通 • 電流キャプチャデータレジスタB更新共通 • エラー検出 —短絡検出/チャネル —過電流下限検出0/チャネル —過電流上限検出0/チャネル —過電流下限検出1/チャネル —過電流上限検出1/チャネル —過電流下限検出2/チャネル —過電流上限検出2/チャネル —合計電流下限検出 —合計電流上限検出
イベントリンク機能（入力）	• 電流キャプチャ機能 2入力/ユニット イベント信号をトリガとして測定データを他のレジスタに転送可能	• 電流キャプチャ機能 6入力/ユニット イベント信号をトリガとして測定データを他のレジスタに転送可能
	—	• PWM同期機能 3入力/ユニット イベント信号として設定されたGPTWからの出力をトリガとしてSincフィルタの微分ステージ用のデシメーション分周カウンタを初期化可能

項目	RX72M (DSMIF)	RX74M (DSMIFA)
通知機能（出力）	—	4出力/チャネル 過電流検出の上限値、下限値と比較した結果をイベント通知としてPOEGに出力可能
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
ProtectZone フィルタ	—	セキュリティ属性をユニットごとに設定可能

表 2.91　Δ-Σ モジュレータインタフェースのレジスタ比較

レジスタ	ビット	RX72M (DSMIF)	RX74M (DSMIFA)
DSCR	—	DSMIF 制御レジスタ	—
DSSR	—	DSMIF ステータスレジスタ	—
OCLTR	—	過電流検出下基準値レジスタ	—
OCHTR	—	過電流検出上基準値レジスタ	—
SCLTR	—	短絡検出下基準値レジスタ	—
SCHTR	—	短絡検出上基準値レジスタ	—
SUMLTR	—	合計電流エラー検出下基準値レジスタ	—
SUMHTR	—	合計電流エラー検出上基準値レジスタ	—
CDRx	—	チャネル x 電流データレジスタ	—
CCDRx	—	チャネル x 山電流データレジスタ	—
TCDRx	—	チャネル x 谷電流データレジスタ	—
OCDRx	—	チャネル x 過電流検出用データレジスタ	—
DSCCR	—	DSMIF クロック制御レジスタ	—
DSCHR	—	DSMIF チャネル制御レジスタ	—
DSCCSCR	—	—	コアクロック選択制御レジスタ
DSSEICR	—	—	過電流合計エラー検出割り込み制御レジスタ
DSSECSR	—	—	過電流合計エラー検出チャネル設定レジスタ
DSSELTR	—	—	過電流合計エラー検出低しきい値レジスタ
DSSEHTR	—	—	過電流合計エラー検出高しきい値レジスタ
DSSECR	—	—	過電流合計エラー検出制御レジスタ
DSSECDRn	—	—	過電流合計エラー検出キャプチャデータレジスタ n
DSCMSR	—	—	共通モード設定レジスタ
DSCICR	—	—	共通割り込み制御レジスタ
DSCSTRTR	—	—	チャネルソフトウェア起動トリガレジスタ
DSCSTPTR	—	—	チャネルソフトウェア停止トリガレジスタ
DSCESR	—	—	チャネルエラーステータスレジスタ
DSCOCESR	—	—	チャネル過電流エラーステータスレジスタ
DSCOCNSR	—	—	チャネル過電流通知ステータスレジスタ
DSCOCRMR	—	—	チャネル過電流コンパレータ結果モニタレジスタ
DSCSR	—	—	チャネルステータスレジスタ

レジスタ	ビット	RX72M (DSMIF)	RX74M (DSMIFA)
DSCSSR	—	—	チャネル状態ステータスレジスタ
DSCESCR	—	—	チャネルエラーステータスクリアレジスタ
DSCOCESCR	—	—	チャネル過電流エラーステータスクリアレジスタ
DSCOCNSCR	—	—	チャネル過電流通知ステータスクリアレジスタ
DSCSCR	—	—	チャネルステータスクリアレジスタ
DSICRCHn	—	—	割込み制御レジスタチャンネル n
DSCMCCRCHn	—	—	電流測定クロック制御レジスタチャネル n
DSCMFCRCHn	—	—	電流測定フィルタ制御レジスタチャネル n
DSCMCTCRCHn	—	—	電流測定キャプチャトリガ制御レジスタチャネル n
DSEDCRCHn	—	—	エラー検出制御レジスタチャネル n
DSSCTSRCHn	—	—	短絡しきい値設定レジスタチャネル n
DSOCFCRCHn	—	—	過電流検出フィルタ制御レジスタチャネル n
DSODCRCHn	—	—	過電流検出制御レジスタチャネル n
DSODWCRCHn	—	—	過電流検出ウィンドウ制御レジスタチャネル n
DSODWN0F	—	—	過電流検出ウィンドウ通知 0 抑制フィルタ制御レジスタチャネル n
DSODWN1F	—	—	過電流検出ウィンドウ通知 1 抑制フィルタ制御レジスタチャネル n
DSODWN2F	—	—	過電流検出ウィンドウ通知 2 抑制フィルタ制御レジスタチャネル n
DSCLOCKCHn	—	—	チャネルロックレジスタチャネル n
DSOCLTR0CHn	—	—	過電流低しきい値レジスタ 0 チャネル n
DSOCHTR0CHn	—	—	過電流高しきい値レジスタ 0 チャネル n
DSOCLTR1CHn	—	—	過電流低しきい値レジスタ 1 チャネル n
DSOCHTR1CHn	—	—	過電流高しきい値レジスタ 1 チャネル n
DSOCLTR2CHn	—	—	過電流低しきい値レジスタ 2 チャネル n
DSOCHTR2CHn	—	—	過電流高しきい値レジスタ 2 チャネル n
DSCSTRTRCHn	—	—	ソフトウェア起動トリガレジスタチャネル n
DSCSTPTRCHn	—	—	ソフトウェア停止トリガレジスタチャネル n
DSCDRCHn	—	—	電流データレジスタチャネル n
DSCCDRACHn	—	—	キャプチャ電流データレジスタ A チャネル n
DSCCDRBCHn	—	—	キャプチャ電流データレジスタ B チャネル n
DSOCDRCHn	—	—	過電流データレジスタチャネル n
DSCOCDR0CHn	—	—	キャプチャ過電流データレジスタ 0 チャネル n

レジスタ	ビット	RX72M (DSMIF)	RX74M (DSMIFA)
DSCOCDR1CHn	—	—	キャプチャ過電流データレジスタ 1 チャネル n
DSCOCDR2CHn	—	—	キャプチャ過電流データレジスタ 2 チャネル n
DSCSRCHn	—	—	ステータスレジスタチャネル n
DSCSCRCHn	—	—	ステータスクリアレジスタチャネル n
DSCCSCR	—	—	コアクロック選択制御レジスタ
DSSEICR	—	—	過電流合計エラー検出割り込み制御レジスタ
DSSECSR	—	—	過電流合計エラー検出チャネル設定レジスタ
DSSELTR	—	—	過電流合計エラー検出低しきい値レジスタ
DSSEHTR	—	—	過電流合計エラー検出高しきい値レジスタ

2.42　12 ビット D/A コンバータ

表 2.92 に 12 ビット D/A コンバータの概要比較を、表 2.93 に 12 ビット D/A コンバータのレジスタ比較を示します。

表 2.92　12 ビット D/A コンバータの概要比較

項目	RX72M(R12DAa)/RX72N(R12DAa)	RX74M(R12DAB)/RX74N(R12DAB)
分解能	12 ビット	12 ビット
出力チャネル	2 チャネル	2 チャネル
アナログモジュールの干渉対策	D/A 変換と A/D 変換の干渉対策 12 ビット A/D コンバータ(ユニット 1)が出力する 12 ビット A/D コンバータ同期 D/A 変換許可信号により、D/A 変換データの更新タイミングを制御する。これにより、12 ビット D/A コンバータのラッシュカレント発生タイミングを許可信号で制御し、干渉による A/D 変換精度劣化を低減する。	—
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
イベントリンク機能(入力)	イベント信号の入力により、チャネル 0 の D/A 変換を開始可能	イベント信号の入力により、チャネル 0,1 の D/A 変換を開始可能
出力方式切り替え	バッファ出力(ゲイン= 1)とバッファなし出力を切り替え可能	外部端子への出力と内部モジュール(ADC)への出力を独立して制御可能
Protect Zone フィルタ	—	チャネルごとにセキュリティ属性を設定可能

表 2.93　12 ビット D/A コンバータのレジスタ比較

レジスタ	ビット	RX72M(R12DAa)/RX72N(R12DAa)	RX74M(R12DAB)/RX74N(R12DAB)
DADRm (RX72M/RX72N) DADR (RX74M/RX74N)	—	D/A データレジスタ m (m = 0, 1)	D/A データレジスタ
DACR (RX72M/RX72N) DACR0 (RX74M/RX74N)	—	D/A 制御レジスタ	D/A 制御レジスタ 0
		レジスタのサイズが異なります	
	DACEN	—	D/A 変換許可ビット
	DAE	D/A 許可ビット(b5)	D/A 一括変換制御ビット(b15)
	DAOE0	D/A 出力許可 0 ビット	—
	DAOE1	D/A 出力許可 1 ビット	—
	DAOE	—	D/A 出力許可ビット
	DAOUTDIS[1:0]	—	D/A 出力選択ビット
DADPR (RX72M/RX72N) DACR1 (RX74M/RX74N)	—	データレジスタフォーマット選択レジスタ	D/A 制御レジスタ 1
		レジスタのサイズが異なります	
	DPSEL	フォーマット選択ビット(b7)	フォーマット選択ビット(b16)
DAADSCR	—	D/A A/D 同期スタート制御レジスタ	—
DAAMPCR	—	D/A 出力アンプ制御レジスタ	—
DAASWCR	—	D/A 出力アンプ安定待ち制御レジスタ	—

レジスタ	ビット	RX72M(R12DAa)/RX72N(R12DAa)	RX74M(R12DAB)/RX74N(R12DAB)
DAADUSR	—	D/A A/D 同期ユニット選択レジスタ	—
DACR2	—	—	D/A 制御レジスタ 2

2.43　温度センサ

表 2.94 に温度センサの概要比較を、表 2.95 に温度センサのレジスタ比較を示します。

表 2.94　温度センサの概要比較

項目	RX72M/RX72N(TEMPS)	RX74M/RX74N(TEMPS)
温度センサ電圧出力	12 ビット A/D コンバータ(ユニット 1)へ出力	16 ビット A/D コンバータへ出力
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
温度センサ校正データ	工場出荷時に個々のチップごとに測定した基準データをレジスタに格納	工場出荷時に個々のチップごとに測定した基準データをレジスタに格納
異常温度検知	—	異常な高温/低音を検知してリセットを発行可能
ProtectZone フィルタ	—	セキュリティ属性が設定可能

表 2.95　温度センサのレジスタ比較

レジスタ	ビット	RX72M/RX72N(TEMPS)	RX74M/RX74N(TEMPS)
TSCR	TSOE	温度センサ出力許可ビット 0：温度センサから 12 ビット A/D コンバータ(ユニット 1)への出力禁止 1：温度センサから 12 ビット A/D コンバータ(ユニット 1)への出力許可	温度センサ出力許可ビット 0：温度センサから 16 ビット A/D コンバータへの出力禁止 1：温度センサから 16 ビット A/D コンバータへの出力許可
TSCDR2	—	—	温度センサ校正データレジスタ 2

2.44　データ演算回路

表 2.96 にデータ演算回路の概要比較を、表 2.97 にデータ演算回路のレジスタ比較を示します。

表 2.96　データ演算回路の概要比較

項目	RX72M/RX72N(DOC)	RX74M/RX74N(DOCA)
データ演算機能	16 ビットデータの比較、加算、または減算	• 16 または 32 ビットデータの比較(一致/不一致、大小、範囲内外) • 16 または 32 ビットデータの加算、または減算
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能
割り込み	• データ比較の結果が検出条件に合致したとき • データ加算の結果が“FFFFh”より大きくなったとき(オーバフロー) • データ減算の結果が“0000h”より小さくなったとき(アンダフロー)	• データ比較の結果が検出条件に合致したとき • データ加算の結果が“FFFFh”(DOCR.DOPSZ = 0 の場合)、または“FFFF FFFFh” (DOCR.DOPSZ = 1 の場合)より大きくなったとき(オーバフロー) • データ減算の結果が“0000h”(DOCR.DOPSZ = 0 の場合)、または“0000 0000h” (DOCR.DOPSZ = 1 の場合)より小さくなったとき(アンダフロー)
イベントリンク機能(出力)	• データ比較の結果が検出条件に合致したとき • データ加算の結果が“FFFFh”より大きくなったとき(オーバフロー) • データ減算の結果が“0000h”より小さくなったとき(アンダフロー)	• データ比較の結果が検出条件に合致したとき • データ加算の結果が“FFFFh”(DOCR.DOPSZ = 0 の場合)、または“FFFF FFFFh” (DOCR.DOPSZ = 1 の場合)より大きくなったとき(オーバフロー) • データ減算の結果が“0000h”(DOCR.DOPSZ = 0 の場合)、または“0000 0000h” (DOCR.DOPSZ = 1 の場合)より小さくなったとき(アンダフロー)

表 2.97　データ演算回路のレジスタ比較

レジスタ	ビット	RX72M/RX72N(DOC)	RX74M/RX74N(DOCA)
DOCR	DCSEL (RX72M/ RX72N) DCSEL[2:0] (RX74M/ RX74N)	検出条件選択ビット 0：不一致を検出する 1：一致を検出する	検出条件選択ビット b6　b4 0 0 0：不一致(DODIR ≠ DODSR0) 0 0 1：一致(DODIR = DODSR0) 0 1 0：小さい(DODIR < DODSR0) 0 1 1：大きい(DODIR > DODSR0) 1 0 0：範囲内(DODSR0 < DODIR < DODSR1) 1 0 1：範囲外(DODIR < DODSR0, DODSR1 < DODIR) 上記以外：設定禁止
	DOPSZ	—	データ演算サイズ選択ビット
	DOPCIE	データ演算回路割り込み許可ビット(b4)	データ演算回路割り込み許可ビット(b7)
	DOPCF	データ演算結果フラグ	—
	DOPCFCL	データ演算結果クリアビット	—
DODIR	—	DOC データインプットレジスタ	DOC データインプットレジスタ
		レジスタのサイズが異なります	
DODSR (RX72M/RX72N) DCSELn (RX74M/RX74N)	—	DOC データセッティングレジスタ	DOC データセッティングレジスタ n (n = 0,1)
		レジスタのサイズが異なります	
DOSR	—	—	DOC ステータスレジスタ
DOSCR	—	—	DOC ステータスクリアレジスタ

2.45　RAM/SRAM・LRAM

表 2.98 に RAM/SRAM・LRAM の概要比較を、表 2.99 に RAM/SRAM・LRAM のレジスタ比較を示します。

表 2.98　RAM/SRAM・LRAM の概要比較

項目	RX72M/RX72N(RAM)		RX74M/RX74N(SRAM・LRAM)	
	RAM	ECCRAM	LRAM0、LRAM1	SRAM0、SRAM1
容量	RAM： 512K バイト 拡張 RAM： 512K バイト	32K バイト	LRAM0： 128K バイト LRAM1： 128K バイト	SRAM0： 1M バイト SRAM1： 512K バイト
アドレス	RAM： 0000 0000h～ 0007 FFFFh 拡張 RAM： 0080 0000h～ 0087 FFFFh	00FF 8000h～ 00FF FFFFh	[CPU からアクセスする場合] • Secure 領域 LRAM0： 8000 0000h ～ 8001 FFFFh LRAM1： 8002 0000h ～ 8003 FFFFh • Non-Secure 領域 LRAM0： 0000 0000h ～ 0001 FFFFh LRAM1： 0002 0000h ～ 0003 FFFFh [CPU 以外からアクセスする場合] • Secure 領域 LRAM0： 8280 0000h ～ 8281 FFFFh LRAM1： 8282 0000h ～ 8283 FFFFh • Non-Secure 領域 LRAM0： 0280 0000h ～ 0281 FFFFh LRAM1： 0282 0000h ～ 0283 FFFFh	• Secure 領域 SRAM0： 8200 0000h～ 820F FFFFh SRAM1： 8210 0000h～ 8217 FFFFh • Non-Secure 領域 SRAM0： 0200 0000h～ 020F FFFFh SRAM1： 0210 0000h～ 0217 FFFFh
メモリバス	RAM: メモリバス 1 拡張 RAM: メモリバス 3	メモリバス 3	LRAM0BI、 LRAM1BI	SRAM0BI SRAM1BI

項目	RX72M/RX72N(RAM)		RX74M/RX74N(SRAM・LRAM)	
	RAM	ECCRAM	LRAM0、LRAM1	SRAM0、SRAM1
アクセス	RAM: ● RAM 有効/無効選択可能 ● 読み出し/書き込みともに 1 サイクルで動作 拡張 RAM: ● 拡張 RAM 有効/無効選択可能 【MEMWAIT = 0 の場合】 ● 読み出し/書き込みともに 1 サイクルで動作 【MEMWAIT = 1 の場合】 ● 読み出し/書き込みともに 2 サイクルで動作	ECCRAM 有効/無効選択可能 【MEMWAIT = 0 の場合】 ● ECC 機能無効の場合 – 読み出し/書き込みともに 2 サイクルで動作 ● ECC 機能有効の場合(エラーなしのとき) – 読み出し/書き込みともに 2 サイクルで動作 ● ECC 機能有効の場合(エラー発生時) – 読み出し/書き込みともに 3 サイクルで動作 【MEMWAIT = 1 の場合】 ● ECC 機能無効の場合 – 読み出し/書き込みともに 3 サイクルで動作 ● ECC 機能有効の場合(エラーなしのとき) – 読み出しは 3 サイクル、書き込みは 4 サイクルで動作 ● ECC 機能有効の場合(エラー発生時) – 読み出し/書き込みともに 5 サイクルで動作	600MHz max、ノーウェイトアクセス	ウェイトステート機能をサポート ウェイトステートは、デフォルトではアクセスサイクルに挿入されません。 ICLK 周波数が 150MHz を超える場合は、ウェイトステートが必要になります。 ICLK 周波数が 150MHz 以下の場合、ウェイトステートは必要ありません
データ保持機能	ディープソフトウェアスタンバイモード時のデータ保持機能なし		ディープソフトウェアスタンバイモード時のデータ保持機能なし	
消費電力低減機能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能		—	SRAM0、SRAM1 個別にモジュールストップ状態への遷移が可能

項目	RX72M/RX72N(RAM)		RX74M/RX74N(SRAM・LRAM)	
	RAM	ECCRAM	LRAM0、LRAM1	SRAM0、SRAM1
エラーチェック機能	• 1 ビット誤り検出 • エラー発生時、ノンマスカブル割り込み、または割り込みを発生	• ECC 誤り訂正機能 1 ビット誤り訂正、2 ビット誤り検出 • エラー発生時、ノンマスカブル割り込み、または割り込みを発生	• SEC-DED(1 ビット誤り訂正、2 ビット誤り検出) 32 ビットデータ、7 ビット ECC コード	• SEC-DED(1 ビット誤り訂正、2 ビット誤り検出) 64 ビットデータ、8 ビット ECC コード
セキュリティ機能	—		Protect Zone フィルタは、メモリアクセス用とレジスタアクセス用で統合されています。 メモリ空間へのアクセスは、メモリセキュリティ属性の設定により制御され、レジスタ空間へのアクセスは、レジスタセキュリティ属性の設定により制御されます。	

表 2.99　RAM/SRAM・LRAM のレジスタ比較

レジスタ	ビット	RX72M/72N(RAM)	RX74M/74N(SRAM・LRAM)
RAMMODE	—	RAM 動作モード制御レジスタ	—
RAMSTS	—	RAM エラーステータスレジスタ	—
RAMECAD	—	RAM エラーアドレスキャプチャレジスタ	—
RAMPRCR	—	RAM プロテクトレジスタ	—
EXRAMMODE	—	拡張 RAM 動作モード制御レジスタ	—
EXRAMSTS	—	拡張 RAM エラーステータスレジスタ	—
EXRAMECAD	—	拡張 RAM エラーアドレスキャプチャレジスタ	—
EXRAMPRCR	—	拡張 RAM プロテクトレジスタ	—
ECCRAMMODE	—	ECCRAM 動作モード制御レジスタ	—
ECCRAM2STS	—	ECCRAM 2 ビットエラーステータスレジスタ	—
ECCRAM1STSEN	—	ECCRAM 1 ビットエラー情報更新許可レジスタ	—
ECCRAM1STS	—	ECCRAM 1 ビットエラーステータスレジスタ	—
ECCRAMPRCR	—	ECCRAM プロテクトレジスタ	—
ECCRAM2ECAD	—	ECCRAM 2 ビットエラーアドレスキャプチャレジスタ	—
ECCRAM1ECAD	—	ECCRAM 1 ビットエラーアドレスキャプチャレジスタ	—
ECCRAMPRCR2	—	ECCRAM プロテクトレジスタ 2	—
ECCRAMETST	—	ECCRAM テスト制御レジスタ	—
SRAMSABARn	—	—	SRAMn セキュリティ属性境界アドレスレジスタ
SRAMSAR	—	—	SRAM セキュリティ属性レジスタ

レジスタ	ビット	RX72M/72N(RAM)	RX74M/74N(SRAM・LRAM)
SRAMPRCR_S	—	—	セキュア用 SRAM 保護コントロールレジスタ
SRAMPRCR_NS	—	—	非セキュア用 SRAM 保護コントロールレジスタ
SRAMWTSC	—	—	SRAM ウェイトステートコントロールレジスタ
SRAMCRn	—	—	SRAM コントロールレジスタ n
SRAMECCRGN0	—	—	SRAM ECC 領域コントロールレジスタ 0
SRAMECCRGN1	—	—	SRAM ECC 領域コントロールレジスタ 1
SRAMESR	—	—	SRAM エラーステータスレジスタ
SRAMESCLR	—	—	SRAM エラーステータスクリアレジスタ
SRAMEARnm	—	—	SRAMn エラーアドレスレジスタ m
LRMSAR	—	—	LRAM セキュリティ属性設定レジスタ
LRMSABARn	—	—	LRAMn 境界アドレス設定レジスタ
LRMPRCR_S	—	—	Secure アプリケーション用 LRAM プロテクション制御レジスタ
LRMPRCR_NS	—	—	Non-secure アプリケーション用 LRAM プロテクション制御レジスタ
LRMCRn	—	—	LRAM n 制御レジスタ
LRMESR	—	—	LRAM エラーフラグレジスタ
LRMESCLR	—	—	LRAM エラーフラグクリアレジスタ
LRMEARnm	—	—	LRAM エラーアドレスレジスタ m

2.46　フラッシュメモリ/MRAM

表 2.100 にフラッシュメモリ/MRAM の概要比較を、表 2.101 にフラッシュメモリ/MRAM のレジスタ比較を、表 2.102 にコマンドごとのアドレス境界の比較を示します。

表 2.100　フラッシュメモリ/MRAM の概要比較

項目	RX72M/RX72N(FLASH)		RX74M/RX74N(MRAM)	
	コードフラッシュメモリ	データフラッシュメモリ	コード MRAM	データ MRAM
メモリ容量	● ユーザ領域：最大 4M バイト	● データ領域：32K バイト	● ユーザ領域：最大 1M バイト	● ユーザ領域：48K バイト
ROM キャッシュ	● 容量：8K バイト ● マッピング方式：ダイレクトマップ ● ラインサイズ：16 バイト	なし	—	—
読み出しサイクル	ROM キャッシュ動作許可時： ● キャッシュヒット時 1 サイクル ● キャッシュミス時 － ICLK≦120MHz のとき、 1～2 サイクル － ICLK > 120MHz のとき、 2～3 サイクル ROM キャッシュ動作禁止時： ● ICLK≦120MHz のとき、 1 サイクル ● ICLK > 120MHz のとき、 2 サイクル	FCLK の周波数毎のサイクルでリード	コード MRAM の動作周波数	エクストラ MRAM の動作周波数
イレーズ後の値	FFh	不定値	—	—
プログラム/イレーズ方式 (RX72M/72N) プログラミング方式 (RX74M/RX74N)	● FACI コマンド発行領域(007E 0000h)に設定した FACI コマンドで、コードフラッシュメモリ/データフラッシュメモリのプログラム/イレーズ、オプション設定メモリのプログラムが可能 (セルフプログラミング) ● シリアルプログラマによるシリアルインタフェース通信を介したプログラム/イレーズ(シリアルプログラミング)		ページバッファ書き込み	ページバッファ書き込み

項目	RX72M/RX72N(FLASH)		RX74M/RX74N(MRAM)	
	コードフラッシュメモリ	データフラッシュメモリ	コード MRAM	データ MRAM
デュアルバンク機能	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 ● リニアモード：コードフラッシュメモリを 1 領域として使用するモード ● デュアルモード：コードフラッシュメモリを 2 領域に分割して使用するモード	なし	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 ● リニアモード：コード MRAM を 1 領域として使用するモード ● デュアルモード：コード MRAM を 2 領域に分割して使用するモード	なし
ブロックスワップ機能	—		ブロックスワップのブロックサイズ：8K バイト 動作セクタを交換するブロックスワップ構成を用いて、動作中のコードに対して安全な更新を行うことが可能	なし
セキュリティ機能	フラッシュメモリの不正改ざん/不正リードを防止		● MRAM の不正な改ざんやデータの読み出しから保護します。 ● OFS 領域の保護 ● スタートアップ領域選択設定の保護 — BTFLG、BTSIZE、MSUACR レジスタは FSPR ビットによって保護されます ● 恒久ブロックプロテクト設定の保護 — ユーザ領域およびデータ領域は、永久ブロックプロテクト機能により、プログラム動作から恒久的に保護されます。 ● Protect Zone による MRAM 保護 — MRAM 領域の保護(プログラム) — MRAM 領域の保護(リード) — レジスタの保護 ● エクストラ MRAM プログラムモードのエントリ保護 ● アンチロールバッククカウンタ ● HUK 保護	
プロテクション機能	フラッシュメモリの誤書き換えを防止		MRAM の誤書き換えから保護	
Trusted Memory (TM)機能	コードフラッシュメモリに対する不正リード防止 ● リニアモード：ブロック 8、9 ● デュアルモード：ブロック 8、9、78、79		—	

<table>
<tr><th rowspan="2">項目</th><th colspan="2">RX72M/RX72N(FLASH)</th><th colspan="2">RX74M/RX74N(MRAM)</th></tr>
<tr><th>コードフラッシュメモリ</th><th>データフラッシュメモリ</th><th>コード MRAM</th><th>データ MRAM</th></tr>
<tr><td>バックグラウンドオペレーション(BGO)機能</td><td colspan="2">• コードフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能
• コードフラッシュメモリプログラム/イレーズ中のデータフラッシュメモリリードが可能
• データフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能</td><td colspan="2">• 他バンクのコード MRAM の書き込み中にコード MRAM を読み出しできます。
• コード MRAM の書き込み中エクストラ MRAM を読み出しできます。
• エクストラ MRAM の書き込み中にコード MRAM を読み出しできます。</td></tr>
<tr><td>プログラム/イレーズ単位</td><td>• ユーザ領域およびユーザブート領域へのプログラム：128 バイト
• ユーザ領域のイレーズ：ブロック単位</td><td>• データ領域へのプログラム：4 バイト
• データ領域のイレーズ：64/128/256 バイト</td><td>1~32 バイト</td><td>1~16 バイト</td></tr>
<tr><td>その他の機能</td><td colspan="2">• セルフプログラミング中の割り込み受け付け可能
• 本 MCU の初期設定をオプション設定メモリに設定可能</td><td colspan="2">—</td></tr>
<tr><td>FACI コマンド(RX72M/72N)
MACI コマンド(RX74M/RX74N)</td><td colspan="2">• プログラム
• ブロックイレーズ
• P/E サスペンド
• P/E レジューム
• ステータスクリア
• 強制終了
• ブランクチェック
• コンフィギュレーション設定
• ロックビットプログラム
• ロックビットリード</td><td>なし</td><td>なし
<データ MRAM を除くエクストラ MRAM>
• プログラム
• 強制終了
• ステータスクリア
• コンフィギュレーション設定
• インクリメント
• カウンタ
• カウンタ読み出し</td></tr>
<tr><td>オンボードプログラミング(シリアルプログラミング/セルフプログラミング)</td><td colspan="2">ブートモード(SCI インタフェース)によるプログラム/イレーズ
• 調歩同期式シリアルインターフェース(SCI1)を使用
• 通信速度は自動調整
ブートモード(USB インタフェース)によるプログラム/イレーズ
• USB を使用
• 特別なハードウェアが不要で、PC と直結可能
ブートモード(FINE インタフェース)によるプログラム/イレーズ
• FINE を使用
シングルチップモードによるプログラム/イレーズ
• ユーザプログラム中のコードフラッシュメモリ/データフラッシュメモリ書き換えルーチンによるプログラム/イレーズが可能</td><td colspan="2">—</td></tr>
</table>

項目	RX72M/RX72N(FLASH)		RX74M/RX74N(MRAM)	
	コードフラッシュメモリ	データフラッシュメモリ	コード MRAM	データ MRAM
オフボードプログラミング	パラレルプログラマを使用して、コードフラッシュメモリ、オプション設定メモリのプログラム/イレーズが可能	パラレルプログラマを使用したデータフラッシュメモリのプログラム/イレーズはできません	—	
ユニーク ID	本 MCU 個体ごとの 16 バイト長の ID コード		本 MCU 個体ごとの 16 バイト長の ID コード	
セーフティ機能	• ソフトウェアプロテクション — FENTRYR によるプロテクト — FWEPROR レジスタによるプロテクト • エリアプロテクションによるプロテクト • エラープロテクション FACI コマンドの誤発行/禁止アクセスの発生、フラッシュシーケンサの誤動作を検出して FACI コマンドの受け付けを禁止します。 • スタートアッププログラム保護機能		• ソフトウェアプロテクト — MENTRYR レジスタによる MACI コマンド保護 — MRCPCS、MRCPCNS レジスタによるユーザ領域の保護 — ブロックプロテクトによるユーザ領域およびデータ領域の保護 • エラー保護 意図しないコマンドや禁止設定が発生したときにエラーを検出します。エラー検出後、MACI コマンドを受け付けません。 • スタートアップ領域保護 スタートアップ領域選択機能により、ユーザはリセット後に起動するプログラムを安全に更新できます。 スタートアップ領域のサイズは、8K、16K、32K バイトから選択できます。 • ECC サポート： ダブルビット誤り訂正とトリプルビット誤り検出	
割り込み要求	• FRDYI(フラッシュレディ) FRDYIE ビットによって有効になります。 • FIFERR(フラッシュアクセスエラー) DFAEIE ビット、CMDLKIE ビット、CFAEIE ビットによって有効になります。		• MRCRDI (コード MRAM ECC エラー)、INTENBTC、および INTENBDC ビットによって有効になります。 • MRERDI (エクストラ MRAM ECC エラー)、INTENBTE、および INTENBDE ビットによって有効になります。 • MRCPRI (コード MRAM アクセスエラー)、MRCAEIE ビットにより有効になります。 • MRDPRI (データ MRAM アクセスエラー)、MRDAEIE ビットにより有効になります。 • MREPRI (エクストラ MRAM アクセスエラー)、CMDLKIEE、および MREAEIE ビットによって有効になります。 • MRDYI (エクストラ MRAM レディ)、MRDYIE ビットによって有効になります。 • MRPRRI (MRAM プログラムレディ)、MRCPRRIE もしくは MRDPRRIE ビットによって有効になります。	

表 2.101　フラッシュメモリ/MRAM のレジスタ比較

レジスタ	ビット	RX72M(FLASH)/RX72N(FLASH)	RX74M(MRAM)/RX74N(MRAM)
ROMCE	—	ROM キャッシュ許可レジスタ	—
ROMCIV	—	ROM キャッシュ無効化レジスタ	—
NCRGn	—	ノンキャッシャブル領域 n アドレスレジスタ (n = 0, 1)	—
NCRCn	—	ノンキャッシャブル領域 n 設定レジスタ (n = 0, 1)	—
FWEPROR	—	フラッシュ P/E プロテクトレジスタ	—
FASTAT	—	フラッシュアクセスステータスレジスタ	—
FAEINT	—	フラッシュアクセスエラー割り込み許可レジスタ	—
FRDYIE	—	フラッシュレディ割り込み許可レジスタ	—
FSADDR (RX72M/ RX72N) MSADDR (RX74M/ RX74N)	—	FACI コマンド処理開始アドレスレジスタ	MACI コマンド処理開始アドレスレジスタ
FEADDR	—	FACI コマンド処理終了アドレスレジスタ	—
FSTATR (RX72M/ RX72N) MSTATR (RX74M/ RX74N)	—	フラッシュステータスレジスタ	エクストラ MRAM ステータスレジスタ
	PROTERR	—	プロテクトエラーフラグ
	CFGSETERR	—	コンフィギュレーション設定エラーフラグ
	FLWEERR	フラッシュライトイレーズプロテクトエラーフラグ	—
	PRGSPD	プログラムサスペンドステータスフラグ	—
	ERSSPD	イレーズサスペンドステータスフラグ	—
	DBFULL	データバッファフルフラグ	—
	SUSRDY	サスペンドレディフラグ	—
	ERSERR	イレーズエラーフラグ	—
	ILGLERR	イリーガルエラーフラグ 0：フラッシュシーケンサは不正な FACI コマンドや不正なフラッシュメモリアクセスを検出していない 1：フラッシュシーケンサは不正な FACI コマンドや不正なフラッシュメモリアクセスを検出した	イリーガルエラーフラグ 0：エクストラ MRAM シーケンサは不正な MACI コマンドや不正なエクストラ MRAM アクセスを検出していない 1：エクストラ MRAM シーケンサが不正な MACI コマンドや不正なエクストラ MRAM アクセスを検出した
	FRDY (RX72M/ RX72N) MRDY (RX74M/ RX74N)	フラッシュレディフラグ 0：プログラム、ブロックイレーズ、マルチブロックイレーズ、P/E サスペンド、P/E レジューム、強制終了、ブランクチェック、コンフィギュレーション設定のコマンド処理中 1：上記の処理を実行していない	エクストラ MRAM レディフラグ 0：プログラム、コンフィギュレーション設定、インクリメントカウンタ、カウンタ読み出しのコマンド処理中 1：上記の処理を実行していない
		リセット後の初期値が異なります	
	PZFERR	—	Protect Zone フィルタエラーフラグ

レジスタ	ビット	RX72M(FLASH)/RX72N(FLASH)	RX74M(MRAM)/RX74N(MRAM)
FSTATR (RX72M/ RX72N) MSTATR (RX74M/ RX74N)	SECERR	セキュリティエラーフラグ 0：FAW.FSPR ビットによる書き込み保護に違反していない 1：FAW.FSPR ビットによる書き込み保護に違反した	セキュリティエラーフラグ 0：MSUASMON.FSPR フラグによる書き込み保護に違反していない 1：MSUASMON.FSPR フラグによる書き込み保護に違反した
	FESETERR	FENTRY 設定エラーフラグ	—
	ILGCOMERR	イリーガルコマンドエラーフラグ 0：フラッシュシーケンサは不正な FACI コマンドエラーを検出していない 1：フラッシュシーケンサは不正な FACI コマンドエラーを検出した	イリーガルコマンドエラーフラグ 0：エクストラ MRAM シーケンサは不正な MACI コマンドエラーを検出していない 1：エクストラ MRAM シーケンサは不正な MACI コマンドエラーを検出した
FENTRYR (RX72M/ RX72N) MENTRYR (RX74M/ RX74N)	—	フラッシュ P/E モードエントリレジスタ	MRAM プログラムモードエントリ
	FENTRYC	コードフラッシュメモリ P/E モードエントリビット	—
	FENTRYD (RX72M/ RX72N) MENTRY (RX74M/ RX74N)	データフラッシュメモリ P/E モードエントリビット 0：データフラッシュメモリはリードモード 1：データフラッシュメモリは P/E モード	MRAM プログラムモードエントリビット 0：エクストラ MRAM はリードモード 1：エクストラ MRAM はプログラムモード
FSUINITR (RX72M/ RX72N) MSUINITR (RX74M/ RX74N)	—	フラッシュシーケンサ設定初期化レジスタ	エクストラ MRAM シーケンサ設定初期化レジスタ
	SUINIT	設定初期化ビット 0：FEADDR、FCPSR、FSADDR、FENTRYR、FBCCNT のフラッシュシーケンサの設定レジスタ値は保持 1：FEADDR、FCPSR、FSADDR、FENTRYR、FBCCNT のフラッシュシーケンサの設定レジスタを初期化	設定初期化ビット 0：MSADDR、MENTRYR、MCNTSELR レジスタのエクストラ MRAM シーケンサの設定レジスタ値は保持 1：MSADDR、MENTRYR、MCNTSELR レジスタのエクストラ MRAM シーケンサの設定レジスタを初期化
FCMDR (RX72M/ RX72N) MCMDR (RX74M/ RX74N)	—	FACI コマンドレジスタ	MACI コマンドレジスタ
	PCMDR[7:0]	プレコマンドフラグ	プレコマンドフラグ
		リセット後の初期値が異なります	
	CMDR[7:0]	コマンドフラグ	コマンドフラグ
		リセット後の初期値が異なります	
FBCCNT	—	データフラッシュブランクチェック制御レジスタ	—
FBCSTAT	—	データフラッシュブランクチェックステータスレジスタ	—
FPSADDR	—	データフラッシュ書き込み開始アドレスレジスタ	—
FCPSR	—	フラッシュシーケンサ処理切り替えレジスタ	—
FPCKAR		フラッシュシーケンサ処理クロック周波数通知レジスタ	—
FAWMON	—	フラッシュアクセスウィンドウモニタレジスタ	—

レジスタ	ビット	RX72M(FLASH)/RX72N(FLASH)	RX74M(MRAM)/RX74N(MRAM)
FSUACR (RX72M/ RX72N) MSUACR (RX74M/ RX74N)	—	スタートアップ領域コントロール レジスタ	MRAM スタートアップ領域コントロール レジスタ
	SAS[1:0]	スタートアップ領域選択ビット b1 b0 0　x：FAW.BTFLG ビットに従い、スタートアップ領域が選択されます 1　0：FAW.BTFLG ビットの設定に関わらず、スタートアップ領域 0 のアドレスを FFFF E000h～FFFF FFFFh、スタートアップ領域 1 のアドレスを FFFF C000h～FFFF DFFFh とします 1　1：FAW.BTFLG ビットの設定に関わらず、スタートアップ領域 1 のアドレスを FFFF E000h～FFFF FFFFh、スタートアップ領域 0 のアドレスを FFFF C000h～FFFF DFFFh とします	スタートアップ領域選択ビット b1 b0 0　x：SAS2.BTFLG ビットに従い、スタートアップ領域が選択されます。 1　0：SAS2.BTFLG ビットに関わらず、スタートアップ領域は一時的に通常領域に切り替わります。 1　1：SAS2.BTFLG ビットに関わらず、スタートアップ領域は一時的に代替領域に切り替わります。
EEPFCLK	—	データフラッシュメモリアクセス周波数設定レジスタ	—
MRCPFB	—	—	コード MRAM プリフェッチバッファ許可レジスタ
MRCFREQ	—	—	コード MRAM 周波数通知レジスタ
MREFREQ	—	—	エクストラ MRAM 周波数通知レジスタ
MRCDECC	—	—	コード MRAM ECC デコーダ コントロールレジスタ
MRCRAEINT	—	—	コード MRAM リードアクセスエラー割り込み許可レジスタ
MRCRAES	—	—	コード MRAM リードアクセスエラー ステータスレジスタ
MRCRTEA	—	—	コード MRAM TED エラーアドレス レジスタ
MRCRDEA	—	—	コード MRAM DEC エラーアドレス レジスタ
MREDECC	—	—	エクストラ MRAM ECC デコード制御 レジスタ
MRERAEINT	—	—	エクストラ MRAM リードアクセスエラー割り込み許可レジスタ
MRERAES	—	—	エクストラ MRAM リードアクセスエラー ステータスレジスタ
MRERTEA	—	—	エクストラ MRAM TED エラーアドレス レジスタ
MRERDEA	—	—	エクストラ MRAM DEC エラーアドレス レジスタ
MSAR	—	—	MRAM セキュリティ属性レジスタ
MREZS	—	—	エクストラ MRAM ゼロ化ステータス レジスタ
MREZC	—	—	エクストラ MRAM ゼロ化制御レジスタ
MASTAT	—	—	エクストラ MRAM アクセス状態レジスタ

レジスタ	ビット	RX72M(FLASH)/RX72N(FLASH)	RX74M(MRAM)/RX74N(MRAM)
MPAEINT	—	—	エクストラ MRAM アクセスエラー割り込み許可レジスタ
MRDYIE	—	—	エクストラ MRAM レディ割り込み許可レジスタ
MCNTSELR	—	—	MRAM カウンタ選択レジスタ
MCNTDTRn	—	—	MRAM カウンタデータレジスタ n (n = 0, 1)
MCTRCNTR	—	—	MRAM コンフィギュレーション更新転送制御レジスタ
MCTRSTATR	—	—	MRAM コンフィギュレーション更新転送ステータスレジスタ
MSUASMON	—	—	MRAM スタートアップ領域選択モニタレジスタ
MRSTTRST	—	—	MACI リセット転送ステータスレジスタ
MRPSC	—	—	MRAM プログラム速度設定レジスタ
MREEECC	—	—	エクストラ MRAM ECC エンコーダコントロールレジスタ
MRCPCNS	—	—	Non-secure アプリケーション用コード MRAM プログラムコントロールレジスタ
MRCPCS	—	—	Secure アプリケーション用コード MRAM プログラムコントロールレジスタ
MRCBPROTNS	—	—	Non-secure アプリケーション用コード MRAM ブロックプロテクトレジスタ
MRCBPROTS	—	—	Secure アプリケーション用コード MRAM ブロック保護レジスタ
MRCPS	—	—	コード MRAM プログラムステータスレジスタ
MRCPAEINT	—	—	コード MRAM プログラムアクセスエラー割り込み許可レジスタ
MRCPEA	—	—	コード MRAM プログラムエラーアドレスレジスタ
MRCFLR	—	—	コード MRAM フラッシュレジスタ
MRCPRICR	—	—	コード MRAM プログラム実行可能割り込み制御レジスタ
MRDPS	—	—	データ MRAM プログラムステータスレジスタ
MRDPAEINT	—	—	データ MRAM プログラムアクセスエラー割り込み許可レジスタ
MRDPEA	—	—	データ MRAM プログラムエラーアドレスレジスタ
MRDFLR	—	—	データ MRAM フラッシュレジスタ
MRDPRICR	—	—	データ MRAM プログラムレディ割り込み制御レジスタ
MRCEECC	—	—	コード MRAM ECC エンコーダコントロールレジスタ
PNRn	—	—	型名レジスタ n (n = 0~3)
MCUVER	—	—	MCU バージョンレジスタ
MWMCR	—	—	MRAM-OTP ライトモードコントロールレジスタ

表 2.102　コマンドごとのアドレス境界の比較

コマンド	RX72M(FLASH)/ RX72N(FLASH)	RX74M(MRAM)/ RX74N(MRAM)
プログラム(コード領域)	128 バイト	—
プログラム(データ領域)	4 バイト	16 バイト
ブロックイレーズ(コード領域)	8K または 32K バイト	—
ブロックイレーズ(データ領域)	64 バイト	—
マルチブロックイレーズ(データ領域)	64/128/256 バイト	—
ブランクチェック(データ領域)	4 バイト	—
コンフィギュレーション設定	16 バイト	16 バイト

2.47　パッケージ

表 2.103 に示す通り、一部パッケージの外形図やパッケージ展開に差分がありますので、基板設計時には留意ください。詳細は、「RX ファミリ間の移行設計ガイド パッケージ外形の相違点（R01AN4591JJ）」を参照してください。

表 2.103　パッケージ

パッケージタイプ	RENESAS Code			
	RX72M	RX72N	RX74M	RX74N
320 ピン LFBGA	×	×	○	○
224 ピン LFBGA	PLBG0224GA-A	PLBG0224GA-A	PLBG0224GE-A	PLBG0224GE-A
176 ピン LFQFP	PLQP0176KB-C	PLQP0176KB-C	PLQP0176KJ-A	PLQP0176KJ-A
176 ピン LFBGA	PLBG0176GA-A	PLBG0176GA-A	PLBG0176GG-A	PLBG0176GG-A
145 ピン TFLGA	×	○	×	×
144 ピン LFQFP	○	○	○	○
100 ピン LFQFP	PLQP0100KB-B	PLQP0100KB-B	PLQP0100KP-A	PLQP0100KP-A

○：パッケージあり(RENESAS Code は省略)、×：パッケージなし

3. 端子機能の比較

以下に端子機能の比較、および電源、クロック、システム制御端子の比較を示します。いずれかのグループにしか存在しない項目は青字に、両方のグループに存在するが相違点がある項目は赤字にしています。仕様に相違点がない項目は黒字にしています。

3.1 224 ピンパッケージ

表 3.1 に RX72M/RX74M　224 ピン LFBGA パッケージ端子機能の比較を、表 3.2 に RX72N/RX74N 224 ピンパッケージ端子機能の比較を示します

表 3.1　RX72M/RX74M　224 ピン LFBGA パッケージ端子機能の比較

224 ピン LFBGA	RX72M	RX74M
A1	NC	VSS
A2	VREFH0	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/RGMII0_TXD2-A/ CAT0_ETXD2-A/SD0CLK-A/IRQ11/PCOUTA1
A3	VREFL0	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/RGMII0_TXC-A/ CATRESTOUT-A/SD0CD-A/IRQ14/ DSMDAT5-C/PDMDAT0-A
A4	P41/IRQ9-DS/AN001	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/ CATSYNC0-A/IRQ9/ADCNV1-B/DSMDAT4-C
A5	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV/AN116/ DSMCLK4	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/ GTIW-B/GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/CAT0_MDIO-B/IRQ2/ADCNV2-B/ DSMCLK3-C
A6	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VLO
A7	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VSS_DCDC
A8	TRDATA5/P96/D22/A22/ET1_ERXD2/ CAT1_ERXD2	VCC_DCDC
A9	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/ CATI2CDATA-A/IRQ3
A10	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/USBHS_VBUS/ ET0_TXD0-B/RMII0_TXD0-B/CAT0_ETXD0-B/ CATLEDSTER-C/PIXD0-A/IRQ4/ADST0-A/ DSMCLK1-C/PCINA0

224 ピン LFBGA	RX72M	RX74M
A11	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/ GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/ CAT0_ETXD2-B/CATI2CCLK-B/SD0DAT2-C/ PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
A12	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/ DE6-A/TXDB6-A/MOSI0-C/SDAHS1-A/ USB0_ID/SSIRXD0/ET0_TX_EN-B/ RMII0_TX_EN-B/CAT0_TX_EN-B/ SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
A13	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/ET1_WOL-D/IRQ7
A14	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/ SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/ SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/ ET1_COL-D/IRQ4
A15	P70/SDCLK/CATLINKACT0	VSS
B1	AVSS0	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/ TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ ET0_TXD3-A/RGMII0_TXD3-A/CAT0_ETXD3-A/ SD0DAT0-A/IRQ12/PCOUTB1
B2	AVCC0	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ RGMII0_TXD0-A/CAT0_ETXD0-A/SD0DAT3-A/ IRQ12/PCOUTB0
B3	P42/IRQ10-DS/AN002	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/RGMII0_TX_CTL-A/ CAT0_TX_EN-A/SD0DAT1-A/IRQ5/PCOUTZ1
B4	P46/IRQ14-DS/AN006	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/CATLINKACT0-A/SD0WP-A/ IRQ13/DSMCLK5-C/PDMCLK0-A
B5	P91/D17/A17/SCK7/ET1_COL/AN115/DSMDAT5	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/SS10#-B/ DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/CAT0_MDC-B/IRQ3/ADSYNC-B/ DSMDAT3-C
B6	VCC	VLO
B7	P94/D20/A20/ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	VSS_DCDC
B8	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	VCC_DCDC
B9	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/CATI2CCLK-A/IRQ2
B10	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/ RMII0_TXD1-B/CAT0_ETXD1-B/CATLEDRUN-C/ PIXD1-A/IRQ29-DS/ADST1-A/DSMDAT1-C/ PCINB0

224 ピン LFBGA	RX72M	RX74M
B11	VCC	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/ SDAHS2-A/SSITXD0/ET0_TXD3-B/ CAT0_ETXD3-B/CATI2CDATA-B/SD0DAT3-C/ PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
B12	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1/CAT1_ETXD1	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/ MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ ET0_RX_ER-B/RMII0_RX_ER-B/ CAT0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/ PCINZ0
B13	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
B14	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/CAT0_ERXD2/LCD_DATA12-B/ AN102	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/ET1_CRS-D/IRQ1
B15	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/ TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/ CTS1#-A/USB0_VBUSEN/USBHS_ID/ ET0_INT-E/CATRESTOUT-D/IRQ0-DS/ADTRG0#
C1	AVSS1	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ CAT0_TX_CLK-A/SD0DAT2-A/IRQ14/PCOUTA0
C2	AVCC1	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ RGMII0_TXD1-A/CAT0_ETXD1-A/SD0CMD-A/ IRQ10/PCOUTZ0
C3	P05/SSILRCK1/IRQ13/DA1	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/CAT0_RX_ER-A/IRQ6
C4	P44/IRQ12-DS/AN004	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/ RGMII0_RX_CTL-A/CAT0_RX_DV-A/IRQ13
C5	VSS	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/CATLATCH0-A/ IRQ8/ADCNV0-B/DSMCLK4-C
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/CAT1_RX_DV/AN114/DSMCLK5	VLO
C7	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/USBHS_VBUS/ ET0_TX_ER-B/CATLINKACT0-B/CATLEDERR-C/ IRQ0/ADTRG2#/DSMCLK0-C
C8	VCC	VCC_DCDC
C9	TRSYNC1/P97/D23/A23/ET1_ERXD3/ CAT1_ERXD3	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/ RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/ CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ ET0_TX_EN-C/RMII0_TX_EN-C/CAT0_TX_EN-C/ PCKO-D/IRQ4/DSMCLK0-F/PCINA0

224 ピン LFBGA	RX72M	RX74M
C10	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN/ CAT1_TX_EN	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/ CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/ USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/ RMII0_TXD0-C/CAT0_ETXD0-C/HSYNC-D/ IRQ5/ADSYNC-C/DSMDAT0-F/PCINB0
C11	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/ RMII1_TXD0/CAT1_ETXD0	P114/PIO_046/GTCPPO14/TXD12-B/SMOSI12-B/ SSDA12-B/TXDA12-B/SSL23-C/ET1_TX_ER-C/ CATLINKACT1-C/PIXD6-D/IRQ22/ADST2-D/ DSMCLK0-H
C12	VSS	P111/PIO_043/GTCPPO11/CTS12#-B/CTS9#-C/ RTS9#-C/SS9#-C/DE9-C/TXDB9-C/SSL20-C/ ET0_RXD1-C/RMII0_RXD1-C/CAT0_ERXD1-C/ SD0DAT7-C/PIXD3-D/IRQ19
C13	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/LCD_DATA11-B/ IRQ5/AN103	P108/PIO_040/TIC0/GTCPPO8/SCK9-C/CTS9#-C/ TXDB9-C/RSPCK2-C/ET0_RX_DV-C/ RMII0_CRS_DV-C/CAT0_RX_DV-C/SD0DAT4-C/ PIXD0-D/IRQ16/ADCNV0-D/DSMCLK2-F
C14	P65/CKE/CS5#	P110/PIO_042/GTCPPO10/TXD9-C/SMOSI9-C/ SSDA9-C/TXDA9-C/MISO2-C/ET0_RXD0-C/ RMII0_RXD0-C/CAT0_ERXD0-C/SD0DAT6-C/ PIXD2-D/IRQ18/ADCNV2-D
C15	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	P113/PIO_045/GTCPPO13/SCK12-B/CTS12#-B/ TXDB12-B/SSL22-C/ET0_RXD3-C/ CAT0_ERXD3-C/PIXD5-D/IRQ21/ADST1-D/ DSMDAT1-H/PDMDAT0-D
D1	P45/IRQ13-DS/AN005	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/ GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/ ET1_RX_CLK-A/RMII1_REF50CK-A/ RGMII1_RXC-A/CAT1_RX_CLK-A/IRQ8/ DSMCLK2-D
D2	P47/IRQ15-DS/AN007	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/ GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/ TXDA8-C/ET1_RX_ER-A/RMII1_RX_ER-A/ CAT1_RX_ER-A/IRQ10/DSMCLK1-D
D3	P03/SSIDATA1/IRQ11/DA0	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ RGMII0_RXC-A/CAT0_RX_CLK-A/IRQ4
D4	P40/IRQ8-DS/AN000	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/CAT0_LINKSTA-A/IRQ15
D5	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ CATLEDERR/QIO3-C/IRQ9/AN119	P502/PIO_034/WR2#-A/BC2#-A/A18-C/GTIOC3A/ TXD2-C/SMOSI2-C/SSDA2-C/TXDA2-C/SSL13-C/ CTX1-C/ET0_WOL-B/CATLEDRUN-A/ SD0DAT6-A/IRQ2/ADST2-C/DSMCLK1-E
D6	P02/TMCI1/SCK6/SSIBCK1/CATLEDSTER/ IRQ10/AN120	P500/PIO_032/WR#-A/WR0#-A/A16-C/ GTIOC2A/CTS2#-C/RTS2#-C/SS2#-C/DE2-C/ TXDB2-C/CTS7#-B/SSL11-C/CTX0-C/ ET0_LINKSTA-B/CAT0_LINKSTA-B/SD0DAT4-A/ IRQ0/ADST0-C/DSMCLK2-E
D7	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/CAT1_LINKSTA/AN117/ DSMDAT4	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/ GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/ TXDB2-B/USB0_VBUS-DS/USBHS_EXICEN/ ET0_TX_CLK-B/CAT0_TX_CLK-B/ CAT0_LINKSTA-D/IRQ1/ADTRG1#/DSMDAT0-C
D8	VSS	P504/PIO_036/TMCI1/GTETRGA/GTIOC4A/ CTS2#-C/RXD7-B/SMISO7-B/SSCL7-B/MOSI2-B/ ET0_TX_ER-C/GPTP_CAPTURE0/ CATLINKACT0-C/IRQ4/DSMCLK0-E

224 ピン LFBGA	RX72M	RX74M
D9	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	P506/PIO_038/GTETRGC/GTIOC5A/POEGD/SCK7-B/CTS7#-B/TXDB7-B/RSPCK2-B/ET0_TXD2-C/GPTP0_PPS/CAT0_ETXD2-C/IRQ6
D10	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER	P806/PIO_062/GTCPPO7/GTIOC14A/RXD5-B/SMISO5-B/SSCL5-B/SSL23-B/CTX1-D/ET0_TXD1-C/RMII0_TXD1-C/CAT0_ETXD1-C/VSYNC-D/IRQ14/DSMCLK1-F/PCINA1
D11	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0	P109/PIO_041/TOC0/GTCPPO9/RXD9-C/SMISO9-C/SSCL9-C/MOSI2-C/ET0_RX_CLK-C/RMII0_REF50CK-C/CAT0_RX_CLK-C/SD0DAT5-C/PIXD1-D/IRQ17/ADCNV1-D/DSMDAT2-F
D12	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/CAT0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	P115/PIO_047/GTCPPO15/RXD12-B/SMISO12-B/SSCL12-B/ET1_TX_CLK-C/CAT1_TX_CLK-C/PIXD7-D/IRQ23/DSMDAT0-H
D13	VSS	P112/PIO_044/GTCPPO12/CTS12#-B/RTS12#-B/SS12#-B/DE12-B/TXDB12-B/CTS9#-C/SSL21-C/ET0_RXD2-C/CAT0_ERXD2-C/PIXD4-D/IRQ20/ADST0-D/DSMCLK1-H/PDMCLK0-D
D14	TRDATA0/PG2/D26/ET1_TX_CLK/CAT1_TX_CLK	VSS
D15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/EPLSOUT1/CATSYNC1/IRQ15	VCC
E1	VCL	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/ET1_RX_DV-A/RMII1_CRS_DV-A/RGMII1_RX_CTL-A/CAT1_RX_DV-A/IRQ9/DSMDAT2-D
E2	VSS	PG03/PIO_059/DQM2-A/WR2#-C/BC2#-C/GTIOC11B/CTS8#-C/RTS8#-C/SS8#-C/DE8-C/TXDB8-C/ET0_INT-A/GPTP_MATCH1/IRQ11/DSMDAT1-D
E3	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/CATLATCH1/QIO2-C/IRQ8/AN118	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/CTS9#-A/ET0_RXD2-A/RGMII0_RXD2-A/CAT0_ERXD2-A/IRQ2
E4	P43/IRQ11-DS/AN003	PB03/PIO_019/D12-A/TMO0/GTOULO-A/GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/RGMII0_RXD3-A/CAT0_ERXD3-A/IRQ3
E5	P07/IRQ15/ADTRG0#	VCC
E6	PN0/ET1_ETXD2/CAT1_ETXD2	P501/PIO_033/WR1#-A/BC1#-A/A17-C/GTIOC2B/SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/CRX0-C/ET0_INT-B/CATLEDSTER-A/SD0DAT5-A/IRQ1/ADST1-C/DSMDAT2-E
E7	PQ0/SCK11/ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV	P503/PIO_035/WR3#-A/BC3#-A/A19-C/GTIOC3B/RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/USB0_OVRCURB/SSIRXD0/ET1_WOL-B/CATLEDERR-A/SD0DAT7-A/IRQ3/DSMDAT1-E
E8	PQ1/SMISO11/SSCL11/RXD11/ET1_COL	P505/PIO_037/TMO3/GTETRGB/GTIOC4B/TXD7-B/SMOSI7-B/SSDA7-B/TXDA7-B/MISO2-B/ET0_TX_CLK-C/GPTP_MATCH0/CAT0_TX_CLK-C/IRQ10/DSMDAT0-E
E9	PQ3/RTS11#/CTS11#/SS11#/ET1_TX_ER	P507/PIO_039/GTETRGD/GTIOC5B/POEGC/CTS7#-B/RTS7#-B/SS7#-B/DE7-B/TXDB7-B/SSL20-B/ET0_TXD3-C/GPTP1_PPS/CAT0_ETXD3-C/IRQ7

224 ピン LFBGA	RX72M	RX74M
E10	PQ5/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	P807/PIO_063/GTCPPO4/GTIOC14B/POEGD/ TXD5-B/SMOSI5-B/SSDA5-B/TXDA5-B/CRX1-D/ ET0_RX_ER-C/RMII0_RX_ER-C/ CAT0_RX_ER-C/PIXCLK-D/IRQ15/ DSMDAT1-F/PCINB1
E11	PQ4/ET1_RX_CLK/REF50CK1/CAT1_RX_CLK	PF02/PIO_050/CS6#-B/BREQ#-C/GTCPPO1/ GTIOC7A/RXD0-C/SMISO0-C/SSCL0-C/RXD7-C/ SMISO7-C/SSCL7-C/ET1_TXD2-C/ CAT1_ETXD2-C/IRQ2/ADSYNC-D/DSMCLK3-F
E12	VCC	PF04/PIO_052/CS4#-B/GTCPPO3/GTIOC8A/ SCK0-C/CTS0#-C/TXDB0-C/SCK7-C/CTS7#-C/ TXDB7-C/ET1_TXD0-C/RMII1_TXD0-C/ CAT1_ETXD0-C/IRQ4/DSMCLK4-F
E13	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PF03/PIO_051/CS7#-B/BACK#-C/GTCPPO2/ GTIOC7B/TXD0-C/SMOSI0-C/SSDA0-C/ TXDA0-C/TXD7-C/SMOSI7-C/SSDA7-C/ TXDA7-C/ET1_TXD3-C/CAT1_ETXD3-C/IRQ3/ DSMDAT3-F
E14	TRCLK/PG5/D29/ET1_ETXD2/CAT1_ETXD2	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
E15	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
F1	XCIN	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ ET1_TXD2-A/RGMII1_TXD2-A/CAT1_ETXD2-A/ IRQ5/PCINA0
F2	VBATT	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/ET1_TX_ER-A/ CATLINKACT1-A/IRQ7/PCINB0
F3	TRST#/PF4	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/RGMII0_RXD1-A/ CAT0_ERXD1-A/IRQ4-DS/DSMDAT2-A/PCINB1
F4	PK4/GTADSM0/SSLB1/ET0_ERXD2/ CAT0_ERXD2	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ RGMII0_RXD0-A/CAT0_ERXD0-A/IRQ12/ ADST2-A/DSMCLK2-A/PCINA1
F5	PK5/GTADSM1/SSLB2/ET0_ERXD3/ CAT0_ERXD3	VSS
F6	EMLE	VCL
F7	PK6/GTIOC1A/SSLB3/CATLINKACT0	VSS
F8	PN1/ET1_ETXD3/CAT1_ETXD3	VCC
F9	PQ6/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	VSS
F10	VSS	VSS
F11	PM1/TOC3/GTETRGB/SMISO10/SSCL10/ RXD10/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1/ SDHI_CMD-D/QSSL-A	PF05/PIO_053/CS5#-B/GTCPPO5/GTIOC8B/ POEGD/CTS7#-C/RTS7#-C/SS7#-C/DE7-C/ TXDB7-C/SSL01-C/ET1_TXD1-C/RMII1_TXD1-C/ CAT1_ETXD1-C/IRQ5/DSMDAT4-F
F12	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLEDRUN/LCD_DATA8-B	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/ GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/ SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/ SCL00-B/CTX2-B/USB0_OVRCURA/ USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/ RMII0_CRS_DV-B/CAT0_RX_DV-B/ CATI2CCLK-C/SD0DAT0-C/PIXD6-A/IRQ15/ DSMCLK3-B/PDMCLK0-B

224 ピン LFBGA	RX72M	RX74M
F13	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/ SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/USBHS_ID/SSIBCK0/ ET0_RX_CLK-B/RMII0_REF50CK-B/ CAT0_RX_CLK-B/CATI2CDATA-C/SD0DAT1-C/ PIXD7-A/IRQ3/DSMDAT3-B/PDMDAT0-B
F14	TRDATA2/PG6/D30/ET1_ETXD3/CAT1_ETXD3	VCC_USB
F15	TRDATA3/PG7/D31/ET1_TX_ER	VSS_USB
G1	XCOUT	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/ET1_TXD1-A/ RMII1_TXD1-A/RGMII1_TXD1-A/CAT1_ETXD1-A/ IRQ5-DS/PCINZ0
G2	VSS	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/ET1_TXD3-A/ RGMII1_TXD3-A/CAT1_ETXD3-A/IRQ14/PCINZ1
G3	VCC	PG05/PIO_061/A10-A/GTIOC12B/RXD3-C/ SMISO3-C/SSCL3-C/ET0_MDIO-A/ CAT0_MDIO-A/IRQ13
G4	MD/FINED	PG07/PIO_063/A8-A/GTIOC13B/CTS3#-C/ RTS3#-C/SS3#-C/DE3-C/TXDB3-C/ET0_CRS-A/ IRQ15
G5	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0/CATSYNC0/QMI-C/QIO1-C	PF09/PIO_017/A20-A/A16-D/CTS12#-C/ GPTP_CAPTURE1/XSPI1_INT0#-A/ XSPI1_ECS0#-A/IRQ17
G6	PF5/WAIT#/SSILRCK0/CATLATCH0/IRQ4	VSS
G7	RES#	VCL
G8	PQ2/SMOSI11/SSDA11/TXD11/ET1_RX_DV/ CAT1_RX_DV	VSS
G9	PN2/ET1_TX_CLK/CAT1_TX_CLK	VCL
G10	VCC	VCL
G11	PM0/TIC3/GTETRGA/SCK10/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0/SDHI_CLK-D/ QSPCLK-A	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ CAT0_ERXD1-B/SD0CD-C/HSYNC-A/IRQ5/ ADTRG0#/DSMDAT4-B/PCOUTB1
G12	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/CAT0_ERXD0-B/SD0WP-C/ PIXCLK-A/IRQ12/DSMCLK4-B/PCOUTA1
G13	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/CATLINKACT1/ LCD_DATA6-B	VCC_USBHS
G14	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ CAT0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS	USBHS_DP
G15	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ CAT0_MDC/CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	USBHS_DM

224 ピン LFBGA	RX72M	RX74M
H1	XTAL/P37	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/ET1_TX_CLK-A/ CAT1_TX_CLK-A/IRQ10/ADCNV2-A/DSMCLK1-A
H2	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/CAT0_LINKSTA/IRQ4/ DSMDAT0	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/ET1_TXD0-A/ RMII1_TXD0-A/RGMII1_TXD0-A/CAT1_ETXD0-A/ IRQ6-DS/ADSYNC-A/DSMDAT1-A
H3	UPSEL/P35/NMI	PG06/PIO_062/A9-A/GTIOC13A/TXD3-C/ SMOSI3-C/SSDA3-C/TXDA3-C/ET0_COL-A/ IRQ14
H4	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS/ DSMCLK0	PG04/PIO_060/A11-A/GTIOC12A/SCK3-C/ CTS3#-C/TXDB3-C/ET0_MDC-A/CAT0_MDC-A/ IRQ12
H5	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	PF08/PIO_016/A21-A/A17-D/GTCPPO12/ POEGA/XSPI1_RESET0#-A/IRQ16
H6	BSCANP	VCC
H7	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/ CATRESTOUT/QMO-C/QIO0-C	VSS
H8	PQ7/ET1_TX_EN/RMII1_TXD_EN/CAT1_TX_EN	VCL
H9	PN3/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER	VSS
H10	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	VCL
H11	PL0/TIC2/GTETRGA/SCK9/RSPCKC/ ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ CAT0_ERXD2-B/VSYNC-A/IRQ2-DS/ADTRG1#/ DSMCLK5-B/PCOUTZ1
H12	VCC	AVSS_USBHS
H13	VSS	USBHS_RREF
H14	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/CATRESTOUT/ LCD_DATA2-B	VSS_USBHS
H15	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/CAT0_LINKSTA/ LCD_DATA3-B	VCC
J1	EXTAL/P36	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/RGMII1_TXC-A/CATIRQ-A/IRQ1-DS/ ADCNV0-A/DSMCLK0-A
J2	TDI/PF2/RXD1/SMISO1/SSCL1/CATI2CCLK	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ ET1_TX_EN-A/RMII1_TX_EN-A/ RGMII1_TX_CTL-A/CAT1_TX_EN-A/IRQ11/ ADCNV1-A/DSMDAT0-A
J3	TMS/PF3	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/ GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/ SS4#-B/DE4-B/TXDB4-B/ET1_LINKSTA-A/ CAT1_LINKSTA-A/XSPI1_RESET0#-B/PCKO-C/ IRQ8/DSMDAT4-D

224 ピン LFBGA	RX72M	RX74M
J4	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/ IRQ1-DS	PF06/PIO_054/A23-A/A19-D/GTCPPO6/ GTIOC9A/POEGC/CTS0#-C/RTS0#-C/SS0#-C/ DE0-C/TXDB0-C/CTS7#-C/SSL02-C/ XSPI1_CS1#-A/XSPI1_WP0#-A/IRQ6/ DSMCLK5-F
J5	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	PF07/PIO_055/A22-A/A18-D/GTCPPO11/ GTIOC9B/SSL03-C/XSPI1_RSTO0#-A/IRQ7/ DSMDAT5-F
J6	PH2/GTETRGC/SMOSI7/SSDA7/TXD7/MISOA/ CATI2CDATA	VSS
J7	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/CATLEDRUN/PIXD0/IRQ5	VCL
J8	P53(注 1)/BCLK	VSS
J9	PK3/GTETRGD/RTS8#/CTS8#/SS8#/SSLB0/ ET0_TX_ER	VCL
J10	PL1/TOC2/GTETRGB/SMISO9/SSCL9/RXD9/ MOSIC/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1	VSS
J11	PN5/ET1_MDC/PMGI1_MDC/QSSL-C	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/USBHS_OVRCURB-DS/ ET0_RXD3-B/CAT0_ERXD3-B/PCKO-A/ IRQ3-DS/ADTRG2#/DSMDAT5-B
J12	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/ LCD_TCON3-B/IRQ4-DS	P305/NMI/IRQ0
J13	P71/A18/CS1#/ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO/DSMCLK3	AVCC_USBHS
J14	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/LCD_DATA0-B/ IRQ12	XTAL/P307
J15	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	EXTAL/P306
K1	CLKOUT25M/PH7/GTIOC0B	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ ET1_RXD3-A/RGMII1_RXD3-A/CAT1_ERXD3-A/ XSPI1_RESET1#-B/IRQ7/DSMDAT0-D
K2	CLKOUT/PH6/GTIOC0A/SSLA3/CATLATCH1	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ET1_RXD2-A/ RGMII1_RXD2-A/CAT1_ERXD2-A/ XSPI1_WP1#-B/IRQ14/ADCNV2-C/DSMCLK0-D
K3	PH4/GTADSM0/SSLA1/CATLEDSTER	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ ET1_CRS-E/CATSYNC1-A/XSPI1_WP0#-B/ XSPI1_RESET1#-C/HSYNC-C/IRQ10/ADST2-B/ DSMCLK4-D
K4	PH5/GTADSM1/SSLA2/CATLATCH0	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/RXD9-B/ SMISO9-B/SSCL9-B/SSL02-D/ET1_TXD3-B/ ET_TAS_STA1/CAT1_ETXD3-B/XSPI0_INT0#-A/ XSPI0_ECS0#-A/IRQ13/DSMDAT4-A
K5	TDO/PF0/TXD1/SMOSI1/SSDA1/CATI2CDATA	VSS
K6	PH1/TOC0/GTETRGB/SMISO7/SSCL7/RXD7/ MOSIA/CATI2CCLK	VCC
K7	P10/ALE/MTIC5W/TMRI3/IRQ0	VSS
K8	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A/CATLEDERR	VCC2

224 ピン LFBGA	RX72M	RX74M
K9	PK1/TOC1/GTETRGB/SMISO8/SSCL8/RXD8/ MOSIB/ET0_COL	VCL
K10	PL3/GTETRGD/RTS9#/CTS9#/SS9#/SSLC0/ ET0_RX_CLK/REF50CK0/CAT0_RX_CLK	VSS
K11	PM2/GTETRGC/SMOSI10/SSDA10/TXD10/ ET1_ERXD2/CAT1_ERXD2/SDHI_D0-D/ QMO-A/QIO0-A	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/ET1_INT-E/CATIRQ-D/IRQ18/ ADTRG0#/TAMPI0
K12	VSS	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/ DSMCLK2-C/TAMPI1
K13	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/LCD_CLK-B	MD/P315
K14	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/ RMII0_RX_ER/CAT0_RX_ER/LCD_TCON1-B	VSS
K15	P72/A19/CS2#/ET0_MDC/CAT0_MDC/ PMGI0_MDC/LCD_DATA23-A/DSMDAT3	VSS
L1	PH3/GTETRGD/RTS7#/CTS7#/SS7#/SSLA0/ CATLEDERR	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ET1_RXD1-A/ RMII1_RXD1-A/RGMII1_RXD1-A/ CAT1_ERXD1-A/XSPI1_RSTO1#-B/IRQ13/ ADCNV1-C/DSMDAT5-D
L2	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL/CATIRQ	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/ CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/ TXDB11-B/ET1_RXD0-A/RMII1_RXD0-A/ RGMII1_RXD0-A/CAT1_ERXD0-A/ XSPI1_INT1#-B/XSPI1_ECS1#-B/IRQ12/ ADCNV0-C/DSMCLK5-D
L3	TCK/PF1/SCK1	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/ TXD9-B/SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ ET1_TXD2-B/ET_TAS_STA0/CAT1_ETXD2-B/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4/ DSMCLK4-A
L4	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P606/PIO_014/CS1#-C/D17-B/GTETRGA/ GTCPPO4/GTIOC15A/POEGC/SCK9-B/CTS9#-B/ TXDB9-B/SSL03-D/CTX2-C/ET1_TX_ER-B/ ET_TAS_STA2/CATLINKACT1-B/ XSPI0_RESET0#-A/IRQ14/DSMCLK5-A
L5	VCC	VCC2
L6	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A	P904/PIO_004/GTCPPO0/POEGC/TXD6-B/ SMOSI6-B/SSDA6-B/TXDA6-B/ET0_COL-E/ GPTP_PTPOUT0/IRQ12
L7	VCC	P906/PIO_006/GTCPPO2/POEGA/SCK6-B/ CTS6#-B/TXDB6-B/ET0_MDC-C/ GPTP_PTPOUT2/IRQ14
L8	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A/ CATLEDSTER	P407/PIO_055/IRQ15-DS/AN007
L9	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/CATI2CCLK/QIO3-A/ SDHI_CD/MMC_D3-A/LCD_DATA13-A	P406/PIO_054/IRQ14-DS/AN006
L10	PL7/GTIOC2B/ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO	P215/PIO_055/GTCPPO13/CTS4#-C/CTS5#-C/ RTS5#-C/SS5#-C/DE5-C/TXDB5-C/USBHS_ID/ ET1_RXD3-C/CAT1_ERXD3-C/IRQ31/ PDMDAT0-E/PCINZ0

224 ピン LFBGA	RX72M	RX74M
L11	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A	P209/PIO_049/TOC1/GTETRGB/RXD4-C/SMISO4-C/SSCL4-C/MOSI1-D/ET1_RX_CLK-C/RMII1_REF50CK-C/CAT1_RX_CLK-C/IRQ25/PCINB1
L12	PN4/ET1_MDIO/PMGI1_MDIO/QSPCLK-C	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/GTCPPO15/POEGA/SSL13-B/SSILRCK0/ET1_WOL-C/IRQ20/ADTRG2#/DSMDAT2-C/TAMPI2
L13	VCC	VCC
L14	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_TCON2-B	XCIN/EXCIN/P309
L15	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/LCD_TCON0-B	XCOUT/P308
M1	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ET1_EXOUT/CATLINKACT1	ETHPHYCLK/P700/PIO_048/SDCLK-A/GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/TXDA4-B/ET1_INT-A/CATRESTOUT-F/XSPI1_INT0#-B/XSPI1_ECS0#-B/PIXCLK-C/IRQ0/ADST0-B/DSMCLK3-D
M2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ET1_COL-E/CATLATCH1-A/XSPI1_RSTO0#-B/XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B/DSMDAT3-D
M3	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	P607/PIO_015/CS0#-B/D16-B/GTETRGB/GTADSM0/GTIOC15B/POEGA/CTS8#-B/CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/CRX2-C/ET1_INT-B/ET_TAS_STA3/CATIRQ-B/XSPI0_RSTO0#-A/IRQ15/DSMDAT5-A
M4	VSS	P603/PIO_011/WE#-B/D20-B/GTIOC5B/CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/CTS9#-B/MISO0-D/ET1_TXD1-B/RMII1_TXD1-B/GPTP_PTPOUT3/CAT1_ETXD1-B/CATSYNC0-B/XSPI0_IO7-A/PCKO-B/IRQ3/DSMDAT3-A
M5	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/CATSYNC0/LCD_DATA0-A	P907/PIO_007/GTCPPO3/POEGD/CTS6#-B/RTS6#-B/SS6#-B/DE6-B/TXDB6-B/CTS1#-C/ET0_MDIO-C/GPTP_PTPOUT3/XSPI0_WP0#-A/IRQ15
M6	P84/MTIOC6D/ET1_LINKSTA/CAT1_LINKSTA/LCD_DATA2-A	P905/PIO_005/GTCPPO1/POEGB/RXD6-B/SMISO6-B/SSCL6-B/ET0_CRS-E/GPTP_PTPOUT1/IRQ13
M7	VSS	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/CTS1#-C/TXDB1-C/ET1_MDC-B/ET_TAS_STA2/CATRESTOUT-B/XSPI0_RESET1#-A/IRQ10/AN034
M8	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/SMISO1-C/SSCL1-C/ET1_COL-B/ET_TAS_STA0/CATSYNC1-B/XSPI0_INT1#-A/XSPI0_ECS1#-A/IRQ0/AN032
M9	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV/LCD_DATA8-A/DSMCLK1	P405/PIO_053/IRQ13-DS/AN005
M10	PK0/TIC1/GTETRGA/SCK8/RSPCKB/ET0_MDC/CAT0_MDC/PMGI0_MDC	P415/PIO_063/IRQ31/AN015/DA1
M11	PL5/GTADSM1/SSLC2/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	P212/PIO_052/GTCPPO10/SCK5-C/CTS5#-C/TXDB5-C/SSL11-D/USBHS_OVRCURA/ET1_RX_DV-C/RMII1_CRS_DV-C/CAT1_RX_DV-C/IRQ28/ADTRG0#

224 ピン LFBGA	RX72M	RX74M
M12	PL6/GTIOC2A/SSLC3/ET0_TX_EN/ RMII0_TXD_EN/CAT0_TX_EN	P214/PIO_054/GTCPPO12/TXD5-C/SMOSI5-C/ SSDA5-C/TXDA5-C/SSL13-D/USBHS_EXICEN/ ET1_RXD2-C/CAT1_ERXD2-C/IRQ30/ADTRG2#/ PDMCLK0-E/PCINB0
M13	PM7/GTIOC3B/ET0_CRS/RMII0_CRS_DV/ CAT0_RX_DV/SDHI_WP	RES#
M14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/CAT0_ERXD3/ IRQ14	VSS
M15	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	VBATT/VCC
N1	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/PIXD6	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/ GTCPPO7/GTIOC10B/POEGD/ET1_LINKSTA-E/ CAT1_LINKSTA-D/CATRESTOUT-C/ XSPI1_CS0#-A/PIXD7-C/IRQ7
N2	PH0/TIC0/GTETRGA/SCK7/RSPCKA/ CATLEDRUN	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/ET1_RXD2-D/ CAT1_ERXD2-D/CATLEDSTER-B/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
N3	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/CATLINKACT0/PIXD1	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ ET1_RX_CLK-D/RMII1_REF50CK-D/ CAT1_RX_CLK-D/CATLEDERR-B/XSPI1_DS-A/ PIXD6-C/IRQ6
N4	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/SCK8-B/ CTS8#-B/TXDB8-B/MOSI0-D/ET1_TXD0-B/ RMII1_TXD0-B/GPTP_PTPOUT2/ CAT1_ETXD0-B/CATLATCH0-B/XSPI0_IO6-A/ HSYNC-B/IRQ2/ADTRG2#/DSMCLK3-A
N5	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ADTRG1#	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/RXD8-B/ SMISO8-B/SSCL8-B/RSPCK0-D/ET1_TX_EN-B/ RMII1_TX_EN-B/GPTP_PTPOUT1/ CAT1_TX_EN-B/CATSYNC1-D/XSPI0_IO5-A/ VSYNC-B/IRQ1/ADTRG1#
N6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/LCD_TCON3-A	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ ET1_TX_CLK-B/GPTP_PTPOUT0/ CAT1_TX_CLK-B/CATLATCH1-D/XSPI0_IO4-A/ PIXCLK-B/IRQ0/ADTRG0#
N7	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7/RSPCKC-B/LCD_DATA4-A/DSMDAT1	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/ET1_MDIO-B/ET_TAS_STA3/ CATIRQ-C/XSPI0_WP1#-A/IRQ11/AN035
N8	VCC	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ET1_CRS-B/ ET_TAS_STA1/CATLATCH1-B/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
N9	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	P404/PIO_052/IRQ12-DS/AN004
N10	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLATCH0/QIO2-A/SDHI_WP/MMC_D2-A/ LCD_DATA14-A	P414/PIO_062/IRQ30/AN014/DA0

224 ピン LFBGA	RX72M	RX74M
N11	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ET0_RX_DV/CAT0_RX_DV	P210/PIO_050/GTETRGC/TXD4-C/SMOSI4-C/SSDA4-C/TXDA4-C/MISO1-D/ET1_RXD0-C/RMII1_RXD0-C/CAT1_ERXD0-C/IRQ26/PCINZ1
N12	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A	P213/PIO_053/GTCPPO11/RXD5-C/SMISO5-C/SSCL5-C/SSL12-D/USBHS_VBUSEN/ET1_RX_ER-C/RMII1_RX_ER-C/CAT1_RX_ER-C/IRQ29/ADTRG1#/PCINA0
N13	PM6/GTIOC3A/ET0_TX_CLK/CAT0_TX_CLK/SDHI_CD	P208/PIO_048/TIC1/GTETRGA/SCK4-C/CTS4#-C/TXDB4-C/RSPCK1-D/ET1_TX_EN-C/RMII1_TX_EN-C/CAT1_TX_EN-C/IRQ24/PCINA1
N14	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/CAT0_ERXD2/LCD_DATA22-A/IRQ12	P211/PIO_051/GTETRGD/CTS4#-C/RTS4#-C/SS4#-C/DE4-C/TXDB4-C/CTS5#-C/SSL10-D/USBHS_OVRCURB/ET1_RXD1-C/RMII1_RXD1-C/CAT1_ERXD1-C/IRQ27
N15	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/CATRESTOUT-E/IRQ16-DS/AN016/DSMCLK0-B
P1	PK7/GTIOC1B/CATLINKACT1	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/GTIOC9B/SSL12-A/ET1_RXD3-D/CAT1_ERXD3-D/CATLEDRUN-B/XSPI1_IO3-A/PIXD5-C/IRQ5
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/EPLSOUT0/CATSYNC0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/DE12-A/TXDB12-A/MISO1-A/ET1_RXD1-D/RMII1_RXD1-D/CAT1_ERXD1-D/SD0DAT7-B/XSPI1_IO1-A/PIXD3-C/IRQ11
P3	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/MOSI1-A/ET1_RXD0-D/RMII1_RXD0-D/CAT1_ERXD0-D/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/IRQ7-DS
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/CTX1-B/ET1_LINKSTA-B/CAT1_LINKSTA-B/SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
P5	VCC_USB	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/CTX0-B/ET1_RX_DV-B/RMII1_CRS_DV-B/CAT1_RX_DV-B/CATLEDSTER-D/SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/IRQ5/AN029
P6	VSS_USB	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/MISO2-A/ET1_RXD3-B/CAT1_ERXD3-B/CAT0_MDIO-D/SD0CLK-B/XSPI0_IO1-A/PIXD3-B/IRQ3/AN027
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/MOSI2-A/ET1_RXD2-B/CAT1_ERXD2-B/CAT0_MDC-D/SD0CMD-B/XSPI0_IO0-A/PIXD2-B/IRQ2/AN026
P8	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/CATSYNC1/LCD_DATA7-A/IRQ1	AVSS0
P9	VSS	VREFL0
P10	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1/CATI2CDATA/MMC_D4-A/LCD_DATA12-A	P403/PIO_051/IRQ11-DS/AN003

224 ピン LFBGA	RX72M	RX74M
P11	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/ CAT0_TX_CLK/CATSYNC0/QMI-A/QIO1-A/ SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	P401/PIO_049/IRQ9-DS/AN001
P12	PL2/GTETRGC/SMOSI9/SSDA9/TXD9/MISOC/ ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/ET1_LINKSTA-D/ CAT1_LINKSTA-E/IRQ22-DS/ADTRG1#/AN022/ PDMCLK0-C/PCOUTZ1
P13	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ CAT0_RX_DV/SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/ SSITXD1/ET1_MDC-D/CATSYNC0-E/IRQ20-DS/ AN020/DSMCLK2-B/PCOUTA1
P14	PM4/GTADSM0/ET0_ETXD2/CAT0_ETXD2/ SDHI_D2-D/QIO2-A	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/CAT0_MDIO-E/IRQ19-DS/AN019/ DSMDAT1-B/PCOUTB0
P15	PM3/GTETRGD/RTS10#/CTS10#/SS10#/ ET1_ERXD3/CAT1_ERXD3/SDHI_D1-D/ QMI-A/QIO1-A	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/ SSIBCK0/ET0_LINKSTA-D/CAT0_LINKSTA-E/ IRQ17-DS/AN017/DSMDAT0-B/PCOUTZ0
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/ IRQ9	VSS
R2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/CATSYNC1/ SDHI_D2-C/PIXD2	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/ET1_RX_DV-D/ RMII1_CRS_DV-D/CAT1_RX_DV-D/SD0DAT5-B/ XSPI1_CK-A/PIXD1-C/IRQ9
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/ET1_RX_ER-D/RMII1_RX_ER-D/ CAT1_RX_ER-D/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
R4	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/ET1_RX_ER-B/RMII1_RX_ER-B/ CAT1_RX_ER-B/CATLEDERR-D/SD0WP-B/ XSPI0_DS-A/PIXD6-B/IRQ6/AN030
R5	USB0_DM	PD04/PIO_036/A19-B/D27-B/GTETRGA/ GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/ SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ ET1_RX_CLK-B/RMII1_REF50CK-B/ CAT1_RX_CLK-B/CATLEDRUN-D/SD0DAT0-B/ XSPI0_IO2-A/XSPI0_WP0#-B/PIXD4-B/IRQ4/ AN028
R6	USB0_DP	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/ ET1_RXD0-B/RMII1_RXD0-B/CAT1_ERXD0-B/ CATLATCH0-D/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/PIXD0-B/IRQ0/AN024
R7	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/CAT0_LINKSTA/LCD_DATA6-A	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/ET1_RXD1-B/RMII1_RXD1-B/ CAT1_ERXD1-B/CATSYNC0-D/SD0DAT3-B/ XSPI0_CK-A/PIXD1-B/IRQ1/AN025

224 ピン LFBGA	RX72M	RX74M
R8	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ ET0_EXOUT/LCD_DATA5-A/IRQ10	AVCC0
R9	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/CATLATCH1/ MMC_D6-A/LCD_DATA10-A/IRQ13	VREFH0
R10	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/CAT0_ETXD2/ MMC_D5-A/LCD_DATA11-A	P402/PIO_050/IRQ10-DS/AN002
R11	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A	P400/PIO_048/IRQ8-DS/AN000
R12	PL4/GTADSM0/SSLC1/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ ET1_INT-D/CATIRQ-E/IRQ23-DS/ADTRG0#/ AN023/PDMDAT0-C
R13	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/SDHI_D2-A/ MMC_RES#-A/LCD_DATA20-A/DSMDAT2	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ ET1_MDIO-D/CATLATCH0-E/IRQ21-DS/ ADTRG2#/AN021/DSMDAT2-B/PCOUTB1
R14	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/CAT0_MDC-E/ IRQ18-DS/AN018/DSMCLK1-B/PCOUTA0
R15	PM5/GTADSM1/ET0_ETXD3/CAT0_ETXD3/ SDHI_D3-D/QIO3-A	NC

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

表 3.2　RX72N/RX74N 224 ピンパッケージ端子機能の比較

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
A1	NC	VSS
A2	VREFH0	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/RGMII0_TXD2-A/ SD0CLK-A/IRQ11/PCOUTA1
A3	VREFL0	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/RGMII0_TXC-A/SD0CD-A/ IRQ14/PDMDAT0-A
A4	P41/IRQ9-DS/AN001	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/IRQ9/ ADCNV1-B
A5	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/AN116	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/IRQ2/ADCNV2-B
A6	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VLO

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
A7	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VSS_DCDC
A8	TRDATA5/P96/D22/A22/ET1_ERXD2	VCC_DCDC
A9	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/IRQ3
A10	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/USBHS_VBUS/ ET0_TXD0-B/RMII0_TXD0-B/PIXD0-A/IRQ4/ ADST0-A/PCINA0
A11	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/QMI-B/QIO1-B/ SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/ AN107	CLKOUT/P106/PIO_014/TMO2/RTCOUT/ GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/SD0DAT2-C/ PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
A12	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/ TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/ SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/ SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
A13	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/IRQ7
A14	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/ SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/ SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/IRQ4
A15	P70/SDCLK	VSS
B1	AVSS0	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/ TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ ET0_TXD3-A/RGMII0_TXD3-A/SD0DAT0-A/ IRQ12/PCOUTB1
B2	AVCC0	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ RGMII0_TXD0-A/SD0DAT3-A/IRQ12/PCOUTB0
B3	P42/IRQ10-DS/AN002	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/RGMII0_TX_CTL-A/ SD0DAT1-A/IRQ5/PCOUTZ1
B4	P46/IRQ14-DS/AN006	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/SD0WP-A/IRQ13/PDMCLK0-A

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
B5	P91/D17/A17/SCK7/ET1_COL/AN115	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/ SS10#-B/DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/IRQ3/ADSYNC-B
B6	VCC	VLO
B7	P94/D20/A20/ET1_ERXD0/RMII1_RXD0	VSS_DCDC
B8	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1	VCC_DCDC
B9	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/IRQ2
B10	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/QMO-B/ QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/ RMII0_TXD1-B/PIXD1-A/IRQ29-DS/ADST1-A/ PCINB0
B11	VCC	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/ SDAHS2-A/SSITXD0/ET0_TXD3-B/SD0DAT3-C/ PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
B12	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/ MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ ET0_RX_ER-B/RMII0_RX_ER-B/SD0CLK-C/ PIXD5-A/IRQ9/PCINZ0
B13	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
B14	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/IRQ1
B15	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/ TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/ CTS1#-A/USB0_VBUSEN/USBHS_ID/ ET0_INT-E/IRQ0-DS/ADTRG0#
C1	AVSS1	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ SD0DAT2-A/IRQ14/PCOUTA0
C2	AVCC1	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ RGMII0_TXD1-A/SD0CMD-A/IRQ10/PCOUTZ0
C3	P05/SSILRCK1/IRQ13/DA1	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/IRQ6
C4	P44/IRQ12-DS/AN004	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/ RGMII0_RX_CTL-A/IRQ13

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
C5	VSS	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/IRQ8/ADCNV0-B
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/AN114	VLO
C7	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/USBHS_VBUS/ ET0_TX_ER-B/IRQ0/ADTRG2#
C8	VCC	VCC_DCDC
C9	TRSYNC1/P97/D23/A23/ET1_ERXD3	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/ RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/ CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ ET0_TX_EN-C/RMII0_TX_EN-C/PCKO-D/IRQ4/ PCINA0
C10	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/ CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/ USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/ RMII0_TXD0-C/HSYNC-D/IRQ5/ADSYNC-C/ PCINB0
C11	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/ RMII1_TXD0	P114/PIO_046/GTCPPO14/TXD12-B/ SMOSI12-B/SSDA12-B/TXDA12-B/SSL23-C/ PIXD6-D/IRQ22/ADST2-D
C12	VSS	P111/PIO_043/GTCPPO11/CTS12#-B/CTS9#-C/ RTS9#-C/SS9#-C/DE9-C/TXDB9-C/SSL20-C/ ET0_RXD1-C/RMII0_RXD1-C/SD0DAT7-C/ PIXD3-D/IRQ19
C13	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/IRQ5/AN103	P108/PIO_040/TIC0/GTCPPO8/SCK9-C/ CTS9#-C/TXDB9-C/RSPCK2-C/ET0_RX_DV-C/ RMII0_CRS_DV-C/SD0DAT4-C/PIXD0-D/IRQ16/ ADCNV0-D
C14	P65/CKE/CS5#	P110/PIO_042/GTCPPO10/TXD9-C/SMOSI9-C/ SSDA9-C/TXDA9-C/MISO2-C/ET0_RXD0-C/ RMII0_RXD0-C/SD0DAT6-C/PIXD2-D/IRQ18/ ADCNV2-D
C15	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	P113/PIO_045/GTCPPO13/SCK12-B/CTS12#-B/ TXDB12-B/SSL22-C/ET0_RXD3-C/PIXD5-D/ IRQ21/ADST1-D/PDMDAT0-D
D1	P45/IRQ13-DS/AN005	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/ GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/IRQ8
D2	P47/IRQ15-DS/AN007	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/ GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/ TXDA8-C/IRQ10
D3	P03/SSIDATA1/IRQ11/DA0	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ RGMII0_RXC-A/IRQ4
D4	P40/IRQ8-DS/AN000	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/IRQ15

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
D5	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ QIO3-C/IRQ9/AN119	P502/PIO_034/WR2#-A/BC2#-A/A18-C/ GTIOC3A/TXD2-C/SMOSI2-C/SSDA2-C/ TXDA2-C/SSL13-C/CTX1-C/ET0_WOL-B/ SD0DAT6-A/IRQ2/ADST2-C
D6	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120	P500/PIO_032/WR#-A/WR0#-A/A16-C/GTIOC2A/ CTS2#-C/RTS2#-C/SS2#-C/DE2-C/TXDB2-C/ CTS7#-B/SSL11-C/CTX0-C/ET0_LINKSTA-B/ SD0DAT4-A/IRQ0/ADST0-C
D7	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/AN117	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/ GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/ TXDB2-B/USB0_VBUS-DS/USBHS_EXICEN/ ET0_TX_CLK-B/IRQ1/ADTRG1#
D8	VSS	P504/PIO_036/TMCI1/GTETRGA/GTIOC4A/ CTS2#-C/RXD7-B/SMISO7-B/SSCL7-B/MOSI2-B/ ET0_TX_ER-C/GPTP_CAPTURE0/IRQ4
D9	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	P506/PIO_038/GTETRGC/GTIOC5A/POEGD/ SCK7-B/CTS7#-B/TXDB7-B/RSPCK2-B/ ET0_TXD2-C/GPTP0_PPS/IRQ6
D10	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER	P806/PIO_062/GTCPPO7/GTIOC14A/RXD5-B/ SMISO5-B/SSCL5-B/SSL23-B/CTX1-D/ ET0_TXD1-C/RMII0_TXD1-C/VSYNC-D/IRQ14/ PCINA1
D11	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	P109/PIO_041/TOC0/GTCPPO9/RXD9-C/ SMISO9-C/SSCL9-C/MOSI2-C/ET0_RX_CLK-C/ RMII0_REF50CK-C/SD0DAT5-C/PIXD1-D/IRQ17/ ADCNV1-D
D12	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	P115/PIO_047/GTCPPO15/RXD12-B/ SMISO12-B/SSCL12-B/PIXD7-D/IRQ23
D13	VSS	P112/PIO_044/GTCPPO12/CTS12#-B/RTS12#-B/ SS12#-B/DE12-B/TXDB12-B/CTS9#-C/SSL21-C/ ET0_RXD2-C/PIXD4-D/IRQ20/ADST0-D/ PDMCLK0-D
D14	TRDATA0/PG2/D26/ET1_TX_CLK	VSS
D15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/IRQ15	VCC
E1	VCL	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/ GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/IRQ9
E2	VSS	PG03/PIO_059/DQM2-A/WR2#-C/BC2#-C/ GTIOC11B/CTS8#-C/RTS8#-C/SS8#-C/DE8-C/ TXDB8-C/ET0_INT-A/GPTP_MATCH1/IRQ11
E3	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ QIO2-C/IRQ8/AN118	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/RGMII0_RXD2-A/IRQ2
E4	P43/IRQ11-DS/AN003	PB03/PIO_019/D12-A/TMO0/GTOULO-A/ GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ ET0_RXD3-A/RGMII0_RXD3-A/IRQ3
E5	P07/IRQ15/ADTRG0#	VCC
E6	PN0/ET1_ETXD2	P501/PIO_033/WR1#-A/BC1#-A/A17-C/ GTIOC2B/SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/ CRX0-C/ET0_INT-B/SD0DAT5-A/IRQ1/ADST1-C

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
E7	PQ0/SCK11/ET1_CRS/RMII1_CRS_DV	P503/PIO_035/WR3#-A/BC3#-A/A19-C/ GTIOC3B/RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/ USB0_OVRCURB/SSIRXD0/SD0DAT7-A/IRQ3
E8	PQ1/SMISO11/SSCL11/RXD11/ET1_COL	P505/PIO_037/TMO3/GTETRGB/GTIOC4B/ TXD7-B/SMOSI7-B/SSDA7-B/TXDA7-B/MISO2-B/ ET0_TX_CLK-C/GPTP_MATCH0/IRQ10
E9	PQ3/RTS11#/CTS11#/SS11#/ET1_TX_ER	P507/PIO_039/GTETRGD/GTIOC5B/POEGC/ CTS7#-B/RTS7#-B/SS7#-B/DE7-B/TXDB7-B/ SSL20-B/ET0_TXD3-C/IRQ7
E10	PQ5/ET1_ETXD0/RMII1_TXD0	P807/PIO_063/GTCPPO4/GTIOC14B/POEGD/ TXD5-B/SMOSI5-B/SSDA5-B/TXDA5-B/CRX1-D/ ET0_RX_ER-C/RMII0_RX_ER-C/PIXCLK-D/ IRQ15/PCINB1
E11	PQ4/ET1_RX_CLK/REF50CK1	PF02/PIO_050/CS6#-B/BREQ#-C/GTCPPO1/ GTIOC7A/RXD0-C/SMISO0-C/SSCL0-C/RXD7-C/ SMISO7-C/SSCL7-C/IRQ2/ADSYNC-D
E12	VCC	PF04/PIO_052/CS4#-B/GTCPPO3/GTIOC8A/ SCK0-C/CTS0#-C/TXDB0-C/SCK7-C/CTS7#-C/ TXDB7-C/IRQ4
E13	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PF03/PIO_051/CS7#-B/BACK#-C/GTCPPO2/ GTIOC7B/TXD0-C/SMOSI0-C/SSDA0-C/ TXDA0-C/TXD7-C/SMOSI7-C/SSDA7-C/ TXDA7-C/IRQ3
E14	TRCLK/PG5/D29/ET1_ETXD2	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
E15	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
F1	XCIN	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/IRQ5/ PCINA0
F2	VBATT	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/IRQ7/PCINB0
F3	TRST#/PF4	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/RGMII0_RXD1-A/IRQ4-DS/ PCINB1
F4	PK4/GTADSM0/SSLB1/ET0_ERXD2	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ RGMII0_RXD0-A/IRQ12/ADST2-A/PCINA1
F5	PK5/GTADSM1/SSLB2/ET0_ERXD3	VSS
F6	EMLE	VCL
F7	PK6/GTIOC1A/SSLB3	VSS
F8	PN1/ET1_ETXD3	VCC
F9	PQ6/ET1_ETXD1/RMII1_TXD1	VSS
F10	VSS	VSS
F11	PM1/TOC3/GTETRGB/SMISO10/SSCL10/ RXD10/ET1_ERXD1/RMII1_RXD1/SDHI_CMD-D/ QSSL-A	PF05/PIO_053/CS5#-B/GTCPPO5/GTIOC8B/ POEGD/CTS7#-C/RTS7#-C/SS7#-C/DE7-C/ TXDB7-C/SSL01-C/IRQ5

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
F12	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/ GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/ SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/ SCL00-B/CTX2-B/USB0_OVRCURA/ USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/ RMII0_CRS_DV-B/SD0DAT0-C/PIXD6-A/IRQ15/ PDMCLK0-B
F13	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/ SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/USBHS_ID/SSIBCK0/ ET0_RX_CLK-B/RMII0_REF50CK-B/ SD0DAT1-C/PIXD7-A/IRQ3/PDMDAT0-B
F14	TRDATA2/PG6/D30/ET1_ETXD3	VCC_USB
F15	TRDATA3/PG7/D31/ET1_TX_ER	VSS_USB
G1	XCOUT	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/IRQ5-DS/PCINZ0
G2	VSS	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/IRQ14/PCINZ1
G3	VCC	PG05/PIO_061/A10-A/GTIOC12B/RXD3-C/ SMISO3-C/SSCL3-C/ET0_MDIO-A/IRQ13
G4	MD/FINED	PG07/PIO_063/A8-A/GTIOC13B/CTS3#-C/ RTS3#-C/SS3#-C/DE3-C/TXDB3-C/ET0_CRS-A/ IRQ15
G5	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0/QMI-C/QIO1-C	PF09/PIO_017/A20-A/A16-D/CTS12#-C/ GPTP_CAPTURE1/XSPI1_INT0#-A/ XSPI1_ECS0#-A/IRQ17
G6	PF5/WAIT#/SSILRCK0/IRQ4	VSS
G7	RES#	VCL
G8	PQ2/SMOSI11/SSDA11/TXD11/ET1_RX_DV	VSS
G9	PN2/ET1_TX_CLK	VCL
G10	VCC	VCL
G11	PM0/TIC3/GTETRGA/SCK10/ET1_ERXD0/ RMII1_RXD0/SDHI_CLK-D/QSPCLK-A	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ SD0CD-C/HSYNC-A/IRQ5/ADTRG0#/PCOUTB1
G12	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/SD0WP-C/PIXCLK-A/IRQ12/ PCOUTA1
G13	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	VCC_USBHS
G14	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS	USBHS_DP

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
G15	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	USBHS_DM
H1	XTAL/P37	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/IRQ10/ADCNV2-A
H2	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/IRQ4	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/IRQ6-DS/ ADSYNC-A
H3	UPSEL/P35/NMI	PG06/PIO_062/A9-A/GTIOC13A/TXD3-C/ SMOSI3-C/SSDA3-C/TXDA3-C/ET0_COL-A/ IRQ14
H4	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	PG04/PIO_060/A11-A/GTIOC12A/SCK3-C/ CTS3#-C/TXDB3-C/ET0_MDC-A/IRQ12
H5	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/VSYNC/IRQ2-DS	PF08/PIO_016/A21-A/A17-D/GTCPPO12/ POEGA/XSPI1_RESET0#-A/IRQ16
H6	BSCANP	VCC
H7	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/ QMO-C/QIO0-C	VSS
H8	PQ7/ET1_TX_EN/RMII1_TXD_EN	VCL
H9	PN3/ET1_RX_ER/RMII1_RX_ER	VSS
H10	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	VCL
H11	PL0/TIC2/GTETRGA/SCK9/RSPCKC/ ET0_ERXD0/RMII0_RXD0	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ VSYNC-A/IRQ2-DS/ADTRG1#/PCOUTZ1
H12	VCC	AVSS_USBHS
H13	VSS	USBHS_RREF
H14	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/LCD_DATA2-B	VSS_USBHS
H15	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	VCC
J1	EXTAL/P36	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/IRQ1-DS/ADCNV0-A
J2	TDI/PF2/RXD1/SMISO1/SSCL1	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ IRQ11/ADCNV1-A
J3	TMS/PF3	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/ GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/ SS4#-B/DE4-B/TXDB4-B/XSPI1_RESET0#-B/ PCKO-C/IRQ8

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
J4	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/ IRQ1-DS	PF06/PIO_054/A23-A/A19-D/GTCPPO6/ GTIOC9A/POEGC/CTS0#-C/RTS0#-C/SS0#-C/ DE0-C/TXDB0-C/CTS7#-C/SSL02-C/ XSPI1_CS1#-A/XSPI1_WP0#-A/IRQ6
J5	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	PF07/PIO_055/A22-A/A18-D/GTCPPO11/ GTIOC9B/SSL03-C/XSPI1_RSTO0#-A/IRQ7
J6	PH2/GTETRGC/SMOSI7/SSDA7/TXD7/MISOA	VSS
J7	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/IRQ5	VCL
J8	P53(注 1)/BCLK	VSS
J9	PK3/GTETRGD/RTS8#/CTS8#/SS8#/SSLB0/ ET0_TX_ER	VCL
J10	PL1/TOC2/GTETRGB/SMISO9/SSCL9/RXD9/ MOSIC/ET0_ERXD1/RMII0_RXD1	VSS
J11	PN5/ET1_MDC/PMGI1_MDC/QSSL-C	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/USBHS_OVRCURB-DS/ ET0_RXD3-B/PCKO-A/IRQ3-DS/ADTRG2#
J12	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	P305/NMI/IRQ0
J13	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO	AVCC_USBHS
J14	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/LCD_DATA0-B/IRQ12	XTAL/P307
J15	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	EXTAL/P306
K1	CLKOUT25M/PH7/GTIOC0B	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ XSPI1_RESET1#-B/IRQ7
K2	CLKOUT/PH6/GTIOC0A/SSLA3	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ XSPI1_WP1#-B/IRQ14/ADCNV2-C
K3	PH4/GTADSM0/SSLA1	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ XSPI1_WP0#-B/XSPI1_RESET1#-C/HSYNC-C/ IRQ10/ADST2-B
K4	PH5/GTADSM1/SSLA2	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/ RXD9-B/SMISO9-B/SSCL9-B/SSL02-D/ XSPI0_INT0#-A/XSPI0_ECS0#-A/IRQ13
K5	TDO/PF0/TXD1/SMOSI1/SSDA1	VSS
K6	PH1/TOC0/GTETRGB/SMISO7/SSCL7/RXD7/ MOSIA	VCC
K7	P10/ALE/MTIC5W/TMRI3/IRQ0	VSS
K8	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	VCC2
K9	PK1/TOC1/GTETRGB/SMISO8/SSCL8/RXD8/ MOSIB/ET0_COL	VCL

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
K10	PL3/GTETRGD/RTS9#/CTS9#/SS9#/SSLC0/ ET0_RX_CLK/REF50CK0	VSS
K11	PM2/GTETRGC/SMOSI10/SSDA10/TXD10/ ET1_ERXD2/SDHI_D0-D/QMO-A/QIO0-A	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/IRQ18/ADTRG0#/TAMPI0
K12	VSS	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/TAMPI1
K13	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	MD/P315
K14	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/ RMII0_RX_ER/LCD_TCON1-B	VSS
K15	P72/A19/CS2#/ET0_MDC/PMGI0_MDC/ LCD_DATA23-A	VSS
L1	PH3/GTETRGD/RTS7#/CTS7#/SS7#/SSLA0	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ XSPI1_RSTO1#-B/IRQ13/ADCNV1-C
L2	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/ CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/ TXDB11-B/XSPI1_INT1#-B/XSPI1_ECS1#-B/ IRQ12/ADCNV0-C
L3	TCK/PF1/SCK1	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/TXD9-B/ SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4
L4	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P606/PIO_014/CS1#-C/D17-B/GTETRGA/ GTCPPO4/GTIOC15A/POEGC/SCK9-B/ CTS9#-B/TXDB9-B/SSL03-D/CTX2-C/ XSPI0_RESET0#-A/IRQ14
L5	VCC	VCC2
L6	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A	P904/PIO_004/GTCPPO0/POEGC/TXD6-B/ SMOSI6-B/SSDA6-B/TXDA6-B/ET0_COL-E/ GPTP_PTPOUT0/IRQ12
L7	VCC	P906/PIO_006/GTCPPO2/POEGA/SCK6-B/ CTS6#-B/TXDB6-B/ET0_MDC-C/IRQ14
L8	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P407/PIO_055/IRQ15-DS/AN007
L9	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A/ LCD_DATA13-A	P406/PIO_054/IRQ14-DS/AN006
L10	PL7/GTIOC2B/ET0_MDIO/PMGI0_MDIO	P215/PIO_055/GTCPPO13/CTS4#-C/CTS5#-C/ RTS5#-C/SS5#-C/DE5-C/TXDB5-C/USBHS_ID/ IRQ31/PDMDAT0-E/PCINZ0
L11	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A	P209/PIO_049/TOC1/GTETRGB/RXD4-C/ SMISO4-C/SSCL4-C/MOSI1-D/IRQ25/PCINB1
L12	PN4/ET1_MDIO/PMGI1_MDIO/QSPCLK-C	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/IRQ20/ ADTRG2#/TAMPI2
L13	VCC	VCC

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
L14	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/LCD_TCON2-B	XCIN/EXCIN/P309
L15	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/LCD_TCON0-B	XCOUT/P308
M1	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ET1_EXOUT	ETHPHYCLK/P700/PIO_048/SDCLK-A/GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/TXDA4-B/XSPI1_INT0#-B/XSPI1_ECS0#-B/PIXCLK-C/IRQ0/ADST0-B
M2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/XSPI1_RSTO0#-B/XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B
M3	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	P607/PIO_015/CS0#-B/D16-B/GTETRGB/GTADSM0/GTIOC15B/POEGA/CTS8#-B/CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/CRX2-C/XSPI0_RSTO0#-A/IRQ15
M4	VSS	P603/PIO_011/WE#-B/D20-B/GTIOC5B/CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/CTS9#-B/MISO0-D/XSPI0_IO7-A/PCKO-B/IRQ3
M5	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/LCD_DATA0-A	P907/PIO_007/GTCPPO3/POEGD/CTS6#-B/RTS6#-B/SS6#-B/DE6-B/TXDB6-B/CTS1#-C/ET0_MDIO-C/XSPI0_WP0#-A/IRQ15
M6	P84/MTIOC6D/ET1_LINKSTA/LCD_DATA2-A	P905/PIO_005/GTCPPO1/POEGB/RXD6-B/SMISO6-B/SSCL6-B/ET0_CRS-E/GPTP_PTPOUT1/IRQ13
M7	VSS	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/CTS1#-C/TXDB1-C/XSPI0_RESET1#-A/IRQ10/AN034
M8	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/SMISO1-C/SSCL1-C/XSPI0_INT1#-A/XSPI0_ECS1#-A/IRQ0/AN032
M9	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/LCD_DATA8-A	P405/PIO_053/IRQ13-DS/AN005
M10	PK0/TIC1/GTETRGA/SCK8/RSPCKB/ET0_MDC/PMGI0_MDC	P415/PIO_063/IRQ31/AN015/DA1
M11	PL5/GTADSM1/SSLC2/ET0_ETXD1/RMII0_TXD1	P212/PIO_052/GTCPPO10/SCK5-C/CTS5#-C/TXDB5-C/SSL11-D/USBHS_OVRCURA/IRQ28/ADTRG0#
M12	PL6/GTIOC2A/SSLC3/ET0_TX_EN/RMII0_TXD_EN	P214/PIO_054/GTCPPO12/TXD5-C/SMOSI5-C/SSDA5-C/TXDA5-C/SSL13-D/USBHS_EXICEN/IRQ30/ADTRG2#/PDMCLK0-E/PCINB0
M13	PM7/GTIOC3B/ET0_CRS/RMII0_CRS_DV/SDHI_WP	RES#
M14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14	VSS
M15	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1	VBATT/VCC

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
N1	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/PIXD6	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/ GTCPPO7/GTIOC10B/POEGD/XSPI1_CS0#-A/ PIXD7-C/IRQ7
N2	PH0/TIC0/GTETRGA/SCK7/RSPCKA	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
N3	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ XSPI1_DS-A/PIXD6-C/IRQ6
N4	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/ SCK8-B/CTS8#-B/TXDB8-B/MOSI0-D/ XSPI0_IO6-A/HSYNC-B/IRQ2/ADTRG2#
N5	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/ PO13/GTADSM1/TXD2/SMOSI2/SSDA2/ SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/ RXD8-B/SMISO8-B/SSCL8-B/RSPCK0-D/ GPTP_PTPOUT1/XSPI0_IO5-A/VSYNC-B/IRQ1/ ADTRG1#
N6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/LCD_TCON3-A	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ GPTP_PTPOUT0/XSPI0_IO4-A/PIXCLK-B/IRQ0/ ADTRG0#
N7	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7/RSPCKC-B/LCD_DATA4-A	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/XSPI0_WP1#-A/IRQ11/AN035
N8	VCC	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
N9	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	P404/PIO_052/IRQ12-DS/AN004
N10	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/QIO2-A/SDHI_WP/ MMC_D2-A/LCD_DATA14-A	P414/PIO_062/IRQ30/AN014/DA0
N11	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ ET0_RX_DV	P210/PIO_050/GTETRGC/TXD4-C/SMOSI4-C/ SSDA4-C/TXDA4-C/MISO1-D/IRQ26/PCINZ1
N12	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/ MMC_CMD-A/LCD_DATA18-A	P213/PIO_053/GTCPPO11/RXD5-C/SMISO5-C/ SSCL5-C/SSL12-D/USBHS_VBUSEN/IRQ29/ ADTRG1#/PCINA0
N13	PM6/GTIOC3A/ET0_TX_CLK/SDHI_CD	P208/PIO_048/TIC1/GTETRGA/SCK4-C/ CTS4#-C/TXDB4-C/RSPCK1-D/IRQ24/PCINA1
N14	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12	P211/PIO_051/GTETRGD/CTS4#-C/RTS4#-C/ SS4#-C/DE4-C/TXDB4-C/CTS5#-C/SSL10-D/ USBHS_OVRCURB/IRQ27
N15	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ IRQ16-DS/AN016
P1	PK7/GTIOC1B	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/ GTIOC9B/SSL12-A/XSPI1_IO3-A/PIXD5-C/IRQ5

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ EPLSOUT0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/ GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/ DE12-A/TXDB12-A/MISO1-A/SD0DAT7-B/ XSPI1_IO1-A/PIXD3-C/IRQ11
P3	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/ GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/ MOSI1-A/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/ IRQ7-DS
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/ USB0_OVRCURA/LCD_CLK-A/IRQ4	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/SD0CD-B/XSPI0_CS0#-A/ XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
P5	VCC_USB	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/ POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/ CTX0-B/SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/ IRQ5/AN029
P6	VSS_USB	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/ POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/SD0CLK-B/XSPI0_IO1-A/PIXD3-B/ IRQ3/AN027
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/SD0CMD-B/XSPI0_IO0-A/PIXD2-B/ IRQ2/AN026
P8	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/ LCD_DATA7-A/IRQ1	AVSS0
P9	VSS	VREFL0
P10	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/LCD_DATA12-A	P403/PIO_051/IRQ11-DS/AN003
P11	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	P401/PIO_049/IRQ9-DS/AN001
P12	PL2/GTETRGC/SMOSI9/SSDA9/TXD9/MISOC/ ET0_RX_ER/RMII0_RX_ER	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
P13	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ SDHI_D3-A/MMC_CD-A/LCD_DATA19-A	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/ SSITXD1/IRQ20-DS/AN020/PCOUTA1
P14	PM4/GTADSM0/ET0_ETXD2/SDHI_D2-D/QIO2-A	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/IRQ19-DS/AN019/PCOUTB0
P15	PM3/GTETRGD/RTS10#/CTS10#/SS10#/ ET1_ERXD3/SDHI_D1-D/QMI-A/QIO1-A	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/IRQ17-DS/AN017/PCOUTZ0
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/ IRQ9	VSS

224 ピン	RX72N (224 ピン LFBGA)	RX74N (224 ピン LFBGA)
R2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/SDHI_D2-C/PIXD2	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/SD0DAT5-B/XSPI1_CK-A/ PIXD1-C/IRQ9
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
R4	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/SD0WP-B/XSPI0_DS-A/PIXD6-B/IRQ6/ AN030
R5	USB0_DM	PD04/PIO_036/A19-B/D27-B/GTETRGA/ GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/ SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ SD0DAT0-B/XSPI0_IO2-A/XSPI0_WP0#-B/ PIXD4-B/IRQ4/AN028
R6	USB0_DP	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/SD0DAT2-B/ XSPI0_CKN#-A/XSPI0_CS1#-B/PIXD0-B/IRQ0/ AN024
R7	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/LCD_DATA6-A	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/SD0DAT3-B/XSPI0_CK-A/PIXD1-B/ IRQ1/AN025
R8	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ ET0_EXOUT/LCD_DATA5-A/IRQ10	AVCC0
R9	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/LCD_DATA10-A/IRQ13	VREFH0
R10	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A/ LCD_DATA11-A	P402/PIO_050/IRQ10-DS/AN002
R11	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A	P400/PIO_048/IRQ8-DS/AN000
R12	PL4/GTADSM0/SSLC1/ET0_ETXD0/RMII0_TXD0	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ IRQ23-DS/ADTRG0#/AN023/PDMDAT0-C
R13	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ IRQ21-DS/ADTRG2#/AN021/PCOUTB1
R14	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/LCD_DATA21-A	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/IRQ18-DS/ AN018/PCOUTA0
R15	PM5/GTADSM1/ET0_ETXD3/SDHI_D3-D/QIO3-A	NC

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.2　176 ピン LFBGA パッケージ

表 3.3 に RX72M/RX74M　176 ピン LFBGA パッケージ端子機能の比較を、表 3.4 に RX72N/RX74N 176 ピン LFBGA パッケージ端子機能の比較を示します。

表 3.3　RX72M/RX74M　176 ピン LFBGA パッケージ端子機能の比較

176 ピン LFBGA	RX72M	RX74M
A1	AVSS0	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ RGMII0_TXD0-A/CAT0_ETXD0-A/SD0DAT3-A/ IRQ12/PCOUTB0
A2	AVCC0	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/RGMII0_TXD2-A/ CAT0_ETXD2-A/SD0CLK-A/IRQ11/PCOUTA1
A3	VREFL0	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/RGMII0_TX_CTL-A/ CAT0_TX_EN-A/SD0DAT1-A/IRQ5/PCOUTZ1
A4	P42/IRQ10-DS/AN002	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/RGMII0_TXC-A/ CATRESTOUT-A/SD0CD-A/IRQ14/DSMDAT5-C/ PDMDAT0-A
A5	P46/IRQ14-DS/AN006	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/ CATSYNC0-A/IRQ9/ADCNV1-B/DSMDAT4-C
A6	VCC	P503/PIO_035/WR3#-A/BC3#-A/A19-C/GTIOC3B/ RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/ USB0_OVRCURB/SSIRXD0/ET1_WOL-B/ CATLEDERR-A/SD0DAT7-A/IRQ3/DSMDAT1-E
A7	VSS	VLO
A8	P94/D20/A20/ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	VSS_DCDC
A9	VCC	VCC_DCDC
A10	TRSYNC1/P97/D23/A23/ET1_ERXD3/ CAT1_ERXD3	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/CATI2CCLK-A/IRQ2
A11	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/ GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/ CAT0_ETXD2-B/CATI2CCLK-B/SD0DAT2-C/ PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
A12	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN/ CAT1_TX_EN	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/ TXDB6-A/MOSI0-C/SDAHS1-A/ USB0_ID/SSIRXD0/ET0_TX_EN-B/ RMII0_TX_EN-B/CAT0_TX_EN-B/ SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
A13	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1/CAT1_ETXD1	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/ CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/ USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/ RMII0_TXD0-C/CAT0_ETXD0-C/HSYNC-D/ IRQ5/ADSYNC-C/DSMDAT0-F/PCINB0

176 ピン LFBGA	RX72M	RX74M
A14	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/ET1_WOL-D/IRQ7
A15	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/ SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/ SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/ ET1_COL-D/IRQ4
B1	P05/SSILRCK1/IRQ13/DA1	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ CAT0_TX_CLK-A/SD0DAT2-A/IRQ14/PCOUTA0
B2	P07/IRQ15/ADTRG0#	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ RGMII0_TXD1-A/CAT0_ETXD1-A/SD0CMD-A/ IRQ10/PCOUTZ0
B3	P40/IRQ8-DS/AN000	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/ TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ ET0_TXD3-A/RGMII0_TXD3-A/CAT0_ETXD3-A/ SD0DAT0-A/IRQ12/PCOUTB1
B4	P41/IRQ9-DS/AN001	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/CATLINKACT0-A/SD0WP-A/ IRQ13/DSMCLK5-C/PDMCLK0-A
B5	P47/IRQ15-DS/AN007	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/SS10#-B/ DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/CAT0_MDC-B/IRQ3/ADSYNC-B/ DSMDAT3-C
B6	P91/D17/A17/SCK7/ET1_COL/AN115/DSMDAT5	P502/PIO_034/WR2#-A/BC2#-A/A18-C/GTIOC3A/ TXD2-C/SMOSI2-C/SSDA2-C/TXDA2-C/SSL13-C/ CTX1-C/ET0_WOL-B/CATLEDRUN-A/ SD0DAT6-A/IRQ2/ADST2-C/DSMCLK1-E
B7	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV/AN116/ DSMCLK4	VLO
B8	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	VSS_DCDC
B9	TRDATA5/P96/D22/A22/ET1_ERXD2/ CAT1_ERXD2	VCC_DCDC
B10	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/CATI2CDATA-A/ IRQ3
B11	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/ SDAHS2-A/SSITXD0/ET0_TXD3-B/ CAT0_ETXD3-B/CATI2CDATA-B/SD0DAT3-C/ PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
B12	VSS	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/MISO0-C/ SCLHS1-A/USB0_EXICEN/SSILRCK0/ ET0_RX_ER-B/RMII0_RX_ER-B/ CAT0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/ PCINZ0

176 ピン LFBGA	RX72M	RX74M
B13	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/ RMII1_TXD0/CAT1_ETXD0	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/ RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/ CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ ET0_TX_EN-C/RMII0_TX_EN-C/CAT0_TX_EN-C/ PCKO-D/IRQ4/DSMCLK0-F/PCINA0
B14	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
B15	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/CAT0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/ET1_CRS-D/IRQ1
C1	AVSS1	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/CAT0_RX_ER-A/IRQ6
C2	AVCC1	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/CAT0_LINKSTA-A/IRQ15
C3	VREFH0	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/TXDB10-B/ CRX2-D/USB0_EXICEN/ET0_MDIO-B/ CAT0_MDIO-B/IRQ2/ADCNV2-B/DSMCLK3-C
C4	P43/IRQ11-DS/AN003	VCC
C5	P45/IRQ13-DS/AN005	P500/PIO_032/WR#-A/WR0#-A/A16-C/GTIOC2A/ CTS2#-C/RTS2#-C/SS2#-C/DE2-C/TXDB2-C/ CTS7#-B/SSL11-C/CTX0-C/ET0_LINKSTA-B/ CAT0_LINKSTA-B/SD0DAT4-A/IRQ0/ADST0-C/ DSMCLK2-E
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/CAT1_RX_DV/AN114/DSMCLK5	P501/PIO_033/WR1#-A/BC1#-A/A17-C/GTIOC2B/ SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/CRX0-C/ ET0_INT-B/CATLEDSTER-A/SD0DAT5-A/IRQ1/ ADST1-C/DSMDAT2-E
C7	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VLO
C8	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VCC_DCDC
C9	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	VCC
C10	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/CACREF/ GTIU-E/GTADSM0/GTIOC12A/CTS2#-B/RTS2#-B/ SS2#-B/DE2-B/TXDB2-B/CTS5#-B/ USB0_OVRCURB-DS/USBHS_VBUS/ ET0_TX_ER-B/CATLINKACT0-B/CATLEDERR-C/ IRQ0/ADTRG2#/DSMCLK0-C
C11	VCC	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/USBHS_VBUS/ ET0_TXD0-B/RMII0_TXD0-B/CAT0_ETXD0-B/ CATLEDSTER-C/PIXD0-A/IRQ4/ADST0-A/ DSMCLK1-C/PCINA0

176 ピン LFBGA	RX72M	RX74M
C12	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ CAT0_ERXD1-B/SD0CD-C/HSYNC-A/IRQ5/ ADTRG0#/DSMDAT4-B/PCOUTB1
C13	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/CAT0_ERXD2/LCD_DATA12-B/ AN102	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/ TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/ CTS1#-A/USB0_VBUSEN/USBHS_ID/ET0_INT-E/ CATRESTOUT-D/IRQ0-DS/ADTRG0#
C14	VSS	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/ GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/ SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/ SCL00-B/CTX2-B/USB0_OVRCURA/ USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/ RMII0_CRS_DV-B/CAT0_RX_DV-B/ CATI2CCLK-C/SD0DAT0-C/PIXD6-A/IRQ15/ DSMCLK3-B/PDMCLK0-B
C15	P70/SDCLK/CATLINKACT0	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/ SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/USBHS_ID/SSIBCK0/ ET0_RX_CLK-B/RMII0_REF50CK-B/ CAT0_RX_CLK-B/CATI2CDATA-C/SD0DAT1-C/ PIXD7-A/IRQ3/DSMDAT3-B/PDMDAT0-B
D1	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ RGMII0_RXC-A/CAT0_RX_CLK-A/IRQ4
D2	P02/TMCI1/SCK6/SSIBCK1/CATLEDSTER/ IRQ10/AN120	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/ RGMII0_RX_CTL-A/CAT0_RX_DV-A/IRQ13
D3	P03/SSIDATA1/IRQ11/DA0	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/ GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/ ET1_RX_DV-A/RMII1_CRS_DV-A/ RGMII1_RX_CTL-A/CAT1_RX_DV-A/IRQ9/ DSMDAT2-D
D4	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ CATLATCH1/IRQ8/AN118	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/CATLATCH0-A/IRQ8/ ADCNV0-B/DSMCLK4-C
D5	P44/IRQ12-DS/AN004	VCC
D6	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/CAT1_LINKSTA/AN117/ DSMDAT4	VSS
D7	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	VCL
D8	VSS	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/ GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/ TXDB2-B/USB0_VBUS-DS/USBHS_EXICEN/ ET0_TX_CLK-B/CAT0_TX_CLK-B/ CAT0_LINKSTA-D/IRQ1/ADTRG1#/DSMDAT0-C
D9	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	VSS

176 ピン LFBGA	RX72M	RX74M
D10	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107	VCL
D11	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/ RMII0_TXD1-B/CAT0_ETXD1-B/CATLEDRUN-C/ PIXD1-A/IRQ29-DS/ADST1-A/DSMDAT1-C/ PCINB0
D12	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/LCD_DATA11-B/ IRQ5/AN103	VCC
D13	VCC	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/CAT0_ERXD0-B/SD0WP-C/ PIXCLK-A/IRQ12/DSMCLK4-B/PCOUTA1
D14	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
D15	P65/CKE/CS5#	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
E1	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0/CATSYNC0	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/RGMII0_RXD2-A/ CAT0_ERXD2-A/IRQ2
E2	EMLE	PB03/PIO_019/D12-A/TMO0/GTOULO-A/ GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ ET0_RXD3-A/RGMII0_RXD3-A/CAT0_ERXD3-A/ IRQ3
E3	PF5/WAIT#/SSILRCK0/CATLATCH0/IRQ4	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/ GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/ ET1_RX_CLK-A/RMII1_REF50CK-A/ RGMII1_RXC-A/CAT1_RX_CLK-A/IRQ8/ DSMCLK2-D
E4	VSS	VSS
E12	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	VSS
E13	TRDATA0/PG2/D26/ET1_TX_CLK/ CAT1_TX_CLK	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/ MOSI1-B/SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ CAT0_ERXD2-B/VSYNC-A/IRQ2-DS/ADTRG1#/ DSMCLK5-B/PCOUTZ1
E14	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	VSS_USB
E15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/CATSYNC1/IRQ15	VCC_USB
F1	VBATT	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ RGMII0_RXD0-A/CAT0_ERXD0-A/IRQ12/ ADST2-A/DSMCLK2-A/PCINA1

176 ピン LFBGA	RX72M	RX74M
F2	VCL	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/RGMII0_RXD1-A/ CAT0_ERXD1-A/IRQ4-DS/DSMDAT2-A/PCINB1
F3	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/ CATRESTOUT	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/ GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/ TXDA8-C/ET1_RX_ER-A/RMII1_RX_ER-A/ CAT1_RX_ER-A/IRQ10/DSMCLK1-D
F4	BSCANP	VCL
F12	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	VCL
F13	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	AVSS_USBHS
F14	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLEDRUN/LCD_DATA8-B	USBHS_DP
F15	VSS	USBHS_DM
G1	XCIN	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/ET1_TXD3-A/ RGMII1_TXD3-A/CAT1_ETXD3-A/IRQ14/PCINZ1
G2	XCOUT	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/ET1_TX_ER-A/ CATLINKACT1-A/IRQ7/PCINB0
G3	MD/FINED	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ET1_RXD2-A/ RGMII1_RXD2-A/CAT1_ERXD2-A/ XSPI1_WP1#-B/IRQ14/ADCNV2-C/DSMCLK0-D
G4	TRST#/PF4	VCC
G12	TRCLK/PG5/D29/ET1_ETXD2/CAT1_ETXD2	AVCC_USBHS
G13	TRDATA2/PG6/D30/ET1_ETXD3/CAT1_ETXD3	USBHS_RREF
G14	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	VSS_USBHS
G15	VCC	VCC_USBHS
H1	XTAL/P37	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/ET1_TXD1-A/ RMII1_TXD1-A/RGMII1_TXD1-A/CAT1_ETXD1-A/ IRQ5-DS/PCINZ0
H2	VSS	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ ET1_TXD2-A/RGMII1_TXD2-A/CAT1_ETXD2-A/ IRQ5/PCINA0
H3	RES#	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ ET1_RXD3-A/RGMII1_RXD3-A/CAT1_ERXD3-A/ XSPI1_RESET1#-B/IRQ7/DSMDAT0-D
H4	UPSEL/P35/NMI	VSS
H12	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ CAT0_MDC/CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/USBHS_OVRCURB-DS/ ET0_RXD3-B/CAT0_ERXD3-B/PCKO-A/ IRQ3-DS/ADTRG2#/DSMDAT5-B

176 ピン LFBGA	RX72M	RX74M
H13	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ CAT0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS	VSS
H14	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/CATLINKACT1/ LCD_DATA6-B	EXTAL/P306
H15	TRDATA3/PG7/D31/ET1_TX_ER	XTAL/P307
J1	EXTAL/P36	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/ET1_TX_CLK-A/ CAT1_TX_CLK-A/IRQ10/ADCNV2-A/DSMCLK1-A
J2	VCC	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/ET1_TXD0-A/ RMII1_TXD0-A/RGMII1_TXD0-A/CAT1_ETXD0-A/ IRQ6-DS/ADSYNC-A/DSMDAT1-A
J3	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/CAT0_LINKSTA/IRQ4/ DSMDAT0	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ET1_RXD1-A/ RMII1_RXD1-A/RGMII1_RXD1-A/ CAT1_ERXD1-A/XSPI1_RSTO1#-B/IRQ13/ ADCNV1-C/DSMDAT5-D
J4	TMS/PF3	VCL
J12	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/CAT0_LINKSTA/ LCD_DATA3-B	VCL
J13	VSS	P305/NMI/IRQ0
J14	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	VSS
J15	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/CATRESTOUT/ LCD_DATA2-B	VCC
K1	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS/ DSMCLK0	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/RGMII1_TXC-A/CATIRQ-A/IRQ1-DS/ ADCNV0-A/DSMCLK0-A
K2	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ ET1_TX_EN-A/RMII1_TX_EN-A/ RGMII1_TX_CTL-A/CAT1_TX_EN-A/IRQ11/ ADCNV1-A/DSMDAT0-A
K3	TDI/PF2/RXD1/SMISO1/SSCL1/CATI2CCLK	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ ET1_CRS-E/CATSYNC1-A/XSPI1_WP0#-B/ XSPI1_RESET1#-C/HSYNC-C/IRQ10/ADST2-B/ DSMCLK4-D
K4	TCK/PF1/SCK1	VCC
K12	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/LCD_TCON2-B	VSS
K13	P71/A18/CS1#/ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO/DSMCLK3	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/ET1_INT-E/CATIRQ-D/IRQ18/ ADTRG0#/TAMPI0
K14	VCC	XCIN/EXCIN/P309

176 ピン LFBGA	RX72M	RX74M
K15	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/LCD_DATA0-B/IRQ12	XCOUT/P308
L1	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/IRQ1-DS	ETHPHYCLK/P700/PIO_048/SDCLK-A/GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/TXDA4-B/ET1_INT-A/CATRESTOUT-F/XSPI1_INT0#-B/XSPI1_ECS0#-B/PIXCLK-C/IRQ0/ADST0-B/DSMCLK3-D
L2	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/PMGI1_MDIO/IRQ0-DS	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ET1_COL-E/CATLATCH1-A/XSPI1_RSTO0#-B/XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B/DSMDAT3-D
L3	TDO/PF0/TXD1/SMOSI1/SSDA1/CATI2CDATA	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/SS4#-B/DE4-B/TXDB4-B/ET1_LINKSTA-A/CAT1_LINKSTA-A/XSPI1_RESET0#-B/PCKO-C/IRQ8/DSMDAT4-D
L4	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/TXDB11-B/ET1_RXD0-A/RMII1_RXD0-A/RGMII1_RXD0-A/CAT1_ERXD0-A/XSPI1_INT1#-B/XSPI1_ECS1#-B/IRQ12/ADCNV0-C/DSMCLK5-D
L12	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/GTCPPO15/POEGA/SSL13-B/SSILRCK0/ET1_WOL-C/IRQ20/ADTRG2#/DSMDAT2-C/TAMPI2
L13	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/LCD_TCON1-B	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/GTCPPO14/POEGD/CTS7#-A/SSL12-B/SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/DSMCLK2-C/TAMPI1
L14	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/LCD_TCON3-B/IRQ4-DS	VCC
L15	P72/A19/CS2#/ET0_MDC/CAT0_MDC/PMGI0_MDC/LCD_DATA23-A/DSMDAT3	VBATT/VCC
M1	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A/ET1_WOL/CATIRQ	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/GTCPPO7/GTIOC10B/POEGD/ET1_LINKSTA-E/CAT1_LINKSTA-D/CATRESTOUT-C/XSPI1_CS0#-A/PIXD7-C/IRQ7
M2	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ET1_EXOUT/CATLINKACT1	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/DE12-A/TXDB12-A/MISO1-A/ET1_RXD1-D/RMII1_RXD1-D/CAT1_ERXD1-D/SD0DAT7-B/XSPI1_IO1-A/PIXD3-C/IRQ11
M3	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK	PD04/PIO_036/A19-B/D27-B/GTETRGA/GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ET1_RX_CLK-B/RMII1_REF50CK-B/CAT1_RX_CLK-B/CATLEDRUN-D/SD0DAT0-B/XSPI0_IO2-A/XSPI0_WP0#-B/PIXD4-B/IRQ4/AN028

176 ピン LFBGA	RX72M	RX74M
M4	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/CATLINKACT0/PIXD1	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/ET1_RX_ER-B/RMII1_RX_ER-B/ CAT1_RX_ER-B/CATLEDERR-D/SD0WP-B/ XSPI0_DS-A/PIXD6-B/IRQ6/AN030
M5	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A	VSS
M6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/LCD_TCON3-A	VCL
M7	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	VCC2
M8	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ ET0_EXOUT/LCD_DATA5-A/IRQ10	VSS
M9	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A/CATLEDERR	VCL
M10	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/CAT0_ETXD2/ MMC_D5-A/LCD_DATA11-A	P407/PIO_055/IRQ15-DS/AN007
M11	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/CATI2CCLK/QIO3-A/ SDHI_CD/MMC_D3-A/LCD_DATA13-A	P404/PIO_052/IRQ12-DS/AN004
M12	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/ QSPCLK-A/SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A	MD/P315
M13	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV	RES#
M14	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/LCD_CLK-B	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/CAT0_LINKSTA-E/IRQ17-DS/ AN017/DSMDAT0-B/PCOUTZ0
M15	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/ CAT0_TX_EN/LCD_TCON0-B	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ CATRESTOUT-E/IRQ16-DS/AN016/DSMCLK0-B
N1	VCC	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/ GTIOC9B/SSL12-A/ET1_RXD3-D/ CAT1_ERXD3-D/CATLEDRUN-B/XSPI1_IO3-A/ PIXD5-C/IRQ5
N2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/ SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/ET1_RXD2-D/ CAT1_ERXD2-D/CATLEDSTER-B/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
N3	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/PIXD6	P607/PIO_015/CS0#-B/D16-B/GTETRGB/ GTADSM0/GTIOC15B/POEGA/CTS8#-B/ CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/ CRX2-C/ET1_INT-B/ET_TAS_STA3/CATIRQ-B/ XSPI0_RSTO0#-A/IRQ15/DSMDAT5-A
N4	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/CATLEDRUN/PIXD0/IRQ5	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/TXD9-B/ SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ ET1_TXD2-B/ET_TAS_STA0/CAT1_ETXD2-B/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4/ DSMCLK4-A

176 ピン LFBGA	RX72M	RX74M
N5	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/ET1_LINKSTA-B/CAT1_LINKSTA-B/ SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/ PIXD7-B/IRQ7/AN031
N6	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/ CATSYNC0/LCD_DATA0-A	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/ POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/ CTX0-B/ET1_RX_DV-B/RMII1_CRS_DV-B/ CAT1_RX_DV-B/CATLEDSTER-D/SD0DAT1-B/ XSPI0_IO3-A/PIXD5-B/IRQ5/AN029
N7	P84/MTIOC6D/ET1_LINKSTA/CAT1_LINKSTA/ LCD_DATA2-A	VCC2
N8	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/CAT0_LINKSTA/LCD_DATA6-A	VSS
N9	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	VCL
N10	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	P406/PIO_054/IRQ14-DS/AN006
N11	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1/CATI2CDATA/ MMC_D4-A/LCD_DATA12-A	P405/PIO_053/IRQ13-DS/AN005
N12	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A	P415/PIO_063/IRQ31/AN015/DA1
N13	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/CAT0_ERXD3/ IRQ14	P414/PIO_062/IRQ30/AN014/DA0
N14	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/CAT0_MDIO-E/IRQ19-DS/AN019/ DSMDAT1-B/PCOUTB0
N15	VSS	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/CAT0_MDC-E/ IRQ18-DS/AN018/DSMCLK1-B/PCOUTA0
P1	VSS	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/ET1_RX_DV-D/ RMII1_CRS_DV-D/CAT1_RX_DV-D/SD0DAT5-B/ XSPI1_CK-A/PIXD1-C/IRQ9
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ EPLSOUT0/CATSYNC0/SDHI_D3-C/PIXD3/IRQ7/ ADTRG1#	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/ GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/ MOSI1-A/ET1_RXD0-D/RMII1_RXD0-D/ CAT1_ERXD0-D/SD0DAT6-B/XSPI1_IO0-A/ PIXD2-C/IRQ7-DS
P3	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/CATSYNC1/ SDHI_D2-C/PIXD2	P606/PIO_014/CS1#-C/D17-B/GTETRGA/ GTCPPO4/GTIOC15A/POEGC/SCK9-B/CTS9#-B/ TXDB9-B/SSL03-D/CTX2-C/ET1_TX_ER-B/ ET_TAS_STA2/CATLINKACT1-B/ XSPI0_RESET0#-A/IRQ14/DSMCLK5-A
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/ USB0_OVRCURA/LCD_CLK-A/IRQ4	P603/PIO_011/WE#-B/D20-B/GTIOC5B/CTS8#-B/ RTS8#-B/SS8#-B/DE8-B/TXDB8-B/CTS9#-B/ MISO0-D/ET1_TXD1-B/RMII1_TXD1-B/ GPTP_PTPOUT3/CAT1_ETXD1-B/CATSYNC0-B/ XSPI0_IO7-A/PCKO-B/IRQ3/DSMDAT3-A

176 ピン LFBGA	RX72M	RX74M
P5	VCC_USB	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/RXD8-B/ SMISO8-B/SSCL8-B/RSPCK0-D/ET1_TX_EN-B/ RMII1_TX_EN-B/GPTP_PTPOUT1/ CAT1_TX_EN-B/CATSYNC1-D/XSPI0_IO5-A/ VSYNC-B/IRQ1/ADTRG1#
P6	VSS_USB	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/ POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/ET1_RXD3-B/CAT1_ERXD3-B/ CAT0_MDIO-D/SD0CLK-B/XSPI0_IO1-A/ PIXD3-B/IRQ3/AN027
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/ ET1_RXD0-B/RMII1_RXD0-B/CAT1_ERXD0-B/ CATLATCH0-D/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/PIXD0-B/IRQ0/AN024
P8	P10/ALE/MTIC5W/TMRI3/IRQ0	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/ CTS1#-C/TXDB1-C/ET1_MDC-B/ET_TAS_STA2/ CATRESTOUT-B/XSPI0_RESET1#-A/IRQ10/ AN034
P9	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A/ CATLEDSTER	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/ET1_COL-B/ET_TAS_STA0/ CATSYNC1-B/XSPI0_INT1#-A/XSPI0_ECS1#-A/ IRQ0/AN032
P10	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/ CAT0_RX_DV/LCD_DATA8-A/DSMCLK1	AVSS0
P11	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/CATLATCH1/ MMC_D6-A/LCD_DATA10-A/IRQ13	VREFL0
P12	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/ CAT0_TX_CLK/CATSYNC0/QMI-A/QIO1-A/ SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	P402/PIO_050/IRQ10-DS/AN002
P13	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ CAT0_RX_DV/SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	P400/PIO_048/IRQ8-DS/AN000
P14	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/SDHI_D2-A/ MMC_RES#-A/LCD_DATA20-A/DSMDAT2	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ ET1_MDIO-D/CATLATCH0-E/IRQ21-DS/ ADTRG2#/AN021/DSMDAT2-B/PCOUTB1
P15	VCC	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/SSITXD1/ ET1_MDC-D/CATSYNC0-E/IRQ20-DS/AN020/ DSMCLK2-B/PCOUTA1
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/ IRQ9	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/ET1_RX_ER-D/RMII1_RX_ER-D/ CAT1_RX_ER-D/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
R2	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ ET1_RX_CLK-D/RMII1_REF50CK-D/ CAT1_RX_CLK-D/CATLEDERR-B/XSPI1_DS-A/ PIXD6-C/IRQ6

176 ピン LFBGA	RX72M	RX74M
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/ RXD9-B/SMISO9-B/SSCL9-B/SSL02-D/ ET1_TXD3-B/ET_TAS_STA1/CAT1_ETXD3-B/ XSPI0_INT0#-A/XSPI0_ECS0#-A/IRQ13/ DSMDAT4-A
R4	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ADTRG1#	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/ SCK8-B/CTS8#-B/TXDB8-B/MOSI0-D/ ET1_TXD0-B/RMII1_TXD0-B/GPTP_PTPOUT2/ CAT1_ETXD0-B/CATLATCH0-B/XSPI0_IO6-A/ HSYNC-B/IRQ2/ADTRG2#/DSMCLK3-A
R5	USB0_DM	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ ET1_TX_CLK-B/GPTP_PTPOUT0/ CAT1_TX_CLK-B/CATLATCH1-D/ XSPI0_IO4-A/PIXCLK-B/IRQ0/ADTRG0#
R6	USB0_DP	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/ET1_RXD2-B/CAT1_ERXD2-B/ CAT0_MDC-D/SD0CMD-B/XSPI0_IO0-A/ PIXD2-B/IRQ2/AN026
R7	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7/RSPCKC-B/LCD_DATA4-A/DSMDAT1	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/ET1_RXD1-B/RMII1_RXD1-B/ CAT1_ERXD1-B/CATSYNC0-D/SD0DAT3-B/ XSPI0_CK-A/PIXD1-B/IRQ1/AN025
R8	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/ CATSYNC1/LCD_DATA7-A/IRQ1	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/ET1_MDIO-B/ET_TAS_STA3/ CATIRQ-C/XSPI0_WP1#-A/IRQ11/AN035
R9	P53(注 1)/BCLK	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ET1_CRS-B/ ET_TAS_STA1/CATLATCH1-B/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
R10	VSS	AVCC0
R11	VCC	VREFH0
R12	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLATCH0/QIO2-A/SDHI_WP/MMC_D2-A/ LCD_DATA14-A	P403/PIO_051/IRQ11-DS/AN003
R13	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/ QSSL-A/SDHI_CMD-A/MMC_CMD-A/ LCD_DATA18-A	P401/PIO_049/IRQ9-DS/AN001
R14	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ ET1_INT-D/CATIRQ-E/IRQ23-DS/ADTRG0#/ AN023/PDMDAT0-C
R15	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/CAT0_ERXD2/ LCD_DATA22-A/IRQ12	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/ET1_LINKSTA-D/ CAT1_LINKSTA-E/IRQ22-DS/ADTRG1#/AN022/ PDMCLK0-C/PCOUTZ1

表 3.4　RX72N/RX74N 176 ピン LFBGA パッケージ端子機能の比較

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
A1	AVSS0	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ RGMII0_TXD0-A/SD0DAT3-A/IRQ12/PCOUTB0
A2	AVCC0	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/RGMII0_TXD2-A/ SD0CLK-A/IRQ11/PCOUTA1
A3	VREFL0	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/RGMII0_TX_CTL-A/ SD0DAT1-A/IRQ5/PCOUTZ1
A4	P42/IRQ10-DS/AN002	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/RGMII0_TXC-A/SD0CD-A/ IRQ14/PDMDAT0-A
A5	P46/IRQ14-DS/AN006	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/IRQ9/ ADCNV1-B
A6	VCC	P503/PIO_035/WR3#-A/BC3#-A/A19-C/ GTIOC3B/RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/ USB0_OVRCURB/SSIRXD0/SD0DAT7-A/IRQ3
A7	VSS	VLO
A8	P94/D20/A20/ET1_ERXD0/RMII1_RXD0	VSS_DCDC
A9	VCC	VCC_DCDC
A10	TRSYNC1/P97/D23/A23/ET1_ERXD3	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/IRQ2
A11	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/QMO-B/ QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	CLKOUT/P106/PIO_014/TMO2/RTCOUT/ GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/SD0DAT2-C/ PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
A12	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/ TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/ SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/ SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
A13	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/ CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/ USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/ RMII0_TXD0-C/HSYNC-D/IRQ5/ADSYNC-C/ PCINB0
A14	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/IRQ7

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
A15	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7-DS/AN100	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/IRQ4
B1	P05/SSILRCK1/IRQ13/DA1	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/CTS11#-A/RTS11#-A/SS11#-A/DE11-A/TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/SD0DAT2-A/IRQ14/PCOUTA0
B2	P07/IRQ15/ADTRG0#	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/RGMII0_TXD1-A/SD0CMD-A/IRQ10/PCOUTZ0
B3	P40/IRQ8-DS/AN000	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ET0_TXD3-A/RGMII0_TXD3-A/SD0DAT0-A/IRQ12/PCOUTB1
B4	P41/IRQ9-DS/AN001	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/GTCPPO7/GTIOC15A/POEGB/RXD8-A/SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ET0_TX_ER-A/SD0WP-A/IRQ13/PDMCLK0-A
B5	P47/IRQ15-DS/AN007	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/GTIOC1B/POEGA/CTS10#-B/RTS10#-B/SS10#-B/DE10-B/TXDB10-B/CTX2-D/USB0_ID/ET0_MDC-B/IRQ3/ADSYNC-B
B6	P91/D17/A17/SCK7/ET1_COL/AN115	P502/PIO_034/WR2#-A/BC2#-A/A18-C/GTIOC3A/TXD2-C/SMOSI2-C/SSDA2-C/TXDA2-C/SSL13-C/CTX1-C/ET0_WOL-B/SD0DAT6-A/IRQ2/ADST2-C
B7	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ET1_CRS/RMII1_CRS_DV/AN116	VLO
B8	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	VSS_DCDC
B9	TRDATA5/P96/D22/A22/ET1_ERXD2	VCC_DCDC
B10	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/CTS2#-B/SDA00-A/ET0_CRS-D/IRQ3
B11	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/SDAHS2-A/SSITXD0/ET0_TXD3-B/SD0DAT3-C/PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
B12	VSS	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ET0_RX_ER-B/RMII0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/PCINZ0
B13	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/RMII1_TXD0	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ET0_TX_EN-C/RMII0_TX_EN-C/PCKO-D/IRQ4/PCINA0

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
B14	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
B15	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/IRQ1
C1	AVSS1	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/IRQ6
C2	AVCC1	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/IRQ15
C3	VREFH0	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/IRQ2/ADCNV2-B
C4	P43/IRQ11-DS/AN003	VCC
C5	P45/IRQ13-DS/AN005	P500/PIO_032/WR#-A/WR0#-A/A16-C/GTIOC2A/ CTS2#-C/RTS2#-C/SS2#-C/DE2-C/TXDB2-C/ CTS7#-B/SSL11-C/CTX0-C/ET0_LINKSTA-B/ SD0DAT4-A/IRQ0/ADST0-C
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/AN114	P501/PIO_033/WR1#-A/BC1#-A/A17-C/ GTIOC2B/SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/ CRX0-C/ET0_INT-B/SD0DAT5-A/IRQ1/ADST1-C
C7	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VLO
C8	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VCC_DCDC
C9	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	VCC
C10	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/USBHS_VBUS/ ET0_TX_ER-B/IRQ0/ADTRG2#
C11	VCC	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/USBHS_VBUS/ ET0_TXD0-B/RMII0_TXD0-B/PIXD0-A/IRQ4/ ADST0-A/PCINA0
C12	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ SD0CD-C/HSYNC-A/IRQ5/ADTRG0#/PCOUTB1

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
C13	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/ TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/ CTS1#-A/USB0_VBUSEN/USBHS_ID/ ET0_INT-E/IRQ0-DS/ADTRG0#
C14	VSS	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/ GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/ SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/ SCL00-B/CTX2-B/USB0_OVRCURA/ USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/ RMII0_CRS_DV-B/SD0DAT0-C/PIXD6-A/ IRQ15/PDMCLK0-B
C15	P70/SDCLK	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/ SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/USBHS_ID/SSIBCK0/ ET0_RX_CLK-B/RMII0_REF50CK-B/ SD0DAT1-C/PIXD7-A/IRQ3/PDMDAT0-B
D1	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ IRQ9/AN119	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ RGMII0_RXC-A/IRQ4
D2	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/ RGMII0_RX_CTL-A/IRQ13
D3	P03/SSIDATA1/IRQ11/DA0	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/ GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/IRQ9
D4	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ IRQ8/AN118	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/IRQ8/ADCNV0-B
D5	P44/IRQ12-DS/AN004	VCC
D6	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/AN117	VSS
D7	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1	VCL
D8	VSS	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/ GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/ TXDB2-B/USB0_VBUS-DS/USBHS_EXICEN/ ET0_TX_CLK-B/IRQ1/ADTRG1#
D9	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	VSS
D10	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/QMI-B/QIO1-B/ SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/ AN107	VCL

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
D11	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/ RMII0_TXD1-B/PIXD1-A/IRQ29-DS/ADST1-A/ PCINB0
D12	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/IRQ5/AN103	VCC
D13	VCC	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/SD0WP-C/PIXCLK-A/IRQ12/ PCOUTA1
D14	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
D15	P65/CKE/CS5#	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
E1	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/RGMII0_RXD2-A/IRQ2
E2	EMLE	PB03/PIO_019/D12-A/TMO0/GTOULO-A/ GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ ET0_RXD3-A/RGMII0_RXD3-A/IRQ3
E3	PF5/WAIT#/SSILRCK0/IRQ4	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/ GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/IRQ8
E4	VSS	VSS
E12	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	VSS
E13	TRDATA0/PG2/D26/ET1_TX_CLK	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ VSYNC-A/IRQ2-DS/ADTRG1#/PCOUTZ1
E14	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0	VSS_USB
E15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/IRQ15	VCC_USB
F1	VBATT	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ RGMII0_RXD0-A/IRQ12/ADST2-A/PCINA1
F2	VCL	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/RGMII0_RXD1-A/IRQ4-DS/ PCINB1

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
F3	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/ GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/ TXDA8-C/IRQ10
F4	BSCANP	VCL
F12	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	VCL
F13	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1	AVSS_USBHS
F14	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B	USBHS_DP
F15	VSS	USBHS_DM
G1	XCIN	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/IRQ14/PCINZ1
G2	XCOUT	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/IRQ7/PCINB0
G3	MD/FINED	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ XSPI1_WP1#-B/IRQ14/ADCNV2-C
G4	TRST#/PF4	VCC
G12	TRCLK/PG5/D29/ET1_ETXD2	AVCC_USBHS
G13	TRDATA2/PG6/D30/ET1_ETXD3	USBHS_RREF
G14	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	VSS_USBHS
G15	VCC	VCC_USBHS
H1	XTAL/P37	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/IRQ5-DS/PCINZ0
H2	VSS	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/IRQ5/ PCINA0
H3	RES#	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ XSPI1_RESET1#-B/IRQ7
H4	UPSEL/P35/NMI	VSS
H12	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/USBHS_OVRCURB-DS/ ET0_RXD3-B/PCKO-A/IRQ3-DS/ADTRG2#
H13	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS	VSS
H14	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	EXTAL/P306
H15	TRDATA3/PG7/D31/ET1_TX_ER	XTAL/P307
J1	EXTAL/P36	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/IRQ10/ADCNV2-A

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
J2	VCC	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/IRQ6-DS/ ADSYNC-A
J3	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/IRQ4	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ XSPI1_RSTO1#-B/IRQ13/ADCNV1-C
J4	TMS/PF3	VCL
J12	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	VCL
J13	VSS	P305/NMI/IRQ0
J14	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	VSS
J15	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/LCD_DATA2-B	VCC
K1	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/IRQ1-DS/ADCNV0-A
K2	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/VSYNC/IRQ2-DS	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ IRQ11/ADCNV1-A
K3	TDI/PF2/RXD1/SMISO1/SSCL1	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ XSPI1_WP0#-B/XSPI1_RESET1#-C/HSYNC-C/ IRQ10/ADST2-B
K4	TCK/PF1/SCK1	VCC
K12	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/ REF50CK0/LCD_TCON2-B	VSS
K13	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/IRQ18/ADTRG0#/TAMPI0
K14	VCC	XCIN/EXCIN/P309
K15	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/LCD_DATA0-B/IRQ12	XCOUT/P308
L1	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/ IRQ1-DS	ETHPHYCLK/P700/PIO_048/SDCLK-A/ GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/ TXDA4-B/XSPI1_INT0#-B/XSPI1_ECS0#-B/ PIXCLK-C/IRQ0/ADST0-B
L2	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/ GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ XSPI1_RSTO0#-B/XSPI1_RESET0#-B/ VSYNC-C/IRQ1/ADST1-B
L3	TDO/PF0/TXD1/SMOSI1/SSDA1	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/ GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/ SS4#-B/DE4-B/TXDB4-B/XSPI1_RESET0#-B/ PCKO-C/IRQ8

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
L4	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/ CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/ TXDB11-B/XSPI1_INT1#-B/XSPI1_ECS1#-B/ IRQ12/ADCNV0-C
L12	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/IRQ20/ ADTRG2#/TAMPI2
L13	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/ RMII0_RX_ER/LCD_TCON1-B	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/TAMPI1
L14	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	VCC
L15	P72/A19/CS2#/ET0_MDC/PMGI0_MDC/ LCD_DATA23-A	VBATT/VCC
M1	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/ GTCPPO7/GTIOC10B/POEGD/XSPI1_CS0#-A/ PIXD7-C/IRQ7
M2	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ ET1_EXOUT	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/ GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/ DE12-A/TXDB12-A/MISO1-A/SD0DAT7-B/ XSPI1_IO1-A/PIXD3-C/IRQ11
M3	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	PD04/PIO_036/A19-B/D27-B/GTETRGA/ GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/ SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ SD0DAT0-B/XSPI0_IO2-A/XSPI0_WP0#-B/ PIXD4-B/IRQ4/AN028
M4	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/SD0WP-B/XSPI0_DS-A/PIXD6-B/IRQ6/ AN030
M5	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A	VSS
M6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/LCD_TCON3-A	VCL
M7	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	VCC2
M8	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ ET0_EXOUT/LCD_DATA5-A/IRQ10	VSS
M9	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	VCL
M10	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A/ LCD_DATA11-A	P407/PIO_055/IRQ15-DS/AN007
M11	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A/ LCD_DATA13-A	P404/PIO_052/IRQ12-DS/AN004
M12	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A	MD/P315

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
M13	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	RES#
M14	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/IRQ17-DS/AN017/PCOUTZ0
M15	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/ LCD_TCON0-B	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ IRQ16-DS/AN016
N1	VCC	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/ GTIOC9B/SSL12-A/XSPI1_IO3-A/PIXD5-C/IRQ5
N2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/ SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
N3	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/PIXD6	P607/PIO_015/CS0#-B/D16-B/GTETRGB/ GTADSM0/GTIOC15B/POEGA/CTS8#-B/ CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/ CRX2-C/XSPI0_RSTO0#-A/IRQ15
N4	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/IRQ5	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/TXD9-B/ SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4
N5	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/SD0CD-B/XSPI0_CS0#-A/ XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
N6	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/ LCD_DATA0-A	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/ POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/ CTX0-B/SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/ IRQ5/AN029
N7	P84/MTIOC6D/ET1_LINKSTA/LCD_DATA2-A	VCC2
N8	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/LCD_DATA6-A	VSS
N9	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	VCL
N10	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	P406/PIO_054/IRQ14-DS/AN006
N11	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/LCD_DATA12-A	P405/PIO_053/IRQ13-DS/AN005
N12	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A	P415/PIO_063/IRQ31/AN015/DA1
N13	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/IRQ14	P414/PIO_062/IRQ30/AN014/DA0
N14	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/IRQ19-DS/AN019/PCOUTB0

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
N15	VSS	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/IRQ18-DS/ AN018/PCOUTA0
P1	VSS	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/SD0DAT5-B/XSPI1_CK-A/ PIXD1-C/IRQ9
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ EPLSOUT0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/ GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/ MOSI1-A/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/ IRQ7-DS
P3	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/SDHI_D2-C/ PIXD2	P606/PIO_014/CS1#-C/D17-B/GTETRGA/ GTCPPO4/GTIOC15A/POEGC/SCK9-B/ CTS9#-B/TXDB9-B/SSL03-D/CTX2-C/ XSPI0_RESET0#-A/IRQ14
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/ USB0_OVRCURA/LCD_CLK-A/IRQ4	P603/PIO_011/WE#-B/D20-B/GTIOC5B/ CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/ CTS9#-B/MISO0-D/XSPI0_IO7-A/PCKO-B/IRQ3
P5	VCC_USB	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/ RXD8-B/SMISO8-B/SSCL8-B/RSPCK0-D/ GPTP_PTPOUT1/XSPI0_IO5-A/VSYNC-B/IRQ1/ ADTRG1#
P6	VSS_USB	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/ POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/SD0CLK-B/XSPI0_IO1-A/PIXD3-B/ IRQ3/AN027
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/SD0DAT2-B/ XSPI0_CKN#-A/XSPI0_CS1#-B/PIXD0-B/IRQ0/ AN024
P8	P10/ALE/MTIC5W/TMRI3/IRQ0	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/ CTS1#-C/TXDB1-C/XSPI0_RESET1#-A/IRQ10/ AN034
P9	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/XSPI0_INT1#-A/ XSPI0_ECS1#-A/IRQ0/AN032
P10	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/ LCD_DATA8-A	AVSS0
P11	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/LCD_DATA10-A/IRQ13	VREFL0
P12	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	P402/PIO_050/IRQ10-DS/AN002
P13	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ SDHI_D3-A/MMC_CD-A/LCD_DATA19-A	P400/PIO_048/IRQ8-DS/AN000

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
P14	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ IRQ21-DS/ADTRG2#/AN021/PCOUTB1
P15	VCC	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0- B/SSITXD1/IRQ20-DS/AN020/PCOUTA1
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/ IRQ9	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
R2	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ XSPI1_DS-A/PIXD6-C/IRQ6
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/ RXD9-B/SMISO9-B/SSCL9-B/SSL02-D/ XSPI0_INT0#-A/XSPI0_ECS0#-A/IRQ13
R4	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/ PO13/GTADSM1/TXD2/SMOSI2/SSDA2/ SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/ SCK8-B/CTS8#-B/TXDB8-B/MOSI0-D/ XSPI0_IO6-A/HSYNC-B/IRQ2/ADTRG2#
R5	USB0_DM	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ GPTP_PTPOUT0/XSPI0_IO4-A/PIXCLK-B/IRQ0/ ADTRG0#
R6	USB0_DP	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/SD0CMD-B/XSPI0_IO0-A/PIXD2-B/ IRQ2/AN026
R7	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7/RSPCKC-B/LCD_DATA4-A	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/SD0DAT3-B/XSPI0_CK-A/PIXD1-B/ IRQ1/AN025
R8	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/ LCD_DATA7-A/IRQ1	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/XSPI0_WP1#-A/IRQ11/AN035
R9	P53(注 1)/BCLK	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
R10	VSS	AVCC0
R11	VCC	VREFH0
R12	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/QIO2-A/SDHI_WP/ MMC_D2-A/LCD_DATA14-A	P403/PIO_051/IRQ11-DS/AN003
R13	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/ MMC_CMD-A/LCD_DATA18-A	P401/PIO_049/IRQ9-DS/AN001
R14	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/LCD_DATA21-A	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ IRQ23-DS/ADTRG0#/AN023/PDMDAT0-C

176 ピン	RX72N (176 ピン LFBGA)	RX74N (176 ピン LFBGA)
R15	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.3　176 ピン LFQFP パッケージ

表 3.5 に RX72M/RX74M　176 ピン LFQFP パッケージ端子機能の比較を、表 3.6 に RX72N/RX74N　176 ピン LFQFP パッケージ端子機能の比較を示します。

表 3.5　RX72M/RX74M　176 ピン LFQFP パッケージ端子機能の比較

176 ピン LFQFP	RX72M	RX74M
1	AVSS0	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/CAT0_MDIO-E/IRQ19-DS/AN019/ DSMDAT1-B/PCOUTB0
2	P05/SSILRCK1/IRQ13/DA1	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/CAT0_MDC-E/ IRQ18-DS/AN018/DSMCLK1-B/PCOUTA0
3	AVCC1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/CAT0_LINKSTA-E/IRQ17-DS/ AN017/DSMDAT0-B/PCOUTZ0
4	P03/SSIDATA1/IRQ11/DA0	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ CATRESTOUT-E/IRQ16-DS/AN016/DSMCLK0-B
5	AVSS1	VCC
6	P02/TMCI1/SCK6/SSIBCK1/CATLEDSTER/ IRQ10/AN120	VSS
7	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	VSS
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ CATLATCH1/IRQ8/AN118	VCL
9	PF5/WAIT#/SSILRCK0/CATLATCH0/IRQ4	RES#
10	EMLE	MD/P315
11	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0/CATSYNC0	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/ ET1_WOL-C/IRQ20/ADTRG2#/DSMDAT2-C/ TAMPI2
12	VSS	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/ DSMCLK2-C/TAMPI1
13	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/ CATRESTOUT	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/ET1_INT-E/CATIRQ-D/IRQ18/ ADTRG0#/TAMPI0
14	VCL	VBATT/VCC
15	VBATT	XCIN/EXCIN/P309
16	NC	XCOUT/P308
17	TRST#/PF4	VSS
18	MD/FINED	XTAL/P307
19	XCIN	EXTAL/P306
20	XCOUT	VCC
21	RES#	P305/NMI/IRQ0

176 ピン LFQFP	RX72M	RX74M
22	XTAL/P37	AVCC_USBHS
23	VSS	USBHS_RREF
24	EXTAL/P36	AVSS_USBHS
25	VCC	USBHS_DM
26	UPSEL/P35/NMI	USBHS_DP
27	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/CAT0_LINKSTA/IRQ4/ DSMDAT0	VSS_USBHS
28	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS/ DSMCLK0	VCC_USBHS
29	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/VSYNC/IRQ2-DS	VCC_USB
30	TMS/PF3	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
31	TDI/PF2/RXD1/SMISO1/SSCL1/CATI2CCLK	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
32	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/ IRQ1-DS	VSS_USB
33	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	P207/PIO_023/A23-C/CS4#-C/TMRI3/GTOWLO-D/ GTIOC2B/GTIOC6B/RXD1-B/SMISO1-B/SSCL1-B/ MISO1-B/SDAHS2-B/CRX1-A/USB0_ID/ USBHS_OVRCURB-DS/ET0_RXD3-B/ CAT0_ERXD3-B/PCKO-A/IRQ3-DS/ADTRG2#/ DSMDAT5-B
34	TCK/PF1/SCK1	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ CAT0_ERXD2-B/VSYNC-A/IRQ2-DS/ADTRG1#/ DSMCLK5-B/PCOUTZ1
35	TDO/PF0/TXD1/SMOSI1/SSDA1/CATI2CDATA	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ CAT0_ERXD1-B/SD0CD-C/HSYNC-A/IRQ5/ ADTRG0#/DSMDAT4-B/PCOUTB1
36	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL/CATIRQ	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/CAT0_ERXD0-B/SD0WP-C/ PIXCLK-A/IRQ12/DSMCLK4-B/PCOUTA1
37	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ ET1_EXOUT/CATLINKACT1	VCL

176 ピン LFQFP	RX72M	RX74M
38	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	VSS
39	VCC	VCC
40	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/SSCL6-A/ CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/USBHS_ID/SSIBCK0/ ET0_RX_CLK-B/RMII0_REF50CK-B/ CAT0_RX_CLK-B/CATI2CDATA-C/SD0DAT1-C/ PIXD7-A/IRQ3/DSMDAT3-B/PDMDAT0-B
41	VSS	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/ GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/ SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/ SCL00-B/CTX2-B/USB0_OVRCURA/ USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/ RMII0_CRS_DV-B/CAT0_RX_DV-B/ CATI2CCLK-C/SD0DAT0-C/PIXD6-A/IRQ15/ DSMCLK3-B/PDMCLK0-B
42	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/ SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/ TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/ CTS1#-A/USB0_VBUSEN/USBHS_ID/ET0_INT-E/ CATRESTOUT-D/IRQ0-DS/ADTRG0#
43	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/PIXD6	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/SSCL1-A/ MISO1-C/ET1_CRS-D/IRQ1
44	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/ IRQ9	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/ SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/ SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/ ET1_COL-D/IRQ4
45	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/ET1_WOL-D/IRQ7
46	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ EPLSOUT0/CATSYNC0/SDHI_D3-C/PIXD3/ IRQ7/ADTRG1#	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
47	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/CATSYNC1/ SDHI_D2-C/PIXD2	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/ CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/ USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/ RMII0_TXD0-C/CAT0_ETXD0-C/HSYNC-D/ IRQ5/ADSYNC-C/DSMDAT0-F/PCINB0
48	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/ RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/ CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ ET0_TX_EN-C/RMII0_TX_EN-C/CAT0_TX_EN-C/ PCKO-D/IRQ4/DSMCLK0-F/PCINA0
49	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/CATLINKACT0/PIXD1	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ ET0_RX_ER-B/RMII0_RX_ER-B/ CAT0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/ PCINZ0

176 ピン LFQFP	RX72M	RX74M
50	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/CATLEDRUN/PIXD0/IRQ5	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/ TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/ SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/ CAT0_TX_EN-B/SD0CMD-C/PIXD4-A/IRQ8/ ADTRG2#/PCINZ1
51	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/ USB0_OVRCURA/LCD_CLK-A/IRQ4	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/ SDAHS2-A/SSITXD0/ET0_TXD3-B/ CAT0_ETXD3-B/CATI2CDATA-B/SD0DAT3-C/ PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
52	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ADTRG1#	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/ GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/ CAT0_ETXD2-B/CATI2CCLK-B/SD0DAT2-C/ PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
53	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/ RMII0_TXD1-B/CAT0_ETXD1-B/CATLEDRUN-C/ PIXD1-A/IRQ29-DS/ADST1-A/DSMDAT1-C/ PCINB0
54	VCC_USB	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/USBHS_VBUS/ ET0_TXD0-B/RMII0_TXD0-B/CAT0_ETXD0-B/ CATLEDSTER-C/PIXD0-A/IRQ4/ADST0-A/ DSMCLK1-C/PCINA0
55	USB0_DM	VCL
56	USB0_DP	VSS
57	VSS_USB	VCC
58	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/CATI2CDATA-A/ IRQ3
59	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/LCD_TCON3-A	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/CATI2CCLK-A/IRQ2
60	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/ CATSYNC0/LCD_DATA0-A	P101/PIO_009/CS0#-A/ALE-B/TMCI3/ GTETRGC/GTADSM1/GTIOC12B/SCK2-B/ CTS2#-B/TXDB2-B/USB0_VBUS-DS/ USBHS_EXICEN/ET0_TX_CLK-B/ CAT0_TX_CLK-B/CAT0_LINKSTA-D/IRQ1/ ADTRG1#/DSMDAT0-C
61	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/USBHS_VBUS/ ET0_TX_ER-B/CATLINKACT0-B/CATLEDERR-C/ IRQ0/ADTRG2#/DSMCLK0-C
62	P84/MTIOC6D/ET1_LINKSTA/CAT1_LINKSTA/ LCD_DATA2-A	VCC_DCDC
63	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A	VCC_DCDC
64	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7/RSPCKC-B/LCD_DATA4-A/DSMDAT1	VCC_DCDC

176 ピン LFQFP	RX72M	RX74M
65	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ ET0_EXOUT/LCD_DATA5-A/IRQ10	VLO
66	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/C TS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/CAT0_LINKSTA/LCD_DATA6-A	VLO
67	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/ CATSYNC1/LCD_DATA7-A/IRQ1	VLO
68	P10/ALE/MTIC5W/TMRI3/IRQ0	VSS_DCDC
69	P53(注 1)/BCLK	VSS_DCDC
70	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A/ CATLEDSTER	P503/PIO_035/WR3#-A/BC3#-A/A19-C/ GTIOC3B/RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/ USB0_OVRCURB/SSIRXD0/ET1_WOL-B/ CATLEDERR-A/SD0DAT7-A/IRQ3/DSMDAT1-E
71	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P502/PIO_034/WR2#-A/BC2#-A/A18-C/ GTIOC3A/TXD2-C/SMOSI2-C/SSDA2-C/ TXDA2-C/SSL13-C/CTX1-C/ET0_WOL-B/ CATLEDRUN-A/SD0DAT6-A/IRQ2/ADST2-C/ DSMCLK1-E
72	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A/CATLEDERR	P501/PIO_033/WR1#-A/BC1#-A/A17-C/ GTIOC2B/SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/ CRX0-C/ET0_INT-B/CATLEDSTER-A/ SD0DAT5-A/IRQ1/ADST1-C/DSMDAT2-E
73	VSS	P500/PIO_032/WR#-A/WR0#-A/A16-C/ GTIOC2A/CTS2#-C/RTS2#-C/SS2#-C/DE2-C/ TXDB2-C/CTS7#-B/SSL11-C/CTX0-C/ ET0_LINKSTA-B/CAT0_LINKSTA-B/SD0DAT4-A/ IRQ0/ADST0-C/DSMCLK2-E
74	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/ CAT0_RX_DV/LCD_DATA8-A/DSMCLK1	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/ SS10#-B/DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/CAT0_MDC-B/IRQ3/ADSYNC-B/ DSMDAT3-C
75	VCC	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/CAT0_MDIO-B/IRQ2/ADCNV2-B/ DSMCLK3-C
76	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	VCL
77	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/CATLATCH1/ MMC_D6-A/LCD_DATA10-A/IRQ13	VSS
78	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/CAT0_ETXD2/ MMC_D5-A/LCD_DATA11-A	VCC
79	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1/CATI2CDATA/ MMC_D4-A/LCD_DATA12-A	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/ CATSYNC0-A/IRQ9/ADCNV1-B/DSMDAT4-C

176 ピン LFQFP	RX72M	RX74M
80	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/CATI2CCLK/QIO3-A/ SDHI_CD/MMC_D3-A/LCD_DATA13-A	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/CATLATCH0-A/IRQ8/ ADCNV0-B/DSMCLK4-C
81	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLATCH0/QIO2-A/SDHI_WP/MMC_D2-A/ LCD_DATA14-A	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/CATRESTOUT-A/SD0CD-A/ IRQ14/DSMDAT5-C/PDMDAT0-A
82	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/ CAT0_TX_CLK/CATSYNC0/QMI-A/QIO1-A/ SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/CATLINKACT0-A/SD0WP-A/ IRQ13/DSMCLK5-C/PDMCLK0-A
83	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/ QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A/ LCD_DATA16-A	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/CAT0_TX_EN-A/SD0DAT1-A/ IRQ5/PCOUTZ1
84	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/ QSPCLK-A/SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/ TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ ET0_TXD3-A/CAT0_ETXD3-A/SD0DAT0-A/ IRQ12/PCOUTB1
85	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/ QSSL-A/SDHI_CMD-A/MMC_CMD-A/ LCD_DATA18-A	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/CAT0_ETXD2-A/ SD0CLK-A/IRQ11/PCOUTA1
86	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ CAT0_RX_DV/SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ CAT0_ETXD1-A/SD0CMD-A/IRQ10/PCOUTZ0
87	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/SDHI_D2-A/ MMC_RES#-A/LCD_DATA20-A/DSMDAT2	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ CAT0_ETXD0-A/SD0DAT3-A/IRQ12/PCOUTB0
88	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ CAT0_TX_CLK-A/SD0DAT2-A/IRQ14/PCOUTA0
89	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/CAT0_ERXD2/ LCD_DATA22-A/IRQ12	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/CAT0_LINKSTA-A/IRQ15
90	VCC	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/CAT0_RX_ER-A/IRQ6
91	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/CAT0_ERXD3/ IRQ14	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/ CAT0_RX_DV-A/IRQ13
92	VSS	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ CAT0_RX_CLK-A/IRQ4
93	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	VCC
94	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV	VSS

176 ピン LFQFP	RX72M	RX74M
95	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	VCL
96	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0/LCD_CLK-B	PB03/PIO_019/D12-A/TMO0/GTOULO-A/GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/CAT0_ERXD3-A/IRQ3
97	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/LCD_TCON0-B	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/CTS9#-A/ET0_RXD2-A/CAT0_ERXD2-A/IRQ2
98	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/LCD_TCON1-B	PB01/PIO_017/D14-A/TMCI0/GTETRGB/GTCPPO4/GTIOC14B/POEGA/TXD4-A/SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/RMII0_RXD1-A/CAT0_ERXD1-A/IRQ4-DS/DSMDAT2-A/PCINB1
99	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_TCON2-B	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/GTIOC14A/POEGC/RXD4-A/SMISO4-A/SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/CAT0_ERXD0-A/IRQ12/ADST2-A/DSMCLK2-A/PCINA1
100	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/LCD_TCON3-B/IRQ4-DS	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/TXDA8-C/ET1_RX_ER-A/RMII1_RX_ER-A/CAT1_RX_ER-A/IRQ10/DSMCLK1-D
101	P72/A19/CS2#/ET0_MDC/CAT0_MDC/PMGI0_MDC/LCD_DATA23-A/DSMDAT3	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/ET1_RX_DV-A/RMII1_CRS_DV-A/CAT1_RX_DV-A/IRQ9/DSMDAT2-D
102	P71/A18/CS1#/ET0_MDIO/CAT0_MDIO/PMGI0_MDIO/DSMCLK3	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/ET1_RX_CLK-A/RMII1_REF50CK-A/CAT1_RX_CLK-A/IRQ8/DSMCLK2-D
103	VCC	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/SMISO10-A/SSCL10-A/MISO0-B/ET1_TX_ER-A/CATLINKACT1-A/IRQ7/PCINB0
104	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/LCD_DATA0-B/IRQ12	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/TXDA10-A/MOSI0-B/ET1_TXD3-A/CAT1_ETXD3-A/IRQ14/PCINZ1
105	VSS	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ET1_TXD2-A/CAT1_ETXD2-A/IRQ5/PCINA0
106	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/LCD_DATA1-B	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/DE10-A/TXDB10-A/SSL00-B/ET1_TXD1-A/RMII1_TXD1-A/CAT1_ETXD1-A/IRQ5-DS/PCINZ0
107	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/GTETRGB/CTS5#/RTS5#/SS5#/MOSIA-B/ET0_EXOUT/CATRESTOUT/LCD_DATA2-B	VCC
108	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/RSPCKA-B/ET0_LINKSTA/CAT0_LINKSTA/LCD_DATA3-B	VSS
109	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/CAT0_MDC/CATIRQ/PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	VCL

176 ピン LFQFP	RX72M	RX74M
110	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ CAT0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/ET1_TXD0-A/ RMII1_TXD0-A/CAT1_ETXD0-A/IRQ6-DS/ ADSYNC-A/DSMDAT1-A
111	TRDATA3/PG7/D31/ET1_TX_ER	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/ET1_TX_CLK-A/ CAT1_TX_CLK-A/IRQ10/ADCNV2-A/DSMCLK1-A
112	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/CATLINKACT1/ LCD_DATA6-B	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ ET1_TX_EN-A/RMII1_TX_EN-A/CAT1_TX_EN-A/ IRQ11/ADCNV1-A/DSMDAT0-A
113	TRDATA2/PG6/D30/ET1_ETXD3/CAT1_ETXD3	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/CATIRQ-A/IRQ1-DS/ADCNV0-A/ DSMCLK0-A
114	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ ET1_RXD3-A/CAT1_ERXD3-A/ XSPI1_RESET1#-B/IRQ7/DSMDAT0-D
115	VCC	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ET1_RXD2-A/ CAT1_ERXD2-A/XSPI1_WP1#-B/IRQ14/ ADCNV2-C/DSMCLK0-D
116	TRCLK/PG5/D29/ET1_ETXD2/CAT1_ETXD2	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ET1_RXD1-A/ RMII1_RXD1-A/CAT1_ERXD1-A/ XSPI1_RSTO1#-B/IRQ13/ADCNV1-C/ DSMDAT5-D
117	VSS	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/ CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/ TXDB11-B/ET1_RXD0-A/RMII1_RXD0-A/ CAT1_ERXD0-A/XSPI1_INT1#-B/ XSPI1_ECS1#-B/IRQ12/ADCNV0-C/DSMCLK5-D
118	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLEDRUN/LCD_DATA8-B	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/ GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/ SS4#-B/DE4-B/TXDB4-B/ET1_LINKSTA-A/ CAT1_LINKSTA-A/XSPI1_RESET0#-B/PCKO-C/ IRQ8/DSMDAT4-D
119	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ ET1_CRS-E/CATSYNC1-A/XSPI1_WP0#-B/ XSPI1_RESET1#-C/HSYNC-C/IRQ10/ADST2-B/ DSMCLK4-D
120	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/CATSYNC1/IRQ15	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/ GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ ET1_COL-E/CATLATCH1-A/XSPI1_RSTO0#-B/ XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B/ DSMDAT3-D
121	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	ETHPHYCLK/P700/PIO_048/SDCLK-A/ GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/ TXDA4-B/ET1_INT-A/CATRESTOUT-F/ XSPI1_INT0#-B/XSPI1_ECS0#-B/PIXCLK-C/ IRQ0/ADST0-B/DSMCLK3-D
122	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	VCC
123	TRDATA0/PG2/D26/ET1_TX_CLK/ CAT1_TX_CLK	VSS
124	P65/CKE/CS5#	VCL

176 ピン LFQFP	RX72M	RX74M
125	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/GTCPPO7/GTIOC10B/POEGD/ET1_LINKSTA-E/CAT1_LINKSTA-D/CATRESTOUT-C/XSPI1_CS0#-A/PIXD7-C/IRQ7
126	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/GTADSM1/GTIOC10A/POEGB/SSL13-A/ET1_RX_CLK-D/RMII1_REF50CK-D/CAT1_RX_CLK-D/CATLEDERR-B/XSPI1_DS-A/PIXD6-C/IRQ6
127	VCC	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/GTIOC9B/SSL12-A/ET1_RXD3-D/CAT1_ERXD3-D/CATLEDRUN-B/XSPI1_IO3-A/PIXD5-C/IRQ5
128	P70/SDCLK/CATLINKACT0	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/GTIOC9A/CTS12#-A/SSL11-A/ET1_RXD2-D/CAT1_ERXD2-D/CATLEDSTER-B/XSPI1_IO2-A/XSPI1_WP0#-C/PIXD4-C/IRQ12
129	VSS	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/DE12-A/TXDB12-A/MISO1-A/ET1_RXD1-D/RMII1_RXD1-D/CAT1_ERXD1-D/SD0DAT7-B/XSPI1_IO1-A/PIXD3-C/IRQ11
130	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_DATA11-B/IRQ5/AN103	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/MOSI1-A/ET1_RXD0-D/RMII1_RXD0-D/CAT1_ERXD0-D/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/IRQ7-DS
131	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/MTIOC1A/PO28/GTIOC1A/SSLB0-B/ET0_ERXD2/CAT0_ERXD2/LCD_DATA12-B/AN102	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/TXDA12-A/RSPCK1-A/ET1_RX_DV-D/RMII1_CRS_DV-D/CAT1_RX_DV-D/SD0DAT5-B/XSPI1_CK-A/PIXD1-C/IRQ9
132	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/CAT0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/SSL10-A/ET1_RX_ER-D/RMII1_RX_ER-D/CAT1_RX_ER-D/SD0DAT4-B/XSPI1_CKN#-A/XSPI1_CS1#-B/PIXD0-C/IRQ8
133	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7-DS/AN100	P607/PIO_015/CS0#-B/D16-B/GTETRGB/GTADSM0/GTIOC15B/POEGA/CTS8#-B/CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/CRX2-C/ET1_INT-B/ET_TAS_STA3/CATIRQ-B/XSPI0_RSTO0#-A/IRQ15/DSMDAT5-A
134	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1	P606/PIO_014/CS1#-C/D17-B/GTETRGA/GTCPPO4/GTIOC15A/POEGC/SCK9-B/CTS9#-B/TXDB9-B/SSL03-D/CTX2-C/ET1_TX_ER-B/ET_TAS_STA2/CATLINKACT1-B/XSPI0_RESET0#-A/IRQ14/DSMCLK5-A
135	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/RXD9-B/SMISO9-B/SSCL9-B/SSL02-D/ET1_TXD3-B/ET_TAS_STA1/CAT1_ETXD3-B/XSPI0_INT0#-A/XSPI0_ECS0#-A/IRQ13/DSMDAT4-A
136	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/TXD9-B/SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ET1_TXD2-B/ET_TAS_STA0/CAT1_ETXD2-B/XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4/DSMCLK4-A

176 ピン LFQFP	RX72M	RX74M
137	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1/CAT1_ETXD1	P603/PIO_011/WE#-B/D20-B/GTIOC5B/ CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/ CTS9#-B/MISO0-D/ET1_TXD1-B/RMII1_TXD1-B/ GPTP_PTPOUT3/CAT1_ETXD1-B/CATSYNC0-B/ XSPI0_IO7-A/PCKO-B/IRQ3/DSMDAT3-A
138	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/SCK8-B/ CTS8#-B/TXDB8-B/MOSI0-D/ET1_TXD0-B/ RMII1_TXD0-B/GPTP_PTPOUT2/ CAT1_ETXD0-B/CATLATCH0-B/XSPI0_IO6-A/ HSYNC-B/IRQ2/ADTRG2#/DSMCLK3-A
139	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/ RXD8-B/SMISO8-B/SSCL8-B/RSPCK0-D/ ET1_TX_EN-B/RMII1_TX_EN-B/ GPTP_PTPOUT1/CAT1_TX_EN-B/ CATSYNC1-D/XSPI0_IO5-A/VSYNC-B/IRQ1/ ADTRG1#
140	VSS	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ ET1_TX_CLK-B/GPTP_PTPOUT0/ CAT1_TX_CLK-B/CATLATCH1-D/XSPI0_IO4-A/ PIXCLK-B/IRQ0/ADTRG0#
141	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN/ CAT1_TX_EN	VCC2
142	VCC	VSS
143	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107	VCL
144	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/ET1_LINKSTA-B/CAT1_LINKSTA-B/ SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/ PIXD7-B/IRQ7/AN031
145	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/ET1_RX_ER-B/RMII1_RX_ER-B/ CAT1_RX_ER-B/CATLEDERR-D/SD0WP-B/ XSPI0_DS-A/PIXD6-B/IRQ6/AN030
146	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/ POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/ CTX0-B/ET1_RX_DV-B/RMII1_CRS_DV-B/ CAT1_RX_DV-B/CATLEDSTER-D/SD0DAT1-B/ XSPI0_IO3-A/PIXD5-B/IRQ5/AN029
147	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	PD04/PIO_036/A19-B/D27-B/GTETRGA/ GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/ SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ ET1_RX_CLK-B/RMII1_REF50CK-B/ CAT1_RX_CLK-B/CATLEDRUN-D/SD0DAT0-B/ XSPI0_IO2-A/XSPI0_WP0#-B/PIXD4-B/IRQ4/ AN028
148	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/ POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/ET1_RXD3-B/CAT1_ERXD3-B/ CAT0_MDIO-D/SD0CLK-B/XSPI0_IO1-A/ PIXD3-B/IRQ3/AN027

176 ピン LFQFP	RX72M	RX74M
149	TRSYNC1/P97/D23/A23/ET1_ERXD3/ CAT1_ERXD3	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/ET1_RXD2-B/CAT1_ERXD2-B/ CAT0_MDC-D/SD0CMD-B/XSPI0_IO0-A/ PIXD2-B/IRQ2/AN026
150	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/ET1_RXD1-B/RMII1_RXD1-B/ CAT1_ERXD1-B/CATSYNC0-D/SD0DAT3-B/ XSPI0_CK-A/PIXD1-B/IRQ1/AN025
151	VSS	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/ ET1_RXD0-B/RMII1_RXD0-B/CAT1_ERXD0-B/ CATLATCH0-D/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/PIXD0-B/IRQ0/AN024
152	TRDATA5/P96/D22/A22/ET1_ERXD2/ CAT1_ERXD2	VCC2
153	VCC	VSS
154	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VCL
155	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/ET1_MDIO-B/ET_TAS_STA3/ CATIRQ-C/XSPI0_WP1#-A/IRQ11/AN035
156	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/ CTS1#-C/TXDB1-C/ET1_MDC-B/ET_TAS_STA2/ CATRESTOUT-B/XSPI0_RESET1#-A/IRQ10/ AN034
157	P94/D20/A20/ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ET1_CRS-B/ ET_TAS_STA1/CATLATCH1-B/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
158	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/ET1_COL-B/ ET_TAS_STA0/CATSYNC1-B/XSPI0_INT1#-A/ XSPI0_ECS1#-A/IRQ0/AN032
159	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/CAT1_LINKSTA/AN117/ DSMDAT4	AVCC0
160	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV/AN116/ DSMCLK4	AVSS0
161	P91/D17/A17/SCK7/ET1_COL/AN115/DSMDAT5	VREFL0
162	VSS	VREFH0
163	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/CAT1_RX_DV/AN114/DSMCLK5	P407/PIO_055/IRQ15-DS/AN007
164	VCC	P406/PIO_054/IRQ14-DS/AN006
165	P47/IRQ15-DS/AN007	P405/PIO_053/IRQ13-DS/AN005
166	P46/IRQ14-DS/AN006	P404/PIO_052/IRQ12-DS/AN004
167	P45/IRQ13-DS/AN005	P403/PIO_051/IRQ11-DS/AN003
168	P44/IRQ12-DS/AN004	P402/PIO_050/IRQ10-DS/AN002
169	P43/IRQ11-DS/AN003	P401/PIO_049/IRQ9-DS/AN001
170	P42/IRQ10-DS/AN002	P400/PIO_048/IRQ8-DS/AN000

176 ピン LFQFP	RX72M	RX74M
171	P41/IRQ9-DS/AN001	P415/PIO_063/IRQ31/AN015/DA1
172	VREFL0	P414/PIO_062/IRQ30/AN014/DA0
173	P40/IRQ8-DS/AN000	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ ET1_INT-D/CATIRQ-E/IRQ23-DS/ADTRG0#/ AN023/PDMDAT0-C
174	VREFH0	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/ET1_LINKSTA-D/ CAT1_LINKSTA-E/IRQ22-DS/ADTRG1#/AN022/ PDMCLK0-C/PCOUTZ1
175	AVCC0	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ ET1_MDIO-D/CATLATCH0-E/IRQ21-DS/ ADTRG2#/AN021/DSMDAT2-B/PCOUTB1
176	P07/IRQ15/ADTRG0#	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/SSITXD1/ ET1_MDC-D/CATSYNC0-E/IRQ20-DS/AN020/ DSMCLK2-B/PCOUTA1

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

表 3.6　RX72N/RX74N　176 ピン LFQFP パッケージ端子機能の比較

176 ピン LFQFP	RX72N	RX74N
1	AVSS0	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/IRQ19-DS/AN019/PCOUTB0
2	P05/SSILRCK1/IRQ13/DA1	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/IRQ18-DS/ AN018/PCOUTA0
3	AVCC1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/ SSIBCK0/ET0_LINKSTA-D/IRQ17-DS/AN017/ PCOUTZ0
4	P03/SSIDATA1/IRQ11/DA0	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ IRQ16-DS/AN016
5	AVSS1	VCC
6	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120	VSS
7	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ IRQ9/AN119	VSS
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ IRQ8/AN118	VCL
9	PF5/WAIT#/SSILRCK0/IRQ4	RES#
10	EMLE	MD/P315
11	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/ IRQ20/ADTRG2#/TAMPI2
12	VSS	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/TAMPI2
13	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/IRQ18/ADTRG0#/TAMPI1
14	VCL	VBATT/VCC

176 ピン LFQFP	RX72N	RX74N
15	VBATT	XCIN/EXCIN/P309
16	NC	XCOUT/P308
17	TRST#/PF4	VSS
18	MD/FINED	XTAL/P307
19	XCIN	EXTAL/P306
20	XCOUT	VCC
21	RES#	P305/NMI/IRQ0
22	XTAL/P37	AVCC_USBHS
23	VSS	USBHS_RREF
24	EXTAL/P36	AVSS_USBHS
25	VCC	USBHS_DM
26	UPSEL/P35/NMI	USBHS_DP
27	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/IRQ4	VSS_USBHS
28	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	VCC_USBHS
29	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/VSYNC/IRQ2-DS	VCC_USB
30	TMS/PF3	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
31	TDI/PF2/RXD1/SMISO1/SSCL1	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
32	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	VSS_USB
33	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/USBHS_OVRCURB-DS/ ET0_RXD3-B/PCKO-A/IRQ3-DS/ADTRG2#
34	TCK/PF1/SCK1	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/ USBHS_OVRCURA-DS/SSITXD1/ET0_RXD2-B/ VSYNC-A/IRQ2-DS/ADTRG1#/PCOUTZ1
35	TDO/PF0/TXD1/SMOSI1/SSDA1	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/USBHS_VBUSEN/ SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/ SD0CD-C/HSYNC-A/IRQ5/ADTRG0#/PCOUTB1
36	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/ CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/ SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/ USBHS_VBUS-DS/SSIBCK1/ET0_RXD0-B/ RMII0_RXD0-B/SD0WP-C/PIXCLK-A/ IRQ12/PCOUTA1
37	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ ET1_EXOUT	VCL
38	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	VSS

176 ピン LFQFP	RX72N	RX74N
39	VCC	VCC
40	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/USB0_OVRCURB/USBHS_ID/SSIBCK0/ET0_RX_CLK-B/RMII0_REF50CK-B/SD0DAT1-C/PIXD7-A/IRQ3/PDMDAT0-B
41	VSS	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/SCL00-B/CTX2-B/USB0_OVRCURA/USBHS_EXICEN/AUDIO_CLK/ET0_RX_DV-B/RMII0_CRS_DV-B/SD0DAT0-C/PIXD6-A/IRQ15/PDMCLK0-B
42	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/CTS1#-A/USB0_VBUSEN/USBHS_ID/ET0_INT-E/IRQ0-DS/ADTRG0#
43	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/SSCL1-A/MISO1-C/IRQ1
44	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/IRQ4
45	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/TXDB1-A/RSPCK1-C/IRQ7
46	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/EPLSOUT0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/SSL10-C/ET0_WOL-D/IRQ6
47	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/EPLSOUT1/SDHI_D2-C/PIXD2	P805/PIO_061/GTADSM1/GTIOC15B/SCK5-B/CTS5#-B/TXDB5-B/SSL22-B/CRX0-D/USB0_VBUSEN/USBHS_VBUSEN/ET0_TXD0-C/RMII0_TXD0-C/HSYNC-D/IRQ5/ADSYNC-C/PCINB0
48	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P804/PIO_060/GTADSM0/GTIOC15A/CTS5#-B/RTS5#-B/SS5#-B/DE5-B/TXDB5-B/SSL21-B/CTX0-D/USB0_OVRCURA/USBHS_OVRCURA/ET0_TX_EN-C/RMII0_TX_EN-C/PCKO-D/IRQ4/PCINA0
49	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/GTIOC14B/SCK6-A/CTS6#-A/TXDB6-AMISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ET0_RX_ER-B/RMII0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/PCINZ0
50	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
51	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/SDAHS2-A/SSITXD0/ET0_TXD3-B/SD0DAT3-C/PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1

176 ピン LFQFP	RX72N	RX74N
52	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/SSCL3-B/SCLHS2-A/ET0_TXD2-B/SD0DAT2-C/PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
53	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/LCD_TCON1-A/IRQ2	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/USBHS_OVRCURB/SSILRCK1/ET0_TXD1-B/RMII0_TXD1-B/PIXD1-A/IRQ29-DS/ADST1-A/PCINB0
54	VCC_USB	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/SS3#-B/DE3-B/TXDB3-B/CTX2-A/USB0_OVRCURA-DS/USBHS_VBUS/ET0_TXD0-B/RMII0_TXD0-B/PIXD0-A/IRQ4/ADST0-A/PCINA0
55	USB0_DM	VCL
56	USB0_DP	VSS
57	VSS_USB	VCC
58	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/SSLC3-B/LCD_TCON2-A	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/CTS2#-B/SDA00-A/ET0_CRS-D/IRQ3
59	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/EPLSOUT1/LCD_TCON3-A	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/SCL00-A/ET0_COL-D/IRQ2
60	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/LCD_DATA0-A	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/TXDB2-B/USB0_VBUS-DS/USBHS_EXICEN/ET0_TX_CLK-B/IRQ1/ADTRG1#
61	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/CACREF/GTIU-E/GTADSM0/GTIOC12A/CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/CTS5#-B/USB0_OVRCURB-DS/USBHS_VBUS/ET0_TX_ER-B/IRQ0/ADTRG2#
62	P84/MTIOC6D/ET1_LINKSTA/LCD_DATA2-A	VCC_DCDC
63	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	VCC_DCDC
64	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/SCK7/RSPCKC-B/LCD_DATA4-A	VCC_DCDC
65	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ET0_EXOUT/LCD_DATA5-A/IRQ10	VLO
66	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ET0_LINKSTA/LCD_DATA6-A	VLO
67	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/LCD_DATA7-A/IRQ1	VLO
68	P10/ALE/MTIC5W/TMRI3/IRQ0	VSS_DCDC
69	P53/BCLK	VSS_DCDC
70	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P503/PIO_035/WR3#-A/BC3#-A/A19-C/GTIOC3B/RXD2-C/SMISO2-C/SSCL2-C/CRX1-C/USB0_OVRCURB/SSIRXD0/SD0DAT7-A/IRQ3
71	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P502/PIO_034/WR2#-A/BC2#-A/A18-C/GTIOC3A/TXD2-C/SMOSI2-C/SSDA2-C/TXDA2-C/SSL13-C/CTX1-C/ET0_WOL-B/SD0DAT6-A/IRQ2/ADST2-C
72	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	P501/PIO_033/WR1#-A/BC1#-A/A17-C/GTIOC2B/SCK2-C/CTS2#-C/TXDB2-C/SSL12-C/CRX0-C/ET0_INT-B/SD0DAT5-A/IRQ1/ADST1-C

176 ピン LFQFP	RX72N	RX74N
73	VSS	P500/PIO_032/WR#-A/WR0#-A/A16-C/GTIOC2A/ CTS2#-C/RTS2#-C/SS2#-C/DE2-C/TXDB2-C/ CTS7#-B/SSL11-C/CTX0-C/ET0_LINKSTA-B/ SD0DAT4-A/IRQ0/ADST0-C
74	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/ LCD_DATA8-A	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/ SS10#-B/DE10-B/TXDB10-B/CTX2-D/ USB0_ID/ET0_MDC-B/IRQ3/ADSYNC-B
75	VCC	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/IRQ2/ADCNV2-B
76	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	VCL
77	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/LCD_DATA10-A/IRQ13	VSS
78	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A/ LCD_DATA11-A	VCC
79	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/LCD_DATA12-A	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/ IRQ9/ADCNV1-B
80	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A/ LCD_DATA13-A	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/IRQ8/ADCNV0-B
81	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/LCD_DATA14-A	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/SD0CD-A/IRQ14/ PDMDAT0-A
82	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/SD0WP-A/IRQ13/PDMCLK0-A
83	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/SD0DAT1-A/IRQ5/PCOUTZ1
84	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/ DE8-A/TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ET0_TXD3-A/SD0DAT0-A/ IRQ12/PCOUTB1
85	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/ MMC_CMD-A/LCD_DATA18-A	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/SD0CLK-A/ IRQ11/PCOUTA1
86	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ SDHI_D3-A/MMC_CD-A/LCD_DATA19-A	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ SD0CMD-A/IRQ10/PCOUTZ0

176 ピン LFQFP	RX72N	RX74N
87	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ SD0DAT3-A/IRQ12/PCOUTB0
88	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/LCD_DATA21-A	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ SD0DAT2-A/IRQ14/PCOUTA0
89	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/IRQ15
90	VCC	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/IRQ6
91	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/IRQ14	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/IRQ13
92	VSS	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ IRQ4
93	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	VCC
94	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	VSS
95	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1	VCL
96	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB03/PIO_019/D12-A/TMO0/GTOULO-A/GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/IRQ3
97	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/ LCD_TCON0-B	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/IRQ2
98	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/ RMII0_RX_ER/LCD_TCON1-B	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/IRQ4-DS/PCINB1
99	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/ REF50CK0/LCD_TCON2-B	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ IRQ12/ADST2-A/PCINA1
100	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PG02/PIO_058/DQM3-A/WR3#-C/BC3#-C/ GTIOC11A/TXD8-C/SMOSI8-C/SSDA8-C/ TXDA8-C/IRQ10
101	P72/A19/CS2#/ET0_MDC/PMGI0_MDC/ LCD_DATA23-A	PG01/PIO_057/DQM0-A/WR#-C/WR0#-C/ GTCPPO1/RXD8-C/SMISO8-C/SSCL8-C/IRQ9
102	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO	PG00/PIO_056/DQM1-A/WR1#-C/BC1#-C/ GTCPPO0/SCK8-C/CTS8#-C/TXDB8-C/IRQ8
103	VCC	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/IRQ7/PCINB0
104	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/LCD_DATA0-B/IRQ12	PA06/PIO_014/A1-A/DQM2-B/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/IRQ14/PCINZ1
105	VSS	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ IRQ5/PCINA0

176 ピン LFQFP	RX72N	RX74N
106	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/IRQ5-DS/PCINZ0
107	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/LCD_DATA2-B	VCC
108	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	VSS
109	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	VCL
110	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/IRQ6-DS/ ADSYNC-A
111	TRDATA3/PG7/D31/ET1_TX_ER	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/IRQ10/ADCNV2-A
112	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/ SSL02-B/IRQ11/ADCNV1-A
113	TRDATA2/PG6/D30/ET1_ETXD3	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/IRQ1-DS/ADCNV0-A
114	PA1/DQM3/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	P707/PIO_055/WE#-A/CS7#-A/GTIOC13B/ TXD11-B/SMOSI11-B/SSDA11-B/TXDA11-B/ XSPI1_RESET1#-B/IRQ7
115	VCC	P706/PIO_054/CAS#-A/CS6#-A/GTIOC13A/ RXD11-B/SMISO11-B/SSCL11-B/ XSPI1_WP1#-B/IRQ14/ADCNV2-C
116	TRCLK/PG5/D29/ET1_ETXD2	P705/PIO_053/RAS#-A/CS5#-A/GTIOC12B/ SCK11-B/CTS11#-B/TXDB11-B/ XSPI1_RSTO1#-B/IRQ13/ADCNV1-C
117	VSS	P704/PIO_052/SDCS#-A/CS4#-A/GTIOC12A/ CTS4#-B/CTS11#-B/RTS11#-B/SS11#-B/DE11-B/ TXDB11-B/XSPI1_INT1#-B/XSPI1_ECS1#-B/ IRQ12/ADCNV0-C
118	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B	P703/PIO_051/ALE-A/WR2#-B/BC2#-B/CACREF/ GTETRGB/GTIOC11B/CTS4#-B/RTS4#-B/ SS4#-B/DE4-B/TXDB4-B/XSPI1_RESET0#-B/ PCKO-C/IRQ8
119	TRSYNC/PG4/D28/ET1_ETXD1/RMII1_TXD1	P702/PIO_050/RD#-A/DQM3-B/GTETRGA/ GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ XSPI1_WP0#-B/XSPI1_RESET1#-C/ HSYNC-C/IRQ10/ADST2-B
120	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/IRQ15	P701/PIO_049/CKE-A/WR3#-B/BC3#-B/ GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ XSPI1_RSTO0#-B/XSPI1_RESET0#-B/ VSYNC-C/IRQ1/ADST1-B
121	TRDATA1/PG3/D27/ET1_ETXD0/RMII1_TXD0	ETHPHYCLK/P700/PIO_048/SDCLK-A/ GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/ TXDA4-B/XSPI1_INT0#-B/XSPI1_ECS0#-B/ PIXCLK-C/IRQ0/ADST0-B
122	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	VCC
123	TRDATA0/PG2/D26/ET1_TX_CLK	VSS
124	P65/CKE/CS5#	VCL
125	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/ GTCPPO7/GTIOC10B/POEGD/XSPI1_CS0#-A/ PIXD7-C/IRQ7

176 ピン LFQFP	RX72N	RX74N
126	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ XSPI1_DS-A/PIXD6-C/IRQ6
127	VCC	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/ GTIOC9B/SSL12-A/XSPI1_IO3-A/PIXD5-C/IRQ5
128	P70/SDCLK	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
129	VSS	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/ GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/ DE12-A/TXDB12-A/MISO1-A/SD0DAT7-B/ XSPI1_IO1-A/PIXD3-C/IRQ11
130	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/IRQ5/AN103	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/ GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/ MOSI1-A/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/ IRQ7-DS
131	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/SD0DAT5-B/XSPI1_CK-A/ PIXD1-C/IRQ9
132	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
133	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	P607/PIO_015/CS0#-B/D16-B/GTETRGB/ GTADSM0/GTIOC15B/POEGA/CTS8#-B/ CTS9#-B/RTS9#-B/SS9#-B/DE9-B/TXDB9-B/ CRX2-C/XSPI0_RSTO0#-A/IRQ15
134	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	P606/PIO_014/CS1#-C/D17-B/GTETRGA/ GTCPPO4/GTIOC15A/POEGC/SCK9-B/ CTS9#-B/TXDB9-B/SSL03-D/CTX2-C/ XSPI0_RESET0#-A/IRQ14
135	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	P605/PIO_013/CS2#-C/D18-B/GTIOC6B/RXD9-B/ SMISO9-B/SSCL9-B/SSL02-D/XSPI0_INT0#-A/ XSPI0_ECS0#-A/IRQ13
136	P64/WE#/D3[A3/D3]/CS4#/ET1_ETXD0/ RMII1_TXD0	P604/PIO_012/CS3#-C/D19-B/GTIOC6A/TXD9-B/ SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4
137	P63/CAS#/D2[A2/D2]/CS3#/ET1_ETXD1/ RMII1_TXD1	P603/PIO_011/WE#-B/D20-B/GTIOC5B/ CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/ CTS9#-B/MISO0-D/XSPI0_IO7-A/PCKO-B/IRQ3
138	P62/RAS#/D1[A1/D1]/CS2#/ET1_ERXD0/ RMII1_RXD0	P602/PIO_010/CAS#-B/D21-B/GTIOC5A/SCK8-B/ CTS8#-B/TXDB8-B/MOSI0-D/XSPI0_IO6-A/ HSYNC-B/IRQ2/ADTRG2#
139	P61/SDCS#/D0[A0/D0]/CS1#/ET1_ERXD1/ RMII1_RXD1	P601/PIO_009/RAS#-B/D22-B/GTIOC4B/ RXD8-B/SMISO8-B/SSCL8-B/RSPCK0-D/ GPTP_PTPOUT1/XSPI0_IO5-A/VSYNC-B/ IRQ1/ADTRG1#
140	VSS	P600/PIO_008/SDCS#-B/D23-B/GTIOC4A/ TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/ SSL00-D/GPTP_PTPOUT0/XSPI0_IO4-A/ PIXCLK-B/IRQ0/ADTRG0#
141	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN	VCC2
142	VCC	VSS
143	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/QMI-B/QIO1-B/ SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	VCL

176 ピン LFQFP	RX72N	RX74N
144	TRDATA7/PG1/D25/ET1_RX_ER/RMII1_RX_ER	PD07/PIO_039/A16-B/D24-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/SD0CD-B/XSPI0_CS0#-A/ XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
145	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/QMO-B/ QIO0-B/SDHI_D0-B/MMC_D0-B/ LCD_DATA18-B/IRQ6/AN106	PD06/PIO_038/A17-B/D25-B/GTIV-C/GTIOC3A/ POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/SD0WP-B/XSPI0_DS-A/PIXD6-B/IRQ6/ AN030
146	TRDATA6/PG0/D24/ET1_RX_CLK/REF50CK1	PD05/PIO_037/A18-B/D26-B/GTIU-C/GTIOC2B/ POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/ CTX0-B/SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/ IRQ5/AN029
147	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	PD04/PIO_036/A19-B/D27-B/GTETRGA/ GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/ SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ SD0DAT0-B/XSPI0_IO2-A/XSPI0_WP0#-B/ PIXD4-B/IRQ4/AN028
148	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/AN112	PD03/PIO_035/A20-B/D28-B/TOC2/GTIOC1B/ POEGA/TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/SD0CLK-B/XSPI0_IO1-A/PIXD3-B/ IRQ3/AN027
149	TRSYNC1/P97/D23/A23/ET1_ERXD3	PD02/PIO_034/A21-B/D29-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/SD0CMD-B/XSPI0_IO0-A/PIXD2-B/ IRQ2/AN026
150	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD01/PIO_033/A22-B/D30-B/GTETRGC/ GTIOC0B/POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/SD0DAT3-B/XSPI0_CK-A/PIXD1-B/ IRQ1/AN025
151	VSS	PD00/PIO_032/A23-B/D31-B/GTETRGD/ GTIOC0A/POEGD/CTS2#-A/RTS2#-A/SS2#-A/ DE2-A/TXDB2-A/CTS3#-A/SSL20-A/SD0DAT2-B/ XSPI0_CKN#-A/XSPI0_CS1#-B/PIXD0-B/ IRQ0/AN024
152	TRDATA5/P96/D22/A22/ET1_ERXD2	VCC2
153	VCC	VSS
154	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	VCL
155	TRDATA4/P95/D21/A21/ET1_ERXD1/ RMII1_RXD1	P903/PIO_003/GTETRGD/GTCPPO9/POEGD/ CTS6#-B/CTS1#-C/RTS1#-C/SS1#-C/DE1-C/ TXDB1-C/XSPI0_WP1#-A/IRQ11/AN035
156	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	P902/PIO_002/GTETRGC/GTCPPO8/SCK1-C/ CTS1#-C/TXDB1-C/XSPI0_RESET1#-A/ IRQ10/AN034
157	P94/D20/A20/ET1_ERXD0/RMII1_RXD0	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/ IRQ9/AN033
158	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/XSPI0_INT1#-A/ XSPI0_ECS1#-A/IRQ0/AN032
159	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/AN117	AVCC0
160	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/AN116	AVSS0
161	P91/D17/A17/SCK7/ET1_COL/AN115	VREFL0

176 ピン LFQFP	RX72N	RX74N
162	VSS	VREFH0
163	P90/D16/A16/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/AN114	P407/PIO_055/IRQ15-DS/AN007
164	VCC	P406/PIO_054/IRQ14-DS/AN006
165	P47/IRQ15-DS/AN007	P405/PIO_053/IRQ13-DS/AN005
166	P46/IRQ14-DS/AN006	P404/PIO_052/IRQ12-DS/AN004
167	P45/IRQ13-DS/AN005	P403/PIO_051/IRQ11-DS/AN003
168	P44/IRQ12-DS/AN004	P402/PIO_050/IRQ10-DS/AN002
169	P43/IRQ11-DS/AN003	P401/PIO_049/IRQ9-DS/AN001
170	P42/IRQ10-DS/AN002	P400/PIO_048/IRQ8-DS/AN000
171	P41/IRQ9-DS/AN001	P415/PIO_063/IRQ31/AN015/DA1
172	VREFL0	P414/PIO_062/IRQ30/AN014/DA0
173	P40/IRQ8-DS/AN000	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ IRQ23-DS/ADTRG0#/AN023/PDMDAT0-C
174	VREFH0	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
175	AVCC0	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ IRQ21-DS/ADTRG2#/AN021/PCOUTB1
176	P07/IRQ15/ADTRG0#	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/ SSITXD1/IRQ20-DS/AN020/PCOUTA1

3.4　144 ピンパッケージ

表 3.7 に RX72M/RX74M　144 ピン LFQFP パッケージ端子機能の比較を、表 3.8 に RX72N/RX74N 144 ピンパッケージ端子機能の比較を示します

表 3.7　RX72M/RX74M　144 ピン LFQFP パッケージ端子機能の比較

144 ピン LFQFP	RX72M	RX74M
1	AVSS0	P003/PIO_003/GTCPPO2/GTIOC11B/ GTIOC8A/RXD7-A/SMISO7-A/SSCL7-A/ SSIRXD1/ET0_MDIO-D/CAT0_MDIO-E/ IRQ19-DS/AN019/DSMDAT1-B/PCOUTB0
2	P05/SSILRCK1/IRQ13/DA1	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/ CAT0_MDC-E/IRQ18-DS/AN018/DSMCLK1-B/ PCOUTA0
3	AVCC1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/ SSIBCK0/ET0_LINKSTA-D/CAT0_LINKSTA-E/ IRQ17-DS/AN017/DSMDAT0-B/PCOUTZ0
4	P03/SSIDATA1/IRQ11/DA0	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ CATRESTOUT-E/IRQ16-DS/AN016/ DSMCLK0-B
5	AVSS1	VCC
6	P02/TMCI1/SCK6/SSIBCK1/CATLEDSTER/ IRQ10/AN120	VSS
7	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	VCL
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/CATLATCH1/IRQ8/AN118	RES#
9	EMLE	MD/P315
10	VSS	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/ ET1_WOL-C/IRQ20/ADTRG2#/DSMDAT2-C/ TAMPI2
11	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/ CATRESTOUT	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/ DSMCLK2-C/TAMPI1
12	VCL	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/ SSL11-B/SSITXD0/ET1_INT-E/CATIRQ-D/ IRQ18/ADTRG0#/TAMPI0
13	VBATT	VBATT/VCC
14	MD/FINED	XCIN/EXCIN/P309
15	XCIN	XCOUT/P308
16	XCOUT	VSS
17	RES#	XTAL/P307
18	XTAL/P37	EXTAL/P306
19	VSS	VCC
20	EXTAL/P36	P305/NMI/IRQ0
21	VCC	VCC_USB
22	UPSEL/P35/NMI	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
23	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ SCK6/SCK0/ET0_LINKSTA/CAT0_LINKSTA/ IRQ4/DSMDAT0	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0

144 ピン LFQFP	RX72M	RX74M
24	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3_DS/DSMCLK0	VSS_USB
25	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2_DS	P207/PIO_023/A23-C/CS4#-C/TMRI3/GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/CRX1-A/USB0_ID/ET0_RXD3-B/CAT0_ERXD3-B/PCKO-A/IRQ3-DS/ADTRG2#/DSMDAT5-B
26	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/IRQ1_DS	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/SCLHS2-B/CTX1-A/USB0_EXICEN/SSITXD1/ET0_RXD2-B/CAT0_ERXD2-B/VSYNC-A/IRQ2-DS/ADTRG1#/DSMCLK5-B/PCOUTZ1
27	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/PMGI1_MDIO/IRQ0_DS	CLKOUT/P205/PIO_021/A21-C/CS6#-C/GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/CRX0-A/USB0_VBUS/SSIRXD1/ET0_RXD1-B/RMII0_RXD1-B/CAT0_ERXD1-B/SD0CD-C/HSYNC-A/IRQ5/ADTRG0#/DSMDAT4-B/PCOUTB1
28	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A/ET1_WOL/CATIRQ	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/CTS1#-B/RTS1#-B/SS1#-B/DE1-B/TXDB1-B/SSL10-B/SCLHS1-B/CTX0-A/USB0_VBUSEN/SSIBCK1/ET0_RXD0-B/RMII0_RXD0-B/CAT0_ERXD0-B/SD0WP-C/PIXCLK-A/IRQ12/DSMCLK4-B/PCOUTA1
29	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ET1_EXOUT/CATLINKACT1	VCL
30	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	VSS
31	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK	VCC
32	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/USB0_OVRCURB/SSIBCK0/ET0_RX_CLK-B/RMII0_REF50CK-B/CAT0_RX_CLK-B/CATI2CDATA-C/SD0DAT1-C/PIXD7-A/IRQ3/DSMDAT3-B/PDMDAT0-B
33	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/SCL00-B/CTX2-B/USB0_OVRCURA/AUDIO_CLK/ET0_RX_DV-B/RMII0_CRS_DV-B/CAT0_RX_DV-B/CATI2CCLK-C/SD0DAT0-C/PIXD6-A/IRQ15/DSMCLK3-B/PDMCLK0-B
34	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/CTS1#-A/USB0_VBUSEN/ET0_INT-E/CATRESTOUT-D/IRQ0-DS/ADTRG0#

144 ピン LFQFP	RX72M	RX74M
35	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/SSCL1-A/MISO1-C/ET1_CRS-D/IRQ1
36	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2_DS/SSITXD0/EPLSOUT0/CATSYNC0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/ET1_COL-D/IRQ4
37	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/EPLSOUT1/CATSYNC1/SDHI_D2-C/PIXD2	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/TXDB1-A/RSPCK1-C/ET1_WOL-D/IRQ7
38	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2_DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/SSL10-C/ET0_WOL-D/IRQ6
39	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/CATLINKACT0/PIXD1	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ET0_RX_ER-B/RMII0_RX_ER-B/CAT0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/PCINZ0
40	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1_DS/SSILRCK1/CATLEDRUN/PIXD0/IRQ5	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/CAT0_TX_EN-B/SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
41	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/SDAHS2-A/SSITXD0/ET0_TXD3-B/CAT0_ETXD3-B/CATI2CDATA-B/SD0DAT3-C/PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
42	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/SSCL3-B/SCLHS2-A/ET0_TXD2-B/CAT0_ETXD2-B/CATI2CCLK-B/SD0DAT2-C/PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
43	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/SSILRCK1/ET0_TXD1-B/RMII0_TXD1-B/CAT0_ETXD1-B/CATLEDRUN-C/PIXD1-A/IRQ29-DS/ADST1-A/DSMDAT1-C/PCINB0
44	VCC_USB	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/SS3#-B/DE3-B/TXDB3-B/CTX2-A/USB0_OVRCURA-DS/ET0_TXD0-B/RMII0_TXD0-B/CAT0_ETXD0-B/CATLEDSTER-C/PIXD0-A/IRQ4/ADST0-A/DSMCLK1-C/PCINA0
45	USB0_DM	VCL
46	USB0_DP	VSS
47	VSS_USB	VCC
48	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/CTS2#-B/SDA00-A/ET0_CRS-D/CATI2CDATA-A/IRQ3
49	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/SCK7/DSMDAT1	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/SCL00-A/ET0_COL-D/CATI2CCLK-A/IRQ2

144 ピン LFQFP	RX72M	RX74M
50	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/ MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/CRX1/ ET0_EXOUT/IRQ10	P101/PIO_009/CS0#-A/ALE-B/TMCI3/ GTETRGC/GTADSM1/GTIOC12B/SCK2-B/ CTS2#-B/TXDB2-B/USB0_VBUS-DS/ ET0_TX_CLK-B/CAT0_TX_CLK-B/ CAT0_LINKSTA-D/IRQ1/ADTRG1#/ DSMDAT0-C
51	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1/ ET0_LINKSTA/CAT0_LINKSTA	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/ET0_TX_ER-B/ CATLINKACT0-B/CATLEDERR-C/IRQ0/ ADTRG2#/DSMCLK0-C
52	P53(注 1)/BCLK	VCC_DCDC
53	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A/ CATLEDSTER	VCC_DCDC
54	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	VLO
55	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A/CATLEDERR	VLO
56	VSS	VSS_DCDC
57	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/ SCK10/SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV/CAT0_RX_DV/DSMCLK1	VSS_DCDC
58	VCC	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/ SS10#-B/DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/CAT0_MDC-B/IRQ3/ADSYNC-B/ DSMDAT3-C
59	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/ SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/ MISOA-A/ET0_COL/MMC_D7-A/IRQ14	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/ GTIW-B/GTIOC1A/POEGB/SCK10-B/ CTS10#-B/TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/CAT0_MDIO-B/IRQ2/ADCNV2-B/ DSMCLK3-C
60	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/CATLATCH1/ MMC_D6-A/IRQ13	VCL
61	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/CAT0_ETXD2/ MMC_D5-A	VSS
62	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ GTIOC2A/SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1/ CATI2CDATA/MMC_D4-A	VCC
63	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ GTIOC0B/SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0/ CATI2CCLK/QIO3-A/SDHI_CD/MMC_D3-A	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/ CATSYNC0-A/IRQ9/ADCNV1-B/DSMDAT4-C
64	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ SCK10/RTS10#/ET0_TX_EN/RMII0_TXD_EN/ CAT0_TX_EN/CATLATCH0/QIO2-A/SDHI_WP/ MMC_D2-A	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/CATLATCH0-A/IRQ8/ ADCNV0-B/DSMCLK4-C
65	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/GTETRGC/SCK5/SS8#/CTS8#/ SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/CAT0_TX_CLK/CATSYNC0/ QMI-A/QIO1-A/SDHI_D1-A/MMC_D1-A	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/ TOC0/CACREF/GTETRGD/GTADSM1/ GTIOC15B/POEGA/TXD8-A/SMOSI8-A/ SSDA8-A/TXDA8-A/MISO0-A/SSITXD0/ CATRESTOUT-A/SD0CD-A/IRQ14/ DSMDAT5-C/PDMDAT0-A

144 ピン LFQFP	RX72M	RX74M
66	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/GTCPPO7/GTIOC15A/POEGB/RXD8-A/SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ET0_TX_ER-A/CATLINKACT0-A/SD0WP-A/IRQ13/DSMCLK5-C/PDMCLK0-A
67	TRDATA7/P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/RSPCK0-A/SSIBCK0/ET0_TX_EN-A/RMII0_TX_EN-A/CAT0_TX_EN-A/SD0DAT1-A/IRQ5/PCOUTZ1
68	TRDATA6/P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/QSSL-A/SDHI_CMD-A/MMC_CMD-A	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ET0_TXD3-A/CAT0_ETXD3-A/SD0DAT0-A/IRQ12/PCOUTB1
69	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/CAT0_RX_DV/SDHI_D3-A/MMC_CD-A	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/SDAHS1-C/ET0_TXD2-A/CAT0_ETXD2-A/SD0CLK-A/IRQ11/PCOUTA1
70	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/SDHI_D2-A/MMC_RES#-A/DSMDAT2	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/CAT0_ETXD1-A/SD0CMD-A/IRQ10/PCOUTZ0
71	TRDATA5/P74/A20/CS4#/PO19/SS11#/CTS11#/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/DSMCLK2	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/CAT0_ETXD0-A/SD0DAT3-A/IRQ12/PCOUTB0
72	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/CAT0_ERXD2/IRQ12	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/CTS11#-A/RTS11#-A/SS11#-A/DE11-A/TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/CAT0_TX_CLK-A/SD0DAT2-A/IRQ14/PCOUTA0
73	VCC	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ET0_LINKSTA-A/CAT0_LINKSTA-A/IRQ15
74	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/CAT0_ERXD3/IRQ14	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/RMII0_RX_ER-A/CAT0_RX_ER-A/IRQ6
75	VSS	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ET0_RX_DV-A/RMII0_CRS_DV-A/CAT0_RX_DV-A/IRQ13
76	TRDATA4/P73/CS3#/PO16/ET0_WOL	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/CAT0_RX_CLK-A/IRQ4
77	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV	VCC
78	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	VSS
79	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0/LCD_CLK-B	VCL
80	PB4/A12/TIOCA4/PO28/SS9#/CTS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/LCD_TCON0-B	PB03/PIO_019/D12-A/TMO0/GTOULO-A/GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/CAT0_ERXD3-A/IRQ3

144 ピン LFQFP	RX72M	RX74M
81	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/ LCD_TCON1-B	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/CAT0_ERXD2-A/IRQ2
82	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/LCD_TCON2-B	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/CAT0_ERXD1-A/IRQ4-DS/ DSMDAT2-A/PCINB1
83	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/ CAT0_ERXD0/LCD_TCON3-B/IRQ4_DS	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/ CAT0_ERXD0-A/IRQ12/ADST2-A/ DSMCLK2-A/PCINA1
84	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/LCD_DATA0-B/ IRQ12	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/ ET1_TX_ER-A/CATLINKACT1-A/IRQ7/PCINB0
85	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	PA06/PIO_014/A1-A/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/ET1_TXD3-A/ CAT1_ETXD3-A/IRQ14/PCINZ1
86	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/CATRESTOUT/ LCD_DATA2-B	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ ET1_TXD2-A/CAT1_ETXD2-A/IRQ5/PCINA0
87	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/CAT0_LINKSTA/ LCD_DATA3-B	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/ET1_TXD1-A/ RMII1_TXD1-A/CAT1_ETXD1-A/IRQ5-DS/ PCINZ0
88	VCC	VCC
89	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/CAT0_MDC/CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5_DS	VSS
90	VSS	VCL
91	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ CAT0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6_DS	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/ET1_TXD0-A/ RMII1_TXD0-A/CAT1_ETXD0-A/IRQ6-DS/ ADSYNC-A/DSMDAT1-A
92	PG7/ET1_TX_ER	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/ET1_TX_CLK-A/ CAT1_TX_CLK-A/IRQ10/ADCNV2-A/ DSMCLK1-A
93	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/CATLINKACT1/ LCD_DATA6-B	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/ SSL02-B/ET1_TX_EN-A/RMII1_TX_EN-A/ CAT1_TX_EN-A/IRQ11/ADCNV1-A/ DSMDAT0-A
94	PG6/ET1_ETXD3/CAT1_ETXD3	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/CATIRQ-A/IRQ1-DS/ADCNV0-A/ DSMCLK0-A

144 ピン LFQFP	RX72M	RX74M
95	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ET0_WOL/LCD_DATA7-B/IRQ11	P702/PIO_050/RD#-A/GTETRGA/GTIOC11A/SCK4-B/CTS4#-B/TXDB4-B/ET1_CRS-E/CATSYNC1-A/XSPI1_WP0#-B/XSPI1_RESET1#-C/HSYNC-C/IRQ10/ADST2-B/DSMCLK4-D
96	PG5/ET1_ETXD2/CAT1_ETXD2	P701/PIO_049/CKE-A/GTIOC10B/RXD4-B/SMISO4-B/SSCL4-B/ET1_COL-E/CATLATCH1-A/XSPI1_RSTO0#-B/XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B/DSMDAT3-D
97	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/CATLEDRUN/LCD_DATA8-B	ETHPHYCLK/P700/PIO_048/SDCLK-A/GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/TXDA4-B/ET1_INT-A/CATRESTOUT-F/XSPI1_INT0#-B/XSPI1_ECS0#-B/PIXCLK-C/IRQ0/ADST0-B/DSMCLK3-D
98	P67/CS7#/MTIOC7C/GTIOC1B/CRX2/EPLSOUT1/CATSYNC1/IRQ15	VCC
99	P66/CS6#/MTIOC7D/GTIOC2B/CTX2	VSS
100	PG2/ET1_TX_CLK/CAT1_TX_CLK	VCL
101	P65/CS5#	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/GTCPPO7/GTIOC10B/POEGD/ET1_LINKSTA-E/CAT1_LINKSTA-D/CATRESTOUT-C/XSPI1_CS0#-A/PIXD7-C/IRQ7
102	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/GTADSM1/GTIOC10A/POEGB/SSL13-A/ET1_RX_CLK-D/RMII1_REF50CK-D/CAT1_RX_CLK-D/CATLEDERR-B/XSPI1_DS-A/PIXD6-C/IRQ6
103	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/GTIOC9B/SSL12-A/ET1_RXD3-D/CAT1_ERXD3-D/CATLEDRUN-B/XSPI1_IO3-A/PIXD5-C/IRQ5
104	VCC	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/GTIOC9A/CTS12#-A/SSL11-A/ET1_RXD2-D/CAT1_ERXD2-D/CATLEDSTER-B/XSPI1_IO2-A/XSPI1_WP0#-C/PIXD4-C/IRQ12
105	VSS	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/DE12-A/TXDB12-A/MISO1-A/ET1_RXD1-D/RMII1_RXD1-D/CAT1_ERXD1-D/SD0DAT7-B/XSPI1_IO1-A/PIXD3-C/IRQ11
106	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_DATA11-B/IRQ5/AN103	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/MOSI1-A/ET1_RXD0-D/RMII1_RXD0-D/CAT1_ERXD0-D/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/IRQ7-DS
107	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/MTIOC1A/PO28/GTIOC1A/SSLB0-B/ET0_ERXD2/CAT0_ERXD2/LCD_DATA12-B/AN102	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/TXDA12-A/RSPCK1-A/ET1_RX_DV-D/RMII1_CRS_DV-D/CAT1_RX_DV-D/SD0DAT5-B/XSPI1_CK-A/PIXD1-C/IRQ9
108	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/CAT0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/SSL10-A/ET1_RX_ER-D/RMII1_RX_ER-D/CAT1_RX_ER-D/SD0DAT4-B/XSPI1_CKN#-A/XSPI1_CS1#-B/PIXD0-C/IRQ8

144 ピン LFQFP	RX72M	RX74M
109	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7_DS/AN100	P605/PIO_013/CS2#-C/GTIOC6B/RXD9-B/SMISO9-B/SSCL9-B/SSL02-D/ET1_TXD3-B/ET_TAS_STA1/CAT1_ETXD3-B/XSPI0_INT0#-A/XSPI0_ECS0#-A/IRQ13/DSMDAT4-A
110	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1	P604/PIO_012/CS3#-C/GTIOC6A/TXD9-B/SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ET1_TXD2-B/ET_TAS_STA0/CAT1_ETXD2-B/XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4/DSMCLK4-A
111	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0	P603/PIO_011/WE#-B/GTIOC5B/CTS8#-B/RTS8#-B/SS8#-B/DE8-B/TXDB8-B/CTS9#-B/MISO0-D/ET1_TXD1-B/RMII1_TXD1-B/GPTP_PTPOUT3/CAT1_ETXD1-B/CATSYNC0-B/XSPI0_IO7-A/PCKO-B/IRQ3/DSMDAT3-A
112	P64/D3[A3/D3]/CS4#/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	P602/PIO_010/CAS#-B/GTIOC5A/SCK8-B/CTS8#-B/TXDB8-B/MOSI0-D/ET1_TXD0-B/RMII1_TXD0-B/GPTP_PTPOUT2/CAT1_ETXD0-B/CATLATCH0-B/XSPI0_IO6-A/HSYNC-B/IRQ2/ADTRG2#/DSMCLK3-A
113	P63/D2[A2/D2]/CS3#/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	P601/PIO_009/RAS#-B/GTIOC4B/RXD8-B/SMISO8-B/SSCL8-B/RSPCK0-D/ET1_TX_EN-B/RMII1_TX_EN-B/GPTP_PTPOUT1/CAT1_TX_EN-B/CATSYNC1-D/XSPI0_IO5-A/VSYNC-B/IRQ1/ADTRG1#
114	P62/D1[A1/D1]/CS2#/ET1_ERXD0/RMII1_RXD0/CAT1_ERXD0	P600/PIO_008/SDCS#-B/GTIOC4A/TXD8-B/SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ET1_TX_CLK-B/GPTP_PTPOUT0/CAT1_TX_CLK-B/CATLATCH1-D/XSPI0_IO4-A/PIXCLK-B/IRQ0/ADTRG0#
115	P61/D0[A0/D0]/CS1#/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1	VCC2
116	VSS	VSS
117	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN/CAT1_TX_EN	PD07/PIO_039/A16-B/GTIW-C/GTIOC3B/POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/CTX1-B/ET1_LINKSTA-B/CAT1_LINKSTA-B/SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
118	VCC	PD06/PIO_038/A17-B/GTIV-C/GTIOC3A/POEGB/RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/CRX1-B/ET1_RX_ER-B/RMII1_RX_ER-B/CAT1_RX_ER-B/CATLEDERR-D/SD0WP-B/XSPI0_DS-A/PIXD6-B/IRQ6/AN030
119	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/AN107	PD05/PIO_037/A18-B/GTIU-C/GTIOC2B/POEGD/SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/CTX0-B/ET1_RX_DV-B/RMII1_CRS_DV-B/CAT1_RX_DV-B/CATLEDSTER-D/SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/IRQ5/AN029
120	PG1/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER	PD04/PIO_036/A19-B/GTETRGA/GTIOC2A/POEGC/CTS2#-A/CTS3#-A/RTS3#-A/SS3#-A/DE3-A/TXDB3-A/SSL21-A/CRX0-B/ET1_RX_CLK-B/RMII1_REF50CK-B/CAT1_RX_CLK-B/CATLEDRUN-D/SD0DAT0-B/XSPI0_IO2-A/XSPI0_WP0#-B/PIXD4-B/IRQ4/AN028

144 ピン LFQFP	RX72M	RX74M
121	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	PD03/PIO_035/A20-B/TOC2/GTIOC1B/POEGA/ TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/ET1_RXD3-B/CAT1_ERXD3-B/ CAT0_MDIO-D/SD0CLK-B/XSPI0_IO1-A/ PIXD3-B/IRQ3/AN027
122	PG0/ET1_RX_CLK/REF50CK1/CAT1_RX_CLK	PD02/PIO_034/A21-B/TIC2/GTETRGB/ GTIOC1A/POEGB/RXD2-A/SMISO2-A/ SSCL2-A/MOSI2-A/ET1_RXD2-B/ CAT1_ERXD2-B/CAT0_MDC-D/SD0CMD-B/ XSPI0_IO0-A/PIXD2-B/IRQ2/AN026
123	PD5/D5[A5/D5]/MTIC5W/MTCLKA/MTIOC8C/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	PD01/PIO_033/A22-B/GTETRGC/GTIOC0B/ POEGC/SCK2-A/CTS2#-A/TXDB2-A/ RSPCK2-A/ET1_RXD1-B/RMII1_RXD1-B/ CAT1_ERXD1-B/CATSYNC0-D/SD0DAT3-B/ XSPI0_CK-A/PIXD1-B/IRQ1/AN025
124	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/AN112	PD00/PIO_032/A23-B/GTETRGD/GTIOC0A/ POEGD/CTS2#-A/RTS2#-A/SS2#-A/DE2-A/ TXDB2-A/CTS3#-A/SSL20-A/ET1_RXD0-B/ RMII1_RXD0-B/CAT1_ERXD0-B/ CATLATCH0-D/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/PIXD0-B/IRQ0/AN024
125	P97/A23/ET1_ERXD3/CAT1_ERXD3	VSS
126	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	VCL
127	P96/A22/ET1_ERXD2/CAT1_ERXD2	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ET1_CRS-B/ ET_TAS_STA1/CATLATCH1-B/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
128	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/ IRQ2/AN110	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/ET1_COL-B/ ET_TAS_STA0/CATSYNC1-B/ XSPI0_INT1#-A/XSPI0_ECS1#-A/IRQ0/AN032
129	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	AVCC0
130	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	AVSS0
131	P93/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/CAT1_LINKSTA/AN117	VREFL0
132	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV/ AN116	VREFH0
133	P91/A17/SCK7/ET1_COL/AN115	P405/PIO_053/IRQ13-DS/AN005
134	VSS	P404/PIO_052/IRQ12-DS/AN004
135	P90/A16/TXD7/SMOSI7/SSDA7/ET1_RX_DV/ CAT1_RX_DV/AN114	P403/PIO_051/IRQ11-DS/AN003
136	VCC	P402/PIO_050/IRQ10-DS/AN002
137	P44/IRQ12_DS/AN004	P401/PIO_049/IRQ9-DS/AN001
138	P43/IRQ11_DS/AN003	P400/PIO_048/IRQ8-DS/AN000
139	P42/IRQ10_DS/AN002	P415/PIO_063/IRQ31/AN015/DA1
140	P41/IRQ9_DS/AN001	P414/PIO_062/IRQ30/AN014/DA0
141	VREFL0	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ ET1_INT-D/CATIRQ-E/IRQ23-DS/ADTRG0#/ AN023/PDMDAT0-C

144 ピン LFQFP	RX72M	RX74M
142	P40/IRQ8_DS/AN000	P006/PIO_006/GTCPPO5/GTIOC13A/ GTIOC9B/SCK0-B/CTS0#-B/TXDB0-B/ ET1_LINKSTA-D/CAT1_LINKSTA-E/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
143	VREFH0	P005/PIO_005/GTCPPO4/GTIOC12B/ GTIOC9A/RXD0-B/SMISO0-B/SSCL0-B/ SSILRCK1/ET1_MDIO-D/CATLATCH0-E/ IRQ21-DS/ADTRG2#/AN021/DSMDAT2-B/ PCOUTB1
144	AVCC0	P004/PIO_004/GTCPPO3/GTIOC12A/ GTIOC8B/TXD0-B/SMOSI0-B/SSDA0-B/ TXDA0-B/SSITXD1/ET1_MDC-D/CATSYNC0-E/ IRQ20-DS/AN020/DSMCLK2-B/PCOUTA1

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

表 3.8　RX72N/RX74N 144 ピンパッケージ端子機能の比較

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
1	AVSS0	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/IRQ19-DS/AN019/PCOUTB0
2	P05/SSILRCK1/IRQ13/DA1	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/IRQ18-DS/ AN018/PCOUTA0
3	AVCC1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/IRQ17-DS/AN017/PCOUTZ0
4	P03/SSIDATA1/IRQ11/DA0	P000/PIO_000/TMRI0/GTCPPO7/GTIOC10A/ POEGB/CTS0#-B/CTS7#-A/RTS7#-A/SS7#-A/ DE7-A/TXDB7-A/AUDIO_CLK/ET0_INT-D/ IRQ16-DS/AN016
5	AVSS1	VCC
6	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120	VSS
7	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ IRQ9/AN119	VCL
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/ IRQ8/AN118	RES#
9	PF5/WAIT#/SSILRCK0/IRQ4	MD/P315
10	EMLE	P312/PIO_060/BACK#-B/RTCIC2/GTETRGD/ GTCPPO15/POEGA/SSL13-B/SSILRCK0/IRQ20/ ADTRG2#/TAMPI2
11	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0	P311/PIO_059/BREQ#-B/RTCIC1/GTETRGC/ GTCPPO14/POEGD/CTS7#-A/SSL12-B/ SSIRXD0/ET0_WOL-C/IRQ19/ADTRG1#/TAMPI1
12	VSS	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/IRQ18/ADTRG0#/TAMPI0
13	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT	VBATT/VCC

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
14	VCL	XCIN/EXCIN/P309
15	VBATT	XCOUT/P308
16	MD/FINED	VSS
17	XCIN	XTAL/P307
18	XCOUT	EXTAL/P306
19	RES#	VCC
20	XTAL/P37	P305/NMI/IRQ0
21	VSS	VCC_USB
22	EXTAL/P36	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
23	VCC	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
24	UPSEL/P35/NMI	VSS_USB
25	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ SCK6/SCK0/ET0_LINKSTA/IRQ4	P207/PIO_023/A23-C/CS4#-C/TMRI3/ GTOWLO-D/GTIOC2B/GTIOC6B/RXD1-B/ SMISO1-B/SSCL1-B/MISO1-B/SDAHS2-B/ CRX1-A/USB0_ID/ET0_RXD3-B/PCKO-A/ IRQ3-DS/ADTRG2#
26	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	P206/PIO_022/A22-C/CS5#-C/TMO3/RTCOUT/ GTOWUP-D/GTIOC2A/GTIOC6A/CTS6#-A/ TXD1-B/SMOSI1-B/SSDA1-B/TXDA1-B/MOSI1-B/ SCLHS2-B/CTX1-A/USB0_EXICEN/SSITXD1/ ET0_RXD2-B/VSYNC-A/IRQ2-DS/ADTRG1#/ PCOUTZ1
27	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/VSYNC/IRQ2-DS	CLKOUT/P205/PIO_021/A21-C/CS6#-C/ GTOVLO-D/GTIOC1B/GTIOC5B/SCK1-B/ CTS1#-B/TXDB1-B/RSPCK1-B/SDAHS1-B/ CRX0-A/USB0_VBUS/SSIRXD1/ET0_RXD1-B/ RMII0_RXD1-B/SD0CD-C/HSYNC-A/IRQ5/ ADTRG0#/PCOUTB1
28	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/ IRQ1-DS	ETHPHYCLK/P204/PIO_020/A20-C/CS7#-C/ TMRI1/GTOVUP-D/GTIOC1A/GTIOC5A/CTS1#-B/ RTS1#-B/SS1#-B/DE1-B/TXDB1-B/SSL10-B/ SCLHS1-B/CTX0-A/USB0_VBUSEN/SSIBCK1/ ET0_RXD0-B/RMII0_RXD0-B/SD0WP-C/ PIXCLK-A/IRQ12/PCOUTA1
29	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/ PMGI1_MDIO/IRQ0-DS	VCL
30	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL	VSS
31	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ ET1_EXOUT	VCC
32	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	P203/PIO_019/CS2#-B/BACK#-A/GTOULO-D/ GTIOC0B/GTIOC4B/RXD6-A/SMISO6-A/ SSCL6-A/CTS3#-B/SSL00-C/SDA00-B/CRX2-B/ USB0_OVRCURB/SSIBCK0/ET0_RX_CLK-B/ RMII0_REF50CK-B/SD0DAT1-C/PIXD7-A/IRQ3/ PDMDAT0-B

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
33	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK	P202/PIO_018/CS3#-B/BREQ#-A/TMO0/GTOUUP-D/GTIOC0A/GTIOC4A/TXD6-A/SMOSI6-A/SSDA6-A/TXDA6-A/RSPCK0-C/SCL00-B/CTX2-B/USB0_OVRCURA/AUDIO_CLK/ET0_RX_DV-B/RMII0_CRS_DV-B/SD0DAT0-C/PIXD6-A/IRQ15/PDMCLK0-B
34	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	ETHPHYCLK/P304/PIO_028/ALE-C/WAIT#-B/TMCI3/GTETRGD/GTCPPO0/POEGA/CTS0#-A/CTS1#-A/USB0_VBUSEN/ET0_INT-E/IRQ0-DS/ADTRG0#
35	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/SSCL1-A/MISO1-C/IRQ1
36	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/IRQ4
37	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/TXDB1-A/RSPCK1-C/IRQ7
38	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/EPLSOUT0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/SSL10-C/ET0_WOL-D/IRQ6
39	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/EPLSOUT1/SDHI_D2-C/PIXD2	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/GTIOC14B/SCK6-A/CTS6#-A/TXDB6-A/MISO0-C/SCLHS1-A/USB0_EXICEN/SSILRCK0/ET0_RX_ER-B/RMII0_RX_ER-B/SD0CLK-C/PIXD5-A/IRQ9/PCINZ0
40	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/GTIOC14A/CTS6#-A/RTS6#-A/SS6#-A/DE6-A/TXDB6-A/MOSI0-C/SDAHS1-A/USB0_ID/SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/SD0CMD-C/PIXD4-A/IRQ8/ADTRG2#/PCINZ1
41	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/SDAHS2-A/SSITXD0/ET0_TXD3-B/SD0DAT3-C/PIXD3-A/IRQ31-DS/ADTRG1#/PCINB1
42	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5	CLKOUT/P106/PIO_014/TMO2/RTCOUT/GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/SSCL3-B/SCLHS2-A/ET0_TXD2-B/SD0DAT2-C/PIXD2-A/IRQ30-DS/ADTRG0#/PCINA1
43	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/SSILRCK1/ET0_TXD1-B/RMII0_TXD1-B/PIXD1-A/IRQ29-DS/ADST1-A/PCINB0
44	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/SS3#-B/DE3-B/TXDB3-B/CTX2-A/USB0_OVRCURA-DS/ET0_TXD0-B/RMII0_TXD0-B/PIXD0-A/IRQ4/ADST0-A/PCINA0

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
45	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/ SCL0[FM+]/IRQ2	VCL
46	VCC_USB	VSS
47	USB0_DM	VCC
48	USB0_DP	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/IRQ3
49	VSS_USB	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/IRQ2
50	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/ SCK7	P101/PIO_009/CS0#-A/ALE-B/TMCI3/GTETRGC/ GTADSM1/GTIOC12B/SCK2-B/CTS2#-B/ TXDB2-B/USB0_VBUS-DS/ET0_TX_CLK-B/ IRQ1/ADTRG1#
51	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/ MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/CRX1/ ET0_EXOUT/IRQ10	P100/PIO_008/CS1#-B/WAIT#-A/TMRI3/ CACREF/GTIU-E/GTADSM0/GTIOC12A/ CTS2#-B/RTS2#-B/SS2#-B/DE2-B/TXDB2-B/ CTS5#-B/USB0_OVRCURB-DS/ET0_TX_ER-B/ IRQ0/ADTRG2#
52	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1/ ET0_LINKSTA	VCC_DCDC
53	P53(注 1)/BCLK	VCC_DCDC
54	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	VLO
55	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	VLO
56	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	VSS_DCDC
57	VSS	VSS_DCDC
58	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/ SCK10/SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV	P803/PIO_059/CS3#-A/WR1#-B/BC1#-B/ GTIOC1B/POEGA/CTS10#-B/RTS10#-B/ SS10#-B/DE10-B/TXDB10-B/CTX2-D/USB0_ID/ ET0_MDC-B/IRQ3/ADSYNC-B
59	VCC	P802/PIO_058/CS2#-A/WR#-B/WR0#-B/GTIW-B/ GTIOC1A/POEGB/SCK10-B/CTS10#-B/ TXDB10-B/CRX2-D/USB0_EXICEN/ ET0_MDIO-B/IRQ2/ADCNV2-B
60	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/MMC_D7-A/IRQ14	VCL
61	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/IRQ13	VSS
62	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A	VCC
63	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ GTIOC2A/SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/MMC_D4-A	CLKOUT/P801/PIO_057/EBCLK-A/GTIV-B/ GTIOC0B/POEGC/TXD10-B/SMOSI10-B/ SSDA10-B/TXDA10-B/ET0_CRS-B/IRQ9/ ADCNV1-B

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
64	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ GTIOC0B/SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/QIO3-A/SDHI_CD/ MMC_D3-A	P800/PIO_056/CS1#-A/DQM0-B/GTIU-B/ GTIOC0A/POEGD/RXD10-B/SMISO10-B/ SSCL10-B/ET0_COL-B/IRQ8/ADCNV0-B
65	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A	ETHPHYCLK/PC07/PIO_031/D0-A/TMO2/TOC0/ CACREF/GTETRGD/GTADSM1/GTIOC15B/ POEGA/TXD8-A/SMOSI8-A/SSDA8-A/TXDA8-A/ MISO0-A/SSITXD0/SD0CD-A/IRQ14/ PDMDAT0-A
66	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/MMC_D1-A	PC06/PIO_030/D1-A/TMCI2/TIC0/GTETRGC/ GTCPPO7/GTIOC15A/POEGB/RXD8-A/ SMISO8-A/SSCL8-A/MOSI0-A/SSILRCK0/ ET0_TX_ER-A/SD0WP-A/IRQ13/PDMCLK0-A
67	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A	PC05/PIO_029/D2-A/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/SD0DAT1-A/IRQ5/PCOUTZ1
68	TRDATA7/P77/CS7#/PO23/SMOSI11/SSDA11/ TXD11/ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A	PC04/PIO_028/D3-A/TMCI1/GTOWUP-B/ GTIOC9A/CTS8#-A/RTS8#-A/SS8#-A/DE8-A/ TXDB8-A/CTS11#-A/SSL00-A/AUDIO_CLK/ ET0_TXD3-A/SD0DAT0-A/IRQ12/PCOUTB1
69	TRDATA6/P76/CS6#/PO22/SMISO11/SSCL11/ RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/ SDHI_CMD-A/MMC_CMD-A	PC03/PIO_027/D4-A/GTOVLO-B/GTIOC8B/ TXD11-A/SMOSI11-A/SSDA11-A/TXDA11-A/ SDAHS1-C/ET0_TXD2-A/SD0CLK-A/IRQ11/ PCOUTA1
70	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/ SDHI_D3-A/MMC_CD-A	PC02/PIO_026/D5-A/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ SD0CMD-A/IRQ10/PCOUTZ0
71	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A	PC01/PIO_025/D6-A/GTOULO-B/GTIOC7B/ SCK11-A/CTS11#-A/TXDB11-A/SSL02-A/ SDA00-C/ET0_TXD0-A/RMII0_TXD0-A/ SD0DAT3-A/IRQ12/PCOUTB0
72	TRDATA5/P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1	PC00/PIO_024/D7-A/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ SD0DAT2-A/IRQ14/PCOUTA0
73	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/IRQ12	PB07/PIO_023/D8-A/GTOWLO-A/GTIOC6B/ TXD9-A/SMOSI9-A/SSDA9-A/TXDA9-A/ ET0_LINKSTA-A/IRQ15
74	VCC	PB06/PIO_022/D9-A/GTOWUP-A/GTIOC6A/ RXD9-A/SMISO9-A/SSCL9-A/ET0_RX_ER-A/ RMII0_RX_ER-A/IRQ6
75	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/IRQ14	PB05/PIO_021/D10-A/TMRI1/GTOVLO-A/ GTIOC5B/SCK9-A/CTS9#-A/TXDB9-A/ ET0_RX_DV-A/RMII0_CRS_DV-A/IRQ13
76	VSS	PB04/PIO_020/D11-A/GTOVUP-A/GTIOC5A/ CTS4#-A/CTS9#-A/RTS9#-A/SS9#-A/DE9-A/ TXDB9-A/ET0_RX_CLK-A/RMII0_REF50CK-A/ IRQ4
77	TRDATA4/P73/CS3#/PO16/ET0_WOL	VCC

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
78	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	VSS
79	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1	VCL
80	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB03/PIO_019/D12-A/TMO0/GTOULO-A/ GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ ET0_RXD3-A/IRQ3
81	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/ LCD_TCON0-B	PB02/PIO_018/D13-A/GTOUUP-A/GTIOC4A/ CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ CTS9#-A/ET0_RXD2-A/IRQ2
82	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/ RMII0_RX_ER/LCD_TCON1-B	PB01/PIO_017/D14-A/TMCI0/GTETRGB/ GTCPPO4/GTIOC14B/POEGA/TXD4-A/ SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/IRQ4-DS/PCINB1
83	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/ REF50CK0/LCD_TCON2-B	PB00/PIO_016/D15-A/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/IRQ12/ ADST2-A/PCINA1
84	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	ETHPHYCLK/PA07/PIO_015/A0-A/BC0#-A/ DQM1-B/GTIOC3B/GTIOC13B/RXD10-A/ SMISO10-A/SSCL10-A/MISO0-B/IRQ7/PCINB0
85	P72/A19/CS2#/ET0_MDC/PMGI0_MDC	PA06/PIO_014/A1-A/TMCI3/GTIOC3A/ GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/ TXDA10-A/MOSI0-B/IRQ14/PCINZ1
86	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO	PA05/PIO_013/A2-A/GTIOC2B/GTIOC12B/ SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/IRQ5/ PCINA0
87	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/ RMII0_RXD1/LCD_DATA0-B/IRQ12	PA04/PIO_012/A3-A/TMRI0/GTIOC2A/ GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/ DE10-A/TXDB10-A/SSL00-B/IRQ5-DS/PCINZ0
88	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	VCC
89	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/LCD_DATA2-B	VSS
90	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	VCL
91	VCC	PA03/PIO_011/A4-A/GTIOC1B/GTIOC11B/ RXD5-A/SMISO5-A/SSCL5-A/IRQ6-DS/ ADSYNC-A
92	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	PA02/PIO_010/A5-A/GTIW-A/GTIOC1A/ GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/ TXDA5-A/SSL03-B/IRQ10/ADCNV2-A
93	VSS	PA01/PIO_009/A6-A/GTIV-A/GTIOC0B/ GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ IRQ11/ADCNV1-A

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
94	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS	ETHPHYCLK/PA00/PIO_008/A7-A/CACREF/ GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/ CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/ SSL01-B/IRQ1-DS/ADCNV0-A
95	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	P702/PIO_050/RD#-A/GTETRGA/GTIOC11A/ SCK4-B/CTS4#-B/TXDB4-B/XSPI1_WP0#-B/ XSPI1_RESET1#-C/HSYNC-C/IRQ10/ADST2-B
96	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	P701/PIO_049/CKE-A/GTIOC10B/RXD4-B/ SMISO4-B/SSCL4-B/XSPI1_RSTO0#-B/ XSPI1_RESET0#-B/VSYNC-C/IRQ1/ADST1-B
97	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/LCD_DATA8-B	ETHPHYCLK/P700/PIO_048/SDCLK-A/ GTIOC10A/TXD4-B/SMOSI4-B/SSDA4-B/ TXDA4-B/XSPI1_INT0#-B/XSPI1_ECS0#-B/ PIXCLK-C/IRQ0/ADST0-B
98	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/ EPLSOUT1/IRQ15	VCC
99	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	VSS
100	P65/CKE/CS5#	VCL
101	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE07/PIO_047/A8-B/A20-C/TOC1/GTETRGD/ GTCPPO7/GTIOC10B/POEGD/XSPI1_CS0#-A/ PIXD7-C/IRQ7
102	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PE06/PIO_046/A9-B/A21-C/TIC1/GTETRGC/ GTADSM1/GTIOC10A/POEGB/SSL13-A/ XSPI1_DS-A/PIXD6-C/IRQ6
103	VCC	PE05/PIO_045/A10-B/A22-C/GTOWLO-C/ GTIOC9B/SSL12-A/XSPI1_IO3-A/PIXD5-C/IRQ5
104	P70/SDCLK	PE04/PIO_044/A11-B/A23-C/GTOWUP-C/ GTIOC9A/CTS12#-A/SSL11-A/XSPI1_IO2-A/ XSPI1_WP0#-C/PIXD4-C/IRQ12
105	VSS	PE03/PIO_043/A12-B/TOC3/GTOVLO-C/ GTIOC8B/CTS12#-A/RTS12#-A/SS12#-A/ DE12-A/TXDB12-A/MISO1-A/SD0DAT7-B/ XSPI1_IO1-A/PIXD3-C/IRQ11
106	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/IRQ5/AN103	PE02/PIO_042/A13-B/TIC3/GTOVUP-C/ GTIOC8A/RXD12-A/SMISO12-A/SSCL12-A/ MOSI1-A/SD0DAT6-B/XSPI1_IO0-A/PIXD2-C/ IRQ7-DS
107	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	CLKOUT/PE01/PIO_041/A14-B/GTOULO-C/ GTIOC7B/TXD12-A/SMOSI12-A/SSDA12-A/ TXDA12-A/RSPCK1-A/SD0DAT5-B/XSPI1_CK-A/ PIXD1-C/IRQ9
108	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	ETHPHYCLK/PE00/PIO_040/A15-B/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/PIXD0-C/IRQ8
109	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	P605/PIO_013/CS2#-C/GTIOC6B/RXD9-B/ SMISO9-B/SSCL9-B/SSL02-D/XSPI0_INT0#-A/ XSPI0_ECS0#-A/IRQ13

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
110	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	P604/PIO_012/CS3#-C/GTIOC6A/TXD9-B/ SMOSI9-B/SSDA9-B/TXDA9-B/SSL01-D/ XSPI0_CS1#-A/XSPI0_RSTO0#-B/IRQ4
111	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	P603/PIO_011/WE#-B/GTIOC5B/CTS8#-B/ RTS8#-B/SS8#-B/DE8-B/TXDB8-B/CTS9#-B/ MISO0-D/XSPI0_IO7-A/PCKO-B/IRQ3
112	P64/WE#/D3[A3/D3]/CS4#/RMII1_TXD0	P602/PIO_010/CAS#-B/GTIOC5A/SCK8-B/ CTS8#-B/TXDB8-B/MOSI0-D/XSPI0_IO6-A/ HSYNC-B/IRQ2/ADTRG2#
113	P63/CAS#/D2[A2/D2]/CS3#/RMII1_TXD1	P601/PIO_009/RAS#-B/GTIOC4B/RXD8-B/ SMISO8-B/SSCL8-B/RSPCK0-D/ GPTP_PTPOUT1/XSPI0_IO5-A/VSYNC-B/IRQ1/ ADTRG1#
114	P62/RAS#/D1[A1/D1]/CS2#/RMII1_RXD0	P600/PIO_008/SDCS#-B/GTIOC4A/TXD8-B/ SMOSI8-B/SSDA8-B/TXDA8-B/SSL00-D/ GPTP_PTPOUT0/XSPI0_IO4-A/PIXCLK-B/IRQ0/ ADTRG0#
115	P61/SDCS#/D0[A0/D0]/CS1#/RMII1_RXD1	VCC2
116	VSS	VSS
117	P60/CS0#/RMII1_TXD_EN	PD07/PIO_039/A16-B/GTIW-C/GTIOC3B/ POEGA/TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/SD0CD-B/XSPI0_CS0#-A/ XSPI0_RESET1#-B/PIXD7-B/IRQ7/AN031
118	VCC	PD06/PIO_038/A17-B/GTIV-C/GTIOC3A/POEGB/ RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/CRX1-B/ SD0WP-B/XSPI0_DS-A/PIXD6-B/IRQ6/AN030
119	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ RMII1_RX_ER/QMI-B/QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/IRQ7/AN107	PD05/PIO_037/A18-B/GTIU-C/GTIOC2B/POEGD/ SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/CTX0-B/ SD0DAT1-B/XSPI0_IO3-A/PIXD5-B/IRQ5/AN029
120	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/REF50CK1/QMO-B/QIO0-B/ SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/IRQ6/ AN106	PD04/PIO_036/A19-B/GTETRGA/GTIOC2A/ POEGC/CTS2#-A/CTS3#-A/RTS3#-A/SS3#-A/ DE3-A/TXDB3-A/SSL21-A/CRX0-B/SD0DAT0-B/ XSPI0_IO2-A/XSPI0_WP0#-B/PIXD4-B/IRQ4/ AN028
121	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113	PD03/PIO_035/A20-B/TOC2/GTIOC1B/POEGA/ TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/MISO2-A/ SD0CLK-B/XSPI0_IO1-A/PIXD3-B/IRQ3/AN027
122	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	PD02/PIO_034/A21-B/TIC2/GTETRGB/GTIOC1A/ POEGB/RXD2-A/SMISO2-A/SSCL2-A/MOSI2-A/ SD0CMD-B/XSPI0_IO0-A/PIXD2-B/IRQ2/AN026
123	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/ AN111	PD01/PIO_033/A22-B/GTETRGC/GTIOC0B/ POEGC/SCK2-A/CTS2#-A/TXDB2-A/RSPCK2-A/ SD0DAT3-B/XSPI0_CK-A/PIXD1-B/IRQ1/AN025
124	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/ AN110	PD00/PIO_032/A23-B/GTETRGD/GTIOC0A/ POEGD/CTS2#-A/RTS2#-A/SS2#-A/DE2-A/ TXDB2-A/CTS3#-A/SSL20-A/SD0DAT2-B/ XSPI0_CKN#-A/XSPI0_CS1#-B/PIXD0-B/IRQ0/ AN024

144 ピン	RX72N (144 ピン LFQFP)	RX74N (144 ピン LFQFP)
125	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	VSS
126	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VCL
127	P93/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/AN117	P901/PIO_001/GTETRGB/GTCPPO6/TXD1-C/ SMOSI1-C/SSDA1-C/TXDA1-C/ XSPI0_RSTO1#-A/XSPI0_RESET0#-B/IRQ9/ AN033
128	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ RMII1_CRS_DV/AN116	P900/PIO_000/GTETRGA/GTCPPO5/RXD1-C/ SMISO1-C/SSCL1-C/XSPI0_INT1#-A/ XSPI0_ECS1#-A/IRQ0/AN032
129	P91/A17/SCK7/AN115	AVCC0
130	VSS	AVSS0
131	P90/A16/TXD7/SMOSI7/SSDA7/AN114	VREFL0
132	VCC	VREFH0
133	P47/IRQ15-DS/AN007	P405/PIO_053/IRQ13-DS/AN005
134	P46/IRQ14-DS/AN006	P404/PIO_052/IRQ12-DS/AN004
135	P45/IRQ13-DS/AN005	P403/PIO_051/IRQ11-DS/AN003
136	P44/IRQ12-DS/AN004	P402/PIO_050/IRQ10-DS/AN002
137	P43/IRQ11-DS/AN003	P401/PIO_049/IRQ9-DS/AN001
138	P42/IRQ10-DS/AN002	P400/PIO_048/IRQ8-DS/AN000
139	P41/IRQ9-DS/AN001	P415/PIO_063/IRQ31/AN015/DA1
140	VREFL0	P414/PIO_062/IRQ30/AN014/DA0
141	P40/IRQ8-DS/AN000	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ IRQ23-DS/ADTRG0#/AN023/PDMDAT0-C
142	VREFH0	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
143	AVCC0	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ IRQ21-DS/ADTRG2#/AN021/PCOUTB1
144	P07/IRQ15/ADTRG0#	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/ SSITXD1/IRQ20-DS/AN020/PCOUTA1

3.5　100 ピンパッケージ

表 3.9 に RX72M/RX74M 100 ピンパッケージ端子機能の比較を、表 3.10 に RX72N/RX74N　100 ピンパッケージ端子機能の比較を示します

表 3.9　RX72M/RX74M 100 ピンパッケージ端子機能の比較

100 ピン LFQFP	RX72M	RX74M
1	AVSS0	P003/PIO_003/GTCPPO2/GTIOC11B/ GTIOC8A/RXD7-A/SMISO7-A/SSCL7-A/ SSIRXD1/ET0_MDIO-D/CAT0_MDIO-E/ IRQ19-DS/AN019/DSMDAT1-B/PCOUTB0
2	AVCC1	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/ CAT0_MDC-E/IRQ18-DS/AN018/DSMCLK1-B/ PCOUTA0
3	AVSS1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/ SSIBCK0/ET0_LINKSTA-D/CAT0_LINKSTA-E/ IRQ17-DS/AN017/DSMDAT0-B/PCOUTZ0
4	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/CATLATCH1/IRQ8/AN118	VSS
5	EMLE	VCL
6	VCL	RES#
7	VBATT	MD/P315
8	MD/FINED	P312/PIO_060/RTCIC2/GTETRGD/GTCPPO15/ POEGA/SSL13-B/SSILRCK0/ET1_WOL-C/ IRQ20/ADTRG2#/DSMDAT2-C/TAMPI2
9	XCIN	P311/PIO_059/RTCIC1/GTETRGC/GTCPPO14/ POEGD/CTS7#-A/SSL12-B/SSIRXD0/ ET0_WOL-C/IRQ19/ADTRG1#/DSMCLK2-C/ TAMPI1
10	XCOUT	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/ SSL11-B/SSITXD0/ET1_INT-E/CATIRQ-D/ IRQ18/ADTRG0#/TAMPI0
11	RES#	VBATT/VCC
12	XTAL/P37	XCIN/EXCIN/P309
13	VSS	XCOUT/P308
14	EXTAL/P36	VSS
15	VCC	XTAL/P307
16	UPSEL/P35/NMI	EXTAL/P306
17	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ SCK6/SCK0/ET0_LINKSTA/CAT0_LINKSTA/ IRQ4	VCC
18	P33/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/ POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/ SSCL0/CRX0/IRQ3_DS	P305/NMI/IRQ0
19	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/IRQ2_DS	VCC_USB
20	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/ CTS1#/RTS1#/SS1#/SSLB0A/ET1_MDC/ PMGI1_MDC/IRQ1_DS	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1

100 ピン LFQFP	RX72M	RX74M
21	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/IRQ0_DS	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
22	TCK/P27/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A/ET1_WOL/CATIRQ	VSS_USB
23	TDO/P26/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ ET1_EXOUT/CATLINKACT1	ETHPHYCLK/P304/PIO_028/TMCI3/GTETRGD/ GTCPPO0/POEGA/CTS0#-A/CTS1#-A/ USB0_VBUSEN/ET0_INT-E/CATRESTOUT-D/ IRQ0-DS/ADTRG0#
24	CLKOUT/P25/MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/SSIDATA1/ ADTRG0#	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/ET1_CRS-D/IRQ1
25	P24/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/ SCK3/USB0_VBUSEN/SSIBCK1	TDO/P302/PIO_026/TMRI3/GTCPPO12/ TXD0-A/SMOSI0-A/SSDA0-A/TXDA0-A/ TXD1-A/SMOSI1-A/SSDA1-A/TXDA1-A/ MOSI1-C/ET1_COL-D/IRQ4
26	P23/MTIOC3D/MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/ RTS0#/SS0#/CTX1/SSIBCK0	TCK/SWCLK/P301/PIO_025/TMCI3/ GTCPPO11/SCK0-A/CTS0#-A/TXDB0-A/ SCK1-A/CTS1#-A/TXDB1-A/RSPCK1-C/ ET1_WOL-D/IRQ7
27	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/IRQ9	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
28	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ IRQ8	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/MISO0-C/SCLHS1-A/ USB0_EXICEN/SSILRCK0/ET0_RX_ER-B/ RMII0_RX_ER-B/CAT0_RX_ER-B/SD0CLK-C/ IRQ9/PCINZ0
29	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2_DS/SSITXD0/ EPLSOUT0/CATSYNC0/IRQ7/ADTRG1#	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/MOSI0-C/SDAHS1-A/USB0_ID/ SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/ CAT0_TX_EN-B/SD0CMD-C/IRQ8/ADTRG2#/ PCINZ1
30	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/CATSYNC1	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/ TXDA3-B/SDAHS2-A/SSITXD0/ET0_TXD3-B/ CAT0_ETXD3-B/CATI2CDATA-B/SD0DAT3-C/ IRQ31-DS/ADTRG1#/PCINB1
31	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/ TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/ RXD3/SMISO3/SSCL3/SCL2_DS/ USB0_VBUSEN/USB0_VBUS/ USB0_OVRCURB/IRQ6/ADTRG0#	CLKOUT/P106/PIO_014/TMO2/RTCOUT/ GTIU-D/GTIOC15A/POEGB/RXD3-B/ SMISO3-B/SSCL3-B/SCLHS2-A/ET0_TXD2-B/ CAT0_ETXD2-B/CATI2CCLK-B/SD0DAT2-C/ IRQ30-DS/ADTRG0#/PCINA1
32	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/CATLINKACT0	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ SSILRCK1/ET0_TXD1-B/RMII0_TXD1-B/ CAT0_ETXD1-B/CATLEDRUN-C/IRQ29-DS/ ADST1-A/DSMDAT1-C/PCINB0
33	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/ TMCI2/PO13/GTETRGA/RXD1/SMISO1/ SSCL1/SCK3/CRX1_DS/SSILRCK1/ CATLEDRUN/IRQ5	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/ RTS3#-B/SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/ET0_TXD0-B/ RMII0_TXD0-B/CAT0_ETXD0-B/ CATLEDSTER-C/IRQ4/ADST0-A/DSMCLK1-C/ PCINA0
34	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/ TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/ CTX1/USB0_OVRCURA/IRQ4	VCL

100 ピン LFQFP	RX72M	RX74M
35	VCC_USB	VSS
36	USB0_DM	VCC
37	USB0_DP	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/CATI2CDATA-A/ IRQ3
38	VSS_USB	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/CATI2CCLK-A/IRQ2
39	CLKOUT25M/P56/MTIOC3C/TIOCA1/SCK7	P101/PIO_009/TMCI3/GTETRGC/GTADSM1/ GTIOC12B/SCK2-B/CTS2#-B/TXDB2-B/ USB0_VBUS-DS/ET0_TX_CLK-B/ CAT0_TX_CLK-B/CAT0_LINKSTA-D/IRQ1/ ADTRG1#/DSMDAT0-C
40	P51/SCK2/SSLB2-A	VCC_DCDC
41	P52/RXD2/SMISO2/SSCL2/SSLB3-A/ CATLEDSTER	VLO
42	P50/TXD2/SMOSI2/SSDA2/SSLB1-A/ CATLEDERR	VSS_DCDC
43	VSS	VSS
44	VCC	PC06/PIO_030/TMCI2/GTETRGC/GTCPPO7/ GTIOC15A/POEGB/RXD8-A/SMISO8-A/ SSCL8-A/MOSI0-A/SSILRCK0/ET0_TX_ER-A/ CATLINKACT0-A/SD0WP-A/IRQ13/ PDMCLK0-A
45	UB/PC7/MTIOC3A/MTCLKB/TMO2/PO31/ CACREF/GTIOC3A/TXD8/SMOSI8/SSDA8/ SMOSI10/SSDA10/TXD10/ET0_COL/IRQ14	PC05/PIO_029/TMRI2/GTOWLO-B/ GTIOC9B/SCK8-A/CTS8#-A/TXDB8-A/ RSPCK0-A/SSIBCK0/ET0_TX_EN-A/ RMII0_TX_EN-A/CAT0_TX_EN-A/SD0DAT1-A/ IRQ5/PCOUTZ1
46	PC6/MTIOC3C/MTCLKA/TMCI2/PO30/ GTIOC3B/RXD8/SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/ET0_ETXD3/CAT0_ETXD3/ CATLATCH1/IRQ13	PC04/PIO_028/TMCI1/GTOWUP-B/GTIOC9A/ CTS8#-A/RTS8#-A/SS8#-A/DE8-A/TXDB8-A/ CTS11#-A/SSL00-A/AUDIO_CLK/ET0_TXD3-A/ CAT0_ETXD3-A/SD0DAT0-A/IRQ12/PCOUTB1
47	PC5/MTIOC3B/MTCLKD/TMRI2/PO29/ GTIOC1A/SCK8/RTS8#/SCK10/ET0_ETXD2/ CAT0_ETXD2	PC03/PIO_027/GTOVLO-B/GTIOC8B/TXD11-A/ SMOSI11-A/SSDA11-A/TXDA11-A/SDAHS1-C/ ET0_TXD2-A/CAT0_ETXD2-A/SD0CLK-A/ IRQ11/PCOUTA1
48	P82/MTIOC4A/PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1/CATI2CDATA	PC02/PIO_026/GTOVUP-B/GTIOC8A/ RXD11-A/SMISO11-A/SSCL11-A/SSL03-A/ SCLHS1-C/ET0_TXD1-A/RMII0_TXD1-A/ CAT0_ETXD1-A/SD0CMD-A/IRQ10/PCOUTZ0
49	P81/MTIOC3D/PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CATI2CCLK	PC01/PIO_025/GTOULO-B/GTIOC7B/SCK11-A/ CTS11#-A/TXDB11-A/SSL02-A/SDA00-C/ ET0_TXD0-A/RMII0_TXD0-A/CAT0_ETXD0-A/ SD0DAT3-A/IRQ12/PCOUTB0
50	P80/MTIOC3B/PO26/SCK10/RTS10#/ ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/ CATLATCH0	PC00/PIO_024/GTOUUP-B/GTIOC7A/ CTS11#-A/RTS11#-A/SS11#-A/DE11-A/ TXDB11-A/SSL01-A/SCL00-C/ET0_TX_CLK-A/ CAT0_TX_CLK-A/SD0DAT2-A/IRQ14/ PCOUTA0
51	PC4/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/ GTETRGC/SCK5/SS8#/CTS8#/SS10#/CTS10#/ RTS10#/ET0_TX_CLK/CAT0_TX_CLK/ CATSYNC0	PB06/PIO_022/GTOWUP-A/GTIOC6A/ ET0_RX_ER-A/RMII0_RX_ER-A/ CAT0_RX_ER-A/IRQ6
52	PC2/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/ET0_RX_DV/CAT0_RX_DV	PB05/PIO_021/TMRI1/GTOVLO-A/ GTIOC5B/ET0_RX_DV-A/RMII0_CRS_DV-A/ CAT0_RX_DV-A/IRQ13
53	PB7/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/ RMII0_CRS_DV/CAT0_RX_DV	PB04/PIO_020/GTOVUP-A/GTIOC5A/CTS4#-A/ ET0_RX_CLK-A/RMII0_REF50CK-A/ CAT0_RX_CLK-A/IRQ4

100 ピン LFQFP	RX72M	RX74M
54	PB6/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	PB03/PIO_019/TMO0/GTOULO-A/GTIOC4B/SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/CAT0_ERXD3-A/IRQ3
55	PB5/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0	PB02/PIO_018/GTOUUP-A/GTIOC4A/CTS4#-A/RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ET0_RXD2-A/CAT0_ERXD2-A/IRQ2
56	PB4/TIOCA4/PO28/SS9#/CTS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN	PB01/PIO_017/TMCI0/GTETRGB/GTCPPO4/GTIOC14B/POEGA/TXD4-A/SMOSI4-A/SSDA4-A/TXDA4-A/ET0_RXD1-A/RMII0_RXD1-A/CAT0_ERXD1-A/IRQ4-DS/DSMDAT2-A/PCINB1
57	PB3/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER	PB00/PIO_016/GTETRGA/GTADSM0/GTIOC14A/POEGC/RXD4-A/SMISO4-A/SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/CAT0_ERXD0-A/IRQ12/ADST2-A/DSMCLK2-A/PCINA1
58	PB1/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/IRQ4_DS	ETHPHYCLK/PA07/PIO_015/GTIOC3B/GTIOC13B/RXD10-A/SMISO10-A/SSCL10-A/MISO0-B/ET1_TX_ER-A/CATLINKACT1-A/IRQ7/PCINB0
59	PB0/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/IRQ12	PA06/PIO_014/TMCI3/GTIOC3A/GTIOC13A/TXD10-A/SMOSI10-A/SSDA10-A/TXDA10-A/MOSI0-B/ET1_TXD3-A/CAT1_ETXD3-A/IRQ14/PCINZ1
60	PA6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ET0_EXOUT/CATRESTOUT	PA05/PIO_013/GTIOC2B/GTIOC12B/SCK10-A/CTS10#-A/TXDB10-A/RSPCK0-B/ET1_TXD2-A/CAT1_ETXD2-A/IRQ5/PCINA0
61	VCC	PA04/PIO_012/TMRI0/GTIOC2A/GTIOC12A/CTS10#-A/RTS10#-A/SS10#-A/DE10-A/TXDB10-A/SSL00-B/ET1_TXD1-A/RMII1_TXD1-A/CAT1_ETXD1-A/IRQ5-DS/PCINZ0
62	PA4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/ET0_MDC/CAT0_MDC/CATIRQ/PMGI0_MDC/IRQ5_DS	VCC
63	VSS	VSS
64	PA3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/CAT0_MDIO/PMGI0_MDIO/IRQ6_DS	VCL
65	PA2/MTIOC7A/PO18/GTIOC1A/RXD5/SMISO5/SSCL5/CATLINKACT1	PA03/PIO_011/GTIOC1B/GTIOC11B/RXD5-A/SMISO5-A/SSCL5-A/ET1_TXD0-A/RMII1_TXD0-A/CAT1_ETXD0-A/IRQ6-DS/ADSYNC-A/DSMDAT1-A
66	PG6/ET1_ETXD3/CAT1_ETXD3	PA02/PIO_010/GTIW-A/GTIOC1A/GTIOC11A/TXD5-A/SMOSI5-A/SSDA5-A/TXDA5-A/SSL03-B/ET1_TX_CLK-A/CAT1_TX_CLK-A/IRQ10/ADCNV2-A/DSMCLK1-A
67	PA1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/PO17/GTIOC2A/SCK5/ET0_WOL/IRQ11	PA01/PIO_009/GTIV-A/GTIOC0B/GTIOC10B/SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/ET1_TX_EN-A/RMII1_TX_EN-A/CAT1_TX_EN-A/IRQ11/ADCNV1-A/DSMDAT0-A
68	PG5/ET1_ETXD2/CAT1_ETXD2	ETHPHYCLK/PA00/PIO_008/CACREF/GTIU-A/GTIOC0A/GTIOC10A/CTS10#-A/CTS5#-A/RTS5#-A/SS5#-A/DE5-A/TXDB5-A/SSL01-B/CATIRQ-A/IRQ1-DS/ADCNV0-A/DSMCLK0-A

100 ピン LFQFP	RX72M	RX74M
69	PA0/MTIOC4A/MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ET0_TX_EN/ RMII0_TXD_EN/CAT0_TX_EN/CATLEDRUN	PE06/PIO_046/GTETRGC/GTADSM1/ GTIOC10A/POEGB/SSL13-A/ET1_RX_CLK-D/ RMII1_REF50CK-D/CAT1_RX_CLK-D/ CATLEDERR-B/XSPI1_DS-A/IRQ6
70	P67/MTIOC7C/GTIOC1B/CRX2/EPLSOUT1/ CATSYNC1/IRQ15	PE05/PIO_045/GTOWLO-C/GTIOC9B/ SSL12-A/ET1_RXD3-D/CAT1_ERXD3-D/ CATLEDRUN-B/XSPI1_IO3-A/IRQ5
71	P66/MTIOC7D/GTIOC2B/CTX2	PE04/PIO_044/GTOWUP-C/GTIOC9A/ CTS12#-A/SSL11-A/ET1_RXD2-D/ CAT1_ERXD2-D/CATLEDSTER-B/ XSPI1_IO2-A/XSPI1_WP0#-C/IRQ12
72	PG2/ET1_TX_CLK/CAT1_TX_CLK	PE03/PIO_043/TOC3/GTOVLO-C/GTIOC8B/ CTS12#-A/RTS12#-A/SS12#-A/DE12-A/ TXDB12-A/MISO1-A/ET1_RXD1-D/ RMII1_RXD1-D/CAT1_ERXD1-D/SD0DAT7-B/ XSPI1_IO1-A/IRQ11
73	PE5/MTIOC4C/MTIOC2B/GTIOC0A/ ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/ IRQ5/AN103	PE02/PIO_042/TIC3/GTOVUP-C/GTIOC8A/ RXD12-A/SMISO12-A/SSCL12-A/MOSI1-A/ ET1_RXD0-D/RMII1_RXD0-D/CAT1_ERXD0-D/ SD0DAT6-B/XSPI1_IO0-A/IRQ7-DS
74	PE4/MTIOC4D/MTIOC1A/PO28/GTIOC1A/ ET0_ERXD2/CAT0_ERXD2/AN102	CLKOUT/PE01/PIO_041/GTOULO-C/GTIOC7B/ TXD12-A/SMOSI12-A/SSDA12-A/TXDA12-A/ RSPCK1-A/ET1_RX_DV-D/RMII1_CRS_DV-D/ CAT1_RX_DV-D/SD0DAT5-B/XSPI1_CK-A/ IRQ9
75	PE3/MTIOC4B/PO26/POE8#/GTIOC2A/ ET0_ERXD3/CAT0_ERXD3/AN101	ETHPHYCLK/PE00/PIO_040/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/ET1_RX_ER-D/RMII1_RX_ER-D/ CAT1_RX_ER-D/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/IRQ8
76	P64/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	P601/PIO_009/GTIOC4B/RXD8-B/SMISO8-B/ SSCL8-B/RSPCK0-D/ET1_TX_EN-B/ RMII1_TX_EN-B/GPTP_PTPOUT1/ CAT1_TX_EN-B/CATSYNC1-D/IRQ1/ADTRG1#
77	P63/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	P600/PIO_008/GTIOC4A/TXD8-B/SMOSI8-B/ SSDA8-B/TXDA8-B/SSL00-D/ET1_TX_CLK-B/ GPTP_PTPOUT0/CAT1_TX_CLK-B/ CATLATCH1-D/IRQ0/ADTRG0#
78	P62/ET1_ERXD0/RMII1_RXD0/CAT1_ERXD0	PD07/PIO_039/GTIW-C/GTIOC3B/POEGA/ TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/ CTX1-B/ET1_LINKSTA-B/CAT1_LINKSTA-B/ SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/ IRQ7/AN031
79	P61/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1	PD06/PIO_038/GTIV-C/GTIOC3A/POEGB/ RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/ CRX1-B/ET1_RX_ER-B/RMII1_RX_ER-B/ CAT1_RX_ER-B/CATLEDERR-D/SD0WP-B/ XSPI0_DS-A/IRQ6/AN030
80	VSS	PD05/PIO_037/GTIU-C/GTIOC2B/POEGD/ SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/CTX0-B/ ET1_RX_DV-B/RMII1_CRS_DV-B/ CAT1_RX_DV-B/CATLEDSTER-D/SD0DAT1-B/ XSPI0_IO3-A/IRQ5/AN029
81	P60/ET1_TX_EN/RMII1_TXD_EN/ CAT1_TX_EN	PD04/PIO_036/GTETRGA/GTIOC2A/POEGC/ CTS2#-A/CTS3#-A/RTS3#-A/SS3#-A/DE3-A/ TXDB3-A/SSL21-A/CRX0-B/ET1_RX_CLK-B/ RMII1_REF50CK-B/CAT1_RX_CLK-B/ CATLEDRUN-D/SD0DAT0-B/XSPI0_IO2-A/ XSPI0_WP0#-B/IRQ4/AN028

100 ピン LFQFP	RX72M	RX74M
82	VCC	PD03/PIO_035/TOC2/GTIOC1B/POEGA/ TXD2-A/SMOSI2-A/SSDA2-A/TXDA2-A/ MISO2-A/ET1_RXD3-B/CAT1_ERXD3-B/ CAT0_MDIO-D/SD0CLK-B/XSPI0_IO1-A/IRQ3/ AN027
83	PD7/MTIC5U/POE0#/ET1_RX_ER/ RMII1_RX_ER/CAT1_RX_ER/IRQ7/AN107	PD02/PIO_034/TIC2/GTETRGB/GTIOC1A/ POEGB/RXD2-A/SMISO2-A/SSCL2-A/ MOSI2-A/ET1_RXD2-B/CAT1_ERXD2-B/ CAT0_MDC-D/SD0CMD-B/XSPI0_IO0-A/IRQ2/ AN026
84	PD6/MTIC5V/MTIOC8A/POE4#/ET1_RX_CLK/ REF50CK1/CAT1_RX_CLK/IRQ6/AN106	PD01/PIO_033/GTETRGC/GTIOC0B/POEGC/ SCK2-A/CTS2#-A/TXDB2-A/RSPCK2-A/ ET1_RXD1-B/RMII1_RXD1-B/CAT1_ERXD1-B/ CATSYNC0-D/SD0DAT3-B/XSPI0_CK-A/IRQ1/ AN025
85	P97/ET1_ERXD3/CAT1_ERXD3	PD00/PIO_032/GTETRGD/GTIOC0A/POEGD/ CTS2#-A/RTS2#-A/SS2#-A/DE2-A/TXDB2-A/ CTS3#-A/SSL20-A/ET1_RXD0-B/ RMII1_RXD0-B/CAT1_ERXD0-B/ CATLATCH0-D/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/IRQ0/AN024
86	P96/ET1_ERXD2/CAT1_ERXD2	VCC2
87	PD2/MTIOC4D/GTIOC0B/CRX0/ET1_EXOUT/ IRQ2/AN110	VSS
88	PD1/MTIOC4B/POE0#/GTIOC1A/CTX0/IRQ1/ AN109	VCL
89	P93/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/CAT1_LINKSTA/AN117	AVCC0
90	P92/POE4#/RXD7/SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/CAT1_RX_DV/AN116	AVSS0
91	P91/SCK7/ET1_COL/AN115	VREFL0
92	VSS	VREFH0
93	P90/TXD7/SMOSI7/SSDA7/ET1_RX_DV/ CAT1_RX_DV/AN114	P404/PIO_052/IRQ12-DS/AN004
94	VCC	P402/PIO_050/IRQ10-DS/AN002
95	P42/IRQ10_DS/AN002	P400/PIO_048/IRQ8-DS/AN000
96	P41/IRQ9_DS/AN001	P414/PIO_062/IRQ30/AN014/DA0
97	VREFL0	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ ET1_INT-D/CATIRQ-E/IRQ23-DS/ADTRG0#/ AN023/PDMDAT0-C
98	P40/IRQ8_DS/AN000	P006/PIO_006/GTCPPO5/GTIOC13A/ GTIOC9B/SCK0-B/CTS0#-B/TXDB0-B/ ET1_LINKSTA-D/CAT1_LINKSTA-E/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
99	VREFH0	P005/PIO_005/GTCPPO4/GTIOC12B/ GTIOC9A/RXD0-B/SMISO0-B/SSCL0-B/ SSILRCK1/ET1_MDIO-D/CATLATCH0-E/ IRQ21-DS/ADTRG2#/AN021/DSMDAT2-B/ PCOUTB1
100	AVCC0	P004/PIO_004/GTCPPO3/GTIOC12A/ GTIOC8B/TXD0-B/SMOSI0-B/SSDA0-B/ TXDA0-B/SSITXD1/ET1_MDC-D/CATSYNC0-E/ IRQ20-DS/AN020/DSMCLK2-B/PCOUTA1

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

表 3.10　RX72N/RX74N　100 ピンパッケージ端子機能の比較

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
1	AVCC1	P003/PIO_003/GTCPPO2/GTIOC11B/GTIOC8A/ RXD7-A/SMISO7-A/SSCL7-A/SSIRXD1/ ET0_MDIO-D/IRQ19-DS/AN019/PCOUTB0
2	EMLE	P002/PIO_002/TMCI1/GTCPPO1/GTIOC11A/ GTIOC7B/TXD7-A/SMOSI7-A/SSDA7-A/ TXDA7-A/SSIBCK1/ET0_MDC-D/IRQ18-DS/ AN018/PCOUTA0
3	AVSS1	P001/PIO_001/TMCI0/GTCPPO0/GTIOC10B/ GTIOC7A/SCK7-A/CTS7#-A/TXDB7-A/SSIBCK0/ ET0_LINKSTA-D/IRQ17-DS/AN017/PCOUTZ0
4	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT	VSS
5	VCL	VCL
6	VBATT	RES#
7	MD/FINED	MD/P315
8	XCIN	P312/PIO_060/RTCIC2/GTETRGD/GTCPPO15/ POEGA/SSL13-B/SSILRCK0/IRQ20/ADTRG2#/ TAMPI2
9	XCOUT	P311/PIO_059/RTCIC1/GTETRGC/GTCPPO14/ POEGD/CTS7#-A/SSL12-B/SSIRXD0/ ET0_WOL-C/IRQ19/ADTRG1#/TAMPI1
10	RES#	P310/PIO_058/RTCIC0/CACREF/GTETRGB/ GTCPPO1/POEGC/CTS0#-C/CTS1#-B/SSL11-B/ SSITXD0/IRQ18/ADTRG0#/TAMPI0
11	XTAL/P37	VBATT/VCC
12	VSS	XCIN/EXCIN/P309
13	EXTAL/P36	XCOUT/P308
14	VCC	VSS
15	UPSEL/P35/NMI	XTAL/P307
16	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ SCK6/SCK0/ET0_LINKSTA/IRQ4	EXTAL/P306
17	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/IRQ3-DS	VCC
18	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/TXD6/SMOSI6/ SSDA6/TXD0/SMOSI0/SSDA0/CTX0/ USB0_VBUSEN/IRQ2-DS	P305/NMI/IRQ0
19	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/ RTS1#/SS1#/SSLB0-A/IRQ1-DS	VCC_USB
20	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/ RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	PF01/PIO_049/GTCPPO15/USB0_DM/IRQ1
21	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/ RSPCKB-A	PF00/PIO_048/GTCPPO14/USB0_DP/IRQ0
22	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A	VSS_USB
23	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/ADTRG0#	ETHPHYCLK/P304/PIO_028/TMCI3/GTETRGD/ GTCPPO0/POEGA/CTS0#-A/CTS1#-A/ USB0_VBUSEN/ET0_INT-E/IRQ0-DS/ADTRG0#

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
24	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1	TDI/P303/PIO_027/TMCI2/GTCPPO13/RXD0-A/ SMISO0-A/SSCL0-A/RXD1-A/SMISO1-A/ SSCL1-A/MISO1-C/IRQ1
25	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/ SS0#/CTX1/SSIBCK0	TDO/P302/PIO_026/TMRI3/GTCPPO12/TXD0-A/ SMOSI0-A/SSDA0-A/TXDA0-A/TXD1-A/ SMOSI1-A/SSDA1-A/TXDA1-A/MOSI1-C/IRQ4
26	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/ AUDIO_CLK	TCK/SWCLK/P301/PIO_025/TMCI3/GTCPPO11/ SCK0-A/CTS0#-A/TXDB0-A/SCK1-A/CTS1#-A/ TXDB1-A/RSPCK1-C/IRQ7
27	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/SSCL0/USB0_EXICEN/ SSILRCK0/SCL1/IRQ9	TMS/SWDIO/P300/PIO_024/TMO1/GTCPPO10/ CTS0#-A/RTS0#-A/SS0#-A/DE0-A/TXDB0-A/ CTS1#-A/RTS1#-A/SS1#-A/DE1-A/TXDB1-A/ SSL10-C/ET0_WOL-D/IRQ6
28	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/USB0_ID/SSIRXD0/SDA1/ IRQ8	P201/PIO_017/TMCI0/GTIW-D/GTIOC3B/ GTIOC14B/MISO0-C/SCLHS1-A/USB0_EXICEN/ SSILRCK0/ET0_RX_ER-B/RMII0_RX_ER-B/ SD0CLK-C/IRQ9/PCINZ0
29	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/ TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ EPLSOUT0/IRQ7/ADTRG1#	P200/PIO_016/TMRI0/GTETRGA/GTIOC3A/ GTIOC14A/MOSI0-C/SDAHS1-A/USB0_ID/ SSIRXD0/ET0_TX_EN-B/RMII0_TX_EN-B/ SD0CMD-C/IRQ8/ADTRG2#/PCINZ1
30	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/ USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P107/PIO_015/TMO1/GTIV-D/GTIOC15B/ POEGA/TXD3-B/SMOSI3-B/SSDA3-B/TXDA3-B/ SDAHS2-A/SSITXD0/ET0_TXD3-B/SD0DAT3-C/ IRQ31-DS/ADTRG1#/PCINB1
31	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/IRQ5	CLKOUT/P106/PIO_014/TMO2/RTCOUT/ GTIU-D/GTIOC15A/POEGB/RXD3-B/SMISO3-B/ SSCL3-B/SCLHS2-A/ET0_TXD2-B/SD0DAT2-C/ IRQ30-DS/ADTRG0#/PCINA1
32	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/ USB0_OVRCURA/IRQ4	P105/PIO_013/TMCI2/GTIV-E/GTIOC14B/ TXD2-B/SMOSI2-B/SSDA2-B/TXDA2-B/SCK3-B/ CTS3#-B/TXDB3-B/CRX2-A/USB0_VBUS/ SSILRCK1/ET0_TXD1-B/RMII0_TXD1-B/ IRQ29-DS/ADST1-A/PCINB0
33	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ ADTRG1#	P104/PIO_012/TMRI2/GTIW-E/GTIOC14A/ RXD2-B/SMISO2-B/SSCL2-B/CTS3#-B/RTS3#-B/ SS3#-B/DE3-B/TXDB3-B/CTX2-A/ USB0_OVRCURA-DS/ET0_TXD0-B/ RMII0_TXD0-B/IRQ4/ADST0-A/PCINA0
34	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/ SCL0[FM+]/IRQ2	VCL
35	VCC_USB	VSS
36	USB0_DM	VCC
37	USB0_DP	P103/PIO_011/TMO3/GTADSM1/GTIOC13B/ CTS2#-B/SDA00-A/ET0_CRS-D/IRQ3
38	VSS_USB	P102/PIO_010/TMCI1/GTADSM0/GTIOC13A/ SCL00-A/ET0_COL-D/IRQ2
39	P55/D0[A0/D0]/WAIT#/EDREQ0/MTIOC4D/ TMO3/CRX1/ET0_EXOUT/IRQ10	P101/PIO_009/TMCI3/GTETRGC/GTADSM1/ GTIOC12B/SCK2-B/CTS2#-B/TXDB2-B/ USB0_VBUS-DS/ET0_TX_CLK-B/IRQ1/ ADTRG1#

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
40	P54/ALE/D1[A1/D1]/EDACK0/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/CTX1/ET0_LINKSTA	VCC_DCDC
41	P53(注 1)/BCLK	VLO
42	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	VSS_DCDC
43	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	VSS
44	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A	PC06/PIO_030/TMCI2/GTETRGC/GTCPPO7/ GTIOC15A/POEGB/RXD8-A/SMISO8-A/ SSCL8-A/MOSI0-A/SSILRCK0/ET0_TX_ER-A/ SD0WP-A/IRQ13/PDMCLK0-A
45	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ ET0_COL/IRQ14	PC05/PIO_029/TMRI2/GTOWLO-B/GTIOC9B/ SCK8-A/CTS8#-A/TXDB8-A/RSPCK0-A/ SSIBCK0/ET0_TX_EN-A/RMII0_TX_EN-A/ SD0DAT1-A/IRQ5/PCOUTZ1
46	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/ TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/ SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/IRQ13	PC04/PIO_028/TMCI1/GTOWUP-B/GTIOC9A/ CTS8#-A/RTS8#-A/SS8#-A/DE8-A/TXDB8-A/ CTS11#-A/SSL00-A/AUDIO_CLK/ET0_TXD3-A/ SD0DAT0-A/IRQ12/PCOUTB1
47	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/ SCK10/RSPCKA-A/ET0_ETXD2	PC03/PIO_027/GTOVLO-B/GTIOC8B/TXD11-A/ SMOSI11-A/SSDA11-A/TXDA11-A/SDAHS1-C/ ET0_TXD2-A/SD0CLK-A/IRQ11/PCOUTA1
48	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK	PC02/PIO_026/GTOVUP-B/GTIOC8A/RXD11-A/ SMISO11-A/SSCL11-A/SSL03-A/SCLHS1-C/ ET0_TXD1-A/RMII0_TXD1-A/SD0CMD-A/IRQ10/ PCOUTZ0
49	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER	PC01/PIO_025/GTOULO-B/GTIOC7B/SCK11-A/ CTS11#-A/TXDB11-A/SSL02-A/SDA00-C/ ET0_TXD0-A/RMII0_TXD0-A/SD0DAT3-A/ IRQ12/PCOUTB0
50	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV	PC00/PIO_024/GTOUUP-B/GTIOC7A/CTS11#-A/ RTS11#-A/SS11#-A/DE11-A/TXDB11-A/SSL01-A/ SCL00-C/ET0_TX_CLK-A/SD0DAT2-A/IRQ14/ PCOUTA0
51	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/IRQ12	PB06/PIO_022/GTOWUP-A/GTIOC6A/ ET0_RX_ER-A/RMII0_RX_ER-A/IRQ6
52	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/ SS5#/SSLA1-A/ET0_ERXD3/IRQ14	PB05/PIO_021/TMRI1/GTOVLO-A/GTIOC5B/ ET0_RX_DV-A/RMII0_CRS_DV-A/IRQ13
53	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	PB04/PIO_020/GTOVUP-A/GTIOC5A/CTS4#-A/ ET0_RX_CLK-A/RMII0_REF50CK-A/IRQ4
54	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1	PB03/PIO_019/TMO0/GTOULO-A/GTIOC4B/ SCK4-A/CTS4#-A/TXDB4-A/ET0_RXD3-A/IRQ3
55	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB02/PIO_018/GTOUUP-A/GTIOC4A/CTS4#-A/ RTS4#-A/SS4#-A/DE4-A/TXDB4-A/ET0_RXD2-A/ IRQ2
56	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/ LCD_TCON0-B	PB01/PIO_017/TMCI0/GTETRGB/GTCPPO4/ GTIOC14B/POEGA/TXD4-A/SMOSI4-A/ SSDA4-A/TXDA4-A/ET0_RXD1-A/ RMII0_RXD1-A/IRQ4-DS/PCINB1

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
57	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK6/ET0_RX_ER/ RMII0_RX_ER/LCD_TCON1-B	PB00/PIO_016/GTETRGA/GTADSM0/ GTIOC14A/POEGC/RXD4-A/SMISO4-A/ SSCL4-A/ET0_RXD0-A/RMII0_RXD0-A/IRQ12/ ADST2-A/PCINA1
58	PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/RTS6#/ SS6#/ET0_RX_CLK/REF50CK0/LCD_TCON2-B	ETHPHYCLK/PA07/PIO_015/GTIOC3B/ GTIOC13B/RXD10-A/SMISO10-A/SSCL10-A/ MISO0-B/IRQ7/PCINB0
59	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/ PO25/TXD6/SMOSI6/SSDA6/ET0_ERXD0/ RMII0_RXD0/LCD_TCON3-B/IRQ4-DS	PA06/PIO_014/TMCI3/GTIOC3A/GTIOC13A/ TXD10-A/SMOSI10-A/SSDA10-A/TXDA10-A/ MOSI0-B/IRQ14/PCINZ1
60	VCC	PA05/PIO_013/GTIOC2B/GTIOC12B/SCK10-A/ CTS10#-A/TXDB10-A/RSPCK0-B/IRQ5/PCINA0
61	PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/SMISO6/ SSCL6/ET0_ERXD1/RMII0_RXD1/ LCD_DATA0-B/IRQ12	PA04/PIO_012/TMRI0/GTIOC2A/GTIOC12A/ CTS10#-A/RTS10#-A/SS10#-A/DE10-A/ TXDB10-A/SSL00-B/IRQ5-DS/PCINZ0
62	VSS	VCC
63	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	VSS
64	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/RTS5#/SS5#/ MOSIA-B/ET0_EXOUT/LCD_DATA2-B	VCL
65	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	PA03/PIO_011/GTIOC1B/GTIOC11B/RXD5-A/ SMISO5-A/SSCL5-A/IRQ6-DS/ADSYNC-A
66	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/ PMGI0_MDC/LCD_DATA4-B/IRQ5-DS	PA02/PIO_010/GTIW-A/GTIOC1A/GTIOC11A/ TXD5-A/SMOSI5-A/SSDA5-A/TXDA5-A/SSL03-B/ IRQ10/ADCNV2-A
67	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/ PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/ PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS	PA01/PIO_009/GTIV-A/GTIOC0B/GTIOC10B/ SCK5-A/CTS5#-A/TXDB5-A/SSL02-B/IRQ11/ ADCNV1-A
68	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	ETHPHYCLK/PA00/PIO_008/CACREF/GTIU-A/ GTIOC0A/GTIOC10A/CTS10#-A/CTS5#-A/ RTS5#-A/SS5#-A/DE5-A/TXDB5-A/SSL01-B/ IRQ1-DS/ADCNV0-A
69	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PE06/PIO_046/GTETRGC/GTADSM1/ GTIOC10A/POEGB/SSL13-A/XSPI1_DS-A/ IRQ6
70	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/LCD_DATA8-B	PE05/PIO_045/GTOWLO-C/GTIOC9B/SSL12-A/ XSPI1_IO3-A/IRQ5
71	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE04/PIO_044/GTOWUP-C/GTIOC9A/ CTS12#-A/SSL11-A/XSPI1_IO2-A/ XSPI1_WP0#-C/IRQ12
72	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PE03/PIO_043/TOC3/GTOVLO-C/GTIOC8B/ CTS12#-A/RTS12#-A/SS12#-A/DE12-A/ TXDB12-A/MISO1-A/SD0DAT7-B/XSPI1_IO1-A/ IRQ11
73	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/IRQ5/AN103	PE02/PIO_042/TIC3/GTOVUP-C/GTIOC8A/ RXD12-A/SMISO12-A/SSCL12-A/MOSI1-A/ SD0DAT6-B/XSPI1_IO0-A/IRQ7-DS
74	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	CLKOUT/PE01/PIO_041/GTOULO-C/GTIOC7B/ TXD12-A/SMOSI12-A/SSDA12-A/TXDA12-A/ RSPCK1-A/SD0DAT5-B/XSPI1_CK-A/IRQ9

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
75	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	ETHPHYCLK/PE00/PIO_040/GTOUUP-C/ GTIOC7A/SCK12-A/CTS12#-A/TXDB12-A/ SSL10-A/SD0DAT4-B/XSPI1_CKN#-A/ XSPI1_CS1#-B/IRQ8
76	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/ IRQ7-DS/AN100	P601/PIO_009/GTIOC4B/RXD8-B/SMISO8-B/ SSCL8-B/RSPCK0-D/GPTP_PTPOUT1/IRQ1/ ADTRG1#
77	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/ PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	P600/PIO_008/GTIOC4A/TXD8-B/SMOSI8-B/ SSDA8-B/TXDA8-B/SSL00-D/GPTP_PTPOUT0/ IRQ0/ADTRG0#
78	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/ SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	PD07/PIO_039/GTIW-C/GTIOC3B/POEGA/ TXD3-A/SMOSI3-A/SSDA3-A/TXDA3-A/CTX1-B/ SD0CD-B/XSPI0_CS0#-A/XSPI0_RESET1#-B/ IRQ7/AN031
79	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	PD06/PIO_038/GTIV-C/GTIOC3A/POEGB/ RXD3-A/SMISO3-A/SSCL3-A/SSL23-A/CRX1-B/ SD0WP-B/XSPI0_DS-A/IRQ6/AN030
80	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	PD05/PIO_037/GTIU-C/GTIOC2B/POEGD/ SCK3-A/CTS3#-A/TXDB3-A/SSL22-A/CTX0-B/ SD0DAT1-B/XSPI0_IO3-A/IRQ5/AN029
81	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/ POE10#/SSLC1-A/QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	PD04/PIO_036/GTETRGA/GTIOC2A/POEGC/ CTS2#-A/CTS3#-A/RTS3#-A/SS3#-A/DE3-A/ TXDB3-A/SSL21-A/CRX0-B/SD0DAT0-B/ XSPI0_IO2-A/XSPI0_WP0#-B/IRQ4/AN028
82	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/ QSSL-B/SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/AN112	PD03/PIO_035/TOC2/GTIOC1B/POEGA/TXD2-A/ SMOSI2-A/SSDA2-A/TXDA2-A/MISO2-A/ SD0CLK-B/XSPI0_IO1-A/IRQ3/AN027
83	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/IRQ3/AN111	PD02/PIO_034/TIC2/GTETRGB/GTIOC1A/ POEGB/RXD2-A/SMISO2-A/SSCL2-A/MOSI2-A/ SD0CMD-B/XSPI0_IO0-A/IRQ2/AN026
84	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/AN110	PD01/PIO_033/GTETRGC/GTIOC0B/POEGC/ SCK2-A/CTS2#-A/TXDB2-A/RSPCK2-A/ SD0DAT3-B/XSPI0_CK-A/IRQ1/AN025
85	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	PD00/PIO_032/GTETRGD/GTIOC0A/POEGD/ CTS2#-A/RTS2#-A/SS2#-A/DE2-A/TXDB2-A/ CTS3#-A/SSL20-A/SD0DAT2-B/XSPI0_CKN#-A/ XSPI0_CS1#-B/IRQ0/AN024
86	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	VCC2
87	P47/IRQ15-DS/AN007	VSS
88	P46/IRQ14-DS/AN006	VCL
89	P45/IRQ13-DS/AN005	AVCC0
90	P44/IRQ12-DS/AN004	AVSS0
91	P43/IRQ11-DS/AN003	VREFL0
92	P42/IRQ10-DS/AN002	VREFH0
93	P41/IRQ9-DS/AN001	P404/PIO_052/IRQ12-DS/AN004
94	VREFL0	P402/PIO_050/IRQ10-DS/AN002
95	P40/IRQ8-DS/AN000	P400/PIO_048/IRQ8-DS/AN000
96	VREFH0	P414/PIO_062/IRQ30/AN014/DA0

100 ピン	RX72N (100 ピン LFQFP)	RX74N (100 ピン LFQFP)
97	AVCC0	P007/PIO_007/GTCPPO6/GTIOC13B/POEGA/ CTS0#-B/RTS0#-B/SS0#-B/DE0-B/TXDB0-B/ IRQ23-DS/ADTRG0#/AN023/PDMDAT0-C
98	P07/IRQ15/ADTRG0#	P006/PIO_006/GTCPPO5/GTIOC13A/GTIOC9B/ SCK0-B/CTS0#-B/TXDB0-B/IRQ22-DS/ ADTRG1#/AN022/PDMCLK0-C/PCOUTZ1
99	AVSS0	P005/PIO_005/GTCPPO4/GTIOC12B/GTIOC9A/ RXD0-B/SMISO0-B/SSCL0-B/SSILRCK1/ IRQ21-DS/ADTRG2#/AN021/PCOUTB1
100	P05/SSILRCK1/IRQ13/DA1	P004/PIO_004/GTCPPO3/GTIOC12A/GTIOC8B/ TXD0-B/SMOSI0-B/SSDA0-B/TXDA0-B/ SSITXD1/IRQ20-DS/AN020/PCOUTA1

注 1.　外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

4. 移行の際の留意点

RX72M/RX72N グループと RX74M/RX74N グループの相違について、いくつかの留意点があります。

ハードウェアに関する留意点を「4.1 端子設計の留意点」で説明します。また、ソフトウェアに関する留意点を「4.2 機能設計の留意点」で説明します。

4.1 端子設計の留意点

4.1.1 リセット解除時のモード設定端子による動作モードの選択

リセット解除時のモード設定端子は、RX72M/RX72N グループでは MD 端子と UB 端子となっていますが、RX74M/RX74N グループでは MD 端子のみとなっています。

4.2 機能設計の留意点

以下は RX72M/RX72N グループ、RX74M/RX74N グループで異なる機能の設定に関し、ソフトウェアでの留意点について掲載しております。

モジュールおよび機能の相違点については「2.仕様の概要比較」を参照してください。詳細は「5.参考ドキュメント」のユーザーズマニュアルハードウェア編を参照してください。

4.2.1 レジスタ退避バンク内 RAM の自己診断に関する注意事項

RX74M/RX74N グループのレジスタ退避バンクは RAM で構成されています。レジスタ退避バンクにはバッファが搭載されているため、SAVE 命令で書き込みを行った後に同一バンクから RSTR 命令で読み出しを行うと、RAM のメモリセルではなくバッファのデータが読み出されることがあります。レジスタ退避バンク内 RAM の自己診断を行う場合、バッファのデータを読み出さないように、以下の手順で書いたデータの確認を実施してください。

(1) 診断対象のバンクに SAVE 命令でデータを書く

(2) (1)のバンクとは異なるバンクに、SAVE 命令でデータを書く

(3) (1)のバンクから RSTR 命令でデータを読む

4.2.2　フラッシュメモリ/エクストラ MRAM のコマンド使用方法

RX72M/RX72N グループでは、FACI コマンド発行領域に FACI コマンドを設定することにより FCU を制御してフラッシュメモリのプログラム/イレーズ等を行います。RX74M/74N グループでは、MACI コマンド発行領域に MACI コマンドを設定することによりエクストラ MRAM 領域と OPT 領域に保存されるセキュリティ、セーフティ、およびシステム構成の設定データが保存されます 。MRAM に対するイレーズ・ブランクチェック機能は存在しないことに留意してください

表 4.1 に FACI コマンド/MACI コマンドの仕様比較を示します

表 4.1　FACI コマンド/MACI コマンドの仕様比較

項目	FACI コマンド(RX72M/RX72N)	MACI コマンド(RX74M/RX74N)
使用可能コマンド	• プログラム • ブロックイレーズ • マルチブロックイレーズ • P/E サスペンド • P/E レジューム • ステータスクリア • 強制終了 • ブランクチェック • コンフィギュレーション設定	• プログラム • ステータスクリア • 強制終了 • コンフィギュレーション設定 • インクリメントカウンタ • カウンタ読み出し

4.2.3　クロック周波数設定

RX72M/RX72N グループと RX74M/RX74N グループでは、クロック周波数設定制限が異なります。詳細は表 4.2 を参照してください。

表 4.2　クロック周波数設定制限の比較

項目	RX72M/RX72N	RX74M/RX74N
クロック周波数設定制限	• ICLK≧BCLK • PCLKA≧PCLKB • PCLKB≧PCLKC • PCLKB≧PCLKD	• ICLK≧BCLK • PCLKD≧PCLKA≧PCLKB • CPUCLK0≧ICLK • MRICLK≧ICLK • CPUCLK0≧MRICLK • ICLK≧MRPCLK
クロック周波数比制限	• ICLK：FCLK = N：1 or 1：N • ICLK：PCLKA = N：1 or 1：N • ICLK：PCLKB = N：1 or 1：N • ICLK：PCLKC = N：1 or 1：N • ICLK：PCLKD = N：1 or 1：N • ICLK：BCLK = N：1	• ICLK：FCLK = N：1 or 1：N • ICLK：PCLKA = N：1 or 1：N • ICLK：PCLKB = N：1 or 1：N • ICLK：PCLKC = N：1 or 1：N • ICLK：PCLKD = N：1 or 1：N • ICLK：BCLK = N：1 • CPUCLK0：ICLK = N：1 • MRICLK：ICLK = N：1 • CPUCLK0：MRICLK = N：1 • ICLK：MRPCLK = N：1

4.2.4　バッテリバックアップ機能

RX74M/RX74N グループでは、VBATT の電圧レベルが動作保証範囲を下回ったとき、サブクロック発振器と RTC の動作は保証されません。VBATT 端子が保証動作電圧以下になった場合は、RTC を初期化した後、再度電源を投入してください。

4.2.5　全モジュールクロックストップモード

RX74M/RX74N グループでは、全モジュールクロックストップモードはありません。

4.2.6　バスの優先順位

RX72M/RX72N グループでは、バスの優先順位をバスプライオリティ制御レジスタ(BUSPRI)にて設定していましたが、RX74M/RX74N グループではバススレーブアービトレーションコントロールレジスタ 0 内の ARBS ビットによって、「優先順位固定」または「ラウンドロビン」を選択します。

4.2.7　端子割り当て機能

RX72M/RX72N グループでは、マルチファンクションピンコントローラ章の端子機能制御レジスタで、レジスタに対応した端子に複数のモジュールから割り当てる機能を設定できましたが、RX74M/RX74N グループでは、I/O ポート章のポートファンクションレジスタにより、レジスタに対応したモジュール機能に端子の割り当てを設定する必要があります。

4.2.8　メインクロック発振停止検出機能の動作

発振停止検出機能は、メインクロック発振器の停止を検出し、システムクロックのクロックソースを切り替える機能です。RX72M/RX72N グループでは停止時に切り替えられるクロックソースは LOCO(240kHz)ですが、RX74M/RX74N グループでは MOCO(8MHz)へ切り替えられます

また、PLL のクロックソースにメインクロックを使用している場合にメインクロックが停止した場合、RX72M/RX72N グループでは、システムクロックのクロックソースは LOCO へ切り替わりますが、RX74M/RX74N グループでは、システムクロックは切り替わらず、PLL はフリーランニング動作となります。

4.2.9　12 ビット A/D コンバータと 16 ビット A/D コンバータのスキャン変換時間

RX72M/RX72N グループと RX74M/RX74N グループでは、スキャン変換時間が異なります。詳細は「5. 参考ドキュメント」の RX72M/RX72N グループ、RX74M/RX74N グループ　ユーザーズマニュアルハードウェア編で、該当するモジュールのアナログ入力のサンプリング時間とスキャン変換時間を参照してください。

4.2.10 ポート方向レジスタ(PDR)の初期化

同一ピン数でも、PDR レジスタの初期化が異なります。

5. 参考ドキュメント

ユーザーズマニュアル:ハードウェア

RX72M グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0804JJ0120)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX72N グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0824JJ0120)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX74M グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH1055JJ0110)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX74N グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH1056JJ0110)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

アプリケーションノート

RX ファミリ間の移行設計ガイド パッケージ外形の相違点 (R01AN4591JJ)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート／テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデートの対応について

本アプリケーションノートは以下のテクニカルアップデートの内容を反映しています。

- TN-RX*-A0147B/J
- TN-RX*-A187A/J
- TN-RX*-A192A/J
- TN-RX*-A193A/J
- TN-RX*-A195A/J
- TN-RX*-A203A/J
- TN-RX*-A207A/J
- TN-RX*-A208A/J
- TN-RX*-A209A/J
- TN-RX*-A210A/J
- TN-RX*-A212A/J
- TN-RX*-A0215A/J
- TN-RX*-A0227A/J
- TN-RX*-A0232A/J
- TN-RX*-A0233A/J

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.10	Oct.2.26	—	初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策
   CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。
2. 電源投入時の処置
   電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. 電源オフ時における入力信号
   当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。
4. 未使用端子の処理
   未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。
5. クロックについて
   リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
6. 入力端子の印加波形
   入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、V_{IL}（Max.）から V_{IH}（Min.）までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、V_{IL}（Max.）から V_{IH}（Min.）までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。
7. リザーブアドレス（予約領域）のアクセス禁止
   リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
8. 製品間の相違について
   型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

   標準水準：　コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因しまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1　2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

© 2026 Renesas Electronics Corporation. All rights reserved.