# カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (http://www.renesas.com)

2010 年 4 月 1 日 ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社(http://www.renesas.com)

【問い合わせ先】http://japan.renesas.com/inquiry



#### ご注意書き

- 1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
- 2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的 財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の 特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 3. 当社製品を改造、改変、複製等しないでください。
- 4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
- 5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
- 6. 本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
- 7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。

標準水準: コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、 産業用ロボット

高品質水準: 輸送機器(自動車、電車、<mark>船舶等</mark>)、交通用信号機器、防災・防犯装置、各種安全装置、生命 維持を目的として設計されていない医療機器(厚生労働省定義の管理医療機器に相当)

特定水準: 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器(生命維持装置、人体に埋め込み使用するもの、治療行為(患部切り出し等)を行うもの、その他直接人命に影響を与えるもの)(厚生労働省定義の高度管理医療機器に相当)またはシステム

- 8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
- 9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
- 10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
- 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
- 12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご 照会ください。
- 注1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。



# HD74LS166A

# 8-bit Shift Register

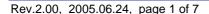
RJJ03D0595-0200 Rev.2.00 2005.06.24

HD74LS166A は,パラレル入力あるいはシリアル入力,シリアル出力シフトレジスタでゲート付きクロック入力および直接クリア入力を持っています。パラレル入力あるいはシリアル入力モードは,Shift / Load 入力により選択できます。すなわち,この入力が"H"のとき,シリアルデータ入力が働き,8 ビットのフリップフロップはクロックパルスにより,シリアルシフトできます。また,この入力が"L"のとき,パラレルデータ入力が働き,入力データは次のクロックパルスに同期してロードされます。パラレルロードが行われている間は,シリアルデータの転送は抑止されます。クロックの動作は,クロックパルスの"L"から"H"への立ち上がりエッジでアクティブとなります。またクロック入力は,クロックイネーブルまたはクロックインヒビット機能として使用するための入力と組み合わされた 2 入力 NOR ゲートとなっています。クロック入力を"H"に保持するとクロックの動作は停止され,"L"にするとデータの転送が可能となります。クロックインヒビット入力は,クロック入力が"H"の間のみ"H"レベルに変更可能です。バッファ付き直接クリア入力は,他のすべての入力に対して優先して動作し,シフトレジスタをクリアします。

## 特長

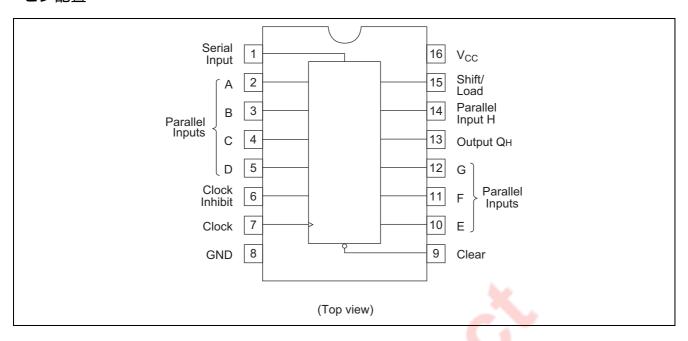
#### • 発注型名

発注型名	パッケージ名称	パッケージコード (旧パッケージコード)	パッケージ略称	テーピング略称 (数量)
HD74LS166AP	DILP-16 pin	PRDP0016AE-B (DP-16FV)	Р	ı





# ピン配置



#### 機能表

入力							内部出力	
Clear	Shift	Clock	Clock	Serial	Parallel	יום ניין	ш/Ј	出力
Clear	Load	Inhibit	Clock	Seliai	A ~ H	$Q_A$	$Q_B$	Q <sub>H</sub>
L	X	Х	X	Χ	X	L	L	L
Н	X	L	L	X	X	$Q_{A0}$	$Q_{B0}$	$Q_{H0}$
Н	L	L	1	X	a ~ h	а	b	h
Н	Н	L	<b>↑</b>	Н	X	Н	$Q_{An}$	$Q_Gn$
Н	Н	Ĺ	$\uparrow$	L	Х	L	$Q_{An}$	$Q_{Gn}$
Н	X	Н	<b>↑</b>	X	X	$Q_{A0}$	$Q_{B0}$	$Q_{H0}$

【注】 H: high レベル

L: low レベル

X: "H", "L"いずれでもよい

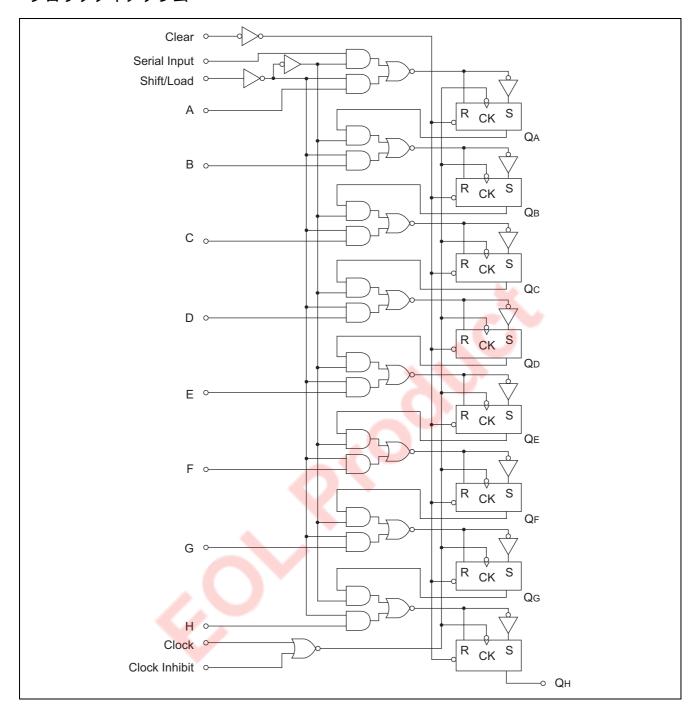
↑: "L"から"H"への遷移

a~h: A~Hの各入力における定常状態のレベル

Q<sub>A0</sub> ~ Q<sub>H0</sub>: 表中に示された入力条件が確立する以前の Q<sub>A</sub> ~ Q<sub>H</sub>のレベル

 $Q_{An} \sim Q_{Gn}$ : クロックの最も新しい 遷移以前の  $Q_A \sim Q_G$ のレベル

# ブロックダイアグラム



# 絶対最大定格

項目	記号	定格值	単位
電源電圧	V <sub>CC</sub> <sup>注</sup>	7	V
入力電圧	$V_{IN}$	7	V
許容損失	$P_{T}$	400	mW
保存温度範囲	Tstg	<b>−65 ~ +150</b>	°C

<sup>【</sup>注】 電圧値は特に指定しない限り GND 端子に対して定義します。

## 推奨動作条件

項目	記号	Min.	Тур.	Max.	単位
電源電圧	V <sub>CC</sub>	4.75	5.00	5.25	V
】 】出力電流	I <sub>OH</sub>		_	-400	μΑ
山刀屯州	l <sub>OL</sub>		_	8	mA
動作温度	$T_{opr}$	-20	25	75	°C
クロック周波数	$f_{clock}$	0	_	25	MHz
クロック,クリアパルス幅	t <sub>w</sub>	20	_	-	ns
モードコントロールセットアップ時間	t <sub>su</sub>	30	_	)	ns
データセットアップ時間	t <sub>su</sub>	20		_	ns
ホールド時間	t <sub>h</sub>	0			ns

## 電気的特性

 $(Ta = -20 \sim +75^{\circ}C)$ 

項目	記号	min.	typ.*1	max.	単位	測定条件
	V <sub>IH</sub>	2.0	yp.	_	V	
入力電圧	V <sub>IL</sub>	_	(4)	0.8	V	
山力電圧	V <sub>OH</sub>	2.7		_	٧	$V_{CC} = 4.75 \text{ V}, V_{IH} = 2 \text{ V}, V_{IL} = 0.8 \text{ V}, \\ I_{OH} = -400  \mu\text{A}$
出力電圧	V	J		0.4	V	$I_{OL} = 4 \text{ mA}$ $V_{CC} = 4.75 \text{ V}, V_{IH} = 2 \text{ V},$
	V <sub>OL</sub>	1	_	0.5	V	$I_{OL} = 8 \text{ mA}$ $V_{IL} = 0.8 \text{ V}$
	I <sub>IH</sub>		_	20	μΑ	$V_{CC} = 5.25 \text{ V}, V_{I} = 2.7 \text{ V}$
入力電流	I <sub>IL</sub>	4	_	-0.4	mA	$V_{CC} = 5.25 \text{ V}, V_I = 0.4 \text{ V}$
	ы		_	0.1	mA	$V_{CC} = 5.25 \text{ V}, V_{I} = 7 \text{ V}$
出力短絡電流	I <sub>OS</sub>	-20	_	-100	mA	V <sub>CC</sub> = 5.25 V
電源電流*2	I <sub>CC</sub>		20	32	mA	V <sub>CC</sub> = 5.25 V
入力クランプ電圧	$V_{IK}$	_	_	-1.5	V	$V_{CC} = 4.75 \text{ V}, I_{IN} = -18 \text{ mA}$

<sup>【</sup>注】 \*1 V<sub>CC</sub> = 5 V, Ta = 25°C

## スイッチング特性

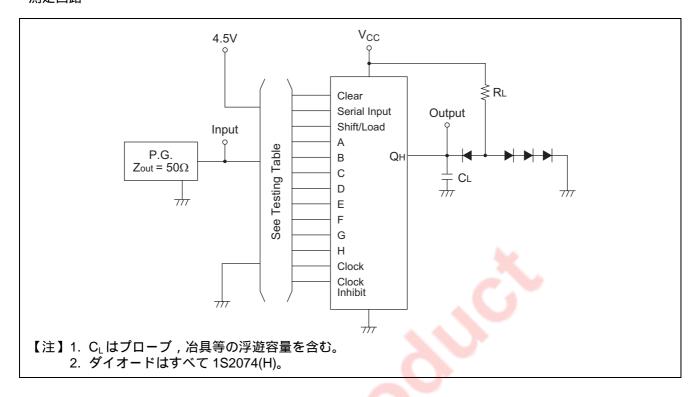
 $(V_{CC} = 5 \text{ V}, \text{Ta} = 25^{\circ}\text{C})$ 

項目	記号	入力	min.	typ.	max.	単位	測定条件
最大クロック周波数	$f_{\sf max}$		25	35	_	MHz	
伝搬遅延時間	t <sub>PHL</sub>	Clear	_	19	30	ns	$C_L = 15 \text{ pF}, R_L = 2 \text{ k}\Omega$
	t <sub>PHL</sub>	Clock	7	14	25	ns	$C_L = 15  \text{pr},  \text{KL} = 2  \text{KS2}$
	t <sub>PLH</sub>	CIOCK	5	11	20	ns	

<sup>\*2</sup> 全出力開放,シリアル入力に 4.5 V を印加し,クロックを除く他入力を接地しクロック入力を瞬間的に GND にした後,4.5 V にして測定する。

# スイッチング特性測定方法

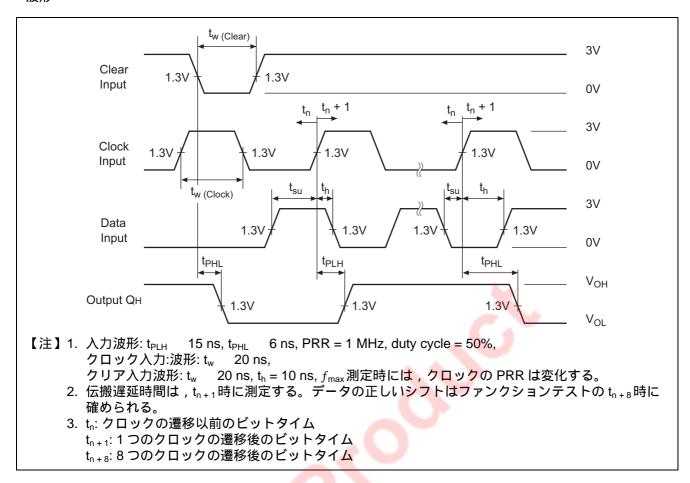
## 測定回路



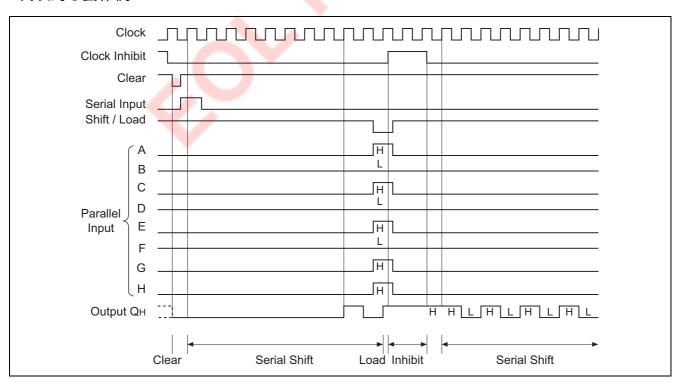
## 測定条件表

データ入力	Shift / Load	出力	ビットタイム
データ H	0 V	Q <sub>H</sub>	t <sub>n + 1</sub>
Serial-in	4.5 V	$Q_H$	t <sub>n + 8</sub>

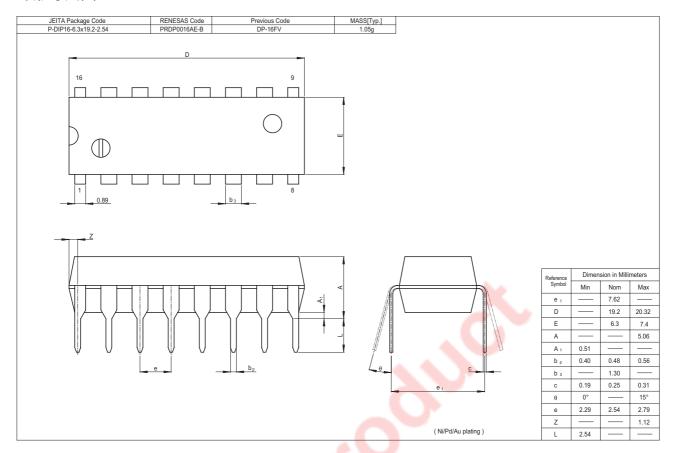
#### 波形



## 代表的な動作例



# 外形寸法図



安全設計に関するお願い

- ス主成日に関うるの版が、 1.弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故 火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

- 本資料ご利用に際しての留意事項
  1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
  2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負
- 2. 本資料に記載の製品データ、図、表、プログラム、アルコリムムその他応用回路例の使用に起因する損害、第三省所有の権利に対する侵害に関し、ルイザス デリノロジは責任を負いません。
   3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(http://www.renesas.com)などを通じて公開される情報に常にご注意ください。
   4. 本資料に記載した情報は、正確を期すため、慎重に制作したものですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いませな。

- せん。
  5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサステクノロジは、適用可否に対する責任は負いません。
  6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を連輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサステクノロジ、ルネサス販売または特約店へご照会ください。
  7. 本容料の幹部 2種型については、文書によるルネサステクノロジの事前の承諾が必要です。
- 7. 本資料の転載、複製については、文書によるルネサステ<mark>クノ</mark>ロジの事前の承諾が必要です。 8. 本資料に関し詳細についてのお問い合わせ、その他お気付き<mark>の点</mark>がござい**まし**たらルネサステクノロジ、ルネサス販売または特約店までご照会ください。

# RENESAS

営業お問合せ窓口 株式会社ルネサス販売

#### http://www.renesas.com

松 本 支 社 〒390-0815 松本市深志1-2-11 (昭和ビル7F) (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 33 (0263) 34 (0263) 35 (0263	(03) 5201-5350 (044) 549-1662 (042) 524-8701 (022) 221-1351 (0246) 22-3222 (029) 271-9411 (025) 241-4361 (0263) 33-6622 (052) 249-3330 (06) 6233-9500 (076) 233-5980 (082) 244-2570 (0857) 21-1915
	(092) 481-7695

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口: コンタクトセンタ E-Mail: csc@renesas.com