

2017 年 2 月 25 日

Necip Sayiner 简历



Necip Sayiner

瑞萨电子株式会社执行副总裁

Intersil 集团总裁、首席执行官兼总经理

Sayiner 博士自 2013 年 3 月 14 日加入 Intersil 集团并出任总裁、CEO 和总经理。2005 年 9 月至 2012 年 4 月间担任 Silicon Laboratories 公司总裁、CEO 和总经理。该公司是一家致力于模拟半导体（混合信号 IC 等）设计的无晶圆半导体企业。在此之前，Sayiner 博士还在 Agere Systems Inc 担任过多种高管职务，包括于 2004 年 8 月至 2005 年 9 月期间担任企业和网络部副总裁、总经理；2002 年 3 月至 2004 年 8 月之间担任网络 IC 部副总裁和总经理等。

Sayiner 博士于土耳其博斯普鲁斯大学取得电气工程学和物理学双学士学位、于南伊利诺伊大学取得工程学硕士学位，并于宾夕法尼亚大学取得电气工程学博士学位。