

2010年7月16日

"EMMA3TJ" "EMMA3TS" (※1)的规格

["EMMA3TJ" "EMMA3TS" 共有规格]

- OFDM 通道解码
 - ISDB-T 13-segment OFDM 通道解码
 - 支持 IF (57 MHz), low IF (4 MHz)
- 8PSK 通道解码
 - ISDB-S 8PSK 解调器
 - 支持 IQ 输入
- 内置 CPU 规格
 - 主 CPU
 - 集成 MIPS32® (※2) 4KEc™ (※2) 核
 - 500 DMIPS@320 MHz
 - 副 CPU
 - 集成 MIPS32 4KEc 核
 - 500 DMIPS@320 MHz
- 存储接口
 - DDR2 存储接口
 - DDR2 800 MHz
 - 最大支持 256 MB 容量
 - 总线宽度: 16 bits
 - NAND Flash ROM 接口
 - 最大支持 2 GM 容量
 - 支持 8-bit bus 总线宽度
- MPEG TS 流处理器
 - 流输入 I/F
 - 支持 MPEG 标准的传送流

- 视频解码器
 - 符合 MPEG2 MP@HL
 - MPEG4 AVC 解码器 HP@L4.0
- JPEG 解码
 - 支持 Baseline 8000 × 8000 像素解码
- 音频控制器
 - 支持 MPEG1/MPEG2 layers 1/2, MP3
 - 支持 MPEG2 AAC, Dolby Digital, LPCM
 - 支持 SPDIF 输出
- 显示&图像
 - 视频 1 plane
 - 7 × 5 tap 视频缩放
 - 2 OSD planes
- 外围设备
 - USB 2.0 主控 × 1
 - 以太网控制器 × 1
 - UART × 2
 - 智能卡 I/F × 1
 - I2C × 2 lines
 - Clocked serial I/F
 - IR receiver/blaster
 - Timer

[EMMA3TJ 特有规格]

- 视频输入
 - HDMI receiver × 1
 - 内置 3-channel 视频 ADC
 - 模拟视频解码器 (NTSC/PAL)
- 音频输入
 - 内置 4-channel ADC
- Panel 输出
 - LVDS 输出 I/F

[EMMA3TS 特有规格]

- 模拟视频输出

- 复合视频输出/分量视频输出
- 内置视频输出用 3-channel DAC

※1: EMMA 是瑞萨电子株式会社在日本、美国及其它地区的注册商标或商标。

※2: MIPS32、4KEc 是 MIPS Technologies, Inc.的注册商标或商标。