

2011 年 1 月 18 日

**μ PD48576109、μ PD48576118、μ PD48576209、μ PD48576218、
μ PD48576236 的规格**

品名		μPD48576109	μPD48576118	μPD48576209	μPD48576218	μPD48576236
容量		576Mb				
I/O		Separate I/O		Common I/O		
Bit 数		x9	x18	x9	x18	x36
Banks 数量		8				
Burst 长度		2 / 4 / 8				
电源电压	VDD	1.8V +/- 0.1V				
	VDDQ	1.5V~1.8V +/-0.1V				
	VEXT	2.5V +0.13V / -0.12V				
频率		533MHz / 400MHz / 300MHz				
Latency	tRC	最小 15ns				
	tRL	= tRC				
	tWL	tRL + 1 Cycle				
终端方式		1/2 VDDQ				
封装		144-pin BGA (11 × 18.5mm)				