

规格表

R-Car D3 主要产品规格:

项目	R-Car D3 规格
产品型号	R-Car D3 (R8A77995)
电压供应	3.3/1.8 V(I/O), 2.5V (Ethernet), 1.5V (DDR3)/1.35V (DDR3L), 1.03V (core)
CPU 内核	Arm®Cortex®-A53
缓存存储	L1 指令缓存: 32 KB L1 操作数超高速缓存: 32 KB L2 缓存: 12 8KB
外部存储器	DDR3/DDR3L-SDRAM · 支持标准: DDR3-1866/DDR3L-1866 · 数据宽度: 16 bit x 1 ch
图形	3D 图形处理单元 IMG PowerVR ®系列 8XE GE8300 2D 图形处理单元
视频	输出显示 x 2 ch (LVDS x 2 或 LVDS + 数字 RGB) 视频输入 x 1ch (数字 RGB) 上下缩放, 颜色转换, 旋转, 抖动, 锐化 畸变补偿模块(IMR-LSX4)
视频输出检查	显示输出比较单元(DISCOM) 视频输出检测 (VOC)
音频	采样频率转换 x 2 ch 串行音频接口 x 2 ch
存储接口	USB2.0 主/从接口 x 1 port (wPHY) MMC x 1 ch RAW NAND x 1 ch
汽车网络及外围设备	MLB x 1 ch (3-pin interface 3 针接口) CAN (支持 CAN-FD) x 2 ch 以太网 AVB 1.0 内置 MAC 接口: RGMII 以太网 AVB (802.1 BA) · IEEE802.1BA · IEEE802.1AS

	• IEEE802.1Qav • IEEE1722
安全保护	加密引擎 (AES, DES, Hash, RSA)
	系统 RAM
其他外围设备	系统-DMAC x 24 ch, 实时-DMAC x 8 ch
	音频-DMAC x 16 ch, 音频 (外设) -DMAC x 4 ch
	32 位定时器 x 26 ch
	PWM 定时器 x 4 ch
	I2C 接口 x 4 ch
	串行通信接口 (SCIF) x 11 ch
	SPIMulti I/O (RPC)) x 2 ch (支持 HyperFlash x 1 ch)
	时钟同步串行接口 (MSIOF) x 4 ch (SPI/IIS)
低功耗模式	待机模式
	DDR-SDRAM 电压备份模式
封装	401-针 FCBGA 0.8 mm pitch-(19 mm x 19 mm)
开发环境	基于 ARM CPU 的 ICE
系统评估板	用户系统开发参考平台有以下特征，适用于用户进行有效的系统开发。 (1) 融入汽车周边信息系统导向，为用户提供实际设备的验证环境； (2) 可用于应用软件的软件开发工具等； (3) 便于用户进行功能定制。
软件平台	支持的操作系统有：Linux, QNX® Neutrino® RTOS, Integrity 等
功能安全	支持 ISO26262(ASIL-B) 提供功能安全支持

(备注 Arm® 和 Cortex®是 ARM 有限公司(或其子公司)在美国且/或其他地区的注册商标。PowerVR™是 Imagination Technologies 有限公司的注册商标。QNX, neutrino 和 Blackberry 是 BlackBerry 有限公司的注册商标，且使用需经 QNX Software System 有限公司的许可。Green Hills Software 和 INTEGRITY 是 Green Hills Software, Inc. 在美国和/或全球的注册商标。所有在本新闻稿中提及的产品名或服务的注册商标或商标均归各自所有者所有。

本新闻稿中所涉及的产品价格、规格等均为截止到发稿日的信息。如果变更、恕不另行通知，敬请谅解。