

2011 年 11 月 21 日

TPS-1 PROFINET IO 器件芯片的主要规格

概要

- 集成 PROFINET IO 协议栈、CPU、RAM 和 PHY
- 集成具有 8 个优先级的 IRT 交换机（2 个外部端口）
- 并行和串行主机接口
- 采用 PROFINET 2.3 版本，支持 RT 和 IRT，符合性等级 C
- BGA 封装：15 mmx15mm/ 1 mm 间距
- 功耗：800 mW （平均值）

特点

- 集成 PROFINET CPU
- 2 个嵌入式快速以太网 PHY
- 主机 CPU 接口：SPI 从接口，8 或 16 位并行
- SPI 主接口：与 SPI 从接口直接连接
- GPIO：48 个 GPIO 引脚与数字外设信号直接连接
- IRT 桥接延迟小于 3 μ s
- 时间戳分辨率：2.5 ns
- 共享内存接口
- 配置：基于 Windows 的软件工具