

2014 年 8 月 28 日

R-Car V2H SoC 产品规格

项目	规格
产品编号	R-Car V2H (R8A7792)
电源电压	3.3/1.8V (IO), 1.5/1.35V (DDR3), 1.03V (Core)
CPU 内核	ARM®Cortex™-A15 双核
最大工作频率	1.0 GHz
处理能力	7000 DMIPS
缓存	L1 I/D 缓存 32/32 Kb, L2 缓存 1 MB L1D 缓存和 L2 缓存（采用 ECC）
外部存储器	可直接连接 DDR3-SDRAM 数据总线宽度：32 位 × 1 ECC
扩展总线	闪存 ROM 和 SRAM 数据总线宽度：8/16 位
图像识别	瑞萨图像识别内核 IMP-X4
IMR 专用于进行视角转换	瑞萨渲染内核 IMR-LSX3, 6 通道 从外部存储器或与 VIN H.264/JPEG 解码器直接连接的路径中读取数据， 并将失真已校正的数据输出到外部存储器中 瑞萨渲染内核 IMR-LSX3, 1 通道 校正后输出到外部存储器
视频输入(VIN)	PowerVR 系列 5 SGX531 1（三维） 图形处理器（二维）
视频输入(VIN)	6 通道（最大 12 位串行 YCbCr422） 或 2 通道（最大 12 位并行 YCbCr422） 1 通道和 2 通道分别可转换为 1.8V IO 或 3.3V IO
显示设备	2 通道（24 位 RGB） 动态范围压缩(DRC)
网络	CAN 2 通道 以太网 AVB 1000 Mbps, 100 Mbps, IEEE802.3 PHY

项目	规格
封装	64 针 FCBGA
支持的操作系统	Green Hills Software 开发的 INTEGRITY®实时操作系统

（注释）ARM 和 Cortex 分别是 ARM Limited 的注册商标和商标。所有其他品牌或产品名称均为其各自所有者的资产。PowerVR 是 Imagination Technologies Limited 的注册商标。所有其他品牌或产品名称均为其各自所有者的资产。