

2011 年 6 月 6 日

SH7734 MCU 的产品规格

项目	规格
群 名称	SH7734
产品名称	R8A77343PA0FBG
输入电压	核心: 1.25 V, I/O: 3.3 V 内存: 1.5 V 或 1.8 V
工作频率	533 MHz
温度	-40 to +85°C
CPU 核心	SH-4A
指令数	103
内部 RAM	快速内部存储器: ILRAM 16 KB, OLRAM 16 KB
高速缓冲存储器	64 KB (指令数据 32 K / 32 K 时, 4 路集关联)
外部存储器总线 (扩展总线)	总线时钟: (最大) 50 MHz
	总线状态控制器支持 SRAM, 突发 ROM 或 ATA 接口。
	地址空间: (最大) 7 个区域
	数据总线宽度: 8 - 位或 16 位
外部存储器 (主内存)	总线时钟: (最大) 300MHz
	DDR 控制器, 支持 DDR2 - SDRAM 和 DDR3 - SDRAM。
	数据总线宽度: 16 位
外设模块	2D 图形加速器支持 OpenVG1.1
	显示单元
	千兆以太网控制器 (内置专用 DMAC)
	视频模块 (BT656)
	串行音频接口 (最多 4 个通道)
	采样率转换器
	USB 2.0 (高速) 主机或功能
	多功能 16 位定时器 (MTU2)
	I ² C 总线接口 (最大 2 通道)

项目	规格
	带有 FIFO 的串行通信接口
	主机接口
	NAND 闪存接口
	A / D 转换（10 位）（最多 8 通道）
	看门狗计时器
	实时时钟
	直接存储器存取控制器
	MMC 主机接口
	SD 主机接口
	流接口
	RCAN
低功耗模式	休眠模式
	软件待机模式
	深待机模式
	模块待机模式
封装	440 引脚 BGA（21mm× 21mm），0.8mm 间距