

2016 年 10 月 24 日

■「RZ/G Linux プラットフォーム対応デバイス」の主な仕様

製品名	RZ/G1H-PF		RZ/G1M-PF
型名	R8A77420HA02BG		R8A77430HA02BG
電源電圧	3.3V/1.8V/1.5V/1.03V		3.3V/1.8V/1.35V/1.03V
CPU コア	ARM® Cortex®A15 Quad (1.4GHz)	ARM CortexA7 Quad (780MHz)	ARM CortexA15 Dual (1.5GHz)
キャッシュメモ リ	L1 cache: I/32KB D/32KB L2 cache: 2MB	L1 cache: I/32KB D/32KB L2 cache: 512KB	L1 cache: I/32KB D/32KB L2 cache: 1MB
外部メモリ	DDR3-1600 x64bit		DDR3L-1600 x64bit
外部拡張	PCI エクスプレス 2.0 (1 レーン) x1ch		PCI エクスプレス 2.0 (1 レーン) x1ch
3D グラフィッ クス	PowerVR® G6400 520MHz		PowerVR SGX544MP2 520MHz
ビデオ機能	ビデオ表示インタフェース x3ch ビデオ入力インタフェース x4ch ビデオコーデックモジュール(H.264) x2ch		ビデオ表示インタフェース x2ch ビデオ入力インタフェース x3ch ビデオコーデックモジュール(H.264) x1ch
オーディオ機 能	サウンドシリアル インタフェース x10ch サンプリングレート コンバータ x10ch		サウンドシリアル インタフェース x10ch サンプリングレート コンバータ x10ch
ストレージ インタフェー ス	USB3.0Host x1ch USB2.0Host x2ch USB2.0Host/Function x1ch SD ホスト IF x4ch マルチメディアカード IF x2ch Serial ATA x2ch		USB3.0Host x1ch USB2.0Host x1ch USB2.0Host/Function x1ch SD ホスト IF x3ch マルチメディアカード IF x1ch Serial ATA x2ch
ネットワー ク機能	CAN x2ch Ethernet AVB 対応 Gigabit Ether Ethernet MAC		CAN x2ch Ethernet AVB 対応 Gigabit Ether Ethernet MAC
そ の 他 周 辺 機能	DMAC INTC ウォッチドッグタイマ x1ch タイマパルスユニット x4ch コンペアマッチタイマ x2ch /16/32bit 選択 x8ch /16/32/48bit 選択 32bit タイマ x12ch PWM タイマ x7ch I2C x8ch シリアルコミュニケーション IF x9ch ハイスピード シリアルコミュニケーション IF x2ch QSPI x1ch クロック同期シリアル IF x4ch		DMAC INTC ウォッチドッグタイマ x1ch タイマパルスユニット x4ch コンペアマッチタイマ x2ch /16/32bit 選択 x8ch /16/32/48bit 選択 32bit タイマ x12ch PWM タイマ x7ch I2C x9ch シリアルコミュニケーション IF x15ch ハイスピード シリアルコミュニケーション IF x3ch QSPI x1ch クロック同期シリアル IF x3ch
パッケージ	831pinFCBGA 27mm□(0.8mmpitch)		831pinFCBGA 27mm□(0.8mmpitch)

製品名	RZ/G1N-PF	RZ/G1E-PF
型名	R8A77440HA02BG	R8A77450HA02BG
電源電圧	3.3V/1.8V/1.35V/1.03V	3.3V/1.8V/1.5V/1.03V
CPU コア	ARM CortexA15 Dual (1.5GHz)	ARM CortexA7 Dual (1.0GHz)
キャッシュメモリ	L1 cache: I/32KB D/32KB L2 cache: 1MB	L1 cache: I/32KB D/32KB L2 cache: 512KB
外部メモリ	DDR3L-1600 x32bit	DDR3-1333 x32bit
外部拡張	PCI エクスプレス 2.0 (1 レーン) x1ch	-
3D グラフィックス	PowerVR SGX544MP2 312MHz	PowerVR SGX540 260MHz
ビデオ機能	ビデオ表示インタフェース x2ch ビデオ入力インタフェース x3ch ビデオコーデックモジュール(H.264) x1ch	ビデオ表示インタフェース x2ch ビデオ入力インタフェース x2ch ビデオコーデックモジュール(H.264) x1ch
オーディオ機能	サウンドシリアル インタフェース x10ch サンプリングレート コンバータ x10ch	サウンドシリアル インタフェース x10ch サンプリングレート コンバータ x6ch
ストレージ インタフェース	USB3.0Host x1ch USB2.0Host x1ch USB2.0Host/Function x1ch SD ホスト IF x3ch マルチメディアカード IF x1ch Serial ATA x1ch	USB2.0Host x1ch USB2.0Host/Function x1ch SD ホスト IF x3ch マルチメディアカード IF x1ch
ネットワーク 機能	CAN x2ch Ethernet AVB 対応 Gigabit Ether Ethernet MAC	CAN x2ch Ethernet AVB 対応 Gigabit Ether Ethernet MAC
その他周辺 機能	DMAC INTC ウォッチドッグタイマ x1ch タイマパルスユニット x4ch コンペアマッチタイマ x2ch /16/32bit 選択 x8ch /16/32/48bit 選択 32bit タイマ x12ch PWM タイマ x7ch I2C x9ch シリアルコミュニケーション IF x15ch ハイスピード シリアルコミュニケーション IF x3ch QSPI x1ch クロック同期シリアル IF x3ch	DMAC INTC ウォッチドッグタイマ x1ch タイマパルスユニット x4ch コンペアマッチタイマ x2ch /16/32bit 選択 x8ch /16/32/48bit 選択 32bit タイマ x12ch PWM タイマ x7ch I2C x8ch シリアルコミュニケーション IF x15ch ハイスピード シリアルコミュニケーション IF x3ch QSPI x1ch クロック同期シリアル IF x3ch
パッケージ	831pinFCBGA 27mm□(0.8mmpitch)	501pinFCBGA 21mm□(0.8mmpitch)

* ARM および Cortex は、ARM Limited (またはその子会社) の EU またはその他の国における登録商標です。

* PowerVR は、Imagination Technologies Limited の登録商標または商標です。

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以 上