

2012 年 1 月 18 日

## V850E2/PJ4-E 产品特性

特性	V850E2/PJ4-E
产品名称	uPD70F3598
工作电压	5.0 V/1.2 V
工作时钟	最高 128 MHz (CPUPLL)
环境温度	-40 至+125 摄氏度
CPU 内核	V850E2M
CPU 指令	98 条指令/ 73 条指令 (FPU)
内部 ROM	1 MB
内部 RAM	80 KB
缓存	8 KB/2 路关联
外设	定时器功能 <ul style="list-style-type: none"> <li>• 16 位计数器× 16 通道定时器阵列单元 A (TAUA) × 2 单元</li> <li>• 32 位计数器× 4 通道定时器阵列单元 J (TAUJ) × 1 单元</li> <li>• 电机控制定时器 (TSG2) × 2 单元</li> <li>• 针对旋转变压器激励信号的 PWM 输出定时器模式缓冲区 (TPBA) × 1 单元</li> <li>• 编码器定时器 (ENCA) × 2 通道</li> <li>• OS 定时器 (OSTM) × 2 单元</li> <li>• 窗看门狗定时器 (WDTA)</li> </ul>
	串行接口 <ul style="list-style-type: none"> <li>• 异步串行接口 H (UARTH) × 3 通道</li> <li>• 时钟控制的串行接口 G (CSIG) × 3 通道</li> <li>• 时钟控制的串行接口 H (CSIH) × 1 通道</li> <li>• CAN 控制器 (FCN) × 3 通道</li> </ul>
	旋转变压器传感器接口 × 1 通道

特性	V850E2/PJ4-E
	A/D 转换器 <ul style="list-style-type: none"> <li>• 10/12 位分辨率 × 22 通道 (S/H 6 通道+ 16 通道)</li> <li>• 10/12 位分辨率 × 10 通道 (S/H 4 通道+ 6 通道)</li> </ul>
	外设互连 (PIC) × 1 单元
	安全功能 <ul style="list-style-type: none"> <li>• 闪存 ECC 错误检查</li> <li>• RAM ECC 错误检查</li> <li>• 时钟监督程序</li> <li>• 内置式自检 (BIST)</li> <li>• 安全卫士 (SGA)</li> </ul>
	片上调试 (Nexus) × 1 通道
	DMA 控制器 (8 通道), DTS 控制器 (无通道)
封装	144 针 HLQFP (20 mm × 20 mm) 0.5 mm 间距

(备注) 本新闻稿中出现的其他产品和服务名称均是其各自所有者所有的商标或注册商标。