

RA4L1 グループ

Renesas Solution Starter Kit 静電容量タッチ評価システム クイックスタートガイド

Renesas RA ファミリ
RA4 シリーズ

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
 2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
 3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
 4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
 5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
 6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等
当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じて、当社は一切その責任を負いません。
 7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
 8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
 11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
 13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

免責事項

本評価キット RTK0EG0057S01001BJ を使用することにより、お客様は下記条件に同意されたものとみなされます。下記条件は、<https://www.renesas.com/en-us/legal/disclaimer.html> に記載されている弊社の一般利用条件に追加されるものであり、下記条件と一般利用条件との間に不一致がある場合は下記条件が優先します。

RTK0EG0057S01001BJ に瑕疵がないとは保証されません。RTK0EG0057S01001BJ の結果とパフォーマンスに関する全リスクはお客様が負います。RTK0EG0057S01001BJ は、明示的または黙示的を問わず、一切の保証を伴わずに「現状のまま」で弊社により提供されます。当該保証には良好な出来栄え、特定目的への適合性、商品性、権限および知的財産権の非侵害についての黙示の保証が含まれますが、これらに限られません。弊社は、かかる一切の保証を明示的に否認します。

弊社は、RTK0EG0057S01001BJ を完成品と考えていません。したがって、RTK0EG0057S01001BJ はリサイクル、制限物質、電磁環境適合性の規制など、完成品に適用される一部の要件にまだ準拠していない場合があります。RTK0EG0057S01001BJ の認証（Certification）および準拠（Compliance）に関する情報は、「認証」の章をご参照ください。キットユーザが居る地域ごとに適用されるあらゆる地域的な要件に対する適合性を確認することは、全てそのキットユーザの責任であるものとします。

弊社または関連会社は、逸失利益、データの損失、契約機会の損失、取引上の損失、評判や信用の棄損、経済的損失、再プログラミングやリコールに伴う費用については（前述の損失が直接的であるか間接的であるかを問わず）一切責任を負いません。また、弊社または関連会社は、RTK0EG0057S01001BJ の使用に起因または関連して生じるその他の特別、付随的、結果的損害についても、直接的であるか間接的であるかを問わず、弊社またはその関連会社が当該損害の可能性を指摘されていた場合でも、一切責任を負いません。

弊社は本書に記載されている情報を合理的な注意を払って作成していますが、当該情報に誤りが無いことを保証するものではありません。また、弊社は本書に記載されている他のベンダーにより示された部品番号のすべての適用やパラメータが正確に一致していることを保証するものでもありません。本書で提供される情報は、弊社製品の使用を可能にすることのみを目的としています。本書により、または弊社製品と関連して、知的財産権に対する明示または黙示のライセンスが許諾されることはありません。弊社は、製品の仕様および説明を予告なしに随時変更する権利を留保します。本書に記載されている情報の誤りまたは欠落に起因する損害がお客様に生じた場合においても弊社は一切その責任を負いません。弊社は、他社のウェブサイトに記載されている情報の正確性については検証できず、一切責任を負いません。

注意事項

本評価キットは、周囲温度および湿度を制御された実験室の環境でのみ使用されることを前提としています。本製品と高感度機器間には安全な距離を置いてください。実験室、教室、研究エリアもしくは同種のエリア以外での使用は、EMC 指令の保護要件への準拠を無効にし、起訴される可能性があります。

本製品は、RF エネルギーを生成・使用し、また放出可能で、無線通信に有害な干渉を起こす可能性があります。しかしながら、特定の実装環境で干渉が起こらないという保証はありません。本装置をオン オフすることにより無線やテレビ受信に有害な干渉を及ぼしていると判断される場合は、下記の対策を講じて干渉を補正してください。

- ・ 附属のケーブルが装置をまたがらないようにする
- ・ 受信アンテナの方向を変える
- ・ 装置とレシーバをさらに離す
- ・ 装置を接続するコンセントをレシーバが接続してあるコンセントとは異なる回路のコンセントにする
- ・ 使用していないときは装置の出力を下げる
- ・ 販売店もしくは経験豊富な無線／TV 技術者に相談する

注：可能なかぎりシールドインタフェースケーブルを使用してください。

本製品は、EMC 事象の影響を受ける可能性があります。影響を軽減するために、下記の対策をとってください。

- ・ 製品使用中は製品の 10 メートル以内で携帯電話を使用しない
- ・ 装置取扱時には ESD に関する注意事項を順守する

本評価キットは、最終製品の理想的なりファレンス設計を表すものではなく、最終製品 の規制基準を満足するものでもありません。

Renesas RA ファミリ

RA4L1 グループ 静電容量タッチ評価システム クイックスタートガイド

目次

1.	はじめに	3
1.1	本書の前提と注意事項	3
2.	製品構成	3
3.	クイックスタートサンプルプロジェクトの概要	4
3.1	クイックスタートサンプルプロジェクトのフロー	4
4.	クイックスタートサンプルプロジェクトの実行	5
4.1	ボードの接続と電源投入	6
4.2	クイックスタートサンプルプロジェクトの実行	7
5.	クイックスタートサンプルプロジェクトのカスタマイズ	8
5.1	ソフトウェアと開発ツールのダウンロードとインストール	8
5.2	クイックスタートサンプルプロジェクトのダウンロードとインポート	8
5.3	クイックスタートサンプルプロジェクトを修正、生成、ビルドする	12
5.4	RA4L1 Cap Touch CPU ボードとホスト PC 間のデバッグ接続のセットアップ	15
5.5	修正したクイックスタートサンプルプロジェクトの書き込みと実行	16
6.	次の手順	18
7.	ウェブサイトおよびサポート	18

図

図 1	クイックスタートサンプルプロジェクトのフロー	4
図 2	ボードの接続と電源投入	6
図 3	Windows デバイスマネージャの USB シリアルデバイス設定	6
図 4	ボードの初期配置	7
図 5	新規ワークスペースの作成	8
図 6	ワークスペースの使用開始	8
図 7	プロジェクトのインポート	9
図 8	既存のプロジェクトをワークスペースにインポートする	9
図 9	Next (次へ) をクリックして、既存のプロジェクトをワークスペースにインポートする	10
図 10	ルートディレクトリの選択	10
図 11	クイックスタートサンプルプロジェクトのインポートを完了する	11
図 12	コンフィグレータの起動	12
図 13	構成設定の修正	13
図 14	構成変更の保存	13
図 15	プロジェクトのビルド	14
図 16	ビルド成功時のアウトプット	14
図 17	J-Link OB を使用した RA4L1 Cap Touch CPU ボードとホスト PC の接続	15
図 18	デバッグオプションの選択	16
図 19	J-Link ARM デバッガの選択	16
図 20	デバッグオプションの選択	17
図 21	デバッグパースペクティブ (Debug Perspective) を開く	17
図 22	プロジェクトの実行	17

1. はじめに

本クイックスタートガイド（QSG）は、以下を提供します。

- RA4L1 グループ静電容量タッチ評価システムにあらかじめプログラムされているクイックスタートサンプルプロジェクトの概要
- クイックスタートのサンプルプロジェクトを実行する手順
- FSP（Flexible Software Package）と、e² studio 統合開発環境（IDE）を使用して、クイックスタートサンプルプロジェクトをインポート、修正、ビルドする手順

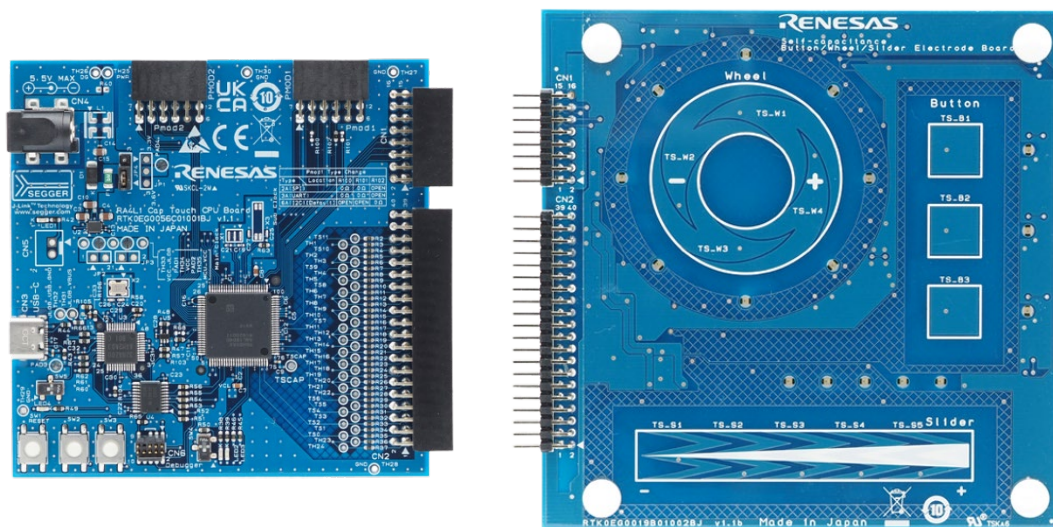
1.1 本書の前提と注意事項

1. ツール類使用の経験について：本書は、e² studio などの統合開発環境（IDE）を使用した経験をすでにお持ちであるユーザを想定しています。
2. 開発対象の知識について：本書は、MCU、組み込みシステム、FSP、QE for Capacitive Touch に関して、サンプルプロジェクトを修正するために必要な基本的な知識をお持ちであるユーザを想定しています。
3. 本書に掲載のスクリーンショットは全て参考用です。実際の画面表示内容は、ご使用のソフトウェアや開発ツールのバージョンによって異なる場合があります。

2. 製品構成

本製品は以下の部品で構成されています。

1. RA4L1 Cap Touch CPU ボード（RTK0EG0056C01001BJ） 1 枚
2. 静電容量タッチ評価用アプリケーションボード
Self-Capacitance Buttons / Wheels / Slider Board（RTK0EG0019B01002BJ） 1 枚



3. クイックスタートサンプルプロジェクトの概要

クイックスタートサンプルプロジェクトでは、Touch CPU ボードに接続した静電容量タッチ評価用アプリケーションボードのタッチ電極のタッチ位置を検出し、電極位置に応じた LED を点灯します。

3.1 クイックスタートサンプルプロジェクトのフロー

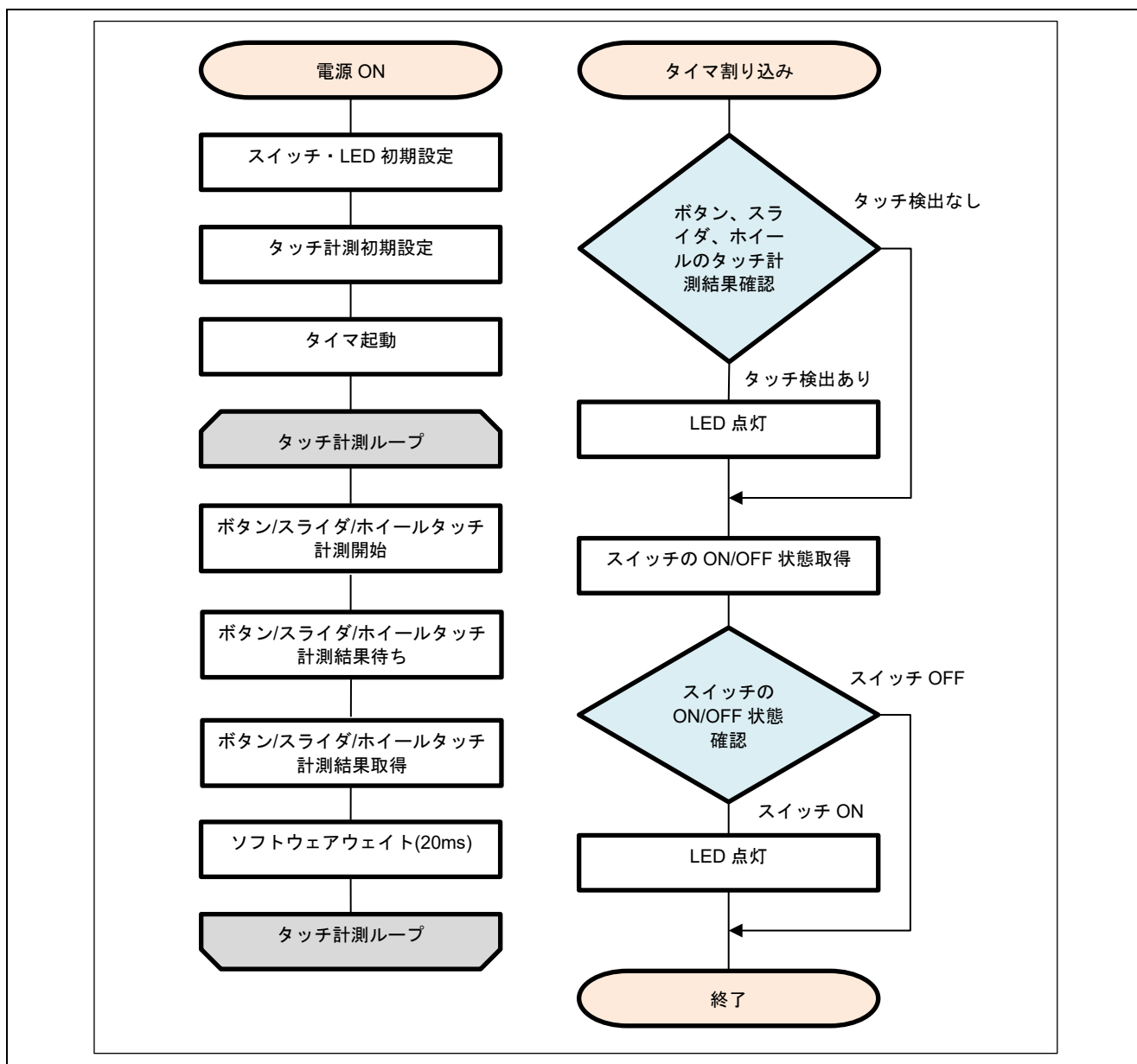


図 1 クイックスタートサンプルプロジェクトのフロー

4. クイックスタートサンプルプロジェクトの実行

本章では、RA4L1 Cap Touch CPU ボードの電源を投入し、クイックスタートサンプルプロジェクトを実行する際の要件と手順を示します。

ハードウェアの要件：

- RA4L1 Cap Touch CPU ボード
- 静電容量タッチ評価用アプリケーションボード
— Self-Capacitance Buttons / Wheels / Slider Board
- USB Type A - Type-C 変換ケーブル または 両端 Type-C ケーブル 1 本（注意 1）
- 1 つ以上の USB ポートを有する PC

【注意 1】RTK0EG0057S01001BJ には、USB Type A – Type-C ケーブルおよび両端 Type-C ケーブルは含まれていません。USB からの電源供給や CPU ボードと PC 間通信に使用します。

ソフトウェアの要件：

- Microsoft® Windows® 10 オペレーティングシステム
- e² studio IDE
- FSP
- SEGGER J-Link® USB ドライバ
- クイックスタートサンプルプロジェクト

FSP、J-Link® USB ドライバ、e² studio は、FSP の Web ページ renesas.com/ra/fsp からダウンロードできるプラットフォームインストーラにバンドルされています。新規ユーザの方は、必要となる手動設定を最小限に抑えるため、インストールウィザードで提供される Quick Install（クイックインストール）オプションを利用いただくことを推奨します。

4.1 ボードの接続と電源投入

1. アプリケーションボードの CN1 と CN2 を CPU ボードの CN1 と CN2 に取り付けてください。2 個のコネクタ面をピン数一致する方向で接続し、全てのピンがソケットに収まっていることを確認してください。
2. USB ケーブルの Type-C プラグを CPU ボードの USB Type-C コネクタ (CN3) へ、反対側は PC の USB ポートまたは 5 V 電源に接続してください。接続後、ボード上の LED1 が赤色に点灯し、正常にボードに電源が投入されたことを示します。

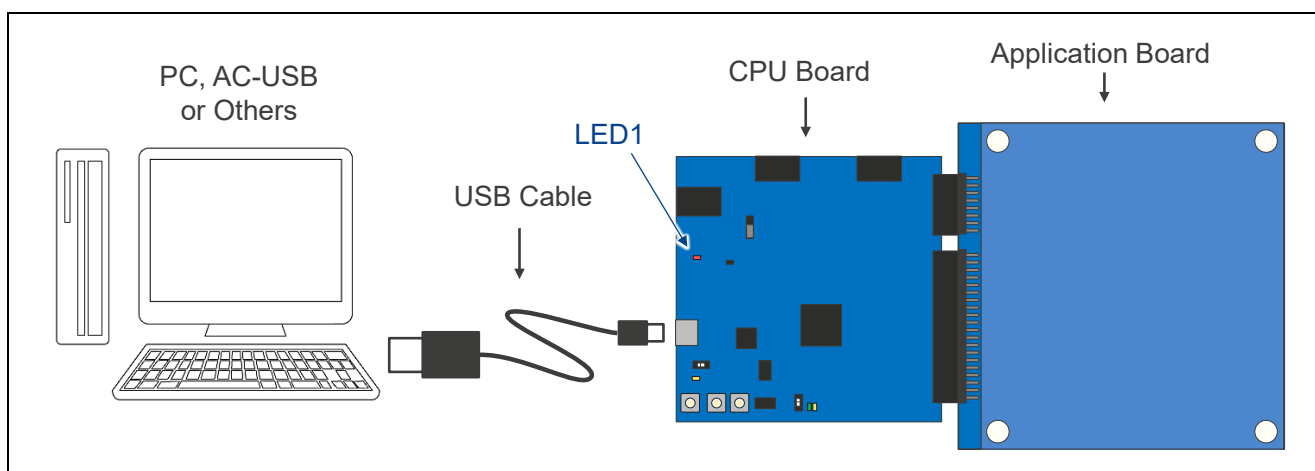


図 2 ボードの接続と電源投入

【注意】 USB ケーブルを PC に接続した場合、初回接続時は USB シリアルポートのドライバが自動でインストールされます。ドライバインストール中は USB ケーブルを抜かないでください。USB シリアルポートのドライバが正常にインストールされたか確認するには、ホスト PC で Windows デバイスマネージャーを開きます。ポート (COM と LPT) を開き、Jink CDC UART Port (COMxx) が表示されていることを確認してください。

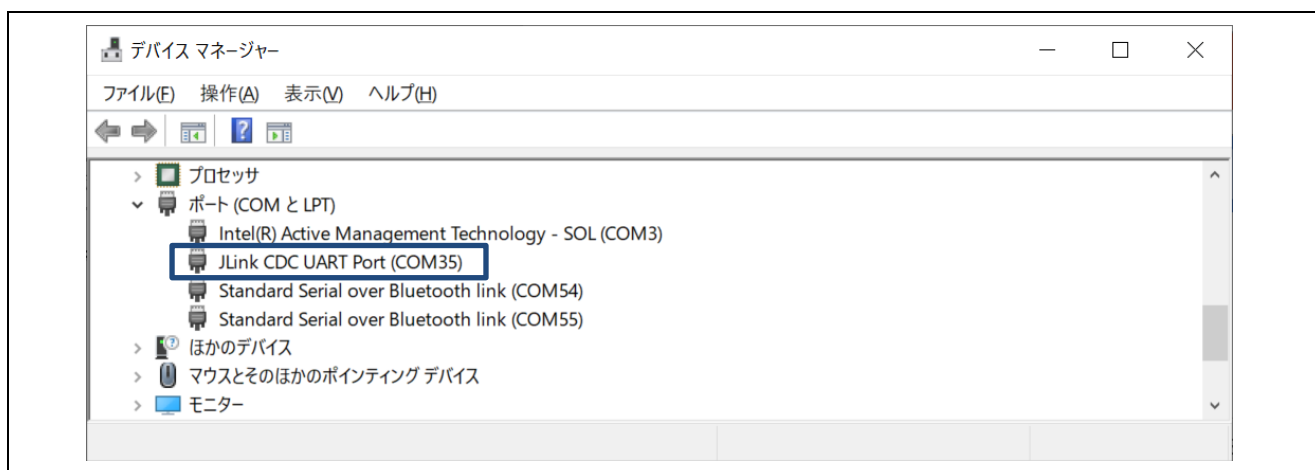


図 3 Windows デバイスマネージャの USB シリアルデバイス設定

4.2 クイックスタートサンプルプロジェクトの実行

クイックスタートサンプルプロジェクトの実行は以下の手順を用いてください。

1. 電源投入後、または、リセット後、CPU ボードとアプリケーションボードの LED がパターン点灯します。LED が全消灯後、タッチセンサの初期調整が行われ、タッチ操作ができるようになります。
2. 電極をタッチすると、タッチ位置を LED で表示します。

タッチキーを操作しても LED が点灯しない場合は、CPU ボードのスイッチおよびジャンパが下図の通り設定されているか確認してください。その後リセットボタン（SW1）を押して再度動作を確認してください。

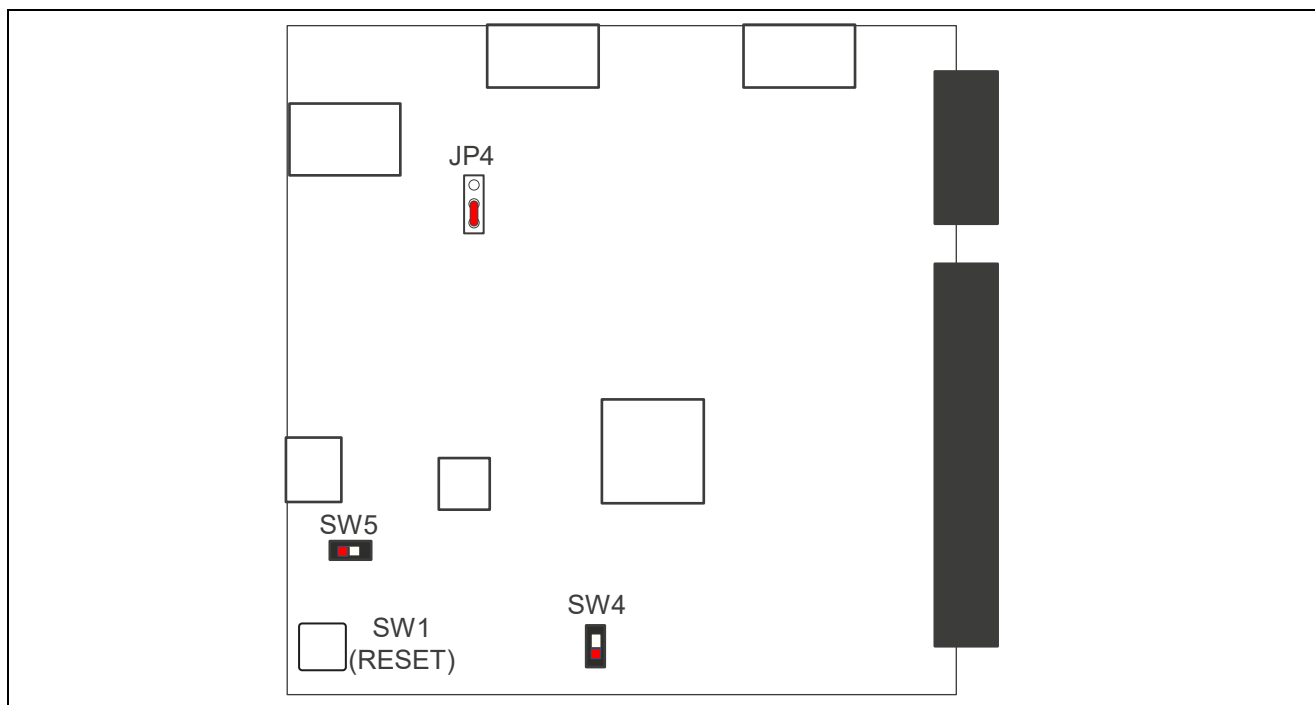


図 4 ボードの初期配置

5. クイックスタートサンプルプロジェクトのカスタマイズ

本章では、クイックスタートサンプルプロジェクトのカスタマイズの手順を示します。

5.1 ソフトウェアと開発ツールのダウンロードとインストール

クイックスタートサンプルプロジェクトを修正するには、ホスト PC にソフトウェアと開発ツールのダウンロードとインストールが必要です。

静電容量式タッチセンサ機能の修正には、静電容量式タッチセンサの開発支援ツール QE for Capacitive Touch が必要です。以下の URL よりダウンロードし、e²studio にインストールしてください

<https://www.renesas.com/qe-capacitive-touch>

5.2 クイックスタートサンプルプロジェクトのダウンロードとインポート

1. [renesas.com/rssk-touch-ra4l1](https://www.renesas.com/rssk-touch-ra4l1) から、クイックスタートサンプルプロジェクトをダウンロードしてください。
2. e² studio を起動してください。
3. プロジェクトファイルをインポートしようとしているワークスペースを参照してください。
Workspace ダイアログボックスにワークスペース名を入力して新規ワークスペースを作成してください。

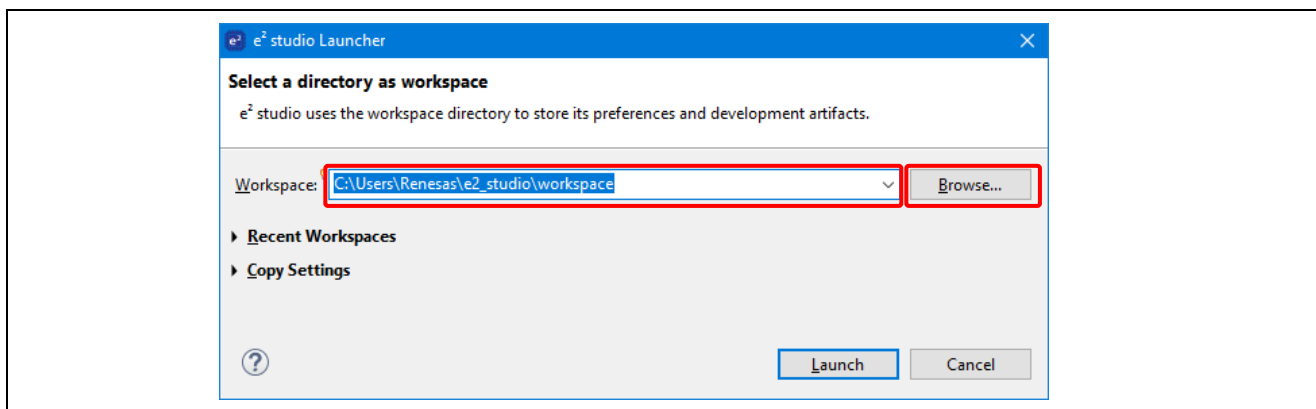


図 5 新規ワークスペースの作成

4. Launch（開始）をクリックしてください。

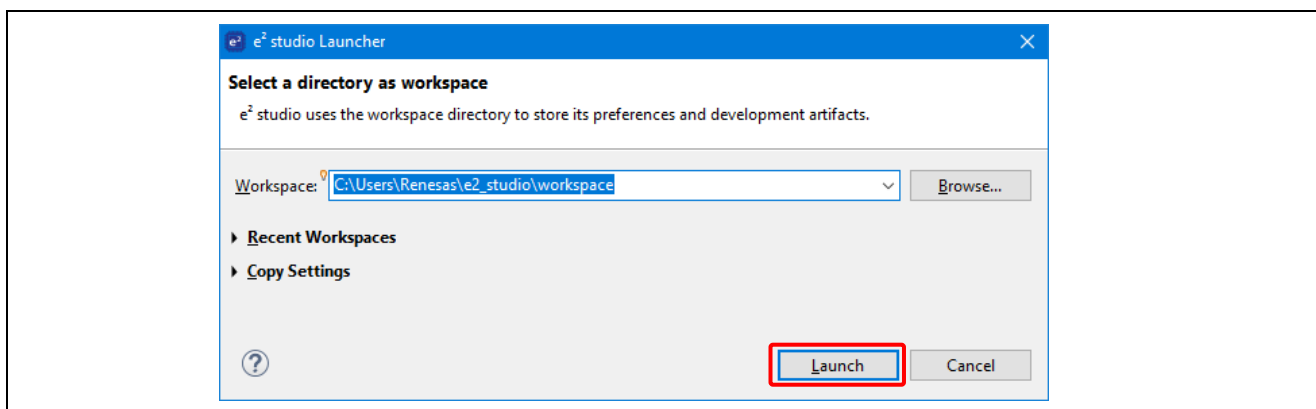


図 6 ワークスペースの使用開始

5. File ドロップダウンメニューから Import（インポート）をクリックしてください。

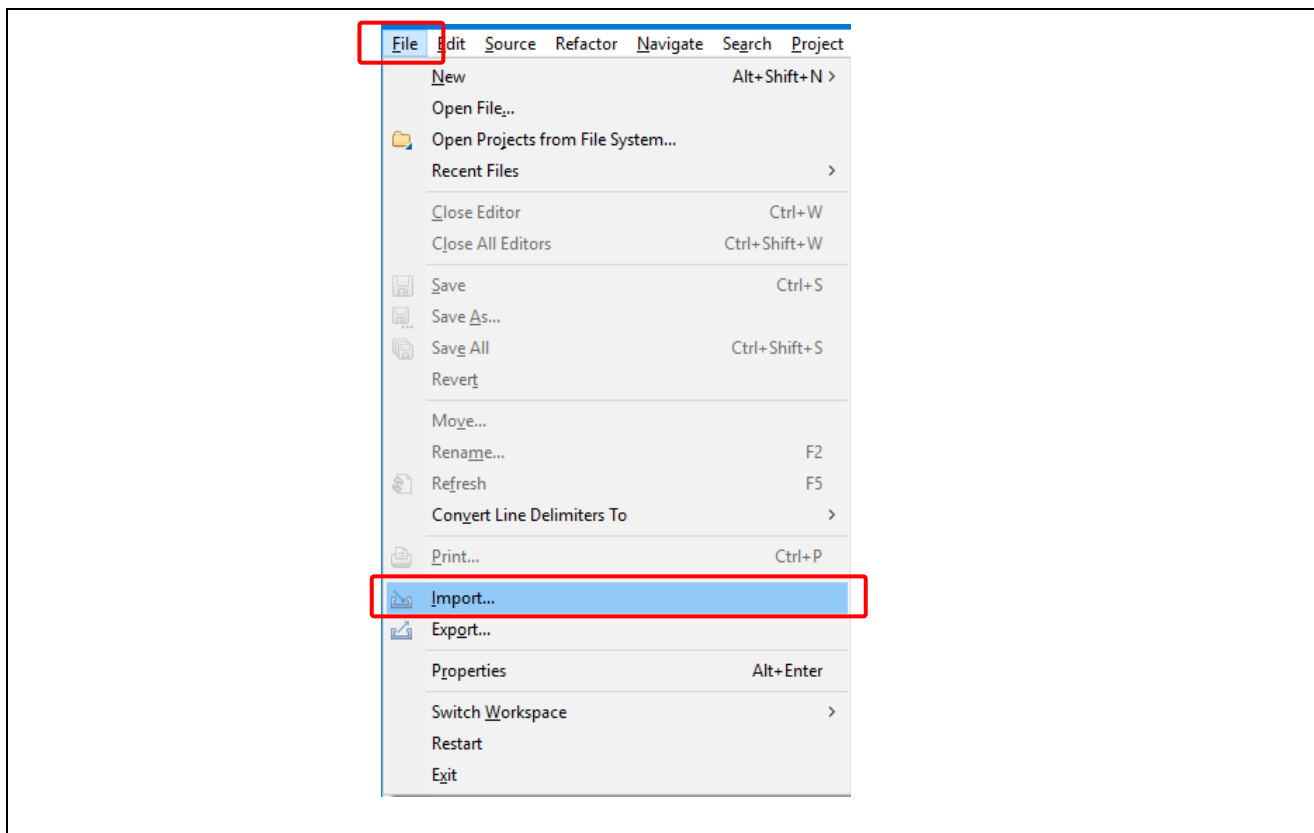


図 7 プロジェクトのインポート

6. Import ダイアログボックスで General を選択します。それから、Existing Projects into Workspace（既存のプロジェクトをワークスペースにインポート）を選択してください。

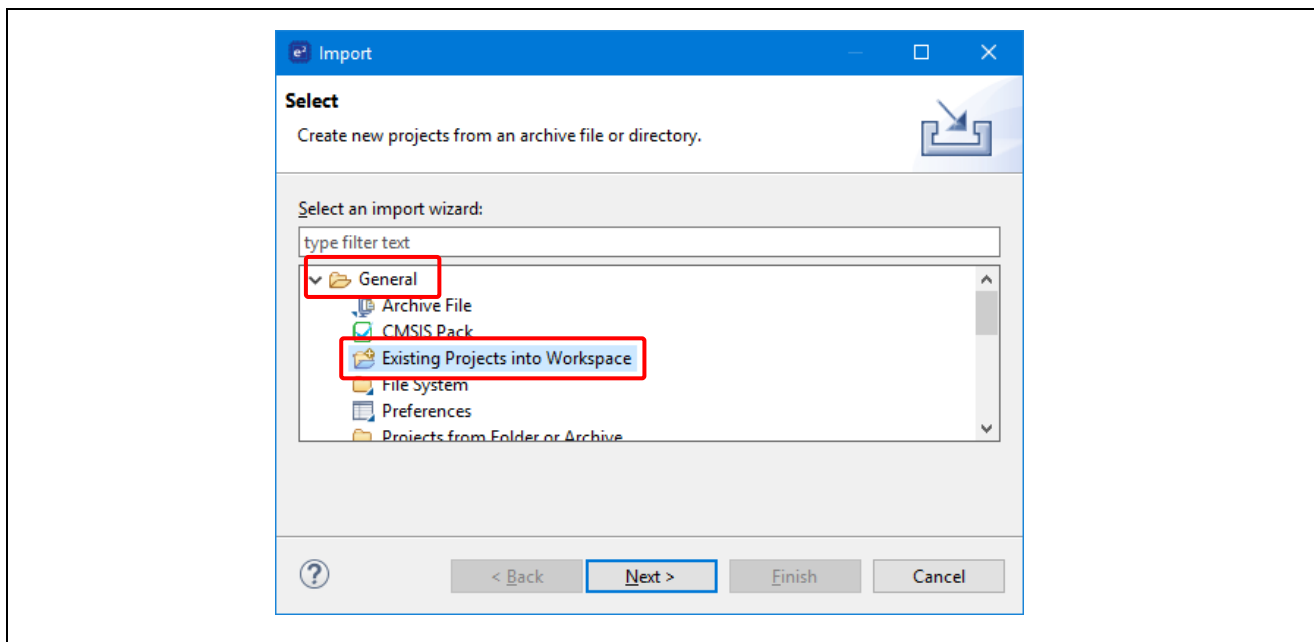


図 8 既存のプロジェクトをワークスペースにインポートする

7. Next（次へ）をクリックしてください。

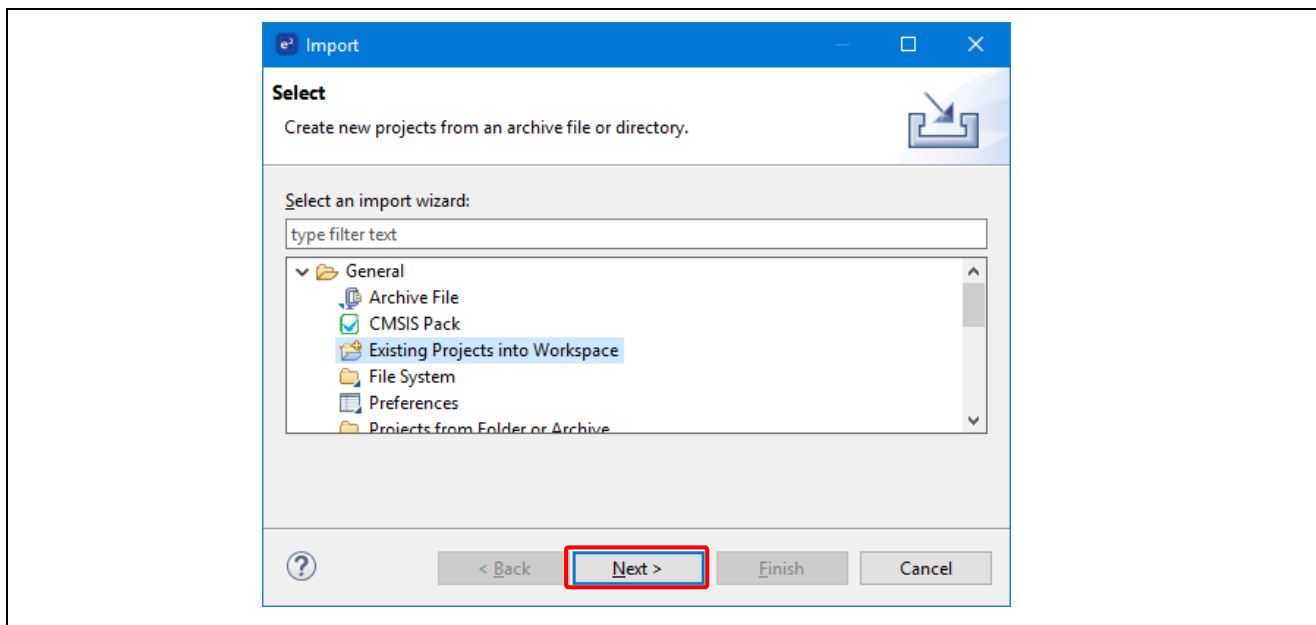


図 9 Next（次へ）をクリックして、既存のプロジェクトをワークスペースにインポートする

8. Select root directory（ルートディレクトリの選択）をクリックして、次いで Browse（参照）をクリックし、クイックスタートサンプルプロジェクトフォルダのある場所を開きます。

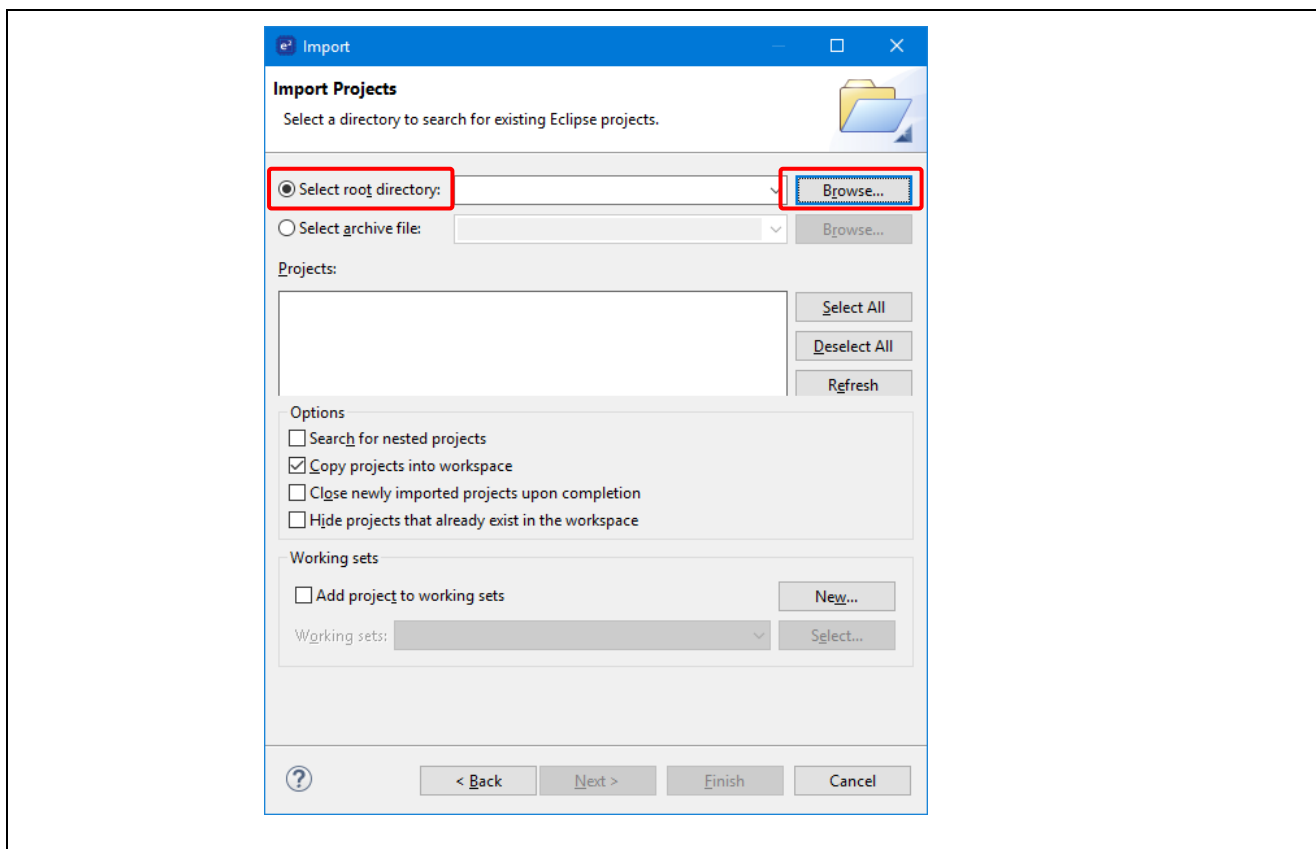


図 10 ルートディレクトリの選択

9. クイックスタートサンプルプロジェクトを選択し、Finish（完了）をクリックしてください。

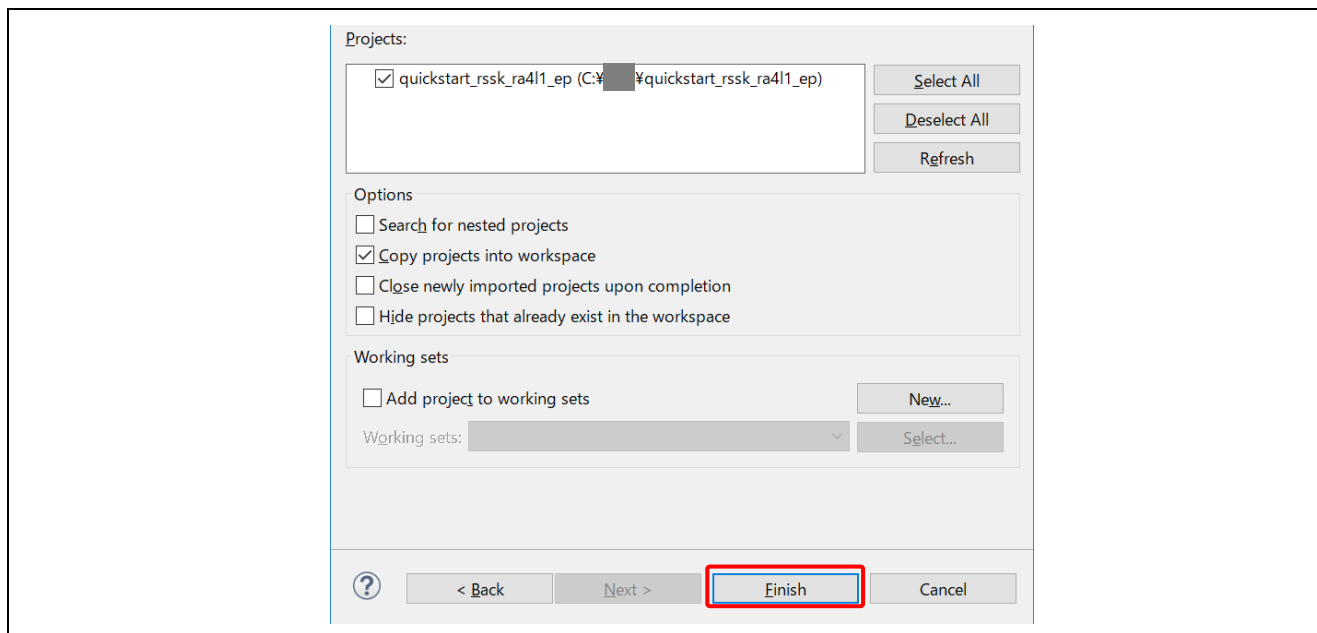


図 11 クイックスタートサンプルプロジェクトのインポートを完了する

5.3 クイックスタートサンプルプロジェクトを修正、生成、ビルドする

本章では、クイックスタートサンプルプロジェクトの修正の手順を示します。クイックスタートサンプルプロジェクトは、ソースコードを編集し、MCU の周辺回路、端子、クロック、割り込みなどのプロパティの再設定をすることで、修正できます。

【注意】 クイックスタートサンプルプロジェクトに対して行うことができる具体的な修正について、この QSG では記載しません。

1. クイックスタートサンプルプロジェクトがインポートされたら、configuration.xml をクリックしてコンフィグレータを開きます。コンフィグレータは MCU の周辺回路、端子、クロックなどのプロパティを容易に設定できるインタフェースを提供します。

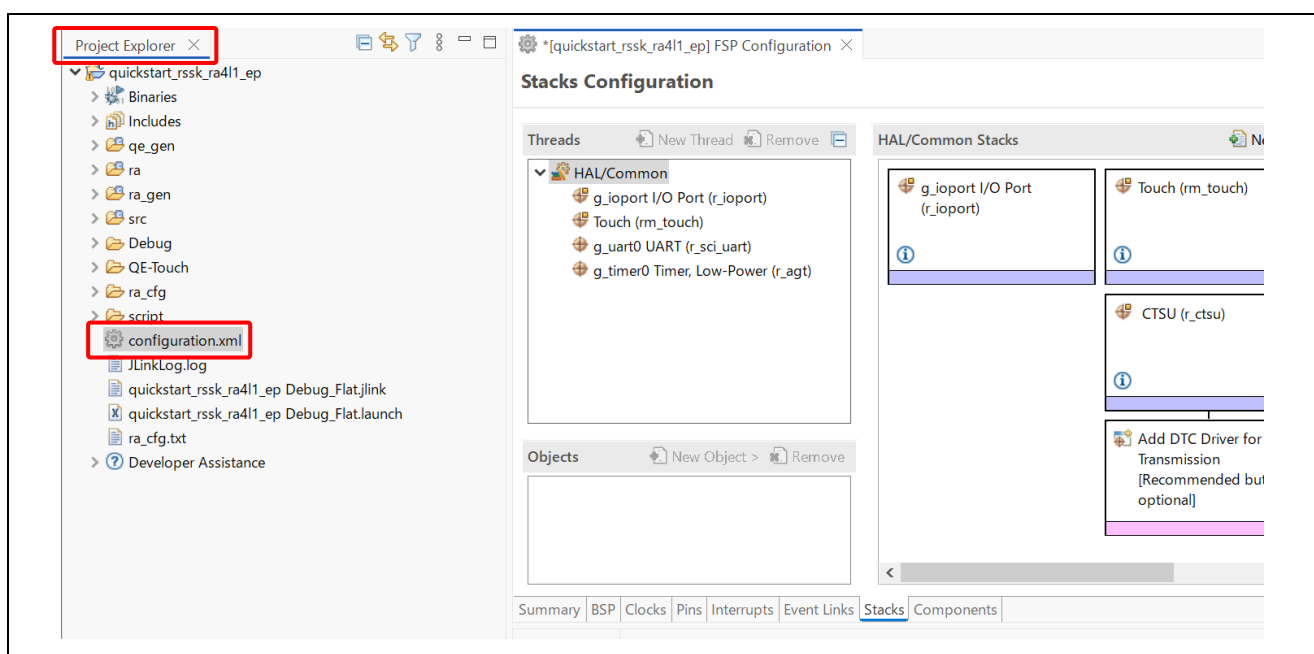


図 12 コンフィグレータの起動

- 例えば、コンフィグレータの Stacks（スタック）タブで、必要に応じて構成設定を修正するモジュールをクリックして選択することができます。以下のスクリーンショットでは、タイマドライバの構成設定を修正する例を示します。

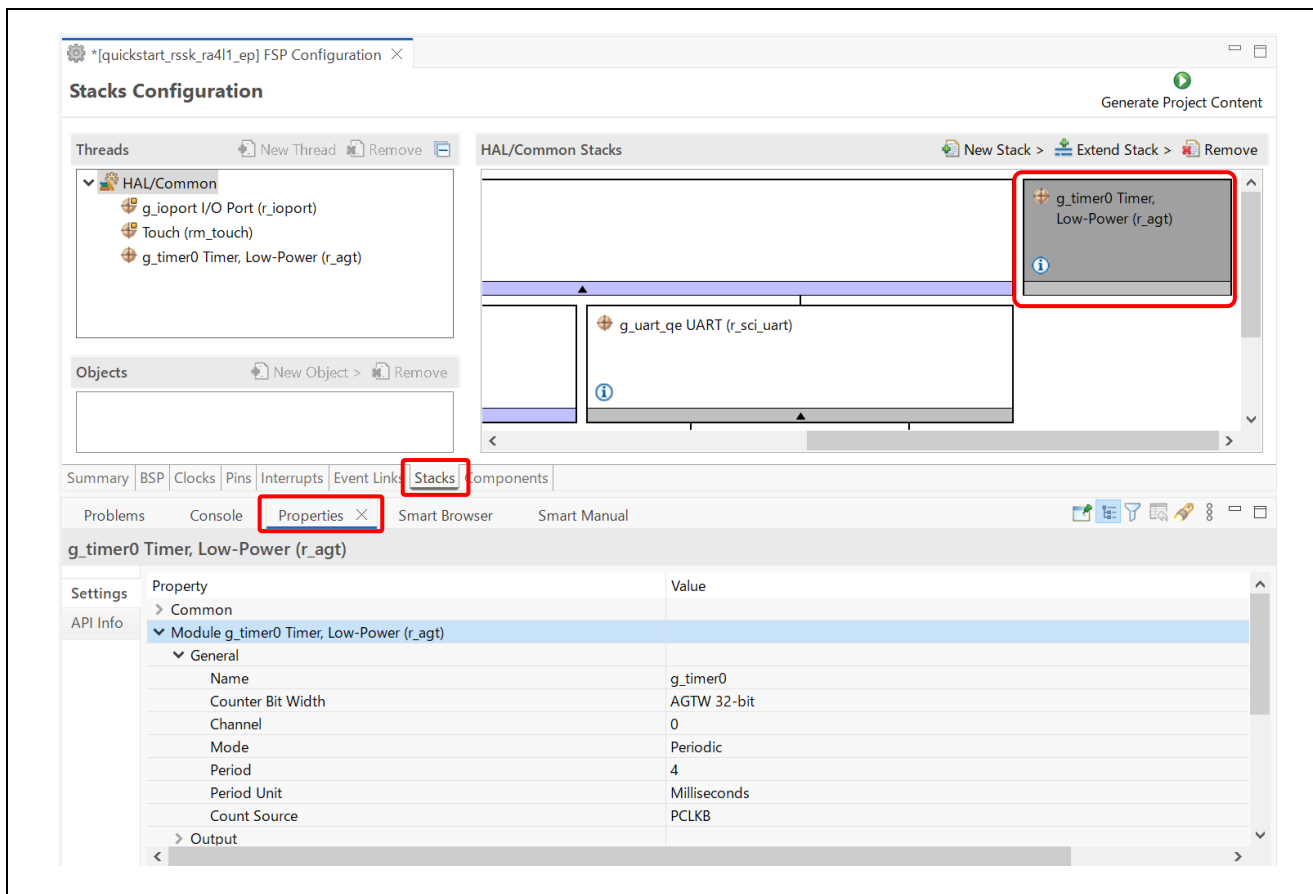


図 13 構成設定の修正

- 修正が済んだら、Generate Project（プロジェクトの生成）をクリックしてください。ここで、構成変更を保存するオプションを確認するダイアログボックスが現れることがあります。Proceed（進む）をクリックしてください。

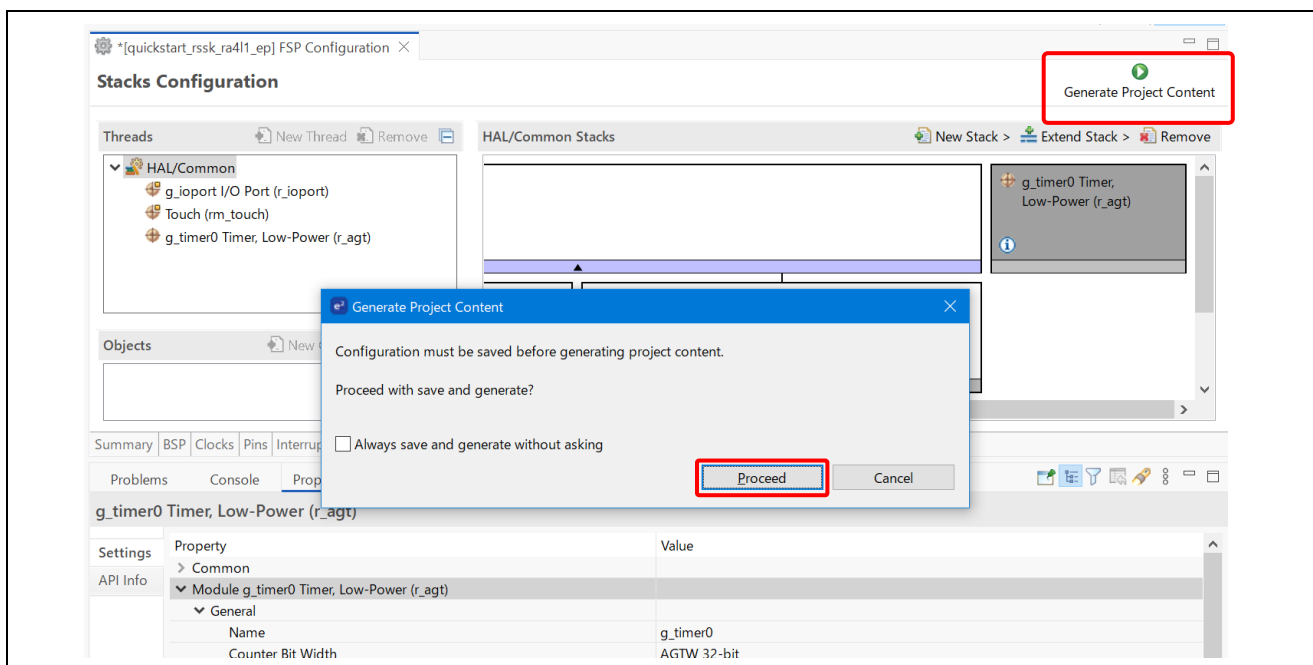


図 14 構成変更の保存

4. 必要に応じ/src フォルダのソースファイルを修正し、変更を保存してください。
5. ビルドアイコンをクリックして、プロジェクトをビルドしてください。

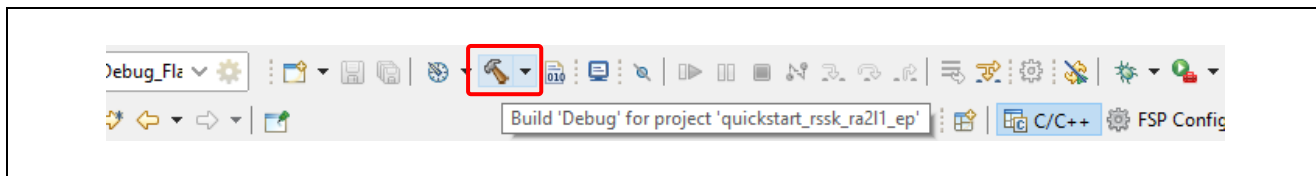


図 15 プロジェクトのビルド

6. ビルドが正常に終了すると、以下のような出力が生成されます。

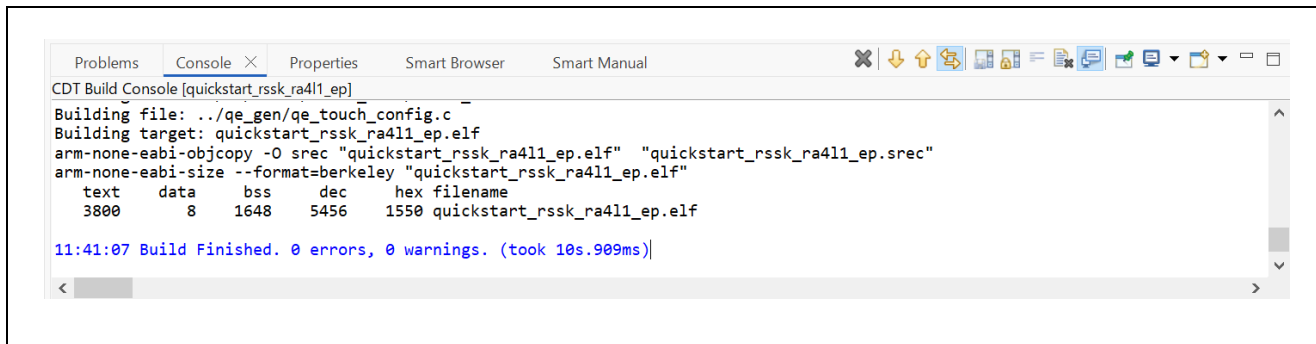


図 16 ビルド成功時のアウトプット

5.4 RA4L1 Cap Touch CPU ボードとホスト PC 間のデバッグ接続のセットアップ

変更したクイック スタート サンプル プロジェクトを RA4L1 Cap Touch CPU ボードにプログラムするには、RA4L1 Cap Touch CPU ボードとホスト PC の間にデバッグ接続が必要です。

1. USB ケーブルを RA4L1 Cap Touch CPU ボードの USB Type C コネクタ（CN3）に接続します。

注：RA4L1 Cap Touch CPU ボードは、2つのデバッグインタフェースをサポートしています。本章と次章では、デフォルトのデバッグインタフェースである J-Link オンボード（J-Link OB）を使用します。デバッグインタフェースの詳細については、RA4L1 グループ静電容量タッチ評価システムユーザーズマニュアルを参照してください。

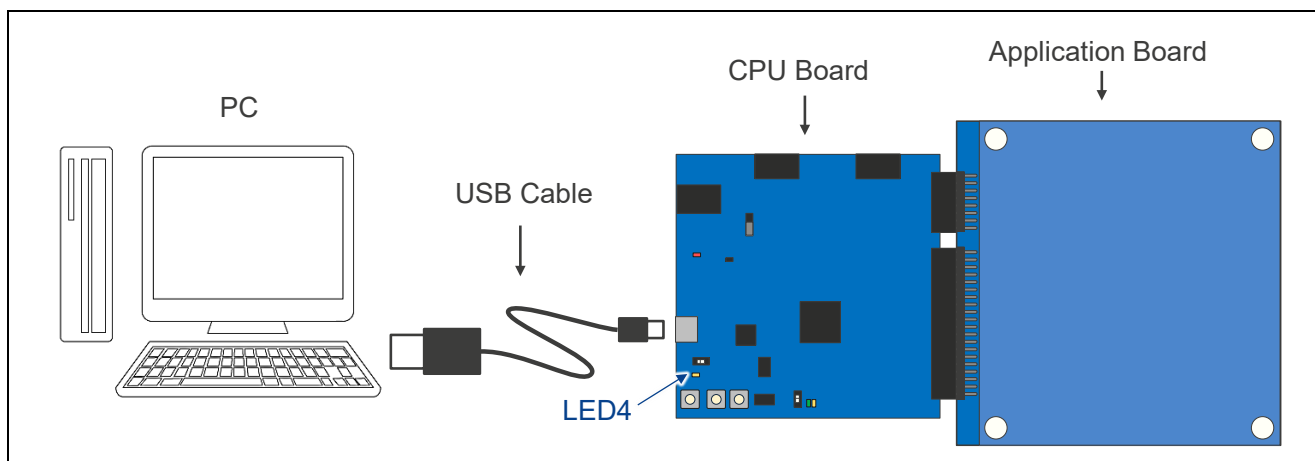


図 17 J-Link OB を使用した RA4L1 Cap Touch CPU ボードとホスト PC の接続

2. デバッグ LED(LED4)の点滅が止まり、J-Link ドライバが RA4L1 Cap Touch CPU ボードで認識されたことを示すオレンジ色に点灯していることを確認してください。

注：J-Link ドライバが RA4L1 Cap Touch CPU ボードによって検出されない場合、デバッグ LED(LED4)は点滅し続けます。その場合は、RA4L1 Cap Touch CPU ボードが USB Type C オンボードデバッグインタフェース（CN3）を介してホスト PC に接続されていること、ホスト PC に J-Link ドライバがインストールされていることを Windows の[デバイスマネージャ]で確認してください([ユニバーサル シリアル バス コントローラー]を展開し、[J-Link driver]を探してください)。

5.5 修正したクイックスタートサンプルプロジェクトの書き込みと実行

e2 studio で、デバッグアイコンのドロップダウンメニューをクリックし、Debug Configurations （デバッグの構成） オプションを選択します。

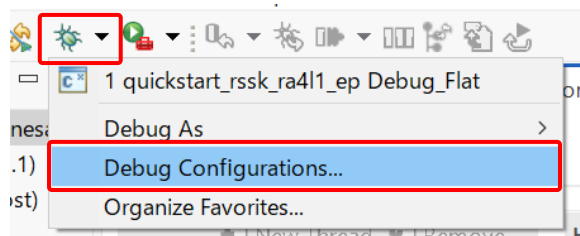


図 18 デバッグオプションの選択

デバッグ構成のウィンドウが開いたら、Debugger タブをクリックし、Debug hardware のドロップダウンメニューから J-Link ARM を選択してください。Target Device が「R7FA4L1BD」から変わってしまった場合は選択しなおしてください。選択が終わったら「閉じる」ボタンを押下します。変更を保管するダイアログが開いたら「はい」を選択して設定を保管します。設定を終えたら手順 1 へ進んでください。

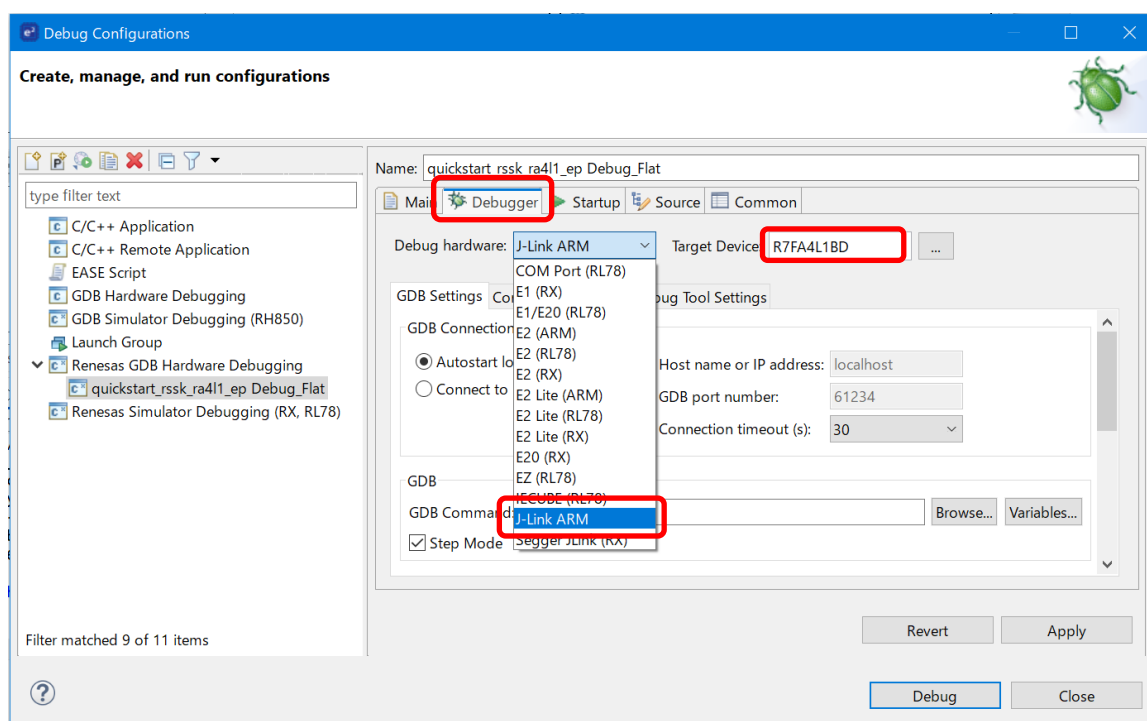


図 19 J-Link ARM デバッガの選択

1. e² studio では、Debug（デバッグ）アイコンのドロップダウンメニューをクリックし、Debug As（デバッグ）オプションを選択してから、Renesas GDB Hardware Debugging を選んでください。

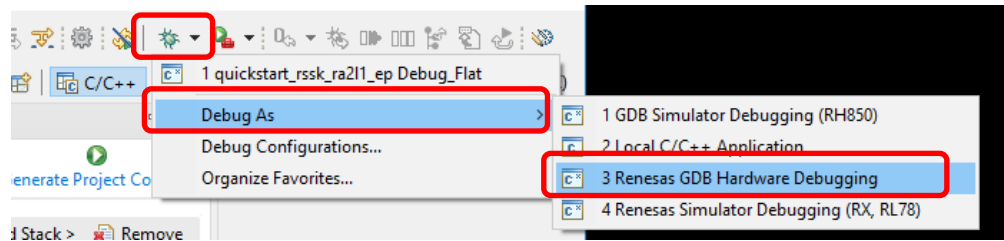


図 20 デバッグオプションの選択

2. ダイアログボックスが現れることがあります。その場合、Yes をクリックしてください。

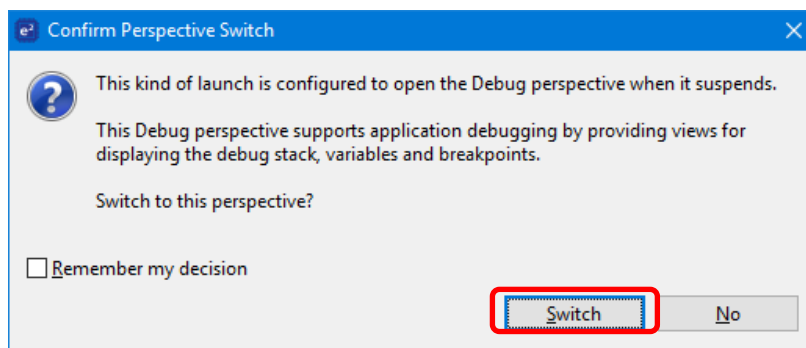


図 21 デバッグパースペクティブ（Debug Perspective）を開く

3. F8 ないしは Resume アイコンをクリックして、プロジェクトの実行を開始します。



図 22 プロジェクトの実行

4. 修正したクイックスタートサンプルプロジェクトがキットに書き込まれ、実行を開始します。プロジェクトはデバッグコントロールを使って、一時停止、停止、再開ができます。

6. 次の手順

1. 本製品についてより詳しく知るには、[renesas.com/rssk-touch-ra4l1](https://www.renesas.com/rssk-touch-ra4l1) の RA4L1 グループ静電容量タッチ評価システムのウェブページで入手できるユーザーズマニュアルやデザインパッケージを参照してください。
2. QE for Capacitive Touch と FSP を使用した静電容量タッチキーインタフェース作成やタッチセンサのチューニング、アプリケーションへのタッチミドルウェア実装の手順、モニタリングの手順は、以下のアプリケーションノートを参照してください。

RA ファミリ QE と FSP を使用した静電容量タッチアプリケーションの開発 (R01AN4934)

<https://www.renesas.com/jp/ja/document/apn/using-qe-and-fsp-develop-capacitive-touch-applications?r=1398061>

3. 本クイックスタートサンプルプロジェクトの詳細設定については以下のアプリケーションノートを参照してください。

RA4L1 搭載静電容量タッチ評価システムサンプルコード アプリケーションノート (R20AN0785)

<https://www.renesas.com/search?keywords=r20an0785>

7. ウェブサイトおよびサポート

RA ファミリの MCU とそのキットに関する学習や、ツールやドキュメントのダウンロード、技術サポートなどは、下記の各ウェブサイトを通じて利用できます。

RTK0EG0057S01001BJ のリソース	renesas.com/rssk-touch-ra4l1
RA 製品情報	renesas.com/ra
RA 製品サポートフォーラム	renesas.com/cafe_rene/forums-groups
Renesas サポート	renesas.com/support
Renesas 静電容量タッチキーポータル	renesas.com/solutions/touch-key
QE for Capacitive Touch	renesas.com/qe-capacitive-touch

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2025.02.19		新規発行

RA4L1グループ Renesas Solution Starter Kit
静電容量タッチ評価システム クイックスタートガイド

発行年月日 2025年2月19日 Rev.1.00

発行 ルネサス エレクトロニクス株式会社
〒135-0061 東京都江東区豊洲3-2-24（豊洲フォレシア）

Renesas RA4L1 グループ

Renesas Solution Starter Kit
静電容量タッチ評価システム
クイックスタートガイド



ルネサス エレクトロニクス株式会社

R12QS0089JJ0100