

1. プロジェクト情報

プロジェクト名: r01an7024jj0100

レポート生成日: 2023.09.20

2. ボード設定

ボード: カスタムユーザボード

デバイス: R5F121BCxFP (ROM size: 32 KB, RAM size: 2 KB, Pin count: 32)

3. クロック設定

クロック設定値:

クロックソース	クロック周波数
fIL	0.015
fSXP	0.032768
BSP_CFG_HOCO_DIVIDE	1
BSP_CFG_ALLOW_FSUB_IN_STOPHALT	0
BSP_CFG_FIH_START_ON_STARTUP	1
BSP_CFG_SUBCLK_OPERATION	0
fSUB	0.032768
BSP_CFG_RTC_OUT_CLK_SOURCE	0
BSP_CFG_SUBCLK_SOURCE	1
fMAIN	16
BSP_CFG_FCLK_SOURCE	0
BSP_CFG_XT1_OSCMODE	0
fCLK	16
BSP_CFG_HISYSCLK_OPERATION	1
BSP_CFG_MAINCLK_SOURCE	0
BSP_CFG_HISYSCLK_SOURCE	0

4. system settings

4.1. オンチップ・デバッグ設定

オンチップ・デバッグ設定:

設定名	値
オンチップ・デバッグ動作設定	COMポート
エミュレータ設定	E2 Lite
疑似RRM/DMM機能設定	使用しない
Start/Stop関数機能設定	使用しない
通過ポイント機能設定	使用しない
セキュリティIDを設定する	チェック
セキュリティID	0x00000000000000000000

## 4.2. セレクタブル・パワーオン・リセット回路

セレクタブル・パワーオン・リセット回路:

設定名	値
Reset pin	使用する
リセット発生電圧(VSPDR)	2.52

## 5. ソフトウェアコンポーネント設定

### 5.1. r\_bsp

バージョン: 1.60

設定名	値
Start up select	Enable (use BSP startup)
Protected area in RAM(GRAM1-0)	Disabled
Protection of port control registers(GPORT)	Disabled
Protection of interrupt control registers(GINT)	Disabled
Protection of clock, voltage detector, and RAM parity error detection control registers(GCSC)	Disabled
Initialization of peripheral functions by Code Generator/Smart Configurator	Enable
API functions disable(R_BSP_StartClock, R_BSP_StopClock)	Disable
API functions disable(R_BSP_GetFclkFreqHz)	Enable
API functions disable(R_BSP_SetClockSource)	Disable
API functions disable(R_BSP_ChangeClockSetting)	Disable
API functions disable(R_BSP_SoftwareDelay)	Disable
Parameter check enable	Enable
Enable user warm start callback (PRE)	Unused
User warm start callback function name (PRE)	my_sw_warmstart_prec_function
Enable user warm start callback (POST)	Unused
User warm start callback function name (POST)	my_sw_warmstart_postc_function
Watchdog Timer refresh enable	Unused

### 5.2. Config\_TAU0\_0

コンポーネント: 入力パルス間隔/周期測定

使用状況: 使用

バージョン: 1.4.0

設定:

設定名	値
動作クロック	CK00
クロック・ソース	fCLK
TI00端子入力信号のノイズ・フィルタ使用	チェックを外す
入力エッジ	立ち上がりエッジ
カウント開始時にINTTM00発生する	チェックを外す
タイマ・チャンネル0のキャプチャ完了で割り込み発生(INTTM00)	チェック

設定名	値
優先順位	レベル3(低優先順位)

6. ボード端子情報

設定されていません

7. 割り込み設定

割り込み設定情報:

ベクタ番号	割り込み	優先レベル	バンク指定
11	INTTM00	レベル3(低優先順位)	なし

8. 端子設定

8.1. 端子番号

端子番号	端子名	機能	方向	備考	シンボリック名	コメント
1	P43/TS14	設定されていません	なし			
2	P40/TOOL0/INTP2/TI01/TO01/PC LBUZ0	TOOL0	IO			
3	P125/_RESET/INTP0/INTP1/VCOU T0/VCOUT1/SI11	_RESET	I			
4	P137/TI00/INTP0	TI00	I			
5	P122/X2/XT2/EXCLK/EXCLKS/IN TP2/TI05/TO05	XT2	なし			
6	P121/X1/XT1/INTP3/INTP4/INTP5 /TI07/TO07	XT1	なし			
7	VSS	VSS	-	読み取り専用	-	
8	VDD	VDD	-	読み取り専用	-	
9	P60/INTP3/INTP6/SI11/SCLA0	設定されていません	なし			
10	P61/INTP7/SO11/SDA11/SDAA0	設定されていません	なし			
11	P10/INTP8/TI03/TO03/SCK11/SC L11/RxD1/PCLBUZ0	設定されていません	なし			
12	P11/INTP9/TI03/TO03/SCK11/SC L11/TxD1/PCLBUZ0/RTC1HZ	設定されていません	なし			
13	P12/INTP8	設定されていません	なし			
14	P13/INTP2/INTP4/SCK11/SCL11/ SCK20/SCL20/RTC1HZ	設定されていません	なし			
15	P14/INTP2/SI11/SDA11/SI20/RxD 2/SDA20	設定されていません	なし			
16	P15/INTP9/SO11/SO20/TxD2	設定されていません	なし			
17	P00/INTP6/TI02/TO02/SO00/TxD 0/TOOLTxD/SCK11/SCL11/SI11/ SDA11/SCLA0/RTC1HZ	TOOLTxD	O			

端子番号	端子名	機能	方向	備考	シンボリック名	コメント
18	P01/ANI0/INTP5/TI01/TO01/TI02/TO02/SI00/RxD0/TOOLRxD/SDA00/SI11/SDA11/SO11/SDAA0/TS00	TOOLRxD	I			
19	P02/ANI1/INTP7/TI01/TO01/TI02/TO02/SCK00/SCL00/SO11/SCK20/SCL20/PCLBUZ0/VCOUT0/TSCAP	設定されていません	なし			
20	P16/TI03/TO03/SI20/RxD2/SDA20/SCLA0/TS01	設定されていません	なし			
21	P17/TI04/TO04/SO20/TxD2/SDA0/TS02	設定されていません	なし			
22	P03/ANI2/IVCMP0/INTP4/TI00/TO00/TI05/TO05/SO00/TxD0/RxD1/TS03	設定されていません	なし			
23	P04/ANI3/IVREF0/INTP3/TI01/TO01/TI06/TO06/SI00/RxD0/SDA00/SO00/TxD0/TxD1/TS04	設定されていません	なし			
24	P05/ANI4/IVCMP1/INTP6/TI02/TO02/TI07/TO07/SCK00/SCL00/SI00/RxD0/SDA00/SO11/TS05	設定されていません	なし			
25	P06/ANI5/IVREF1/INTP7/TI03/TO03/SCK00/SCL00/SI11/SDA11/SCLA0/PCLBUZ0/TS06	設定されていません	なし			
26	P07/ANI6/INTP5/TO03/TI04/TO04/SCK11/SCL11/SDAA0/VCOUT1/TS07	設定されていません	なし			
27	P23/ANI7/INTP6/TI04/TO04/SCL11/TS08	設定されていません	なし			
28	P22/ANI8/INTP5/TI06/TO06/SDA11/TS09	設定されていません	なし			
29	P21/ANI9/INTP7/TO00/RxD1/SO20/TxD2/TS10	設定されていません	なし			
30	P20/ANI10/INTP1/TI00/TO00/TI03/TO03/SCK11/SCL11/RxD1/TxD1/SI20/RxD2/SDA20/TS11	設定されていません	なし			
31	P42/TI00/TxD1/TS12	設定されていません	なし			
32	P41/INTP3/INTP4/TI02/TO02/TI03/TO03/SO11/SDA11/SCK20/SCL20/RTC1HZ/VCOUT0/VCOUT1/TS13	設定されていません	なし			

MCU/MPUパッケージ図:

