

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RA*-A0153A/J	Rev.	第1版
題名	セキュア暗号エンジンのイベントの更新		情報分類	技術情報	
適用製品	RA4M1, RA4M2, RA4M3, RA4W1, RA6M1, RA6M2, RA6M3, RA6M4, RA6M5, RA6T1, RA6T2	対象ロット等	関連資料	表1を参照	
	各グループ	全ロット			

表 1 関連資料表

No	資料名	Rev	Document Control Number
1	RA4M1 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0887JJ0110
2	RA4M2 グループ ユーザーズマニュアル ハードウェア編	1.30	R01UH0892JJ0130
3	RA4M3 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0893JJ0140
4	RA4W1 グループ ユーザーズマニュアル ハードウェア編	1.00	R01UH0883JJ0100
5	RA6M1 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0884JJ0110
6	RA6M2 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0885JJ0110
7	RA6M3 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0886JJ0110
8	RA6M4 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0890JJ0140
9	RA6M5 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0891JJ0140
10	RA6T1 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0897JJ0110
11	RA6T2 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0951JJ0140

セキュア暗号エンジンのイベント (SCE_TADI) を追加します。

1. RA4M1 グループの変更を以下に示す。

<修正前> 286 ページ

表 13.4 イベントテーブル (5/5)

イベント 番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除
			NVICへの接続	DTCの起動	DMACの起動		
098h	SCI0	SCI0_RXI	○	○	○		
099h		SCI0_TXI	○	○	○		
09Ah		SCI0_TEI	○				
09Bh		SCI0_ERI	○				
09Ch		SCI0_AM	○			○ (注4)	
09Dh		SCI0_RXI_OR_ERI				○ (注4)	
09Eh		SCI1	SCI1_RXI	○	○	○	
09Fh	SCI1_TXI		○	○	○		
0A0h	SCI1_TEI		○				
0A1h	SCI1_ERI		○				
0A2h	SCI1_AM		○				
0A3h	SCI2		SCI2_RXI	○	○	○	
0A4h		SCI2_TXI	○	○	○		
0A5h		SCI2_TEI	○				
0A6h		SCI2_ERI	○				
0A7h		SCI2_AM	○				
0A8h	SCI9	SCI9_RXI	○	○	○		
0A9h		SCI9_TXI	○	○	○		
0AAh		SCI9_TEI	○				
0ABh		SCI9_ERI	○				
0ACh		SCI9_AM	○				
0ADh		SPI0	SPI0_SPRI	○	○	○	
0AEh	SPI0_SPTI		○	○	○		
0AFh	SPI0_SPII		○				
0B0h	SPI0_SPEI		○				
0B1h	SPI0_SPTEND		○				
0B2h	SPI1		SPI1_SPRI	○	○	○	
0B3h		SPI1_SPTI	○	○	○		
0B4h		SPI1_SPII	○				
0B5h		SPI1_SPEI	○				
0B6h		SPI1_SPTEND	○				

- 注 1. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 2. 最初のエッジ検出のみが有効です。
- 注 3. DTC 転送後の割り込みのみがサポートされます。
- 注 4. SELSR0 の使用

<修正前> 1548 ページ

表 46.1 SCE5の仕様

項目	内容
アクセス制御	アクセス管理回路 ・不正プログラムやプログラム実行の暴走によりSCE5に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE5からのデータ出力を停止します。

<修正後>

表 13.4 イベントテーブル (5/5)

イベント 番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除
			NVICへの接続	DTCの起動	DMACの起動		
098h	SCI0	SCI0_RXI	○	○	○		
099h		SCI0_TXI	○	○	○		
09Ah		SCI0_TEI	○				
09Bh		SCI0_ERI	○				
09Ch		SCI0_AM	○			○ (注4)	
09Dh		SCI0_RXI_OR_ERI				○ (注4)	
09Eh	SCI1	SCI1_RXI	○	○	○		
09Fh		SCI1_TXI	○	○	○		
0A0h		SCI1_TEI	○				
0A1h		SCI1_ERI	○				
0A2h		SCI1_AM	○				
0A3h	SCI2	SCI2_RXI	○	○	○		
0A4h		SCI2_TXI	○	○	○		
0A5h		SCI2_TEI	○				
0A6h		SCI2_ERI	○				
0A7h		SCI2_AM	○				
0A8h	SCI9	SCI9_RXI	○	○	○		
0A9h		SCI9_TXI	○	○	○		
0AAh		SCI9_TEI	○				
0ABh		SCI9_ERI	○				
0ACh		SCI9_AM	○				
0ADh	SPI0	SPI0_SPRI	○	○	○		
0AEh		SPI0_SPTI	○	○	○		
0AFh		SPI0_SPII	○				
0B0h		SPI0_SPEI	○				
0B1h		SPI0_SPTEND	○				
0B2h	SPI1	SPI1_SPRI	○	○	○		
0B3h		SPI1_SPTI	○	○	○		
0B4h		SPI1_SPII	○				
0B5h		SPI1_SPEI	○				
0B6h		SPI1_SPTEND	○				
0DBh	SCE5	SCE_TADI	○				

- 注 1. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 2. 最初のエッジ検出のみが有効です。
- 注 3. DTC 転送後の割り込みのみがサポートされます。
- 注 4. SELSR0 の使用

表 46.1 SCE5 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> ● 不正プログラムやプログラム実行の暴走により SCE5 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE5 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

2. RA4M2 グループの変更を以下に示す。

<修正前> 287 ページ

表 13.4 イベントテーブル (6/6)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモード解除	ソフトウェアスタンバイモード解除	ディープソフトウェアスタンバイモード解除
			NVIC 接続	DTC 起動	DMAC 起動			
0x186	SCI1	SCI1_RXI	✓	✓	✓	—	—	—
0x187		SCI1_TXI	✓	✓	✓	—	—	—
0x188		SCI1_TEI	✓	—	—	—	—	—
0x189		SCI1_ERI	✓	—	—	—	—	—
0x18C	SCI2	SCI2_RXI	✓	✓	✓	—	—	—
0x18D		SCI2_TXI	✓	✓	✓	—	—	—
0x18E		SCI2_TEI	✓	—	—	—	—	—
0x18F		SCI2_ERI	✓	—	—	—	—	—
0x192	SCI3	SCI3_RXI	✓	✓	✓	—	—	—
0x193		SCI3_TXI	✓	✓	✓	—	—	—
0x194		SCI3_TEI	✓	—	—	—	—	—
0x195		SCI3_ERI	✓	—	—	—	—	—
0x196		SCI3_AM	✓	—	—	—	—	—
0x198	SCI4	SCI4_RXI	✓	✓	✓	—	—	—
0x199		SCI4_TXI	✓	✓	✓	—	—	—
0x19A		SCI4_TEI	✓	—	—	—	—	—
0x19B		SCI4_ERI	✓	—	—	—	—	—
0x19C		SCI4_AM	✓	—	—	—	—	—
0x1B6	SCI9	SCI9_RXI	✓	✓	✓	—	—	—
0x1B7		SCI9_TXI	✓	✓	✓	—	—	—
0x1B8		SCI9_TEI	✓	—	—	—	—	—
0x1B9		SCI9_ERI	✓	—	—	—	—	—
0x1BA		SCI9_AM	✓	—	—	—	—	—
0x1BC	SCIX0(注4)	SCIX0_SCIX0	✓	—	—	—	—	—
0x1BD		SCIX0_SCIX1	✓	—	—	—	—	—
0x1BE		SCIX0_SCIX2	✓	—	—	—	—	—
0x1BF		SCIX0_SCIX3	✓	—	—	—	—	—
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—

注 1. 最初のエッジ検出のみ有効です。
 注 2. DTC 転送後の割り込みのみサポートしています。
 注 3. SELSR0 を使用してください。

<修正前> 1376 ページ

表 36.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセスマネジメント回路 <ul style="list-style-type: none"> ● プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止

<修正後>

表 13.4 イベントテーブル (6/6)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモード解除	ソフトウェアスタンバイモード解除	ディープソフトウェアスタンバイモード解除
			NVIC 接続	DTC 起動	DMAC 起動			
0x186	SCI1	SCI1_RXI	✓	✓	✓	—	—	—
0x187		SCI1_TXI	✓	✓	✓	—	—	—
0x188		SCI1_TEI	✓	—	—	—	—	—
0x189		SCI1_ERI	✓	—	—	—	—	—
0x18C	SCI2	SCI2_RXI	✓	✓	✓	—	—	—
0x18D		SCI2_TXI	✓	✓	✓	—	—	—
0x18E		SCI2_TEI	✓	—	—	—	—	—
0x18F		SCI2_ERI	✓	—	—	—	—	—
0x192	SCI3	SCI3_RXI	✓	✓	✓	—	—	—
0x193		SCI3_TXI	✓	✓	✓	—	—	—
0x194		SCI3_TEI	✓	—	—	—	—	—
0x195		SCI3_ERI	✓	—	—	—	—	—
0x196		SCI3_AM	✓	—	—	—	—	—
0x198	SCI4	SCI4_RXI	✓	✓	✓	—	—	—
0x199		SCI4_TXI	✓	✓	✓	—	—	—
0x19A		SCI4_TEI	✓	—	—	—	—	—
0x19B		SCI4_ERI	✓	—	—	—	—	—
0x19C		SCI4_AM	✓	—	—	—	—	—
0x1B6	SCI9	SCI9_RXI	✓	✓	✓	—	—	—
0x1B7		SCI9_TXI	✓	✓	✓	—	—	—
0x1B8		SCI9_TEI	✓	—	—	—	—	—
0x1B9		SCI9_ERI	✓	—	—	—	—	—
0x1BA		SCI9_AM	✓	—	—	—	—	—
0x1BC	SCIX0(注4)	SCIX0_SCIX0	✓	—	—	—	—	—
0x1BD		SCIX0_SCIX1	✓	—	—	—	—	—
0x1BE		SCIX0_SCIX2	✓	—	—	—	—	—
0x1BF		SCIX0_SCIX3	✓	—	—	—	—	—
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—
0x1E9	SCE9	SCE_TADI	✓	—	—	—	—	—

注 1. 最初のエッジ検出のみ有効です。
 注 2. DTC 転送後の割り込みのみサポートしています。
 注 3. SELSR0 を使用してください。

表 36.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセスマネジメント回路 <ul style="list-style-type: none"> プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止 応答として割り込み SCE_TADI が生成されます。

3. RA4M3 グループの変更を以下に示す。

<修正前> 289 ページ

表 13.4 イベントテーブル (7/7)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—

- 注 1. 最初のエッジ検出のみ有効です。
- 注 2. DTC 転送後の割り込みのみサポートしています。
- 注 3. SELSR0 を使用してください。
- 注 4. SCIX0_SCIXn (n = 0~3) は SCI1 拡張シリアルインタフェースにリンクします。
- 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインタフェースにリンクします。

<修正前> 1393 ページ

表 36.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセスマネジメント回路 <ul style="list-style-type: none"> プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止

<修正後>

表 13.4 イベントテーブル (7/7)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—
0x1E9	SCE9	SCE_TADI	✓	—	—	—	—	—

- 注 1. 最初のエッジ検出のみ有効です。
- 注 2. DTC 転送後の割り込みのみサポートしています。
- 注 3. SELSR0 を使用してください。
- 注 4. SCIX0_SCIXn (n = 0~3) は SCI1 拡張シリアルインタフェースにリンクします。
- 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインタフェースにリンクします。

表 36.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none">プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止 応答として割り込み SCE_TADI が生成されます。

4. RA4W1 グループの変更を以下に示す。

<修正前> 271 ページ

表 14.4 イベントテーブル (4/5)

イベント 番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除
			NVICへの接続	DTCの起動	DMACの起動		
07Bh	GPT164	GPT4_CCMPA	○	○	○		
07Ch		GPT4_CCMPB	○	○	○		
07Dh		GPT4_CMPC	○	○	○		
07Eh		GPT4_CMPD	○	○	○		
07Fh		GPT4_CMPE	○	○	○		
080h		GPT4_CMPF	○	○	○		
081h		GPT4_OVF	○	○	○		
082h		GPT4_UDF	○	○	○		
083h	GPT165	GPT5_CCMPA	○	○	○		
084h		GPT5_CCMPB	○	○	○		
085h		GPT5_CMPC	○	○	○		
086h		GPT5_CMPD	○	○	○		
087h		GPT5_CMPE	○	○	○		
088h		GPT5_CMPF	○	○	○		
089h		GPT5_OVF	○	○	○		
08Ah		GPT5_UDF	○	○	○		
09Bh	GPT168	GPT8_CCMPA	○	○	○		
09Ch		GPT8_CCMPB	○	○	○		
09Dh		GPT8_CMPC	○	○	○		
09Eh		GPT8_CMPD	○	○	○		
09Fh		GPT8_CMPE	○	○	○		
0A0h		GPT8_CMPF	○	○	○		
0A1h		GPT8_OVF	○	○	○		
0A2h		GPT8_UDF	○	○	○		
0ABh	GPT	GPT_UVWEDGE	○				
0ACh	SCI0	SCI0_RXI	○	○	○		
0ADh		SCI0_TXI	○	○	○		
0AEh		SCI0_TEI	○				
0AFh		SCI0_ERI	○				
0B0h		SCI0_AM	○				○ (注4)
0B1h		SCI0_RXI_OR_ERI					○ (注4)
0B2h		SCI1	SCI1_RXI	○	○	○	
0B3h	SCI1_TXI		○	○	○		
0B4h	SCI1_TEI		○				
0B5h	SCI1_ERI		○				
0B6h	SCI1_AM		○				
0C1h	SCI4	SCI4_RXI	○	○	○		
0C2h		SCI4_TXI	○	○	○		
0C3h		SCI4_TEI	○				
0C4h		SCI4_ERI	○				
0C5h		SCI4_AM	○				

<修正前> 1424 ページ

表 45.1 SCE5の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> • 不正プログラムやプログラム実行の暴走によりSCE5に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE5からのデータ出力を停止します。

<修正後>

表 14.4 イベントテーブル (4/5)

イベント 番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除
			NVICへの接続	DTCの起動	DMACの起動		
07Bh	GPT164	GPT4_CCMPA	○	○	○		
07Ch		GPT4_CCMPB	○	○	○		
07Dh		GPT4_CMPC	○	○	○		
07Eh		GPT4_CMPD	○	○	○		
07Fh		GPT4_CMPE	○	○	○		
080h		GPT4_CMPF	○	○	○		
081h		GPT4_OVF	○	○	○		
082h		GPT4_UDF	○	○	○		
083h	GPT165	GPT5_CCMPA	○	○	○		
084h		GPT5_CCMPB	○	○	○		
085h		GPT5_CMPC	○	○	○		
086h		GPT5_CMPD	○	○	○		
087h		GPT5_CMPE	○	○	○		
088h		GPT5_CMPF	○	○	○		
089h		GPT5_OVF	○	○	○		
08Ah		GPT5_UDF	○	○	○		
09Bh	GPT168	GPT8_CCMPA	○	○	○		
09Ch		GPT8_CCMPB	○	○	○		
09Dh		GPT8_CMPC	○	○	○		
09Eh		GPT8_CMPD	○	○	○		
09Fh		GPT8_CMPE	○	○	○		
0A0h		GPT8_CMPF	○	○	○		
0A1h		GPT8_OVF	○	○	○		
0A2h		GPT8_UDF	○	○	○		
0ABh	GPT	GPT_UVWEDGE	○				
0ACh	SCI0	SCI0_RXI	○	○	○		
0ADh		SCI0_TXI	○	○	○		
0AEh		SCI0_TEI	○				
0AFh		SCI0_ERI	○				
0B0h		SCI0_AM	○				○ (注4)
0B1h		SCI0_RXI_OR_ERI					○ (注4)
0B2h		SCI1	SCI1_RXI	○	○	○	
0B3h	SCI1_TXI		○	○	○		
0B4h	SCI1_TEI		○				
0B5h	SCI1_ERI		○				
0B6h	SCI1_AM		○				
0B8h	SCE5	SCE_TADI	○				
0C1h	SCI4	SCI4_RXI	○	○	○		
0C2h		SCI4_TXI	○	○	○		
0C3h		SCI4_TEI	○				
0C4h		SCI4_ERI	○				
0C5h		SCI4_AM	○				

表 45.1 SCE5 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> 不正プログラムやプログラム実行の暴走により SCE5 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE5 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

5. RA6M1 グループの変更を以下に示す。

<修正前> 307 ページ

表 14.4 イベントテーブル (7/7)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVICへの接続	DTCの起動	DMACの起動			
18Ch	SCI4	SCI4_RXI	○	○	○	-	-	-
18Dh		SCI4_TXI	○	○	○	-	-	-
18Eh		SCI4_TEI	○	-	-	-	-	-
18Fh		SCI4_ERI	○	-	-	-	-	-
190h		SCI4_AM	○	-	-	-	-	-
1A4h	SCI8	SCI8_RXI	○	○	○	-	-	-
1A5h		SCI8_TXI	○	○	○	-	-	-
1A6h		SCI8_TEI	○	-	-	-	-	-
1A7h		SCI8_ERI	○	-	-	-	-	-
1A8h		SCI8_AM	○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	-
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

<修正前> 1561 ページ

表 41.1 SCE7の仕様

項目	内容
アクセス制御	アクセス管理回路 ・不正プログラムやプログラム実行の暴走によりSCE7に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7からのデータ出力を停止します。

<修正後>

表 14.4 イベントテーブル (7/7)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVICへの接続	DTCの起動	DMACの起動			
18Ch	SCI4	SCI4_RXI	○	○	○	-	-	-
18Dh		SCI4_TXI	○	○	○	-	-	-
18Eh		SCI4_TEI	○	-	-	-	-	-
18Fh		SCI4_ERI	○	-	-	-	-	-
190h		SCI4_AM	○	-	-	-	-	-
1A4h	SCI8	SCI8_RXI	○	○	○	-	-	-
1A5h		SCI8_TXI	○	○	○	-	-	-
1A6h		SCI8_TEI	○	-	-	-	-	-
1A7h		SCI8_ERI	○	-	-	-	-	-
1A8h		SCI8_AM	○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	-
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-
1E2h	SCE7	SCE_TADI	○	-	-	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

表 41.1 SCE7 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> 不正プログラムやプログラム実行の暴走により SCE7 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

6. RA6M2 グループの変更を以下に示す。

<修正前> 319 ページ

表 14.4 イベントテーブル (8/8)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVICへの接続	DTCの起動	DMACの起動			
19Eh	SCI7	SCI7_RXI	○	○	○	-	-	-
19Fh		SCI7_TXI	○	○	○	-	-	-
1A0h		SCI7_TEI	○	-	-	-	-	-
1A1h		SCI7_ERI	○	-	-	-	-	-
1A2h		SCI7_AM	○	-	-	-	-	-
1A4h		SCI8	SCI8_RXI	○	○	○	-	-
1A5h	SCI8_TXI		○	○	○	-	-	-
1A6h	SCI8_TEI		○	-	-	-	-	-
1A7h	SCI8_ERI		○	-	-	-	-	-
1A8h	SCI8_AM		○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	-
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

<修正前> 1712 ページ

表 44.1 SCE7の仕様 (1/2)

パラメータ	内容
アクセス制御	アクセス管理回路 ・不正プログラムやプログラム実行の暴走によりSCE7に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7からのデータ出力を停止します。

<修正後>

表 14.4 イベントテーブル (8/8)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVICへの接続	DTCの起動	DMACの起動			
19Eh	SCI7	SCI7_RXI	○	○	○	-	-	-
19Fh		SCI7_TXI	○	○	○	-	-	-
1A0h		SCI7_TEI	○	-	-	-	-	-
1A1h		SCI7_ERI	○	-	-	-	-	-
1A2h		SCI7_AM	○	-	-	-	-	-
1A4h	SCI8	SCI8_RXI	○	○	○	-	-	-
1A5h		SCI8_TXI	○	○	○	-	-	-
1A6h		SCI8_TEI	○	-	-	-	-	-
1A7h		SCI8_ERI	○	-	-	-	-	-
1A8h		SCI8_AM	○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	-
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-
1E2h	SCE7	SCE_TADI	✓	-	-	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

表 44.1 SCE7 の仕様 (1/2)

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> ● 不正プログラムやプログラム実行の暴走により SCE7 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

7. RA6M3 グループの変更を以下に示す。

<修正前> 336 ページ

表 14.4 イベントテーブル (8/8)

イベント 番号	割り込み要求の 発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除	ディープ ソフトウェア スタンバイ モードの解除
			NVICへの 接続	DTCの 起動	DMACの 起動			
198h	SCI6	SCI6_RXI	○	○	○	-	-	-
199h		SCI6_TXI	○	○	○	-	-	-
19Ah		SCI6_TEI	○	-	-	-	-	-
19Bh		SCI6_ERI	○	-	-	-	-	-
19Ch		SCI6_AM	○	-	-	-	-	-
19Eh	SCI7	SCI7_RXI	○	○	○	-	-	-
19Fh		SCI7_TXI	○	○	○	-	-	-
1A0h		SCI7_TEI	○	-	-	-	-	-
1A1h		SCI7_ERI	○	-	-	-	-	-
1A2h		SCI7_AM	○	-	-	-	-	-
1A4h	SCI8	SCI8_RXI	○	○	○	-	-	-
1A5h		SCI8_TXI	○	○	○	-	-	-
1A6h		SCI8_TEI	○	-	-	-	-	-
1A7h		SCI8_ERI	○	-	-	-	-	-
1A8h		SCI8_AM	○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	-
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-
1FAh	GLCDC	GLCDC_VPOS	○	-	-	-	-	-
1FBh		GLCDC_L1UNDF	○	-	-	-	-	-
1FCh		GLCDC_L2UNDF	○	-	-	-	-	-
1FDh	DRW	DRW_IRQ	○	-	-	-	-	-
1FEh	JPEG	JPEG_JEDI	○	-	-	-	-	-
1FFh		JPEG_JDTI	○	-	-	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。

<修正前> 2017 ページ

表 46.1 SCE7の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> • 不正プログラムやプログラム実行の暴走によりSCE7に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7からのデータ出力を停止します。

<修正後>

表 14.4 イベントテーブル (8/8)

イベント 番号	割り込み要求の 発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除	ディープ ソフトウェア スタンバイ モードの解除
			NVICへの 接続	DTCの 起動	DMACの 起動			
198h	SCI6	SCI6_RXI	○	○	○	-	-	-
199h		SCI6_TXI	○	○	○	-	-	-
19Ah		SCI6_TEI	○	-	-	-	-	-
19Bh		SCI6_ERI	○	-	-	-	-	-
19Ch		SCI6_AM	○	-	-	-	-	-
19Eh	SCI7	SCI7_RXI	○	○	○	-	-	-
19Fh		SCI7_TXI	○	○	○	-	-	-
1A0h		SCI7_TEI	○	-	-	-	-	-
1A1h		SCI7_ERI	○	-	-	-	-	-
1A2h		SCI7_AM	○	-	-	-	-	-
1A4h	SCI8	SCI8_RXI	○	○	○	-	-	-
1A5h		SCI8_TXI	○	○	○	-	-	-
1A6h		SCI8_TEI	○	-	-	-	-	-
1A7h		SCI8_ERI	○	-	-	-	-	-
1A8h		SCI8_AM	○	-	-	-	-	-
1AAh	SCI9	SCI9_RXI	○	○	○	-	-	-
1ABh		SCI9_TXI	○	○	○	-	-	-
1ACh		SCI9_TEI	○	-	-	-	-	-
1ADh		SCI9_ERI	○	-	-	-	-	-
1AEh		SCI9_AM	○	-	-	-	-	-
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1C6h	QSPI	QSPI_INTR	○	-	-	-	-	
1C7h	SDHI0	SDHI_MMC0_ACCS	○	-	-	-	-	-
1C8h		SDHI_MMC0_SDIO	○	-	-	-	-	-
1C9h		SDHI_MMC0_CARD	○	-	-	-	-	-
1CAh		SDHI_MMC0_ODMSDBREQ	-	○	○	-	-	-
1CBh	SDHI1	SDHI_MMC1_ACCS	○	-	-	-	-	-
1CCh		SDHI_MMC1_SDIO	○	-	-	-	-	-
1CDh		SDHI_MMC1_CARD	○	-	-	-	-	-
1CEh		SDHI_MMC1_ODMSDBREQ	-	○	○	-	-	-
1E2h	SCE7	SCE_TADI	○	-	-	-	-	-
1FAh	GLCDC	GLCDC_VPOS	○	-	-	-	-	-
1FBh		GLCDC_L1UNDF	○	-	-	-	-	-
1FCh		GLCDC_L2UNDF	○	-	-	-	-	-
1FDh	DRW	DRW_IRQ	○	-	-	-	-	-
1FEh	JPEG	JPEG_JEDI	○	-	-	-	-	-
1FFh		JPEG_JDTI	○	-	-	-	-	-

注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。

注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。

注 3. 最初のエッジ検出のみが有効です。

表 46.1 SCE7 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> 不正プログラムやプログラム実行の暴走により SCE7 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

8. RA6M4 グループの変更を以下に示す。

<修正前> 305 ページ

表 13.4 イベントテーブル (8/8)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1D9	OSPI	OSPI_INTR	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—

- 注 1. 最初のエッジ検出のみ有効です。
- 注 2. DTC 転送後の割り込みのみサポートしています。
- 注 3. SELSR0 を使用してください。
- 注 4. SCIX0_SCIXn (n = 0~3) は SCI1 拡張シリアルインターフェースにリンクします。
- 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインターフェースにリンクします。

<修正前> 1560 ページ

表 39.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセスマネジメント回路 <ul style="list-style-type: none"> プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止

<修正後>

表 13.4 イベントテーブル (8/8)

イベント番号	割り込み要求要因	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1D9	OSPI	OSPI_INTR	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—
0x1E9	SCE9	SCE_TADI	✓	—	—	—	—	—

- 注 1. 最初のエッジ検出のみ有効です。
- 注 2. DTC 転送後の割り込みのみサポートしています。
- 注 3. SELSR0 を使用してください。
- 注 4. SCIX0_SCIXn (n = 0~3) は SCH1 拡張シリアルインターフェースにリンクします。
- 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインターフェースにリンクします。

表 39.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制限	アクセスマネジメント回路 <ul style="list-style-type: none"> プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止 応答として割り込み SCE_TADI が生成されます。

9. RA6M5 グループの変更を以下に示す。

<修正前> 328 ページ

表 13.4 イベントテーブル (8/8)

イベント番号	割り込み要求発生元	名称	IELSRn		DELSRn	スヌーズモード解除	ソフトウェアスタンバイモード解除	ディープソフトウェアスタンバイモード解除
			NVIC 接続	DTC 起動	DMAC 起動			
0x1B6	SCI9	SCI9_RXI	✓	✓	✓	—	—	—
0x1B7		SCI9_TXI	✓	✓	✓	—	—	—
0x1B8		SCI9_TEI	✓	—	—	—	—	—
0x1B9		SCI9_ERI	✓	—	—	—	—	—
0x1BA		SCI9_AM	✓	—	—	—	—	—
0x1BC	SCIX0(注4)	SCIX0_SCIX0	✓	—	—	—	—	—
0x1BD		SCIX0_SCIX1	✓	—	—	—	—	—
0x1BE		SCIX0_SCIX2	✓	—	—	—	—	—
0x1BF		SCIX0_SCIX3	✓	—	—	—	—	—
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1CE	CANFD ECC	CAN_AFLRAM0_ERI	✓	—	—	—	—	—
0x1CF		CAN_AFLRAM1_ERI	✓	—	—	—	—	—
0x1D0		CAN_MRAM_ERI	✓	—	—	—	—	—
0x1D9	OSPI	OSPI_INTR	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—

- 注 1. 最初のエッジ検出のみ有効です。
- 注 2. DTC 転送後の割り込みのみサポートしています。
- 注 3. SELSR0 を使用してください。
- 注 4. SCIX0_SCIXn (n = 0~3) は SCI1 拡張シリアルインタフェースにリンクします。
- 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインタフェースにリンクします。

<修正前> 1944 ページ

表 42.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制御	アクセスマネジメント回路 ● プログラムの改ざんや、CPUの暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止

<修正後>

表 13.4 イベントテーブル (8/8)

イベント番号	割り込み要求発生元	名称	IELSRn		DELSRn	スヌーズモード解除	ソフトウェアスタンバイモード解除	ディープソフトウェアスタンバイモード解除
			NVIC 接続	DTC 起動	DMAC 起動			
0x1B6	SCI9	SCI9_RXI	✓	✓	✓	—	—	—
0x1B7		SCI9_TXI	✓	✓	✓	—	—	—
0x1B8		SCI9_TEI	✓	—	—	—	—	—
0x1B9		SCI9_ERI	✓	—	—	—	—	—
0x1BA		SCI9_AM	✓	—	—	—	—	—
0x1BC	SCIX0(注4)	SCIX0_SCIX0	✓	—	—	—	—	—
0x1BD		SCIX0_SCIX1	✓	—	—	—	—	—
0x1BE		SCIX0_SCIX2	✓	—	—	—	—	—
0x1BF		SCIX0_SCIX3	✓	—	—	—	—	—
0x1C0	SCIX1(注5)	SCIX1_SCIX0	✓	—	—	—	—	—
0x1C1		SCIX1_SCIX1	✓	—	—	—	—	—
0x1C2		SCIX1_SCIX2	✓	—	—	—	—	—
0x1C3		SCIX1_SCIX3	✓	—	—	—	—	—
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1CE	CANFD ECC	CAN_AFLRAM0_ERI	✓	—	—	—	—	—
0x1CF		CAN_AFLRAM1_ERI	✓	—	—	—	—	—
0x1D0		CAN_MRAM_ERI	✓	—	—	—	—	—
0x1D9	OSPI	OSPI_INTR	✓	—	—	—	—	—
0x1DA	QSPI	QSPI_INTR	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注3)	—	—
0x1E9	SCE9	SCE_TADI	✓	—	—	—	—	—

注 1. 最初のエッジ検出のみ有効です。
 注 2. DTC 転送後の割り込みのみサポートしています。
 注 3. SELSR0 を使用してください。
 注 4. SCIX0_SCIXn (n = 0~3) は SCI1 拡張シリアルインタフェースにリンクします。
 注 5. SCIX1_SCIXn (n = 0~3) は SCI2 拡張シリアルインタフェースにリンクします。

表 42.1 SCE9 の仕様 (1/2)

項目	内容
アクセス制限	アクセス管理回路 ● プログラムの改ざんや、CPU の暴走等により SCE9 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE9 からのデータ出力を停止 応答として割り込み SCE_TADI が生成されます。

10. RA6T1 グループの変更を以下に示す。

<修正前> 277 ページ

表 13.4 イベントテーブル (7/7)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVICへの接続	DTCの起動	DMACの起動			
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

<修正前> 1129 ページ

表 34.1 SCE7 の仕様

項目	内容
アクセス制御	アクセス管理回路 ● 不正プログラムやプログラム実行の暴走により SCE7 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7 からのデータ出力を停止します。

<修正後>

表 13.4 イベントテーブル (7/7)

イベント 番号	割り込み要求の 発生元	名称	IELSRn		DELSRn	スヌーズ モードの 解除	ソフトウェア スタンバイ モードの解除	ディープ ソフトウェア スタンバイ モードの解除
			NVICへの 接続	DTCの 起動	DMACの 起動			
1BCh	SPI0	SPI0_SPRI	○	○	○	-	-	-
1BDh		SPI0_SPTI	○	○	○	-	-	-
1BEh		SPI0_SPII	○	-	-	-	-	-
1BFh		SPI0_SPEI	○	-	-	-	-	-
1C0h		SPI0_SPTEND	○	-	-	-	-	-
1C1h	SPI1	SPI1_SPRI	○	○	○	-	-	-
1C2h		SPI1_SPTI	○	○	○	-	-	-
1C3h		SPI1_SPII	○	-	-	-	-	-
1C4h		SPI1_SPEI	○	-	-	-	-	-
1C5h		SPI1_SPTEND	○	-	-	-	-	-
1E2h	SCE7	SCE_TADI	○	-	-	-	-	-

- 注 1. CMPCTL.CSTEN = 1 の場合にのみサポートされます。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。
- 注 5. SELSR0 の使用

表 34.1 SCE7 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> ● 不正プログラムやプログラム実行の暴走により SCE7 に異常なアクセスがあった場合、この回路は後続のすべてのアクセスを遮断し、SCE7 からのデータ出力を停止します。 応答として割り込み SCE_TADI が生成されます。

1 1. RA6T2 グループの変更を以下に示す。

<修正前> 262 ページ

表 12.4 イベントテーブル (9/9)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1D0	CANFD ECC	CAN_MRAM_ERI	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注1)	—	—

- 注 1. SELSR0 を使用します。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。

<修正前> 1425 ページ

表 35.1 SCE5 の仕様

項目	内容
アクセス制御	アクセスマネジメント回路 <ul style="list-style-type: none"> • プログラムの改ざんや、CPU の暴走等により SCE5 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE5 からのデータ出力を停止

<修正後>

表 12.4 イベントテーブル (9/9)

イベント番号	割り込み要求の発生元	名称	IELSRn		DELSRn	スヌーズモードの解除	ソフトウェアスタンバイモードの解除	ディープソフトウェアスタンバイモードの解除
			NVIC への接続	DTC の起動	DMAC の起動			
0x1C4	SPI0	SPI0_SPRI	✓	✓	✓	—	—	—
0x1C5		SPI0_SPTI	✓	✓	✓	—	—	—
0x1C6		SPI0_SPII	✓	—	—	—	—	—
0x1C7		SPI0_SPEI	✓	—	—	—	—	—
0x1C8		SPI0_SPCEND	✓	—	—	—	—	—
0x1C9	SPI1	SPI1_SPRI	✓	✓	✓	—	—	—
0x1CA		SPI1_SPTI	✓	✓	✓	—	—	—
0x1CB		SPI1_SPII	✓	—	—	—	—	—
0x1CC		SPI1_SPEI	✓	—	—	—	—	—
0x1CD		SPI1_SPCEND	✓	—	—	—	—	—
0x1D0	CANFD ECC	CAN_MRAM_ERI	✓	—	—	—	—	—
0x1DB	DOC	DOC_DOPCI	✓	—	—	✓(注1)	—	—
0x1E9	SCE5	SCE_TADI	✓	—	—	—	—	—

- 注 1. SELSR0 を使用します。
- 注 2. KRCTL.KRMD = 1 の場合にのみサポートされます。
- 注 3. 最初のエッジ検出のみが有効です。
- 注 4. DTC 転送後の割り込みのみがサポートされます。

表 35.1 SCE5 の仕様

項目	内容
アクセス制御	アクセス管理回路 <ul style="list-style-type: none"> ● プログラムの改ざんや、CPU の暴走等により SCE5 への異常なアクセスが発生した場合、それ以降のアクセスを受け付けず、SCE5 からのデータ出力を停止 応答として割り込み SCE_TADI が生成されます。

以上