

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RA*-A0157A/J	Rev.	第1版
題名	エミュレータ用端子配置の訂正		情報分類	技術情報	
適用製品	RA4E1, RA4M2, RA4M3, RA6E1, RA6M4, RA6M5, RA6T2	対象ロット等	関連資料	表1を参照	
	各グループ	全ロット			

表 1 関連資料表

No	資料名	Rev	Document Control Number
1	RA4E1 グループ ユーザーズマニュアル ハードウェア編	1.30	R01UH0929JJ0130
2	RA4M2 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0892JJ0140
3	RA4M3 グループ ユーザーズマニュアル ハードウェア編	1.50	R01UH0893JJ0150
4	RA6E1 グループ ユーザーズマニュアル ハードウェア編	1.30	R01UH0930JJ0130
5	RA6M4 グループ ユーザーズマニュアル ハードウェア編	1.50	R01UH0890JJ0150
6	RA6M5 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0891JJ0140
7	RA6T2 グループ ユーザーズマニュアル ハードウェア編	1.50	R01UH0951JJ0150

1. RA4E1 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 67 ページ

表 2.5 エミュレータ用端子配置

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	NC	NC	NC
14	NC	NC	NC
16	NC	NC	NC
18	NC	NC	NC
20	NC	NC	NC
3, 5, 15, 17, 19	GND	GND	GND
7	NC	NC	NC
11, 13	NC	NC	NC

<修正後>

表 2.5 エミュレータ用端子配置

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/TDO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	NC	NC	NC
14	NC	NC	NC
16	NC	NC	NC
18	NC	NC	NC
20	NC	NC	NC
3, 5, 15, 17, 19	GND	GND	GND
7	NC	NC	NC
11, 13	NC	NC	NC

2. RA4M2 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 76 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/ TDO /TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

3. RA4M3 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 79 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/ SWO /TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

4. RA6E1 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 76 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/TDO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

5. RA6M4 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 85 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使用したシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/TDO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

6. RA6M5 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 95 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/SWO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	P108/SWDIO	P108/TMS	NC
4	P300/SWCLK P201/MD にワイヤード OR 接続	P300/TCK P201/MD にワイヤード OR 接続	P201/MD
6	P109/SWO/TXD9	P109/TDO/TXD9	P109/TXD9
8	P110/RXD9	P110/TDI/RXD9	P110/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	P214/TCLK	P214/TCLK	NC
14	P211/TDATA[0]	P211/TDATA[0]	NC
16	P210/TDATA[1]	P210/TDATA[1]	NC
18	P209/TDATA[2]	P209/TDATA[2]	NC

7. RA6T2 マイクロコントローラ グループの変更は次のとおりです。

<修正前> 68 ページ

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	PA13/SWDIO	PA13/TMS	NC
4	PA14/SWCLK P201/MD にワイヤード OR 接続	PA14/TCK P201/MD にワイヤード OR 接続	P201/MD
6	PB03/SWO/TXD9	PB03/SWO/TXD9	PB03/TXD9
8	PA15/RXD9	PA15/TDI/RXD9	PA15/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	PE02/TCLK	PE02/TCLK	NC
14	PE03/TDATA[0]	PE03/TDATA[0]	NC
16	PE04/TDATA[1]	PE04/TDATA[1]	NC

<修正後>

表 2.6 エミュレータ用端子配置 (1/2)

端子番号	SWD	JTAG	SCI を使ったシリアルプログラミング
1	VCC	VCC	VCC
2	PA13/SWDIO	PA13/TMS	NC
4	PA14/SWCLK P201/MD にワイヤード OR 接続	PA14/TCK P201/MD にワイヤード OR 接続	P201/MD
6	PB03/SWO/TXD9	PB03/TDO/TXD9	PB03/TXD9
8	PA15/RXD9	PA15/TDI/RXD9	PA15/RXD9
9	GND 検出	GND 検出	GND 検出
10	nRESET	nRESET	nRESET
12	PE02/TCLK	PE02/TCLK	NC
14	PE03/TDATA[0]	PE03/TDATA[0]	NC
16	PE04/TDATA[1]	PE04/TDATA[1]	NC

以上