

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <http://japan.renesas.com/contact/>
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RA*-A0145A/J	Rev.	第1版
題名	独立ウォッチドッグタイマ (IWDTRPSS) ビットの誤記訂正		情報分類	技術情報	
適用製品	RA2L1 グループ RA2E1 グループ RA2E2 グループ RA2A1 グループ	対象ロット等 全ロット	関連資料	RA2L1 グループ ユーザーズマニュアル ハードウェア R01UH0853JJ0150 Rev.1.50 Oct.2024 RA2E1 グループ ユーザーズマニュアル ハードウェア R01UH0852JJ0150 Rev.1.50 Aug.2024 RA2E2 グループ ユーザーズマニュアル ハードウェア R01UH0919JJ0140 Rev.1.40 Oct.4024 RA2A1 グループ ユーザーズマニュアル ハードウェア R01UH0888JJ0110 Rev.1.10 Jul.2023	

RA2L1、RA2E1、RA2E2、RA2A1 各ユーザーズマニュアルハードウェア編において、下記訂正がございます。

訂正内容

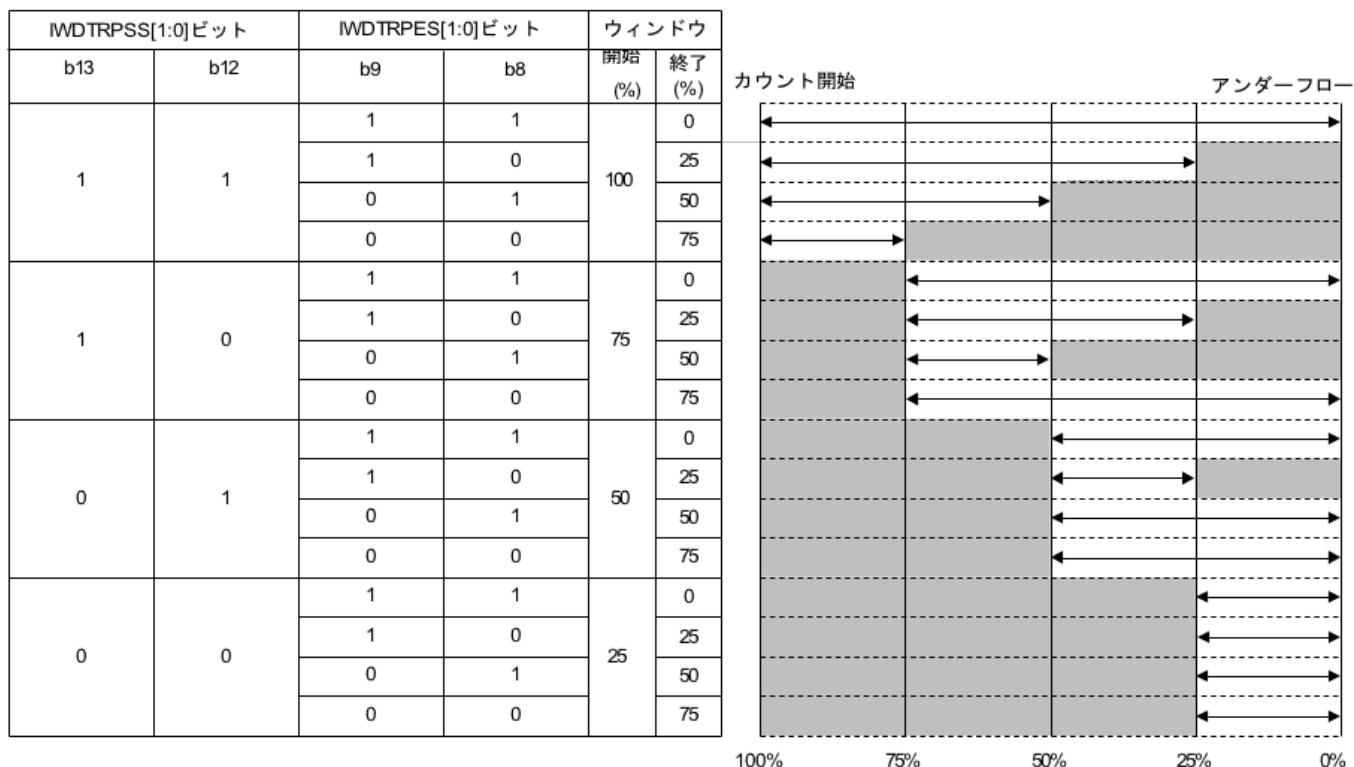
対象ドキュメント	訂正ページ・箇所	内容
RA2L1 グループ	P.511 図24.2 IWDTRPSS[1:0]およびIWDTRPES[1:0]ビット とリフレッシュ許可期間	誤記訂正
RA2E1 グループ	P.503 図24.2 IWDTRPSS[1:0]およびIWDTRPES[1:0]ビット とリフレッシュ許可期間	誤記訂正
RA2E2 グループ	P.428 図23.2 IWDTRPSS[1:0]およびIWDTRPES[1:0]ビット とリフレッシュ許可期間	誤記訂正
RA2A1 グループ	P.608 図25.2 IWDTRPSS[1:0]およびIWDTRPES[1:0]ビット とリフレッシュ許可期間	誤記訂正

ドキュメント改善計画

本訂正内容については、次回ユーザーズマニュアル改版時に修正を行います。

図 IWDTRPSS[1:0]およびIWDTRPES[1:0]ビットとリフレッシュ許可期間を以下の通り差し替えいたします。

(変更前)



(変更後)

