

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

製品分類	MPU & MCU		発行番号	TN-RA*-A0166A/J	Rev.	第1版
題名	RA8M1 グループ、RA8D1 グループ、RA8T1 グループ、RA8E1 グループ、RA8E2 グループ 端子一覧と入出力端子レジスタ設定の訂正		情報分類	技術情報		
適用製品	RA8M1 グループ RA8D1 グループ RA8T1 グループ RA8E1 グループ RA8E2 グループ	対象ロット等 すべて	関連資料	RA8M1 グループ ユーザーズマニュアルハードウェア編 Rev1.20 RA8D1 グループ ユーザーズマニュアルハードウェア編 Rev1.20 RA8T1 グループ ユーザーズマニュアルハードウェア編 Rev1.20 RA8E1 グループ ユーザーズマニュアルハードウェア編 Rev1.10 RA8E2 グループ ユーザーズマニュアルハードウェア編 Rev1.10		

端子一覧の内容と PORT4 および PORT9 の入出力設定レジスタの記述について訂正が入ります。

本訂正はユーザーズマニュアルハードウェア編の誤記訂正であり、FSP (RA Flexible Software Package) ではリリース当初から正しく設定されています。

- 端子一覧表および PORT4 の入出力端子機能のレジスタ設定表に誤記があり、**P403** には CTS_RTS4_A/SS4_A が割り当てられていますが、CTS_RTS1_A/SS1_A に訂正します。
- Port9 の入出力端子機能のレジスタ設定表に誤記があり、SCI 機能を選択する設定は PSEL[4:0]=0010**0**b が割り当てられていますが、PSEL[4:0]=0010**1**b に訂正します。
- RA8M1 グループ ユーザーズマニュアル ハードウェア編 Rev1.20 での訂正の例は下記になります。
表 1.16 端子一覧 (1/6) の訂正

訂正前

BGA 224	LQF P176	LQF P144	LQF P100	電源、システム、 クロック、デバ ッグ、CAC	I/O ポー 外部バス、 SDRAM	外部割り 込み	SCI/IIC/I3C/SPI/CANFD/USBF S/ USBHS/OSPI/SSIE/SDHI/MMC / EHTERC(MII,RMII)	GPT/AGT/ULP T/RTC	ADC12/ DAC12/ ACMPHS	CEU
N14	4	4	4	-	P403	-	CTS_RTS4_A/SS4_A/DE1/ SSIBCK0_A/SD1DAT1_B/ ET0_LINKSTA/ET0_LINKSTA	GTIOC3A/RTCI C1	-	-

訂正後

BGA 224	LQF P176	LQF P144	LQF P100	電源、システム、 クロック、デバ ッグ、CAC	I/O ポー 外部バス、 SDRAM	外部割り 込み	SCI/IIC/I3C/SPI/CANFD/USBF S/ USBHS/OSPI/SSIE/SDHI/MMC / EHTERC(MII,RMII)	GPT/AGT/ULP T/RTC	ADC12/ DAC12/ ACMPHS	CEU
N14	4	4	4	-	P403	-	CTS_RTS1_A/SS1_A/DE1/ SSIBCK0_A/SD1DAT1_B/ ET0_LINKSTA/ET0_LINKSTA	GTIOC3A/RTCI C1	-	-

表 19.10 入出力端子機能のレジスタ設定 (PORT4) (2/2)

訂正前

PSEL[4:0] 設定値	機能	端子															
		P400	P401	P402	P403	P404	P405	P406	P407	P408	P409	P410	P411	P412	P413	P414	P415
00101b	SCI(注2)	TXD1_A/ MOSI1_A/ SDA1_A_C	RXD1_A/ MISO1_A/ SCL1_A	SCK1_A	CTS_R TS4_A SS4_A	CTS1_A	—	—	—	RXD3_A/ MISO3_A/ SCL3_A	TXD3_A/ MOSI3_A/ SDA3_A	SCK3_A	CTS_A RTS3_A A/SS3_A	CTS3_A	—	—	—

訂正後

PSEL[4:0] 設定値	機能	端子															
		P400	P401	P402	P403	P404	P405	P406	P407	P408	P409	P410	P411	P412	P413	P414	P415
00101b	SCI(注2)	TXD1_A/ MOSI1_A/ SDA1_A_C	RXD1_A/ MISO1_A/ SCL1_A	SCK1_A	CTS_R TS1_A SS1_A	CTS1_A	—	—	—	RXD3_A/ MISO3_A/ SCL3_A	TXD3_A/ MOSI3_A/ SDA3_A	SCK3_A	CTS_A RTS3_A A/SS3_A	CTS3_A	—	—	—

表 19.15 入出力端子機能のレジスタ設定 (PORT9) (1/2)

訂正前

PSEL[4:0] 設定値	機能	端子															
		P900	P901	P902	P903	P904	P905	P906	P907	P908	P909	P910	P911	P912	P913	P914	P915
00100b	SCI*1	TXD3_C/ MOSI3_C/ SDA3_C	RXD3_C/ MISO3_C/ SCL3_C	—	—	—	CTS3_B	—	—	—	—	—	—	—	—	—	—

訂正後

PSEL[4:0] 設定値	機能	端子															
		P900	P901	P902	P903	P904	P905	P906	P907	P908	P909	P910	P911	P912	P913	P914	P915
00101b	SCI*1	TXD3_C/ MOSI3_C/ SDA3_C	RXD3_C/ MISO3_C/ SCL3_C	—	—	—	CTS3_B	—	—	—	—	—	—	—	—	—	—

4. 各製品グループで対応するユーザーズマニュアルハードウェア編の表番号は下記になります。

ユーザーズマニュアル ハードウェア編 リビジョン	P403 機能を CTS_RTS4_A/SS4_A から CTS_RTS1_A/SS1_A に訂正する表番号 端子一覧表	PORT4 の入出力端子機能のレジスタ設定表	PORT9 の入出力端子機能のレジスタ設定表で SCI の設定値を 00100b から 00101b に訂正する表番号
RA8M1 グループ ユーザーズマニュアル ハードウェア編 Rev1. 20	表 1.16 端子一覧 (1/6) ページ (87/2754)	表 19.10 入出力端子機能のレジスタ設定 (PORT4) (2/2) ページ (650/2754)	表 19.15 入出力端子機能のレジスタ設定 (PORT9) (1/2) ページ (654/2754)
RA8D1 グループ ユーザーズマニュアル ハードウェア編 Rev1. 20	表 1.16 端子一覧 (1/7) ページ (95/3042)	表 19.10 入出力端子機能のレジスタ設定 (PORT4) (1/2) ページ (681/3042)	表 19.15 入出力端子機能のレジスタ設定 (PORT9) (2/2) ページ (686/3042)
RA8T1 グループ ユーザーズマニュアル ハードウェア編 Rev1. 20	表 1.15 端子一覧 (1/6) ページ (78/2349)	表 18.9 入出力端子機能のレジスタ設定 (PORT4) (2/2) ページ (611/2349)	表 18.14 入出力端子機能のレジスタ設定 (PORT9) ページ (615/2349)
RA8E1 グループ ユーザーズマニュアル ハードウェア編 Rev1. 10	表 1.16 端子一覧 (1/4) ページ (73/2115)	表 19.10 入出力端子機能のレジスタ設定 (PORT4) (1/2) ページ (529/2115)	表 19.15 入出力端子機能のレジスタ設定 (PORT9) ページ (533/2115)
RA8E2 グループ ユーザーズマニュアル ハードウェア編 Rev1. 10	表 1.16 端子一覧 (1/5) ページ (75/2243)	表 19.10 入出力端子機能のレジスタ設定 (PORT4) (1/2) ページ (617/2243)	表 19.15 入出力端子機能のレジスタ設定 (PORT9) (1/2) ページ (621/2243)